



Gowin ISP 系统

**发布说明**

## **版权所有©2021 广东高云半导体科技股份有限公司**

未经本公司书面许可,任何单位和个人都不得擅自摘抄、复制、翻译本文档内容的部分或全部,并不得以任何形式传播。

### **免责声明**

本文档并未授予任何知识产权的许可,并未以明示或暗示,或以禁止发言或其它方式授予任何知识产权许可。除高云半导体在其产品的销售条款和条件中声明的责任之外,高云半导体概不承担任何法律或非法律责任。高云半导体对高云半导体产品的销售和 / 或使用不作任何明示或暗示的担保,包括对产品的特定用途适用性、适销性或对任何专利权、版权或其它知识产权的侵权责任等,均不作担保。高云半导体对文档中包含的文字、图片及其它内容的准确性和完整性不承担任何法律或非法律责任,高云半导体保留修改文档中任何内容的权利,恕不另行通知。高云半导体不承诺对这些文档进行适时的更新。

## 版本信息

日期	版本	说明
2021/07/20	1.0	初始版本。

# 目录

目录 .....	i
<b>1 关于本手册 .....</b>	<b>1</b>
<b>2 概述 .....</b>	<b>2</b>
<b>3 文档 .....</b>	<b>3</b>
<b>4 IP 支持 .....</b>	<b>4</b>

# 1 关于本手册

本次发布 Gowin ISP 系统的用户指南。

Gowin ISP 系统的用户指南可在高云官网下载。

# 2 概述

Gowin ISP 系统主要是用来对前端图像传感器输出信号进行处理，通过 CFA、CCM、Gamma 校正模块和 AEAWB 模块对像素数据进行处理，最终得到颜色和亮度平衡的清晰图像。

**表 1 Gowin ISP 系统概览**

Gowin ISP 系统	
IP 核应用	
芯片支持	GW2A-55C 系列 FPGA 产品：
交付文件	
设计文件	Verilog (encrypted)
测试设计流程	
综合软件	GowinSynthesis
应用软件	Gowin

# 3 文档

本次软件发布文档包含 Gowin ISP 系统使用手册文档列表如：

**表 2 包含 Gowin ISP 系统使用手册文档**

文档	使用
Gowin ISP 系统用户指南.pdf	PDF
Gowin ISP 系统发布说明.pdf	PDF

# 4 IP 支持

因用户设计及最高频率要求各异，故参考设计未带与之相关的 FPGA 特定位置（.cst）与时序约束（.sdc）等文档，用户可按需自行确定。

注：

其中 gowin\_empu\_m1 IP 通过 Gowin\_V1.9.7.06Beta 版本产生使用。

其中 mipi rx advance IP 通过 Gowin\_V1.9.7Beta 版本产生使用。

其中 ddr3 memory interface IP 通过 Gowin\_V1.9.8Beta 版本（软件会在 2021 年 7 月 23 号发布）产生使用。

如果使用 Gowin\_V1.9.7Beta 版本运行设计，ddr3 memory interface IP 通过 ipc 文件重新生成，需要修改文件中 video\_top.v 中对该 IP 的调用，删除端口 memor\_clk 和 pll\_lock 以及文件 ddr3\_rpll.v。

如果使用 Gowin\_V1.9.7.06Beta 版本运行设计，ddr3 memory interface IP 通过 ipc 文件重新生成，需要修改文件中 video\_top.v 中对该 IP 的调用，删除端口 memor\_clk 和 pll\_lock 以及文件 ddr3\_rpll.v；mipi rx advance IP 不可以通过 ipc 文件重新生成。

如果使用 Gowin\_V1.9.8Beta 版本运行设计，gowin\_empu\_m1 IP 和 mipi rx advance IP 不可以通过 ipc 文件重新生成。

如需定制化的 IP 设计与支持，请联系高云销售与支持热线。

电话：+86-755-8262-0391

电邮：[support@gowinsemi.com](mailto:support@gowinsemi.com)

官网：[www.gowinsemi.com.cn](http://www.gowinsemi.com.cn)



