



Gowin USB 2.0 Device Controller

用户指南

IPUG927-1.0,2021-03-05

版权所有©2021 广东高云半导体科技股份有限公司

未经本公司书面许可,任何单位和个人都不得擅自摘抄、复制、翻译本文档内容的部分或全部,并不得以任何形式传播。

免责声明

本文档并未授予任何知识产权的许可,并未以明示或暗示,或以禁止发言或其它方式授予任何知识产权许可。除高云半导体在其产品的销售条款和条件中声明的责任之外,高云半导体概不承担任何法律或非法律责任。高云半导体对高云半导体产品的销售和 / 或使用不作任何明示或暗示的担保,包括对产品的特定用途适用性、适销性或对任何专利权、版权或其它知识产权的侵权责任等,均不作担保。高云半导体对文档中包含的文字、图片及其它内容的准确性和完整性不承担任何法律或非法律责任,高云半导体保留修改文档中任何内容的权利,恕不另行通知。高云半导体不承诺对这些文档进行适时的更新。

版本信息

日期	版本	说明
2021/03/05	1.0	初始版本。

目录

目录	i
图目录.....	iii
表目录.....	iv
1 关于本手册	1
1.1 手册内容.....	1
1.2 相关文档.....	1
1.3 术语、缩略语	2
1.4 技术支持与反馈.....	2
2 功能简介	3
2.1 概述.....	3
2.2 特性.....	3
3 信号定义	4
3.1 信号定义.....	4
3.2 参数配置选项	7
4 功能描述	10
4.1 USB Device Controller.....	10
4.2 USB Device Controller TX 用户接口.....	11
4.3 USB Device Controller RX 用户接口	12
4.4 USB Device Descriptor 接口.....	12
4.5 USB Device 控制接口	14
4.5.1 控制数据接口	14
4.5.2 配置数据 RX 接口	14
4.5.3 配置数据 TX 接口.....	15
5 界面配置	16
6 参考设计	18

6.1 USB 参考设计	18
6.2 USB CDC 驱动安装	19
6.3 数据传输测试	21

图目录

图 4-1 USB Device Controller 功能框图	10
图 4-2 USB Device Controller 数据发送时序图	11
图 4-3 USB Device Controller 数据接收时序图	12
图 4-4 USB Device Controller 描述符读取时序图	13
图 4-5 USB Device Controller 控制数据接收时序图	14
图 4-6 USB Device Controller 控制端点数据接收时序图	15
图 4-7 USB Device Controller 控制端点数据发送时序	15
图 5-1 IP Core Generator 选项	16
图 5-2 USB 2.0 Device Controller IP 核	17
图 5-3 USB 2.0 Device Controller 配置界面	17
图 6-1 USB 2.0 Device Controller 参考设计框图	18
图 6-2 zadig 查找 USB 设备	19
图 6-3 zadig 选择 USB 设备	19
图 6-4 zadig WinUSB 驱动安装	20
图 6-5 zadig CDC 驱动安装	20
图 6-6 串口调试助手选择串口设备	21
图 6-7 串口数据回环测试	21

表目录

表 1-1 术语、缩略语	2
表 3-1 信号定义	4
表 3-2 配置选项说明	7
表 4-1 Device Controller TX 用户接口	11
表 4-2 Device Controller RX 用户接口	12
表 4-3 Device Descriptor 接口	12
表 4-4 控制接口	14
表 4-5 配置数据 RX 接口	14
表 4-6 配置数据 TX 接口	15

1 关于本手册

1.1 手册内容

Gowin USB2.0 Device Controller 用户指南主要内容包括功能简介、信号定义、功能描述、界面配置，用于帮助用户快速了解 Gowin USB 2.0 IP 的产品特性、特点及使用方法。

1.2 相关文档

通过登录高云半导体网站 www.gowinsemi.com 可以下载、查看以下相关文档。

1. [DS100](#), GW1N 系列 FPGA 产品数据手册
2. [DS117](#), GW1NR 系列 FPGA 产品数据手册
3. [DS891](#), GW1NRF 系列蓝牙 FPGA 产品数据手册
4. [DS821](#), GW1NS 系列 FPGA 产品数据手册
5. [DS871](#), GW1NSE 系列安全 FPGA 产品数据手册
6. [DS881](#), GW1NSER 系列安全 FPGA 产品数据手册
7. [DS861](#), GW1NSR 系列 FPGA 产品数据手册
8. [DS102](#), GW2A 系列 FPGA 产品数据手册
9. [DS226](#), GW2AR 系列 FPGA 产品数据手册
10. [SUG100](#), Gowin 云源软件用户指南

1.3 术语、缩略语

表 1-1 中列出了本手册中出现的相关术语、缩略语及相关释义。

表 1-1 术语、缩略语

术语、缩略语	全称	含义
IP	Intellectual Property	知识产权
USB	Universal Serial Bus	通用串行总线
UTMI	USB2.0 Transceiver Macrocell Interface	USB 2.0 收发器宏单元接口
HS	High Speed	高速
FS	Full Speed	全速
LS	Low Speed	低速

1.4 技术支持与反馈

高云半导体提供全方位技术支持，在使用过程中如有任何疑问或建议，可直接与公司联系：

网址：www.gowinsemi.com

E-mail：support@gowinsemi.com

Tel: +86 755 8262 0391

2 功能简介

2.1 概述

通用串行总线(Universal Serial Bus), 通常称为 USB, 是一种外部总线, 用于规范电脑和外部设备的连接与通讯。

Gowin USB2.0Device Controller IP 基于 USB2.0 协议, 支持 USB 高速模式、全速模式与低速模式, 支持 Control, Bulk、Isochronous、Interrupt 传输, 支持 UTMI 接口。最多可以实现 15 个 IN/OUT 数据传输端点, 每个数据传输端点支持 Bulk、Isochronous、Interrupt 三种传输方式。IP 一端为 UTMI 接口, 连接到 USB PHY, 另一端为并行数据接口, 可连接至用户设计。

2.2 特性

USB2.0Device Controller IP 特性包括:

- 支持高速(480Mbps)模式、全速(12Mbps)模式、低速(1.5Mbps)模式;
- 支持 1 个控制 IN/OUT 端点和 15 个数据 IN/OUT 端点;
- 支持多种 USB 设备;
- 支持 USB 2.0 UTMI 接口。

3 信号定义

3.1 信号定义

Gowin USB 2.0 IP 信号定义如下表 3-1 所示。

表 3-1 信号定义

序号	信号名称	方向	位宽	描述	备注
1	clk_i	I	1	输入接收 PHY 发送的时钟信号，必须为 60M。	
2	reset_i	I	1	异步复位信号	
3	usbrst_o	O	1	USB 复位指示信号，高电平时表示检测到 USB 总线复位。	
4	highspeed_o	O	1	HS 指示信号，高电平时表示设备处于高速模式。	
5	suspend_o	O	1	设备挂起指示信号，高电平时表示设备挂起。	
6	online_o	O	1	设备配置指示信号，高电平时表示设备处于配置状态。	
7	txact_o	O	1	发送工作信号，高电平表示设备进入数据发送状态。	
8	txdat_i	I	8	发数据，IP 将使用此数据通过 USB 接口发出。	
9	txval_i	I	1	发数据有效指示信号，高电平时表示用户输入数据有效（仅在控制端点数据传输时有效，其他时刻无作用）。	
10	txdat_len_i	I	12	发送数据字节数，可用于控制 TX 数据字节数据。	

序号	信号名称	方向	位宽	描述	备注
11	txcork_i	I	1	发数据有效信号，低电平时表示 TXDAT 不足。	
12	txpop_o	O	1	发送读信号，高电平时表示读取下一个数据。	
13	rxact_o	O	1	接收工作信号，高电平表示设备进入数据接收状态。	
14	rxdat_o	O	8	收数据，IP 将从 USB 接口接收的数据通过此端口输出。	
15	rxval_o	O	1	收数据有效信号，高电平时表示 RXDAT 有效。	
16	rxrdy_i	I	1	接收就绪信号，高电平时表示可接收 RXDAT。	
17	rxpktval_o	O	1	数据包有效信号，高电平时表示 RX 数据包有效。	
18	setup_o	O	1	配置数据活跃指示信号，高电平时表示 USB 配置数据处于活跃状态。	
19	endpt_o	O	4	端点选择指示信号，表示 USB 当前选择通信的端点。	
20	sof_o	O	1	USB 帧同步信号	
21	utmi_dataout_o	O	8	发送数据，将数据发送给 USB PHY。	
22	utmi_txvalid_o	O	1	PHY_DATAOUT 数据有效指示信号	
23	utmi_opmode_o	O	2	操作模式选择信号： <ul style="list-style-type: none"> ● 2'b00: 正常操作 ● 2'b01: 无驱动 ● 2'b10: 不使能位填充和 NRZI 编码 ● 2'b11: 不自动产生开始和结束信号的操作 	
24	utmi_xcvrselect_o	O	2	传输模式选择信号： <ul style="list-style-type: none"> ● 2'b00: HS 传输 ● 2'b01: FS 传输 ● 2'b10: LS 传输 	

序号	信号名称	方向	位宽	描述	备注
				<ul style="list-style-type: none"> ● 2'b11: Reserved 	
25	utmi_termselect_o	O	1	终端选择: <ul style="list-style-type: none"> ● 1'b0:HS 终端使能 ● 1'b1:FS 终端使能 	
26	utmi_reset_o	O	1	输出复位信号, 高电平有效。	
27	utmi_datain_i	I	8	接收数据, 从 USB PHY 接收数据。	
28	utmi_txready_i	I	1	发送数据准备完成信号, 表示 PHY 可接受发送数据。	
29	utmi_rxactive_i	I	1	接收激活信号	
30	utmi_rxvalid_i	I	1	接收使能信号, PHY_DATAIN 有效指示信号。	
31	utmi_rxerror_i	I	1	接收错误指示信号, 高电平表示接收错误。	
32	utmi_linestate_i	I	2	接收端的线路状态: <ul style="list-style-type: none"> ● 2'b00: SE0 ● 2'b01: “J”状态 ● 2'b10: “K”状态 ● 2'b11: SE1 	
33	descrom_rdata_i	I	8	USB 设备描述符数据	USB 设备描述符
34	descrom_raddr_o	O	10	USB 设备描述符地址	
35	desc_dev_addr_i	I	10	Device descriptor 起始地址	
36	desc_dev_len_i	I	8	Device descriptor 字节长度	
37	desc_qual_addr_i	I	10	Device qualifier 起始地址	
38	desc_qual_len_i	I	8	Device qualifier 字节长度	
39	desc_fscfg_addr_i	I	10	Device full speed configuration 起始地址	
40	desc_fscfg_len_i	I	8	Device full speed configuration 字节长度	
41	desc_hscfg_addr_i	I	10	Device high speed configuration 起始地址	
42	desc_hscfg_len_i	I	8	Device high speed configuration 字节长度	
43	desc_oscfg_addr_i	I	10	Device other speed	

序号	信号名称	方向	位宽	描述	备注
				configuration 起始地址	
44	desc_strlang_addr_i	I	10	Device string descriptor 起始地址	
45	desc_strvendor_addr_i	I	10	Device vendor string 起始地址	
46	desc_strvendor_len_i	I	8	Device vendor string 字节长度	
47	desc_strproduct_addr_i	I	10	Device product string 起始地址	
48	desc_strproduct_len_i	I	8	Device product string 字节长度	
49	desc_strserial_addr_i	I	10	Device serial string 起始地址	
50	desc_strserial_len_i	I	8	Device serial string 字节长度	
51	desc_have_strings_i	I	1	高电平时表示 device descriptor 中存在 string descriptor。	

3.2 参数配置选项

Gowin USB 2.0 Device Controller IP 中参数配置选项如下表 3-2 所示。

表 3-2 配置选项说明

Options	Description
Speed Mode	USB 控制器速度模式选择，包括 High Speed 模式、Full Speed 模式、Low Speed 模式。
Self Powered	USB 自供电功能控制
Descriptor Max Packet Size	USB 设备描述符数据包最大字节数，包括 8 bytes、16 bytes、32 bytes、64 bytes，Low Speed 模式只支持最大传输字节 8。
Endpoint 1 Input Transfer Type	选择端点传输方式，Bulk 传输、Isochronous 传输或 Interrupt 传输，Low Speed 模式只支持 Interrupt 传输。
Endpoint 1 Output Transfer Type	选择端点传输方式，Bulk 传输、Isochronous 传输或 Interrupt 传输，Low Speed 模式只支持 Interrupt 传输。
Endpoint 2 Input Transfer Type	选择端点传输方式，Bulk 传输、Isochronous 传输或 Interrupt 传输，Low Speed 模式只支持 Interrupt 传输。
Endpoint 2 Output Transfer Type	选择端点传输方式，Bulk 传输、Isochronous 传输或 Interrupt 传输，Low Speed 模式只支持 Interrupt 传输。
Endpoint 3 Input Transfer Type	选择端点传输方式，Bulk 传输、Isochronous 传输或 Interrupt 传输，Low Speed 模式只支持 Interrupt 传输。

Options	Description
Endpoint 3 Output Transfer Type	选择端点传输方式, Bulk 传输、Isochronous 传输或 Interrupt 传输, Low Speed 模式只支持 Interrupt 传输。
Endpoint 4 Input Transfer Type	选择端点传输方式, Bulk 传输、Isochronous 传输或 Interrupt 传输, Low Speed 模式只支持 Interrupt 传输。
Endpoint 4 Output Transfer Type	选择端点传输方式, Bulk 传输、Isochronous 传输或 Interrupt 传输, Low Speed 模式只支持 Interrupt 传输。
Endpoint 5 Input Transfer Type	选择端点传输方式, Bulk 传输、Isochronous 传输或 Interrupt 传输, Low Speed 模式只支持 Interrupt 传输。
Endpoint 5 Output Transfer Type	选择端点传输方式, Bulk 传输、Isochronous 传输或 Interrupt 传输, Low Speed 模式只支持 Interrupt 传输。
Endpoint 6 Input Transfer Type	选择端点传输方式, Bulk 传输、Isochronous 传输或 Interrupt 传输, Low Speed 模式只支持 Interrupt 传输, Low Speed 模式只支持 Interrupt 传输。
Endpoint 6 Output Transfer Type	选择端点传输方式, Bulk 传输、Isochronous 传输或 Interrupt 传输, Low Speed 模式只支持 Interrupt 传输。
Endpoint 7 Input Transfer Type	选择端点传输方式, Bulk 传输、Isochronous 传输或 Interrupt 传输, Low Speed 模式只支持 Interrupt 传输。
Endpoint 7 Output Transfer Type	选择端点传输方式, Bulk 传输、Isochronous 传输或 Interrupt 传输, Low Speed 模式只支持 Interrupt 传输。
Endpoint 8 Input Transfer Type	选择端点传输方式, Bulk 传输、Isochronous 传输或 Interrupt 传输, Low Speed 模式只支持 Interrupt 传输。
Endpoint 8 Output Transfer Type	选择端点传输方式, Bulk 传输、Isochronous 传输或 Interrupt 传输, Low Speed 模式只支持 Interrupt 传输。
Endpoint 9 Input Transfer Type	选择端点传输方式, Bulk 传输、Isochronous 传输或 Interrupt 传输, Low Speed 模式只支持 Interrupt 传输。
Endpoint 9 Output Transfer Type	选择端点传输方式, Bulk 传输、Isochronous 传输或 Interrupt 传输, Low Speed 模式只支持 Interrupt 传输。
Endpoint 10 Input Transfer Type	选择端点传输方式, Bulk 传输、Isochronous 传输或 Interrupt 传输, Low Speed 模式只支持 Interrupt 传输。
Endpoint 10 Output Transfer Type	选择端点传输方式, Bulk 传输、Isochronous 传输或 Interrupt 传输, Low Speed 模式只支持 Interrupt 传输。
Endpoint 11 Input Transfer Type	选择端点传输方式, Bulk 传输、Isochronous 传输或 Interrupt 传输, Low Speed 模式只支持 Interrupt 传输。
Endpoint 11 Output Transfer Type	选择端点传输方式, Bulk 传输、Isochronous 传输或 Interrupt 传输, Low Speed 模式只支持 Interrupt 传输。
Endpoint 12 Input Transfer Type	选择端点传输方式, Bulk 传输、Isochronous 传输或

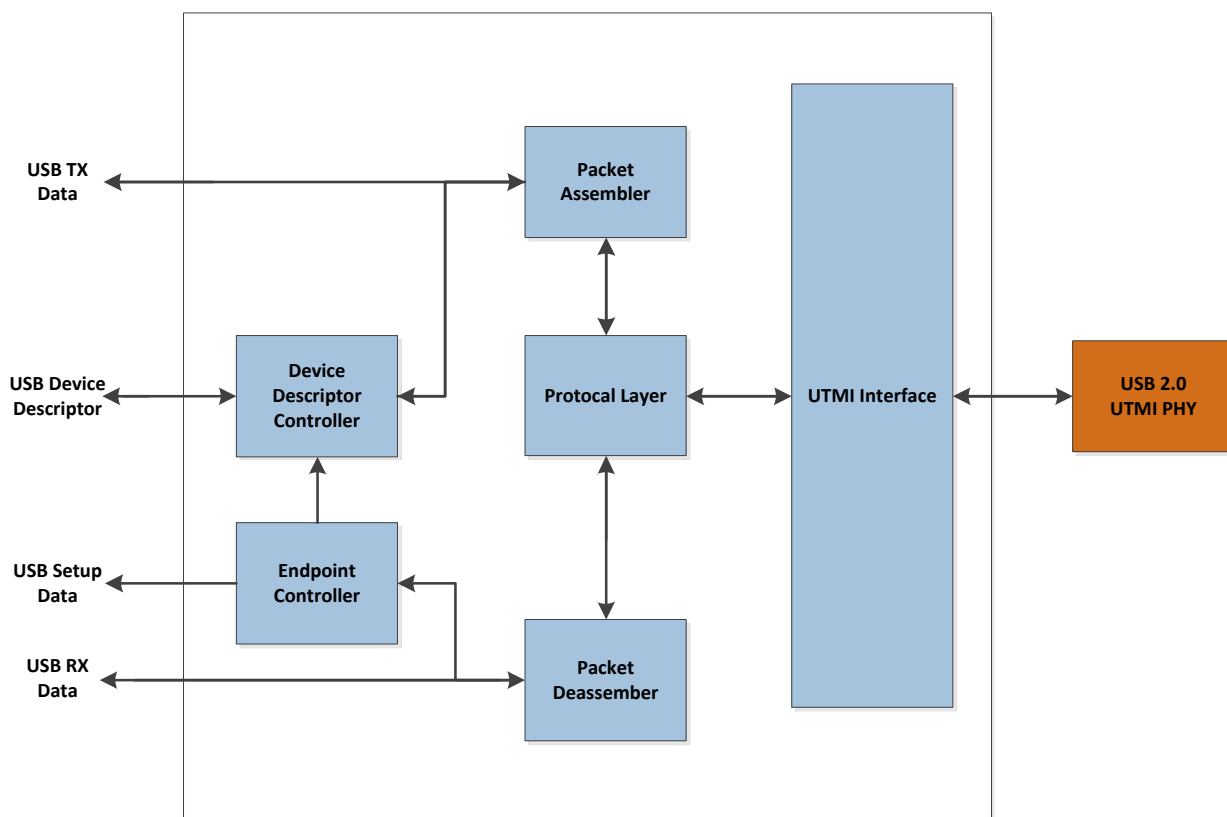
Options	Description
	Interrupt 传输，Low Speed 模式只支持 Interrupt 传输。
Endpoint 12 Output Transfer Type	选择端点传输方式，Bulk 传输、Isochronous 传输或 Interrupt 传输，Low Speed 模式只支持 Interrupt 传输。
Endpoint 13 Input Transfer Type	选择端点传输方式，Bulk 传输、Isochronous 传输或 Interrupt 传输，Low Speed 模式只支持 Interrupt 传输。
Endpoint 13 Output Transfer Type	选择端点传输方式，Bulk 传输、Isochronous 传输或 Interrupt 传输，Low Speed 模式只支持 Interrupt 传输。
Endpoint 14 Input Transfer Type	选择端点传输方式，Bulk 传输、Isochronous 传输或 Interrupt 传输，Low Speed 模式只支持 Interrupt 传输。
Endpoint 14 Output Transfer Type	选择端点传输方式，Bulk 传输、Isochronous 传输或 Interrupt 传输，Low Speed 模式只支持 Interrupt 传输。
Endpoint 15 Input Transfer Type	选择端点传输方式，Bulk 传输、Isochronous 传输或 Interrupt 传输，Low Speed 模式只支持 Interrupt 传输。
Endpoint 15 Output Transfer Type	选择端点传输方式，Bulk 传输、Isochronous 传输或 Interrupt 传输，Low Speed 模式只支持 Interrupt 传输。

4 功能描述

4.1 USB Device Controller

USB Device Controller, 位于 User Design 与 PHY 之间。USB Controller 串联用户设计与 PHY, 接收来自 USB 端的命令, 实现了用户设计及 USB 端之间的数据交互。下图为 USB 设备控制器功能框图。

图 4-1 USB Device Controller 功能框图



4.2 USB Device Controller TX 用户接口

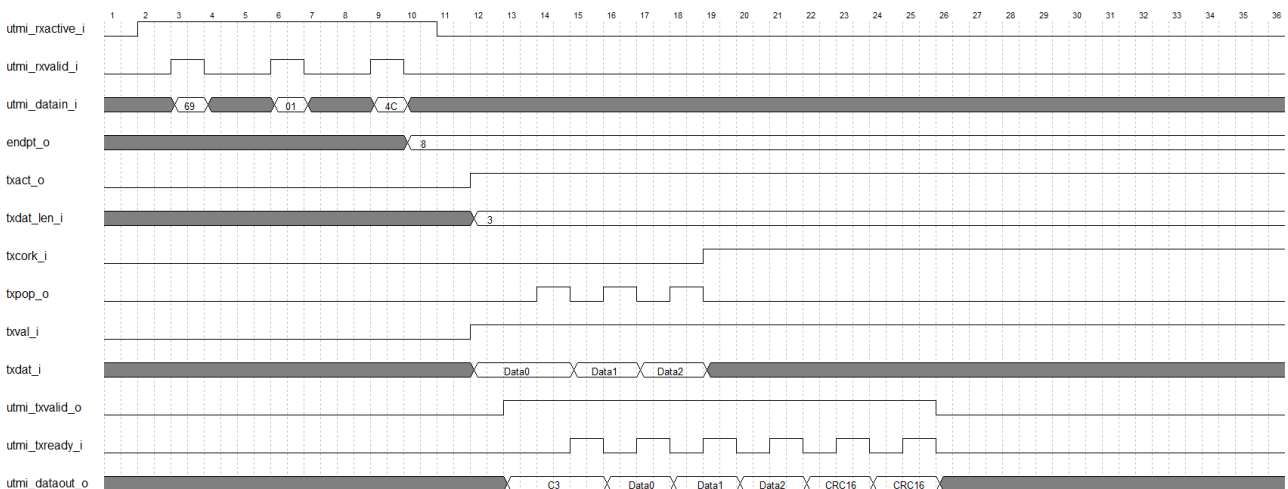
表 4-1 Device Controller TX 用户接口

接口名称	接口方向	接口位宽	接口功能
txact_o	输出	1	发送工作信号，高电平表示设备进入数据发送状态。
txdat_i	输入	8	发数据，IP 将使用此数据通过 USB 接口发出。
txdat_len_i	输入	12	发送数据字节数，可用于控制 TX 数据字节数据。
txcork_i	输入	1	发数据有效信号，低电平时表示 TXDAT 不足。
txpop_o	输出	1	发送读信号，高电平时表示读取下一个数据。
endpt_o	输出	4	端点选择指示信号，表示 USB 当前通信端点。

当 Device 接收到 Host 发出的 IN 命令后，txact_o 信号被置为 1，endpt_o 输出 Host 要去读取数据的端点地址，在 txact_o 信号被置为 1 后，用户应检查对应端点的发送数据是否准备好，如果端点数据未准备好，将 txcork_i 置为 1，不返回数据。如果数据已准备好，将 txcork_i 置为 0，同时需要将 txdat_len_i 设置为当前端点可发送的数据字节数（不应超过数据包最大字节数），txdat_len_i 在数据读取过程中应保持不变。

Device Controller 根据 txcork_i 的状态判断是否回数据包给 Host，如果 txcork_i 状态为高，说明发送数据未准备好，没有可发送数据，Device 回复长度为 0 的数据给 Host。如果 txcork_i 为低电平，说明发送数据已准备好，可以发送数据。Controller 根据 txdat_len_i 的大小，读取对应长度的发送数据。在 txpop_o 为高电平时，表示当前 txdat_i 上的数据已被读取，请求读取下一个数据。下图是设备数据发送时序图：

图 4-2 USB Device Controller 数据发送时序图



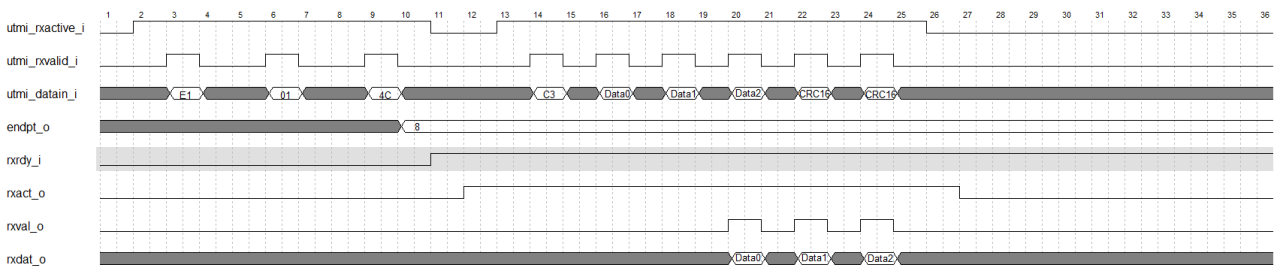
4.3 USB Device Controller RX 用户接口

表 4-2 Device Controller RX 用户接口

接口名称	接口方向	接口位宽	接口功能
rxact_o	输出	1	接收工作信号, 高电平表示设备进入数据接收状态。
endpt_o	输出	4	端点选择指示信号, 表示 USB 当前通信端点。
rxdat_o	输出	8	收数据, IP 将从 USB 接口接收的数据通过此端口输出。
rxval_o	输出	1	收数据有效信号, 高电平时表示 RXDAT 有效。
rxrdy_i	输入	1	接收就绪信号, 高电平时表示可接收 RXDAT。

当 Device 接收到 Host 发出的 OUT 命令后, Device Controller 将 rxact_o 置为 1, 表示设备进入设备接收状态, 同时 endpt_o 输出端点地址, 当用户在发现 rxact_o 被置为 1 后, 根据 endpt_o 检查对应端点的数据接收能力。如果端点可以接收新数据, 将 rxrdy_i 置为 1, Device Controller 通过 rxdat_o 与 rxval_o 向用户侧发送数据。如果端点无法接收新数据, 将 rxrdy_i 置为 0, Device Controller 不会有数据输出。下图是设备数据接收时序图:

图 4-3 USB Device Controller 数据接收时序图



4.4 USB Device Descriptor 接口

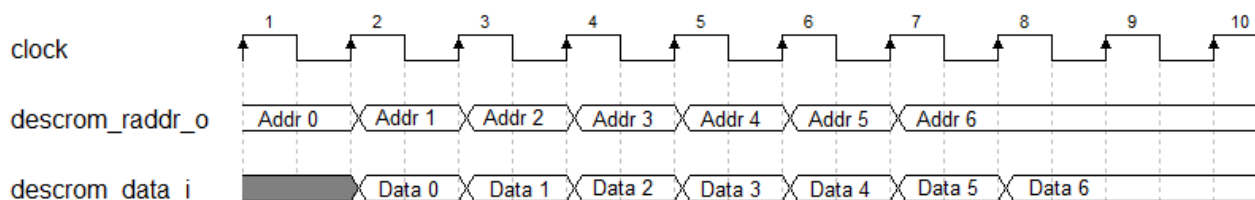
表 4-3 Device Descriptor 接口

接口名称	接口方向	接口位宽	接口功能
descrom_rdata_i	I	8	USB 设备描述符数据
descrom_raddr_o	O	10	USB 设备描述符地址
desc_dev_addr_i	I	10	Device descriptor 起始地址
desc_dev_len_i	I	8	Device descriptor 字节长度
desc_qual_addr_i	I	10	Device qualifier 起始地址
desc_qual_len_i	I	8	Device qualifier 字节长度
desc_fscfg_addr_i	I	10	Device full speed configuration 起始地址

接口名称	接口方向	接口位宽	接口功能
desc_fscfg_len_i	I	8	Device full speed configuration 字节长度
desc_hscfg_addr_i	I	10	Device high speed configuration 起始地址
desc_hscfg_len_i	I	8	Device high speed configuration 字节长度
desc_oscfg_addr_i	I	10	Device other speed configuration 起始地址
desc_strlang_addr_i	I	10	Device string descriptor 起始地址
desc_strvendor_addr_i	I	10	Device vendor string 起始地址
desc_strvendor_len_i	I	8	Device vendor string 字节长度
desc_strproduct_addr_i	I	10	Device product string 起始地址
desc_strproduct_len_i	I	8	Device product string 字节长度
desc_strserial_addr_i	I	10	Device serial string 起始地址
desc_strserial_len_i	I	8	Device serial string 字节长度
desc_have_strings_i	I	1	高电平时表示 device descriptor 中存在 string descriptor。

USB Device Controller IP 提供设备描述符数据输入接口，USB 设备描述符按内容主要包括 Device descriptor、Device qualifier、Device full speed configuration、Device high speed configuration、Device other speed configuration、Device string descriptor、Device vendor string、Device product string、Device serial string 七部分，用户需要根据自己设备描述符数据存储位置提供各个部分的起始地址与字节长度，且各部分数据应保存在连续的地址上，Controller 根据用户提供的地址与长度信息，在接收到 Host 发送的设备描述符读取请求后，在 descrom_raddr_o 上输出描述符数据读取，用户在 descrom_rdata_i 上返回相应的描述符数据。USB Device Controller IP 参数 Self Power 与 Descriptor Max Packet Size 应与用户设备描述符内的设置保持一致。下图为设备描述符数据读取时序图。

图 4-4 USB Device Controller 描述符读取时序图



4.5 USB Device 控制接口

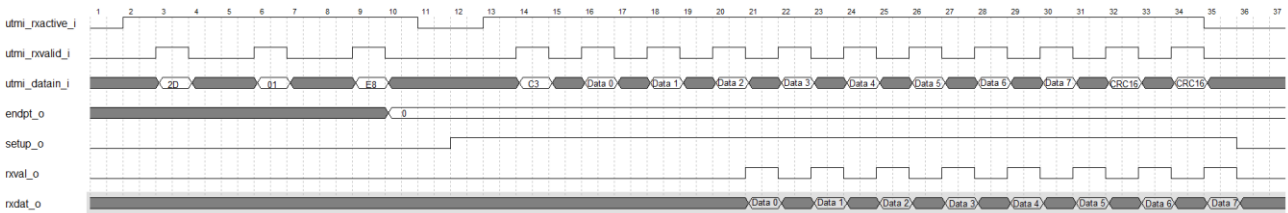
4.5.1 控制数据接口

表 4-4 控制接口

接口名称	接口方向	接口位宽	接口功能
setup_o	输出	1	数据活跃指示信号，高电平时表示 USB 配置数据处于活跃状态。
rxval_o	输出	1	数据有效指示信号，高电平时表示 USB 配置数据有效。
rxdat_o	输出	8	收数据，IP 将从 USB 接口接收的数据通过此端口输出。

Device Controller IP 内部已经实现了大部分 USB 控制端点功能，但是对于不同用户在不同场景下的使用，难以覆盖全部配置功能，因此预留了用户使用的配置功能。当 Device 收到 Host 发出的配置数据包，Controller 通过 setup_o、rxval_o、rxdat_o 将配置数据输出给用户。下图是设备配置数据接收时序图：

图 4-5 USB Device Controller 控制数据接收时序图



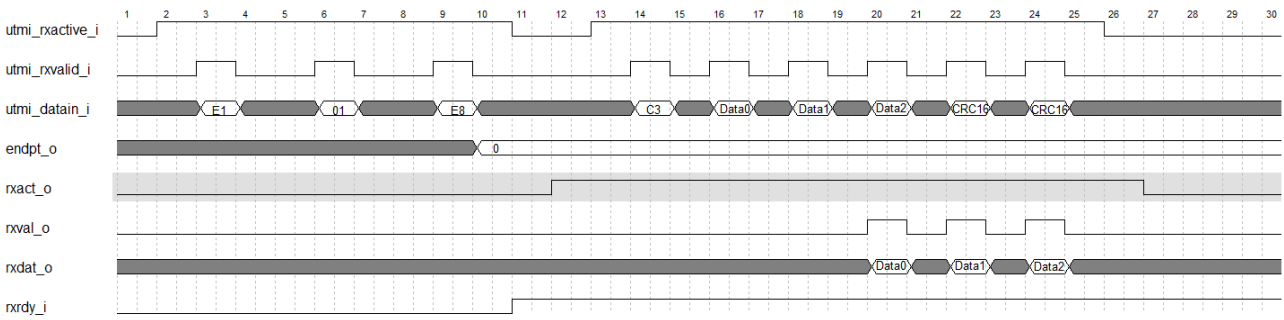
4.5.2 配置数据 RX 接口

表 4-5 配置数据 RX 接口

接口名称	接口方向	接口位宽	接口功能
rxact_o	输出	1	接收工作信号，高电平表示设备进入数据接收状态。
rxval_o	输出	1	数据有效指示信号，高电平时表示 USB 配置数据有效。
rxdat_o	输出	8	收数据，IP 将从 USB 接口接收的数据通过此端口输出。
rxrdy_i	输入	1	接收就绪信号，高电平时表示可接收 RXDAT。
endpt_o	输出	4	端点选择指示信号，表示 USB 当前通信端点。

Device 接收到 Host 发送的配置数据包后，如果配置数据包指示 Host 将向 Device 写入配置数据，且配置数据长度不为 0，那么在随后的 Host OUT 命令中，用户可以通过 RX 接口接收配置数据，下图是设备配置数据写入时序图：

图 4-6 USB Device Controller 控制端点数据接收时序图



4.5.3 配置数据 TX 接口

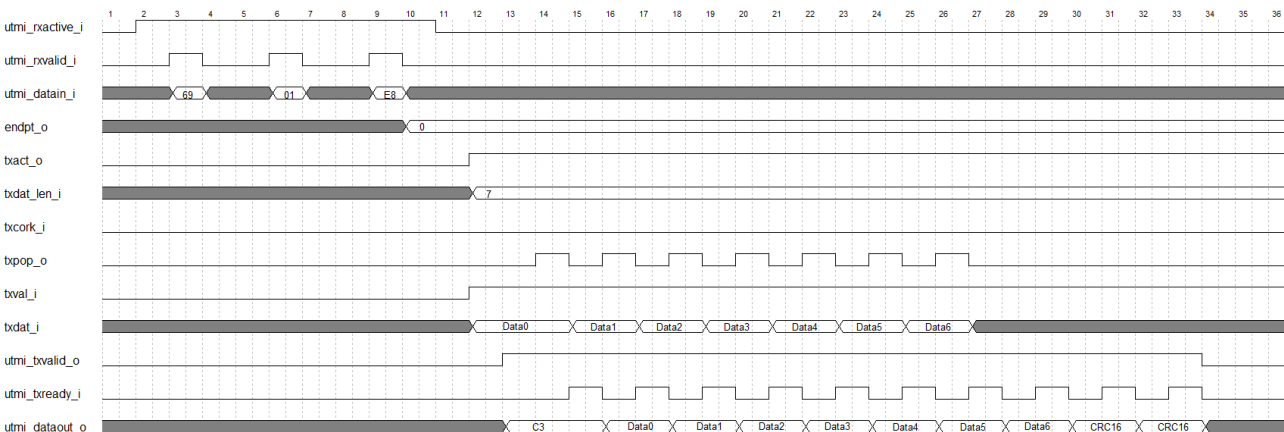
表 4-6 配置数据 TX 接口

接口名称	接口方向	接口位宽	接口功能
txact_o	输出	1	发送工作信号，高电平表示设备进入数据发送状态。
txdat_i	输入	8	发数据，IP 将使用此数据通过 USB 接口发出。
txval_i	输入	1	发数据有效指示信号，高电平时表示用户输入数据有效。
txdat_len_i	输入	12	发送数据字节数，可用于控制 TX 数据字节数据。
txcork_i	输入	1	发数据有效信号，低电平时表示 TXDAT 不足。
txpop_o	输出	1	发送读信号，高电平时表示读取下一个数据。
endpt_o	输出	4	端点选择指示信号，表示 USB 当前通信端点。

Device 接收到 Host 发送的配置数据包后，如果配置数据包指示将从 Device 读取配置数据，如果该配置数据可以被读取，用户需要准备好配置数据，在接下来的 Host IN 命令中，通过 TX 接口发送配置数据。

如果 txval_i 置为 1，通过 TX 发送配置数据，如果 txval_i 置为 0，通过 IP 内部逻辑回复数据给 Host。下图是配置数据发送时序图：

图 4-7 USB Device Controller 控制端点数据发送时序



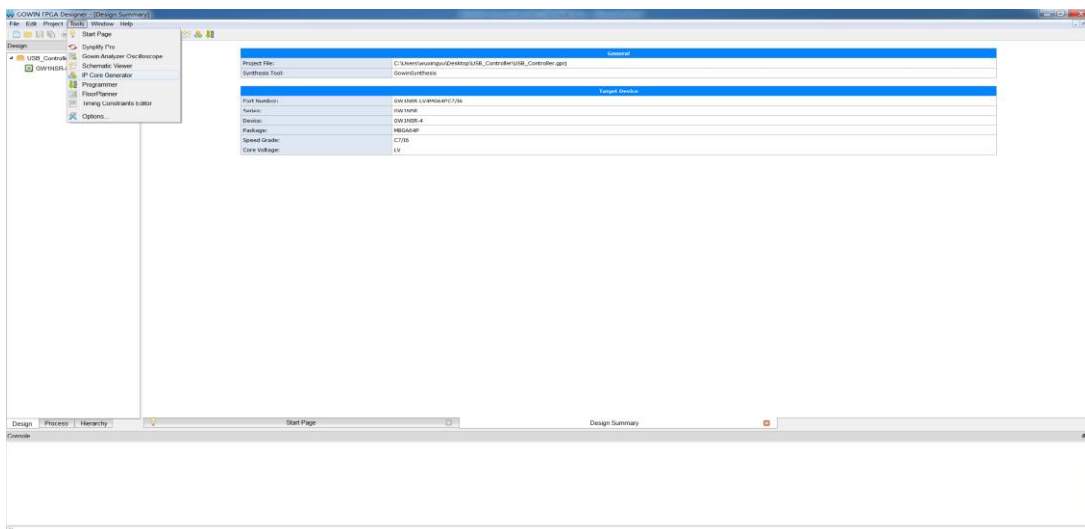
5 界面配置

在高云云源软件界面菜单栏 Tools 下，可启动 IPCore Generator 工具，完成调用并配置 USB2.0 Device Controller。

1. 打开 IP Core Generator

建立工程后，点击左上角“Tools”选项卡，下拉单击“IP Core Generator”选项，就可打开 IP 核产生工具，如**错误!未找到引用源。**所示。

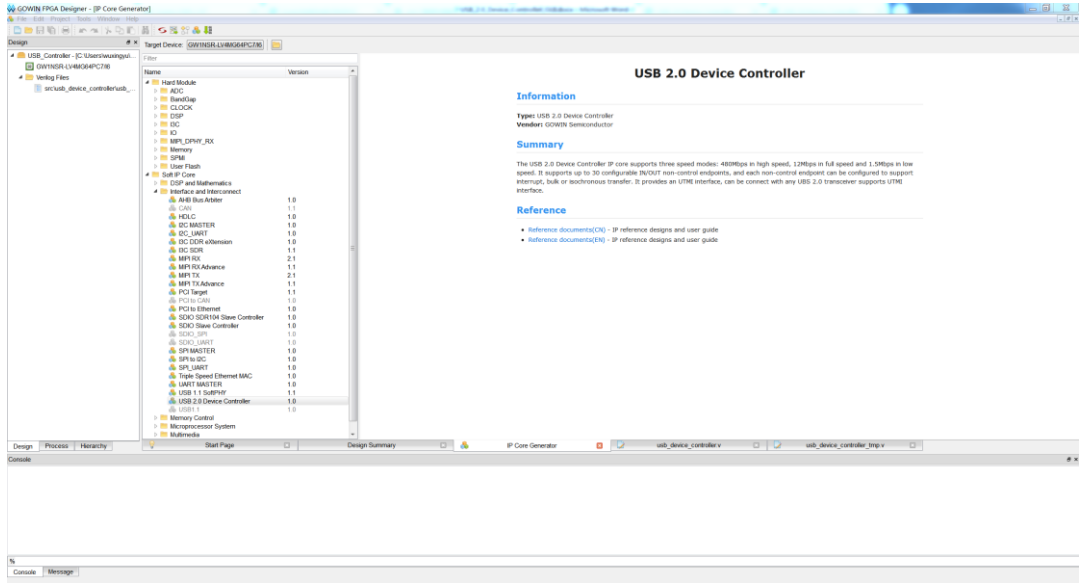
图 5-1 IP Core Generator 选项



2. 打开 USB2.0 Device Controller IP 核

选择“Soft IP Core> Interface and Interconnect> USB2.0 IP”，如**错误!未找到引用源。**所示，双击即可打开配置界面。

图 5-2 USB 2.0 Device Controller IP 核

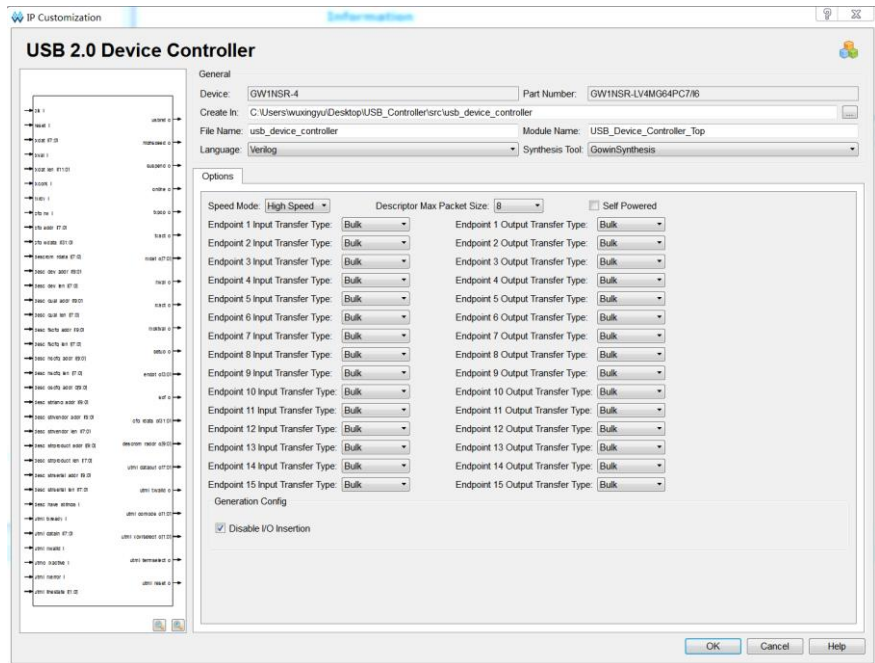


3. USB2.0Device ControllerIP 核配置界面

USB2.0Device ControllerIP 核配置界面如**错误!未找到引用源。**所示。配置界面左侧是 USB2.0Device Controller IP 核的接口示意图，右侧为配置选项。

- 用户可通过修改 File Name，配置产生文件名称；
- 可通过修改 Module Name，配置产生的顶层模块名称；
- 可通过配置 Options 选项，配置速度模式，配置供电模式，配置端点传输类型等等。

图 5-3 USB 2.0 Device Controller 配置界面

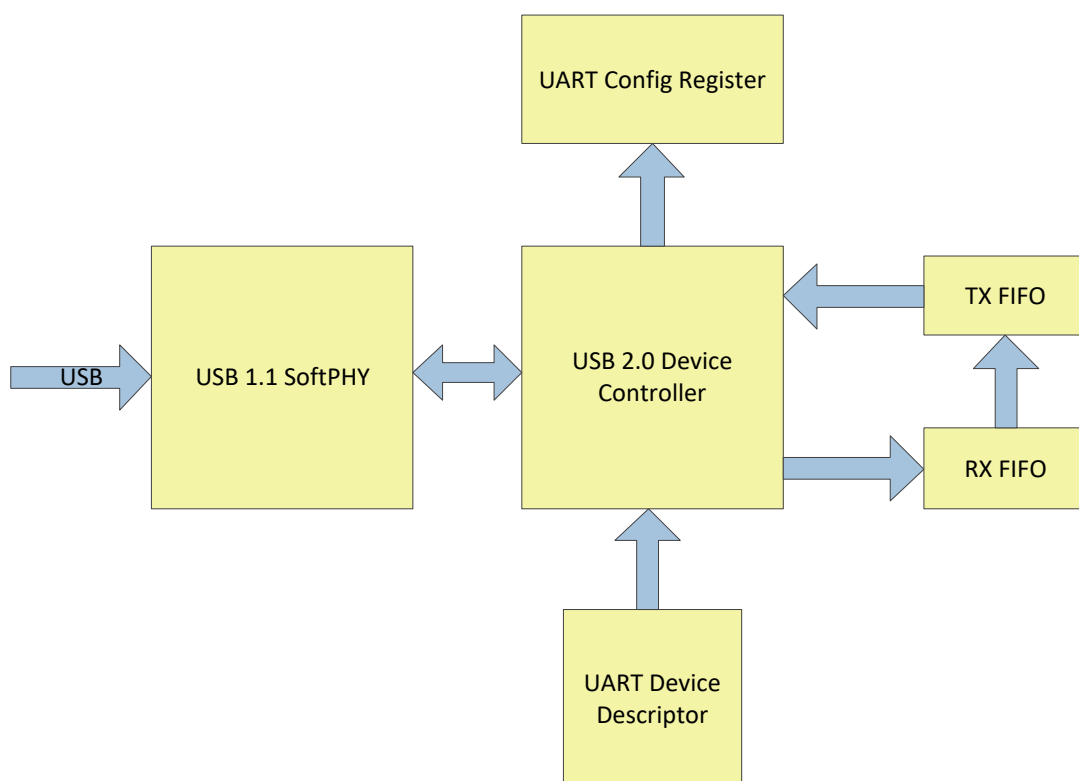


6 参考设计

6.1 USB 参考设计

本节主要介绍 USB 2.0 Device Controller 的参考设计实例的搭建和使用方法。该参考设计是一个 USB 转 UART 数据回环设计实例，其基本结构如图 6-1 所示。

图 6-1 USB 2.0 Device Controller 参考设计框图



在本设计实例中，USB 经过 Gowin USB 1.1 SoftPHY IP 模块转成并行 UTMI 信号，在经过 USB 2.0 Device Controller 完成了 USB 数据包解析，UART Device Descriptor 模块内部包含了 USB 设备描述符信息，UART

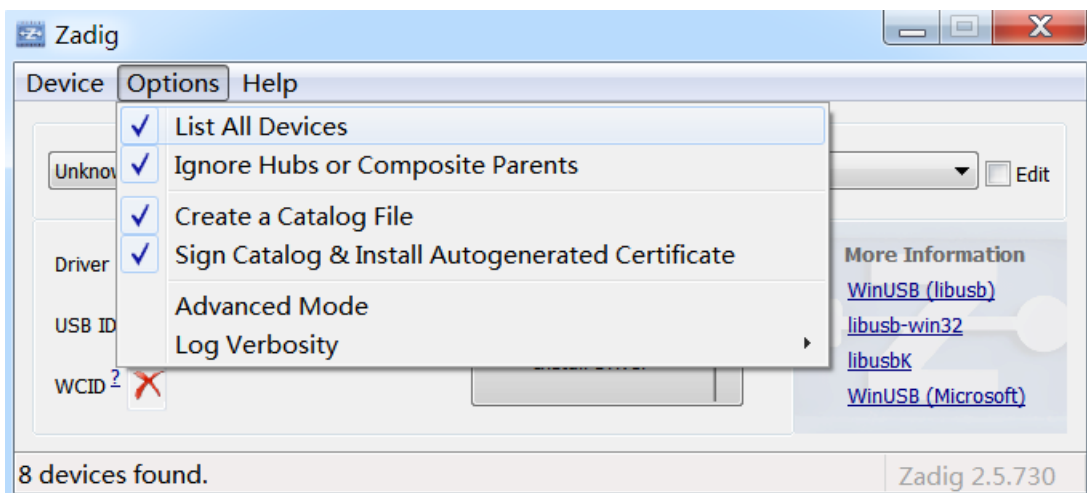
Confg Register 模块接收 USB Host 发送的配置命令，对 UART 模块参数进行配置，TX/RX FIFO 提供了数据缓存及回环功能。

6.2 USB CDC 驱动安装

用户可通过 `zadig` 软件对设备进行 CDC 驱动安装，具体安装方法如下：

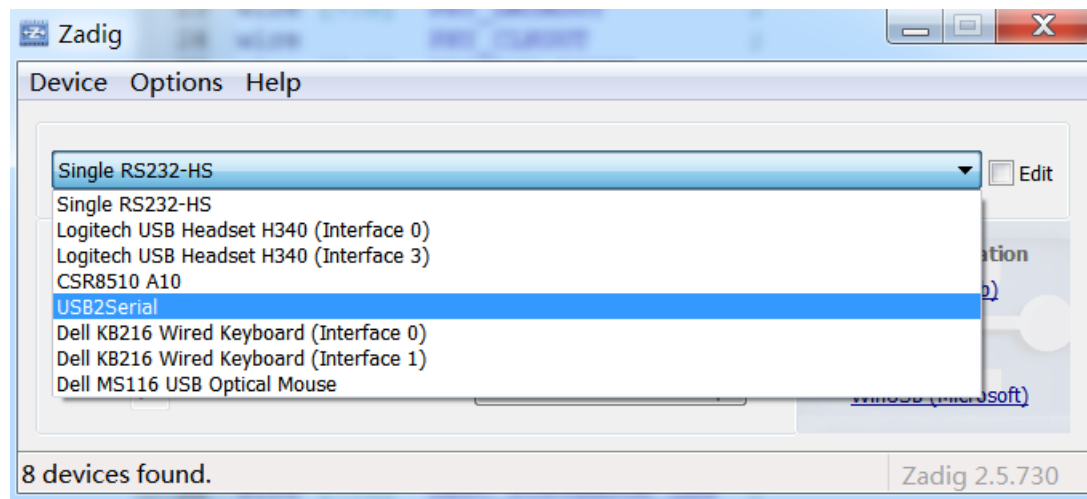
打开 `zadig`(需要管理员权限), 在 `Options` 下拉菜单中选中 `List All Device`。

图 6-2 `zadig` 查找 USB 设备



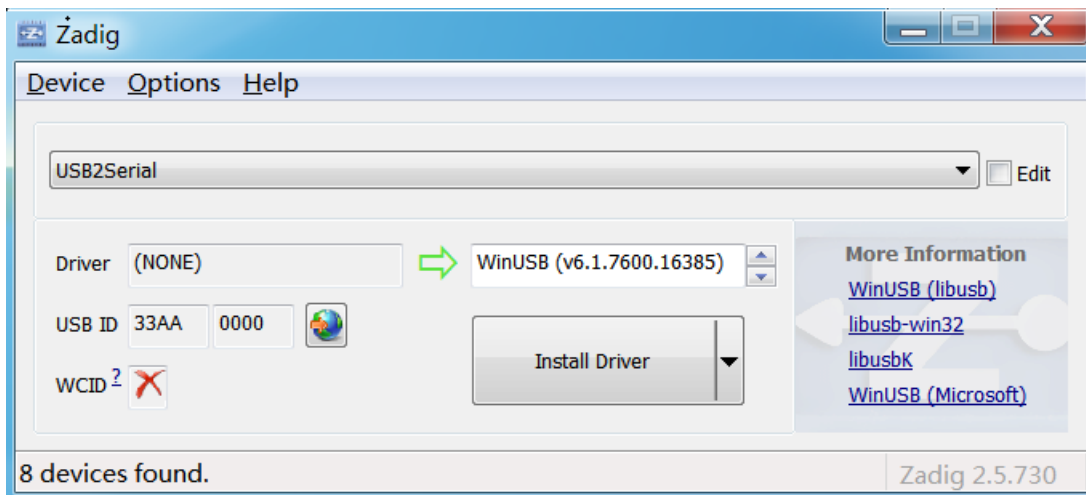
在设备下拉列表中，选中 `USB2Serial`。

图 6-3 `zadig` 选择 USB 设备



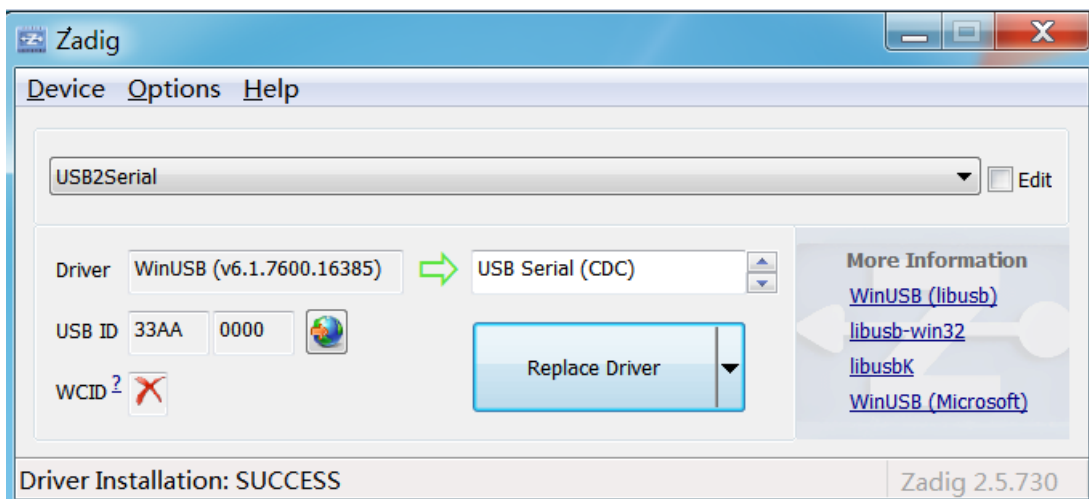
选中 `USB2Serial` 设备后，首先安装 WinUSB 驱动，点击 `Install Driver`，稍等片刻即可完成对该设备接口的驱动安装。

图 6-4 zadig WinUSB 驱动安装



在安装 WinUSB 驱动后，再安装 CDC 驱动，点击 Replace Driver，CDC 驱动安装成功后，即可用串口助手等软件控制设备。

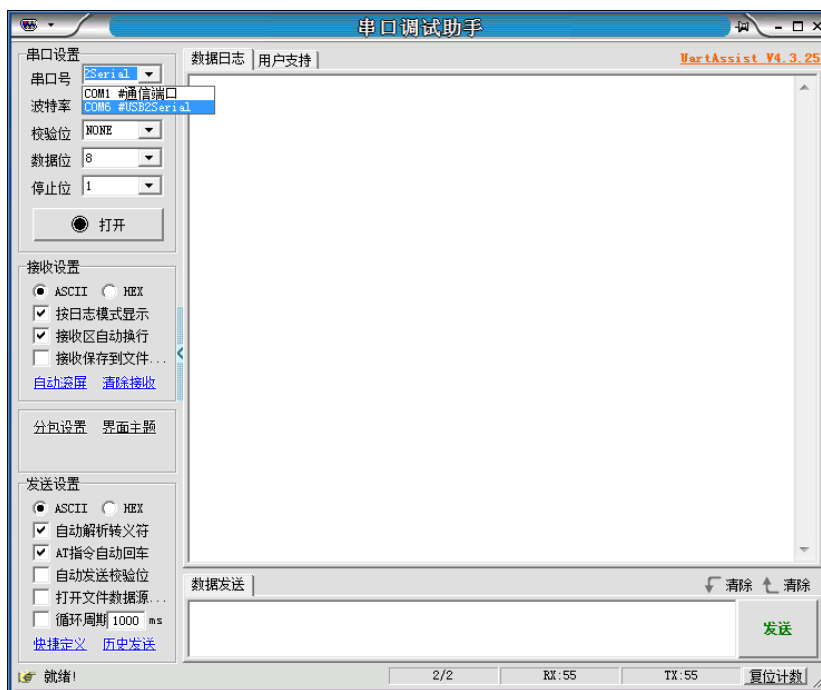
图 6-5 zadig CDC 驱动安装



6.3 数据传输测试

如下图，打开串口调试助手软件，选择串口 USB2Serial。

图 6-6 串口调试助手选择串口设备



将串口端口 TXD 与 RXD 相连，进行串口数据回环测试。

图 6-7 串口数据回环测试



