Product/Process Change Notice（PCN）

PCN No.：PCN-20181201-001

拟制日期	2018.12.7	**拟制人**	余银香	**核准**	
产品型号	GW1N-2/GW1N-4				
预计生效日期	☐临时变更：　　年　　月　　日 至　　年　　月　　日 ■永久变更：自　2019　年　2 月 1 日 起				
变更类型	■设计开发　☐晶圆制造　☐封装　☐测试　☐包装　☐监视和测量　☐客户要求 ☐其他：				
变更描述	变更前		变更后		
	原版器件在更新（烧录）FLASH 中配置比特流文件时，会先把 SRAM 部分复位，使得 I/O 都处于复位状态。		B 版器件增加了 JTAG 后台背景升级功能：即支持在不影响当前 FPGA 工作状态的情况下升级 FLASH 中的比特流文件，再由外部处理器低电平触发 reconfig_n 信号，在 ms 级快速完成新比特流文件的配置。		
变更原因	多个通信类大客户要求芯片有这种特性，以满足那些需要非常短时间升级 FPGA 程序的应用场合。				
验证结果	需要软件和下载器进行验证该功能，通过模拟用户编写设计进行布局布线产生比特流文件，下载到芯片中，实现背景升级功能，保证用户设计正常工作，结果表明功能正常且原有功能不受影响。				
客户意见	☐同意　　☐不同意 如果客户在 30 个自然日内没有回复，广东高云半导体科技股份有限公司将默认客户已接受此变更。 客户姓名（打印）：　　客户签字： 日期：				