



Gowin AHB to AXI Bridge IP

## 发布说明

RN1011-1.0, 2022-09-15

版权所有 © 2022 广东高云半导体科技股份有限公司

**GOWIN高云**、Gowin、GowinSynthesis、云源以及高云均为广东高云半导体科技股份有限公司注册商标，本手册中提到的其他任何商标，其所有权利属其所有者所有。未经本公司书面许可，任何单位和个人都不得擅自摘抄、复制、翻译本档内容的部分或全部，并不得以任何形式传播。

### **免责声明**

本文档并未授予任何知识产权的许可，并未以明示或暗示，或以禁止发言或其它方式授予任何知识产权许可。除高云半导体在其产品的销售条款和条件中声明的责任之外，高云半导体概不承担任何法律或非法律责任。高云半导体对高云半导体产品的销售和 / 或使用不作任何明示或暗示的担保，包括对产品的特定用途适用性、适销性或对任何专利权、版权或其它知识产权的侵权责任等，均不作担保。高云半导体对文档中包含的文字、图片及其它内容的准确性和完整性不承担任何法律或非法律责任，高云半导体保留修改文档中任何内容的权利，恕不另行通知。高云半导体不承诺对这些文档进行适时的更新。

## 版本信息

日期	版本	说明
2022/09/15	1.0	初始版本。

# 目录

目录 .....	i
<b>1 关于本手册 .....</b>	<b>1</b>
<b>2 概述 .....</b>	<b>2</b>
<b>3 文档 .....</b>	<b>3</b>
<b>4 IP 支持 .....</b>	<b>4</b>

# 1 关于本手册

本次发布 Gowin® AHB to AXI Bridge IP 的用户指南。Gowin AHB to AXI Bridge IP 的用户指南及参考设计可在高云®官网下载。其中，参考设计已配置一例特定参数，可用于仿真以及综合、布局布线后下载测试。

# 2 概述

Gowin AHB to AXI Bridge IP 主要实现 AHB-Lite 总线与 AXI4/AXI4-Lite 总线之间的桥接功能，可以使得一个带有 AHB-Lite 总线的主设备与一个带有 AXI4/AXI4-Lite 总线的从设备之间进行通信。其中 IP 的 AHB-Lite 端口符合 AMBA 3 规范，AXI4/AXI4-Lite 端口符合 AMBA 4 规范。

**表 1 Gowin AHB to AXI Bridge IP 概览**

Gowin AHB to AXI Bridge IP	
IP 核应用	
交付文件	
设计文件	Verilog (encrypted)
测试设计流程	
综合软件	GowinSynthesis®
应用软件	Gowin Software (V1.9.8.07 及以上)

# 3 文档

本次软件发布文档包含 Gowin AHB to AXI Bridge IP 使用手册文档列表如下所示：

**表 2 Gowin AHB to AXI Bridge IP 使用手册文档**

文档	使用
<a href="#">IPUG1011</a> , Gowin AHB to AXI Bridge IP 用户指南	PDF
RN1011, Gowin AHB to AXI Bridge IP 发布说明	PDF

# 4 IP 支持

因用户设计及最高频率要求各异，故参考设计未带与之相关的 FPGA 特定位置（.cst）与时序约束（.sdc）等文档，用户可按需自行确定。

如需定制化的 IP 设计与支持，请联系高云销售与支持热线。

官网：[www.gowinsemi.com.cn](http://www.gowinsemi.com.cn)

电邮：[support@gowinsemi.com](mailto:support@gowinsemi.com)

电话：+86-755-8262-0391

