



Gowin MIPI D-PHY RX TX 发布说明

RN112-2.0, 2019-03-05

版权所有 © 2019 广东高云半导体科技股份有限公司

未经本公司书面许可，任何单位和个人都不得擅自摘抄、复制、翻译本档内容的部分或全部，并不得以任何形式传播。

免责声明

本档并未授予任何知识产权的许可，并未以明示或暗示，或以禁止发言或其它方式授予任何知识产权许可。除高云半导体在其产品的销售条款和条件中声明的责任之外，高云半导体概不承担任何法律或非法律责任。高云半导体对高云半导体产品的销售和 / 或使用不作任何明示或暗示的担保，包括对产品的特定用途适用性、适销性或对任何专利权、版权或其它知识产权的侵权责任等，均不作担保。高云半导体对档中包含的文字、图片及其它内容的准确性和完整性不承担任何法律或非法律责任，高云半导体保留修改档中任何内容的权利，恕不另行通知。高云半导体不承诺对这些档进行适时的更新。

版本信息

日期	版本	说明
2016/12/21	1.0	1. IP Core Generator 支持 MIPI DPHY; 2. MIPI DPHY 参考设计发布。
2018/05/16	1.1	1. IP 更新用户手册; 2. 新增 MIPI DPHY 1:16 模式; 3. 增加 MIPI DPHY 选项支持, 如 IO TYPE 等;
2019/03/05	2.0	1. IO TYPE 支持 MIPI IO 选项;

目录

目录	i
1 关于发布	1
2 概述	2
3 文档	3
4 IP 支持	4

1 关于发布

本次发布的 MIPI D-PHY 的 IO TYPE 选项新增 MIPI IO 模式，IP Core Generator 已支持调用 MIPI D-PHY 。

MIPI D-PHY 参考设计可在高云官网下载，参考设计已配置一例特定参数，可用于仿真，实例化加插用户设计后的总综合，总布局布线。

2 概述

高云 MIPI D-PHY IP 应用于串行显示接口和串行摄像头接口中，用于接收或发送图像或视频数据，MIPI D-PHY 为其提供了在物理层上的定义。

表 2-1 MIPI DPHY RX 与 TX 概览

MIPI D-PHY RX 与 TX IP	
IP 核应用	
芯片支持	<ul style="list-style-type: none"> ● MIPI DPHY 1:8 模式：GW1N、GW1NR、GW1NS、GW1NSR、GW2A、GW2AR 系列； ● MIPI DPHY 1:16 模式：GW1N-6、GW1N-9、GW1NR-9、GW1NS 系列； ● MIPI IO 仅支持 GW1N-9、GW1NR-9。
交付文件	
设计文件	Verilog (encrypted)
参考设计	Verilog
TestBench	Verilog
测试设计流程	
综合软件	Synplify_Pro
应用软件	GowinYunYuan

3 文档

本次软件发布文档包含 MIPI D-PHY 使用手册文档列表如下：

文档	使用
Gowin MIPI D-PHY RX TX 用户指南	PDF
Gowin MIPI D-PHY RX TX 发布说明	PDF

4 IP 支持

因用户设计及最高频率要求各异，故提供的参考设计未带与之相关的 FPGA 特定位置 (.cst) 与时序约束 (.sdc) 等文档，用户可按需自行确定。

如需定制化的 IP 设计与支持，请联系高云销售与支持热线。

电话: **+86-755-8262-0391**

电邮: **support@gowinsemi.com**

官网: **www.gowinsemi.com.cn**

