



Gowin I2C Master & Slave 参考设计 发布说明

RN504-1.4, 2019-07-16

版权所有 © 2019 广东高云半导体科技股份有限公司

未经本公司书面许可，任何单位和个人都不得擅自摘抄、复制、翻译本档内容的部分或全部，并不得以任何形式传播。

免责声明

本档并未授予任何知识产权的许可，并未以明示或暗示，或以禁止发言或其它方式授予任何知识产权许可。除高云半导体在其产品的销售条款和条件中声明的责任之外，高云半导体概不承担任何法律或非法律责任。高云半导体对高云半导体产品的销售和 / 或使用不作任何明示或暗示的担保，包括对产品的特定用途适用性、适销性或对任何专利权、版权或其它知识产权的侵权责任等，均不作担保。高云半导体对档中包含的文字、图片及其它内容的准确性和完整性不承担任何法律或非法律责任，高云半导体保留修改档中任何内容的权利，恕不另行通知。高云半导体不承诺对这些档进行适时的更新。

版本信息

日期	版本	说明
2017/10/10	1.0	初始版本。
2018/01/17	1.1	I2C 代码开放给用户，删除 IP Core Generator 的调用。
2019/03/28	1.2	适用产品更新。
2019/05/08	1.3	原 AXI 接口转为 SRAM 接口。
2019/07/16	1.4	增加接口配置相关说明。

目录

目录	i
关于发布	1
功能和增强总述	2
平台支持	3
文档	4

关于发布

本次发布 Gowin I2C Master 和 Slave 参考设计。

Gowin I2C Master 和 Slave 参考设计可在高云官网下载，参考设计可用于仿真，实例化加插用户设计后的总综合，总布局布线。

功能和增强总述

IP 发布功能和增强项如下表所述：

功能	描述
前端综合工具：SynplifyPro 版本 O-2018.09G-SP1-1-Beta1	
支持 I2C Master 和 Slave	寄存器访问、数据读写等操作
后端布局布线工具：GoWinYunYuan_V1.9.1.01Beta	
增强项	-
器件支持	<ul style="list-style-type: none"> ● GW1N-1 ● GW1N-2 ● GW1N-2B ● GW1N-4 ● GW1N-4B ● GW1N-6 ● GW1N-9 ● GW1N-1S ● GW1NR-4 ● GW1NR-4B ● GW1NR-9 ● GW1NS-2 ● GW1NS-2C ● GW1NSR-2 ● GW1NSR-2C ● GW1NZ-1 ● GW2AR-18 ● GW2A-18 ● GW2A-55

平台支持

本次发布的 IP 对应软件支持的平台有：

Windows	Windows 7 旗舰版 (64-bit)
Linux	Red hat Enterprise Linux 6/7 (64-bit)

文档

本次 IP 发布文档如下表所示，PDF 文档可在官网上下载或在线查看。

文档	使用
Gowin I2C Master&Slave 用户指南	Online, PDF
Gowin I2C Master&Slave 参考设计发布说明	Online, PDF

