



Gowin UART Master IP & Slave 参考设计 发布说明

RN511-1.6, 2022-02-23

版权所有 © 2022 广东高云半导体科技股份有限公司

GOWIN高云, Gowin, 高云均为广东高云半导体科技股份有限公司注册商标, 本手册中提到的其他任何商标, 其所有权利属其拥有者所有。未经本公司书面许可, 任何单位和个人都不得擅自摘抄、复制、翻译本档内容的部分或全部, 并不得以任何形式传播。

免责声明

本文档并未授予任何知识产权的许可, 并未以明示或暗示, 或以禁止发言或其它方式授予任何知识产权许可。除高云半导体在其产品的销售条款和条件中声明的责任之外, 高云半导体概不承担任何法律或非法律责任。高云半导体对高云半导体产品的销售和 / 或使用不作任何明示或暗示的担保, 包括对产品的特定用途适用性、适销性或对任何专利权、版权或其它知识产权的侵权责任等, 均不作担保。高云半导体对文档中包含的文字、图片及其它内容的准确性和完整性不承担任何法律或非法律责任, 高云半导体保留修改文档中任何内容的权利, 恕不另行通知。高云半导体不承诺对这些文档进行适时的更新。

版本信息

日期	版本	说明
2018/07/23	1.0	初始版本。
2019/03/28	1.1	适用产品更新。
2019/05/08	1.2	原 AXI 接口转为 SRAM 接口。
2019/07/22	1.3	增加接口配置相关说明。
2019/09/25	1.4	UART Master 作为 IP 发布，UART Slave 作为开源参考设计。
2021/08/11	1.5	<ul style="list-style-type: none">● 修改寄存器 LSR/MSR 部分说明内容；● 增加 SRAM 接口说明时序图。
2022/02/23	1.6	增加 UART IP 配置说明。

目录

目录	i
关于发布	1
功能和增强总述	2
文档	3

关于发布

本次发布 Gowin UART Master IP V2.0 版本，更新用户指南及参考设计。

Gowin UART Master IP 和 Slave 参考设计可在[高云官网](#)下载，参考设计可用于仿真，实例化加插用户设计后的总综合，总布局布线。

功能和增强总述

IP 发布功能和增强项如下表所述：

功能	描述
前端综合工具：GowinSynthesis®	
支持 UART Master	寄存器访问、数据读写等操作
后端布局布线工具：Gowin Software V1.9.8Beta	
增强项	<ul style="list-style-type: none">● 增加更多经典波特率可选，另增加支持用户自定义波特率设定；● 支持输入系统时钟可设置修改；● 新增支持内部 TX/RX FIFO 可选通过 BSRAM/SSRAM/LUT 实现。

文档

本次 IP 发布文档如下表所示，PDF 文档可在官网上下载或在线查看。

文档	使用
IPUG511 ， Gowin UART Master IP & Slave 参考设计用户指南	Online, PDF
RN511， Gowin UART Master IP & Slave 参考设计发布说明	Online, PDF

