



GW1NS-2C MCU

# 软件编程参考手册

RN516-1.0,2018-08-30

## **版权所有©2018 广东高云半导体科技股份有限公司**

未经本公司书面许可，任何单位和个人不得擅自摘抄、复制、翻译本档内容的部分或全部，并不得以任何形式传播。

### **免责声明**

本档并未授予任何知识产权的许可，并未以明示或暗示，或以禁止发言或其它方式授予任何知识产权许可。除高云半导体在其产品的销售条款和条件中声明的责任之外，高云半导体概不承担任何法律或非法律责任。高云半导体对高云半导体产品的销售和 / 或使用不作任何明示或暗示的担保，包括对产品的特定用途适用性、适销性或对任何专利权、版权或其它知识产权的侵权责任等，均不作担保。高云半导体对文档中包含的文字、图片及其它内容的准确性和完整性不承担任何法律或非法律责任，高云半导体保留修改文档中任何内容的权利，恕不另行通知。高云半导体不承诺对这些文档进行适时的更新。

## 版本信息

日期	版本	说明
2018/08/30	1.0	初始版本。

# 目录

目录.....	i
图目录.....	iii
表目录.....	iv
<b>1 总线构架 .....</b>	<b>1</b>
1.1 嵌入式微处理器系统.....	2
1.2 FPGA 构架 .....	2
<b>2 存储系统 .....</b>	<b>3</b>
2.1 标准外设内存映射 .....	3
2.2 系统控制内存映射 .....	4
<b>3 中断处理 .....</b>	<b>5</b>
<b>4 通用异步收发器.....</b>	<b>7</b>
4.1 特征 .....	7
4.2 寄存器结构 .....	8
4.3 初始化结构 .....	9
4.4 使用方法.....	9
<b>5 定时器.....</b>	<b>11</b>
5.1 特征 .....	11
5.2 寄存器结构 .....	12
5.3 初始化结构 .....	12
5.4 使用方法.....	12
<b>6 看门狗.....</b>	<b>14</b>
6.1 特征 .....	14
6.2 寄存器结构 .....	15

---

6.3 初始化结构 .....	15
6.4 使用方法 .....	16
<b>7 通用输入输出 .....</b>	<b>17</b>
7.1 特征 .....	17
7.2 寄存器结构 .....	18
7.3 初始化结构 .....	20
7.4 GPIO 使用方法 .....	21
<b>8 USB Type-C 接口 .....</b>	<b>22</b>
8.1 寄存器结构 .....	22
8.2 初始化结构 .....	23
8.3 使用方法 .....	23
<b>9 模拟/数字转换 .....</b>	<b>25</b>
9.1 寄存器结构 .....	25
9.2 初始化结构 .....	25
9.3 使用方法 .....	26
<b>10 串行外设接口 .....</b>	<b>27</b>
10.1 寄存器结构 .....	27
10.2 初始化结构 .....	27
10.3 使用方法 .....	28
<b>11 中断监测器 .....</b>	<b>29</b>
11.1 寄存器结构 .....	29
11.2 使用方法 .....	30
<b>12 系统控制器 .....</b>	<b>32</b>
12.1 寄存器结构 .....	32
12.2 使用方法 .....	32

# 图目录

图 1-1 GW1NS-2C 系统架构 .....	1
图 2-1 GW1NS-2C 内存映射 .....	3
图 4-1 UART Buffering .....	8
图 5-1 TIMER .....	11
图 6-1 WatchDog Operation .....	14
图 7-1 GPIO Block.....	17

# 表目录

表 2-1 GW1NS-2C 标准外设内存映射 .....	3
表 2-2 系统控制内存映射 .....	4
表 3-1 GW1NS-2C 中断控制器 .....	5
表 4-1 UART 寄存器 .....	8
表 4-2 UART 初始化结构 .....	9
表 4-3 UART 使用方法 .....	9
表 5-1 TIMER 寄存器结构 .....	12
表 5-2 TIMER 初始化结构 .....	12
表 5-3 TIMER 使用方法 .....	12
表 6-1 WatchDog 寄存器结构 .....	15
表 6-2 WatchDog 初始化结构 .....	15
表 6-3 WatchDog 使用方法 .....	16
表 7-1 GPIO 寄存器结构 .....	18
表 7-2 GPIO 初始化结构 .....	20
表 7-3 GPIO 使用方法 .....	21
表 8-1 USB Type-C 寄存器结构 .....	22
表 8-2 USB Type-C 初始化结构 .....	23
表 8-3 USB Type-C 使用方法 .....	23
表 9-1 ADC 寄存器结构 .....	25
表 9-2 ADC 初始化结构 .....	25
表 9-3 ADC 使用方法 .....	26
表 10-1 SPI 寄存器结构 .....	27
表 10-2 SPI 初始化结构 .....	27
表 10-3 SPI 使用方法 .....	28
表 11-1 Interrupt Monitor 寄存器结构 .....	29
表 11-2 Interrupt Monitor 使用方法 .....	30

表 12-1 SYSCON 寄存器结构 ..... 32

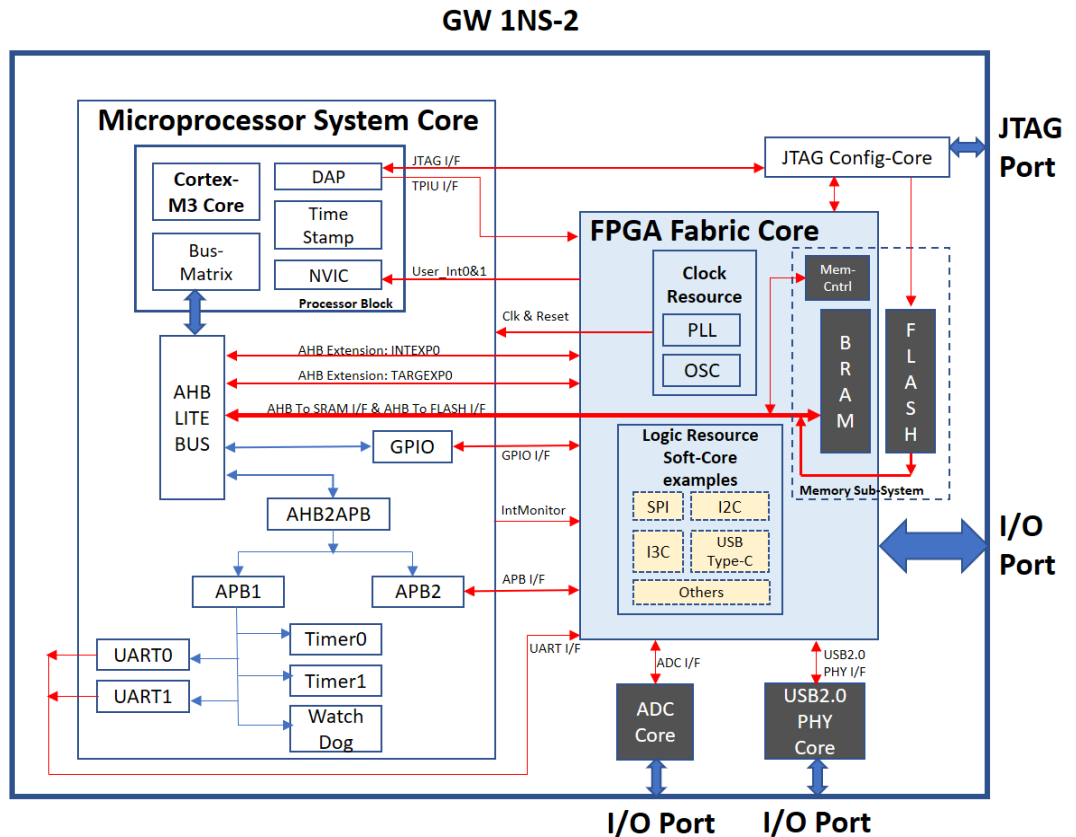
表 12-2 SYSCON 使用方法 ..... 32



# 1 总线构架

GW1NS-2C 是由嵌入式微控制器单元（MCU）、现场可编程门阵列（FPGA）及其它标准外设组成的片上系统。嵌入式微控制器由低功耗、低成本的 32 位 ARM Cortex-M3 内核实现，标准外设包括 USB2.0 PHY、模拟/数据转换（ADC）、128K 字节 Flash 和 8K 字节 SRAM 等硬核。GW1NS-2 系统架构如图 1-1 所示。

图1. 图 1-1 GW1NS-2C 系统架构



## 1.1 嵌入式微处理器系统

嵌入式微处理器系统由 32 位微控制器单元 (ARM Cortex-M3 内核), 总线系统 (包括 AHB 总线、AHB2APB 转接桥和 APB1、APB2 总线) 和标准外设硬核, 以及与 FPGA 连接的两条 AHB 扩展总线 (INTEXP0 和 TARGEXP0, 提供 126 位 AHB 总线与用户所实现的 FPGA 高速外设软核连接) 组成。

微控制器单元包括 Cortex-M3 内核, 总线矩阵, 嵌套向量中断控制器 NVIC (Nested Vector Interrupt Controller) 和调试访问端口 DAP (Debug Access Port)。嵌套向量中断控制器提供 2 个中断信号 (USER\_INT0 和 USER\_INT1) 与 FPGA 构架连接, 用于用户实现 FPGA 软核外设的中断控制。调试访问端口包括 JTAG 调试访问端口和跟踪端口接口单元 TPIU (Trace Port Interface Unit0), 二者都与 FPGA 构架连接。

Cortex-M3 内核通过总线矩阵访问微控制器单元的总线系统 (AHB 总线、AHB2APB 转接桥和 APB1、APB2)。AHB 总线连接 FPGA 构架, 通过存储器控制器访问 128 字节只读存储器 Flash 和 8 字节可读写存储器 SRAM。系统上电后, Cortex-M3 从 Flash 加载指令和数据, 传输到 SRAM, 然后启动程序执行。

嵌入式微处理器系统包含以下标准外设硬核:

- 通过 AHB 总线与 FPGA 构架连接的通用输入输出端口 GPIO;
- 通过 APB1 总线与 FPGA 构架连接的 2 个通用异步收发器 UART;
- 微处理器内部, 挂载于 APB1 总线, 通过寄存器访问的 2 个定时器 TIMER;
- 微处理器内部, 挂载于 APB1 总线, 通过寄存器访问的 1 个看门狗 WatchDog;
- 通过 APB2 总线与 FPGA 构架连接的中断监视器 Interrupt Monitor, 向 FPGA 构架反馈微处理器系统中 GPIO、UART 和 TIMER 当前运行的中断状态。

## 1.2 FPGA 构架

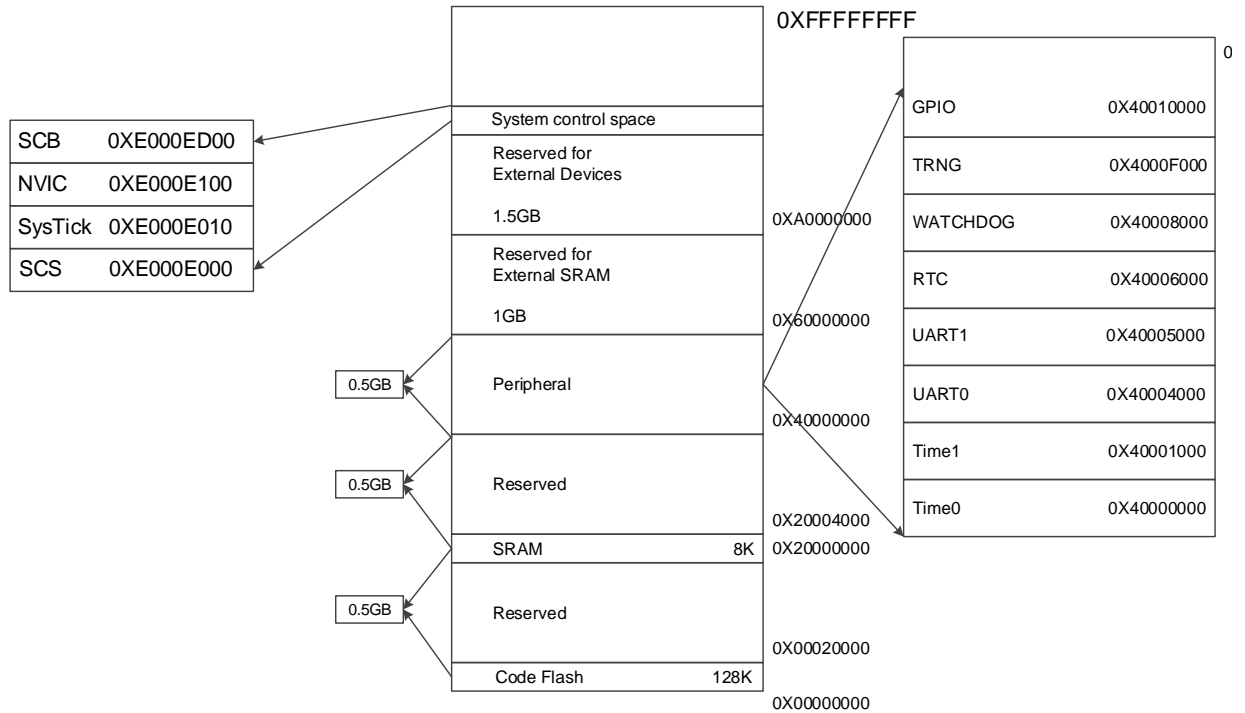
FPGA 构架通过锁相环 PLL (Phase Locked Loop) 和振荡器 OSC (Oscillator) 向嵌入式微处理器系统提供系统时钟、上电复位信号和系统复位信号。

硬核 USB2.0 PHY 和模拟/数字转换 (ADC), 通用 FPGA 构架 IO Block 与微处理器系统连接。

# 2 存储系统

GW1NS-2C 系统内存映射如图 2-1 所示。

图 2-1 GW1NS-2C 内存映射



## 2.1 标准外设内存映射

GW1NS-2C 标准外设内存映射地址如表 2-1 所示。

表 2-1 GW1NS-2C 标准外设内存映射

标准外设	类型	地址映射	描述
Flash	-	0x00000000	128K 字节 Flash
SRAM	-	0x20000000	8K 字节 Block Ram

标准外设	类型	地址映射	描述
TIMER0	TIMER_TypeDef	0x40000000	定时器 0
TIMER1	TIMER_TypeDef	0x40001000	定时器 1
UART0	UART_TypeDef	0x40004000	通用异步收发器 0
UART1	UART_TypeDef	0x40005000	通用异步收发器 1
WatchDog	WDOG_TypeDef	0x40008000	看门狗
GPIO0	GPIO_TypeDef	0x40010000	通用输入输出端口
SYSCON	SYSCON_TypeDef	0x4001F000	系统控制
USB Type-C	TYPEC_TypeDef	0x40002000	USB Type-C 接口
ADC	ADC_TypeDef	0x40002100	模拟/数字转换
SPI	IMONITOR_TypeDef	0x40002200	串行外设接口
I2C	I2C_TypeDef	0x40002300	内部整合电路
Interrupt Monitor	SPI_TypeDef	0x40002500	中断监测器

## 2.2 系统控制内存映射

系统控制内存映射如表 2-2 所示。

表 2-2 系统控制内存映射

系统控制	类型	地址映射	描述
ITM	ITM_Type	0xE0000000	ITM configuration struct
DWT	DWT_Type	0xE0001000	DWT configuration struct
CoreDebug	CoreDebug_Type	0xE000EDF0	Core Debug configuration struct
ETM	ETM_Type	0xE0041000	ETM configuration struct
SysTick	SysTick_Type	0xE000E010	SysTick configuration struct
NVIC	NVIC_BASE	0xE000E100	NVIC configuration struct
SCnSCB	SCnSCB_Type	0xE000E000	System control Register not in SCB
SCB	SCB_Type	0xE000ED00	SCB configuration struct
TPIU	TPIU_Type	0xE0040000	TPIU configuration struct

# 3 中断处理

嵌套向量中断控制器包括以下特征：

- 支持多达 26 个低延时中断
- 提供 2 条用户可用的中断处理信号（USER\_INT0 和 USER\_INT1）
- 支持 0-7 级可编程优先级
- 低延时中断和异常处理
- 中断信号边沿和脉冲检测
- 中断优先级动态调整

GW1NS-2C 中断控制器如表 3-1 所示。

表 3-1 GW1NS-2C 中断控制器

Address	Interrupt	Number	Description
0x00000000	__StackTop		Top of Stack
0x00000004	Reset_Handler		Reset Handler
0x00000008	NMI_Handler		NMI Handler
0x0000000C	HardFault_Handler	-13	Hard Fault Handler
0x00000010	MemManage_Handler	-12	MPU Fault Handler
0x00000014	BusFault_Handler	-11	Bus Fault Handler
0x00000018	UsageFault_Handler	-10	Usage Fault Handler
0x0000001C	0		Reserved
0x00000020	0		Reserved
0x00000024	0		Reserved
0x00000028	0		Reserved
0x0000002C	SVC_Handler	-5	SVC Call Handler
0x00000030	DebugMon_Handler	-4	Debug Monitor Handler
0x00000034	0		Reserved
0x00000038	PendSV_Handler	-2	PendSV Handler
0x0000003C	SysTick_Handler	-1	SysTick Handler

Address	Interrupt	Number	Description
0x00000040	UART0_Handler	0	16+ 0: UART 0 RX and TX Handler
0x00000044	Spare1_Handler	1	16+ 1: Not Used
0x00000048	UART1_Handler	2	16+ 2: UART 1 RX and TX Handler
0x0000004C	Spare3_Handler	3	16+ 3: Not Used
0x00000050	Spare4_Handler	4	16+ 4: Not Used
0x00000054	0		16+ 5: Reserved
0x00000058	PORT0_COMB_Handler	6	16+ 6: GPIO Port 0 Combined Handler
0x0000005C	Spare7_Handler	7	16+ 7: Not Used
0x00000060	TIMER0_Handler	8	16+ 8: TIMER 0 handler
0x00000064	TIMER1_Handler	9	16+ 9: TIMER 1 handler
0x00000068	0		16+10: Reserved
0x0000006C	Spare11_Handler	11	16+11: Not Used
0x00000070	UARTOVF_Handler	12	16+12: UART 0,1 Overflow Handler
0x00000074	USER_INT0	13	16+13: USER_INT0 (default System Error Handler for FlashERR)
0x00000078	USER_INT1	14	16+14: USER_INT1 (default Embedded Flash Handler for FLASHINT)
0x0000007C	Spare15_Handler	15	16+ 15: Not Used
0x00000080	PORT0_0_Handler	16	16+16: GPIO Port 0 pin 0 Handler
0x00000084	PORT0_1_Handler	17	16+17: GPIO Port 0 pin 1 Handler
0x00000088	PORT0_2_Handler	18	16+18: GPIO Port 0 pin 2 Handler
0x0000008C	PORT0_3_Handler	19	16+19: GPIO Port 0 pin 3 Handler
0x00000090	PORT0_4_Handler	20	16+20: GPIO Port 0 pin 4 Handler
0x00000094	PORT0_5_Handler	21	16+21: GPIO Port 0 pin 5 Handler
0x00000098	PORT0_6_Handler	22	16+22: GPIO Port 0 pin 6 Handler
0x0000009C	PORT0_7_Handler	23	16+23: GPIO Port 0 pin 7 Handler
0x000000A0	PORT0_8_Handler	24	16+24: GPIO Port 0 pin 8 Handler
0x000000A4	PORT0_9_Handler	25	16+25: GPIO Port 0 pin 9 Handler
0x000000A8	PORT0_10_Handler	26	16+26: GPIO Port 0 pin 10 Handler
0x000000AC	PORT0_11_Handler	27	16+27: GPIO Port 0 pin 11 Handler
0x000000B0	PORT0_12_Handler	28	16+28: GPIO Port 0 pin 12 Handler
0x000000B4	PORT0_13_Handler	29	16+29: GPIO Port 0 pin 13 Handler
0x000000B8	PORT0_14_Handler	30	16+30: GPIO Port 0 pin 14 Handler
0x000000BC	PORT0_15_Handler	31	16+31: GPIO Port 0 pin 15 Handler

# 4 通用异步收发器

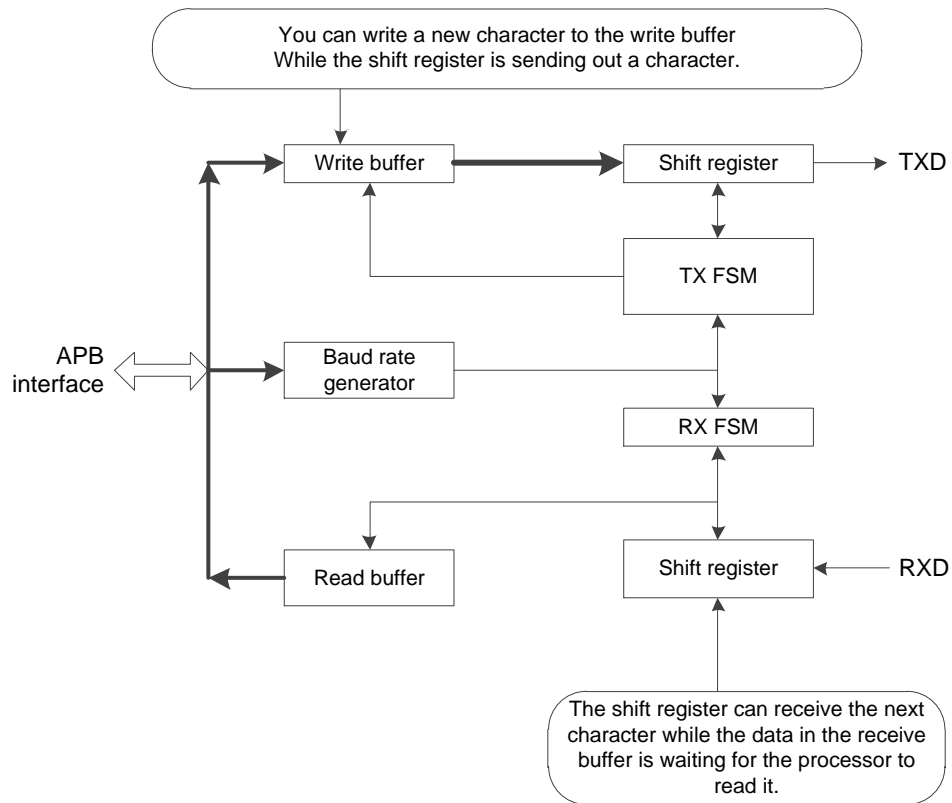
## 4.1 特征

嵌入式微处理器单元包含 2 个通过 APB1 总线访问的通用异步收发器 UART:

- 最大波特率为 921.6Kbit/s
- 无奇偶校验位
- 8 位数据位
- 1 位停止位

UART Buffering 如图 4-1 所示。

图 4-1 UART Buffering



UART 支持高速测试模式 HSTM (High Speed Test Mode)，当寄存器 CTRL[6] 设置为 1 时，串行数据每个周期传输 1 位，可以在很短时间内传输文本信息。

用户在使能 UART 时，必须设置波特率分频寄存器，例如，如果 APB1 总线频率运行在 12MHz，需要波特率为 9600，则可以设置波特率分频寄存器为  $12000000/9600=1250$ 。

## 4.2 寄存器结构

UART 寄存器结构定义如表 4-1 所示。

表 4-1 UART 寄存器

寄存器名称	地址偏移	类型	宽度	初始值	描述
DATA	0x000	RW	8	0x--	[7:0] Data Value
STATE	0x004	RW	4	0x0	[3] RX buffer overrun, write 1 to clear [2] TX buffer overrun, write 1 to clear [1] RX buffer full, read-only [0] TX buffer full, read-only
CTRL	0x008	RW	7	0x00	[6] High speed test mode for TX only [5] RX overrun interrupt enable



寄存器名称	地址偏移	类型	宽度	初始值	描述
					[4] TX overrun interrupt enable [3] RX interrupt enable [2] TX interrupt enable [1] RX enable [0] TX enable
INTSTATUS/ INTCLEAR	0x00C	RW	4	0x0	[3] RX overrun interrupt,write 1 to clear [2] TX overrun interrupt,write 1 to clear [1] RX interrupt,write 1 to clear [0] TX interrupt,write 1 to clear
BAUDDIV	0x010	RW	20	0x00000	[19:0] Baud rate divider,the minimum number is 16

### 4.3 初始化结构

UART 初始化结构如表 4-2 所示。

表 4-2 UART 初始化结构

名称	类型	数值	描述
UART_BaudRate	uint32_t	Max 921.6Kbit/s	Baud rate
UART_Mode	UARTMode_TypeDef	ENABLE/DISABLE	Enable/Disable TX/RX mode
UART_Int	UARTInt_TypeDef	ENABLE/DISABLE	Enable/Disable TX/RX interrupt
UART_Ovr	UARTOvr_TypeDef	ENABLE/DISABLE	Enable/Disable TX/RX overrun interrupt
UART_Hstm	FunctionalState	ENABLE/DISABLE	Enable/Disable TX high speed test mode

### 4.4 使用方法

UART 使用方法如表 4-3 所示。

表 4-3 UART 使用方法

名称	描述
UART_Init	Initializes UARTx
UART_GetRxBufferFull	Returns UARTx RX buffer full status
UART_GetTxBufferFull	Returns UARTx TX buffer full status
UART_GetRxBufferOverrunStatus	Returns UARTx RX buffer overrun status
UART_GetTxBufferOverrunStatus	Returns UARTx TX buffer overrun status
UART_ClearRxBufferOverrunStatus	Clears Rx buffer overrun status
UART_ClearTxBufferOverrunStatus	Clears Tx buffer overrun status
UART_SendChar	Sends a character to UARTx TX buffer
UART_SendString	Sends a string to UARTx TX buffer

名称	描述
UART_ReceiveChar	Receives a character from UARTx RX buffer
UART_GetBaudDivider	Returns UARTx baud rate divider value
UART_GetTxIRQStatus	Returns UARTx TX interrupt status
UART_GetRxIRQStatus	Returns UARTx RX interrupt status
UART_ClearTxIRQ	Clears UARTx TX interrupt status
UART_ClearRxIRQ	Clears UARTx RX interrupt status
UART_GetTxOverrunIRQStatus	Returns UARTx TX overrun interrupt status
UART_GetRxOverrunIRQStatus	Returns UARTx RX overrun interrupt status
UART_ClearTxOverrunIRQ	Clears UARTx TX overrun interrupt request
UART_ClearRxOverrunIRQ	Clears UARTx RX overrun interrupt request
UART_SetHSTM	Sets UARTx TX high speed test mode
UART_ClrHSTM	Clears UARTx TX high speed test mode

# 5 定时器

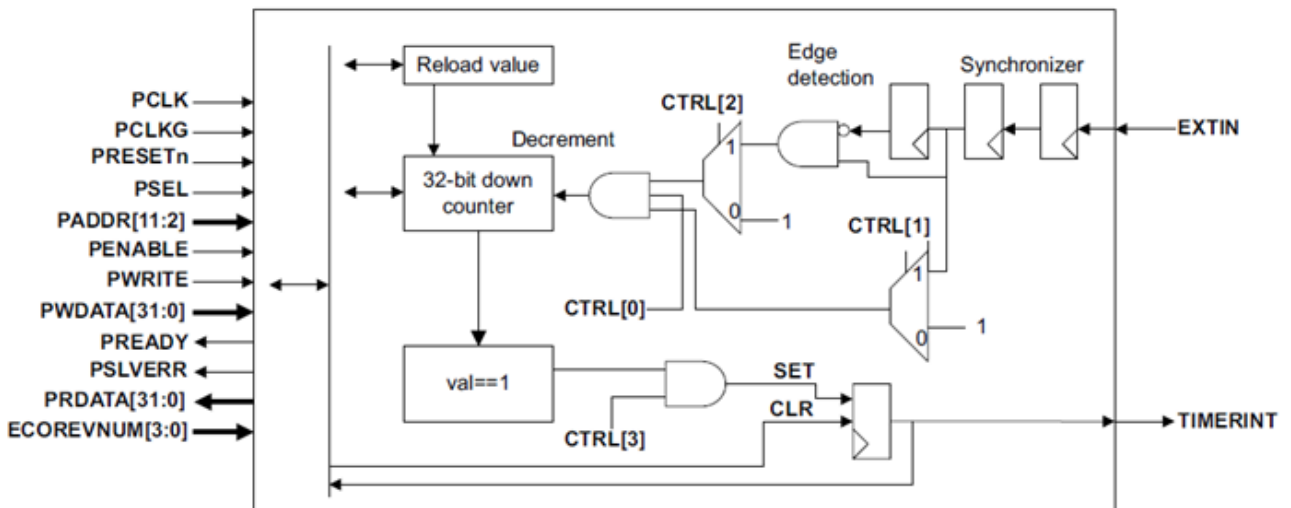
## 5.1 特征

嵌入式微处理器系统包含 2 个通过 APB1 总线访问的同步标准定时器：

- 32 位计数器
- 可以产生中断请求信号
- 可以使用外部输入信号 EXTIN 使能时钟
- TIMER0: EXTIN 连接 GPIO[1]
- TIMER1: EXTIN 连接 GPIO[6]

TIMER 结构如图 5-1 所示。

图 5-1 TIMER



## 5.2 寄存器结构

TIMER 寄存器结构如表 5-1 所示。

表 5-1 TIMER 寄存器结构

寄存器名称	地址偏移	类型	宽度	初始值	描述
CTRL	0x000	RW	4	0x0	[3] Timer interrupt enable [2] Select external input as clock [1] Select external input as enable [0] Enable
VALUE	0x004	RW	32	0x00000000	[31:0] Current value
RELOAD	0x008	RW	32	0x00000000	[31:0] Reload value, writing to this register sets the current value
INTSTATUS/ NTCLEAR	0x00C	RW	1	0x0	[0] Timer interrupt, write 1 to clear

## 5.3 初始化结构

TIMER 初始化结构如表 5-2 所示。

表 5-2 TIMER 初始化结构

名称	类型	数值	描述
Reload	uint32_t		Reload value
TIMER_Int	TIMERInt_TypeDef	SET/RESET	Enable/Disable interrupt
TIMER_Exti	TIMERExti_TypeDef		External input as enable or clock

## 5.4 使用方法

TIMER 使用方法如表 5-3 所示。

表 5-3 TIMER 使用方法

名称	描述
TIMER_Init	Initializes TIMERx
TIMER_StartTimer	Starts TIMERx
TIMER_StopTimer	Stops TIMERx
TIMER_GetIRQStatus	Returns TIMERx interrupt status
TIMER_ClearIRQ	Clears TIMERx interrupt status
TIMER_GetReload	Returns TIMERx reload value
TIMER_SetReload	Sets TIMERx reload value
TIMER_GetValue	Returns TIMERx current value
TIMER_SetValue	Sets TIMERx current value

名称	描述
TIMER_EnableIRQ	Enable TIMERx interrupt request
TIMER_DisableIRQ	Disable TIMERx interrupt request

# 6 看门狗

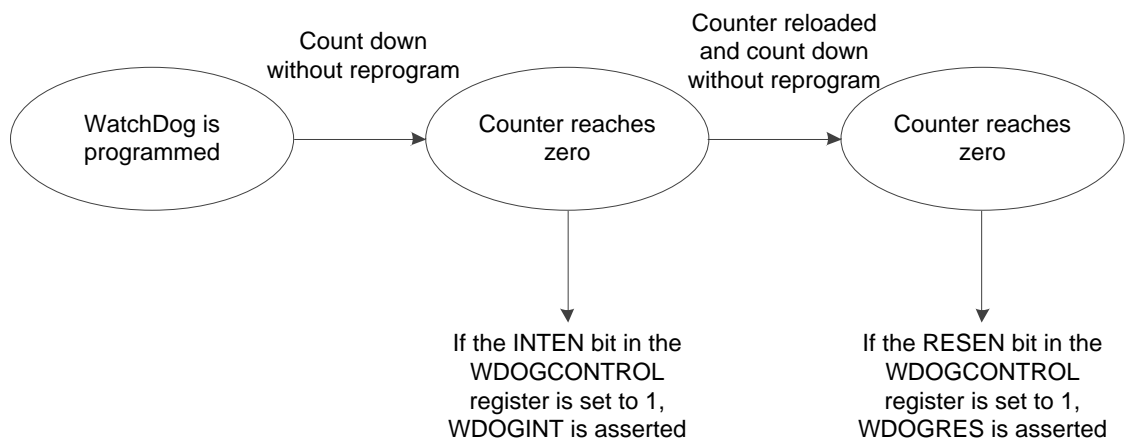
## 6.1 特征

嵌入式微处理器系统包含 1 个通过 APB1 总线访问的看门狗 WatchDog:

- 基于由 LOAD 寄存器初始化的 32 位逐减计数器
- 产生中断请求
- 当时钟使能，由 WDOGCLK 信号上升沿触发计数器递减
- 监视中断，当计数器递减到 0 时，产生复位请求，计数器停止
- 响应软件崩溃引起的复位，提供软件恢复方法

WatchDog 操作如图 6-1 所示。

图 6-1 WatchDog Operation



## 6.2 寄存器结构

WatchDog 寄存器结构如表 6-2 所示。

表 6-1 WatchDog 寄存器结构

寄存器名称	地址偏移	类型	宽度	初始值	描述
LOAD	0x00	RW	32	0xFFFFFFFF	The value from which the counter is to decrement
VALUE	0x04	RO	32	0xFFFFFFFF	The current value of the decrementing counter
CTRL	0x08	RW	2	0x0	[1] Enable reset output [0] Enable the interrupt
INTCLR	0x0C	WO			Clear the watchdog interrupt and reloads the counter
RIS	0x10	RO	1	0x0	Raw interrupt status from the counter
MIS	0x14	RO	1	0x0	Enable interrupt status from the counter
RESERVED	0xC00-0x014				Reserved
LOCK	0xC00	RW	32	0x00000000	[32:1] Enable register writes [0] Register write enable status
RESERVED	0xF00-0xC00				Reserved
ITCR	0xF00	RW	1	0x0	Integration test mode enable
ITOP	0xF04	WO	2	0x0	[1] Integration test WDOGRES value [0] Integration test WDOGINT value

## 6.3 初始化结构

WatchDog 初始化结构如表 6-2 所示。

表 6-2 WatchDog 初始化结构

名称	类型	数值	描述
WDOG_Reload	uint32_t		Reload value
WDOG_Lock	WDOGLock_TypeDef	SET/RESET	Enable/Disable lock register write access
WDOG_Res	WDOGRes_TypeDef	SET/RESET	Enable/Disable reset flag
WDOG_Int	WDOGInt_TypeDef	SET/RESET	Enable/Disable interrupt flag
WDOG_ITMode	WDOGMode_TypeDef	SET/RESET	Enable/Disable integration test mode flag

## 6.4 使用方法

WatchDog 使用方法如表 6-3 所示。

**表 6-3 WatchDog 使用方法**

名称	描述
WDOG_Init	Initializes WatchDog
WDOG_RestartCounter	Restart watchdog counter
WDOG_GetCounterValue	Returns counter value
WDOG_SetResetEnable	Sets reset enable
WDOG_GetResStatus	Returns reset status
WDOG_SetIntEnable	Sets interrupt enable
WDOG_GetIntStatus	Returns interrupt enable
WDOG_ClrIntEnable	Clears interrupt enable
WDOG_GetRawIntStatus	Returns raw interrupt status
WDOG_GetMaskIntStatus	Returns masked interrupt status
WDOG_LockWriteAccess	Disable write access all registers
WDOG_UnlockWriteAccess	Enable write access all registers
WDOG_SetITModeEnable	Sets integration test mode enable
WDOG_ClrITModeEnable	Clears integration test mode enable
WDOG_GetITModeStatus	Returns integration test mode status
WDOG_SetITOP	Sets integration test output reset or interrupt
WDOG_GetITOPResStatus	Returns integration test output reset status
WDOG_GetITOPIntStatus	Returns integration test output interrupt status
WDOG_ClrITOP	Clears integration test output reset or interrupt



# 7 通用输入输出

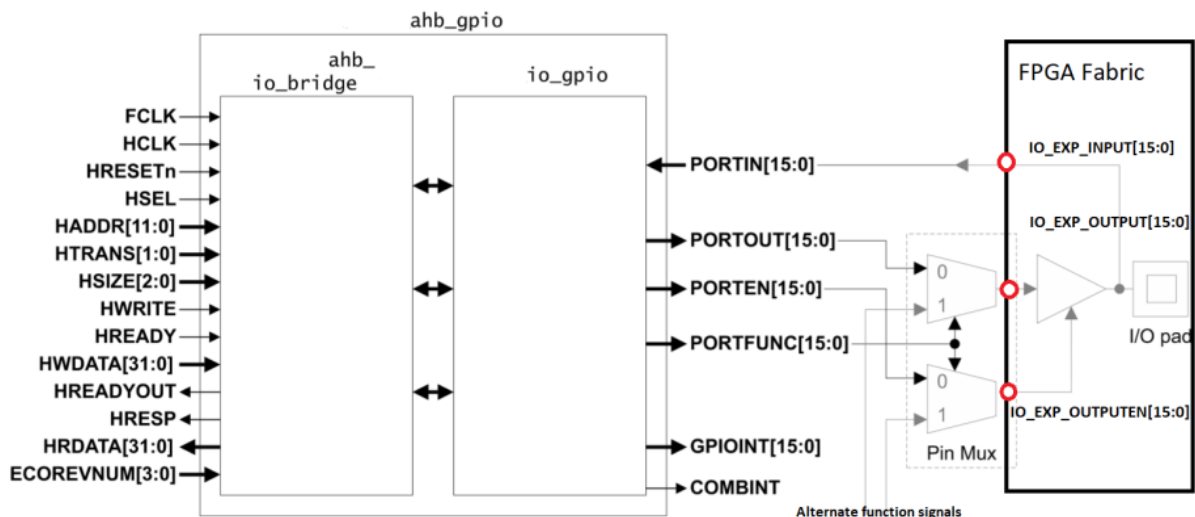
## 7.1 特征

嵌入式微处理器系统包含 1 个通过 AHB 总线访问的 16 位输入输出接口的 GPIO 模块：

- 与 FPGA 构架连接；
- 每个 IO 管脚可以产生中断；
- 支持位掩码；
- 管脚复用功能。

GPIO 架构如图 7-1 所示。

图 7-1 GPIO Block



## 7.2 寄存器结构

GPIO 寄存器结构如表 7-1 所示。

表 7-1 GPIO 寄存器结构

寄存器名称	地址偏移	类型	宽度	初始值	描述
DATA	0x0000	RW	16	0x----	[15:0] Data value Read Sampled at pin Write to data output register Read back value goes through double flip-flop synchronization logic with delay of two cycle
DATAOUT	0x0004	RW	16	0x0000	[15:0] Data output register value Read current value of data output register write to data output register
RESERVED	0x0008 -0x000C				Reserved
OUTENSET	0x0010	RW	16	0x0000	[15:0] Output enable set Write 1 to set the output enable bit Write 0 no effect Read back 0 indicates the signal direction as input 1 indicates the signal direction as output
OUTENCLR	0x0014	RW	16	0x0000	[15:0] Output enable clear Write 1 to clear the output enable bit Write 0 no effect Read back 0 indicates the signal direction as input 1 indicates the signal direction as output
ALTFUNCS ET	0x0018	RW	16	0x0000	[15:0] Alternative function set Write 1 to set the ALTFUNC bit Write 0 no effect Read back 0 for I/O 1 for an alternate function
ALTFUNCC LR	0x001C	RW	16	0x0000	[15:0] Alternative function clear Write 1 to clear the ALTFUNC bit Write 0 no effect Read back 0 for I/O 1 for an alternate function
INTENSET	0x0020	RW	16	0x0000	[15:0] Interrupt enable set Write 1 to set the enable bit Write 0 no effect

寄存器名称	地址偏移	类型	宽度	初始值	描述
					Read back 0 indicates interrupt disabled 1 indicates interrupt enabled
INTENCLR	0x0024	RW	16	0x0000	[15:0] Interrupt enable clear Write 1 to clear the enable bit Write 0 no effect Read back 0 indicates interrupt disabled 1 indicates interrupt enabled
INTTYPESET	0x0028	RW	16	0x0000	[15:0] Interrupt type set Write 1 to set the interrupt type bit Write 0 no effect Read back 0 for LOW/HIGH level 1 for falling edge or rising edge
INTTYPECLR	0x002C	RW	16	0x0000	[15:0] Interrupt type clear Write 1 to clear the interrupt type bit Write 0 no effect Read back 0 for LOW/HIGH level 1 for falling edge or rising edge
INTPOLSET	0x0030	RW	16	0x0000	[15:0] Polarity-level,edge IRQ config Write 1 to set the interrupt polarity bit Write 0 no effect Read back 0 for LOW level or falling edge 1 for HIGH level or rising edge
INTPOLCLR	0x0034	RW	16	0x0000	[15:0] Polarity-level,edge IRQ config Write 1 to clear the interrupt polarity bit Write 0 no effect Read back 0 for LOW level or falling edge 1 for HIGH level or rising edge
INTSTATUS /INTCLEAR	0x0038	RW	16	0x0000	[15:0] Write IRQ status clear register Write 1 to clear interrupt request Write 0 no effect Read back IRQ status register
MASKLOW BYTE	0x0400 -0x07FC	RW	16	0x----	Lower 8-bits masked access [9:2] of the address value are used as enable bit mask for the access [15:8] not used [7:0] Data for lower byte access,with [9:2] of address value used as enable mask for each bit
MASKHIGH BYTE	0x0800 -0x0BFC	RW	16	0x----	Higher 8-bits masked access [9:2] of the address value are used as enable bit mask for the access

寄存器名称	地址偏移	类型	宽度	初始值	描述
					[15:8] Data for higher byte access, with [9:2] of address value used as enable mask for each bit [7:0] not used
RESERVED	0x0C00 -0x0FCF				Reserved

## 7.3 初始化结构

GPIO 初始化结构如表 7-2 所示。

表 7-2 GPIO 初始化结构

名称	类型	数值	描述
GPIO_Pin	uint32_t	GPIO_Pin_0 GPIO_Pin_1 GPIO_Pin_2 GPIO_Pin_3 GPIO_Pin_4 GPIO_Pin_5 GPIO_Pin_6 GPIO_Pin_7 GPIO_Pin_8 GPIO_Pin_9 GPIO_Pin_10 GPIO_Pin_11 GPIO_Pin_12 GPIO_Pin_13 GPIO_Pin_14 GPIO_Pin_15	16 bits GPIO Pins
GPIO_Mode	GPIO_Mode_TypeDef	GPIO_Mode_IN GPIO_Mode_OUT GPIO_Mode_AF	16 bits GPIO Pins mode
GPIO_Int	GPIOInt_TypeDef	GPIO_Int_Disable GPIO_Int_Low_Level GPIO_Int_High_Level GPIO_Int_Falling_Edge GPIO_Int_Rising_Edge	16 bits GPIO Pins interrupt

## 7.4 GPIO 使用方法

GPIO 使用方法如表 7-3 所示。

表 7-3 GPIO 使用方法

名称	描述
GPIO_Init	Initializes GPIOx
GPIO_SetOutEnable	Sets GPIOx output enable
GPIO_ClrOutEnable	Clears GPIOx output enable
GPIO_GetOutEnable	Returns GPIOx output enable
GPIO_SetBit	GPIO output one
GPIO_ResetBit	GPIO output zero
GPIO_WriteBits	GPIO output
GPIO_ReadBits	GPIO input
GPIO_SetAltFunc	Sets GPIOx alternate function enable
GPIO_ClrAltFunc	Clears GPIOx alternate function enable
GPIO_GetAltFunc	Returns GPIOx alternate function enable
GPIO_IntClear	Clears GPIOx interrupt request
GPIO_GetIntStatus	Returns GPIOx interrupt status
GPIO_SetIntEnable	Sets GPIOx interrupt enable Returns GPIOx interrupt status
GPIO_ClrIntEnable	Clears GPIOx interrupt enable Returns GPIOx interrupt enable
GPIO_SetIntHighLevel	Setups GPIOx interrupt as high level
GPIO_SetIntRisingEdge	Setups GPIOx interrupt as rising edge
GPIO_SetIntLowLevel	Setups GPIOx interrupt as low level
GPIO_SetIntFallingEdge	Setups GPIOx interrupt as falling edge
GPIO_MaskedWrite	Setups GPIOx output value using masked access

# 8 USB Type-C 接口

## 8.1 寄存器结构

USB Type-C 接口寄存器结构如表 8-1 所示。

表 8-1 USB Type-C 寄存器结构

寄存器名称	地址偏移	类型	宽度	初始值	描述
TX_DATA	0x00	WO	32	0x0000 0000	[31:0] Transmits data
TX_CTRL	0x04	RW	2	0x0	[1] Stops to transmit data [0] Starts to transmit data
TX_STATUS	0x08	RW	4	0x0	[3] CC port is busy [2] TX Data register received new data before the previous data was transmitted [1] CC port is ready to transmit data [0] Datas are transmitting
RX_DATA	0x0C	RO	32	0x0000 0000	[31:0] Receives data
RX_CTRL	0x10	RW			Reserved
RX_STATUS	0x14	RW	4	0x0	[3] CC port is busy [2] RX data register received new data before the previous data was read [1] Receiving data is ending [0] CC port is ready to receive data
CTRL	0x18	RW	6	0x00	[8] Selects CC1 Port or CC2 Port [7] CC2 Port DFP Rp resistor [6] CC2 Port UFP Rd resistor [5] Sets CC2 Port normal or vcc power supply mode

寄存器名称	地址偏移	类型	宽度	初始值	描述
					[4] Sets CC2 Port TX or RX mode [3] CC1 Port DFP Rp resistor [2] CC1 Port UFP Rd resistor [1] Sets CC1 Port normal or vcc power supply mode [0] Sets CC1 Port TX or RX mode
INTSTATUS/ INTCLEAR	0x1C	RO/W O	2	0x0	[1] RX interrupt status or clears RX interrupt [0] TX interrupt status or clears TX interrupt

## 8.2 初始化结构

USB Type-C 初始化结构如表 8-2 所示。

表 8-2 USB Type-C 初始化结构

名称	类型	数值	描述
TYPEC_Mode	uint32_t	TYPEC_MODE_TX TYPEC_MODE_RX	USB Type-C CC1 Port or CC2 Port TX or RX mode
TYPEC_Pwr	uint32_t	TYPEC_PWR_VCC TYPEC_PWR_NORM	USB Type-C CC1 Port or CC2 Port power mode

## 8.3 使用方法

USB Type-C 使用方法如表 8-3 所示。

表 8-3 USB Type-C 使用方法

名称	描述
TYPEC_Init	Initializes TYPEC
TYPEC_SetTxBeginEnable	Sets TX start enable
TYPEC_GetTxBeginStatus	Returns TX starting status
TYPEC_SetTxEndEnable	Sets TX stopping enable
TYPEC_ClrTxEnd	Clears TX stopping enable
TYPEC_GetTxEndStatus	Returns TX stopping status
TYPEC_SetTxTackEnable	Sets TX tack enable
TYPEC_ClrTxTackEnable	Clears TX tack enable
TYPEC_GetTxTackStatus	Returns TX tack status
TYPEC_SetTxReadyEnable	Sets TX ready enable
TYPEC_ClrTxReadyEnable	Clears TX ready enable
TYPEC_GetTxReadyStatus	Returns TX ready status
TYPEC_SetTxToeEnable	Sets TX toe enable
TYPEC_ClrTxToeEnable	Clears TX toe enable

名称	描述
TYPEC_GetTxToeStatus	Returns TX toe status
TYPEC_SetTxBusyEnable	Sets TX busy enable
TYPEC_ClrTxBusyEnable	Clears TX busy enable
TYPEC_GetTxBusyStatus	Returns TX busy status
TYPEC_SetRxReadyEnable	Sets RX ready enable
TYPEC_ClrRxReadyEnable	Clears RX ready enable
TYPEC_GetRxReadyStatus	Returns RX ready status
TYPEC_SetRxRendEnable	Sets RX rend enable
TYPEC_ClrRxRendEnable	Clears RX rend enable
TYPEC_GetRxRendStatus	Returns RX rend status
TYPEC_SetRxRoeEnable	Sets RX roe enable
TYPEC_ClrRxRoeEnable	Clears RX roe enable
TYPEC_GetRxRoeStatus	Returns RX roe status
TYPEC_SetRxBusyEnable	Sets RX busy enable
TYPEC_ClrRxBusyEnable	Clears RX busy enable
TYPEC_GetRxBusyStatus	Returns RX busy status
TYPEC_SetTransMode	Sets TX mode
TYPEC_GetTransMode	Returns TX mode
TYPEC_SetPwrSupply	Sets power supply
TYPEC_GetPwrSupply	Returns power supply
TYPEC_SetTxData	Sets TX data
TYPEC_SendData	Transmit data
TYPEC_GetRxData	Returns RX data
TYPEC_ReceiveData	Receives data
TYPEC_GetTxIntStatus	Returns TX interrupt status
TYPEC_GetRxIntStatus	Returns RX interrupt status
TYPEC_ClrTxIntEnable	Clears TX interrupt enable
TYPEC_ClrRxIntEnable	Clears RX interrupt enable



# 9 模拟/数字转换

## 9.1 寄存器结构

ADC 寄存器结构如表 9-1 所示。

表 9-1 ADC 寄存器结构

寄存器名称	地址偏移	类型	宽度	初始值	描述
DATA	0x00	RO	12	0x000	[11:0] conversion data
STATUS	0x04	RW	2	0x0	[1] Start of conversion status [0] End of conversion status
CTRL	0x08	RW	6	0x00	[5] AD conversion mode [4] AD conversion starting [2:0] Channel

## 9.2 初始化结构

ADC 初始化结构如表 9-2 所示。

表 9-2 ADC 初始化结构

名称	类型	数值	描述
ADC_Mode	uint32_t	ADC_MODE_CONT ADC_MODE_SINGLE	ADC continuous or single conversion mode
ADC_Status	uint32_t	ADC_STATUS_ON ADC_STATUS_OFF	Start or stop conversion
ADC_Chsel	uint32_t	ADC_CHSEL_0 ADC_CHSEL_1 ADC_CHSEL_2 ADC_CHSEL_3 ADC_CHSEL_4 ADC_CHSEL_5	ADC channel 0-7

名称	类型	数值	描述
		ADC_CHSEL_6 ADC_CHSEL_7	

## 9.3 使用方法

ADC 使用方法如表 9-3 所示。

**表 9-3 ADC 使用方法**

名称	描述
ADC_Init	Initializes ADC
ADC_SetMode	Sets ADC conversion mode
ADC_GetMode	Returns ADC conversion mode
ADC_SetPowerStatus	Sets ADC running status
ADC_GetPowerStatus	Returns ADC running status
ADC_SetChannel	Sets ADC conversion channel
ADC_GetChannel	Returns ADC conversion channel
ADC_GetEocStatus	Returns stopping status
ADC_GetSocStatus	Returns starting status
ADC_ReadData	Returns ADC conversion data

# 10 串行外设接口

## 10.1 寄存器结构

SPI 寄存器结构如表 10-1 所示。

表 10-1 SPI 寄存器结构

寄存器名称	地址偏移	类型	宽度	初始值	描述
RDATA	0x00	RO	8	0x00	Read data register
WDATA	0x04	WO	8	0x00	Write data register
STATUS	0x08	RW	8	0x00	[7] Error status [6] Receive ready status [5] Transmit ready status [4] Be transmitting [3] Transmit overrun error status [2] Receive overrun error status [1:0] Reserved
SSMASK	0x0C	RW	8	0x00	Unused selected slave address
CTRL	0x10	RW	5	0x00	[4:3] Clock selected [2] Polarity [1] Phase [0] Direction

## 10.2 初始化结构

SPI 初始化结构如表 10-2 所示。

表 10-2 SPI 初始化结构

名称	类型	数值	描述
DIRECTION	FunctionalState	ENABLE/DISABLE	MSB/LSB first transmission
PHASE	FunctionalState	ENABLE/DISABLE	Posedge/Negedge transmit data

名称	类型	数值	描述
POLARITY	FunctionalState	ENABLE/DISABLE	Initialize ploarity to one/zero
CLKSEL	uint32_t	CLKSEL_CLK_DIV_2 CLKSEL_CLK_DIV_4 CLKSEL_CLK_DIV_6 CLKSEL_CLK_DIV_8	Select clock divided 2/4/6/8

## 10.3 使用方法

SPI 使用方法如表 10-3 所示。

表 10-3 SPI 使用方法

名称	描述
SPI_Init	Initializes SPI
SPI_SetDirection	Sets direction
SPI_ClrDirection	Clears direction
SPI_GetDirection	Returns direction
SPI_SetPhase	Sets phase
SPI_ClrPhase	Clears phase
SPI_GetPhase	Returns phase
SPI_SetPolarity	Sets polarity
SPI_ClrPolarity	Clears polarity
SPI_GetPolarity	Returns polarity
SPI_SetClkSel	Sets clock selection
SPI_GetClkSel	Returns clock selection
SPI_GetToeStatus	Reads transmit overrun error status
SPI_GetRoeStatus	Reads receive overrun error status
SPI_GetTmtStatus	Reads transmitting status
SPI_GetTrdyStatu	Reads transmit ready status
SPI_GetRrdyStatus	Reads receive ready error status
SPI_GetErrStatus	Reads error status
SPI_ClrToeStatus	Clears transmit overrun error status
SPI_ClrRoeStatus	Clear receive overrun error status
SPI_ClrErrStatus	Clears error status
SPI_WriteData	Writes data
SPI_ReadData	Reads data

# 11 中断监测器

## 11.1 寄存器结构

Interrupt Monitor 寄存器结构如表 11-1 所示。

表 11-1 Interrupt Monitor 寄存器结构

寄存器名称	地址偏移	类型	宽度	初始值	描述
INTSTATUS	0x00	RW	21	0x000000	[20] WatchDog interrupt status [19] UART1 interrupt status [18] UART0 interrupt status [17] TIMER1 interrupt status [16] TIMER0 interrupt status [15] GPIO0 Pin15 interrupt status [14] GPIO0 Pin14 interrupt status [13] GPIO0 Pin13 interrupt status [12] GPIO0 Pin12 interrupt status [11] GPIO0 Pin11 interrupt status [10] GPIO0 Pin10 interrupt status [9] GPIO0 Pin9 interrupt status [8] GPIO0 Pin8 interrupt status [7] GPIO0 Pin7 interrupt status [6] GPIO0 Pin6 interrupt status [5] GPIO0 Pin5 interrupt status [4] GPIO0 Pin4 interrupt status [3] GPIO0 Pin3 interrupt status [2] GPIO0 Pin2 interrupt status [1] GPIO0 Pin1 interrupt status [0] GPIO0 Pin0 interrupt status

## 11.2 使用方法

Interrupt Monitor 使用方法如表 11-2 所示。

**表 11-2 Interrupt Monitor 使用方法**

名称	描述
IMONITOR_Init	Initializes IMONITOR
IMONITOR_SetGPIO0Pin0IntStatus	Sets GPIO0 Pin0 interrupt status
IMONITOR_GetGPIO0Pin0IntStatus	Returns GPIO0 Pin0 interrupt status
IMONITOR_ClrGPIO0Pin0IntStatus	Clears GPIO0 Pin0 interrupt status
IMONITOR_SetGPIO0Pin1IntStatus	Sets GPIO0 Pin1 interrupt status
IMONITOR_GetGPIO0Pin1IntStatus	Returns GPIO0 Pin1 interrupt status
IMONITOR_ClrGPIO0Pin1IntStatus	Clears GPIO0 Pin1 interrupt status
IMONITOR_SetGPIO0Pin2IntStatus	Sets GPIO0 Pin2 interrupt status
IMONITOR_GetGPIO0Pin2IntStatus	Returns GPIO0 Pin2 interrupt status
IMONITOR_ClrGPIO0Pin2IntStatus	Clears GPIO0 Pin2 interrupt status
IMONITOR_SetGPIO0Pin3IntStatus	Sets GPIO0 Pin3 interrupt status
IMONITOR_GetGPIO0Pin3IntStatus	Returns GPIO0 Pin3 interrupt status
IMONITOR_ClrGPIO0Pin3IntStatus	Clears GPIO0 Pin3 interrupt status
IMONITOR_SetGPIO0Pin4IntStatus	Sets GPIO0 Pin4 interrupt status
IMONITOR_GetGPIO0Pin4IntStatus	Returns GPIO0 Pin4 interrupt status
IMONITOR_ClrGPIO0Pin4IntStatus	Clears GPIO0 Pin4 interrupt status
IMONITOR_SetGPIO0Pin5IntStatus	Sets GPIO0 Pin5 interrupt status
IMONITOR_GetGPIO0Pin5IntStatus	Returns GPIO0 Pin5 interrupt status
IMONITOR_ClrGPIO0Pin5IntStatus	Clears GPIO0 Pin5 interrupt status
IMONITOR_SetGPIO0Pin6IntStatus	Sets GPIO0 Pin6 interrupt status
IMONITOR_GetGPIO0Pin6IntStatus	Returns GPIO0 Pin6 interrupt status
IMONITOR_ClrGPIO0Pin6IntStatus	Clears GPIO0 Pin6 interrupt status
IMONITOR_SetGPIO0Pin7IntStatus	Sets GPIO0 Pin7 interrupt status
IMONITOR_GetGPIO0Pin7IntStatus	Returns GPIO0 Pin7 interrupt status
IMONITOR_ClrGPIO0Pin7IntStatus	Clears GPIO0 Pin7 interrupt status
IMONITOR_SetGPIO0Pin8IntStatus	Sets GPIO0 Pin8 interrupt status
IMONITOR_GetGPIO0Pin8IntStatus	Returns GPIO0 Pin8 interrupt status
IMONITOR_ClrGPIO0Pin8IntStatus	Clears GPIO0 Pin8 interrupt status
IMONITOR_SetGPIO0Pin9IntStatus	Sets GPIO0 Pin9 interrupt status
IMONITOR_GetGPIO0Pin9IntStatus	Returns GPIO0 Pin9 interrupt status
IMONITOR_ClrGPIO0Pin9IntStatus	Clears GPIO0 Pin9 interrupt status
IMONITOR_SetGPIO0Pin10IntStatus	Sets GPIO0 Pin10 interrupt status
IMONITOR_GetGPIO0Pin10IntStatus	Returns GPIO0 Pin10 interrupt status
IMONITOR_ClrGPIO0Pin10IntStatus	Clears GPIO0 Pin10 interrupt status

名称	描述
IMONITOR_SetGPIO0Pin11IntStatus	Sets GPIO0 Pin11 interrupt status
IMONITOR_GetGPIO0Pin11IntStatus	Returns GPIO0 Pin11 interrupt status
IMONITOR_ClrGPIO0Pin11IntStatus	Clears GPIO0 Pin11 interrupt status
IMONITOR_SetGPIO0Pin12IntStatus	Sets GPIO0 Pin12 interrupt status
IMONITOR_GetGPIO0Pin12IntStatus	Returns GPIO0 Pin12 interrupt status
IMONITOR_ClrGPIO0Pin12IntStatus	Clears GPIO0 Pin12 interrupt status
IMONITOR_SetGPIO0Pin13IntStatus	Sets GPIO0 Pin13 interrupt status
IMONITOR_GetGPIO0Pin13IntStatus	Returns GPIO0 Pin13 interrupt status
IMONITOR_ClrGPIO0Pin13IntStatus	Clears GPIO0 Pin13 interrupt status
IMONITOR_SetGPIO0Pin14IntStatus	Sets GPIO0 Pin14 interrupt status
IMONITOR_GetGPIO0Pin14IntStatus	Returns GPIO0 Pin14 interrupt status
IMONITOR_ClrGPIO0Pin14IntStatus	Clears GPIO0 Pin14 interrupt status
IMONITOR_SetGPIO0Pin15IntStatus	Sets GPIO0 Pin15 interrupt status
IMONITOR_GetGPIO0Pin15IntStatus	Returns GPIO0 Pin15 interrupt status
IMONITOR_ClrGPIO0Pin15IntStatus	Clears GPIO0 Pin15 interrupt status
IMONITOR_SetTIMER0IntStatus	Sets TIMER0 interrupt status
IMONITOR_GetTIMER0IntStatus	Returns TIMER0 interrupt status
IMONITOR_ClrTIMER0IntStatus	Clears TIMER0 interrupt status
IMONITOR_SetTIMER1IntStatus	Sets TIMER0 interrupt status
IMONITOR_GetTIMER1IntStatus	Returns TIMER0 interrupt status
IMONITOR_ClrTIMER1IntStatus	Clears TIMER0 interrupt status
IMONITOR_SetUART0IntStatus	Sets UART0 interrupt status
IMONITOR_GetUART0IntStatus	Returns UART0 interrupt status
IMONITOR_ClrUART0IntStatus	Clears UART0 interrupt status
IMONITOR_SetUART1IntStatus	Sets UART1 interrupt status
IMONITOR_GetUART1IntStatus	Returns UART1 interrupt status
IMONITOR_ClrUART1IntStatus	Clears UART1 interrupt status
IMONITOR_SetWDOGIntStatus	Sets WatchDog interrupt status
IMONITOR_GetWDOGIntStatus	Returns WatchDog interrupt status
IMONITOR_ClrWDOGIntStatus	Clears WatchDog interrupt status

# 12 系统控制器

## 12.1 寄存器结构

SYSCON 寄存器结构如表 12-1 所示。

表 12-1 SYSCON 寄存器结构

寄存器名称	地址偏移	类型	宽度	初始值	描述
REMAP	0x000	RW	1	0x0	Remap control register
PMUCTRL	0x004	RW	1	0x0	PMU control register
RESETOP	0x008	RW	1	0x0	reset option register
RESERVED0	0x00C				Reserved
RSTINFO	0x010	RW	3	0x0	[2] Lockup reset [1] Watchdog reset request [0] System reset request

## 12.2 使用方法

SYSCON 使用方法如表 12-2 所示。

表 12-2 SYSCON 使用方法

名称	描述
SYSCON_Init	Initializes SYSCON
SYSCON_GetRemap	Returns REMAP
SYSCON_GetPmuctrlEnable	Returns PMUCTRL Enable
SYSCON_GetResetopLockuprst	Returns RESETOP LOCKUPRST
SYSCON_GetRstinfoSysresetreq	Returns RSTINFO SYSRESETREQ
SYSCON_GetRstinfoWdogresetreq	Returns RSTINFO SYSRESETREQ
SYSCON_GetRstinfoLockreset	Returns RSTINFO SYSRESETREQ



