



Gowin SPDIF Transmitter IP

## 发布说明

RN547-1.0, 2019/06/08

## **版权所有©2019 广东高云半导体科技股份有限公司**

未经本公司书面许可，任何单位和个人都不得擅自摘抄、复制、翻译本档内容的部分或全部，并不得以任何形式传播。

### **免责声明**

本档并未授予任何知识产权的许可，并未以明示或暗示，或以禁止发言或其它方式授予任何知识产权许可。除高云半导体在其产品的销售条款和条件中声明的责任之外，高云半导体概不承担任何法律或非法律责任。高云半导体对高云半导体产品的销售和 / 或使用不作任何明示或暗示的担保，包括对产品的特定用途适用性、适销性或对任何专利权、版权或其它知识产权的侵权责任等，均不作担保。高云半导体对档中包含的文字、图片及其它内容的准确性和完整性不承担任何法律或非法律责任，高云半导体保留修改档中任何内容的权利，恕不另行通知。高云半导体不承诺对这些档进行适时的更新。

## 版本信息

| 日期         | 版本  | 说明    |
|------------|-----|-------|
| 2019/06/08 | 1.0 | 初始版本。 |

# 目录

|                    |          |
|--------------------|----------|
| 目录 .....           | i        |
| 关于本手册 .....        | 1        |
| 概述 .....           | 2        |
| 文档 .....           | 3        |
| <b>IP 支持 .....</b> | <b>4</b> |

# 关于本手册

本次发布 Gowin SPDIF Transmitter IP 及其用户指南。

Gowin SPDIF Transmitter IP 的用户指南可在高云官网下载。

# 概述

Gowin SPDIF Transmitter IP 可实现 SPDIF 接口协议封包及 BMC 编码等功能。SPDIF Transmitter IP 通过软件界面调用后，可通过 Gowin 软件综合、布局布线适用到 GW1N、GW1NZ、GW2A、GW2AR 等系列 FPGA 产品

**表 1 Gowin SPDIF Transmitter IP 概览**

| Gowin SPDIF Transmitter |  |
|-------------------------|--|
| <b>IP 核应用</b>           |  |
| 芯片支持                    | GW1N 系列<br>GW1NR 系列<br>GW1NZ 系列<br>GW2A 系列<br>GW2AR 系列 |
| <b>交付文件</b>             |  |
| 设计文件                    | Verilog (encrypted)                                    |
| 参考设计                    | Verilog  |
| TestBench               | Verilog  |
| <b>测试设计流程</b>           |  |
| 综合软件                    | Synplify_Pro   |
| 应用软件                    | GowinYunYuan   |

# 文档

本次软件发布文档包含 Gowin SPDIF Transmitter IP 用户指南。文档列表如下：

**表 2 Gowin SPDIF Transmitter IP 文档**

| 文档                              | 使用  |
|---------------------------------|-----|
| Gowin SPDIF Transmitter IP 用户指南 | PDF |
| Gowin SPDIF Transmitter IP 发布说明 | PDF |

# IP 支持

因用户设计及最高频率要求各异，故参考设计未带与之相关的 FPGA 特定位置（.cst）与时序约束（.sdc）等文档，用户可按需自行确定。

如需定制化的 IP 设计与支持，请联系高云销售与支持热线。

电话：+86-755-8262-0391

电邮：<mailto:support@gowinsemi.com>

官网：<http://www.gowinsemi.com.cn>



