

LVDS7:1 接收到 LVDS4:1 桥接参考设计 发布说明

RN656-1.00,2017-07-31

版权所有 © 2017 广东高云半导体科技股份有限公司

未经本公司书面许可，任何单位和个人都不得擅自摘抄、复制、翻译本档内容的部分或全部，并不得以任何形式传播。

免责声明

本档并未授予任何知识产权的许可，并未以明示或暗示，或以禁止发言或其它方式授予任何知识产权许可。除高云半导体在其产品的销售条款和条件中声明的责任之外，高云半导体概不承担任何法律或非法律责任。高云半导体对高云半导体产品的销售和 / 或使用不作任何明示或暗示的担保，包括对产品的特定用途适用性、适销性或对任何专利权、版权或其它知识产权的侵权责任等，均不作担保。高云半导体对档中包含的文字、图片及其它内容的准确性和完整性不承担任何法律或非法律责任，高云半导体保留修改档中任何内容的权利，恕不另行通知。高云半导体不承诺对这些档进行适时的更新。

版本信息

日期	版本	说明
2017/7/31	1.00	初始版本。

目录

目录	i
1 关于发布	1
2 概述	2
3 文档	3
4 支持	4

1 关于发布

本次发布 LVDS7:1 接收到 LVDS4:1 桥接参考设计。

LVDS7:1 接收到 LVDS4:1 桥接参考设计可在高云官网下载，参考设计已配置一例特定参数，可用于仿真、综合、布局布线等。

2 概述

高云 LVDS7:1 接收到 LVDS4:1 桥接参考设计主要应用于 TCON 板，将输入的 LVDS 视频信号转换成数据驱动电路所用的 LVDS 数据信号，实现 1080P 的主板驱动 4K2K 液晶屏。

表 2-1 LVDS7:1 接收到 LVDS4:1 桥接概览

LVDS7:1 接收到 LVDS4:1 桥接	
LVDS7:1 接收到 LVDS4:1 桥接应用	
芯片支持	GW2A-18-LQFP144
交付文件	
设计文件	Verilog
参考设计	Verilog
TestBench	Verilog
测试设计流程	
综合软件	Synplify_Pro
应用软件	GowinYunYuan_V1.7.6Beta

3 文档

本次软件发布文档包含 LVDS7:1 接收到 LVDS4:1 桥接参考设计使用指南文档列表如下：

文档	使用
TN656-1.00_LVDS7_1 接收到 LVDS4_1 桥接参考设计用户指南.pdf	PDF

4 技术支持

如需定制化的设计与支持，请联系高云销售与支持热线。

电话：+86-755-8262-0391

电邮：support@gowinsemi.com

官网：<http://www.gowinsemi.com.cn/>

