

Gowin AGC

发布说明

RN762-1.0, 2021-02-24

版权所有© 2021 广东高云半导体科技股份有限公司

未经本公司书面许可,任何单位和个人都不得擅自摘抄、复制、翻译本文档内容的部分或全部,并不得以任何形式传播。

免责声明

本文档并未授予任何知识产权的许可,并未以明示或暗示,或以禁止发言或其它方式授予任何知识产权许可。除高云半导体在其产品的销售条款和条件中声明的责任之外,高云半导体概不承担任何法律或非法律责任。高云半导体对高云半导体产品的销售和/或使用不作任何明示或暗示的担保,包括对产品的特定用途适用性、适销性或对任何专利权、版权或其它知识产权的侵权责任等,均不作担保。高云半导体对文档中包含的文字、图片及其它内容的准确性和完整性不承担任何法律或非法律责任,高云半导体保留修改文档中任何内容的权利,恕不另行通知。高云半导体不承诺对这些文档进行适时的更新。

版本信息

日期	版本	说明
2021/02/24	1.0	初始版本。

目录

目录	i
关于本手册	1
概述	2
文档	3
IP 支持	4

关于本手册

本次发布 Gowin AGC IP 的用户指南。
Gowin AGC IP 的用户指南可在高云官网下载。

RN762-1.0 1(4)

概述

Gowin AGC IP 用于控制增益因子的缓慢改变。在语音有效期间,对语音信号的短期功率进行估计,并与期望值进行比较。当语音信号超过阈值时,增益因子 g(n)降低,反之则增益增加。为了避免短暂的语音停顿期间增益的快速变化,g(n)以非常小的步长递增或递减。

表 1 Gowin AGC IP 概览

Gowin AGC IP	
IP 核应用	
交付文件	
设计文件	Verilog (encrypted)
测试设计流程	
综合软件	Synplify_Pro/GowinSynthesis
应用软件	Gowin Software

RN762-1.0 2(4)

文档

本次软件发布文档包含 Gowin AGC IP 使用手册文档列表如下:

表 2 Gowin AGC IP 使用手册文档

文档	使用
IPUG762, Gowin AGC IP 用户指南.pdf	PDF
RN762, Gowin AGC IP 发布说明.pdf	PDF

RN762-1.0 3(4)

IP 支持

因用户设计及最高频率要求各异,故参考设计未带与之相关的 FPGA 特定位置(.cst)与时序约束(.sdc)等文档,用户可按需自行确定。

如需定制化的 IP 设计与支持,请联系高云销售与支持热线。

官网: www.gowinsemi.com.cn

电邮: <u>support@gowinsemi.com</u>

电话: +86-755-8262-0391

RN762-1.0 4(4)

