



Gowin FOC Current Loop Control Light IP 发布说明

RN770-1.0,2021-03-16

版权所有©2021 广东高云半导体科技股份有限公司

未经本公司书面许可,任何单位和个人都不得擅自摘抄、复制、翻译本文档内容的部分或全部,并不得以任何形式传播。

免责声明

本文档并未授予任何知识产权的许可,并未以明示或暗示,或以禁止发言或其它方式授予任何知识产权许可。除高云半导体在其产品的销售条款和条件中声明的责任之外,高云半导体概不承担任何法律或非法律责任。高云半导体对高云半导体产品的销售和 / 或使用不作任何明示或暗示的担保,包括对产品的特定用途适用性、适销性或对任何专利权、版权或其它知识产权的侵权责任等,均不作担保。高云半导体对文档中包含的文字、图片及其它内容的准确性和完整性不承担任何法律或非法律责任,高云半导体保留修改文档中任何内容的权利,恕不另行通知。高云半导体不承诺对这些文档进行适时的更新。

版本信息

日期	版本	说明
2021/03/16	1.0	初始版本。

目录

目录	i
1 关于本手册	1
2 概述	2
3 文档	3
4 IP 支持	4

1 关于本手册

本次发布 Gowin FOC Current Loop Control Light IP 的用户指南。

Gowin FOC Current Loop Control Light IP 的用户指南可在[高云官网](#)下载。

2 概述

Gowin FOC Current Loop Control Light IP 主要是实现 FOC 的电流环的设计，采用较少的资源设计实现对电机的控制。可以与 MCU 的位置环和速度环配合使用。

Gowin FOC Current Loop Control Light IP	
IP 核应用	
交付文件	
设计文件	Verilog (encrypted)
测试设计流程	
综合软件	Synplify Pro/GowinSynthesis
应用软件	Gowin Software

3 文档

本次软件发布文档包含 Gowin FOC Current Loop Control Light IP 使用手册文档列表如：

文档	使用
IPUG770 , Gowin FOC Current Loop Control Light IP 用户指南.pdf	PDF
RN770, Gowin FOC Current Loop Control Light IP 发布说明.pdf	PDF

4 IP 支持

因用户设计及最高频率要求各异，故参考设计未带与之相关的 FPGA 特定位置（.cst）与时序约束（.sdc）等文档，用户可按需自行确定。

如需定制化的 IP 设计与支持，请联系高云销售与支持热线。

电话：+86-755-8262-0391

电邮：support@gowinsemi.com

官网：www.gowinsemi.com

