



Gowin SDIO SDR104 Slave Controller IP 发布说明

RN774-1.0, 2021-05-07

版权所有 © 2021 广东高云半导体科技股份有限公司

GOWIN高云, Gowin, GowinSynthesis, 高云均为广东高云半导体科技股份有限公司注册商标, 本手册中提到的其他任何商标, 其所有权利属其拥有者所有。未经本公司书面许可, 任何单位和个人都不得擅自摘抄、复制、翻译本档内容的部分或全部, 并不得以任何形式传播。

免责声明

本文档并未授予任何知识产权的许可, 并未以明示或暗示, 或以禁止发言或其它方式授予任何知识产权许可。除高云半导体在其产品的销售条款和条件中声明的责任之外, 高云半导体概不承担任何法律或非法律责任。高云半导体对高云半导体产品的销售和 / 或使用不作任何明示或暗示的担保, 包括对产品的特定用途适用性、适销性或对任何专利权、版权或其它知识产权的侵权责任等, 均不作担保。高云半导体对文档中包含的文字、图片及其它内容的准确性和完整性不承担任何法律或非法律责任, 高云半导体保留修改文档中任何内容的权利, 恕不另行通知。高云半导体不承诺对这些文档进行适时的更新。

版本信息

日期	版本	说明
2021/05/07	1.0	初始版本。

目录

目录	i
关于发布	1
概述	2
文档	3
IP 支持	4

关于发布

本次发布 Gowin SDIO SDR104 Slave Controller IP 用户指南及参考设计。

Gowin SDIO SDR104 Slave Controller IP 的用户指南及参考设计可在高云官网下载，其中，参考设计已配置一例特定参数，可用于仿真，实例化加插用户设计后的总综合，总布局布线。

概述

本文档描述了 Gowin SDIO SDR104 Slave Controller IP，为用户提供一个支持 SDR104 速率的 SDIO Slave 的通用接口。用户可以把此 IP 集成到一个 SDIO Device 设计中，方便实现 SDIO Device 功能。它可以集成到需要 SDIO Slave 的设备中，这种连接可用于各种应用。

表 1 Gowin SDIO SDR104 Slave Controller IP 概览

Gowin SDIO SDR104 Slave Controller IP	
交付文件	
设计文件	Verilog (encrypted)
参考设计	Verilog
Test Bench	Verilog
测试设计流程	
综合软件	GowinSynthesis [®]
应用软件	Gowin Software (V1.9.7.03Beta)

文档

本次软件发布文档包含 Gowin SDIO SDR104 Slave Controller IP 使用手册，文档列表如下：

表 2 Gowin SDIO SDR104 Slave Controller IP 使用手册文档

文档	使用
IPUG774, Gowin SDIO SDR104 Slave Controller 用户指南	PDF
RN774, Gowin SDIO SDR104 Slave Controller 发布说明	PDF

IP 支持

因用户设计及最高频率要求各异，故参考设计未带与之相关的 FPGA 特定位置（.cst）与时序约束（.sdc）等文档，用户可按需自行确定。

如需定制化的 IP 设计与支持，请联系高云销售与支持热线。

网址：www.gowinsemi.com.cn

E-mail：support@gowinsemi.com

Tel: +86 755 8262 0391

