



Gowin SDIO Slave Controller

发布说明

RN905-1.0, 2019-11-08

版权所有©2019 广东高云半导体科技股份有限公司

未经本公司书面许可，任何单位和个人都不得擅自摘抄、复制、翻译本档内容的部分或全部，并不得以任何形式传播。

免责声明

本档并未授予任何知识产权的许可，并未以明示或暗示，或以禁止发言或其它方式授予任何知识产权许可。除高云半导体在其产品的销售条款和条件中声明的责任之外，高云半导体概不承担任何法律或非法律责任。高云半导体对高云半导体产品的销售和 / 或使用不作任何明示或暗示的担保，包括对产品的特定用途适用性、适销性或对任何专利权、版权或其它知识产权的侵权责任等，均不作担保。高云半导体对档中包含的文字、图片及其它内容的准确性和完整性不承担任何法律或非法律责任，高云半导体保留修改档中任何内容的权利，恕不另行通知。高云半导体不承诺对这些档进行适时的更新。

版本信息

日期	版本	说明
2019/11/08	1.0	<ul style="list-style-type: none">● IP Core Generator 支持 SDIO Slave Controller;● SDIO Slave Controller 参考设计发布;● 用户手册发布。

目录

目录	i
关于发布	1
概述	2
文档	3
IP 支持	4

关于发布

本次发布 Gowin SDIO Slave Controller 用户指南及参考设计。

Gowin SDIO Slave Controller IP 的用户指南及参考设计可在高云官网下载，其中，参考设计已配置一例特定参数，可用于仿真，实例化加插用户设计后的总综合，总布局布线。

概述

Gowin SDIO Slave Controller 实现 SDIO Slave 控制器功能，用于与 SDIO Host 进行数据交互。

表 1 Gowin SDIO Slave Controller IP 概览

Gowin SDIO Slave Controller IP	
IP 核应用	
芯片支持	GW1N-4、GW1N-4B、GW1N-6、GW1N-9、GW1NR-4、GW1NR-4B、GW1NR-9、GW1NS-4、GW1NS-4C、GW1NSR-4、GW1NSER-4C、GW1NRF-4B、GW2A 系列、GW2AR 系列
交付文件	
设计文件	Verilog (encrypted)
参考设计	Verilog
TestBench	Verilog
测试设计流程	
综合软件	Synplify_Pro
应用软件	GowinYunYuan (V1.9.2.02Beta)

文档

本次软件发布文档包含 Gowin SDIO Slave Controller IP 使用手册。文档列表如下：

表 2 包含 Gowin SDIO Slave Controller IP 使用手册文档

文档	使用
Gowin SDIO Slave Controller 用户指南.pdf	PDF

IP 支持

因用户设计及最高频率要求各异，故参考设计未带与之相关的 FPGA 特定位置（.cst）与时序约束（.sdc）等文档，用户可按需自行确定。

如需定制化的 IP 设计与支持，请联系高云销售与支持热线。

电话：+86-755-8262-0391

电邮：support@gowinsemi.com

官网：www.gowinsemi.com.cn

