

Gowin AHB Bus Arbiter IP **发布说明**

RN907-1.0,2020-01-16

版权所有© 2020 广东高云半导体科技股份有限公司

未经本公司书面许可,任何单位和个人都不得擅自摘抄、复制、翻译本文档内容的部分或全部,并不得以任何形式传播。

免责声明

本文档并未授予任何知识产权的许可,并未以明示或暗示,或以禁止发言或其它方式授予任何知识产权许可。除高云半导体在其产品的销售条款和条件中声明的责任之外,高云半导体概不承担任何法律或非法律责任。高云半导体对高云半导体产品的销售和/或使用不作任何明示或暗示的担保,包括对产品的特定用途适用性、适销性或对任何专利权、版权或其它知识产权的侵权责任等,均不作担保。高云半导体对文档中包含的文字、图片及其它内容的准确性和完整性不承担任何法律或非法律责任,高云半导体保留修改文档中任何内容的权利,恕不另行通知。高云半导体不承诺对这些文档进行适时的更新。

版本信息

| 日期 | 版本 | 说明 |
|------------|-----|-------|
| 2020/01/08 | 1.0 | 初始版本。 |

i

景目

| 目录 | i |
|---------|---|
| 关于发布 | 1 |
| 功能和增强总述 | |
| 平台支持 | 3 |
| 文档 | 4 |

关于发布

本次发布 Gowin AHB Bus Arbiter IP 初始版本。

Gowin AHB Bus Arbiter IP 参考设计可在高云半导体网站下载,参考设计可用于实例化加插用户设计后的总综合,总布局布线。

RN907-1.0 1(4)

功能和增强总述

IP 发布功能和增强项如下表所述:

| 功能 | 描述 | | | |
|--------------------------------|---|--|--|--|
| 前端综合工具: SynplifyPro P-2019.03G | | | | |
| GowinSynthesis V1.9.3.01Beta | | | | |
| 支持 AHB Bus Arbiter | 支持 16 个 Master 设备接口和 1 个 Slave 设备接口 支持符合 AHB 总线协议接口的 MCU 和 FPGA 逻辑模块作为 Master 设备 支持 16 个 Master 设备接口优先级仲裁 支持 32 位和 64 位 AHB 总线位宽 | | | |
| 后端布局布线工具: Gowin_V1.9.3.01Beta | | | | |
| 增强项 | - | | | |
| 器件支持 | All Devices | | | |

RN907-1.0 2(4)

平台支持

本次发布的 IP 对应软件支持的平台有:

| Windows | Windows 7 旗舰版(64-bit) | |
|---------|---------------------------------------|--|
| Linux | Red hat Enterprise Linux 6/7 (64-bit) | |

RN907-1.0 3(4)

文档

本次 IP 发布文档如下表所示, PDF 文档可在官网上下载或在线查看。

| 文档 | 使用 |
|--|-------------|
| IPUG907, Gowin AHB Bus Arbiter IP 用户指南 | Online, PDF |
| RN907, Gowin AHB Bus Arbiter IP 发布说明 | Online, PDF |

RN907-1.0 4(4)

