




Gowin AHB Bus Arbiter IP 发布说明

RN907-1.2,2023-08-18

版权所有 © 2023 广东高云半导体科技股份有限公司

GOWIN高云、、Gowin 以及高云均为广东高云半导体科技股份有限公司注册商标, 本手册中提到的其他任何商标, 其所有权利属其拥有者所有。未经本公司书面许可, 任何单位和个人都不得擅自摘抄、复制、翻译本档内容的部分或全部, 并不得以任何形式传播。

免责声明

本档并未授予任何知识产权的许可, 并未以明示或暗示, 或以禁止发言或其它方式授予任何知识产权许可。除高云半导体在其产品的销售条款和条件中声明的责任之外, 高云半导体概不承担任何法律或非法律责任。高云半导体对高云半导体产品的销售和 / 或使用不作任何明示或暗示的担保, 包括对产品的特定用途适用性、适销性或对任何专利权、版权或其它知识产权的侵权责任等, 均不作担保。高云半导体对档中包含的文字、图片及其它内容的准确性和完整性不承担任何法律或非法律责任, 高云半导体保留修改档中任何内容的权利, 恕不另行通知。高云半导体不承诺对这些档进行适时的更新。

版本信息

日期	版本	说明
2020/01/08	1.0	初始版本。
2021/07/19	1.1	<ul style="list-style-type: none">● 更新 Gowin_EMPU_M1 软硬件设计；● 删除综合工具 Synplify Pro；● 更新参考设计。
2023/08/18	1.2	支持 Arora V FPGA 产品。

目录

目录	i
1 关于发布	1
2 功能和增强总述.....	2
3 平台支持	3
4 文档	4
5 IP 支持	5

1 关于发布

Gowin AHB Bus Arbiter IP，主要发布内容为：

- 支持 Arora V FPGA 产品

Gowin AHB Bus Arbiter IP 参考设计可在高云半导体网站下载，参考设计可用于实例化加插用户设计后的总综合、总布局布线。

2 功能和增强总述

Gowin AHB Bus Arbiter IP 发布功能和增强项如下表所述：

功能	描述
前端综合工具：已测试软件版本：GowinSynthesis® V1.9.9 Beta-3	
支持 AHB Bus Arbiter	支持 Arora V FPGA 产品
后端布局布线工具：已测试软件版本：Gowin V1.9.9 Beta-3	
增强项	-
器件支持	All Devices

3 平台支持

本次发布的 IP 对应软件支持的平台有：

Windows	Windows 7/8/10/11 (64 bits) Windows XP (32 bits)
Linux	Centos 6.8/7.0/7.5 (64 bits) Ubuntu 18.04/20.04 LTS

4 文档

本次 IP 发布文档如下表所示，PDF 文档可在官网上下载或在线查看。

文档	使用
IPUG907, Gowin AHB Bus Arbiter IP 用户指南	Online, PDF
RN907, Gowin AHB Bus Arbiter IP 发布说明	Online, PDF

5 IP 支持

因用户设计及最高频率要求各异，故参考设计未带与之相关的 FPGA 特定位置（.cst）与时序约束（.sdc）等文档，用户可按需自行确定。

如需定制化的 IP 设计与支持，请联系高云销售与支持热线。

官网：www.gowinsemi.com.cn

电邮：support@gowinsemi.com

电话：+86-755-8262-0391

