



Gowin SecureFPGA 软件开发库 发布说明

RN917-1.0, 2020-03-11

版权所有©2020 广东高云半导体科技股份有限公司

未经本公司书面许可，任何单位和个人不得擅自摘抄、复制、翻译本档内容的部分或全部，并不得以任何形式传播。

免责声明

本档并未授予任何知识产权的许可，并未以明示或暗示，或以禁止发言或其它方式授予任何知识产权许可。除高云半导体在其产品的销售条款和条件中声明的责任之外，高云半导体概不承担任何法律或非法律责任。高云半导体对高云半导体产品的销售和 / 或使用不作任何明示或暗示的担保，包括对产品的特定用途适用性、适销性或对任何专利权、版权或其它知识产权的侵权责任等，均不作担保。高云半导体对档中包含的文字、图片及其它内容的准确性和完整性不承担任何法律或非法律责任，高云半导体保留修改档中任何内容的权利，恕不另行通知。高云半导体不承诺对这些档进行适时的更新。

版本信息

日期	版本	说明
2020/03/11	1.0	初始版本。

目录

目录	i
1 关于发布	1
2 功能和增强总述.....	2
3 平台支持	3
4 文档.....	4

1 关于发布

本次发布 Gowin SecureFPGA 软件开发库，支持 Intrinsic ID BroadKey 软件开发库和参考设计，支持第三代安全散列算法 SHA3 软件开发库和参考设计。

1. 支持 Intrinsic ID BroadKey 软件开发库和参考设计；
2. 支持第三代安全散列算法 SHA3 软件开发库和参考设计。

Gowin SecureFPGA 软件开发工具包可在高云半导体网站下载，Gowin SecureFPGA 软件和硬件参考设计，已完成参数配置，可在 GOWIN MCU Designer（V1.0 及以上版本）和 GOWIN FPGA Designer 中使用。

2 功能和增强总述

Gowin SecureFPGA 发布功能和增强项如下表所述：

功能	描述
SecureFPGA 前端综合工具：	Synplify Pro P-2019.09G-Beta2 及以上版本 GowinSynthesis V1.9.3.01 Beta 及以上版本
支持 SecureFPGA	<ul style="list-style-type: none"> ● 支持 Intrinsic ID BroadKey 软件开发库和参考设计； ● 支持第三代安全散列算法 SHA3 软件开发库和参考设计。
SecureFPGA 后端布局布线工具：	Gowin_V1.9.3.01 Beta 及以上版本
SecureFPGA 软件编译调试工具：	GOWIN MCU Designer V1.0 及以上版本
增强项	-
新器件支持	GW1NSE-2C

3 平台支持

本次发布的 Gowin SecureFPGA 对应软件支持的平台有：

Windows	Windows 7 旗舰版(32/64-bit)
Linux	Red hat Enterprise Linux 5/6/7 (64-bit)

4 文档

本次 Gowin SecureFPGA 发布文档如下表所示，PDF 文档可在官网上下载或在线查看。

表 4-1 文档列表

文档	
RN917, Gowin SecureFPGA 软件开发库发布说明	Online, PDF

