



Gowin 功耗分析工具 用户指南

SUG282-1.7, 2019-05-27

版权所有© 2019 广东高云半导体科技股份有限公司

未经本公司书面许可，任何单位和个人都不得擅自摘抄、复制、翻译本档内容的部分或全部，并不得以任何形式传播。

免责声明

本档并未授予任何知识产权的许可，并未以明示或暗示，或以禁止发言或其它方式授予任何知识产权许可。除高云半导体在其产品的销售条款和条件中声明的责任之外，高云半导体概不承担任何法律或非法律责任。高云半导体对高云半导体产品的销售和 / 或使用不作任何明示或暗示的担保，包括对产品的特定用途适用性、适销性或对任何专利权、版权或其它知识产权的侵权责任等，均不作担保。高云半导体对档中包含的文字、图片及其它内容的准确性和完整性不承担任何法律或非法律责任，高云半导体保留修改档中任何内容的权利，恕不另行通知。高云半导体不承诺对这些档进行适时的更新。

版本信息

日期	版本	说明
2018/01/30	1.2	初始版本。
2018/08/16	1.3	<ul style="list-style-type: none">● 更新 V_{CC}/V_{CCX} 取值范围;● 更新界面截图。
2018/10/26	1.4	<ul style="list-style-type: none">● 支持 GW1NZ-1、GW1NSR-2C。
2018/11/15	1.5	<ul style="list-style-type: none">● 支持 GW1NSR-2;● 删除 GW1N-6ES、GW1N-9ES、GW1NR-9ES。
2019/02/25	1.6	<ul style="list-style-type: none">● 更新工作电压的配置;● 支持 VCD File 的配置;● 删除指定 IO 翻转率的配置。
2019/05/17	1.7	<ul style="list-style-type: none">● 支持 GW1N-1S。

目录

目录	i
图目录	iii
表目录	v
1 关于本手册	1
1.1 手册内容	1
1.2 适用产品	1
1.3 相关文档	1
1.4 术语、缩略语	2
1.5 技术支持与反馈	2
2 简介	3
2.1 工作原理	3
2.2 特点	3
3 GPA 功耗分析工具	4
3.1 启动 GPA 工具	4
3.1.1 创建/加载配置文件	5
3.1.2 启动 GPA 工具	7
3.2 用户配置	8
3.2.1 配置芯片工作条件	8
3.2.2 配置信号翻转率	15
3.2.3 配置时钟的工作使能特性	22
3.3 产生 GPA 功耗分析报告	29
4 GPA 功耗分析报告	31
4.1 Power Messages	32
4.2 Power Summary	32
4.2.1 Power Information	32
4.2.2 Thermal Information	32
4.2.3 Configure Information	34
4.2.4 Supply Information	34

4.3 Power Details.....	35
4.3.1 Power By Block Type.....	35
4.3.2 Power By Hierarchy.....	35
4.3.3 Power By Clock Domain.....	36
附录 A 结温的计算原理.....	37

图目录

图 3-1 新建配置文件	5
图 3-2 New GPA Config File 对话框	5
图 3-3 加载配置文件	6
图 3-4 GPA 工具界面	7
图 3-5 General Setting 窗口	8
图 3-6 Device 配置区	10
图 3-7 用户指定热阻抗 θ_{JA}	11
图 3-8 封装信息和空气流动决定热阻抗 θ_{JA}	11
图 3-9 用户指定热阻抗 θ_{SA}	12
图 3-10 用户指定热阻抗 θ_{JB}	13
图 3-11 设置电路板散热模式决定热阻抗 θ_{JB}	13
图 3-12 Rate Setting 窗口	15
图 3-13 Net Rate 配置区	16
图 3-14 Net Finder 对话框	16
图 3-15 设置 Net 的翻转率	17
图 3-16 删除设置的翻转率	17
图 3-17 改变设置方式	17
图 3-18 提示翻转率为空的对话框	18
图 3-19 VCD File 配置区	18
图 3-20 Add Vcd File 对话框	19
图 3-21 Select VCD File 对话框	20
图 3-22 Select Instance 对话框	20
图 3-23 设置波形文件起止时间	21
图 3-24 没有 VCD 文件提示框	21
图 3-25 Instance 为空提示框	22
图 3-26 Default Rate Setting 配置区	22
图 3-27 Clock Setting 窗口	23
图 3-28 Clock 配置区	23
图 3-29 设置时钟使能	24

图 3-30 删除时钟使能设置.....	24
图 3-31 B-SRAM 配置区.....	24
图 3-32 对所有 B-SRAM 设置时钟使能.....	25
图 3-33 BSRAM Finder 使能.....	25
图 3-34 指定 B-SRAM 设置时钟使能.....	26
图 3-35 I/O 配置区.....	27
图 3-36 Port Finder 对话框.....	27
图 3-37 指定 I/O 设置使能特性.....	27
图 3-38 DFF 配置区.....	28
图 3-39 DFF Finder 对话框.....	28
图 3-40 指定 DFF 设置使能特性.....	29
图 3-41 打开 GPA 功耗分析报告.....	30
图 4-1 GPA 功耗分析报告.....	31
图 4-2 Power Messages.....	32
图 4-3 Power Information.....	32
图 4-4 Thermal Information.....	33
图 4-5 Configure Information.....	34
图 4-6 Supply Information.....	35
图 4-7 Power By Block Type.....	35
图 4-8 Power By Block Type.....	35
图 4-9 Power By Block Type.....	36

表目录

表 1-1 术语、缩略语	2
表 3-1 各系列 device 电压取值推荐范围	10

1 关于本手册

1.1 手册内容

本手册描述高云半导体功耗分析工具的操作方法。主要介绍工具的使用和功耗报告的分析，旨在帮助用户更加便捷地估算和分析功耗。有关本手册中的软件界面截图和支持的产品列表等信息，参见 1.9.1 Beta 版本。因软件版本更新，部分信息可能会略有差异，具体以用户软件版本信息为准。

1.2 适用产品

本手册中描述的信息适用于以下产品：

1. GW1N 系列 FPGA 产品：GW1N-1, GW1N-2, GW1N-2B, GW1N-4, GW1N-4B, GW1N-6, GW1N-9, GW1N-1S;
2. GW1NR 系列 FPGA 产品：GW1NR-4, GW1NR-4B, GW1NR-9;
3. GW1NS 系列 FPGA 产品：GW1NS-2, GW1NS-2C;
4. GW2A 系列 FPGA 产品：GW2A-18, GW2A-55;
5. GW2AR 系列 FPGA 产品：GW2AR-18;
6. GW1NZ 系列 FPGA 产品：GW1NZ-1;
7. GW1NSR 系列 FPGA 产品：GW1NSR-2C、GW1NSR-2。

1.3 相关文档

通过登录高云半导体网站 www.gowinsemi.com.cn 可以下载、查看以下相关文档：

Gowin 云源软件用户指南

1.4 术语、缩略语

本手册中的相关术语、缩略语及相关释义请参见表 1-1。

表 1-1 术语、缩略语

术语、缩略语	全称	含义
FPGA	Field Programmable Gate Array	现场可编程门阵列
JTAG	Joint Test Action Group	联合测试行为组织
IO	Input/Output	输入/输出管脚
GPA	Gowin Power Analyzer	功耗分析工具
GPC	Gowin Power Calculator	功耗估算器

1.5 技术支持与反馈

高云半导体提供全方位技术支持，在使用过程中如有任何疑问或建议，可直接与公司联系：

网址：www.gowinsemi.com.cn

E-mail：support@gowinsemi.com

Tel: +86 755 8262 0391

2 简介

GPA 功耗分析工具是高云半导体自主研发的一款用于分析 **FPGA** 电路功耗的工具，旨在帮助用户尽可能准确地分析系统功耗，提高用户设计的性能和可靠性。

FPGA 功耗分为静态功耗和动态功耗。

- 静态功耗主要是指器件中晶体管泄露电流的功率消耗，由芯片本身的结构、封装、工艺、电压等特性，以及芯片工作环境等因素决定；
- 动态功耗是指芯片正常工作过程中产生的功耗，由用户设计所包含的逻辑电路和电路活动特性等因素决定。

2.1 工作原理

用户根据设计工程的实际情况，设置影响功耗的芯片型号、工作环境、资源利用率以及信号翻转率等参数，功耗分析工具根据用户设置的参数，自动估算用户设计的功耗，产生功耗分析报告。

2.2 特点

GPA 功耗分析工具具有以下特点：

- 支持设置影响静态功耗的环境温度、空气流动、散热片性能和电路板散热模式等多种环境因素；
- 支持用户自定义热阻抗参数；
- 支持用户指定 **IO** 和 **Net** 信号的翻转率，依据仿真生成的波形文件，采用默认翻转率和采用非矢量估算等多种方式计算信号翻转率；
- 支持用户设置工作时钟、**B-SRAM**、**IO** 和 **DFF** 的使能特性；
- 产生的功耗分析报告支持按照 **Block** 类型、层级关系、时钟域等多种方式分析功耗。
- 支持 **GW1N** 使用 **BG** 降低功耗

3 GPA 功耗分析工具

GPA 功耗分析工具通过配置芯片的类型、工作环境因素、工作电压、设计文件中信号的翻转率以及时钟使能等参数，帮助用户更加准确地预估设计产生的功耗。

3.1 启动 GPA 工具

启动 GPA 工具前，需创建或加载配置文件(.gpa)。

3.1.1 创建/加载配置文件

创建配置文件

操作步骤如下：

1. 在 Design 窗口中，单击鼠标右键，选择“New File...”，弹出“New”对话框；
2. 选择创建“GPA Config File”，如图 3-1 所示；
3. 单击“OK”，弹出“New GPA Config File”对话框，如图 3-2 所示；
4. 输入配置文件的名称并选择创建路径，单击“OK”，创建的 GPA 配置文件请参见“Design > GPA Configure Files”栏。

图 3-1 新建配置文件

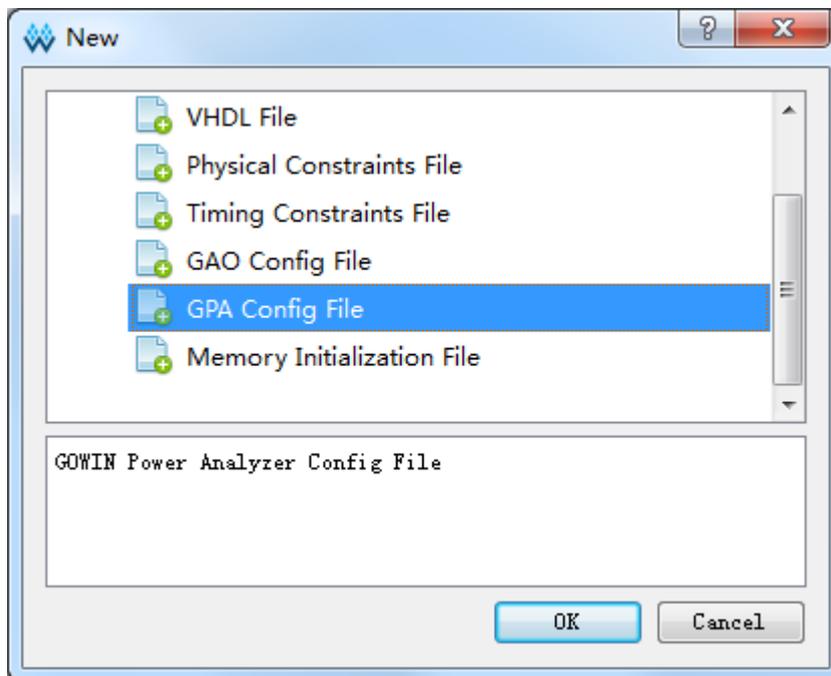
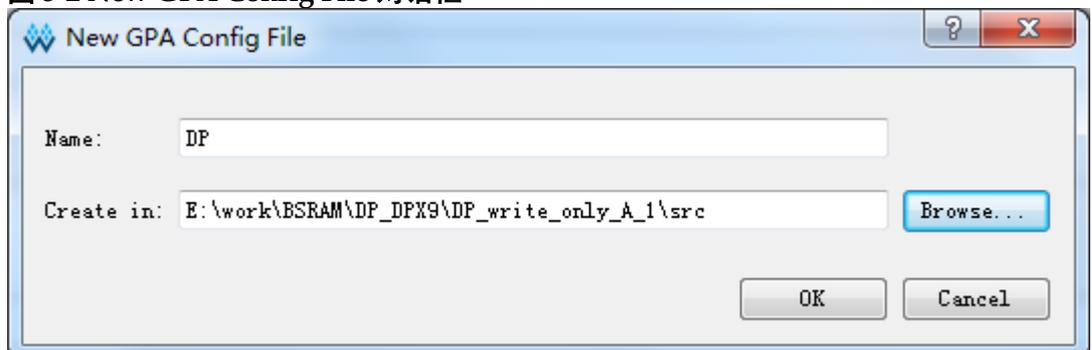


图 3-2 New GPA Config File 对话框

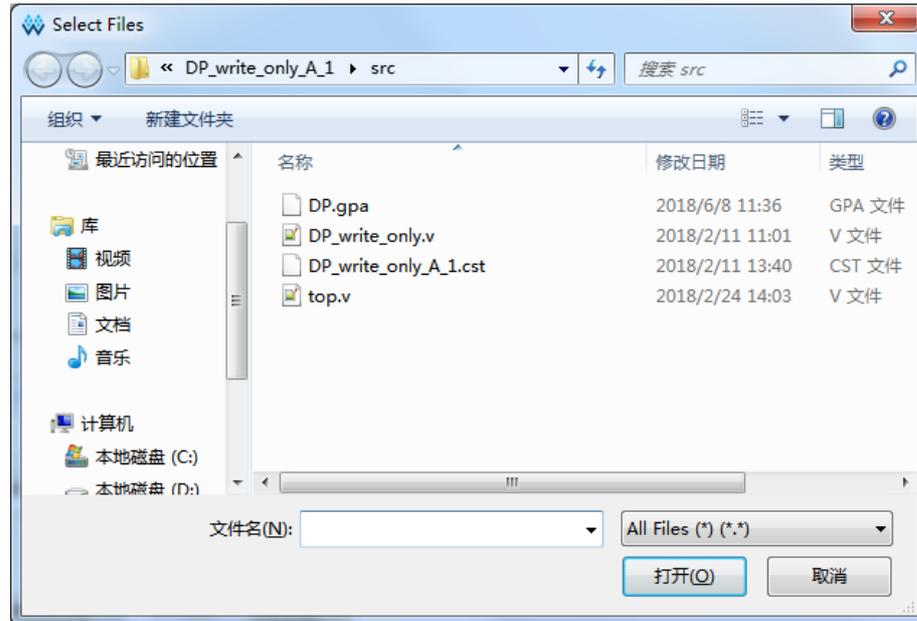


加载配置文件

操作步骤如下：

1. 在 Design 窗口中，单击鼠标右键，选择“Add Files...”，弹出“Select Files”对话框；
2. 选择加载已存在的配置文件（.gpa），如图 3-3 所示，单击“打开”，加载的 GPA 配置文件请参见“Design > GPA Configure Files”栏。

图 3-3 加载配置文件

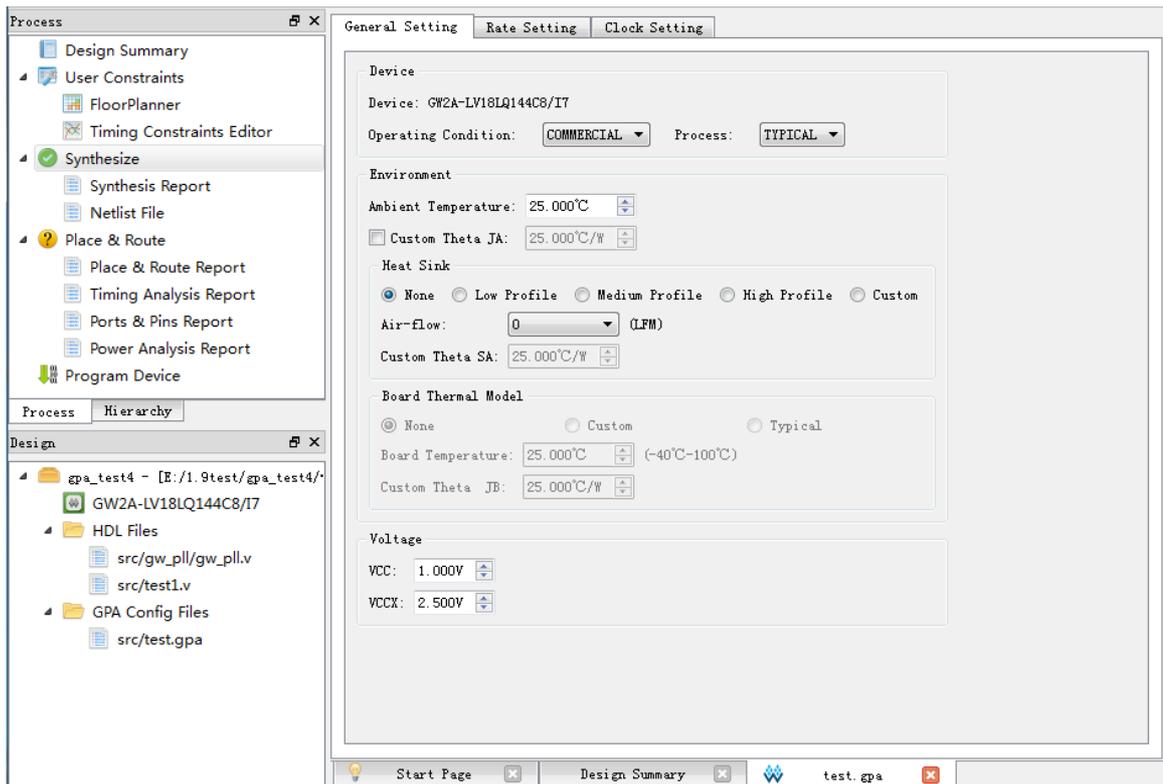


3.1.2 启动 GPA 工具

双击 Design 窗口中的配置文件 (.gpa)，在主窗口中，弹出该配置文件的配置窗口，即已启动 GPA 功耗分析工具，如图 3-4 所示。

“GPA Config View”配置窗口包括“General Setting”窗口（用于配置芯片工作条件）、“Rate Setting”窗口（用于配置信号翻转率）和“Clock Setting”窗口（用于配置时钟使能）。

图 3-4 GPA 工具界面



注！

- GPA 功耗分析工具支持对综合后的网表或布局布线后的网表进行功耗分析；
- 如工程是 RTL 工程，则需综合完成后方能启动该工具；

3.2 用户配置

为保证功耗分析的准确性，需根据实际设计设置芯片的工作条件，设计文件中信号的翻转率，以及 Clock、B-SRAM、IO、DFF 等工作使能特性。

3.2.1 配置芯片工作条件

“General Setting”窗口主要用于显示芯片、封装、速度等级和配置温度等级、热阻抗、电压等特性参数。

如图 3-5 所示，“General Setting”窗口包括设置芯片型号的 Device 配置区，设置芯片工作环境的 Environment 配置区和设置芯片工作电压 Voltage 配置区。

图 3-5 General Setting 窗口

参数介绍

1. Device 配置区

各参数详情如下：

- Device：芯片的家族、器件、封装和速度等级信息；

- **Operating Condition:** 运行状态。分为商业等级 (COMMERCIAL) 和工业等级 (INDUSTRIAL), 运行状态的设置影响芯片的最小和最大工作温度, 商业等级器件的最小工作温度是 0°C, 最大工作温度是 85°C; 工业级器件的最小工作温度是 -40°C, 最大工作温度是 100°C;
- **Process:** 工艺。根据芯片的工艺情况, 分为典型工艺 (TYPICAL) 或最差工艺 (WORST)。

2. Environment 配置区

Environment 配置区主要用于设置环境温度、空气流动、散热片、电路板散热模式等芯片的工作环境因素。工作环境因素主要对静态功耗产生影响, 工作环境的不同会影响 FPGA 芯片的结温, 从而影响芯片的静态功耗。空气流动主要影响芯片的散热性能; 散热片用于指定芯片通过辅助装置的散热情况; 电路板散热模式用于指定芯片通过板级的散热情况。

结温由外部温度、芯片功耗以及热阻抗决定。有关结温的计算原理, 请参考附录 A 结温的计算原理。**Environment** 配置区参数详情如下:

- **Ambient Temperature:** 环境温度。单位 °C, 取值范围是 -40°C~100°C, 默认为 25.000°C;
- **Custom Theta JA:** 用户指定芯片与周围环境之间的热阻抗 θ_{JA} 。单位 °C/W, 取值范围是 0.001°C/W~100°C/W, 默认为 25.000°C/W;
- **Heat Sink:** 散热片。散热片包含 None、Low Profile、Medium Profile、High Profile 和 Custom 5 种选择模式。其中, None 表示未使用散热片, 此时影响结温的热阻抗只有 θ_{JA} ; Custom 表示用户指定从散热片到周围环境的热阻抗 θ_{SA} ; Low Profile、Medium Profile、High Profile 模式表示 θ_{JA} 由功耗分析工具自动计算;
- **Air Flow:** 空气流动。单位英尺/分钟 (LFM) 或者米/秒 (m/s), 界面显示单位是 LFM。包括 0 LFM、100LFM (0.5 m/s)、200 LFM (1.0 m/s)、400 LFM (2.0 m/s) 4 种选择模式; Air Flow 越大, 管壳到空气的热阻抗越小, 结温也就越小;
- **Custom Theta SA:** 散热片与环境之间的热阻抗 θ_{SA} 。单位 °C/W, 取值范围是 0.001°C/W~100°C/W, 默认为 25.000°C/W;
- **Board Thermal Model:** 电路板散热模式。电路板散热模式用于表示温度经过电路板散发到外界的路径; 包括 None、Custom 和 Typical 3 种选择模式。None 表示不考虑电路板的散热效应; Custom 表示用户指定从器件到电路板的热阻抗 θ_{JB} ; Typical 表示不需用户指定, 由芯片封装决定 θ_{JB} ;
- **Board Temperature:** 所在电路板的温度;
- **CustomTheta JB:** 从器件到电路板 (junction-to-board) 的热阻抗 θ_{JB} 。只有在 Board Thermal Model 选择 Custom 的情况下方能指定。

3. Voltage 配置区

各参数详情如下:

- V_{CC} : 器件内核电压。单位 V, 各系列 device 的电压取值范围详见表 3-1。

V_{CCX} : 器件辅助电压。单位 V, 各系列 device 的电压取值范围详见表 3-1。

表 3-1 各系列 device 电压取值推荐范围

Series	Voltage	V_{CC} 电压工作范围	V_{CCX} 电压工作范围
GW1N	LV	1.14V-1.26V	2.375V-2.625V 或 3.135V-3.465V
	UV	2.375V-2.625V 或 3.135V-3.465V	2.375V-2.625V 或 3.135V-3.465V
GW1NR	LV	1.14V-1.26V	2.375V-2.625V 或 3.135V-3.465V
	UV	2.375V-2.625V 或 3.135V-3.465V	2.375V-2.625V 或 3.135V-3.465V
GW1NS	LX	1.14V-1.26V	1.71V-1.89V
	UX	1.14V-1.26V	2.375V-2.625V 或 3.135V-3.465V
GW1NSR	LX	1.14V-1.26V	1.71V-1.89V
	UX	1.14V-1.26V	2.375V-2.625V 或 3.135V-3.465V
GW1NZ	LV	1.14V-1.26V	1.71V-1.89V 或 2.375V-2.625V 或 3.135V-3.465V
	ZV	0.855V-0.945V	1.71V-1.89V 或 2.375V-2.625V 或 3.135V-3.465V
GW2A	LV	0.95V-1.05V	2.375V-2.625V 或 3.135V-3.465V
GW2AR	LV	0.95V-1.05V	2.375V-2.625V 或 3.135V-3.465V

配置 Device 信息

Device 配置区可显示工作芯片的封装信息和速度等级, 还可设置芯片的温度等级和工艺等信息, 如图 3-6 所示。

1. 设置 Operating Condition:
单击“Operating Condition”, 在下拉列表中选择 COMMERCIAL 或 INDUSTRIAL;
2. 设置 Process:
单击“Process”, 在下拉列表中, 选择 TYPICAL 或 WORST。

图 3-6 Device 配置区

配置 Environment 信息

1. 设置环境温度。

在 Ambient Temperature 文本框中直接输入要设置的环境温度, 也可使

用文本框右侧的上下按钮或滑动鼠标中间滚轮，进行温度值的加减操作。

2. 芯片无散热片时，设置热阻抗。

当芯片采用无散热片模式时，热阻抗 θ_{JA} 可由用户指定或由封装信息和空气流动决定。

- a). 用户指定。勾选“Custom Theta JA”，并在该项文本框中输入指定的热阻抗值，对热阻抗值进行加减操作，如图 3-7 所示。

注！

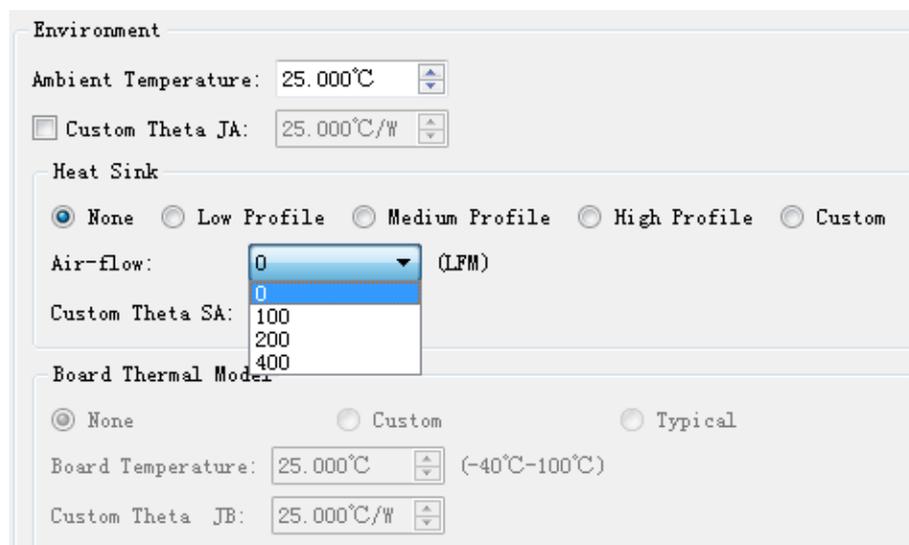
亦可通过使用文本框右侧的上下按钮或滑动鼠标中间滚轮，对热阻抗值进行加减操作。

图 3-7 用户指定热阻抗 θ_{JA}



- b). 由封装信息和空气流动决定。在 Heat Sink 配置区，单击“None”，选择不使用散热片模式；单击“Air-flow”，在下拉列表中选择空气流动 0、100、200 或 400，如图 3-8 所示。

图 3-8 封装信息和空气流动决定热阻抗 θ_{JA}



注!

- 用户指定的优先级高于由封装信息和空气流动决定，当选择用户指定热阻抗时，Heat Sink 和 Board Thermal Model 配置区置灰，呈不可配置状态；
- 无散热片模式下，Board Thermal Model 配置区呈不可配置状态。

3. 芯片有散热片，但不考虑电路板散热情况，设置热阻抗。

当芯片采用有散热片模式时，在不考虑电路板散热情况下，热阻抗 θ_{JA} 允许用户指定，也可通过设置散热片模式决定。

用户指定。可通过以下两种方式进行用户指定：

- 勾选“Custom Theta JA”复选框，在该项文本框中输入指定的热阻抗值，对热阻抗值进行加减操作，如图 3-7 所示；

注!

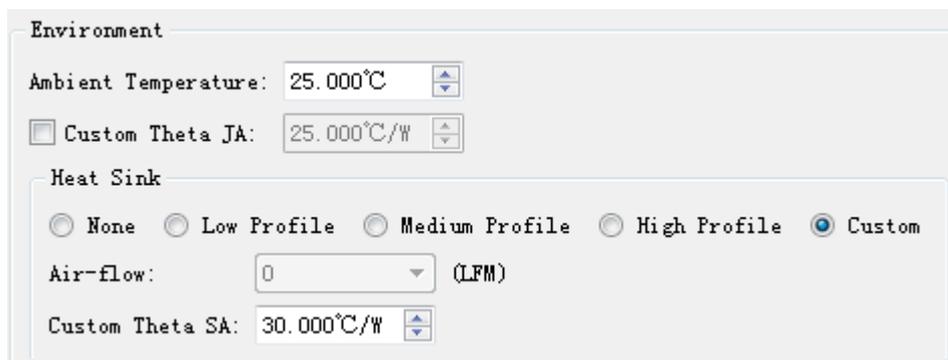
亦可通过使用文本框右侧的上下按钮或滑动鼠标中间滚轮，对热阻抗值进行加减操作。

- 在 Heat Sink 配置区，单击“Custom”，在 Custom Theta SA 文本框中输入指定的热阻抗值 θ_{SA} ，如图 3-9 所示。

注!

亦可通过使用文本框右侧的上下按钮或滑动鼠标中间滚轮，对热阻抗值进行加减操作。

图 3-9 用户指定热阻抗 θ_{SA}

**注!**

- 只有在未指定 Custom Theta JA、Heat Sink 选择 Custom 模式时， θ_{SA} 才允许指定；
- 当选择用户指定热阻抗 θ_{SA} 时， θ_{SA} 包含空气流动的影响，Air-flow 选择框置灰，呈不可配置状态。

设置散热片。在 Heat Sink 配置区，根据散热片单击“Low Profile”、“Medium Profile”和“High Profile”，选择相应的散热模式；单击 Air-flow，在下拉列表中选择空气流动 0、100、200 或 400，如图 3-8 所示；在 Board Thermal Model 配置区选择“None”单选按钮，不考虑电路板散热。

4. 芯片有散热片，且考虑电路板散热情况，设置热阻抗。

当芯片采用有散热片模式时，考虑开发板散热情况下，热阻抗 θ_{JA} 允许用户指定，也可通过设置散热片模式决定；热阻抗 θ_{JB} 允许用户指定，也可通过设置电路板散热模式决定。

用户指定热阻抗 θ_{JA} 。参数设置方式参照第 3 条中用户指定的方法 b)。

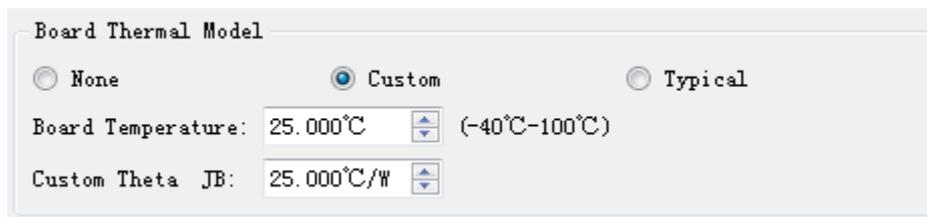
设置散热片模式决定热阻抗 θ_{JA} 。参数设置方式参照第 3 条中设置散热片模式。

用户指定热阻抗 θ_{JB} 。在 Board Thermal Model 配置区, 单击 “Custom” 单选按钮; 在 Board Temperature 文本框中输入器件所在电路板温度; 在 Custom Theta JB 文本框中输入指定的热阻抗值 θ_{JB} , 如图 3-10 所示。

注!

亦可使用文本框右侧的上下按钮或滑动鼠标中间滚轮, 对电路板温度值或热阻抗值进行加减操作。

图 3-10 用户指定热阻抗 θ_{JB}

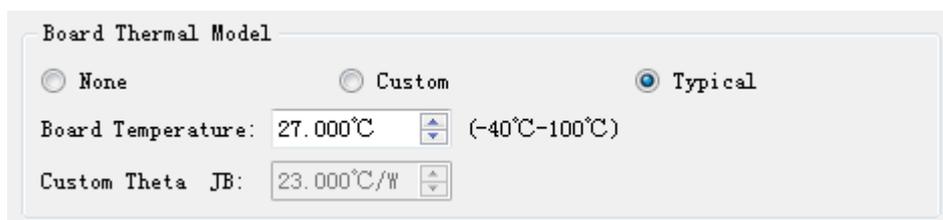


注!

只有在未指定 Custom Theta JA, 且 Heat Sink 未处于 None 模式时, 方可指定 Board Thermal Model。

设置电路板散热模式决定热阻抗 θ_{JB} 。在 Board Thermal Model 配置区单击 “Typical”, 使得电路板散热模式为 Typical 模式; 在 Board Temperature 文本框中输入器件所在电路板温度, 对电路板温度值或热阻抗值进行加减操作, 如图 3-11 所示。

图 3-11 设置电路板散热模式决定热阻抗 θ_{JB}



注!

- 亦可使用文本框右侧的上下按钮或滑动鼠标中间滚轮, 对电路板温度值或热阻抗值进行加减操作;
- 当选择用户指定热阻抗 θ_{JB} 时, Custom Theta JB 文本框置灰, 呈不可配置状态;
- 只有在未指定 Custom Theta JA, 且 Heat Sink 未处在 None 模式时, 方可指定 Board Thermal Model。

配置工作电压信息

- 设置 V_{CC} : 在 V_{CC} 文本框中直接输入要设置的内核电压, 对电压值进行加减操作;

注!

亦可通过使用文本框右侧的上下按钮或滑动鼠标中间滚轮, 对电压值进行加减操作。

- 设置 V_{CCX} : 在 V_{CCX} 文本框中直接输入要设置的辅助电压, 对电压值进行加减操作。

注!

亦可通过使用文本框右侧的上下按钮或滑动鼠标中间滚轮, 进行电压值进行加减操作。

3.2.2 配置信号翻转率

Rate Setting 窗口用于信号翻转率的配置，可直接对 IO 或 Net 设置翻转率，也可以采用默认翻转率。

如图 3-12 所示，Rate Setting 窗口包括 Net Rate 配置区、VCD File 配置区和 Default Rate Setting 配置区。

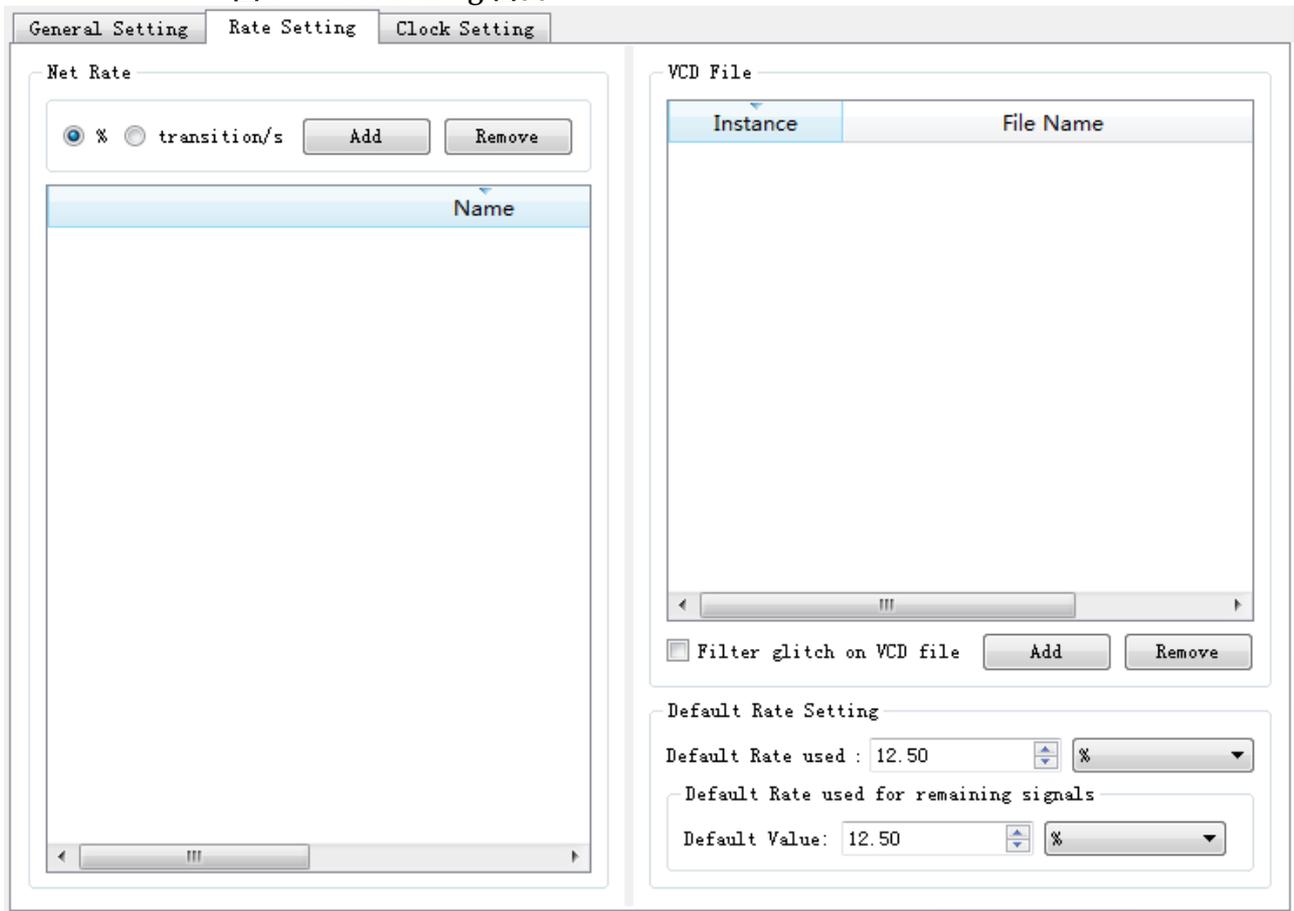
各配置区功能如下：

- Net Rate 配置区用于配置用户指定 Net 翻转率；
- VCD File 配置区用于加载仿真生成的波形文件；
- Default Rate Setting 配置区用于配置 IO 和 Net 的全局默认翻转率。

注！

用户指定配置的 Net 翻转率和 IO 翻转率优先级最高，全局默认 IO 和 Net 的翻转率优先级最低。

图 3-12 Rate Setting 窗口

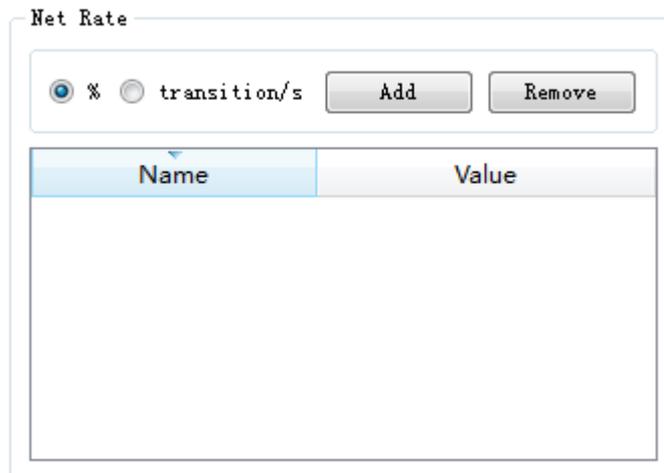


配置指定 Net 翻转率

Net Rate 配置区用于设置用户指定 Net 的信号翻转率，如图 3-13 所示。Net 信号翻转率的设置方式包括 TOGGLE RATE 模式和 SIGNAL RATE 模式。

单击“%”，选择 TOGGLE RATE 模式；或单击“transition/s”，选择 SIGNAL RATE 模式。

图 3-13 Net Rate 配置区



注！

- TOGGLE RATE 模式：Value 值表示信号翻转速率与时钟频率的比，单位%；
- SIGNAL RATE 模式：Value 值表示信号的翻转率，单位 transition/s。

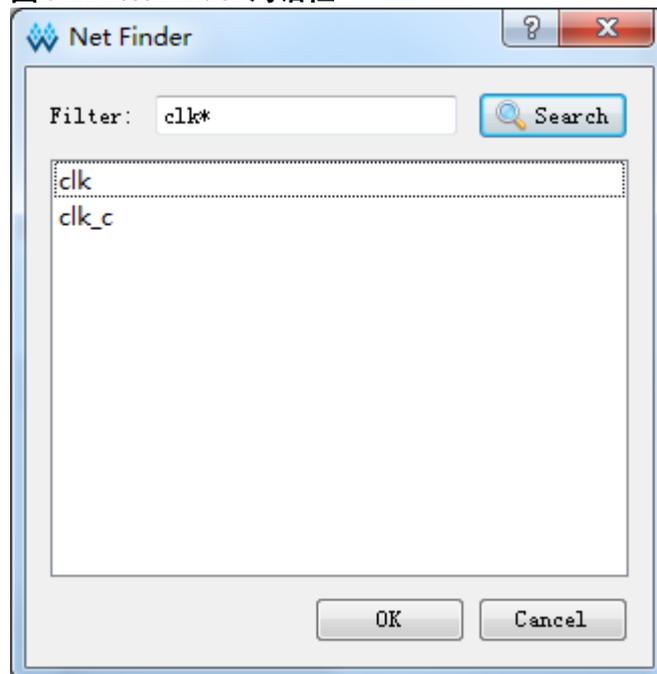
对 Net 信号进行选择。操作步骤如下：

1. 单击“Add”，弹出“Net Finder”对话框，如图 3-14 所示；
2. 在 Filter 文本框中输入 Net 的名称，单击“Search”；
3. 在显示的列表中选择要指定的 Net；
4. 单击“OK”，完成 Net 信号的选择。

注！

亦可在表格编辑区单击鼠标右键，在弹出的菜单栏中选择“Add”。

图 3-14 Net Finder 对话框

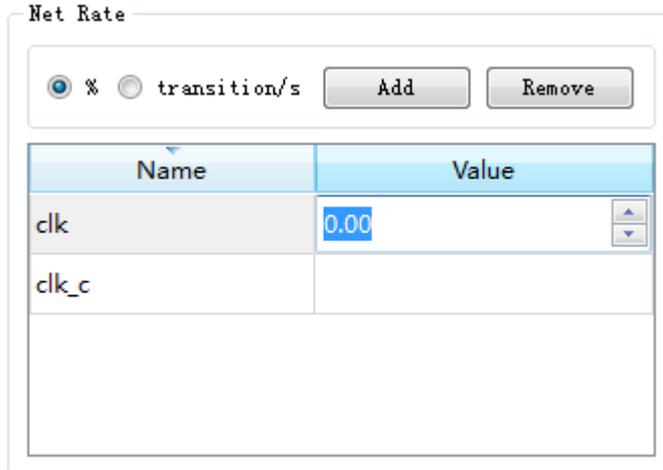


注！

- “Filter”处支持通配符筛选；

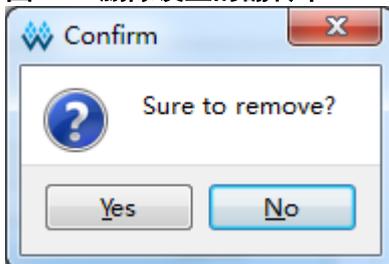
- 列表处支持鼠标左键单选、Shift+左键和 Ctrl+左键的多选功能。
5. 选择的 Net 信号见 Net Rate 配置区的表格编辑区，双击指定 Net 行对应的 Value 列单元格，在单元格中输入信号翻转率，如图 3-15 所示。

图 3-15 设置 Net 的翻转率



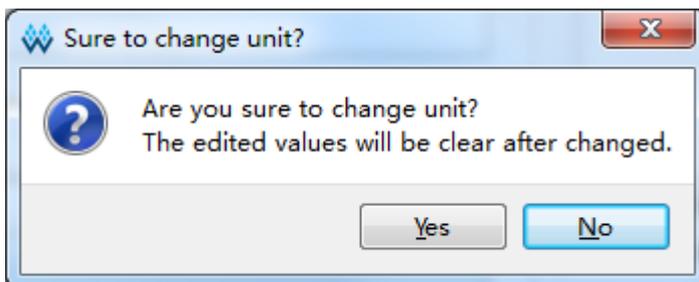
6. 在表格编辑区，选择要删除的行，单击“Remove”，或单击鼠标右键，在弹出的菜单栏中选择“Remove”，弹出“Confirm”对话框，如图 3-16 所示，单击“Yes”，删除该条 Net 翻转率的设置。

图 3-16 删除设置的翻转率



7. 对于已经设置的 Net 翻转率，不支持设置方式 TOGGLE RATE 和 SIGNAL RATE 之间的转换，当选择另外一种设置方式时，弹出“Sure to change unit”对话框，提示用户如变换设置模式，将会清除已设置的 Net 翻转率，如图 3-17 所示。

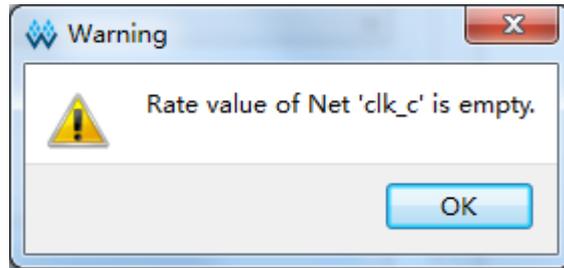
图 3-17 改变设置方式



8. 对于表格编辑区中添加的 Net，须设置 Value 值，否则单击“保存”时，

会弹出翻转率为空的提示框，如图 3-18 所示。

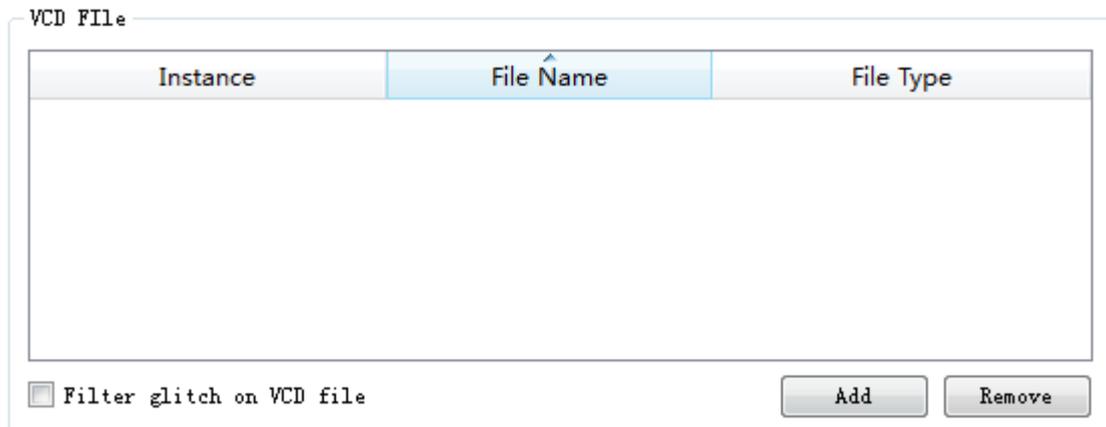
图 3-18 提示翻转率为空的对话框



加载仿真波形文件

VCD File 配置区用于加载仿真生成的波形文件，如图 3-19 所示。波形文件作为计算 IO 和各 NET 翻转速率的依据，工具目前支持两类由 VCS 或 modelsim 仿真工具生成的波形文件：VCD 文件（Value Change Dump）和 SAIF 文件（Switching Activity Interchange File）。

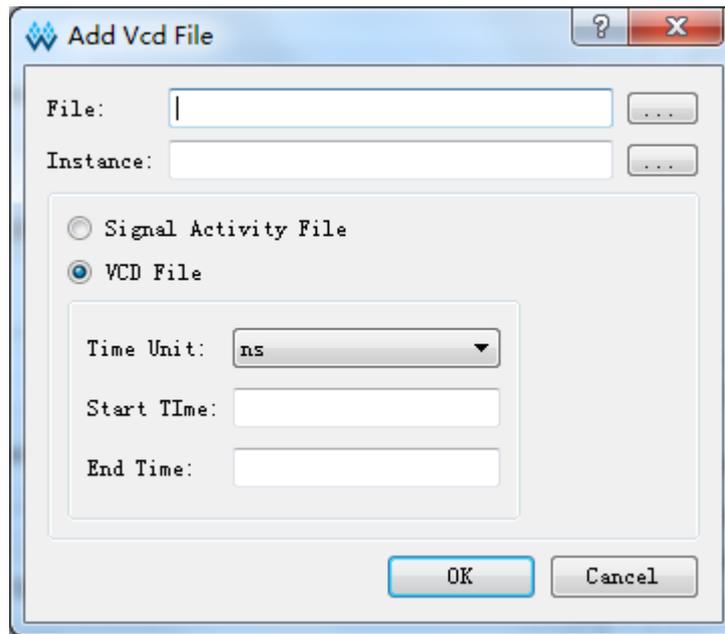
图 3-19 VCD File 配置区



加载仿真波形文件的操作步骤如下：

1. 单击“Add”，弹出“Add Vcd File”对话框，如图 3-20 所示；

图 3-20 Add Vcd File 对话框

**注!**

亦可在表格编辑区单击右键，在弹出的菜单栏中选择“Add Input File”。

2. 单击“File”右侧的  按钮，弹出“Select VCD File”对话框，如图 3-21 所示；选中要加载的*.vcd 或*.saif 文件，单击“OK”按钮，完成波形文件的选择。
3. 单击“Instance”右侧的  按钮，弹出“Select Instance”对话框，如图 3-22 所示，选择要加载的 Instance，单击“OK”按钮。
4. 如果“File”加载的是*.saif 文件，则选择“Signal Activity File”；如果“File”加载的是*.vcd 文件，则选择“VCD File”；
5. 当选择“VCD File”时，时间配置区高亮，可设置选取 VCD 文件中的一部分时间段作为功耗分析的依据。在 Time Unit 处，点击下拉框，在下拉列表中选择时间单位 s、ms、us、ns 或 ps，如图 3-23 所示，在“Start Time”文本框中输入起始时间，在“End Time”文本框中输入停止时间。
6. 单击“OK”按钮，完成波形文件的加载。配置的 Instance 名称、波形文件名称和文件类型显示在 VCD File 配置区。
7. 如图 3-19 所示，勾选“Filter glitch on VCD file”前面的复选框，过滤掉加载波形文件中的毛刺。

图 3-21 Select VCD File 对话框

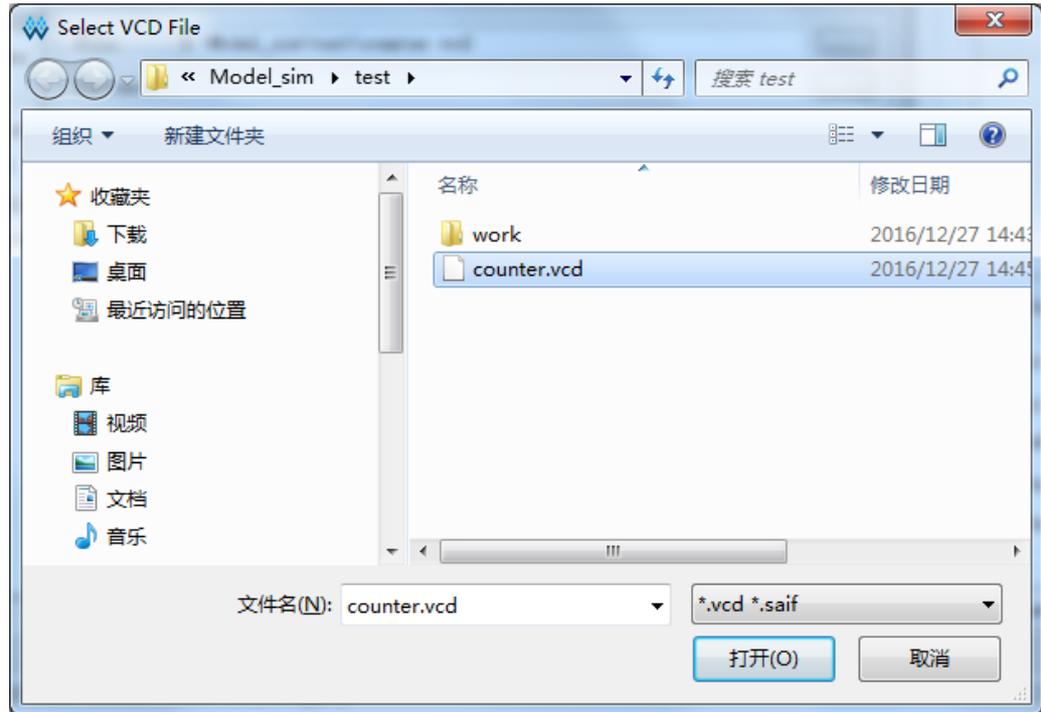


图 3-22 Select Instance 对话框

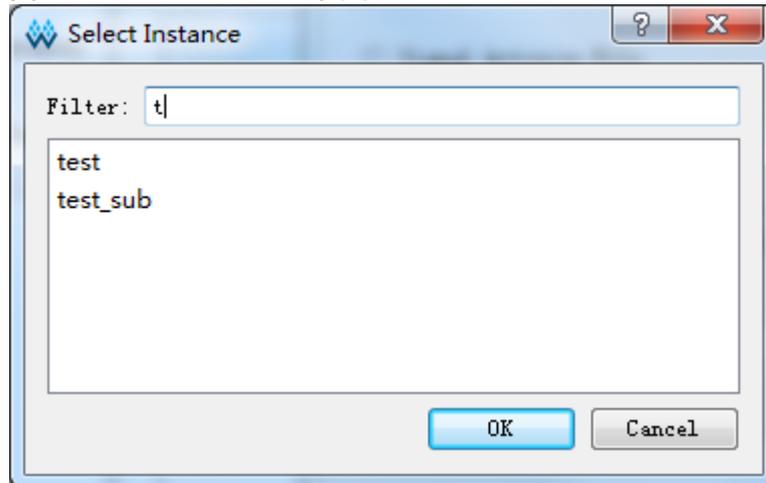
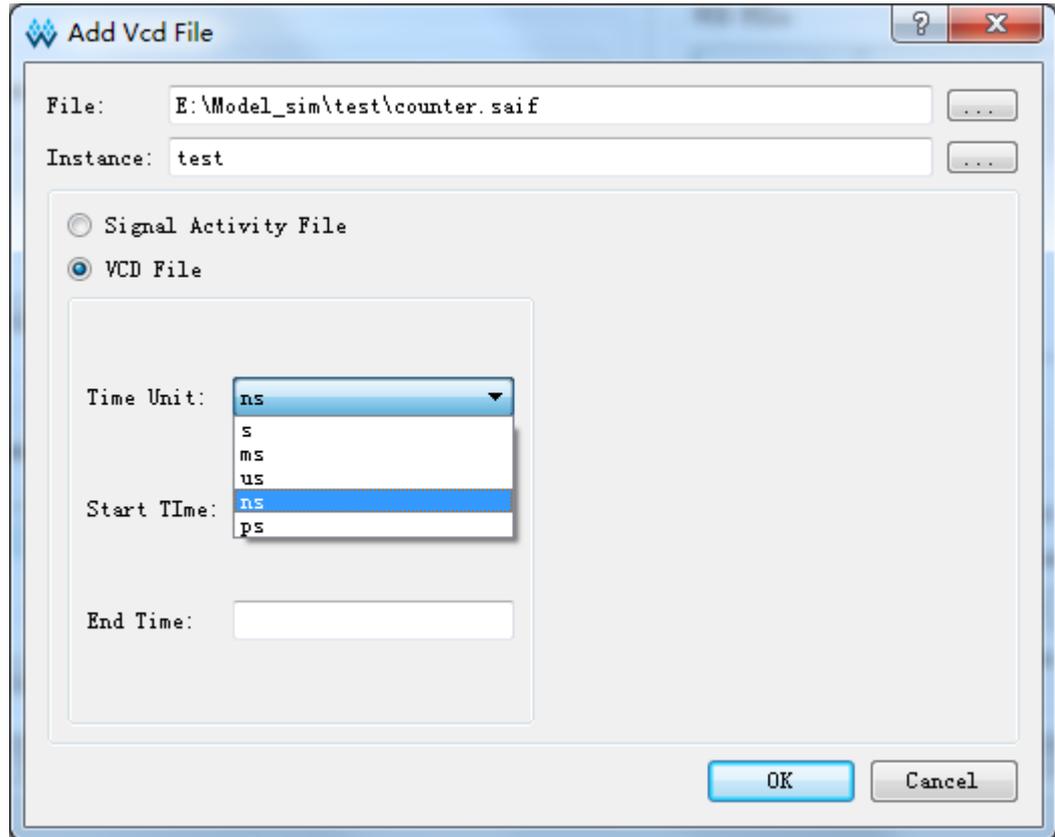


图 3-23 设置波形文件起止时间

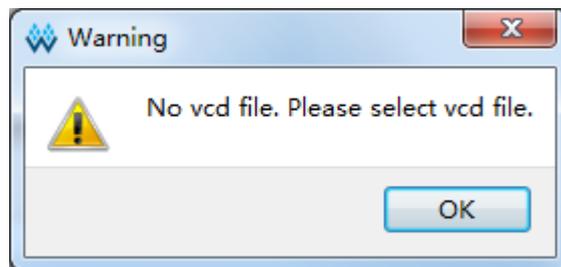


注!

1. “Signal Activity File”和“VCD File”用于指定加载文件的类型，应与加载的波形文件类型一致。
2. 点击“Signal Activity File”按钮时，时间单位和起止时间呈不可配置状态。

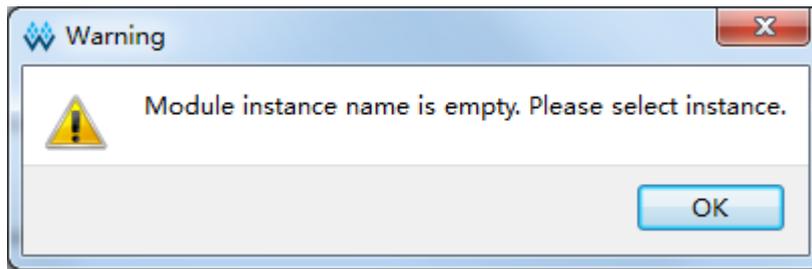
“ADD VCD File”对话框中，如果“Filter”配置项为空，单击“OK”按钮，弹出没有 VCD 文件的提示框，如图 3-24 所示。

图 3-24 没有 VCD 文件提示框



“ADD VCD File”对话框中，如果“Instance”配置项为空，单击“OK”按钮，弹出 Instance 为空的提示框，如图 3-25 所示。

图 3-25 Instance 为空提示框



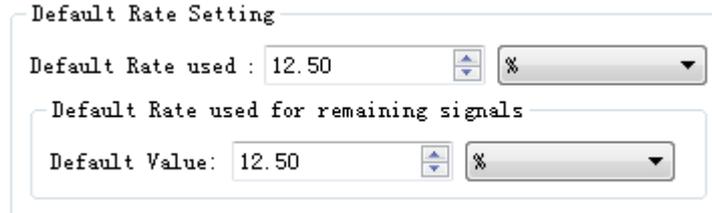
配置全局默认翻转率

Default Rate Setting 配置区用于设置 I/O 和 Net 信号的全局默认翻转率，如图 3-26 所示。

在 Default Rate used for I/O input signals 文本框中输入 I/O 输入信号的翻转率，单击右侧下拉框，在下拉列表中选择翻转率单位%（TOGGLE RATE 模式）或 transition/s（SIGNAL RATE 模式）。

单击“Use default value”，在文本框中输入除 I/O 输入信号之外的 I/O 和未指定 Net 的默认翻转率，单击右侧下拉框，在下拉列表中选择翻转率单位%（TOGGLE RATE 模式）或 transition/s（SIGNAL RATE 模式）。

图 3-26 Default Rate Setting 配置区



注！

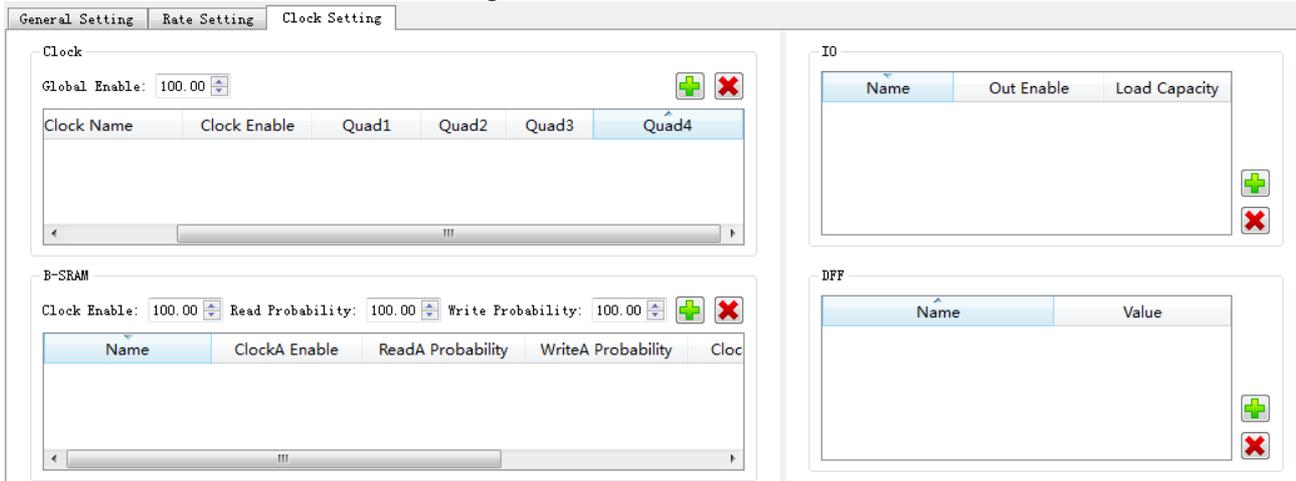
- TOGGLE RATE 模式：Value 值表示信号翻转速率与时钟频率的比，单位%；
- SIGNAL RATE 模式：Value 值表示信号的翻转率，单位 transition/s；
- 其他情况下，按照各配置区配置信号翻转率的优先级的高低，决定 I/O 和 Net 的翻转率。

3.2.3 配置时钟的工作使能特性

“Clock Setting”窗口主要用于配置工作时钟以及 B-SRAM、I/O 和 DFF 时钟的工作使能特性。

如图 3-27 所示，“Clock Setting”窗口包括 Clock 配置区、B-SRAM 配置区、I/O 配置区和 DFF 配置区。

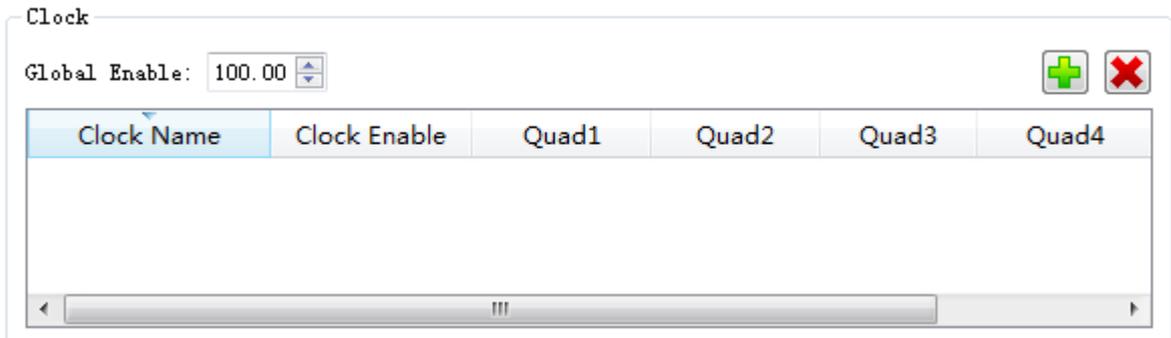
图 3-27 Clock Setting 窗口



配置工作时钟使能特性

“Clock”配置区用于配置工作时钟使能特性，如图 3-28 所示，工作时钟源于 SDC 时序约束文件的指定，用户可对所有时钟进行全局使能设置，也可指定时钟进行使能设置，也可按象限对时钟进行使能设置。其中，按象限设置优先级最高，指定时钟设置优先级次之，时钟全局设置优先级最低。

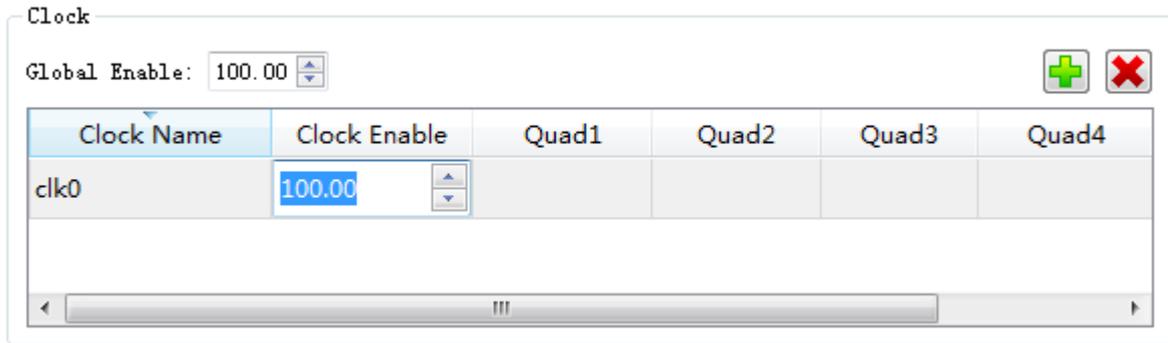
图 3-28 Clock 配置区



相应操作如下：

1. 在“Global Enable”的文本框中输入所有时钟的全局使能时间百分比；
2. 单击“”，在表格编辑区会增加一行可编辑表格，如图 3-29 所示；
3. 指定某一行，双击“Clock Name”栏对应的单元格输入时钟名称；
4. 双击“Clock Enable”一栏对应的单元格输入时钟使能时间百分比；
5. 双击“Quad1”、“Quad2”、“Quad3”和“Quad4”栏对应的单元格，对 4 个象限分别设置时钟使能时间百分比。

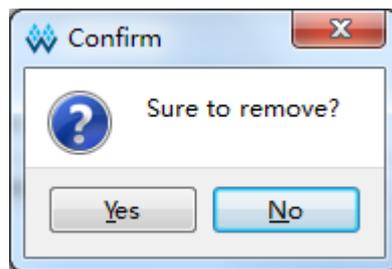
图 3-29 设置时钟使能



- 注！亦可通过或在表格编辑区空白处单击鼠标右键，在弹出的菜单栏中选择“Add”，在表格编辑区增加一行可编辑表格；
- Clock Name 应与 SDC 时序约束文件中创建的时钟名称保持一致。

在表格编辑区内，选择要删除的行，单击“”，弹出“Confirm”对话框，如图 3-30 所示，单击“Yes”，删除对该时钟的使能设置。

图 3-30 删除时钟使能设置



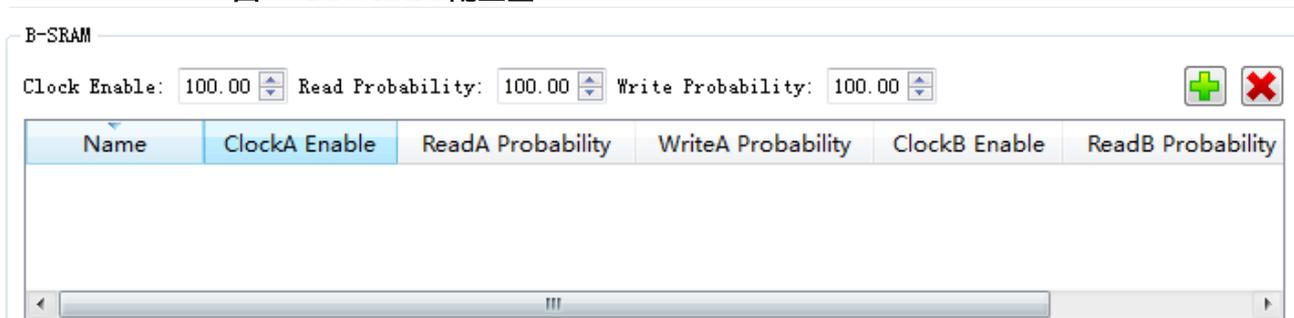
注！

亦可通过单击鼠标右键，在弹出的菜单栏中选择“Remove”，弹出“Confirm”对话框。

配置 B-SRAM 的使能特性

“B_SRAM”配置区主要用于设置 B-SRAM 的时钟以及读写操作的工作使能特性，如图 3-31 所示。用户可对设计文件中所有 B-SRAM 的时钟以及读写进行全局使能设置，也可指定单个 B_SRAM 进行使能设置。其中，指定单个 B_SRAM 的使能设置的优先级高于所有 B_SRAM 的全局使能设置。

图 3-31 B-SRAM 配置区



- 对所有 B-SRAM 设置使能

如图 3-32 所示，相关设置如下所示：

1. 在“Clock Enable”文本框中输入 B_SRAM 的工作时钟使能时间百分；
2. 在“Read Probability”文本框中输入 B_SRAM 读数据的时间百分比；
3. 在“Write Probability”文本框中输入 B_SRAM 写数据的时间百分比。

图 3-32 对所有 B-SRAM 设置时钟使能



注！

- Clock Enable、Read Probability 以及 Write Probability 参数对设计文件中所有的 B-SRAM 有效；
 - 如某一 B-SRAM 不存在读功能，则忽略 Read Probability 参数，如不存在写功能，则忽略 Write Probability 参数。
- 对指定 B-SRAM 设置使能

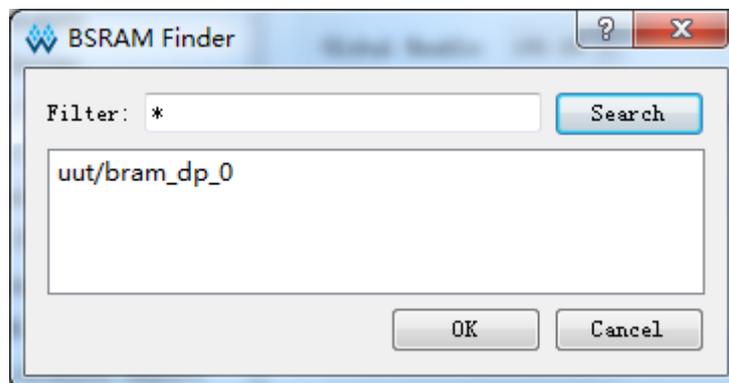
先添加 B-SRAM，然后对指定 B-SRAM 设置使能。

添加 B-SRAM

单击“

1. 在 Filter 文本框中输入 B-SRAM 的实例化名称，单击“Search”；
2. 在显示的列表中选择要指定的 B-SRAM，单击“OK”，完成 B-SRAM 的添加。

图 3-33 BSRAM Finder 使能



注！

- 亦可在表格编辑区空白处单击右键，在弹出的菜单栏中选择“Add”，弹出“BSRAM Finder”对话框；
- “Filter”处支持通配符筛选；
- 列表处支持鼠标左键单选、Shift+左键和 Ctrl+左键的多选功能。

对指定 B-SRAM 设置使能

添加的 B-SRAM 实例化名称在 B-SRAM 配置区的表格编辑区显示，如图 3-34 所示，具体操作步骤如下：

1. 指定某一行，双击“ClockA Enable”栏对应的单元格，输入 B-SRAM

- 的 CLKA 时钟使能时间百分比；
2. 双击“ReadA Probability”栏对应的单元格输入 B-SRAM 的 CLKA 读数据的时间百分比；
 3. 双击“WriteA Probability”栏对应的单元格输入 B-SRAM 的 CLKA 写数据的时间百分比；
 4. 双击“ClockB Enable”栏对应的单元格输入 B-SRAM 的 CLKB 时钟使能时间百分比；
 5. 双击“ReadB Probability”栏对应的单元格输入 B-SRAM 的 CLKB 读数据的时间百分比；
 6. 双击“WriteB Probability”栏对应的单元格输入 B-SRAM 的 CLKB 写数据的时间百分比。

图 3-34 指定 B-SRAM 设置时钟使能

B-SRAM

Clock Enable: 100.00 Read Probability: 100.00 Write Probability: 100.00

Name	ClockA Enable	ReadA Probability	WriteA Probability	ClockB Enable	ReadB Probability
uut/bram_dp_0	100	50		100	50

注！

- 如指定的 B-SRAM 不存在 A 口的读功能，则 ReadA Probability 栏不可编辑，如不存在 A 口的写功能，则 WriteA Probability 栏不可编辑；
 - 如指定的 B-SRAM 不存在 CLKB，则 ClockB Enable 栏不可编辑，如不存在 B 口的读功能，则 ReadB Probability 栏不可编辑，如不存在 B 口的写功能，则 WriteB Probability 栏不可编辑。
- 删除对该 B-SRAM 的使能设置
1. 在表格编辑区中，选择要删除的行，单击“”，弹出“Confirm”对话框，如图 3-30 所示；
 2. 单击“Yes”，删除对该 B-SRAM 的使能设置。

注！

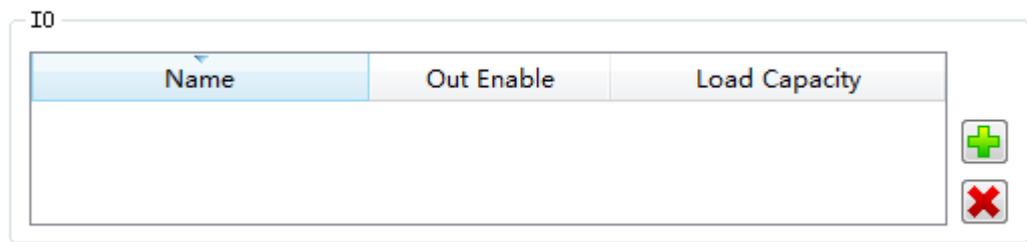
亦可通过单击鼠标右键，在弹出的菜单栏中选择“Remove”，弹出“Confirm”对话框。

配置 I/O 使能特性

“I/O”配置区主要用于配置 I/O 的 OEN 使能和输出负载等特性，如图 3-35 所示。

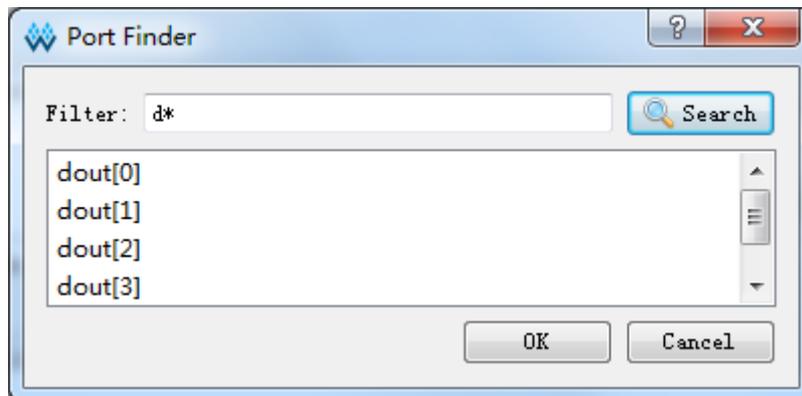
可指定对设计文件中的 IOBUF 或 TBUF 的 PORT 设置 OEN 使能百分比，用于计算输入/输出的功耗，如未指定，采用默认值 50%；可指定对设计文件中的 TLVDS 的输出 BUF 设置负载电容值，单位 pF，用于计算输出功耗，如未指定，采用默认值 5pF。

图 3-35 I/O 配置区



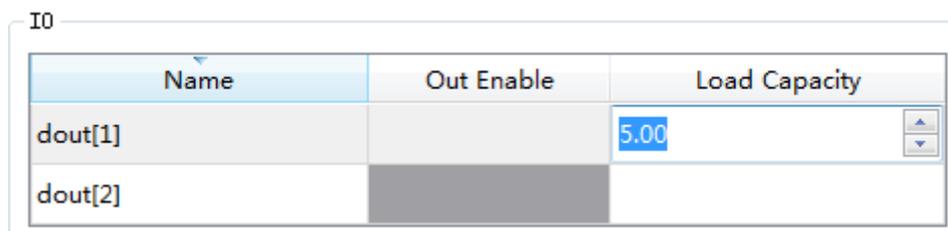
1. 单击 “+” ，弹出 “Port Finder” 对话框，如图 3-36 所示；
 - a). 在 Filter 文本框中输入 Port 的名称，单击 “Search” ；
 - b). 在显示的列表中选择要指定的 Port，单击 “OK” ，完成 Port 的添加。

图 3-36 Port Finder 对话框

**注！**

- 亦可在表格编辑区空白处单击鼠标右键，在弹出的菜单栏中选择 “Add”，弹出 “Port Finder” 对话框；
 - “Filter” 处支持通配符筛选；
 - 列表处支持鼠标左键单选、Shift+左键和 Ctrl+左键的多选功能。
2. 指定 I/O 设置使能特性
 - a). 添加的 Port 名称显示在 I/O 配置区的表格编辑区，如图 3-37 所示；
 - b). 指定某一行，双击 “Out Enable” 栏对应的单元格输入 OEN 使能时间百分比；
 - c). 双击 “Load Capacity” 栏对应的单元格输入负载电容值。

图 3-37 指定 I/O 设置使能特性

**注！**

当指定的 BUF 没有 OEN 功能时，“Out Enable” 不可编辑。

3. 删除对该 I/O 的使能设置

- a). 在表格编辑区内，选择要删除的行，单击 “”，弹出 “Confirm” 对话框，如图 3-30 所示；
- b). 单击 “Yes”，删除对该 I/O 的使能设置。

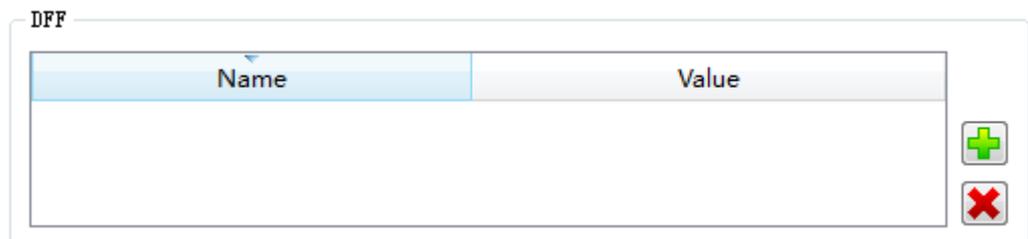
注！

亦可通过单击鼠标右键，在弹出的菜单栏中选择 “Remove”，弹出 “Confirm” 对话框。

配置 DFF 使能特性

“DFF” 配置区主要用于配置 DFF 工作时钟的使能特性，如图 3-38 所示。

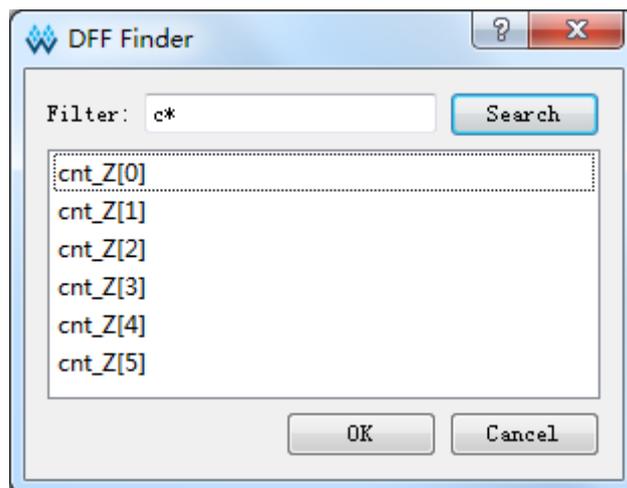
图 3-38 DFF 配置区



1. 添加 DFF

- a). 单击 “”，弹出 “DFF Finder” 对话框，如图 3-39 所示；
- b). 在 Filter 文本框中输入 DFF 的实例化名称，单击 “Search”；
- c). 在显示的列表中选择需指定的 DFF，单击 “OK”，完成 DFF 的添加。

图 3-39 DFF Finder 对话框



注！

- 亦可通过在表格编辑区空白处单击鼠标右键，在弹出的菜单栏中选择 “Add”，弹出 “DFF Finder” 对话框；
- “Filter” 处支持通配符筛选；
- 列表处支持鼠标左键单选、Shift+左键和 Ctrl+左键的多选功能。

2. 指定 DFF 设置使能特性

- a). 添加的 DFF 的实例化名称显示在 DFF 配置区的表格编辑区，如图 3-40 所示；
- b). 指定某一行，双击“Value”栏对应的单元格，输入 DFF 时钟使能时间百分比。

图 3-40 指定 DFF 设置使能特性



DFF	
Name	Value
cnt_Z[0]	100
cnt_Z[1]	50

3. 删除对该 DFF 的时钟使能设置

- a). 在表格编辑区中，选择要删除的行，单击“”，弹出“Confirm”对话框，如图 3-30 所示；
- b). 单击“Yes”，删除对该 DFF 的时钟使能设置。

注！

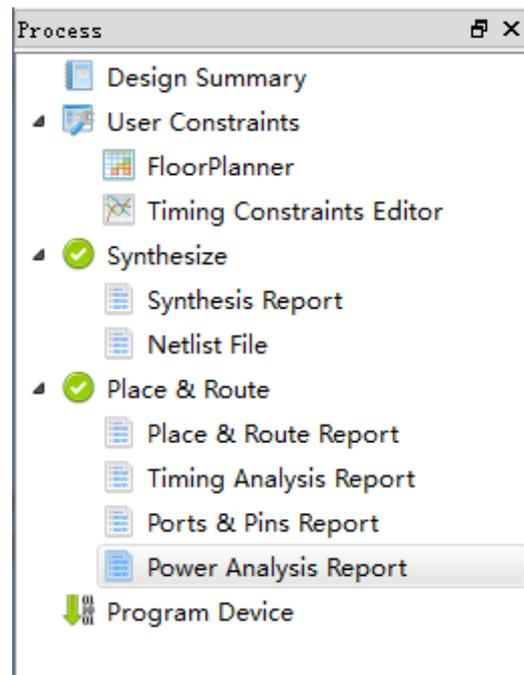
亦可通过单击鼠标右键，在弹出的菜单栏中选择“Remove”，弹出“Confirm”对话框。

3.3 产生 GPA 功耗分析报告

GPA 文件的配置完成后，单击“”按钮，进行保存，在 Process 窗口中，双击“Place&Route”，进行整个工程的布局布线操作，产生 GPA 功耗分析报告。

在 Process 窗口中，双击“Place&Route > Power Analysis Report”，主窗口中弹出 GPA 功耗分析报告，如图 3-41 所示。

图 3-41 打开 GPA 功耗分析报告



- **Power Messages**
- **Power Summary**
 - **Power Information**
 - **Thermal Information**
 - **Configure Information**
 - **Supply Information**
- **Power Details**
 - **Power By Block Type**
 - **Power By Hierarchy**
 - **Power By Clock Domain**

4GPA 功耗分析报告

GPA 功耗分析报告显示根据用户设置的功耗参数计算所得的功耗预估结果，旨在帮助用户更方便地分析设计功耗，解决用户自行计算难题。

GPA 功耗分析报告的结构分为标题导航和正文内容两部分，如图 4-1 所示。标题导航用于层级显示报告内容的标题，与正文内容进行超链接，旨在帮助用户更加便捷地查找所需内容。

功耗分析报告内容主要分为 Power Messages、Power Summary 和 Power Details 三部分。Power Messages 主要介绍器件信息和设计工程的文件等信息；Power Summary 主要介绍用户设置的参数以及计算出的功耗结果；Power Details 主要介绍 Block 类型、设计层级关系和时钟域方面的功耗情况。

图 4-1 GPA 功耗分析报告

- [Power Messages](#)
- [Power Summary](#)
 - [Power Information](#)
 - [Thermal Information](#)
 - [Configure Information](#)
 - [Supply Information](#)
- [Power Details](#)
 - [Power By Block Type](#)
 - [Power By Hierarchy](#)
 - [Power By Clock Domain](#)

Power Messages

Report Title	Gowin Power Analysis Report
Design File	E:/Editor_use/IDE/SDP_FIFO_SC/impl/synplify/rev_1/FIFO_top.vm
Physical Constraints File	E:/Editor_use/IDE/SDP_FIFO_SC/src/FIFO_top.cst
Timing Constraints File	E:/Editor_use/IDE/SDP_FIFO_SC/src/FIFO_top.sdc
GOWIN Version	v1.9.0Beta
Part Number	GW1N-LV4QN32C6/I5
Created Time	Mon Feb 25 16:04:25 2019
Legal Announcement	Copyright (C)2014-2019 Gowin Semiconductor Corporation. All rights reserved.

Power Summary

Power Information:

Total Power (mW)	9.149
Quiescent Power (mW)	2.672
Dynamic Power (mW)	6.477

4.1 Power Messages

Power Messages 包含功耗分析报告的标题，工具版本，器件类型、封装信息、速度等级、温度等级、工艺信息，用户设计名称，设计文件、约束文件信息，功耗分析报告的文件信息以及创建时间，运行命令和法律声明，如图 4-2 所示。

图 4-2 Power Messages

Power Messages	
Report Title	Gowin Power Analysis Report ①
Design File	E:/Editor_use/IDE/SDP_FIFO_SC/impl/synplify/rev_1/FIFO_top.vm ②
Physical Constraints File	E:\Editor_use\IDE\SDP_FIFO_SC\src\FIFO_top.cst ③
Timing Constraints File	E:\Editor_use\IDE\SDP_FIFO_SC\src\FIFO_top.sdc ④
GOWIN Version	v1.9.0Beta ⑤
Part Number	GW1N-LV4QN32C6/I5 ⑥
Created Time	Mon Feb 25 16:04:25 2019 ⑦
Legal Announcement	Copyright (C)2014-2019 Gowin Semiconductor Corporation. All rights reserved. ⑧

- | | |
|--------------|------------|
| ① 功耗分析报告标题 | ② 设计文件信息 |
| ③ 物理约束文件信息 | ④ 时序约束文件信息 |
| ⑤ 云源软件工具版本信息 | ⑥ 器件信息 |
| ⑦ 功耗分析报告创建时间 | ⑧ 法律声明 |

4.2 Power Summary

Power Summary 包括报告总功耗的 Power Information、报告热阻抗等信息的 Thermal Information、报告配置的环境信息的 Configure Information 和报告电压信息的 Supply Information 等四部分。

4.2.1 Power Information

Power Information 用于报告总功耗、总静态功耗和总动态功耗，如图 4-3 所示。

图 4-3 Power Information

Power Information:

Total Power (mW)	5.357
Quiescent Power (mW)	3.167
Dynamic Power (mW)	2.189

4.2.2 Thermal Information

Thermal Information 用于报告结温、热阻抗 θ_{JA} 、热阻抗 θ_{JB} 和最大允

许的环境温度，如图 4-4 所示。

图 4-4 Thermal Information

Thermal Information:

Junction Temperature	25.022	①
Theta JA	7.250	②
Theta JB	25.000	③
Max Allowed Ambient Temperature	84.971	④

①结温

②热阻抗 θ_{JA}

③热阻抗 θ_{JB}

④最大允许的环境温度

注！

- Junction Temperature: 裸片的工作温度；
- Theta JA: 芯片热量通过封装外壳扩散到外界的热阻抗 θ_{JA} ；
- 当用户设置的环境温度大于最大允许的环境温度时，结温标红。

4.2.3 Configure Information

Configure Information 用于报告 I/O 信号的默认翻转率，其他未指定信号的默认翻转率，采用非矢量预估计算情况，过滤波形文件中的毛刺情况，用户自定义的热阻抗 θ_{JA} 使用情况，空气流动值，散热片模式，用户自定义的热阻抗 θ_{SA} 使用情况，电路板散热模式，用户自定义的热阻抗 θ_{JB} 和环境温度使用情况，如图 4-5 所示。

图 4-5 Configure Information

Configure Information:

Default IO Toggle Rate	0.125	<input checked="" type="checkbox"/>	①
Default Remain Toggle Rate	0.125	<input checked="" type="checkbox"/>	②
Use Vectorless Estimation	false	<input checked="" type="checkbox"/>	③
Filter Glitches	false	<input checked="" type="checkbox"/>	④
Related Vcd File			
Related Saif File			
Use Custom Theta JA	false	<input checked="" type="checkbox"/>	⑤
Air Flow	LFM_0	<input checked="" type="checkbox"/>	⑥
Heat Sink	Low Profile	<input checked="" type="checkbox"/>	⑦
Use Custom Theta SA	false	<input checked="" type="checkbox"/>	⑧
Board Thermal Model	Custom	<input checked="" type="checkbox"/>	⑨
Use Custom Theta JB	true	<input checked="" type="checkbox"/>	⑩
Ambient Temperature	25.000	<input checked="" type="checkbox"/>	⑪

- | | |
|--------------------------|--------------------------|
| ① I/O 信号默认翻转率 | ② 其它信号默认翻转率 |
| ③ 采用非矢量预估 | ④ 过滤毛刺 |
| ⑤ 用户自定义热阻抗 θ_{JA} | ⑥ 空气流动 |
| ⑦ 散热片模式 | ⑧ 用户自定义热阻抗 θ_{SA} |
| ⑨ 电路板散热模式 | ⑩ 用户自定义热阻抗 θ_{JB} |
| ⑪ 环境温度 | |

4.2.4 Supply Information

Supply Information 用于报告器件内核的电压、动态电流、静态电流及其功耗，器件辅助的电压、动态电流、静态电流及其功耗，器件输出的电压、动态电流、静态电流及其功耗，如图 4-6 所示。

图 4-6 Supply Information

Supply Information:

Voltage Source	Voltage	Dynamic Current(mA)	Quiescent Current(mA)	Power(mW)
VCC	1.000	1.054	1.602	2.655
VCCX	3.300	0.182	0.088	0.890
VCCO18	1.800	0.181	0.087	0.483

4.3 Power Details

Power Details 包括按照 Block 类型报告功耗的 Power By Block Type, 按照设计的层级关系报告功耗的 Power By Hierarchy 和按照时钟域报告功耗的 Power By Clock Domain 部分。

4.3.1 Power By Block Type

Power By Block Type 是按照 Block 的类型报告设计文件所包括的 Block 的总功耗、静态功耗和平均翻转率, 如图 4-7 所示。Block 的类型包括 Logic、I/O、B-SRAM、DSP、PLL、DLL、DQS 以及 DLLDLY 等多种类型。

图 4-7 Power By Block Type

Power By Block Type:

Block Type	Total Power(mW)	Static Power(mW)	Average Toggle Rate(millions of transitions/sec)
Logic	0.205	NA	12.500
IO	1.645	0.536	21.250

注!

NA 表示不考虑该项参数。

4.3.2 Power By Hierarchy

Power By Hierarchy 是按照设计文件的层级关系报告设计文件中从顶层到底层模块的总功耗、动态功耗和布线资源产生的动态功耗, 如图 4-8 所示。

图 4-8 Power By Block Type

Power By Hierarchy:

Hierarchy Entity	Total Power(mW)	Block Dynamic Power(mW)	Routing Dynamic Power(mW)
top	0.868	0.205(0.002)	0.663(0.149)
top/uut/	0.152	0.002(0.000)	0.149(0.000)

4.3.3 Power By Clock Domain

Power By Clock Domain 是按照时钟域报告工作时钟的名称、频率和动态功耗，如图 4-9 所示。

图 4-9 Power By Block Type

Power By Clock Domain:

Clock Domain	Clock Frequency(Mhz)	Total Dynamic Power(mW)
DEFAULT_CLK	100.000	0.871

附录 A 结温的计算原理

结温（ T_J ）是指裸片的工作温度，由外部温度（ T_A ）、芯片功耗（ P ）以及芯片自身和外部的散热特性决定；裸片的温度通过散热的方式与外部环境达到平衡；散热的方式分为有散热片和无散热片两类：

- 无散热片模式

该模式主要通过开发板和芯片封装外壳（**CASE**）将热量散出，热阻抗（ θ_{JA} ）表示消耗的单位功耗对应的温度的上升，单位（ $^{\circ}\text{C}/\text{W}$ ），受空气流动的影响；不使用散热片时，功率 P 和热阻抗 θ_{JA} 以及 T_J 、 T_A 的关系如公式 1 所示：

$$P = (T_J - T_A) / \theta_{JA} \quad (\text{公式 1})$$

- 散热片模式

芯片热量通过封装外壳，经媒介材料通过散热片扩散到外界，条路径总的热阻抗称为 θ_{JA} ；亦可通过开发板将热量扩散到外界，该条路径的热阻抗称为 θ_{JB} 。

θ_{JA} 包括三部分：从芯片到封装外壳的热阻抗 θ_{JC} ，从封装外壳到散热片的热阻抗 θ_{CS} 以及从散热片到周围环境的热阻抗 θ_{SA} ，计算公式如公式 2 所示：

$$\theta_{JA} = \theta_{JC} + \theta_{CS} + \theta_{SA} \quad (\text{公式 2})$$

使用散热片时，功率 P 和热阻抗 θ_{JA} 以及 T_J 、 T_A 、 T_B （板级温度）的关系如公式 3 所示：

$$P = (T_J - T_A) / \theta_{JA} + (T_J - T_B) / \theta_{JB} \quad (\text{公式 3})$$

