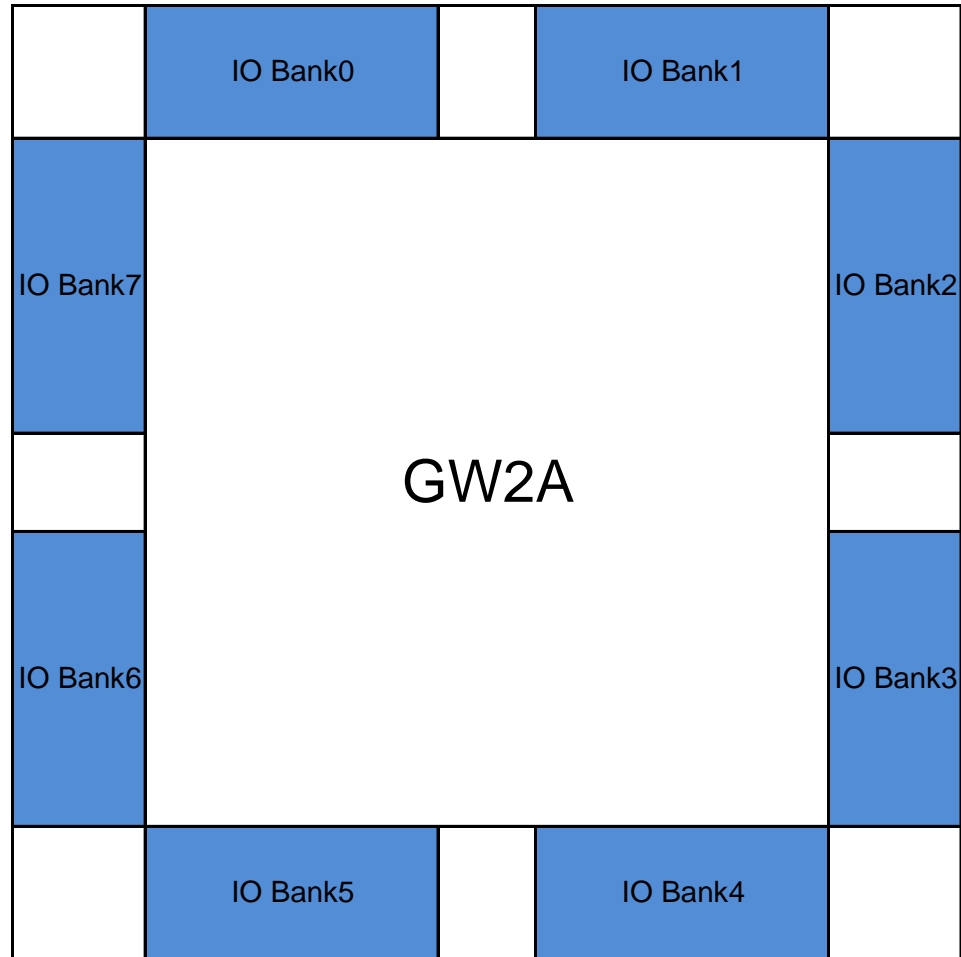


日期	版本	说明
2016/8/4	1.00	初始版本
2016/9/2	1.01	改动LQ144封装管脚32/33/34/35/53/55/56/57/58/59/105/125 对调LQ144封装IOR35A和IOR34B
2016/11/29	1.02	修改MODE管脚名称
2017/2/16	1.03	修改PG484封装管脚P19/P20
2017/6/9	1.04	修改MO/MI的位置
2018/6/27	1.05	GCLK[n]_[x]、RPLL_[n]_fb、RPLL_[n]_in分别拆分成GCLKT_[x] GCLKC_[x]、LPLL_T_fb/RPLL_T_fb LPLL_C_fb/RPLL_C_fb、LPLL_T_in/RPLL_T_in LPLL_C_in/RPLL_C_in 并修改描述 MODE管脚可以复用为GPIO
2018/8/8	1.06	新增MG196、PBGA256S封装信息； 修改SSPI模式的配置功能； 增加QN88封装信息。
2019/3/27	1.07	增加电源供电要求； 新增PG256C封装信息。
2019/4/12	1.08	新增EQ144封装。

管脚名称	方向	说明
用户I/O管脚		
IO [End][Row/Column Number][A/B]	I/O	[End]提供管脚在器件中的位置信息，包括L(left) R(right) B(bottom) T(top)
		[Row/Column Number]提供管脚在器件中的具体行列位置信息，若[End]为T(top)或B(bottom)，则提供列信息，即管脚对应的CFU列数。若[End]为L(left)或R(right)，则提供行信息，即管脚对应的CFU行数
		[A/B]提供差分信号对信息
多功能管脚		
IO [End][Row/Column Number][A/B]/MMM		多功能管脚定义，/MMM表示在用户I/O功能的基础上有另外的一种或多种功能。当这些功能不使用的時候，这些管脚可以用作用户I/O
RECONFIG_N	I, 内部弱上拉	低电平脉冲开始新的GowinCONFIG配置
READY	I/O	高电平表示当前可以对器件进行编程配置
		低电平表示无法对器件进行编程配置
DONE	I/O	高电平表示成功完成编程配置
		低电平表示未完成编程配置或编程配置失败
FASTRD_N/D3	I/O	MSPI模式下Flash访问速度选择端口FASTRD_N，低电平表示使用高速Flash访问模式，高电平表示使用普通Flash访问模式
		CPU模式下的数据端口D3
MCLK/D4	I/O	MSPI模式下时钟输出MCLK
		CPU模式下的数据端口D4
MCS_N/D5	I/O	MSPI模式下的使能信号MCS_N，低电平有效
		CPU模式下的数据端口D5
MO/D6	I/O	MSPI模式下MOSI: Master数据输出/Slave数据输入
		CPU模式下的数据端口D6
MI/D7	I/O	MSPI模式下MISO: Master数据输入/Slave数据输出
		CPU模式下的数据端口D7
SSPI_CS_N/D0	I/O	SSPI模式下的使能信号SSPI_CS_N，低电平有效，内部弱上拉
		CPU模式下的数据端口D0
SO/D1	I/O	SSPI模式下MISO: Master数据输入/Slave数据输出
		CPU模式下的数据端口D1
SI/D2	I/O	SSPI模式下MOSI: Master数据输出/Slave数据输入
		CPU模式下的数据端口D2
TMS	I, 内部弱上拉	JTAG模式串行模式输入
TCK	I	JTAG模式串行时钟输入，需要在PCB上连接4.7K下拉电阻

管脚名称	方向	说明
TDI	I, 内部弱上拉	JTAG模式串行数据输入
TDO	O	JTAG模式串行数据输出
JTAGSEL_N	I, 内部弱上拉	JTAG模式选择信号, 低电平有效
SCLK	I	SSPI, SERIAL, CPU模式下的时钟输入
DIN	I, 内部弱上拉	SERIAL模式下的数据输入
DOUT	O	SERIAL模式下的数据输出
CLKHOLD_N	I, 内部弱上拉	高电平表示SSPI模式和CPU模式操作有效 低电平表示SSPI模式和CPU模式操作无效
WE_N	I	CPU模式下选择D[7: 0]的数据输入输出方向
GCLKT_[x]	I	全局时钟输入管脚, T(True), [x]: 全局时钟序号
GCLKC_[x]	I	全局时钟输入管脚, C(Comp), [x]: 全局时钟序号
LPLL_T_fb/RPLL_T_fb	I	左边/右边PLL反馈输入管脚, T(True)
LPLL_C_fb/RPLL_C_fb	I	左边/右边PLL反馈输入管脚, C(Comp)
LPLL_T_in/RPLL_T_in	I	左边/右边PLL时钟输入管脚, T(True)
LPLL_C_in/RPLL_C_in	I	左边/右边PLL时钟输入管脚, C(Comp)
MODE2	I, 内部弱上拉	GowinCONFIG配置模式选择信号端口
MODE1	I, 内部弱上拉	GowinCONFIG配置模式选择信号端口
MODE0	I, 内部弱上拉	GowinCONFIG配置模式选择信号端口
EXTR	NA	外接10K 1%电阻到地
其他管脚		
NC	NA	预留未使用
VSS	NA	Ground管脚
VCC	NA	核电压供电管脚
VCCO#	NA	I/O BANK#的I/O电压供电管脚
VCCX	NA	辅助电压供电管脚
VCCPLLL0/1	NA	左边PLL0/1电压供电管脚, LQFP单独封装出来
VCCPLLR0/1	NA	右边PLL0/1电压供电管脚, LQFP单独封装出来
VCCPLLL	NA	PBGA封装: 左边PLL0/1电压供电管脚简称
VCCPLLR	NA	PBGA封装: 右边PLL0/1电压供电管脚简称



注!

- 1.每个Bank还提供一个独立的参考电压 (VREF) ;
- 2.用户可以选择使用IOB内置的VREF源 (等于 $0.5 \times V_{CC0}$) ;
- 3.也可选择外部的VREF输入 (使用Bank中任意一个IO管脚作为外部VREF输入)

管脚名	功能	DQS	BANK	配置功能	差分Pair	LVDS	QN88	LQ144	EQ144	MG196	PG256	PG256S	PG256C	PG484
EXTR	Ground		N/A				47	75	75		L7	P14		N17
IOB12A	I/O	DQ5	5		True_of_IOB12B	TRUE		44	44		E2	P4	N3	
IOB12B	I/O	DQ5	5		Comp_of_IOB12A	TRUE		45	45		E3	T4	P3	
IOB13A	I/O	DQ5	5		True_of_IOB13B	NONE					B3			AB1
IOB13B	I/O	DQ5	5		Comp_of_IOB13A	NONE					A2			AB2
IOB14A	I/O	DQ5	5		True_of_IOB14B	TRUE	29	46	46		C1		R3	Y6
IOB14B	I/O	DQ5	5		Comp_of_IOB14A	TRUE	30	47	47		D2		T3	AA6
IOB15A	I/O	DQ5	5		True_of_IOB15B	NONE								
IOB15B	I/O	DQ5	5		Comp_of_IOB15A	NONE								
IOB16A	I/O	DQ5	5		True_of_IOB16B	TRUE				N12	E1	L8	R4	W7
IOB16B	I/O	DQ5	5		Comp_of_IOB16A	TRUE				P12	F2	L7	T4	W8
IOB17A	I/O	DQ5	5		True_of_IOB17B	NONE		48	48					AB3
IOB17B	I/O	DQ5	5		Comp_of_IOB17A	NONE		49	49					AB4
IOB18A	I/O	DQ5	5		True_of_IOB18B	TRUE	31				F4	N5	N5	Y7
IOB18B	I/O	DQ5	5		Comp_of_IOB18A	TRUE	32				G6	P5	N6	Y8
IOB19A	I/O	DQ5	5		True_of_IOB19B	NONE					F3			V10
IOB19B	I/O	DQ5	5		Comp_of_IOB19A	NONE					F1			V11
IOB20A	I/O	DQ5	5		True_of_IOB20B	TRUE		50	50	N10	G5	R5	M6	W9
IOB20B	I/O	DQ5	5		Comp_of_IOB20A	TRUE		51	51	P10	G4	T5	P6	Y9
IOB21A	I/O	DQS5	5		True_of_IOB21B	NONE					G2		M7	AB5
IOB21B	I/O	DQS5	5		Comp_of_IOB21A	NONE					G3		K8	AB6
IOB22A	I/O	DQ5	5		True_of_IOB22B	TRUE		52	52		F5	P6	R5	AA7
IOB22B	I/O	DQ5	5		Comp_of_IOB22A	TRUE		54	54		H6	T6	T5	AB7
IOB23A	I/O	DQ5	5		True_of_IOB23B	NONE							R7	AA8
IOB23B	I/O	DQ5	5		Comp_of_IOB23A	NONE							T7	AB8
IOB24A	I/O	DQ5	5		True_of_IOB24B	TRUE	33			L8	G1	R7	R6	W10
IOB24B	I/O	DQ5	5		Comp_of_IOB24A	TRUE	34			M8	H2	T7	T6	W11
IOB25A	I/O	DQ5	5		True_of_IOB25B	NONE							L7	AA11
IOB25B	I/O	DQ5	5		Comp_of_IOB25A	NONE								AB11
IOB26A	I/O	DQ5	5		True_of_IOB26B	TRUE					H4		L8	Y10
IOB26B	I/O	DQ5	5		Comp_of_IOB26A	TRUE					J6		M8	Y11
IOB27A/GCLKT_5	I/O	DQ5	5	GCLKT_5	True_of_IOB27B	NONE				N8	J1	P7	N8	AB9
IOB27B/GCLKC_5	I/O	DQ5	5	GCLKC_5	Comp_of_IOB27A	NONE				P8	J3	M7	P8	AB10
IOB2A	I/O	DQ4	5		True_of_IOB2B	TRUE					A4			U6
IOB2B	I/O	DQ4	5		Comp_of_IOB2A	TRUE					C5			U7
IOB30A/GCLKT_4	I/O	DQ6	4	GCLKT_4	True_of_IOB30B	TRUE	35	56	56	N7	L2	P8	R9	AB12
IOB30B/GCLKC_4	I/O	DQ6	4	GCLKC_4	Comp_of_IOB30A	TRUE	36	57	57	P7	M1	T8	T9	AA12

管脚名	功能	DQS	BANK	配置功能	差分Pair	LVDS	QN88	LQ144	EQ144	MG196	PG256	PG256S	PG256C	PG484
IOB31A	I/O	DQ6	4		True_of_IOB31B	NONE								Y12
IOB31B	I/O	DQ6	4		Comp_of_IOB31A	NONE								Y13
IOB32A	I/O	DQ6	4		True_of_IOB32B	TRUE					H3		K9	W12
IOB32B	I/O	DQ6	4		Comp_of_IOB32A	TRUE					H1		L9	W13
IOB33A	I/O	DQ6	4		True_of_IOB33B	NONE		58	58					AB13
IOB33B	I/O	DQ6	4		Comp_of_IOB33A	NONE		59	59					AB14
IOB34A	I/O	DQ6	4		True_of_IOB34B	TRUE	37	60	60	N6	J2	M9	M9	AB15
IOB34B	I/O	DQ6	4		Comp_of_IOB34A	TRUE	38	61	61	P6	K1	N8	N9	AA15
IOB35A	I/O	DQ6	4		True_of_IOB35B	NONE					H5			V12
IOB35B	I/O	DQ6	4		Comp_of_IOB35A	NONE					J4			V13
IOB36A	I/O	DQ6	4		True_of_IOB36B	TRUE					K3	R9	R10	AB16
IOB36B	I/O	DQ6	4		Comp_of_IOB36A	TRUE					K2	T9	T10	AA16
IOB37A	I/O	DQS6	4		True_of_IOB37B	NONE				N5	J5			Y14
IOB37B	I/O	DQS6	4		Comp_of_IOB37A	NONE				P5	K6			Y15
IOB38A	I/O	DQ6	4		True_of_IOB38B	TRUE		62	62	L4	L1	L10	R11	V14
IOB38B	I/O	DQ6	4		Comp_of_IOB38A	TRUE		63	63	M4	L3	M10	T11	V15
IOB39A	I/O	DQ6	4		True_of_IOB39B	NONE					K4			AB17
IOB39B	I/O	DQ6	4		Comp_of_IOB39A	NONE					L5			AB18
IOB3A	I/O	DQ4	5		True_of_IOB3B	NONE					D6			W5
IOB3B	I/O	DQ4	5		Comp_of_IOB3A	NONE					E7			W6
IOB40A	I/O	DQ6	4		True_of_IOB40B	TRUE	39	64	64	N4	K5	N9	R12	AA17
IOB40B	I/O	DQ6	4		Comp_of_IOB40A	TRUE	40	65	65	P4	L4	P9	T12	Y17
IOB41A	I/O	DQ6	4		True_of_IOB41B	NONE					N2			W14
IOB41B	I/O	DQ6	4		Comp_of_IOB41A	NONE					P1			W15
IOB42A	I/O	DQ6	4		True_of_IOB42B	TRUE		66	66		M3			
IOB42B	I/O	DQ6	4		Comp_of_IOB42A	TRUE	42	67	67		N1		K10	
IOB43A	I/O	DQ6	4		True_of_IOB43B	NONE	41			N3	M2			AB19
IOB43B	I/O	DQ6	4		Comp_of_IOB43A	NONE				P3	N3			AB20
IOB44A	I/O	DQ6	4		True_of_IOB44B	TRUE					R1		L10	Y16
IOB44B	I/O	DQ6	4		Comp_of_IOB44A	TRUE					P2			W16
IOB45A	I/O	DQ6	4		True_of_IOB45B	NONE					P4		P9	
IOB45B	I/O	DQ6	4		Comp_of_IOB45A	NONE					T4		P11	
IOB48A	I/O	DQS7	4		True_of_IOB48B	TRUE		68	68		R3		R13	Y19
IOB48B	I/O	DQS7	4		Comp_of_IOB48A	TRUE		69	69	M12	T2		T13	Y18
IOB49A	I/O	DQ7	4		True_of_IOB49B	NONE								
IOB49B	I/O	DQ7	4		Comp_of_IOB49A	NONE								
IOB4A	I/O	DQ4	5		True_of_IOB4B	TRUE					A3	M4		V6

管脚名	功能	DQS	BANK	配置功能	差分Pair	LVDS	QN88	LQ144	EQ144	MG196	PG256	PG256S	PG256C	PG484	
IOB4B	I/O	DQ4	5		Comp_of_IOB4A	TRUE					B4	M3		V7	
IOB50A	I/O	DQ7	4		True_of_IOB50B	TRUE					P5		M10	V16	
IOB50B	I/O	DQ7	4		Comp_of_IOB50A	TRUE					R5	P11	N11	U16	
IOB51A	I/O	DQ7	4		True_of_IOB51B	NONE								W17	
IOB51B	I/O	DQ7	4		Comp_of_IOB51A	NONE								W18	
IOB52A	I/O	DQ7	4		True_of_IOB52B	TRUE					R4	N12	T14		
IOB52B	I/O	DQ7	4		Comp_of_IOB52A	TRUE					T3	P12	T15		
IOB53A	I/O	DQ7	4		True_of_IOB53B	NONE		70	70					R14	AA20
IOB53B	I/O	DQ7	4		Comp_of_IOB53A	NONE		71	71						Y20
IOB54A	I/O	DQ7	4		True_of_IOB54B	TRUE					R6	M12	P14	V17	
IOB54B	I/O	DQ7	4		Comp_of_IOB54A	TRUE					T5	M11	L11	V18	
IOB55A	I/O	DQ7	4		True_of_IOB55B	NONE						L11	M11	W19	
IOB55B	I/O	DQ7	4		Comp_of_IOB55A	NONE		72	72					N12	V19
IOB5A	I/O	DQ4	5		True_of_IOB5B	NONE		38	38						
IOB5B	I/O	DQ4	5		Comp_of_IOB5A	NONE		39	39						
IOB6A	I/O	DQ4	5		True_of_IOB6B	TRUE	25	40	40						Y4
IOB6B	I/O	DQ4	5		Comp_of_IOB6A	TRUE	26	41	41						Y5
IOB7A	I/O	DQ4	5		True_of_IOB7B	NONE		42	42		A5				V8
IOB7B	I/O	DQ4	5		Comp_of_IOB7A	NONE		43	43		B6				V9
IOB8A	I/O	DQ4	5		True_of_IOB8B	TRUE	27				B1	M6	R8		
IOB8B	I/O	DQ4	5		Comp_of_IOB8A	TRUE	28				C2	N6	T8		
IOB9A	I/O	DQS4	5		True_of_IOB9B	NONE					D3		T2	Y3	
IOB9B	I/O	DQS4	5		Comp_of_IOB9A	NONE					D1			AA3	
IOL11A	I/O	DQ1	7		True_of_IOL11B	TRUE					F10	B2		C2	
IOL11B	I/O	DQ1	7		Comp_of_IOL11A	TRUE						A2		C1	
IOL12A	I/O	DQ1	7		True_of_IOL12B	NONE								D1	
IOL12B	I/O	DQ1	7		Comp_of_IOL12A	NONE								E1	
IOL13A	I/O	DQ1	7		True_of_IOL13B	TRUE					B11	G6			
IOL13B	I/O	DQ1	7		Comp_of_IOL13A	TRUE					A12	G5			
IOL14A	I/O	DQ1	7		True_of_IOL14B	NONE									F2
IOL14B	I/O	DQ1	7		Comp_of_IOL14A	NONE									G2
IOL15A	I/O	DQ1	7		True_of_IOL15B	TRUE					C1	A11	C1		F1
IOL15B	I/O	DQ1	7		Comp_of_IOL15A	TRUE					B1	C11	B1		G1
IOL16A	I/O	DQ1	7		True_of_IOL16B	NONE									H4
IOL16B	I/O	DQ1	7		Comp_of_IOL16A	NONE									J4
IOL17A	I/O	DQ1	7		True_of_IOL17B	TRUE					D10	D1			H3
IOL17B	I/O	DQ1	7		Comp_of_IOL17A	TRUE					E10	D3			J3

管脚名	功能	DQS	BANK	配置功能	差分Pair	LVDS	QN88	LQ144	EQ144	MG196	PG256	PG256S	PG256C	PG484
IOL18A	I/O	DQ1	7		True_of_IOL18B	NONE						C3		H2
IOL18B	I/O	DQ1	7		Comp_of_IOL18A	NONE						C2		H1
IOL20A	I/O	DQ1	7		True_of_IOL20B	TRUE				D4		K5	F2	J1
IOL20B	I/O	DQ1	7		Comp_of_IOL20A	TRUE				D3		K6	F1	K1
IOL21A	I/O	DQ1	7		True_of_IOL21B	NONE								K5
IOL21B	I/O	DQ1	7		Comp_of_IOL21A	NONE								L5
IOL22A	I/O	DQS1	7		True_of_IOL22B	TRUE		9	9	E2	D11	E2	G2	L2
IOL22B	I/O	DQS1	7		Comp_of_IOL22A	TRUE		10	10	E1		E1	G1	L1
IOL23A	I/O	DQ1	7		True_of_IOL23B	NONE								K3
IOL23B	I/O	DQ1	7		Comp_of_IOL23A	NONE								L3
IOL24A	I/O	DQ1	7		True_of_IOL24B	TRUE				F4		L4		K4
IOL24B	I/O	DQ1	7		Comp_of_IOL24A	TRUE				F3		L5		L4
IOL25A	I/O	DQ1	7		True_of_IOL25B	NONE								M2
IOL25B	I/O	DQ1	7		Comp_of_IOL25A	NONE								M1
IOL26A	I/O	DQ1	7		True_of_IOL26B	TRUE				F2		H4		P1
IOL26B	I/O	DQ1	7		Comp_of_IOL26A	TRUE				F1		H3		N1
IOL27A/GCLKT_7	I/O	DQ1	7	GCLKT_7	True_of_IOL27B	NONE		11	11	H2	A9	J6	E1	R1
IOL27B/GCLKC_7	I/O	DQ1	7	GCLKC_7	Comp_of_IOL27A	NONE		12	12	H1	C9	H5	J3	T1
IOL29A/GCLKT_6	I/O	DQ2	6	GCLKT_6	True_of_IOL29B	TRUE	10	25	25	G2	C8	K3	M2	M4
IOL29B/GCLKC_6	I/O	DQ2	6	GCLKC_6	Comp_of_IOL29A	TRUE	11	26	26	G1	A8	J4	M1	M3
IOL2A	I/O	DQ0	7		True_of_IOL2B	TRUE		3	3		B14	B3	D1	E5
IOL2B	I/O	DQ0	7		Comp_of_IOL2A	TRUE		4	4		A15	A3	C2	F5
IOL30A	I/O	DQ2	6		True_of_IOL30B	NONE								U1
IOL30B	I/O	DQ2	6		Comp_of_IOL30A	NONE								U2
IOL31A	I/O	DQ2	6		True_of_IOL31B	TRUE				J2	F9	F2	J2	N4
IOL31B	I/O	DQ2	6		Comp_of_IOL31A	TRUE				J1	E11	F1	J1	N3
IOL32A	I/O	DQ2	6		True_of_IOL32B	NONE		23	23					M5
IOL32B	I/O	DQ2	6		Comp_of_IOL32A	NONE		24	24					N5
IOL33A	I/O	DQ2	6		True_of_IOL33B	TRUE		27	27	J4	B9	G3	K6	T2
IOL33B	I/O	DQ2	6		Comp_of_IOL33A	TRUE		28	28	J3	A10	G1	L6	R2
IOL34A	I/O	DQ2	6		True_of_IOL34B	NONE								V1
IOL34B	I/O	DQ2	6		Comp_of_IOL34A	NONE								W1
IOL35A	I/O	DQ2	6		True_of_IOL35B	TRUE				K2	F8		K2	P3
IOL35B	I/O	DQ2	6		Comp_of_IOL35A	TRUE				K1	D9		K1	R3
IOL36A	I/O	DQS2	6		True_of_IOL36B	NONE		29	29			H2	L2	P4
IOL36B	I/O	DQS2	6		Comp_of_IOL36A	NONE		30	30			H1	L1	R4
IOL38A	I/O	DQ2	6		True_of_IOL38B	TRUE					D8	J3	N2	Y1

管脚名	功能	DQS	BANK	配置功能	差分Pair	LVDS	QN88	LQ144	EQ144	MG196	PG256	PG256S	PG256C	PG484
IOL38B	I/O	DQ2	6		Comp_of_IOL38A	TRUE					E9	J1	N1	Y2
IOL39A	I/O	DQ2	6		True_of_IOL39B	NONE								T3
IOL39B	I/O	DQ2	6		Comp_of_IOL39A	NONE								U3
IOL3A	I/O	DQ0	7		True_of_IOL3B	NONE								B3
IOL3B	I/O	DQ0	7		Comp_of_IOL3A	NONE								B2
IOL40A	I/O	DQ2	6		True_of_IOL40B	TRUE					B7		K5	
IOL40B	I/O	DQ2	6		Comp_of_IOL40A	TRUE					C7		L4	
IOL41A	I/O	DQ2	6		True_of_IOL41B	NONE								
IOL41B	I/O	DQ2	6		Comp_of_IOL41A	NONE								
IOL42A	I/O	DQ2	6		True_of_IOL42B	TRUE		32	32					P2
IOL42B	I/O	DQ2	6		Comp_of_IOL42A	TRUE		33	33					P1
IOL43A	I/O	DQ2	6		True_of_IOL43B	NONE								
IOL43B	I/O	DQ2	6		Comp_of_IOL43A	NONE								
IOL44A	I/O	DQ2	6		True_of_IOL44B	TRUE								V3
IOL44B	I/O	DQ2	6		Comp_of_IOL44A	TRUE								W3
IOL45A/LPLL2_T_in	I/O	DQ2	6	LPLL2_T_in	True_of_IOL45B	NONE	13	34	34	L2	F7	K2	L3	AA1
IOL45B/LPLL2_C_in	I/O	DQ2	6	LPLL2_C_in	Comp_of_IOL45A	NONE				L1	E8	K1	J6	AA2
IOL47A/LPLL2_T_fb	I/O	DQ3	6	LPLL2_T_fb	True_of_IOL47B	TRUE	15			M2	C4	R2	R1	P5
IOL47B/LPLL2_C_fb	I/O	DQ3	6	LPLL2_C_fb	Comp_of_IOL47A	TRUE	16			M1	B5	R1		R5
IOL48A	I/O	DQ3	6		True_of_IOL48B	NONE						M2		T4
IOL48B	I/O	DQ3	6		Comp_of_IOL48A	NONE						M1		U4
IOL49A	I/O	DQ3	6		True_of_IOL49B	TRUE	17					L3		
IOL49B	I/O	DQ3	6		Comp_of_IOL49A	TRUE	18					L1		
IOL4A	I/O	DQ0	7		True_of_IOL4B	TRUE						F6	F3	G6
IOL4B	I/O	DQ0	7		Comp_of_IOL4A	TRUE						F5	F4	G5
IOL50A	I/O	DQS3	6		True_of_IOL50B	NONE						N3		V4
IOL50B	I/O	DQS3	6		Comp_of_IOL50A	NONE						N1		W4
IOL51A	I/O	DQ3	6		True_of_IOL51B	TRUE	19					P2		
IOL51B	I/O	DQ3	6		Comp_of_IOL51A	TRUE	20					P1		
IOL52A	I/O	DQ3	6		True_of_IOL52B	NONE								
IOL52B	I/O	DQ3	6		Comp_of_IOL52A	NONE								
IOL53A	I/O	DQ3	6		True_of_IOL53B	TRUE					E6	M5		V5
IOL53B	I/O	DQ3	6		Comp_of_IOL53A	TRUE					D7	N4		U5
IOL54A	I/O	DQ3	6		True_of_IOL54B	NONE								T5
IOL54B	I/O	DQ3	6		Comp_of_IOL54A	NONE								T6
IOL5A	I/O	DQ0	7		True_of_IOL5B	NONE								D3
IOL5B	I/O	DQ0	7		Comp_of_IOL5A	NONE								C3

管脚名	功能	DQS	BANK	配置功能	差分Pair	LVDS	QN88	LQ144	EQ144	MG196	PG256	PG256S	PG256C	PG484
IOL6A	I/O	DQS0	7		True_of_IOL6B	TRUE						E4	B1	E4
IOL6B	I/O	DQS0	7		Comp_of_IOL6A	TRUE						E3		E3
IOL7A/LPLL1_T_in	I/O	DQ0	7	LPLL1_T_in	True_of_IOL7B	NONE	4	6	6	D2	C12	F4	F5	F4
IOL7B/LPLL1_C_in	I/O	DQ0	7	LPLL1_C_in	Comp_of_IOL7A	NONE		7	7	D1	B12	F3	G5	G4
IOL8A/LPLL1_T_fb	I/O	DQ0	7	LPLL1_T_fb	True_of_IOL8B	TRUE					B13		D4	F3
IOL8B/LPLL1_C_fb	I/O	DQ0	7	LPLL1_C_fb	Comp_of_IOL8A	TRUE					A14		E5	G3
IOL9A	I/O	DQ0	7		True_of_IOL9B	NONE								H5
IOL9B	I/O	DQ0	7		Comp_of_IOL9A	NONE								J5
IOR11A	I/O	DQ10	2		True_of_IOR11B	TRUE					R12	F13	D15	G19
IOR11B	I/O	DQ10	2		Comp_of_IOR11A	TRUE					P13	F14	D16	G20
IOR12A	I/O	DQ10	2		True_of_IOR12B	NONE								F20
IOR12B	I/O	DQ10	2		Comp_of_IOR12A	NONE								F21
IOR13A	I/O	DQ10	2		True_of_IOR13B	TRUE				C12		C15	F13	
IOR13B	I/O	DQ10	2		Comp_of_IOR13A	TRUE				C13		C16	F14	
IOR14A	I/O	DQ10	2		True_of_IOR14B	NONE								C22
IOR14B	I/O	DQ10	2		Comp_of_IOR14A	NONE								D22
IOR15A	I/O	DQ10	2		True_of_IOR15B	TRUE						E15		H20
IOR15B	I/O	DQ10	2		Comp_of_IOR15A	TRUE						E16		H21
IOR16A	I/O	DQ10	2		True_of_IOR16B	NONE								J19
IOR16B	I/O	DQ10	2		Comp_of_IOR16A	NONE								J20
IOR17A	I/O	DQ10	2		True_of_IOR17B	TRUE				E13	R11	F15		F22
IOR17B	I/O	DQ10	2		Comp_of_IOR17A	TRUE				E14	T12	F16		E22
IOR18A	I/O	DQ10	2		True_of_IOR18B	NONE								G21
IOR18B	I/O	DQ10	2		Comp_of_IOR18A	NONE								G22
IOR20A	I/O	DQ10	2		True_of_IOR20B	TRUE		102	102		R13	G14		H22
IOR20B	I/O	DQ10	2		Comp_of_IOR20A	TRUE		101	101		T14	G16		J22
IOR21A	I/O	DQ10	2		True_of_IOR21B	NONE								K22
IOR21B	I/O	DQ10	2		Comp_of_IOR21A	NONE								L22
IOR22A	I/O	DQS10	2		True_of_IOR22B	TRUE		100	100	F11	M10	H15	B16	K19
IOR22B	I/O	DQS10	2		Comp_of_IOR22A	TRUE		99	99	F12	N11	H16		L19
IOR23A	I/O	DQ10	2		True_of_IOR23B	NONE						H13		K20
IOR23B	I/O	DQ10	2		Comp_of_IOR23A	NONE						H14		L20
IOR24A	I/O	DQ10	2		True_of_IOR24B	TRUE				G13	T11	G12	F15	L21
IOR24B	I/O	DQ10	2		Comp_of_IOR24A	TRUE				G14	P11	H11	F16	M21
IOR25A/TDO	I/O	DQ10	2	TDO	True_of_IOR25B	NONE	8	18	18	C14	C6	E14	J4	M22
IOR25B/TMS	I/O	DQ10	2	TMS	Comp_of_IOR25A	NONE	5	13	13	B14	B8	A15	J5	N22
IOR26A/TCK	I/O	DQ10	2	TCK	True_of_IOR26B	TRUE	6	14	14	B13	A7	C14	H3	N20

管脚名	功能	DQS	BANK	配置功能	差分Pair	LVDS	QN88	LQ144	EQ144	MG196	PG256	PG256S	PG256C	PG484
IOR26B/TDI	I/O	DQ10	2	TDI	Comp_of_IOR26A	TRUE	7	16	16	A13	A6	C12	H4	M20
IOR27A/GCLKT_2	I/O	DQ10	2	GCLKT_2	True_of_IOR27B	NONE		98	98	F13	N10	J11	E15	M19
IOR27B/GCLKC_2	I/O	DQ10	2	GCLKC_2	Comp_of_IOR27A	NONE		97	97	F14	M11	J12	E16	N19
IOR29A/GCLKT_3	I/O	DQ9	3	GCLKT_3	True_of_IOR29B	TRUE	63			H13	T7	J13	M15	P22
IOR29B/GCLKC_3	I/O	DQ9	3	GCLKC_3	Comp_of_IOR29A	TRUE				H14	R8	K14	M16	R22
IOR2A	I/O	DQ11	2		True_of_IOR2B	TRUE						E13		F18
IOR2B	I/O	DQ11	2		Comp_of_IOR2A	TRUE						E12		F19
IOR30A/MODE0	I/O	DQ9	3	MODE0	True_of_IOR30B	NONE	88	144	144	N9	M16	T11	H13	T22
IOR30B/MODE1	I/O	DQ9	3	MODE1	Comp_of_IOR30A	NONE	87	142	142	P13	B16	N11	H12	U22
IOR31A/MODE2	I/O	DQ9	3	MODE2	True_of_IOR31B	TRUE		143	143		C15		G12	U21
IOR31B/RECONFIG_N	I/O	DQ9	3	RECONFIG_N	Comp_of_IOR31A	TRUE	9	20	20	N1	B10	T2	H5	T21
IOR32A/READY	I/O	DQ9	3	READY	True_of_IOR32B	NONE		22	22	N2	A13	R3	G16	L18
IOR32B/DONE	I/O	DQ9	3	DONE	Comp_of_IOR32A	NONE		21	21	N14	C13	P13	H14	M18
IOR33A/MI/D7	I/O	DQ9	3	MI/D7	True_of_IOR33B	TRUE	62	96	96	N11	P10	P10	H2	P19
IOR33B/MO/D6	I/O	DQ9	3	MO/D6	Comp_of_IOR33A	TRUE	61	95	95	P11	R10	T10	C1	P20
IOR34A/MCS_N/D5	I/O	DQ9	3	MCS_N/D5	True_of_IOR34B	NONE	60	94	94	P2	M9	T3	D2	N18
IOR34B/MCLK/D4	I/O	DQ9	3	MCLK/D4	Comp_of_IOR34A	NONE	59	93	93	N13	L10	R11	H1	P18
IOR35A/FASTRD_N/D3	I/O	DQ9	3	FASTRD_N/D3	True_of_IOR35B	TRUE	57	92	92	P9	R9	K12	G15	R20
IOR35B/SI/D2	I/O	DQ9	3	SI/D2	Comp_of_IOR35A	TRUE		90	90	L12	T10	K11		R21
IOR36A/SO/D1	I/O	DQS9	3	SO/D1	True_of_IOR36B	NONE	56	88	88	H11	M8	N14	K11	V22
IOR36B/SSPI_CS_N/D0	I/O	DQS9	3	SSPI_CS_N/D0	Comp_of_IOR36A	NONE	55	87	87	H12	N9	N16		W22
IOR38A/DIN/CLKHOLD_N	I/O	DQ9	3	DIN/CLKHOLD_N	True_of_IOR38B	TRUE	54	86	86	J13	T9	J14		T20
IOR38B/DOUT/WE_N	I/O	DQ9	3	DOUT/WE_N	Comp_of_IOR38A	TRUE	53	85	85	J14	P9	J16		U20
IOR39A/SCLK	I/O	DQ9	3	SCLK	True_of_IOR39B	NONE	52	15	15		C10			T19
IOR39B	I/O	DQ9	3		Comp_of_IOR39A	NONE								R19
IOR3A	I/O	DQ11	2		True_of_IOR3B	NONE								E19
IOR3B	I/O	DQ11	2		Comp_of_IOR3A	NONE								E20
IOR40A	I/O	DQ9	3		True_of_IOR40B	TRUE				J11	N8	K15		
IOR40B	I/O	DQ9	3		Comp_of_IOR40A	TRUE				J12	L9	K16		
IOR41A	I/O	DQ9	3		True_of_IOR41B	NONE								
IOR41B	I/O	DQ9	3		Comp_of_IOR41A	NONE								
IOR42A	I/O	DQ9	3		True_of_IOR42B	TRUE		84	84	K13	P8	M15	K12	
IOR42B	I/O	DQ9	3		Comp_of_IOR42A	TRUE		83	83	K14	T8	M16	L12	
IOR43A	I/O	DQ9	3		True_of_IOR43B	NONE								
IOR43B	I/O	DQ9	3		Comp_of_IOR43A	NONE								
IOR44A	I/O	DQ9	3		True_of_IOR44B	TRUE				L13	M6	L14	M12	Y22
IOR44B	I/O	DQ9	3		Comp_of_IOR44A	TRUE				L14	L8	L16	N13	AA22

管脚名	功能	DQS	BANK	配置功能	差分Pair	LVDS	QN88	LQ144	EQ144	MG196	PG256	PG256S	PG256C	PG484
IOR45A/RPLL2_T_in	I/O	DQ9	3	RPLL2_T_in	True_of_IOR45B	NONE	51	82	82	M13		M13	J15	R18
IOR45B/RPLL2_C_in	I/O	DQ9	3	RPLL2_C_in	Comp_of_IOR45A	NONE				M14		M14	J16	T18
IOR47A/RPLL2_T_fb	I/O	DQ8	3	RPLL2_T_fb	True_of_IOR47B	TRUE					M7	R15	J12	Y21
IOR47B/RPLL2_C_fb	I/O	DQ8	3	RPLL2_C_fb	Comp_of_IOR47A	TRUE					N7	R16	J14	AA21
IOR48A	I/O	DQ8	3		True_of_IOR48B	NONE							J13	W20
IOR48B	I/O	DQ8	3		Comp_of_IOR48A	NONE							J11	V20
IOR49A	I/O	DQ8	3		True_of_IOR49B	TRUE	49	80	80		R7		L15	
IOR49B	I/O	DQ8	3		Comp_of_IOR49A	TRUE	48	79	79		P7		L16	
IOR4A	I/O	DQ11	2		True_of_IOR4B	TRUE						B15		G17
IOR4B	I/O	DQ11	2		Comp_of_IOR4A	TRUE						B16		G18
IOR50A	I/O	DQS8	3		True_of_IOR50B	NONE		78	78			R14	K15	AB22
IOR50B	I/O	DQS8	3		Comp_of_IOR50A	NONE		76	76			T15	K16	AB21
IOR51A	I/O	DQ8	3		True_of_IOR51B	TRUE					N6	T14	N15	
IOR51B	I/O	DQ8	3		Comp_of_IOR51A	TRUE						T13	N16	
IOR52A	I/O	DQ8	3		True_of_IOR52B	NONE						L12	L13	
IOR52B	I/O	DQ8	3		Comp_of_IOR52A	NONE						L13	L14	
IOR53A	I/O	DQ8	3		True_of_IOR53B	TRUE					P6	R12	R16	T17
IOR53B	I/O	DQ8	3		Comp_of_IOR53A	TRUE					T6	T12	P16	U17
IOR54A	I/O	DQ8	3		True_of_IOR54B	NONE						P15	P15	U19
IOR54B	I/O	DQ8	3		Comp_of_IOR54A	NONE						P16	N14	U18
IOR5A	I/O	DQ11	2		True_of_IOR5B	NONE								H19
IOR5B	I/O	DQ11	2		Comp_of_IOR5A	NONE								H18
IOR6A	I/O	DQS11	2		True_of_IOR6B	TRUE						F12	C15	D19
IOR6B	I/O	DQS11	2		Comp_of_IOR6A	TRUE						G11	C16	D20
IOR7A/RPLL1_T_in	I/O	DQ11	2	RPLL1_T_in	True_of_IOR7B	NONE		106	106	D13	T15	D14	G11	B20
IOR7B/RPLL1_C_in	I/O	DQ11	2	RPLL1_C_in	Comp_of_IOR7A	NONE		105	105	D14	R14	D16		C20
IOR8A/RPLL1_T_fb	I/O	DQ11	2	RPLL1_T_fb	True_of_IOR8B	TRUE					P12			B21
IOR8B/RPLL1_C_fb	I/O	DQ11	2	RPLL1_C_fb	Comp_of_IOR8A	TRUE					T13			C21
IOR9A	I/O	DQ11	2		True_of_IOR9B	NONE								J18
IOR9B	I/O	DQ11	2		Comp_of_IOR9A	NONE								K18
IOT12A	I/O	DQ14	0		True_of_IOT12B	TRUE		134	134		F12	B6		
IOT12B	I/O	DQ14	0		Comp_of_IOT12A	TRUE		133	133		G13	A6		
IOT13A	I/O	DQ14	0		True_of_IOT13B	NONE					G15			D7
IOT13B	I/O	DQ14	0		Comp_of_IOT13A	NONE					G14			D8
IOT14A	I/O	DQ14	0		True_of_IOT14B	TRUE		132	132		G11	F7		A2
IOT14B	I/O	DQ14	0		Comp_of_IOT14A	TRUE		131	131		H12	E6	A5	A3
IOT15A	I/O	DQ14	0		True_of_IOT15B	NONE								

管脚名	功能	DQS	BANK	配置功能	差分Pair	LVDS	QN88	LQ144	EQ144	MG196	PG256	PG256S	PG256C	PG484
IOT15B	I/O	DQ14	0		Comp_of_IOT15A	NONE								
IOT16A	I/O	DQ14	0		True_of_IOT16B	TRUE				B2	G16	C7	E6	C7
IOT16B	I/O	DQ14	0		Comp_of_IOT16A	TRUE				A2	H15	A7	E7	C8
IOT17A	I/O	DQ14	0		True_of_IOT17B	NONE	82	130	130					A4
IOT17B	I/O	DQ14	0		Comp_of_IOT17A	NONE	81	129	129					A5
IOT18A	I/O	DQ14	0		True_of_IOT18B	TRUE				B3	H13	D6	B4	B6
IOT18B	I/O	DQ14	0		Comp_of_IOT18A	TRUE				A3	J12	C6	A4	A6
IOT19A	I/O	DQ14	0		True_of_IOT19B	NONE		128	128					E8
IOT19B	I/O	DQ14	0		Comp_of_IOT19A	NONE								E9
IOT20A	I/O	DQ14	0		True_of_IOT20B	TRUE					H14		B5	D9
IOT20B	I/O	DQ14	0		Comp_of_IOT20A	TRUE					H16		A2	D10
IOT21A	I/O	DQS14	0		True_of_IOT21B	NONE				B4			A6	B7
IOT21B	I/O	DQS14	0		Comp_of_IOT21A	NONE				A4			B6	A7
IOT22A	I/O	DQ14	0		True_of_IOT22B	TRUE		125	125	B5	J16	B8		C9
IOT22B	I/O	DQ14	0		Comp_of_IOT22A	TRUE				A5	J14	A8		C10
IOT23A	I/O	DQ14	0		True_of_IOT23B	NONE		126	126				B7	B8
IOT23B	I/O	DQ14	0		Comp_of_IOT23A	NONE		124	124				A7	A8
IOT24A	I/O	DQ14	0		True_of_IOT24B	TRUE				B6	J15	C9	F8	A9
IOT24B	I/O	DQ14	0		Comp_of_IOT24A	TRUE				A6	K16	A9	E8	A10
IOT25A	I/O	DQ14	0		True_of_IOT25B	NONE								E10
IOT25B	I/O	DQ14	0		Comp_of_IOT25A	NONE								E11
IOT26A	I/O	DQ14	0		True_of_IOT26B	TRUE							B8	A11
IOT26B	I/O	DQ14	0		Comp_of_IOT26A	TRUE							A8	A12
IOT27A/GCLKT_0	I/O	DQ14	0	GCLKT_0	True_of_IOT27B	NONE	80	123	123	B7	H11	B10	C6	B11
IOT27B/GCLKC_0	I/O	DQ14	0	GCLKC_0	Comp_of_IOT27A	NONE	79	122	122	A7	J13	A10	D8	B12
IOT2A	I/O	DQ15	0		True_of_IOT2B	TRUE					L15	C4		D5
IOT2B	I/O	DQ15	0		Comp_of_IOT2A	TRUE		141	141			A4		D6
IOT30A/GCLKT_1	I/O	DQ13	1	GCLKT_1	True_of_IOT30B	TRUE	77	121	121	D8	K14	E7	D9	D11
IOT30B/GCLKC_1	I/O	DQ13	1	GCLKC_1	Comp_of_IOT30A	TRUE	76	120	120	C8	K15	E8	C9	D12
IOT31A	I/O	DQ13	1		True_of_IOT31B	NONE								C11
IOT31B	I/O	DQ13	1		Comp_of_IOT31A	NONE								C12
IOT32A	I/O	DQ13	1		True_of_IOT32B	TRUE				B8	J11	E10	B10	E12
IOT32B	I/O	DQ13	1		Comp_of_IOT32A	TRUE				A8	L12	C10	A10	E13
IOT33A	I/O	DQ13	1		True_of_IOT33B	NONE								A13
IOT33B	I/O	DQ13	1		Comp_of_IOT33A	NONE								A14
IOT34A	I/O	DQ13	1		True_of_IOT34B	TRUE	75			B9	L16		B11	A15
IOT34B	I/O	DQ13	1		Comp_of_IOT34A	TRUE	74			A9	L14		A11	B15

管脚名	功能	DQS	BANK	配置功能	差分Pair	LVDS	QN88	LQ144	EQ144	MG196	PG256	PG256S	PG256C	PG484
IOT35A	I/O	DQ13	1		True_of_IOT35B	NONE								C13
IOT35B	I/O	DQ13	1		Comp_of_IOT35A	NONE								D13
IOT36A	I/O	DQ13	1		True_of_IOT36B	TRUE					K13		B12	C14
IOT36B	I/O	DQ13	1		Comp_of_IOT36A	TRUE					K12		A12	C15
IOT37A	I/O	DQS13	1		True_of_IOT37B	NONE				B10			C8	A16
IOT37B	I/O	DQS13	1		Comp_of_IOT37A	NONE				A10				B16
IOT38A	I/O	DQ13	1		True_of_IOT38B	TRUE		119	119	B11	K11		E10	A17
IOT38B	I/O	DQ13	1		Comp_of_IOT38A	TRUE		118	118	A11	L13		E11	B17
IOT39A	I/O	DQ13	1		True_of_IOT39B	NONE								D14
IOT39B	I/O	DQ13	1		Comp_of_IOT39A	NONE								D15
IOT3A	I/O	DQ15	0		True_of_IOT3B	NONE								E6
IOT3B	I/O	DQ15	0		Comp_of_IOT3A	NONE								E7
IOT40A	I/O	DQ13	1		True_of_IOT40B	TRUE	73	117	117	B12	M14	D8	B14	A18
IOT40B	I/O	DQ13	1		Comp_of_IOT40A	TRUE	72	116	116	A12	M15	C8	A14	A19
IOT41A	I/O	DQ13	1		True_of_IOT41B	NONE								C16
IOT41B	I/O	DQ13	1		Comp_of_IOT41A	NONE								C17
IOT42A	I/O	DQ13	1		True_of_IOT42B	TRUE		115	115	D11		C11	B13	
IOT42B	I/O	DQ13	1		Comp_of_IOT42A	TRUE		114	114	C11		A11	A13	
IOT43A	I/O	DQ13	1		True_of_IOT43B	NONE								A20
IOT43B	I/O	DQ13	1		Comp_of_IOT43A	NONE								A21
IOT44A	I/O	DQ13	1		True_of_IOT44B	TRUE	71				D14	F9	D12	C18
IOT44B	I/O	DQ13	1		Comp_of_IOT44A	TRUE	70				E15	D9	D11	C19
IOT45A	I/O	DQ13	1		True_of_IOT45B	NONE							D14	
IOT45B	I/O	DQ13	1		Comp_of_IOT45A	NONE							C14	
IOT48A	I/O	DQS12	1		True_of_IOT48B	TRUE		113	113		N15	B12	B9	D16
IOT48B	I/O	DQS12	1		Comp_of_IOT48A	TRUE		112	112		P16	A12	A9	E16
IOT49A	I/O	DQ12	1		True_of_IOT49B	NONE								
IOT49B	I/O	DQ12	1		Comp_of_IOT49A	NONE								
IOT4A	I/O	DQ15	0		True_of_IOT4B	TRUE	86	140	140		D16	B5	D3	D4
IOT4B	I/O	DQ15	0		Comp_of_IOT4A	TRUE	85	139	139		E14	A5	C3	C4
IOT50A	I/O	DQ12	1		True_of_IOT50B	TRUE	69	111	111			C13	E9	E14
IOT50B	I/O	DQ12	1		Comp_of_IOT50A	TRUE		110	110			A13		E15
IOT51A	I/O	DQ12	1		True_of_IOT51B	NONE								D17
IOT51B	I/O	DQ12	1		Comp_of_IOT51A	NONE								D18
IOT52A	I/O	DQ12	1		True_of_IOT52B	TRUE					N16	F10	A15	
IOT52B	I/O	DQ12	1		Comp_of_IOT52A	TRUE					N14	E11	F11	
IOT53A	I/O	DQ12	1		True_of_IOT53B	NONE								F16

管脚名	功能	DQS	BANK	配置功能	差分Pair	LVDS	QN88	LQ144	EQ144	MG196	PG256	PG256S	PG256C	PG484
IOT53B	I/O	DQ12	1		Comp_of_IOT53A	NONE								F17
IOT54A	I/O	DQ12	1		True_of_IOT54B	TRUE					P15	B14	F9	A22
IOT54B	I/O	DQ12	1		Comp_of_IOT54A	TRUE					R16	A14	F10	B22
IOT55A	I/O	DQ12	1		True_of_IOT55B	NONE						D11		E17
IOT55B/JTAGSEL_N	I/O	DQ12	1	JTAGSEL_N	Comp_of_IOT55A	NONE						D12	C11	E18
IOT5A	I/O	DQ15	0		True_of_IOT5B	NONE					C16			
IOT5B	I/O	DQ15	0		Comp_of_IOT5A	NONE					D15			
IOT6A	I/O	DQ15	0		True_of_IOT6B	TRUE	84	138	138		E16		D6	F6
IOT6B	I/O	DQ15	0		Comp_of_IOT6A	TRUE	83	137	137		F15		D5	F7
IOT7A	I/O	DQ15	0		True_of_IOT7B	NONE		136	136					C5
IOT7B	I/O	DQ15	0		Comp_of_IOT7A	NONE		135	135					C6
IOT8A	I/O	DQ15	0		True_of_IOT8B	TRUE					F13		F7	
IOT8B	I/O	DQ15	0		Comp_of_IOT8A	TRUE					G12		F6	
IOT9A	I/O	DQS15	0		True_of_IOT9B	NONE					F14	D5	B3	B1
IOT9B	I/O	DQS15	0		Comp_of_IOT9A	NONE					F16	C5	A3	A1
VCC	Power		N/A				1							
VCC	Power		N/A				22							
VCC	Power		N/A				45							
VCC	Power		N/A				66							
VCC	Power		N/A								A1	G7	G6	G7
VCC	Power		N/A								A16	G9	G7	G8
VCC	Power		N/A								G7		G8	G9
VCC	Power		N/A								K10	J9	H6	G12
VCC	Power		N/A								T1	K10	H11	G13
VCC	Power		N/A								T16	K8	K7	G14
VCC	Power		N/A									H8	G9	G10
VCC	Power		N/A										D13	G16
VCC	Power		N/A										G10	G11
VCC	Power		N/A										N4	G15
VCC	Power		N/A											H16
VCC	Power		N/A											H7
VCC	Power		N/A											J16
VCC	Power		N/A											J7
VCC	Power		N/A											L16
VCC	Power		N/A											L7
VCC	Power		N/A											M16
VCC	Power		N/A											M7

管脚名	功能	DQS	BANK	配置功能	差分Pair	LVDS	QN88	LQ144	EQ144	MG196	PG256	PG256S	PG256C	PG484
VCC	Power		N/A											P16
VCC	Power		N/A											P7
VCC	Power		N/A											R16
VCC	Power		N/A											R7
VCC	Power		N/A											T10
VCC	Power		N/A											T11
VCC	Power		N/A											T12
VCC	Power		N/A											T13
VCC	Power		N/A											T14
VCC	Power		N/A											T15
VCC	Power		N/A											T16
VCC	Power		N/A											T7
VCC	Power		N/A											T8
VCC	Power		N/A											T9
VCC/VCCPLL0/VCCPLL1/ VCCPLLR0/VCCPLLR1	Power		N/A							E10				
VCC/VCCPLL0/VCCPLL1/ VCCPLLR0/VCCPLLR1	Power		N/A							E5				
VCC/VCCPLL0/VCCPLL1/ VCCPLLR0/VCCPLLR1	Power		N/A							E6				
VCC/VCCPLL0/VCCPLL1/ VCCPLLR0/VCCPLLR1	Power		N/A							E9				
VCC/VCCPLL0/VCCPLL1/ VCCPLLR0/VCCPLLR1	Power		N/A							F10				
VCC/VCCPLL0/VCCPLL1/ VCCPLLR0/VCCPLLR1	Power		N/A							F5				
VCC/VCCPLL0/VCCPLL1/ VCCPLLR0/VCCPLLR1	Power		N/A							F6				
VCC/VCCPLL0/VCCPLL1/ VCCPLLR0/VCCPLLR1	Power		N/A							F9				

管脚名	功能	DQS	BANK	配置功能	差分Pair	LVDS	QN88	LQ144	EQ144	MG196	PG256	PG256S	PG256C	PG484
VCC/VCCPLLL0/VCCPLLL1/ VCCPLLR0/VCCPLLR1	Power		N/A							J5				
VCC/VCCPLLL0/VCCPLLL1/ VCCPLLR0/VCCPLLR1	Power		N/A							J6				
VCC/VCCPLLL0/VCCPLLL1/ VCCPLLR0/VCCPLLR1	Power		N/A							J9				
VCC/VCCPLLL0/VCCPLLL1/ VCCPLLR0/VCCPLLR1	Power		N/A							K10				
VCC/VCCPLLL0/VCCPLLL1/ VCCPLLR0/VCCPLLR1	Power		N/A							K5				
VCC/VCCPLLL0/VCCPLLL1/ VCCPLLR0/VCCPLLR1	Power		N/A							K6				
VCC/VCCPLLL0/VCCPLLL1/ VCCPLLR0/VCCPLLR1	Power		N/A							K9				
VCC/VCCPLLL1	Power		N/A					1	1					
VCC/VCCPLLL1	Power		N/A					36	36					
VCC/VCCPLLL1	Power		N/A					73	73					
VCC/VCCPLLL1	Power		N/A					108	108					
VCCO0	Power		N/A				78							
VCCO0	Power		N/A					127	127					
VCCO0	Power		N/A							C10	H10	B4	C4	B10
VCCO0	Power		N/A							C4		B9	C7	F11
VCCO0	Power		N/A								E13	D7	A1	B5
VCCO1	Power		N/A				67	109	109					
VCCO1	Power		N/A							C5	J10	D10	A16	B14
VCCO1	Power		N/A							C9	M13		C10	B19
VCCO1	Power		N/A									B13	C13	F12
VCCO2	Power		N/A							D12	N12	D15	E14	E21
VCCO2	Power		N/A							E12		G13	G14	K21
VCCO2	Power		N/A							G11		J15		L17
VCCO3	Power		N/A				58	91	91					

管脚名	功能	DQS	BANK	配置功能	差分Pair	LVDS	QN88	LQ144	EQ144	MG196	PG256	PG256S	PG256C	PG484
VCCO3	Power		N/A					77	77					
VCCO3	Power		N/A							G12	K8	K13	K14	M17
VCCO3	Power		N/A							K11	N5	N15	M14	P21
VCCO3	Power		N/A							K12		R13		W21
VCCO4	Power		N/A				44							
VCCO4	Power		N/A					55	55					
VCCO4	Power		N/A							M10	J7		P13	AA18
VCCO4	Power		N/A							M5			T16	U12
VCCO4	Power		N/A								M4		P10	AA13
VCCO4/VCCO5	Power		N/A									N10		
VCCO4/VCCO5	Power		N/A									N7		
VCCO4/VCCO5	Power		N/A									R4		
VCCO4/VCCO5	Power		N/A									R8		
VCCO5	Power		N/A				23	37	37					
VCCO5	Power		N/A							M6	E4		P4	U11
VCCO5	Power		N/A							M9	H7		P7	AA4
VCCO5	Power		N/A										T1	AA9
VCCO6	Power		N/A							E3		N2	M3	N2
VCCO6	Power		N/A							E4		J2		V2
VCCO6	Power		N/A							G3	D5	K4	K3	M6
VCCO7	Power		N/A				3	5	5					
VCCO7	Power		N/A					19	19					
VCCO7	Power		N/A							H3	G9	G4		D2
VCCO7	Power		N/A							K3	D12			J2
VCCO7	Power		N/A							K4		D2		L6
VCCPLL	Power		N/A								G10	J7	L5	N7
VCCPLL	Power		N/A											K7
VCCPLL0	Power		N/A					8	8					
VCCPLL1	Power		N/A				14							
VCCPLL	Power		N/A								K7	H10	F12	N16
VCCPLL	Power		N/A											K16
VCCPLL0	Power		N/A					104	104					
VCCPLL1	Power		N/A				50	81	81					
VCCX	Power		N/A							D7		L9		U14
VCCX	Power		N/A							E7	K9	E5		F14
VCCX	Power		N/A							G10	G8	F11		F9
VCCX	Power		N/A							G9		F8		J6

管脚名	功能	DQS	BANK	配置功能	差分Pair	LVDS	QN88	LQ144	EQ144	MG196	PG256	PG256S	PG256C	PG484
VCCX	Power		N/A							H5		G10		J17
VCCX	Power		N/A							H6		H6		P6
VCCX	Power		N/A							K7		J10		P17
VCCX	Power		N/A							L7		L6		U9
VCCX/VCCO2/VCCO6	Power		N/A				12	31	31					
VCCX/VCCO2/VCCO6	Power		N/A				64	103	103					
VCCX/VCCO7	Power		N/A										E3	
VCCX/VCCO7	Power		N/A										G3	
VSS	Ground		N/A				2	2	2					
VSS	Ground		N/A				21	35	35					
VSS	Ground		N/A				24							
VSS	Ground		N/A				43							
VSS	Ground		N/A				46	74	74					
VSS	Ground		N/A				65	107	107					
VSS	Ground		N/A				68							
VSS	Ground		N/A					17	17					
VSS	Ground		N/A					53	53					
VSS	Ground		N/A					89	89					
VSS	Ground		N/A							A1	B2	A1	H7	B4
VSS	Ground		N/A							A14	B15	A16	H8	AA5
VSS	Ground		N/A							C2	C3	B11	H9	AA10
VSS	Ground		N/A							C3	C14	B7	H10	AA14
VSS	Ground		N/A							C6	D4	D13	J7	AA19
VSS	Ground		N/A							C7	D13	D4	J8	B9
VSS	Ground		N/A							D10	E5	E9	J9	B13
VSS	Ground		N/A							D5	E12	G15	J10	B18
VSS	Ground		N/A							D6	F6	G2	B2	D21
VSS	Ground		N/A							D9	F11	G8	B15	E2
VSS	Ground		N/A							E11	H8	H12	C5	H8
VSS	Ground		N/A							E8	H9	H7	C12	H9
VSS	Ground		N/A							F7	J8	H9	D7	H10
VSS	Ground		N/A							F8	J9	J5	D10	H11
VSS	Ground		N/A							G4				L10
VSS	Ground		N/A							G5	L6	J8	E4	H12
VSS	Ground		N/A							G6	L11	K7	E13	H13
VSS	Ground		N/A							G7	M5	K9	G4	H14
VSS	Ground		N/A							G8	M12	L15	G13	H15

管脚名	功能	DQS	BANK	配置功能	差分Pair	LVDS	QN88	LQ144	EQ144	MG196	PG256	PG256S	PG256C	PG484
VSS	Ground		N/A							H10	N4	L2	K4	J8
VSS	Ground		N/A							H4	N13	M8	K13	J9
VSS	Ground		N/A							H7	P3	N13	M4	J10
VSS	Ground		N/A							H8	P14	P3	M13	J11
VSS	Ground		N/A							H9	R2	R10	N7	J12
VSS	Ground		N/A							J10	R15	R6	N10	J13
VSS	Ground		N/A							J7		T1	P5	J14
VSS	Ground		N/A							J8		T16	P12	J15
VSS	Ground		N/A							K8			R2	J21
VSS	Ground		N/A							L10			R15	K2
VSS	Ground		N/A							L11			E2	K8
VSS	Ground		N/A							L3			H16	K9
VSS	Ground		N/A							L5			H15	K10
VSS	Ground		N/A							L6				K11
VSS	Ground		N/A							L9			M5	K12
VSS	Ground		N/A							M11			E12	K13
VSS	Ground		N/A							M3				K14
VSS	Ground		N/A							M7				K15
VSS	Ground		N/A							P1				L8
VSS	Ground		N/A							P14				L9
VSS	Ground		N/A											F10
VSS	Ground		N/A											F13
VSS	Ground		N/A											F15
VSS	Ground		N/A											F8
VSS	Ground		N/A											H17
VSS	Ground		N/A											H6
VSS	Ground		N/A											K17
VSS	Ground		N/A											K6
VSS	Ground		N/A											L11
VSS	Ground		N/A											L12
VSS	Ground		N/A											L13
VSS	Ground		N/A											L14
VSS	Ground		N/A											L15
VSS	Ground		N/A											M10
VSS	Ground		N/A											M11
VSS	Ground		N/A											M12
VSS	Ground		N/A											M13

管脚名	功能	DQS	BANK	配置功能	差分Pair	LVDS	QN88	LQ144	EQ144	MG196	PG256	PG256S	PG256C	PG484
VSS	Ground		N/A											M14
VSS	Ground		N/A											M15
VSS	Ground		N/A											M8
VSS	Ground		N/A											M9
VSS	Ground		N/A											N10
VSS	Ground		N/A											N11
VSS	Ground		N/A											N12
VSS	Ground		N/A											N13
VSS	Ground		N/A											N14
VSS	Ground		N/A											N15
VSS	Ground		N/A											N21
VSS	Ground		N/A											N6
VSS	Ground		N/A											N8
VSS	Ground		N/A											N9
VSS	Ground		N/A											P10
VSS	Ground		N/A											P11
VSS	Ground		N/A											P12
VSS	Ground		N/A											P13
VSS	Ground		N/A											P14
VSS	Ground		N/A											P15
VSS	Ground		N/A											P2
VSS	Ground		N/A											P8
VSS	Ground		N/A											P9
VSS	Ground		N/A											R10
VSS	Ground		N/A											R11
VSS	Ground		N/A											R12
VSS	Ground		N/A											R13
VSS	Ground		N/A											R14
VSS	Ground		N/A											R15
VSS	Ground		N/A											R17
VSS	Ground		N/A											R6
VSS	Ground		N/A											R8
VSS	Ground		N/A											R9
VSS	Ground		N/A											U10
VSS	Ground		N/A											U13
VSS	Ground		N/A											U15
VSS	Ground		N/A											U8

管脚名	功能	DQS	BANK	配置功能	差分Pair	LVDS	QN88	LQ144	EQ144	MG196	PG256	PG256S	PG256C	PG484
VSS	Ground		N/A											V21
VSS	Ground		N/A											W2

管脚名	功能	DQS	BANK	配置功能	差分Pair	LVDS	QN88	LQ144	EQ144	MG196	PG256	PG256S	PG256C	PG484
BANK7 True LVDS Pair														
IOL11A	I/O	DQ1	7		True_of_IOL11B	TRUE						B2		C2
IOL11B	I/O	DQ1	7		Comp_of_IOL11A	TRUE						A2		C1
IOL13A	I/O	DQ1	7		True_of_IOL13B	TRUE					B11	G6		
IOL13B	I/O	DQ1	7		Comp_of_IOL13A	TRUE					A12	G5		
IOL15A	I/O	DQ1	7		True_of_IOL15B	TRUE				C1	A11	C1		F1
IOL15B	I/O	DQ1	7		Comp_of_IOL15A	TRUE				B1	C11	B1		G1
IOL17A	I/O	DQ1	7		True_of_IOL17B	TRUE					D10	D1		H3
IOL17B	I/O	DQ1	7		Comp_of_IOL17A	TRUE					E10	D3		J3
IOL20A	I/O	DQ1	7		True_of_IOL20B	TRUE				D4		K5	F2	J1
IOL20B	I/O	DQ1	7		Comp_of_IOL20A	TRUE				D3		K6	F1	K1
IOL22A	I/O	DQS1	7		True_of_IOL22B	TRUE		9	9	E2		E2	G2	L2
IOL22B	I/O	DQS1	7		Comp_of_IOL22A	TRUE		10	10	E1		E1	G1	L1
IOL24A	I/O	DQ1	7		True_of_IOL24B	TRUE				F4		L4		K4
IOL24B	I/O	DQ1	7		Comp_of_IOL24A	TRUE				F3		L5		L4
IOL26A	I/O	DQ1	7		True_of_IOL26B	TRUE				F2		H4		P1
IOL26B	I/O	DQ1	7		Comp_of_IOL26A	TRUE				F1		H3		N1
IOL2A	I/O	DQ0	7		True_of_IOL2B	TRUE		3	3		B14	B3	D1	E5
IOL2B	I/O	DQ0	7		Comp_of_IOL2A	TRUE		4	4		A15	A3	C2	F5
IOL4A	I/O	DQ0	7		True_of_IOL4B	TRUE						F6	F3	G6
IOL4B	I/O	DQ0	7		Comp_of_IOL4A	TRUE						F5	F4	G5
IOL6A	I/O	DQS0	7		True_of_IOL6B	TRUE						E4		E4
IOL6B	I/O	DQS0	7		Comp_of_IOL6A	TRUE						E3		E3
IOL8A/LPLL1_T_fb	I/O	DQ0	7	LPLL1_T_fb	True_of_IOL8B	TRUE					B13		D4	F3
IOL8B/LPLL1_C_fb	I/O	DQ0	7	LPLL1_C_fb	Comp_of_IOL8A	TRUE					A14		E5	G3
BANK6 True LVDS Pair														
IOL29A/GCLKT_6	I/O	DQ2	6	GCLKT_6	True_of_IOL29B	TRUE	10	25	25	G2	C8	K3	M2	M4
IOL29B/GCLKC_6	I/O	DQ2	6	GCLKC_6	Comp_of_IOL29A	TRUE	11	26	26	G1	A8	J4	M1	M3
IOL31A	I/O	DQ2	6		True_of_IOL31B	TRUE				J2	F9	F2	J2	N4
IOL31B	I/O	DQ2	6		Comp_of_IOL31A	TRUE				J1	E11	F1	J1	N3
IOL33A	I/O	DQ2	6		True_of_IOL33B	TRUE		27	27	J4	B9	G3	K6	T2
IOL33B	I/O	DQ2	6		Comp_of_IOL33A	TRUE		28	28	J3	A10	G1	L6	R2
IOL35A	I/O	DQ2	6		True_of_IOL35B	TRUE				K2	F8		K2	P3
IOL35B	I/O	DQ2	6		Comp_of_IOL35A	TRUE				K1	D9		K1	R3
IOL38A	I/O	DQ2	6		True_of_IOL38B	TRUE					D8	J3	N2	Y1
IOL38B	I/O	DQ2	6		Comp_of_IOL38A	TRUE					E9	J1	N1	Y2

管脚名	功能	DQS	BANK	配置功能	差分Pair	LVDS	QN88	LQ144	EQ144	MG196	PG256	PG256S	PG256C	PG484
IOL40A	I/O	DQ2	6		True_of_IOL40B	TRUE					B7		K5	
IOL40B	I/O	DQ2	6		Comp_of_IOL40A	TRUE					C7		L4	
IOL42A	I/O	DQ2	6		True_of_IOL42B	TRUE		32	32				P2	
IOL42B	I/O	DQ2	6		Comp_of_IOL42A	TRUE		33	33				P1	
IOL44A	I/O	DQ2	6		True_of_IOL44B	TRUE								V3
IOL44B	I/O	DQ2	6		Comp_of_IOL44A	TRUE								W3
IOL47A/LPLL2_T_fb	I/O	DQ3	6	LPLL2_T_fb	True_of_IOL47B	TRUE	15			M2	C4	R2		P5
IOL47B/LPLL2_C_fb	I/O	DQ3	6	LPLL2_C_fb	Comp_of_IOL47A	TRUE	16			M1	B5	R1		R5
IOL49A	I/O	DQ3	6		True_of_IOL49B	TRUE	17					L3		
IOL49B	I/O	DQ3	6		Comp_of_IOL49A	TRUE	18					L1		
IOL51A	I/O	DQ3	6		True_of_IOL51B	TRUE	19					P2		
IOL51B	I/O	DQ3	6		Comp_of_IOL51A	TRUE	20					P1		
IOL53A	I/O	DQ3	6		True_of_IOL53B	TRUE					E6	M5		V5
IOL53B	I/O	DQ3	6		Comp_of_IOL53A	TRUE					D7	N4		U5
BANK5 True LVDS Pair														
IOB12A	I/O	DQ5	5		True_of_IOB12B	TRUE		44	44		E2	P4	N3	
IOB12B	I/O	DQ5	5		Comp_of_IOB12A	TRUE		45	45		E3	T4	P3	
IOB14A	I/O	DQ5	5		True_of_IOB14B	TRUE	29	46	46		C1		R3	Y6
IOB14B	I/O	DQ5	5		Comp_of_IOB14A	TRUE	30	47	47		D2		T3	AA6
IOB16A	I/O	DQ5	5		True_of_IOB16B	TRUE				N12	E1	L8	R4	W7
IOB16B	I/O	DQ5	5		Comp_of_IOB16A	TRUE				P12	F2	L7	T4	W8
IOB18A	I/O	DQ5	5		True_of_IOB18B	TRUE	31				F4	N5	N5	Y7
IOB18B	I/O	DQ5	5		Comp_of_IOB18A	TRUE	32				G6	P5	N6	Y8
IOB20A	I/O	DQ5	5		True_of_IOB20B	TRUE		50	50	N10	G5	R5	M6	W9
IOB20B	I/O	DQ5	5		Comp_of_IOB20A	TRUE		51	51	P10	G4	T5	P6	Y9
IOB22A	I/O	DQ5	5		True_of_IOB22B	TRUE		52	52		F5	P6	R5	AA7
IOB22B	I/O	DQ5	5		Comp_of_IOB22A	TRUE		54	54		H6	T6	T5	AB7
IOB24A	I/O	DQ5	5		True_of_IOB24B	TRUE	33			L8	G1	R7	R6	W10
IOB24B	I/O	DQ5	5		Comp_of_IOB24A	TRUE	34			M8	H2	T7	T6	W11
IOB26A	I/O	DQ5	5		True_of_IOB26B	TRUE					H4		L8	Y10
IOB26B	I/O	DQ5	5		Comp_of_IOB26A	TRUE					J6		M8	Y11
IOB2A	I/O	DQ4	5		True_of_IOB2B	TRUE					A4			U6
IOB2B	I/O	DQ4	5		Comp_of_IOB2A	TRUE					C5			U7
IOB4A	I/O	DQ4	5		True_of_IOB4B	TRUE					A3	M4		V6
IOB4B	I/O	DQ4	5		Comp_of_IOB4A	TRUE					B4	M3		V7
IOB6A	I/O	DQ4	5		True_of_IOB6B	TRUE	25	40	40					Y4

管脚名	功能	DQS	BANK	配置功能	差分Pair	LVDS	QN88	LQ144	EQ144	MG196	PG256	PG256S	PG256C	PG484
IOB6B	I/O	DQ4	5		Comp_of_IOB6A	TRUE	26	41	41					Y5
IOB8A	I/O	DQ4	5		True_of_IOB8B	TRUE	27				B1	M6	R8	
IOB8B	I/O	DQ4	5		Comp_of_IOB8A	TRUE	28				C2	N6	T8	
BANK4 True LVDS Pair														
IOB30A/GCLKT_4	I/O	DQ6	4	GCLKT_4	True_of_IOB30B	TRUE	35	56	56	N7	L2	P8	R9	AB12
IOB30B/GCLKC_4	I/O	DQ6	4	GCLKC_4	Comp_of_IOB30A	TRUE	36	57	57	P7	M1	T8	T9	AA12
IOB32A	I/O	DQ6	4		True_of_IOB32B	TRUE					H3		K9	W12
IOB32B	I/O	DQ6	4		Comp_of_IOB32A	TRUE					H1		L9	W13
IOB34A	I/O	DQ6	4		True_of_IOB34B	TRUE	37	60	60	N6	J2	M9	M9	AB15
IOB34B	I/O	DQ6	4		Comp_of_IOB34A	TRUE	38	61	61	P6	K1	N8	N9	AA15
IOB36A	I/O	DQ6	4		True_of_IOB36B	TRUE					K3	R9	R10	AB16
IOB36B	I/O	DQ6	4		Comp_of_IOB36A	TRUE					K2	T9	T10	AA16
IOB38A	I/O	DQ6	4		True_of_IOB38B	TRUE		62	62	L4	L1	L10	R11	V14
IOB38B	I/O	DQ6	4		Comp_of_IOB38A	TRUE		63	63	M4	L3	M10	T11	V15
IOB40A	I/O	DQ6	4		True_of_IOB40B	TRUE	39	64	64	N4	K5	N9	R12	AA17
IOB40B	I/O	DQ6	4		Comp_of_IOB40A	TRUE	40	65	65	P4	L4	P9	T12	Y17
IOB42A	I/O	DQ6	4		True_of_IOB42B	TRUE		66	66		M3			
IOB42B	I/O	DQ6	4		Comp_of_IOB42A	TRUE		67	67		N1			
IOB44A	I/O	DQ6	4		True_of_IOB44B	TRUE					R1			Y16
IOB44B	I/O	DQ6	4		Comp_of_IOB44A	TRUE					P2			W16
IOB48A	I/O	DQS7	4		True_of_IOB48B	TRUE		68	68		R3		R13	Y19
IOB48B	I/O	DQS7	4		Comp_of_IOB48A	TRUE		69	69		T2		T13	Y18
IOB50A	I/O	DQ7	4		True_of_IOB50B	TRUE					P5		M10	V16
IOB50B	I/O	DQ7	4		Comp_of_IOB50A	TRUE					R5		N11	U16
IOB52A	I/O	DQ7	4		True_of_IOB52B	TRUE					R4	N12	T14	
IOB52B	I/O	DQ7	4		Comp_of_IOB52A	TRUE					T3	P12	T15	
IOB54A	I/O	DQ7	4		True_of_IOB54B	TRUE					R6	M12	P14	V17
IOB54B	I/O	DQ7	4		Comp_of_IOB54A	TRUE					T5	M11	L11	V18
BANK3 True LVDS Pair														
IOR29A/GCLKT_3	I/O	DQ9	3	GCLKT_3	True_of_IOR29B	TRUE				H13	T7	J13	M15	P22
IOR29B/GCLKC_3	I/O	DQ9	3	GCLKC_3	Comp_of_IOR29A	TRUE				H14	R8	K14	M16	R22
IOR31A/MODE2	I/O	DQ9	3	MODE2	True_of_IOR31B	TRUE		143	143		C15		G12	U21
IOR31B/RECONFIG	I/O	DQ9	3	RECONFIG_N	Comp_of_IOR31A	TRUE		20	20		B10		H5	T21
IOR33A/MI/D7	I/O	DQ9	3	MI/D7	True_of_IOR33B	TRUE	62	96	96	N11	P10	P10	H2	P19
IOR33B/MO/D6	I/O	DQ9	3	MO/D6	Comp_of_IOR33A	TRUE	61	95	95	P11	R10	T10	C1	P20
IOR35A/FASTRD_N/	I/O	DQ9	3	FASTRD_N/D3	True_of_IOR35B	TRUE		92	92	P9	R9	K12		R20

管脚名	功能	DQS	BANK	配置功能	差分Pair	LVDS	QN88	LQ144	EQ144	MG196	PG256	PG256S	PG256C	PG484
IOR35B/D2	I/O	DQ9	3	D2	Comp_of_IOR35A	TRUE		90	90	L12	T10	K11		R21
IOR38A/DIN	I/O	DQ9	3	DIN	True_of_IOR38B	TRUE	54	86	86	J13	T9	J14		T20
IOR38B/DOOUT	I/O	DQ9	3	DOOUT	Comp_of_IOR38A	TRUE	53	85	85	J14	P9	J16		U20
IOR40A	I/O	DQ9	3		True_of_IOR40B	TRUE				J11	N8	K15		
IOR40B	I/O	DQ9	3		Comp_of_IOR40A	TRUE				J12	L9	K16		
IOR42A	I/O	DQ9	3		True_of_IOR42B	TRUE		84	84	K13	P8	M15	K12	
IOR42B	I/O	DQ9	3		Comp_of_IOR42A	TRUE		83	83	K14	T8	M16	L12	
IOR44A	I/O	DQ9	3		True_of_IOR44B	TRUE				L13	M6	L14	M12	Y22
IOR44B	I/O	DQ9	3		Comp_of_IOR44A	TRUE				L14	L8	L16	N13	AA22
IOR47A/RPLL2_T_fb	I/O	DQ8	3	RPLL2_T_fb	True_of_IOR47B	TRUE					M7	R15	J12	Y21
IOR47B/RPLL2_C_fb	I/O	DQ8	3	RPLL2_C_fb	Comp_of_IOR47A	TRUE					N7	R16	J14	AA21
IOR49A	I/O	DQ8	3		True_of_IOR49B	TRUE	49	80	80		R7		L15	
IOR49B	I/O	DQ8	3		Comp_of_IOR49A	TRUE	48	79	79		P7		L16	
IOR51A	I/O	DQ8	3		True_of_IOR51B	TRUE						T14	N15	
IOR51B	I/O	DQ8	3		Comp_of_IOR51A	TRUE						T13	N16	
IOR53A	I/O	DQ8	3		True_of_IOR53B	TRUE					P6	R12	R16	T17
IOR53B	I/O	DQ8	3		Comp_of_IOR53A	TRUE					T6	T12	P16	U17
BANK2 True LVDS Pair														
IOR11A	I/O	DQ10	2		True_of_IOR11B	TRUE					R12	F13	D15	G19
IOR11B	I/O	DQ10	2		Comp_of_IOR11A	TRUE					P13	F14	D16	G20
IOR13A	I/O	DQ10	2		True_of_IOR13B	TRUE				C12		C15	F13	
IOR13B	I/O	DQ10	2		Comp_of_IOR13A	TRUE				C13		C16	F14	
IOR15A	I/O	DQ10	2		True_of_IOR15B	TRUE						E15		H20
IOR15B	I/O	DQ10	2		Comp_of_IOR15A	TRUE						E16		H21
IOR17A	I/O	DQ10	2		True_of_IOR17B	TRUE				E13	R11	F15		F22
IOR17B	I/O	DQ10	2		Comp_of_IOR17A	TRUE				E14	T12	F16		E22
IOR20A	I/O	DQ10	2		True_of_IOR20B	TRUE		102	102		R13	G14		H22
IOR20B	I/O	DQ10	2		Comp_of_IOR20A	TRUE		101	101		T14	G16		J22
IOR22A	I/O	DQS10	2		True_of_IOR22B	TRUE		100	100	F11	M10	H15		K19
IOR22B	I/O	DQS10	2		Comp_of_IOR22A	TRUE		99	99	F12	N11	H16		L19
IOR24A	I/O	DQ10	2		True_of_IOR24B	TRUE				G13	T11	G12	F15	L21
IOR24B	I/O	DQ10	2		Comp_of_IOR24A	TRUE				G14	P11	H11	F16	M21
IOR26A/TCK	I/O	DQ10	2	TCK	True_of_IOR26B	TRUE	6	14	14	B13	A7	C14	H3	N20
IOR26B/TDI	I/O	DQ10	2	TDI	Comp_of_IOR26A	TRUE	7	16	16	A13	A6	C12	H4	M20
IOR2A	I/O	DQ11	2		True_of_IOR2B	TRUE						E13		F18
IOR2B	I/O	DQ11	2		Comp_of_IOR2A	TRUE						E12		F19

管脚名	功能	DQS	BANK	配置功能	差分Pair	LVDS	QN88	LQ144	EQ144	MG196	PG256	PG256S	PG256C	PG484
IOR4A	I/O	DQ11	2		True_of_IOR4B	TRUE						B15		G17
IOR4B	I/O	DQ11	2		Comp_of_IOR4A	TRUE						B16		G18
IOR6A	I/O	DQS11	2		True_of_IOR6B	TRUE						F12	C15	D19
IOR6B	I/O	DQS11	2		Comp_of_IOR6A	TRUE						G11	C16	D20
IOR8A/RPLL1_T_fb	I/O	DQ11	2	RPLL1_T_fb	True_of_IOR8B	TRUE					P12			B21
IOR8B/RPLL1_C_fb	I/O	DQ11	2	RPLL1_C_fb	Comp_of_IOR8A	TRUE					T13			C21
BANK1 True LVDS Pair														
IOT30A/GCLKT_1	I/O	DQ13	1	GCLKT_1	True_of_IOT30B	TRUE	77	121	121	D8	K14	E7	D9	D11
IOT30B/GCLKC_1	I/O	DQ13	1	GCLKC_1	Comp_of_IOT30A	TRUE	76	120	120	C8	K15	E8	C9	D12
IOT32A	I/O	DQ13	1		True_of_IOT32B	TRUE				B8	J11	E10	B10	E12
IOT32B	I/O	DQ13	1		Comp_of_IOT32A	TRUE				A8	L12	C10	A10	E13
IOT34A	I/O	DQ13	1		True_of_IOT34B	TRUE	75			B9	L16		B11	A15
IOT34B	I/O	DQ13	1		Comp_of_IOT34A	TRUE	74			A9	L14		A11	B15
IOT36A	I/O	DQ13	1		True_of_IOT36B	TRUE					K13		B12	C14
IOT36B	I/O	DQ13	1		Comp_of_IOT36A	TRUE					K12		A12	C15
IOT38A	I/O	DQ13	1		True_of_IOT38B	TRUE		119	119	B11	K11		E10	A17
IOT38B	I/O	DQ13	1		Comp_of_IOT38A	TRUE		118	118	A11	L13		E11	B17
IOT40A	I/O	DQ13	1		True_of_IOT40B	TRUE	73	117	117	B12	M14	D8	B14	A18
IOT40B	I/O	DQ13	1		Comp_of_IOT40A	TRUE	72	116	116	A12	M15	C8	A14	A19
IOT42A	I/O	DQ13	1		True_of_IOT42B	TRUE		115	115	D11		C11	B13	
IOT42B	I/O	DQ13	1		Comp_of_IOT42A	TRUE		114	114	C11		A11	A13	
IOT44A	I/O	DQ13	1		True_of_IOT44B	TRUE	71				D14	F9	D12	C18
IOT44B	I/O	DQ13	1		Comp_of_IOT44A	TRUE	70				E15	D9	D11	C19
IOT48A	I/O	DQS12	1		True_of_IOT48B	TRUE		113	113		N15	B12	B9	D16
IOT48B	I/O	DQS12	1		Comp_of_IOT48A	TRUE		112	112		P16	A12	A9	E16
IOT50A	I/O	DQ12	1		True_of_IOT50B	TRUE		111	111			C13		E14
IOT50B	I/O	DQ12	1		Comp_of_IOT50A	TRUE		110	110			A13		E15
IOT52A	I/O	DQ12	1		True_of_IOT52B	TRUE					N16	F10	A15	
IOT52B	I/O	DQ12	1		Comp_of_IOT52A	TRUE					N14	E11	F11	
IOT54A	I/O	DQ12	1		True_of_IOT54B	TRUE					P15	B14	F9	A22
IOT54B	I/O	DQ12	1		Comp_of_IOT54A	TRUE					R16	A14	F10	B22
BANK0 True LVDS Pair														
IOT12A	I/O	DQ14	0		True_of_IOT12B	TRUE		134	134		F12	B6		
IOT12B	I/O	DQ14	0		Comp_of_IOT12A	TRUE		133	133		G13	A6		
IOT14A	I/O	DQ14	0		True_of_IOT14B	TRUE		132	132		G11	F7		A2
IOT14B	I/O	DQ14	0		Comp_of_IOT14A	TRUE		131	131		H12	E6		A3

管脚名	功能	DQS	BANK	配置功能	差分Pair	LVDS	QN88	LQ144	EQ144	MG196	PG256	PG256S	PG256C	PG484
IOT16A	I/O	DQ14	0		True_of_IOT16B	TRUE				B2	G16	C7	E6	C7
IOT16B	I/O	DQ14	0		Comp_of_IOT16A	TRUE				A2	H15	A7	E7	C8
IOT18A	I/O	DQ14	0		True_of_IOT18B	TRUE				B3	H13	D6	B4	B6
IOT18B	I/O	DQ14	0		Comp_of_IOT18A	TRUE				A3	J12	C6	A4	A6
IOT20A	I/O	DQ14	0		True_of_IOT20B	TRUE					H14		B5	D9
IOT20B	I/O	DQ14	0		Comp_of_IOT20A	TRUE					H16		A2	D10
IOT22A	I/O	DQ14	0		True_of_IOT22B	TRUE				B5	J16	B8		C9
IOT22B	I/O	DQ14	0		Comp_of_IOT22A	TRUE				A5	J14	A8		C10
IOT24A	I/O	DQ14	0		True_of_IOT24B	TRUE				B6	J15	C9	F8	A9
IOT24B	I/O	DQ14	0		Comp_of_IOT24A	TRUE				A6	K16	A9	E8	A10
IOT26A	I/O	DQ14	0		True_of_IOT26B	TRUE							B8	A11
IOT26B	I/O	DQ14	0		Comp_of_IOT26A	TRUE							A8	A12
IOT2A	I/O	DQ15	0		True_of_IOT2B	TRUE						C4		D5
IOT2B	I/O	DQ15	0		Comp_of_IOT2A	TRUE						A4		D6
IOT4A	I/O	DQ15	0		True_of_IOT4B	TRUE	86	140	140		D16	B5	D3	D4
IOT4B	I/O	DQ15	0		Comp_of_IOT4A	TRUE	85	139	139		E14	A5	C3	C4
IOT6A	I/O	DQ15	0		True_of_IOT6B	TRUE	84	138	138		E16		D6	F6
IOT6B	I/O	DQ15	0		Comp_of_IOT6A	TRUE	83	137	137		F15		D5	F7
IOT8A	I/O	DQ15	0		True_of_IOT8B	TRUE					F13		F7	
IOT8B	I/O	DQ15	0		Comp_of_IOT8A	TRUE					G12		F6	

GW2A-18 QN88封装电源供电要求			
名称	描述	最小值	最大值
VCC	核电压	0.95V	1.05V
VCCPLLL1	左边锁相环1供电电压	0.95V	1.05V
VCCPLLR1	右边锁相环1供电电压	0.95V	1.05V
VCCX/VCCO2/VCCO6	I/O Bank电压, VCCX/VCCO2/VCCO6内部短接在一起	2.375V	3.465V
VCCO0、VCCO1、VCCO3、 VCCO4、VCCO5、VCCO7	I/O Bank电压	1.14V	3.465V
GW2A-18 LQ144/EQ144封装电源供电要求			
名称	描述	最小值	最大值
VCC/VCCPLLL1	VCCPLLL1与VCC内部短接在一起	0.95V	1.05V
VCCPLLL0	左边锁相环0供电电压	0.95V	1.05V
VCCPLLR0/1	右边锁相环0/1供电电压	0.95V	1.05V
VCCX/VCCO2/VCCO6	I/O Bank电压, VCCX/VCCO2/VCCO6内部短接在一起	2.375V	3.465V
VCCO0、VCCO1、VCCO3、 VCCO4、VCCO5、VCCO7	I/O Bank电压	1.14V	3.465V
GW2A-18 MG196封装电源供电要求			
名称	描述	最小值	最大值
VCC/VCCPLLL0/VCCPLLL1	核电压	0.95V	1.05V
VCCO0、VCCO1、VCCO2、 VCCO3、VCCO4、VCCO5、 VCCO6、VCCO7	I/O Bank电压	1.14V	3.465V
VCCX	辅助电压	2.375V	3.465V
GW2A-18 PG256/PG484封装电源供电要求			
名称	描述	最小值	最大值
VCC	核电压	0.95V	1.05V
VCCPLLL	左边锁相环供电电压	0.95V	1.05V
VCCPLLR	右边锁相环供电电压	0.95V	1.05V
VCCO0、VCCO1、VCCO2、 VCCO3、VCCO4、VCCO5、 VCCO6、VCCO7	I/O Bank电压	1.14V	3.465V
VCCX	辅助电压	2.375V	3.465V

GW2A-18 PG256S封装电源供电要求			
名称	描述	最小值	最大值
VCC	核电压	0.95V	1.05V
VCCPLLL	左边锁相环供电电压	0.95V	1.05V
VCCPLLR	右边锁相环供电电压	0.95V	1.05V
VCCO4/VCCO5	VCCO4/VCCO5内部连接在一起，供电要统一	1.14V	3.465V
VCCO0、VCCO1、VCCO2、 VCCO3、VCCO6、VCCO7	I/O Bank电压	1.14V	3.465V
VCCX	辅助电压	2.375V	3.465V
GW2A-18 PG256C封装电源供电要求			
名称	描述	最小值	最大值
VCC	核电压	0.95V	1.05V
VCCPLLL	左边锁相环供电电压	0.95V	1.05V
VCCPLLR	右边锁相环供电电压	0.95V	1.05V
VCCO0、VCCO1、VCCO2、 VCCO3、VCCO4、VCCO5、	I/O Bank电压	1.14V	3.465V
VCCX/VCCO7	VCCX/VCCO7内部短接在一起	2.375V	3.465V