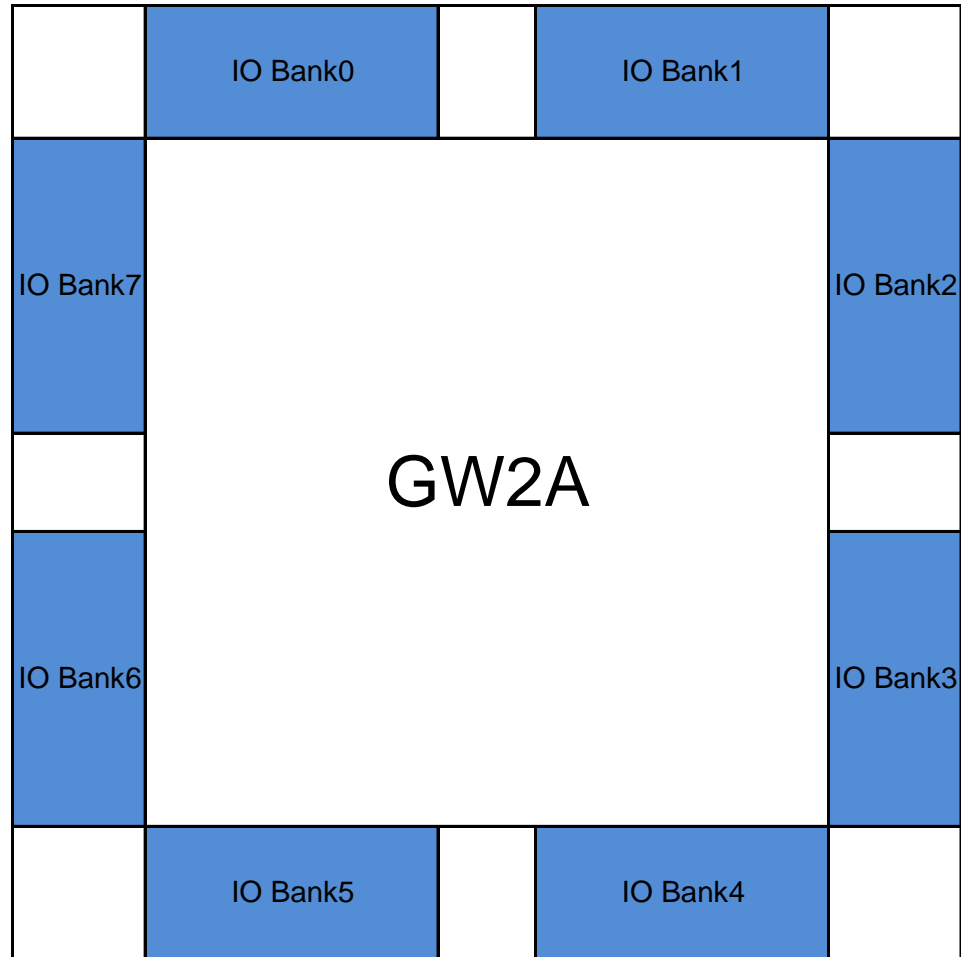


日期	版本	说明
2016/8/5	1.00	初始版本。
2016/11/29	1.01	修改MODE管脚名称。
2017/3/23	1.02	修改MI/MO位置。
2017/6/12	1.03	区分1156封装的LVDS I/O差分对和LVDS输出差分对。
2018/6/8	1.04	GCLK[n]_[x]、RPLL_[n]_fb、RPLL_[n]_in分别拆分成GCLKT_[x] GCLKC_[x]、LPLL_T_fb/RPLL_T_fb LPLL_C_fb/RPLL_C_fb、 LPLL_T_in/RPLL_T_in、LPLL_C_in/RPLL_C_in 并修改相关描述； MODE管脚可以复用为GPIO。
2018/11/21	1.05	修改SSPI模式的配置功能； 增加Power要求。
2019/4/3	1.06	在信号定义里添加SSPI模式说明。
2019/6/20	1.07	新增UG324封装。
2019/9/27	1.08	补充UG324缺失的三个管脚：E17、G15、J14。
2019/11/27	1.09	新增UG324D封装。
2020/3/9	1.1	新增GW2A-55C器件。
2020/4/2	1.2	修改UG324封装F7和E6的位置； 修改TrueLVDS工作表内容，新增Only TrueLVDS工作表。

管脚名称	方向	说明
用户I/O管脚		
IO [End][Row/Column Number][A/B]	I/O/LVDS	[End]提供管脚在器件中的位置信息，包括L(left) R(right) B(bottom) T(top)
		[Row/Column Number]提供管脚在器件中的具体行列位置信息，若[End]为T(top)或B(bottom)，则提供列信息，即管脚对应的CFU列数。若[End]为L(left)或R(right)，则提供行信息，即管脚对应的CFU行数
		[A/B]提供差分信号对信息
		方向为LVDS时表示该管脚只支持真LVDS输出
多功能管脚		
IO [End][Row/Column Number][A/B]/MMM		多功能管脚定义，/MMM表示在用户I/O功能的基础上有另外的一种或多种功能。当这些功能不使用的時候，这些管脚可以用作用户I/O
RECONFIG_N	I, 内部弱上拉	低电平脉冲开始新的GowinCONFIG配置
READY	I/O	高电平表示当前可以对器件进行编程配置
		低电平表示无法对器件进行编程配置
DONE	I/O	高电平表示成功完成编程配置
		低电平表示未完成编程配置或编程配置失败
FASTRD_N/D3	I/O	MSPI模式下Flash访问速度选择端口FASTRD_N，低电平表示使用高速Flash访问模式，高电平表示使用普通Flash访问模式
		CPU模式下的数据端口D3
MCLK/D4	I/O	MSPI模式下时钟输出MCLK
		CPU模式下的数据端口D4
MCS_N/D5	I/O	MSPI模式下的使能信号MCS_N，低电平有效
		CPU模式下的数据端口D5
MI/D7	I/O	MSPI模式下MISO: Master数据输入/Slave数据输出
		CPU模式下的数据端口D7
MO/D6	I/O	MSPI模式下MOSI: Master数据输出/Slave数据输入
		CPU模式下的数据端口D6
SSPI_CS_N/D0	I/O	SSPI模式下的使能信号SSPI_CS_N: 低电平有效，内部弱上拉
		CPU模式下的数据端口D0
SO/D1	I/O	SSPI模式下MISO: Master数据输入/Slave数据输出
		CPU模式下的数据端口D1
SI/D2	I/O	SSPI模式下MOSI: Master数据输出/Slave数据输入
		CPU模式下的数据端口D2
TMS	I, 内部弱上拉	JTAG模式串行模式输入
TCK	I	JTAG模式串行时钟输入，需要在PCB上连接4.7K下拉电阻

管脚名称	方向	说明
TDI	I, 内部弱上拉	JTAG模式串行数据输入
TDO	O	JTAG模式串行数据输出
JTAGSEL_N	I, 内部弱上拉	JTAG模式选择信号, 低电平有效
SCLK	I	SSPI, SERIAL, CPU模式下的时钟输入
DIN	I, 内部弱上拉	SERIAL模式下的数据输入
DOUT	O	SERIAL模式下的数据输出
GCLKT_[x]	I	全局时钟输入管脚, T(True), [x]: 全局时钟序号
GCLKC_[x]	I	GCLKT_[x]的差分对比输入管脚, C(Comp), [x]是全局时钟序号 ^[1]
LPLL_T_fb/RPLL_T_fb	I	左边/右边PLL反馈输入管脚, T(True)
LPLL_C_fb/RPLL_C_fb	I	左边/右边PLL反馈输入管脚, C(Comp)
LPLL_T_in/RPLL_T_in	I	左边/右边PLL时钟输入管脚, T(True)
LPLL_C_in/RPLL_C_in	I	左边/右边PLL时钟输入管脚, C(Comp)
MODE2	I, 内部弱上拉	GowinCONFIG配置模式选择信号端口; 若该管脚未被封装出来, 内部接地
MODE1	I, 内部弱上拉	GowinCONFIG配置模式选择信号端口; 若该管脚未被封装出来, 内部接地
MODE0	I, 内部弱上拉	GowinCONFIG配置模式选择信号端口; 若该管脚未被封装出来, 内部接地
EXTR	NA	外接10K 1%电阻到地
其他管脚		
NC	NA	预留未使用
VSS	NA	Ground管脚
VCC	NA	核电压供电管脚
VCCO#	NA	I/O BANK#的I/O电压供电管脚
VCCX	NA	辅助电压供电管脚
VCCPLLL	NA	左边PLL电压供电管脚
VCCPLLR	NA	右边PLL电压供电管脚
注!		
[1]当输入是单端时,CLKC_[x]所在管脚不是全局时钟管脚。		



注!

- 1.每个Bank还提供一个独立的参考电压 (VREF) ;
- 2.用户可以选择使用IOB内置的VREF源 (等于 $0.5 \times V_{CC0}$) ;
- 3.也可选择外部的VREF输入 (使用Bank中任意一个IO管脚作为外部VREF输入)

注!
1. UG324封装IOR47A, IOR47B共用T15管脚。
2. UG324D封装IOR47A, IOR47B共用T15管脚。

管脚名称	功能	DQS	BANK	配置功能	差分Pair	LVDS	UG324	UG324D	PG484	PG1156
EXTR	Ground		N/A			NONE			N17	W23
IOB12A	LVDS	DQ6	5		True_of_IOB12B	TRUE				AM9
IOB12B	LVDS	DQ6	5		Comp_of_IOB12A	TRUE				AM10
IOB13A	I/O	DQ6	5		True_of_IOB13B	NONE				AL11
IOB13B	I/O	DQ6	5		Comp_of_IOB13A	NONE				AL12
IOB14A	LVDS	DQ6	5		True_of_IOB14B	TRUE				AF13
IOB14B	LVDS	DQ6	5		Comp_of_IOB14A	TRUE				AE14
IOB15A	I/O	DQ6	5		True_of_IOB15B	NONE				AP9
IOB15B	I/O	DQ6	5		Comp_of_IOB15A	NONE				AP10
IOB16A	I/O	DQ6	5		True_of_IOB16B	TRUE	D2	D2		AG13
IOB16B	I/O	DQ6	5		Comp_of_IOB16A	TRUE	D1	D1		AG14
IOB17A	I/O	DQ6	5		True_of_IOB17B	NONE			AB1	AP7
IOB17B	I/O	DQ6	5		Comp_of_IOB17A	NONE			AB2	AP8
IOB18A	I/O	DQ6	5		True_of_IOB18B	TRUE	F4	F4	Y6	AK11
IOB18B	I/O	DQ6	5		Comp_of_IOB18A	TRUE	F3	F3	AA6	AK12
IOB19A	I/O	DQ6	5		True_of_IOB19B	NONE				AN8
IOB19B	I/O	DQ6	5		Comp_of_IOB19A	NONE				AN7
IOB20A	I/O	DQ6	5		True_of_IOB20B	TRUE	E3	E3	W7	AM11
IOB20B	I/O	DQ6	5		Comp_of_IOB20A	TRUE	E1	E1	W8	AM12
IOB21A	I/O	DQ6	5		True_of_IOB21B	NONE			AB3	AH15
IOB21B	I/O	DQ6	5		Comp_of_IOB21A	NONE			AB4	AH16
IOB22A	LVDS	DQ6	5		True_of_IOB22B	TRUE				AN11
IOB22B	LVDS	DQ6	5		Comp_of_IOB22A	TRUE				AN12
IOB23A	I/O	DQ6	5		True_of_IOB23B	NONE				AF14
IOB23B	I/O	DQ6	5		Comp_of_IOB23A	NONE				AE15
IOB24A	I/O	DQ6	5		True_of_IOB24B	TRUE	H6	H6	Y7	AP11
IOB24B	I/O	DQ6	5		Comp_of_IOB24A	TRUE	H5	H5	Y8	AP12
IOB25A	I/O	DQ6	5		True_of_IOB25B	NONE			V10	AF15
IOB25B	I/O	DQ6	5		Comp_of_IOB25A	NONE			V11	AG15
IOB26A	I/O	DQ6	5		True_of_IOB26B	TRUE	F2	F2		AK15
IOB26B	I/O	DQ6	5		Comp_of_IOB26A	TRUE	F1	F1		AK16
IOB27A	I/O	DQS6	5		True_of_IOB27B	NONE			AB5	AH13

注!
1. UG324封装IOR47A, IOR47B共用T15管脚。
2. UG324D封装IOR47A, IOR47B共用T15管脚。

管脚名称	功能	DQS	BANK	配置功能	差分Pair	LVDS	UG324	UG324D	PG484	PG1156
IOB27B	I/O	DQS6	5		Comp_of_IOB27A	NONE			AB6	AH14
IOB2A	I/O	DQ5	5		True_of_IOB2B	TRUE	C2	C2	U6	AH9
IOB2B	I/O	DQ5	5		Comp_of_IOB2A	TRUE	C1	C1	U7	AH10
IOB30A	I/O	DQS7	5		True_of_IOB30B	TRUE	J7	J7	W9	AJ13
IOB30B	I/O	DQS7	5		Comp_of_IOB30A	TRUE	J6	J6	Y9	AJ14
IOB31A	I/O	DQ7	5		True_of_IOB31B	NONE				AL15
IOB31B	I/O	DQ7	5		Comp_of_IOB31A	NONE				AL16
IOB32A	LVDS	DQ7	5		True_of_IOB32B	TRUE				AK13
IOB32B	LVDS	DQ7	5		Comp_of_IOB32A	TRUE				AK14
IOB33A	I/O	DQ7	5		True_of_IOB33B	NONE				AM15
IOB33B	I/O	DQ7	5		Comp_of_IOB33A	NONE				AM16
IOB34A	LVDS	DQ7	5		True_of_IOB34B	TRUE				AD16
IOB34B	LVDS	DQ7	5		Comp_of_IOB34A	TRUE				AE16
IOB35A	I/O	DQ7	5		True_of_IOB35B	NONE				AL13
IOB35B	I/O	DQ7	5		Comp_of_IOB35A	NONE				AL14
IOB36A	I/O	DQ7	5		True_of_IOB36B	TRUE	G3	G3	AA7	AN15
IOB36B	I/O	DQ7	5		Comp_of_IOB36A	TRUE	G1	G1	AB7	AN16
IOB37A	I/O	DQ7	5		True_of_IOB37B	NONE			AA8	AN13
IOB37B	I/O	DQ7	5		Comp_of_IOB37A	NONE			AB8	AN14
IOB38A	LVDS	DQ7	5		True_of_IOB38B	TRUE				AP13
IOB38B	LVDS	DQ7	5		Comp_of_IOB38A	TRUE				AP14
IOB39A	I/O	DQ7	5		True_of_IOB39B	NONE				AP15
IOB39B	I/O	DQ7	5		Comp_of_IOB39A	NONE				AP16
IOB3A	I/O	DQ5	5		True_of_IOB3B	NONE			W5	AF11
IOB3B	I/O	DQ5	5		Comp_of_IOB3A	NONE			W6	AF12
IOB40A	I/O	DQ7	5		True_of_IOB40B	TRUE	L7	L7	W10	AK17
IOB40B	I/O	DQ7	5		Comp_of_IOB40A	TRUE	K6	K6	W11	AK18
IOB41A	I/O	DQ7	5		True_of_IOB41B	NONE			AA11	AF16
IOB41B	I/O	DQ7	5		Comp_of_IOB41A	NONE			AB11	AG16
IOB42A	I/O	DQ7	5		True_of_IOB42B	TRUE	H4	H4	Y10	AJ17
IOB42B	I/O	DQ7	5		Comp_of_IOB42A	TRUE	H3	H3	Y11	AJ18
IOB43A	I/O	DQ7	5		True_of_IOB43B	NONE				AG17

注!										
1. UG324封装IOR47A, IOR47B共用T15管脚。										
2. UG324D封装IOR47A, IOR47B共用T15管脚。										
管脚名称	功能	DQS	BANK	配置功能	差分Pair	LVDS	UG324	UG324D	PG484	PG1156
IOB43B	I/O	DQ7	5		Comp_of_IOB43A	NONE				AF17
IOB44A	I/O	DQ7	5		True_of_IOB44B	TRUE				AP17
IOB44B	I/O	DQ7	5		Comp_of_IOB44A	TRUE				AP18
IOB45A/GCLKT_5	I/O	DQ7	5	GCLKT_5	True_of_IOB45B	NONE	L5	L5	AB9	AH17
IOB45B/GCLKC_5	I/O	DQ7	5	GCLKC_5	Comp_of_IOB45A	NONE	K5	K5	AB10	AH18
IOB48A/GCLKT_4	I/O	DQ8	4	GCLKT_4	True_of_IOB48B	TRUE	L2	L2	AB12	AL17
IOB48B/GCLKC_4	I/O	DQ8	4	GCLKC_4	Comp_of_IOB48A	TRUE	L1	L1	AA12	AL18
IOB49A	I/O	DQ8	4		True_of_IOB49B	NONE				AN17
IOB49B	I/O	DQ8	4		Comp_of_IOB49A	NONE				AN18
IOB4A	I/O	DQ5	5		True_of_IOB4B	TRUE	F6	F6	V6	AJ9
IOB4B	I/O	DQ5	5		Comp_of_IOB4A	TRUE	F5	F5	V7	AJ10
IOB50A	I/O	DQ8	4		True_of_IOB50B	TRUE				AG18
IOB50B	I/O	DQ8	4		Comp_of_IOB50A	TRUE				AF18
IOB51A	I/O	DQ8	4		True_of_IOB51B	NONE			Y12	AH19
IOB51B	I/O	DQ8	4		Comp_of_IOB51A	NONE			Y13	AH20
IOB52A	I/O	DQ8	4		True_of_IOB52B	TRUE	K4	K4	W12	AG19
IOB52B	I/O	DQ8	4		Comp_of_IOB52A	TRUE	K3	K3	W13	AF19
IOB53A	I/O	DQ8	4		True_of_IOB53B	NONE			AB13	AP21
IOB53B	I/O	DQ8	4		Comp_of_IOB53A	NONE			AB14	AP22
IOB54A	LVDS	DQ8	4		True_of_IOB54B	TRUE				AP19
IOB54B	LVDS	DQ8	4		Comp_of_IOB54A	TRUE				AP20
IOB55A	I/O	DQ8	4		True_of_IOB55B	NONE				AN21
IOB55B	I/O	DQ8	4		Comp_of_IOB55A	NONE				AN22
IOB56A	I/O	DQ8	4		True_of_IOB56B	TRUE	H2	H2	AB15	AL21
IOB56B	I/O	DQ8	4		Comp_of_IOB56A	TRUE	H1	H1	AA15	AL22
IOB57A	I/O	DQ8	4		True_of_IOB57B	NONE			V12	AN19
IOB57B	I/O	DQ8	4		Comp_of_IOB57A	NONE			V13	AN20
IOB58A	LVDS	DQ8	4		True_of_IOB58B	TRUE				AK21
IOB58B	LVDS	DQ8	4		Comp_of_IOB58A	TRUE				AK22
IOB59A	I/O	DQ8	4		True_of_IOB59B	NONE				AD19
IOB59B	I/O	DQ8	4		Comp_of_IOB59A	NONE				AE19
IOB5A	I/O	DQ5	5		True_of_IOB5B	NONE				AG11

注!
1. UG324封装IOR47A, IOR47B共用T15管脚。
2. UG324D封装IOR47A, IOR47B共用T15管脚。

管脚名称	功能	DQS	BANK	配置功能	差分Pair	LVDS	UG324	UG324D	PG484	PG1156
IOB5B	I/O	DQ5	5		Comp_of_IOB5A	NONE				AG12
IOB60A	I/O	DQ8	4		True_of_IOB60B	TRUE	J3	J3		AM19
IOB60B	I/O	DQ8	4		Comp_of_IOB60A	TRUE	J1	J1		AM20
IOB61A	I/O	DQ8	4		True_of_IOB61B	NONE				AJ21
IOB61B	I/O	DQ8	4		Comp_of_IOB61A	NONE				AJ22
IOB62A	I/O	DQ8	4		True_of_IOB62B	TRUE	K2	K2		AL19
IOB62B	I/O	DQ8	4		Comp_of_IOB62A	TRUE	K1	K1		AL20
IOB63A	I/O	DQS8	4		True_of_IOB63B	NONE	L4	L4	Y14	AH21
IOB63B	I/O	DQS8	4		Comp_of_IOB63A	NONE	L3	L3	Y15	AH22
IOB66A	I/O	DQS9	4		True_of_IOB66B	TRUE	P2	P2	AB16	AP23
IOB66B	I/O	DQS9	4		Comp_of_IOB66A	TRUE	P1	P1	AA16	AP24
IOB67A	I/O	DQ9	4		True_of_IOB67B	NONE				AK19
IOB67B	I/O	DQ9	4		Comp_of_IOB67A	NONE				AK20
IOB68A	I/O	DQ9	4		True_of_IOB68B	TRUE			V14	AG20
IOB68B	I/O	DQ9	4		Comp_of_IOB68A	TRUE			V15	AF20
IOB69A	I/O	DQ9	4		True_of_IOB69B	NONE			AB17	AN23
IOB69B	I/O	DQ9	4		Comp_of_IOB69A	NONE			AB18	AN24
IOB6A	I/O	DQ5	5		True_of_IOB6B	TRUE	E4	E4	Y4	AK9
IOB6B	I/O	DQ5	5		Comp_of_IOB6A	TRUE	D3	D3	Y5	AK10
IOB70A	I/O	DQ9	4		True_of_IOB70B	TRUE	M3	M3		AE20
IOB70B	I/O	DQ9	4		Comp_of_IOB70A	TRUE	M1	M1		AE21
IOB71A	I/O	DQ9	4		True_of_IOB71B	NONE				AM23
IOB71B	I/O	DQ9	4		Comp_of_IOB71A	NONE				AM24
IOB72A	I/O	DQ9	4		True_of_IOB72B	TRUE	N2	N2	AA17	AH23
IOB72B	I/O	DQ9	4		Comp_of_IOB72A	TRUE	N1	N1	Y17	AH24
IOB73A	I/O	DQ9	4		True_of_IOB73B	NONE			W14	AL23
IOB73B	I/O	DQ9	4		Comp_of_IOB73A	NONE			W15	AL24
IOB74A	I/O	DQ9	4		True_of_IOB74B	TRUE				AK23
IOB74B	I/O	DQ9	4		Comp_of_IOB74A	TRUE				AK24
IOB75A	I/O	DQ9	4		True_of_IOB75B	NONE			AB19	AG23
IOB75B	I/O	DQ9	4		Comp_of_IOB75A	NONE			AB20	AG24
IOB76A	I/O	DQ9	4		True_of_IOB76B	TRUE	T2	T2	Y16	AJ28

注!
1. UG324封装IOR47A, IOR47B共用T15管脚。
2. UG324D封装IOR47A, IOR47B共用T15管脚。

管脚名称	功能	DQS	BANK	配置功能	差分Pair	LVDS	UG324	UG324D	PG484	PG1156
IOB76B	I/O	DQ9	4		Comp_of_IOB76A	TRUE	T1	T1	W16	AJ27
IOB77A	I/O	DQ9	4		True_of_IOB77B	NONE				AG21
IOB77B	I/O	DQ9	4		Comp_of_IOB77A	NONE				AF21
IOB78A	LVDS	DQ9	4		True_of_IOB78B	TRUE				AL28
IOB78B	LVDS	DQ9	4		Comp_of_IOB78A	TRUE				AL27
IOB79A	I/O	DQ9	4		True_of_IOB79B	NONE				AE23
IOB79B	I/O	DQ9	4		Comp_of_IOB79A	NONE				AE22
IOB7A	I/O	DQ5	5		True_of_IOB7B	NONE			V8	AE12
IOB7B	I/O	DQ5	5		Comp_of_IOB7A	NONE			V9	AE13
IOB80A	LVDS	DQ9	4		True_of_IOB80B	TRUE				AP25
IOB80B	LVDS	DQ9	4		Comp_of_IOB80A	TRUE				AP26
IOB81A	I/O	DQ9	4		True_of_IOB81B	NONE				AM28
IOB81B	I/O	DQ9	4		Comp_of_IOB81A	NONE				AM27
IOB84A	I/O	DQS10	4		True_of_IOB84B	TRUE	U2	U2	Y19	AN28
IOB84B	I/O	DQS10	4		Comp_of_IOB84A	TRUE	U1	U1	Y18	AN27
IOB85A	I/O	DQ10	4		True_of_IOB85B	NONE				AM25
IOB85B	I/O	DQ10	4		Comp_of_IOB85A	NONE				AM26
IOB86A	I/O	DQ10	4		True_of_IOB86B	TRUE	L6	L6	V16	AG22
IOB86B	I/O	DQ10	4		Comp_of_IOB86A	TRUE	M5	M5	U16	AF22
IOB87A	I/O	DQ10	4		True_of_IOB87B	NONE			W17	AP28
IOB87B	I/O	DQ10	4		Comp_of_IOB87A	NONE			W18	AP27
IOB88A	I/O	DQ10	4		True_of_IOB88B	TRUE	P4	P4		AL25
IOB88B	I/O	DQ10	4		Comp_of_IOB88A	TRUE	P3	P3		AL26
IOB89A	I/O	DQ10	4		True_of_IOB89B	NONE			AA20	AJ25
IOB89B	I/O	DQ10	4		Comp_of_IOB89A	NONE			Y20	AJ26
IOB8A	I/O	DQ5	5		True_of_IOB8B	TRUE	H7	H7		AH11
IOB8B	I/O	DQ5	5		Comp_of_IOB8A	TRUE	G6	G6		AH12
IOB90A	I/O	DQ10	4		True_of_IOB90B	TRUE	N4	N4	V17	AK25
IOB90B	I/O	DQ10	4		Comp_of_IOB90A	TRUE	N3	N3	V18	AK26
IOB91A	I/O	DQ10	4		True_of_IOB91B	NONE			W19	AH25
IOB91B	I/O	DQ10	4		Comp_of_IOB91A	NONE			V19	AH26
IOB9A	I/O	DQS5	5		True_of_IOB9B	NONE			Y3	AL9

注!
1. UG324封装IOR47A, IOR47B共用T15管脚。
2. UG324D封装IOR47A, IOR47B共用T15管脚。

管脚名称	功能	DQS	BANK	配置功能	差分Pair	LVDS	UG324	UG324D	PG484	PG1156
IOB9B	I/O	DQS5	5		Comp_of_IOB9A	NONE			AA3	AL10
IOL11A/LPLL1_T_fb	I/O	DQ1	7	LPLL1_T_fb	True_of_IOL11B	TRUE	F13	F13	F3	J4
IOL11B/LPLL1_C_fb	I/O	DQ1	7	LPLL1_C_fb	Comp_of_IOL11A	TRUE	E13		G3	K4
IOL12A	I/O	DQ1	7		True_of_IOL12B	NONE		E13		L4
IOL12B	I/O	DQ1	7		Comp_of_IOL12A	NONE				M4
IOL13A	LVDS	DQ1	7		True_of_IOL13B	TRUE				J3
IOL13B	LVDS	DQ1	7		Comp_of_IOL13A	TRUE				K3
IOL14A	I/O	DQ1	7		True_of_IOL14B	NONE			H5	R10
IOL14B	I/O	DQ1	7		Comp_of_IOL14A	NONE			J5	R9
IOL15A	I/O	DQ1	7		True_of_IOL15B	TRUE	B14	B14	C2	J1
IOL15B	I/O	DQ1	7		Comp_of_IOL15A	TRUE	A14		C1	K1
IOL16A	I/O	DQ1	7		True_of_IOL16B	NONE		A14	D1	M6
IOL16B	I/O	DQ1	7		Comp_of_IOL16A	NONE			E1	N6
IOL17A	LVDS	DQ1	7		True_of_IOL17B	TRUE				L2
IOL17B	LVDS	DQ1	7		Comp_of_IOL17A	TRUE				M2
IOL18A	I/O	DQS1	7		True_of_IOL18B	NONE	F12	F12	F2	L5
IOL18B	I/O	DQS1	7		Comp_of_IOL18A	NONE	E12	E12	G2	M5
IOL20A	I/O	DQ1	7		True_of_IOL20B	TRUE	C13	C13	F1	L1
IOL20B	I/O	DQ1	7		Comp_of_IOL20A	TRUE	A13		G1	M1
IOL21A	I/O	DQ1	7		True_of_IOL21B	NONE		A13	H4	N1
IOL21B	I/O	DQ1	7		Comp_of_IOL21A	NONE			J4	P1
IOL22A	LVDS	DQ1	7		True_of_IOL22B	TRUE				N7
IOL22B	LVDS	DQ1	7		Comp_of_IOL22A	TRUE				P7
IOL23A	I/O	DQ1	7		True_of_IOL23B	NONE		D12		T11
IOL23B	I/O	DQ1	7		Comp_of_IOL23A	NONE				T10
IOL24A	LVDS	DQ1	7		True_of_IOL24B	TRUE				N5
IOL24B	LVDS	DQ1	7		Comp_of_IOL24A	TRUE				P5
IOL25A	I/O	DQ1	7		True_of_IOL25B	NONE	D12	C12		T9
IOL25B	I/O	DQ1	7		Comp_of_IOL25A	NONE	C12			T8
IOL26A	LVDS	DQ1	7		True_of_IOL26B	TRUE				P3
IOL26B	LVDS	DQ1	7		Comp_of_IOL26A	TRUE				R3
IOL27A	I/O	DQ1	7		True_of_IOL27B	NONE		B12		N4

注!
 1. UG324封装IOR47A, IOR47B共用T15管脚。
 2. UG324D封装IOR47A, IOR47B共用T15管脚。

管脚名称	功能	DQS	BANK	配置功能	差分Pair	LVDS	UG324	UG324D	PG484	PG1156
IOL27B	I/O	DQ1	7		Comp_of_IOL27A	NONE				P4
IOL28A	I/O	DQ2	7		True_of_IOL28B	TRUE	B12		H3	N2
IOL28B	I/O	DQ2	7		Comp_of_IOL28A	TRUE	A12		J3	P2
IOL29A	I/O	DQ2	7		True_of_IOL29B	NONE		A12	H2	R7
IOL29B	I/O	DQ2	7		Comp_of_IOL29A	NONE			H1	T7
IOL2A	I/O	DQ0	7		True_of_IOL2B	TRUE	B16	B16	E5	H3
IOL2B	I/O	DQ0	7		Comp_of_IOL2A	TRUE	A16		F5	G3
IOL30A	LVDS	DQ2	7		True_of_IOL30B	TRUE				U9
IOL30B	LVDS	DQ2	7		Comp_of_IOL30A	TRUE				U8
IOL31A	I/O	DQ2	7		True_of_IOL31B	NONE				T6
IOL31B	I/O	DQ2	7		Comp_of_IOL31A	NONE				U6
IOL32A	I/O	DQ2	7		True_of_IOL32B	TRUE	B11	A11	J1	V8
IOL32B	I/O	DQ2	7		Comp_of_IOL32A	TRUE	A11		K1	V9
IOL33A	I/O	DQ2	7		True_of_IOL33B	NONE		B11	K5	R5
IOL33B	I/O	DQ2	7		Comp_of_IOL33A	NONE			L5	T5
IOL34A	I/O	DQS2	7		True_of_IOL34B	TRUE	G9	G9	L2	U1
IOL34B	I/O	DQS2	7		Comp_of_IOL34A	TRUE	F9	F9	L1	V1
IOL35A/LPLL2_T_in	I/O	DQ2	7	LPLL2_T_in	True_of_IOL35B	NONE	G11	G11	K3	R4
IOL35B/LPLL2_C_in	I/O	DQ2	7	LPLL2_C_in	Comp_of_IOL35A	NONE	F10	F10	L3	T4
IOL37A/LPLL2_T_fb	I/O	DQ2	7	LPLL2_T_fb	True_of_IOL37B	TRUE	C10	C10	K4	R2
IOL37B/LPLL2_C_fb	I/O	DQ2	7	LPLL2_C_fb	Comp_of_IOL37A	TRUE	A10		L4	T2
IOL38A	I/O	DQ2	7		True_of_IOL38B	NONE		A10		U2
IOL38B	I/O	DQ2	7		Comp_of_IOL38A	NONE				V2
IOL39A	LVDS	DQ2	7		True_of_IOL39B	TRUE				R1
IOL39B	LVDS	DQ2	7		Comp_of_IOL39A	TRUE				T1
IOL3A	I/O	DQ0	7		True_of_IOL3B	NONE		A16	B3	G1
IOL3B	I/O	DQ0	7		Comp_of_IOL3A	NONE			B2	H1
IOL40A	I/O	DQ2	7		True_of_IOL40B	NONE	F11	F11		W11
IOL40B	I/O	DQ2	7		Comp_of_IOL40A	NONE	E11	E11		W10
IOL41A	LVDS	DQ2	7		True_of_IOL41B	TRUE				V3
IOL41B	LVDS	DQ2	7		Comp_of_IOL41A	TRUE				W3
IOL42A	I/O	DQ2	7		True_of_IOL42B	NONE		C11	M2	W1

注!
 1. UG324封装IOR47A, IOR47B共用T15管脚。
 2. UG324D封装IOR47A, IOR47B共用T15管脚。

管脚名称	功能	DQS	BANK	配置功能	差分Pair	LVDS	UG324	UG324D	PG484	PG1156
IOL42B	I/O	DQ2	7		Comp_of_IOL42A	NONE			M1	Y1
IOL43A	I/O	DQ2	7		True_of_IOL43B	TRUE	D11	D11	P1	V4
IOL43B	I/O	DQ2	7		Comp_of_IOL43A	TRUE	C11		N1	U4
IOL44A/GCLKT_7	I/O	DQ2	7	GCLKT_7	True_of_IOL44B	NONE	B9	B9	R1	W2
IOL44B/GCLKC_7	I/O	DQ2	7	GCLKC_7	Comp_of_IOL44A	NONE	A9	A9	T1	Y2
IOL46A/GCLKT_6	I/O	DQ3	6	GCLKT_6	True_of_IOL46B	TRUE	D9	D9	M4	W4
IOL46B/GCLKC_6	I/O	DQ3	6	GCLKC_6	Comp_of_IOL46A	TRUE	C9		M3	Y4
IOL47A	I/O	DQ3	6		True_of_IOL47B	NONE		C9	U1	W7
IOL47B	I/O	DQ3	6		Comp_of_IOL47A	NONE			U2	Y7
IOL48A	I/O	DQ3	6		True_of_IOL48B	TRUE	B8	B8	N4	W5
IOL48B	I/O	DQ3	6		Comp_of_IOL48A	TRUE	A8		N3	Y5
IOL49A	I/O	DQ3	6		True_of_IOL49B	NONE		A8	M5	W9
IOL49B	I/O	DQ3	6		Comp_of_IOL49A	NONE			N5	W8
IOL4A	LVDS	DQ0	7		True_of_IOL4B	TRUE				H4
IOL4B	LVDS	DQ0	7		Comp_of_IOL4A	TRUE				G4
IOL50A	I/O	DQ3	6		True_of_IOL50B	TRUE	D8	D8	T2	AA1
IOL50B	I/O	DQ3	6		Comp_of_IOL50A	TRUE	C8		R2	AB1
IOL51A	I/O	DQ3	6		True_of_IOL51B	NONE		C8	V1	AA2
IOL51B	I/O	DQ3	6		Comp_of_IOL51A	NONE			W1	AB2
IOL52A	I/O	DQ3	6		True_of_IOL52B	TRUE	B6	B6	P3	Y6
IOL52B	I/O	DQ3	6		Comp_of_IOL52A	TRUE	A6		R3	AA6
IOL53A	I/O	DQS3	6		True_of_IOL53B	NONE	E8	E8	P4	AA4
IOL53B	I/O	DQS3	6		Comp_of_IOL53A	NONE	E7	E7	R4	AB4
IOL55A	I/O	DQ3	6		True_of_IOL55B	TRUE	C7	C7	Y1	AA5
IOL55B	I/O	DQ3	6		Comp_of_IOL55A	TRUE	A7		Y2	AB5
IOL56A	I/O	DQ3	6		True_of_IOL56B	NONE		A6	T3	AC1
IOL56B	I/O	DQ3	6		Comp_of_IOL56A	NONE			U3	AD1
IOL57A	LVDS	DQ3	6		True_of_IOL57B	TRUE				AA7
IOL57B	LVDS	DQ3	6		Comp_of_IOL57A	TRUE				AB7
IOL58A	I/O	DQ3	6		True_of_IOL58B	NONE	G8	G8		Y9
IOL58B	I/O	DQ3	6		Comp_of_IOL58A	NONE	F8	F8		Y10
IOL59A	LVDS	DQ3	6		True_of_IOL59B	TRUE				AC3

注!
 1. UG324封装IOR47A, IOR47B共用T15管脚。
 2. UG324D封装IOR47A, IOR47B共用T15管脚。

管脚名称	功能	DQS	BANK	配置功能	差分Pair	LVDS	UG324	UG324D	PG484	PG1156
IOL59B	LVDS	DQ3	6		Comp_of_IOL59A	TRUE				AD3
IOL5A	I/O	DQ0	7		True_of_IOL5B	NONE		D14	G6	N10
IOL5B	I/O	DQ0	7		Comp_of_IOL5A	NONE			G5	N9
IOL60A	I/O	DQ3	6		True_of_IOL60B	NONE				AC4
IOL60B	I/O	DQ3	6		Comp_of_IOL60A	NONE				AD4
IOL61A	LVDS	DQ3	6		True_of_IOL61B	TRUE				AC2
IOL61B	LVDS	DQ3	6		Comp_of_IOL61A	TRUE				AD2
IOL62A	I/O	DQ3	6		True_of_IOL62B	NONE		A7		AE3
IOL62B	I/O	DQ3	6		Comp_of_IOL62A	NONE				AF3
IOL67A	LVDS	DQ4	6		True_of_IOL67B	TRUE				AE4
IOL67B	LVDS	DQ4	6		Comp_of_IOL67A	TRUE				AF4
IOL68A	I/O	DQ4	6		True_of_IOL68B	NONE		F7		AC5
IOL68B	I/O	DQ4	6		Comp_of_IOL68A	NONE				AD5
IOL69A	LVDS	DQ4	6		True_of_IOL69B	TRUE				AE6
IOL69B	LVDS	DQ4	6		Comp_of_IOL69A	TRUE				AF6
IOL6A	LVDS	DQ0	7		True_of_IOL6B	TRUE				F1
IOL6B	LVDS	DQ0	7		Comp_of_IOL6A	TRUE				E1
IOL70A	I/O	DQ4	6		True_of_IOL70B	NONE	F7	E6		AA9
IOL70B	I/O	DQ4	6		Comp_of_IOL70A	NONE	E6			AA10
IOL71A	LVDS	DQ4	6		True_of_IOL71B	TRUE				AD7
IOL71B	LVDS	DQ4	6		Comp_of_IOL71A	TRUE				AE7
IOL72A	I/O	DQ4	6		True_of_IOL72B	NONE		B4		AG1
IOL72B	I/O	DQ4	6		Comp_of_IOL72A	NONE				AH1
IOL73A	I/O	DQS4	6		True_of_IOL73B	TRUE	C5	C5	V3	AE1
IOL73B	I/O	DQS4	6		Comp_of_IOL73A	TRUE	A5	A5	W3	AF1
IOL74A/LPLL3_T_in	I/O	DQ4	6	LPLL3_T_in	True_of_IOL74B	NONE	B4	A4	AA1	AG2
IOL74B/LPLL3_C_in	I/O	DQ4	6	LPLL3_C_in	Comp_of_IOL74A	NONE	A4		AA2	AH2
IOL76A/LPLL3_T_fb	I/O	DQ4	6	LPLL3_T_fb	True_of_IOL76B	TRUE	B3	B3	P5	AG3
IOL76B/LPLL3_C_fb	I/O	DQ4	6	LPLL3_C_fb	Comp_of_IOL76A	TRUE	A3		R5	AH3
IOL77A	I/O	DQ4	6		True_of_IOL77B	NONE		A3	T4	AG4
IOL77B	I/O	DQ4	6		Comp_of_IOL77A	NONE			U4	AH4
IOL78A	LVDS	DQ4	6		True_of_IOL78B	TRUE				AB9

注!
1. UG324封装IOR47A, IOR47B共用T15管脚。
2. UG324D封装IOR47A, IOR47B共用T15管脚。

管脚名称	功能	DQS	BANK	配置功能	差分Pair	LVDS	UG324	UG324D	PG484	PG1156
IOL78B	LVDS	DQ4	6		Comp_of_IOL78A	TRUE				AB10
IOL79A	I/O	DQ4	6		True_of_IOL79B	NONE	D6	D6	V4	AJ3
IOL79B	I/O	DQ4	6		Comp_of_IOL79A	NONE	C6		W4	AK3
IOL7A	I/O	DQ0	7		True_of_IOL7B	NONE		C15	D3	P10
IOL7B	I/O	DQ0	7		Comp_of_IOL7A	NONE			C3	P9
IOL80A	LVDS	DQ4	6		True_of_IOL80B	TRUE				AC9
IOL80B	LVDS	DQ4	6		Comp_of_IOL80A	TRUE				AC10
IOL81A	I/O	DQ4	6		True_of_IOL81B	NONE		C6		AJ4
IOL81B	I/O	DQ4	6		Comp_of_IOL81A	NONE				AK4
IOL82A	I/O	DQ4	6		True_of_IOL82B	TRUE	B2	B2	V5	AJ1
IOL82B	I/O	DQ4	6		Comp_of_IOL82A	TRUE	A2	A2	U5	AK1
IOL83A	I/O	DQ4	6		True_of_IOL83B	NONE	D4	D4	T5	AH5
IOL83B	I/O	DQ4	6		Comp_of_IOL83A	NONE	C4	C4	T6	AJ5
IOL8A	I/O	DQS0	7		True_of_IOL8B	TRUE	D14	C14	E4	H6
IOL8B	I/O	DQS0	7		Comp_of_IOL8A	TRUE	C14		E3	J6
IOL9A/LPLL1_T_in	I/O	DQ0	7	LPLL1_T_in	True_of_IOL9B	NONE	C15	A15	F4	J5
IOL9B/LPLL1_C_in	I/O	DQ0	7	LPLL1_C_in	Comp_of_IOL9A	NONE	A15		G4	K5
IOR11A/RPLL1_T_fb	I/O	DQ14	2	RPLL1_T_fb	True_of_IOR11B	TRUE	U13	U13	B21	L30
IOR11B/RPLL1_C_fb	I/O	DQ14	2	RPLL1_C_fb	Comp_of_IOR11A	TRUE	V13	V13	C21	M30
IOR12A	I/O	DQ14	2		True_of_IOR12B	NONE				L33
IOR12B	I/O	DQ14	2		Comp_of_IOR12A	NONE				M33
IOR13A	LVDS	DQ14	2		True_of_IOR13B	TRUE				L31
IOR13B	LVDS	DQ14	2		Comp_of_IOR13A	TRUE				M31
IOR14A	I/O	DQ14	2		True_of_IOR14B	NONE			J18	P25
IOR14B	I/O	DQ14	2		Comp_of_IOR14A	NONE			K18	P26
IOR15A	I/O	DQ14	2		True_of_IOR15B	TRUE	U11	U11	G19	L32
IOR15B	I/O	DQ14	2		Comp_of_IOR15A	TRUE	V11	V11	G20	M32
IOR16A	I/O	DQ14	2		True_of_IOR16B	NONE			F20	K30
IOR16B	I/O	DQ14	2		Comp_of_IOR16A	NONE			F21	J30
IOR17A	LVDS	DQ14	2		True_of_IOR17B	TRUE				L34
IOR17B	LVDS	DQ14	2		Comp_of_IOR17A	TRUE				M34
IOR18A	I/O	DQS14	2		True_of_IOR18B	NONE			C22	K29

注!
 1. UG324封装IOR47A, IOR47B共用T15管脚。
 2. UG324D封装IOR47A, IOR47B共用T15管脚。

管脚名称	功能	DQS	BANK	配置功能	差分Pair	LVDS	UG324	UG324D	PG484	PG1156
IOR18B	I/O	DQS14	2		Comp_of_IOR18A	NONE			D22	J29
IOR20A	I/O	DQ14	2		True_of_IOR20B	TRUE	R11	R11	H20	N31
IOR20B	I/O	DQ14	2		Comp_of_IOR20A	TRUE	T11	T11	H21	P31
IOR21A	I/O	DQ14	2		True_of_IOR21B	NONE			J19	N27
IOR21B	I/O	DQ14	2		Comp_of_IOR21A	NONE			J20	P27
IOR22A	LVDS	DQ14	2		True_of_IOR22B	TRUE				N33
IOR22B	LVDS	DQ14	2		Comp_of_IOR22A	TRUE				P33
IOR23A	I/O	DQ14	2		True_of_IOR23B	NONE				R25
IOR23B	I/O	DQ14	2		Comp_of_IOR23A	NONE				R26
IOR24A	LVDS	DQ14	2		True_of_IOR24B	TRUE				N34
IOR24B	LVDS	DQ14	2		Comp_of_IOR24A	TRUE				P34
IOR25A	I/O	DQ14	2		True_of_IOR25B	NONE				T25
IOR25B	I/O	DQ14	2		Comp_of_IOR25A	NONE				T24
IOR26A	LVDS	DQ14	2		True_of_IOR26B	TRUE				N28
IOR26B	LVDS	DQ14	2		Comp_of_IOR26A	TRUE				P28
IOR27A	I/O	DQ14	2		True_of_IOR27B	NONE				R28
IOR27B	I/O	DQ14	2		Comp_of_IOR27A	NONE				T28
IOR28A	I/O	DQ13	2		True_of_IOR28B	TRUE	T12	T12	F22	R30
IOR28B	I/O	DQ13	2		Comp_of_IOR28A	TRUE	V12	V12	E22	T30
IOR29A	I/O	DQ13	2		True_of_IOR29B	NONE			G21	N29
IOR29B	I/O	DQ13	2		Comp_of_IOR29A	NONE			G22	P29
IOR2A	I/O	DQ15	2		True_of_IOR2B	TRUE	U16	U16	F18	K31
IOR2B	I/O	DQ15	2		Comp_of_IOR2A	TRUE	V16	V16	F19	J31
IOR30A	LVDS	DQ13	2		True_of_IOR30B	TRUE				T27
IOR30B	LVDS	DQ13	2		Comp_of_IOR30A	TRUE				T26
IOR31A	I/O	DQ13	2		True_of_IOR31B	NONE				R31
IOR31B	I/O	DQ13	2		Comp_of_IOR31A	NONE				T31
IOR32A	I/O	DQ13	2		True_of_IOR32B	TRUE	N10	N10	H22	U27
IOR32B	I/O	DQ13	2		Comp_of_IOR32A	TRUE	P11	P11	J22	U26
IOR33A	I/O	DQ13	2		True_of_IOR33B	NONE			K22	R32
IOR33B	I/O	DQ13	2		Comp_of_IOR33A	NONE			L22	T32
IOR34A	I/O	DQS13	2		True_of_IOR34B	TRUE	M10	M10	K19	N30

注!
 1. UG324封装IOR47A, IOR47B共用T15管脚。
 2. UG324D封装IOR47A, IOR47B共用T15管脚。

管脚名称	功能	DQS	BANK	配置功能	差分Pair	LVDS	UG324	UG324D	PG484	PG1156
IOR34B	I/O	DQS13	2		Comp_of_IOR34A	TRUE	N9	N9	L19	P30
IOR35A/RPLL2_T_in	I/O	DQ13	2	RPLL2_T_in	True_of_IOR35B	NONE	M11	M11	K20	R33
IOR35B/RPLL2_C_in	I/O	DQ13	2	RPLL2_C_in	Comp_of_IOR35A	NONE	N11	N11	L20	T33
IOR37A/RPLL2_T_fb	I/O	DQ13	2	RPLL2_T_fb	True_of_IOR37B	TRUE	R10	R10	L21	R34
IOR37B/RPLL2_C_fb	I/O	DQ13	2	RPLL2_C_fb	Comp_of_IOR37A	TRUE	T10	T10	M21	T34
IOR38A	I/O	DQ13	2		True_of_IOR38B	NONE				U31
IOR38B	I/O	DQ13	2		Comp_of_IOR38A	NONE				V31
IOR39A	LVDS	DQ13	2		True_of_IOR39B	TRUE				U29
IOR39B	LVDS	DQ13	2		Comp_of_IOR39A	TRUE				V29
IOR3A	I/O	DQ15	2		True_of_IOR3B	NONE			E19	J34
IOR3B	I/O	DQ15	2		Comp_of_IOR3A	NONE			E20	K34
IOR40A	I/O	DQ13	2		True_of_IOR40B	NONE				V27
IOR40B	I/O	DQ13	2		Comp_of_IOR40A	NONE				W27
IOR41A	LVDS	DQ13	2		True_of_IOR41B	TRUE				U30
IOR41B	LVDS	DQ13	2		Comp_of_IOR41A	TRUE				V30
IOR42A/TDO	I/O	DQ13	2	TDO	True_of_IOR42B	NONE	D16	D16	M22	W32
IOR42B/TMS	I/O	DQ13	2	TMS	Comp_of_IOR42A	NONE	B18	B18	N22	Y32
IOR43A/TCK	I/O	DQ13	2	TCK	True_of_IOR43B	TRUE	A17	A17	N20	U33
IOR43B/TDI	I/O	DQ13	2	TDI	Comp_of_IOR43A	TRUE	D15	D15	M20	V33
IOR44A/GCLKT_2	I/O	DQ13	2	GCLKT_2	True_of_IOR44B	NONE	U10	U10	M19	W31
IOR44B/GCLKC_2	I/O	DQ13	2	GCLKC_2	Comp_of_IOR44A	NONE	V10	V10	N19	Y31
IOR46A/GCLKT_3	I/O	DQ12	3	GCLKT_3	True_of_IOR46B	TRUE	R8	R8	P22	W30
IOR46B/GCLKC_3	I/O	DQ12	3	GCLKC_3	Comp_of_IOR46A	TRUE	T8	T8	R22	Y30
IOR47A/MODE0	I/O	DQ12	3	MODE0	True_of_IOR47B	NONE	T15	T15	T22	U34
IOR47B/MODE1	I/O	DQ12	3	MODE1	Comp_of_IOR47A	NONE	T15	T15	U22	V34
IOR48A/MODE2	I/O	DQ12	3	MODE2	True_of_IOR48B	TRUE	N12	N12	U21	W28
IOR48B/RECONFIG_N	I/O	DQ12	3	RECONFIG_N	Comp_of_IOR48A	TRUE	V2	V2	T21	Y28
IOR49A/READY	I/O	DQ12	3	READY	True_of_IOR49B	NONE	U3	U3	L18	W26
IOR49B/DONE	I/O	DQ12	3	DONE	Comp_of_IOR49A	NONE	V17	V17	M18	W25
IOR4A	LVDS	DQ15	2		True_of_IOR4B	TRUE				J32
IOR4B	LVDS	DQ15	2		Comp_of_IOR4A	TRUE				K32
IOR50A/MI/D7	I/O	DQ12	3	MI/D7	True_of_IOR50B	TRUE	R13	R13	P19	W33

注!
 1. UG324封装IOR47A, IOR47B共用T15管脚。
 2. UG324D封装IOR47A, IOR47B共用T15管脚。

管脚名称	功能	DQS	BANK	配置功能	差分Pair	LVDS	UG324	UG324D	PG484	PG1156
IOR50B/MO/D6	I/O	DQ12	3	MO/D6	Comp_of_IOR50A	TRUE	T13	T13	P20	Y33
IOR51A/MCS_N/D5	I/O	DQ12	3	MCS_N/D5	True_of_IOR51B	NONE	V3	V3	N18	AA34
IOR51B/MCLK/D4	I/O	DQ12	3	MCLK/D4	Comp_of_IOR51A	NONE	R15	R15	P18	AB34
IOR52A/FASTRD_N/D3	I/O	DQ12	3	FASTRD_N/D3	True_of_IOR52B	TRUE	T9	T9	R20	W34
IOR52B/SI/D2	I/O	DQ12	3	SI/D2	Comp_of_IOR52A	TRUE	V9	V9	R21	Y34
IOR53A/SO/D1	I/O	DQS12	3	SO/D1	True_of_IOR53B	NONE	M8	M8	V22	AA33
IOR53B/SSPI_CS_N/D0	I/O	DQS12	3	SSPI_CS_N/D0	Comp_of_IOR53A	NONE	N8	N8	W22	AB33
IOR55A/DIN/CLKHOLD_N	I/O	DQ12	3	DIN/CLKHOLD_N	True_of_IOR55B	TRUE	U8	U8	T20	AA31
IOR55B/DOUT/WE_N	I/O	DQ12	3	DOUT/WE_N	Comp_of_IOR55A	TRUE	V8	V8	U20	AB31
IOR56A/SCLK	I/O	DQ12	3	SCLK	True_of_IOR56B	NONE	P12	P12	T19	AA30
IOR56B	I/O	DQ12	3		Comp_of_IOR56A	NONE	P13	P13	R19	AB30
IOR57A	LVDS	DQ12	3		True_of_IOR57B	TRUE				AD33
IOR57B	LVDS	DQ12	3		Comp_of_IOR57A	TRUE				AE33
IOR58A	I/O	DQ12	3		True_of_IOR58B	NONE	U7	U7		Y26
IOR58B	I/O	DQ12	3		Comp_of_IOR58A	NONE	V7	V7		Y25
IOR59A	LVDS	DQ12	3		True_of_IOR59B	TRUE				AC32
IOR59B	LVDS	DQ12	3		Comp_of_IOR59A	TRUE				AD32
IOR5A	I/O	DQ15	2		True_of_IOR5B	NONE			G17	M25
IOR5B	I/O	DQ15	2		Comp_of_IOR5A	NONE			G18	M26
IOR60A	I/O	DQ12	3		True_of_IOR60B	NONE	N7	N7		AC31
IOR60B	I/O	DQ12	3		Comp_of_IOR60A	NONE	P8	P8		AD31
IOR61A	LVDS	DQ12	3		True_of_IOR61B	TRUE				AA29
IOR61B	LVDS	DQ12	3		Comp_of_IOR61A	TRUE				AB29
IOR62A	I/O	DQ12	3		True_of_IOR62B	NONE	T6	T6		AC30
IOR62B	I/O	DQ12	3		Comp_of_IOR62A	NONE	V6	V6		AD30
IOR67A	LVDS	DQ11	3		True_of_IOR67B	TRUE				AH29
IOR67B	LVDS	DQ11	3		Comp_of_IOR67A	TRUE				AG29
IOR68A	I/O	DQ11	3		True_of_IOR68B	NONE				AA28
IOR68B	I/O	DQ11	3		Comp_of_IOR68A	NONE				AB28
IOR69A	LVDS	DQ11	3		True_of_IOR69B	TRUE				AH31
IOR69B	LVDS	DQ11	3		Comp_of_IOR69A	TRUE				AG31
IOR6A	LVDS	DQ15	2		True_of_IOR6B	TRUE				G34

注!
 1. UG324封装IOR47A, IOR47B共用T15管脚。
 2. UG324D封装IOR47A, IOR47B共用T15管脚。

管脚名称	功能	DQS	BANK	配置功能	差分Pair	LVDS	UG324	UG324D	PG484	PG1156
IOR6B	LVDS	DQ15	2		Comp_of_IOR6A	TRUE				H34
IOR70A	I/O	DQ11	3		True_of_IOR70B	NONE				AA26
IOR70B	I/O	DQ11	3		Comp_of_IOR70A	NONE				AA25
IOR71A	I/O	DQ11	3		True_of_IOR71B	TRUE	R7	R7		AH32
IOR71B	I/O	DQ11	3		Comp_of_IOR71A	TRUE	T7	T7		AG32
IOR72A	I/O	DQ11	3		True_of_IOR72B	NONE	N6	N6		AG34
IOR72B	I/O	DQ11	3		Comp_of_IOR72A	NONE	P7	P7		AH34
IOR73A	I/O	DQS11	3		True_of_IOR73B	TRUE	R5	R5	Y22	AC34
IOR73B	I/O	DQS11	3		Comp_of_IOR73A	TRUE	T5	T5	AA22	AD34
IOR74A/RPLL3_T_in	I/O	DQ11	3	RPLL3_T_in	True_of_IOR74B	NONE	U5	U5	R18	AE34
IOR74B/RPLL3_C_in	I/O	DQ11	3	RPLL3_C_in	Comp_of_IOR74A	NONE	V5	V5	T18	AF34
IOR76A/RPLL3_T_fb	I/O	DQ11	3	RPLL3_T_fb	True_of_IOR76B	TRUE	R3	R3	Y21	AE32
IOR76B/RPLL3_C_fb	I/O	DQ11	3	RPLL3_C_fb	Comp_of_IOR76A	TRUE	T3	T3	AA21	AF32
IOR77A	I/O	DQ11	3		True_of_IOR77B	NONE			W20	AE31
IOR77B	I/O	DQ11	3		Comp_of_IOR77A	NONE			V20	AF31
IOR78A	LVDS	DQ11	3		True_of_IOR78B	TRUE				AB25
IOR78B	LVDS	DQ11	3		Comp_of_IOR78A	TRUE				AB26
IOR79A	I/O	DQ11	3		True_of_IOR79B	NONE	N5	N5	AB22	AE30
IOR79B	I/O	DQ11	3		Comp_of_IOR79A	NONE	P6	P6	AB21	AF30
IOR7A	I/O	DQ15	2		True_of_IOR7B	NONE			H19	N25
IOR7B	I/O	DQ15	2		Comp_of_IOR7A	NONE			H18	N26
IOR80A	LVDS	DQ11	3		True_of_IOR80B	TRUE				AC25
IOR80B	LVDS	DQ11	3		Comp_of_IOR80A	TRUE				AC26
IOR81A	I/O	DQ11	3		True_of_IOR81B	NONE				AE29
IOR81B	I/O	DQ11	3		Comp_of_IOR81A	NONE				AF29
IOR82A	I/O	DQ11	3		True_of_IOR82B	TRUE	T4	T4	T17	AC28
IOR82B	I/O	DQ11	3		Comp_of_IOR82A	TRUE	V4	V4	U17	AD28
IOR83A	I/O	DQ11	3		True_of_IOR83B	NONE			U19	AE28
IOR83B	I/O	DQ11	3		Comp_of_IOR83A	NONE			U18	AF28
IOR8A	I/O	DQS15	2		True_of_IOR8B	TRUE	U15	U15	D19	L27
IOR8B	I/O	DQS15	2		Comp_of_IOR8A	TRUE	V15	V15	D20	M27
IOR9A/RPLL1_T_in	I/O	DQ15	2	RPLL1_T_in	True_of_IOR9B	NONE	T14	T14	B20	L28

注!
 1. UG324封装IOR47A, IOR47B共用T15管脚。
 2. UG324D封装IOR47A, IOR47B共用T15管脚。

管脚名称	功能	DQS	BANK	配置功能	差分Pair	LVDS	UG324	UG324D	PG484	PG1156
IOR9B/RPLL1_C_in	I/O	DQ15	2	RPLL1_C_in	Comp_of_IOR9A	NONE	V14	V14	C20	M28
IOT12A	LVDS	DQ20	0		True_of_IOT12B	TRUE				E9
IOT12B	LVDS	DQ20	0		Comp_of_IOT12A	TRUE				E10
IOT13A	I/O	DQ20	0		True_of_IOT13B	NONE				H11
IOT13B	I/O	DQ20	0		Comp_of_IOT13A	NONE				H12
IOT14A	LVDS	DQ20	0		True_of_IOT14B	TRUE				K12
IOT14B	LVDS	DQ20	0		Comp_of_IOT14A	TRUE				J12
IOT15A	I/O	DQ20	0		True_of_IOT15B	NONE				C8
IOT15B	I/O	DQ20	0		Comp_of_IOT15A	NONE				C7
IOT16A	I/O	DQ20	0		True_of_IOT16B	TRUE				J14
IOT16B	I/O	DQ20	0		Comp_of_IOT16A	TRUE				H14
IOT17A	I/O	DQ20	0		True_of_IOT17B	NONE	D17	D17	D7	D8
IOT17B	I/O	DQ20	0		Comp_of_IOT17A	NONE	D18	D18	D8	D7
IOT18A	I/O	DQ20	0		True_of_IOT18B	TRUE	H12	H12	A2	G11
IOT18B	I/O	DQ20	0		Comp_of_IOT18A	TRUE	G13	G13	A3	G12
IOT19A	I/O	DQ20	0		True_of_IOT19B	NONE				F8
IOT19B	I/O	DQ20	0		Comp_of_IOT19A	NONE				F7
IOT20A	I/O	DQ20	0		True_of_IOT20B	TRUE	E16	E16	C7	C11
IOT20B	I/O	DQ20	0		Comp_of_IOT20A	TRUE	E18	E18	C8	C12
IOT21A	I/O	DQ20	0		True_of_IOT21B	NONE			A4	E11
IOT21B	I/O	DQ20	0		Comp_of_IOT21A	NONE			A5	E12
IOT22A	LVDS	DQ20	0		True_of_IOT22B	TRUE				B11
IOT22B	LVDS	DQ20	0		Comp_of_IOT22A	TRUE				B12
IOT23A	I/O	DQ20	0		True_of_IOT23B	NONE	K12	K12		K14
IOT23B	I/O	DQ20	0		Comp_of_IOT23A	NONE	K13	K13		K15
IOT24A	I/O	DQ20	0		True_of_IOT24B	TRUE	F17	F17	B6	A11
IOT24B	I/O	DQ20	0		Comp_of_IOT24A	TRUE	F18	F18	A6	A12
IOT25A	I/O	DQ20	0		True_of_IOT25B	NONE			E8	J15
IOT25B	I/O	DQ20	0		Comp_of_IOT25A	NONE			E9	H15
IOT26A	I/O	DQ20	0		True_of_IOT26B	TRUE				D11
IOT26B	I/O	DQ20	0		Comp_of_IOT26A	TRUE				D12
IOT27A	I/O	DQS20	0		True_of_IOT27B	NONE	H13	H13	B7	G13

注!
1. UG324封装IOR47A, IOR47B共用T15管脚。
2. UG324D封装IOR47A, IOR47B共用T15管脚。

管脚名称	功能	DQS	BANK	配置功能	差分Pair	LVDS	UG324	UG324D	PG484	PG1156
IOT27B	I/O	DQS20	0		Comp_of_IOT27A	NONE	H14	H14	A7	G14
IOT2A	I/O	DQ21	0		True_of_IOT2B	TRUE			D5	B7
IOT2B	I/O	DQ21	0		Comp_of_IOT2A	TRUE			D6	B8
IOT30A	I/O	DQS19	0		True_of_IOT30B	TRUE	H15	H15	D9	F13
IOT30B	I/O	DQS19	0		Comp_of_IOT30A	TRUE	H16	H16	D10	F14
IOT31A	I/O	DQ19	0		True_of_IOT31B	NONE				C15
IOT31B	I/O	DQ19	0		Comp_of_IOT31A	NONE				C16
IOT32A	LVDS	DQ19	0		True_of_IOT32B	TRUE				E13
IOT32B	LVDS	DQ19	0		Comp_of_IOT32A	TRUE				E14
IOT33A	I/O	DQ19	0		True_of_IOT33B	NONE				B15
IOT33B	I/O	DQ19	0		Comp_of_IOT33A	NONE				B16
IOT34A	LVDS	DQ19	0		True_of_IOT34B	TRUE				L16
IOT34B	LVDS	DQ19	0		Comp_of_IOT34A	TRUE				K16
IOT35A	I/O	DQ19	0		True_of_IOT35B	NONE				D13
IOT35B	I/O	DQ19	0		Comp_of_IOT35A	NONE				D14
IOT36A	I/O	DQ19	0		True_of_IOT36B	TRUE	G16	G16	C9	A15
IOT36B	I/O	DQ19	0		Comp_of_IOT36A	TRUE	G18	G18	C10	A16
IOT37A	I/O	DQ19	0		True_of_IOT37B	NONE			B8	B13
IOT37B	I/O	DQ19	0		Comp_of_IOT37A	NONE			A8	B14
IOT38A	LVDS	DQ19	0		True_of_IOT38B	TRUE				A13
IOT38B	LVDS	DQ19	0		Comp_of_IOT38A	TRUE				A14
IOT39A	I/O	DQ19	0		True_of_IOT39B	NONE				A17
IOT39B	I/O	DQ19	0		Comp_of_IOT39A	NONE				A18
IOT3A	I/O	DQ21	0		True_of_IOT3B	NONE			E6	D9
IOT3B	I/O	DQ21	0		Comp_of_IOT3A	NONE			E7	D10
IOT40A	I/O	DQ19	0		True_of_IOT40B	TRUE	J13	J13	A9	G15
IOT40B	I/O	DQ19	0		Comp_of_IOT40A	TRUE	K14	K14	A10	G16
IOT41A	I/O	DQ19	0		True_of_IOT41B	NONE			E10	J16
IOT41B	I/O	DQ19	0		Comp_of_IOT41A	NONE			E11	H16
IOT42A	I/O	DQ19	0		True_of_IOT42B	TRUE	L12	L12	A11	E15
IOT42B	I/O	DQ19	0		Comp_of_IOT42A	TRUE	L13	L13	A12	E16
IOT43A	I/O	DQ19	0		True_of_IOT43B	NONE				J17

注!
 1. UG324封装IOR47A, IOR47B共用T15管脚。
 2. UG324D封装IOR47A, IOR47B共用T15管脚。

管脚名称	功能	DQS	BANK	配置功能	差分Pair	LVDS	UG324	UG324D	PG484	PG1156
IOT43B	I/O	DQ19	0		Comp_of_IOT43A	NONE				H17
IOT44A	I/O	DQ19	0		True_of_IOT44B	TRUE				B17
IOT44B	I/O	DQ19	0		Comp_of_IOT44A	TRUE				B18
IOT45A/GCLKT_0	I/O	DQ19	0	GCLKT_0	True_of_IOT45B	NONE	K15	K15	B11	D15
IOT45B/GCLKC_0	I/O	DQ19	0	GCLKC_0	Comp_of_IOT45A	NONE	K16	K16	B12	D16
IOT48A/GCLKT_1	I/O	DQ18	1	GCLKT_1	True_of_IOT48B	TRUE	L15	L15	D11	F17
IOT48B/GCLKC_1	I/O	DQ18	1	GCLKC_1	Comp_of_IOT48A	TRUE	L16	L16	D12	F18
IOT49A	I/O	DQ18	1		True_of_IOT49B	NONE				A19
IOT49B	I/O	DQ18	1		Comp_of_IOT49A	NONE				A20
IOT4A	I/O	DQ21	0		True_of_IOT4B	TRUE	F15	F15	D4	A7
IOT4B	I/O	DQ21	0		Comp_of_IOT4A	TRUE	F16	F16	C4	A8
IOT50A	I/O	DQ18	1		True_of_IOT50B	TRUE	H17	H17		H18
IOT50B	I/O	DQ18	1		Comp_of_IOT50A	TRUE	H18	H18		J18
IOT51A	I/O	DQ18	1		True_of_IOT51B	NONE			C11	G17
IOT51B	I/O	DQ18	1		Comp_of_IOT51A	NONE			C12	G18
IOT52A	I/O	DQ18	1		True_of_IOT52B	TRUE			E12	H19
IOT52B	I/O	DQ18	1		Comp_of_IOT52A	TRUE			E13	J19
IOT53A	I/O	DQ18	1		True_of_IOT53B	NONE			A13	E17
IOT53B	I/O	DQ18	1		Comp_of_IOT53A	NONE			A14	E18
IOT54A	LVDS	DQ18	1		True_of_IOT54B	TRUE				B19
IOT54B	LVDS	DQ18	1		Comp_of_IOT54A	TRUE				B20
IOT55A	I/O	DQ18	1		True_of_IOT55B	NONE				D17
IOT55B	I/O	DQ18	1		Comp_of_IOT55A	NONE				D18
IOT56A	I/O	DQ18	1		True_of_IOT56B	TRUE	J16	J16	A15	G19
IOT56B	I/O	DQ18	1		Comp_of_IOT56A	TRUE	J18	J18	B15	G20
IOT57A	I/O	DQ18	1		True_of_IOT57B	NONE			C13	C19
IOT57B	I/O	DQ18	1		Comp_of_IOT57A	NONE			D13	C20
IOT58A	I/O	DQ18	1		True_of_IOT58B	TRUE	L17	L17		A21
IOT58B	I/O	DQ18	1		Comp_of_IOT58A	TRUE	L18	L18		A22
IOT59A	I/O	DQ18	1		True_of_IOT59B	NONE				K19
IOT59B	I/O	DQ18	1		Comp_of_IOT59A	NONE				L19
IOT5A	I/O	DQ21	0		True_of_IOT5B	NONE				C9

注!
1. UG324封装IOR47A, IOR47B共用T15管脚。
2. UG324D封装IOR47A, IOR47B共用T15管脚。

管脚名称	功能	DQS	BANK	配置功能	差分Pair	LVDS	UG324	UG324D	PG484	PG1156
IOT5B	I/O	DQ21	0		Comp_of_IOT5A	NONE				C10
IOT60A	LVDS	DQ18	1		True_of_IOT60B	TRUE				D19
IOT60B	LVDS	DQ18	1		Comp_of_IOT60A	TRUE				D20
IOT61A	I/O	DQ18	1		True_of_IOT61B	NONE				B21
IOT61B	I/O	DQ18	1		Comp_of_IOT61A	NONE				B22
IOT62A	I/O	DQ18	1		True_of_IOT62B	TRUE				E19
IOT62B	I/O	DQ18	1		Comp_of_IOT62A	TRUE				E20
IOT63A	I/O	DQS18	1		True_of_IOT63B	NONE	K17	K17	A16	D21
IOT63B	I/O	DQS18	1		Comp_of_IOT63A	NONE	K18	K18	B16	D22
IOT66A	I/O	DQS17	1		True_of_IOT66B	TRUE	N15	N15	C14	E21
IOT66B	I/O	DQS17	1		Comp_of_IOT66A	TRUE	N16	N16	C15	E22
IOT67A	I/O	DQ17	1		True_of_IOT67B	NONE				C23
IOT67B	I/O	DQ17	1		Comp_of_IOT67A	NONE				C24
IOT68A	I/O	DQ17	1		True_of_IOT68B	TRUE	M16	M16	A17	J20
IOT68B	I/O	DQ17	1		Comp_of_IOT68A	TRUE	M18	M18	B17	H20
IOT69A	I/O	DQ17	1		True_of_IOT69B	NONE			D14	F21
IOT69B	I/O	DQ17	1		Comp_of_IOT69A	NONE			D15	F22
IOT6A	I/O	DQ21	0		True_of_IOT6B	TRUE	C17	C17	F6	G9
IOT6B	I/O	DQ21	0		Comp_of_IOT6A	TRUE	C18	C18	F7	G10
IOT70A	I/O	DQ17	1		True_of_IOT70B	TRUE	N17	N17		K20
IOT70B	I/O	DQ17	1		Comp_of_IOT70A	TRUE	N18	N18		K21
IOT71A	I/O	DQ17	1		True_of_IOT71B	NONE				G21
IOT71B	I/O	DQ17	1		Comp_of_IOT71A	NONE				G22
IOT72A	I/O	DQ17	1		True_of_IOT72B	TRUE	P17	P17	A18	D23
IOT72B	I/O	DQ17	1		Comp_of_IOT72A	TRUE	P18	P18	A19	D24
IOT73A	I/O	DQ17	1		True_of_IOT73B	NONE			C16	A23
IOT73B	I/O	DQ17	1		Comp_of_IOT73A	NONE			C17	A24
IOT74A	I/O	DQ17	1		True_of_IOT74B	TRUE	U17	U17		B23
IOT74B	I/O	DQ17	1		Comp_of_IOT74A	TRUE	U18	U18		B24
IOT75A	I/O	DQ17	1		True_of_IOT75B	NONE			A20	E23
IOT75B	I/O	DQ17	1		Comp_of_IOT75A	NONE			A21	E24
IOT76A	I/O	DQ17	1		True_of_IOT76B	TRUE	T17	T17	C18	K25

注!
1. UG324封装IOR47A, IOR47B共用T15管脚。
2. UG324D封装IOR47A, IOR47B共用T15管脚。

管脚名称	功能	DQS	BANK	配置功能	差分Pair	LVDS	UG324	UG324D	PG484	PG1156
IOT76B	I/O	DQ17	1		Comp_of_IOT76A	TRUE	T18	T18	C19	K24
IOT77A	I/O	DQ17	1		True_of_IOT77B	NONE				H21
IOT77B	I/O	DQ17	1		Comp_of_IOT77A	NONE				J21
IOT78A	LVDS	DQ17	1		True_of_IOT78B	TRUE				J26
IOT78B	LVDS	DQ17	1		Comp_of_IOT78A	TRUE				J25
IOT79A	I/O	DQ17	1		True_of_IOT79B	NONE				J22
IOT79B	I/O	DQ17	1		Comp_of_IOT79A	NONE				K22
IOT7A	I/O	DQ21	0		True_of_IOT7B	NONE			C5	K13
IOT7B	I/O	DQ21	0		Comp_of_IOT7A	NONE			C6	J13
IOT80A	LVDS	DQ17	1		True_of_IOT80B	TRUE				G23
IOT80B	LVDS	DQ17	1		Comp_of_IOT80A	TRUE				G24
IOT81A	I/O	DQ17	1		True_of_IOT81B	NONE				H26
IOT81B	I/O	DQ17	1		Comp_of_IOT81A	NONE				H25
IOT84A	I/O	DQS16	1		True_of_IOT84B	TRUE	M14	M14	D16	D25
IOT84B	I/O	DQS16	1		Comp_of_IOT84A	TRUE	N14	N14	E16	D26
IOT85A	I/O	DQ16	1		True_of_IOT85B	NONE				H23
IOT85B	I/O	DQ16	1		Comp_of_IOT85A	NONE				H24
IOT86A	I/O	DQ16	1		True_of_IOT86B	TRUE			E14	K23
IOT86B	I/O	DQ16	1		Comp_of_IOT86A	TRUE			E15	J23
IOT87A	I/O	DQ16	1		True_of_IOT87B	NONE			D17	E25
IOT87B	I/O	DQ16	1		Comp_of_IOT87A	NONE			D18	E26
IOT88A	I/O	DQ16	1		True_of_IOT88B	TRUE	L14	L14		A25
IOT88B	I/O	DQ16	1		Comp_of_IOT88A	TRUE	M13	M13		A26
IOT89A	I/O	DQ16	1		True_of_IOT89B	NONE			F16	F25
IOT89B	I/O	DQ16	1		Comp_of_IOT89A	NONE			F17	F26
IOT8A	I/O	DQ21	0		True_of_IOT8B	TRUE	F14	F14		A9
IOT8B	I/O	DQ21	0		Comp_of_IOT8A	TRUE	G14	G14		A10
IOT90A	I/O	DQ16	1		True_of_IOT90B	TRUE	P15	P15	A22	C25
IOT90B	I/O	DQ16	1		Comp_of_IOT90A	TRUE	P16	P16	B22	C26
IOT91A	I/O	DQ16	1		True_of_IOT91B	NONE			E17	G25
IOT91B/JTAGSEL_N	I/O	DQ16	1	JTAGSEL_N	Comp_of_IOT91A	NONE	R16	R16	E18	G26
IOT9A	I/O	DQS21	0		True_of_IOT9B	NONE			B1	F9

注!
1. UG324封装IOR47A, IOR47B共用T15管脚。
2. UG324D封装IOR47A, IOR47B共用T15管脚。

管脚名称	功能	DQS	BANK	配置功能	差分Pair	LVDS	UG324	UG324D	PG484	PG1156
IOT9B	I/O	DQS21	0		Comp_of_IOT9A	NONE			A1	F10
NC	N/A		N/A							K28
NC	N/A		N/A							A27
NC	N/A		N/A							A28
NC	N/A		N/A							A29
NC	N/A		N/A							A3
NC	N/A		N/A							A30
NC	N/A		N/A							A31
NC	N/A		N/A							A32
NC	N/A		N/A							A33
NC	N/A		N/A							A4
NC	N/A		N/A							A5
NC	N/A		N/A							A6
NC	N/A		N/A							AA27
NC	N/A		N/A							AA8
NC	N/A		N/A							AB27
NC	N/A		N/A							AB3
NC	N/A		N/A							AB8
NC	N/A		N/A							AC27
NC	N/A		N/A							AC33
NC	N/A		N/A							AC7
NC	N/A		N/A							AC8
NC	N/A		N/A							AD10
NC	N/A		N/A							AD25
NC	N/A		N/A							AD26
NC	N/A		N/A							AD27
NC	N/A		N/A							AD6
NC	N/A		N/A							AD8
NC	N/A		N/A							AD9
NC	N/A		N/A							AE10
NC	N/A		N/A							AE11
NC	N/A		N/A							AE24

注!
1. UG324封装IOR47A, IOR47B共用T15管脚。
2. UG324D封装IOR47A, IOR47B共用T15管脚。

管脚名称	功能	DQS	BANK	配置功能	差分Pair	LVDS	UG324	UG324D	PG484	PG1156
NC	N/A		N/A							AE25
NC	N/A		N/A							AE26
NC	N/A		N/A							AE27
NC	N/A		N/A							AE5
NC	N/A		N/A							AE8
NC	N/A		N/A							AE9
NC	N/A		N/A							AF10
NC	N/A		N/A							AF23
NC	N/A		N/A							AF24
NC	N/A		N/A							AF25
NC	N/A		N/A							AF26
NC	N/A		N/A							AF27
NC	N/A		N/A							AF7
NC	N/A		N/A							AF9
NC	N/A		N/A							AG10
NC	N/A		N/A							AG25
NC	N/A		N/A							AG28
NC	N/A		N/A							AG30
NC	N/A		N/A							AG6
NC	N/A		N/A							AG7
NC	N/A		N/A							AG9
NC	N/A		N/A							AH27
NC	N/A		N/A							AH28
NC	N/A		N/A							AH33
NC	N/A		N/A							AH6
NC	N/A		N/A							AH7
NC	N/A		N/A							AH8
NC	N/A		N/A							AJ29
NC	N/A		N/A							AJ31
NC	N/A		N/A							AJ32
NC	N/A		N/A							AJ33
NC	N/A		N/A							AJ34

注!
1. UG324封装IOR47A, IOR47B共用T15管脚。
2. UG324D封装IOR47A, IOR47B共用T15管脚。

管脚名称	功能	DQS	BANK	配置功能	差分Pair	LVDS	UG324	UG324D	PG484	PG1156
NC	N/A		N/A							AJ6
NC	N/A		N/A							AJ7
NC	N/A		N/A							AJ8
NC	N/A		N/A							AK29
NC	N/A		N/A							AK30
NC	N/A		N/A							AK31
NC	N/A		N/A							AK32
NC	N/A		N/A							AK34
NC	N/A		N/A							AK5
NC	N/A		N/A							AK8
NC	N/A		N/A							AL1
NC	N/A		N/A							AL2
NC	N/A		N/A							AL29
NC	N/A		N/A							AL3
NC	N/A		N/A							AL30
NC	N/A		N/A							AL31
NC	N/A		N/A							AL32
NC	N/A		N/A							AL34
NC	N/A		N/A							AL4
NC	N/A		N/A							AL5
NC	N/A		N/A							AL6
NC	N/A		N/A							AL7
NC	N/A		N/A							AL8
NC	N/A		N/A							AM1
NC	N/A		N/A							AM2
NC	N/A		N/A							AM29
NC	N/A		N/A							AM3
NC	N/A		N/A							AM30
NC	N/A		N/A							AM31
NC	N/A		N/A							AM32
NC	N/A		N/A							AM33
NC	N/A		N/A							AM34

注!
1. UG324封装IOR47A, IOR47B共用T15管脚。
2. UG324D封装IOR47A, IOR47B共用T15管脚。

管脚名称	功能	DQS	BANK	配置功能	差分Pair	LVDS	UG324	UG324D	PG484	PG1156
NC	N/A		N/A							AM4
NC	N/A		N/A							AM5
NC	N/A		N/A							AM6
NC	N/A		N/A							AM7
NC	N/A		N/A							AM8
NC	N/A		N/A							AN2
NC	N/A		N/A							AN3
NC	N/A		N/A							AN31
NC	N/A		N/A							AN32
NC	N/A		N/A							AN33
NC	N/A		N/A							AN34
NC	N/A		N/A							AN6
NC	N/A		N/A							AP2
NC	N/A		N/A							AP29
NC	N/A		N/A							AP3
NC	N/A		N/A							AP30
NC	N/A		N/A							AP31
NC	N/A		N/A							AP32
NC	N/A		N/A							AP4
NC	N/A		N/A							AP5
NC	N/A		N/A							AP6
NC	N/A		N/A							B1
NC	N/A		N/A							B2
NC	N/A		N/A							B27
NC	N/A		N/A							B28
NC	N/A		N/A							B29
NC	N/A		N/A							B3
NC	N/A		N/A							B32
NC	N/A		N/A							B33
NC	N/A		N/A							B4
NC	N/A		N/A							C1
NC	N/A		N/A							C2

注!
1. UG324封装IOR47A, IOR47B共用T15管脚。
2. UG324D封装IOR47A, IOR47B共用T15管脚。

管脚名称	功能	DQS	BANK	配置功能	差分Pair	LVDS	UG324	UG324D	PG484	PG1156
NC	N/A		N/A							C27
NC	N/A		N/A							C28
NC	N/A		N/A							C29
NC	N/A		N/A							C3
NC	N/A		N/A							C30
NC	N/A		N/A							C31
NC	N/A		N/A							C32
NC	N/A		N/A							C33
NC	N/A		N/A							C34
NC	N/A		N/A							C4
NC	N/A		N/A							C5
NC	N/A		N/A							C6
NC	N/A		N/A							D1
NC	N/A		N/A							D27
NC	N/A		N/A							D28
NC	N/A		N/A							D29
NC	N/A		N/A							D3
NC	N/A		N/A							D30
NC	N/A		N/A							D31
NC	N/A		N/A							D32
NC	N/A		N/A							D33
NC	N/A		N/A							D34
NC	N/A		N/A							D4
NC	N/A		N/A							D5
NC	N/A		N/A							D6
NC	N/A		N/A							E29
NC	N/A		N/A							E3
NC	N/A		N/A							E30
NC	N/A		N/A							E31
NC	N/A		N/A							E32
NC	N/A		N/A							E34
NC	N/A		N/A							E4

注!
1. UG324封装IOR47A, IOR47B共用T15管脚。
2. UG324D封装IOR47A, IOR47B共用T15管脚。

管脚名称	功能	DQS	BANK	配置功能	差分Pair	LVDS	UG324	UG324D	PG484	PG1156
NC	N/A		N/A							E5
NC	N/A		N/A							E6
NC	N/A		N/A							F2
NC	N/A		N/A							F27
NC	N/A		N/A							F28
NC	N/A		N/A							F29
NC	N/A		N/A							F3
NC	N/A		N/A							F30
NC	N/A		N/A							F31
NC	N/A		N/A							F32
NC	N/A		N/A							F34
NC	N/A		N/A							F4
NC	N/A		N/A							F6
NC	N/A		N/A							G2
NC	N/A		N/A							G27
NC	N/A		N/A							G28
NC	N/A		N/A							G29
NC	N/A		N/A							G31
NC	N/A		N/A							G32
NC	N/A		N/A							G33
NC	N/A		N/A							G6
NC	N/A		N/A							G7
NC	N/A		N/A							G8
NC	N/A		N/A							H10
NC	N/A		N/A							H13
NC	N/A		N/A							H22
NC	N/A		N/A							H28
NC	N/A		N/A							H29
NC	N/A		N/A							H31
NC	N/A		N/A							H32
NC	N/A		N/A							H33
NC	N/A		N/A							H5

注!
1. UG324封装IOR47A, IOR47B共用T15管脚。
2. UG324D封装IOR47A, IOR47B共用T15管脚。

管脚名称	功能	DQS	BANK	配置功能	差分Pair	LVDS	UG324	UG324D	PG484	PG1156
NC	N/A		N/A							H7
NC	N/A		N/A							J10
NC	N/A		N/A							J11
NC	N/A		N/A							J24
NC	N/A		N/A							J28
NC	N/A		N/A							J7
NC	N/A		N/A							J8
NC	N/A		N/A							J9
NC	N/A		N/A							K10
NC	N/A		N/A							K11
NC	N/A		N/A							K2
NC	N/A		N/A							K26
NC	N/A		N/A							K27
NC	N/A		N/A							K7
NC	N/A		N/A							K8
NC	N/A		N/A							K9
NC	N/A		N/A							L10
NC	N/A		N/A							L25
NC	N/A		N/A							L26
NC	N/A		N/A							L3
NC	N/A		N/A							L7
NC	N/A		N/A							L8
NC	N/A		N/A							L9
NC	N/A		N/A							M10
NC	N/A		N/A							M7
NC	N/A		N/A							M8
NC	N/A		N/A							M9
NC	N/A		N/A							N8
NC	N/A		N/A							P8
NC	N/A		N/A							R27
NC	N/A		N/A							R8
NC	N/A		N/A							U28

注!
1. UG324封装IOR47A, IOR47B共用T15管脚。
2. UG324D封装IOR47A, IOR47B共用T15管脚。

管脚名称	功能	DQS	BANK	配置功能	差分Pair	LVDS	UG324	UG324D	PG484	PG1156
NC	N/A		N/A							U5
NC	N/A		N/A							U7
NC	N/A		N/A							V26
NC	N/A		N/A							V28
NC	N/A		N/A							V5
NC	N/A		N/A							V7
NC	N/A		N/A							Y27
NC	N/A		N/A							Y8
VCC	Power		N/A				G7	G7	J7	AA13
VCC	Power		N/A				H11	H11	M16	AA22
VCC	Power		N/A				H9	H9	T7	AB13
VCC	Power		N/A				J10	J10	L7	AB14
VCC	Power		N/A				J8	J8	L16	AB15
VCC	Power		N/A				K11	K11	H7	AB16
VCC	Power		N/A				K9	K9	G9	AB17
VCC	Power		N/A				L10	L10	T13	AB18
VCC	Power		N/A				L8	L8	T14	AB19
VCC	Power		N/A				M12	M12	G10	AB20
VCC	Power		N/A				M7	M7	M7	AB21
VCC	Power		N/A						G11	AB22
VCC	Power		N/A						G12	N13
VCC	Power		N/A						G14	N14
VCC	Power		N/A						G13	N15
VCC	Power		N/A						G15	N16
VCC	Power		N/A						P16	N17
VCC	Power		N/A						P7	N18
VCC	Power		N/A						H16	N19
VCC	Power		N/A						G7	N20
VCC	Power		N/A						G16	N21
VCC	Power		N/A						G8	N22
VCC	Power		N/A						R16	P13
VCC	Power		N/A						J16	P22

注!
1. UG324封装IOR47A, IOR47B共用T15管脚。
2. UG324D封装IOR47A, IOR47B共用T15管脚。

管脚名称	功能	DQS	BANK	配置功能	差分Pair	LVDS	UG324	UG324D	PG484	PG1156
VCC	Power		N/A						T12	R13
VCC	Power		N/A						T11	R22
VCC	Power		N/A						R7	U13
VCC	Power		N/A						T15	U22
VCC	Power		N/A						T9	V13
VCC	Power		N/A						T8	V22
VCC	Power		N/A						T10	Y13
VCC	Power		N/A						T16	Y22
VCCO0	Power		N/A							A2
VCCO0	Power		N/A				E17	J14		B6
VCCO0	Power		N/A				G15	E17		B10
VCCO0	Power		N/A				J14	G15		C14
VCCO0	Power		N/A							E8
VCCO0	Power		N/A							F12
VCCO0	Power		N/A							F16
VCCO0	Power		N/A							H9
VCCO0	Power		N/A							L13
VCCO0	Power		N/A						B10	L17
VCCO0	Power		N/A						F11	M13
VCCO0	Power		N/A						B5	M17
VCCO1	Power		N/A				J17	R17		B26
VCCO1	Power		N/A				M15	J17		B31
VCCO1	Power		N/A				R17	M15		C18
VCCO1	Power		N/A							C22
VCCO1	Power		N/A						B19	E28
VCCO1	Power		N/A							F20
VCCO1	Power		N/A							F24
VCCO1	Power		N/A							L18
VCCO1	Power		N/A							L22
VCCO1	Power		N/A						F12	M18
VCCO1	Power		N/A						B14	M22
VCCO2	Power		N/A				P9	P9	K21	B34

注!
1. UG324封装IOR47A, IOR47B共用T15管脚。
2. UG324D封装IOR47A, IOR47B共用T15管脚。

管脚名称	功能	DQS	BANK	配置功能	差分Pair	LVDS	UG324	UG324D	PG484	PG1156
VCCO2	Power		N/A				R12	R12	E21	F33
VCCO2	Power		N/A				U14	U14		H30
VCCO2	Power		N/A							J27
VCCO2	Power		N/A							K33
VCCO2	Power		N/A							M29
VCCO2	Power		N/A							N23
VCCO2	Power		N/A							N24
VCCO2	Power		N/A							P32
VCCO2	Power		N/A							T29
VCCO2	Power		N/A							U23
VCCO2	Power		N/A						L17	U24
VCCO3	Power		N/A				R6	R6	M17	AB23
VCCO3	Power		N/A				U4	U4		AB24
VCCO3	Power		N/A				U9	U9		AB32
VCCO3	Power		N/A							AD29
VCCO3	Power		N/A							AG33
VCCO3	Power		N/A							AJ30
VCCO3	Power		N/A							AL33
VCCO3	Power		N/A							V23
VCCO3	Power		N/A							V24
VCCO3	Power		N/A						W21	V32
VCCO3	Power		N/A						P21	Y29
VCCO4	Power		N/A				J5	J5	AA18	AC18
VCCO4	Power		N/A				M4	M4		AC22
VCCO4	Power		N/A				R2	R2	AA13	AD18
VCCO4	Power		N/A							AD22
VCCO4	Power		N/A							AG26
VCCO4	Power		N/A							AJ19
VCCO4	Power		N/A							AJ23
VCCO4	Power		N/A							AK27
VCCO4	Power		N/A							AM21
VCCO4	Power		N/A							AN25

注!
1. UG324封装IOR47A, IOR47B共用T15管脚。
2. UG324D封装IOR47A, IOR47B共用T15管脚。

管脚名称	功能	DQS	BANK	配置功能	差分Pair	LVDS	UG324	UG324D	PG484	PG1156
VCCO4	Power		N/A							AN29
VCCO4	Power		N/A						U12	AP33
VCCO5	Power		N/A				E2	E2	AA9	AC13
VCCO5	Power		N/A				G4	G4	AA4	AC17
VCCO5	Power		N/A				J2	J2		AD13
VCCO5	Power		N/A							AD17
VCCO5	Power		N/A							AJ11
VCCO5	Power		N/A							AJ15
VCCO5	Power		N/A							AK6
VCCO5	Power		N/A							AM13
VCCO5	Power		N/A							AM17
VCCO5	Power		N/A							AN4
VCCO5	Power		N/A						U11	AN9
VCCO6	Power		N/A				B10	B5	V2	AB6
VCCO6	Power		N/A				B5	D7		AB11
VCCO6	Power		N/A				D7	B10		AB12
VCCO6	Power		N/A							AE2
VCCO6	Power		N/A							AF5
VCCO6	Power		N/A							AF8
VCCO6	Power		N/A							AJ2
VCCO6	Power		N/A							AN1
VCCO6	Power		N/A							V6
VCCO6	Power		N/A						N2	V11
VCCO6	Power		N/A						M6	V12
VCCO6	Power		N/A							Y3
VCCO7	Power		N/A				B15	B15	L6	D2
VCCO7	Power		N/A				D13	D13	D2	F5
VCCO7	Power		N/A				E10	E10		H2
VCCO7	Power		N/A							K6
VCCO7	Power		N/A							M3
VCCO7	Power		N/A							N11
VCCO7	Power		N/A							N12

注!
1. UG324封装IOR47A, IOR47B共用T15管脚。
2. UG324D封装IOR47A, IOR47B共用T15管脚。

管脚名称	功能	DQS	BANK	配置功能	差分Pair	LVDS	UG324	UG324D	PG484	PG1156
VCCO7	Power		N/A							P6
VCCO7	Power		N/A							T3
VCCO7	Power		N/A							U11
VCCO7	Power		N/A						J2	U12
VCCPLLL	Power		N/A						K7	T13
VCCPLLL	Power		N/A						N7	W13
VCCPLLR	Power		N/A						K16	T22
VCCPLLR	Power		N/A						N16	W22
VCCX	Power		N/A				B1	B1	U14	AA12
VCCX	Power		N/A				B17	B17	U9	AA23
VCCX	Power		N/A				E14	E14	F14	AC14
VCCX	Power		N/A				E5	E5	J6	AC15
VCCX	Power		N/A				E9	E9		AC20
VCCX	Power		N/A				G10	G10	F9	AC21
VCCX	Power		N/A				J12	J12		M14
VCCX	Power		N/A				K7	K7		M15
VCCX	Power		N/A				M9	M9		M20
VCCX	Power		N/A				P10	P10		M21
VCCX	Power		N/A				P14	P14		P12
VCCX	Power		N/A				P5	P5		P23
VCCX	Power		N/A							R12
VCCX	Power		N/A						P17	R23
VCCX	Power		N/A						P6	Y23
VCCX	Power		N/A						J17	Y12
VSS	Ground		N/A				A1	A1	J9	A1
VSS	Ground		N/A				A18	A18	U15	A34
VSS	Ground		N/A				B13	B13	K12	AA3
VSS	Ground		N/A				B7	B7	K14	AA11
VSS	Ground		N/A				C16	C16	K11	AA14
VSS	Ground		N/A				C3	C3	J8	AA15
VSS	Ground		N/A				D10	D10	M11	AA16
VSS	Ground		N/A				D5	D5	K13	AA17

注!
1. UG324封装IOR47A, IOR47B共用T15管脚。
2. UG324D封装IOR47A, IOR47B共用T15管脚。

管脚名称	功能	DQS	BANK	配置功能	差分Pair	LVDS	UG324	UG324D	PG484	PG1156
VSS	Ground		N/A				E15	E15	K15	AA18
VSS	Ground		N/A				G12	G12	M10	AA19
VSS	Ground		N/A				G17	G17	U13	AA20
VSS	Ground		N/A				G2	G2	L12	AA21
VSS	Ground		N/A				G5	G5	K17	AA24
VSS	Ground		N/A				H10	H10	K8	AA32
VSS	Ground		N/A				H8	H8	U10	AC6
VSS	Ground		N/A				J11	J11	K6	AC11
VSS	Ground		N/A				J15	J15	L13	AC12
VSS	Ground		N/A				J4	J4	K9	AC16
VSS	Ground		N/A				J9	J9	L10	AC19
VSS	Ground		N/A				K10	K10	L14	AC23
VSS	Ground		N/A				K8	K8	AA10	AC24
VSS	Ground		N/A				L11	L11	AA14	AC29
VSS	Ground		N/A				L9	L9	V21	AD11
VSS	Ground		N/A				M17	M17	L11	AD12
VSS	Ground		N/A				M2	M2	L15	AD14
VSS	Ground		N/A				M6	M6	B18	AD15
VSS	Ground		N/A				N13	N13	L9	AD20
VSS	Ground		N/A				R1	R1	AA19	AD21
VSS	Ground		N/A				R14	R14	F13	AD23
VSS	Ground		N/A				R18	R18	L8	AD24
VSS	Ground		N/A				R4	R4	U8	AE17
VSS	Ground		N/A				R9	R9	M12	AE18
VSS	Ground		N/A				T16	T16	AA5	AF2
VSS	Ground		N/A				U12	U12	D21	AF33
VSS	Ground		N/A				U6	U6	F10	AG5
VSS	Ground		N/A				V1	V1	M13	AG8
VSS	Ground		N/A				V18	V18	F15	AG27
VSS	Ground		N/A						B13	AH30
VSS	Ground		N/A						B9	AJ12
VSS	Ground		N/A						E2	AJ16

注!
1. UG324封装IOR47A, IOR47B共用T15管脚。
2. UG324D封装IOR47A, IOR47B共用T15管脚。

管脚名称	功能	DQS	BANK	配置功能	差分Pair	LVDS	UG324	UG324D	PG484	PG1156
VSS	Ground		N/A						B4	AJ20
VSS	Ground		N/A						H8	AJ24
VSS	Ground		N/A						W2	AK2
VSS	Ground		N/A						P2	AK7
VSS	Ground		N/A						N10	AK28
VSS	Ground		N/A						N14	AK33
VSS	Ground		N/A						M9	AM14
VSS	Ground		N/A						F8	AM18
VSS	Ground		N/A						M8	AM22
VSS	Ground		N/A						N11	AN5
VSS	Ground		N/A						N15	AN10
VSS	Ground		N/A						P12	AN26
VSS	Ground		N/A						P9	AN30
VSS	Ground		N/A						N21	AP1
VSS	Ground		N/A							AP34
VSS	Ground		N/A						N9	B5
VSS	Ground		N/A						M14	B9
VSS	Ground		N/A							B25
VSS	Ground		N/A							B30
VSS	Ground		N/A							C13
VSS	Ground		N/A							C17
VSS	Ground		N/A							C21
VSS	Ground		N/A							E2
VSS	Ground		N/A							E7
VSS	Ground		N/A							E27
VSS	Ground		N/A							E33
VSS	Ground		N/A							F11
VSS	Ground		N/A						N12	F15
VSS	Ground		N/A						N13	F19
VSS	Ground		N/A						P13	F23
VSS	Ground		N/A						N6	G5
VSS	Ground		N/A						M15	G30

注!
1. UG324封装IOR47A, IOR47B共用T15管脚。
2. UG324D封装IOR47A, IOR47B共用T15管脚。

管脚名称	功能	DQS	BANK	配置功能	差分Pair	LVDS	UG324	UG324D	PG484	PG1156
VSS	Ground		N/A							H8
VSS	Ground		N/A							H27
VSS	Ground		N/A							J2
VSS	Ground		N/A							J33
VSS	Ground		N/A							K17
VSS	Ground		N/A							K18
VSS	Ground		N/A							L6
VSS	Ground		N/A							L11
VSS	Ground		N/A							L12
VSS	Ground		N/A							L14
VSS	Ground		N/A						N8	L15
VSS	Ground		N/A						P14	L20
VSS	Ground		N/A							L21
VSS	Ground		N/A						R10	L23
VSS	Ground		N/A						R12	L24
VSS	Ground		N/A							L29
VSS	Ground		N/A						H6	M11
VSS	Ground		N/A							M12
VSS	Ground		N/A							M16
VSS	Ground		N/A							M19
VSS	Ground		N/A							M23
VSS	Ground		N/A							M24
VSS	Ground		N/A							N3
VSS	Ground		N/A							N32
VSS	Ground		N/A							P11
VSS	Ground		N/A							P14
VSS	Ground		N/A							P15
VSS	Ground		N/A						P11	P16
VSS	Ground		N/A						P10	P17
VSS	Ground		N/A						P15	P18
VSS	Ground		N/A						P8	P19
VSS	Ground		N/A						R11	P20

注!
1. UG324封装IOR47A, IOR47B共用T15管脚。
2. UG324D封装IOR47A, IOR47B共用T15管脚。

管脚名称	功能	DQS	BANK	配置功能	差分Pair	LVDS	UG324	UG324D	PG484	PG1156
VSS	Ground		N/A						R13	P21
VSS	Ground		N/A						H17	P24
VSS	Ground		N/A						H12	R6
VSS	Ground		N/A							R11
VSS	Ground		N/A							R14
VSS	Ground		N/A							R15
VSS	Ground		N/A							R16
VSS	Ground		N/A							R17
VSS	Ground		N/A							R18
VSS	Ground		N/A							R19
VSS	Ground		N/A							R20
VSS	Ground		N/A							R21
VSS	Ground		N/A							R24
VSS	Ground		N/A							R29
VSS	Ground		N/A						R14	T12
VSS	Ground		N/A							T14
VSS	Ground		N/A						J15	T15
VSS	Ground		N/A						H13	T16
VSS	Ground		N/A						H11	T17
VSS	Ground		N/A						H10	T18
VSS	Ground		N/A							T19
VSS	Ground		N/A							T20
VSS	Ground		N/A							T21
VSS	Ground		N/A							T23
VSS	Ground		N/A							U3
VSS	Ground		N/A							U10
VSS	Ground		N/A							U14
VSS	Ground		N/A							U15
VSS	Ground		N/A							U16
VSS	Ground		N/A							U17
VSS	Ground		N/A						R17	U18
VSS	Ground		N/A						J10	U19

注!
1. UG324封装IOR47A, IOR47B共用T15管脚。
2. UG324D封装IOR47A, IOR47B共用T15管脚。

管脚名称	功能	DQS	BANK	配置功能	差分Pair	LVDS	UG324	UG324D	PG484	PG1156
VSS	Ground		N/A						R15	U20
VSS	Ground		N/A						R6	U21
VSS	Ground		N/A						J14	U25
VSS	Ground		N/A						H14	U32
VSS	Ground		N/A						H15	V10
VSS	Ground		N/A						J12	V14
VSS	Ground		N/A						H9	V15
VSS	Ground		N/A							V16
VSS	Ground		N/A							V17
VSS	Ground		N/A							V18
VSS	Ground		N/A							V19
VSS	Ground		N/A							V20
VSS	Ground		N/A							V21
VSS	Ground		N/A							V25
VSS	Ground		N/A							W6
VSS	Ground		N/A							W12
VSS	Ground		N/A							W14
VSS	Ground		N/A							W15
VSS	Ground		N/A						J11	W16
VSS	Ground		N/A						R9	W17
VSS	Ground		N/A						J21	W18
VSS	Ground		N/A							W19
VSS	Ground		N/A						J13	W20
VSS	Ground		N/A							W21
VSS	Ground		N/A							W24
VSS	Ground		N/A							W29
VSS	Ground		N/A							Y11
VSS	Ground		N/A							Y14
VSS	Ground		N/A							Y15
VSS	Ground		N/A							Y16
VSS	Ground		N/A							Y17
VSS	Ground		N/A							Y18

注!										
1. UG324封装IOR47A, IOR47B共用T15管脚。										
2. UG324D封装IOR47A, IOR47B共用T15管脚。										
管脚名称	功能	DQS	BANK	配置功能	差分Pair	LVDS	UG324	UG324D	PG484	PG1156
VSS	Ground		N/A							Y19
VSS	Ground		N/A						R8	Y20
VSS	Ground		N/A						K10	Y21
VSS	Ground		N/A						K2	Y24

管脚名称	功能	DQS	BANK	配置功能	差分Pair	LVDS	UG324	UG324D	PG484	PG1156
BANK7 True LVDS Pair										
IOL11A/LPLL1_T_fb	I/O	DQ1	7	LPLL1_T_fb	True_of_IOL11B	TRUE	F13	F13	F3	J4
IOL11B/LPLL1_C_fb	I/O	DQ1	7	LPLL1_C_fb	Comp_of_IOL11A	TRUE	E13		G3	K4
IOL13A	LVDS	DQ1	7		True_of_IOL13B	TRUE				J3
IOL13B	LVDS	DQ1	7		Comp_of_IOL13A	TRUE				K3
IOL15A	I/O	DQ1	7		True_of_IOL15B	TRUE	B14	B14	C2	J1
IOL15B	I/O	DQ1	7		Comp_of_IOL15A	TRUE	A14		C1	K1
IOL17A	LVDS	DQ1	7		True_of_IOL17B	TRUE				L2
IOL17B	LVDS	DQ1	7		Comp_of_IOL17A	TRUE				M2
IOL20A	I/O	DQ1	7		True_of_IOL20B	TRUE	C13	C13	F1	L1
IOL20B	I/O	DQ1	7		Comp_of_IOL20A	TRUE	A13		G1	M1
IOL22A	LVDS	DQ1	7		True_of_IOL22B	TRUE				N7
IOL22B	LVDS	DQ1	7		Comp_of_IOL22A	TRUE				P7
IOL24A	LVDS	DQ1	7		True_of_IOL24B	TRUE				N5
IOL24B	LVDS	DQ1	7		Comp_of_IOL24A	TRUE				P5
IOL26A	LVDS	DQ1	7		True_of_IOL26B	TRUE				P3
IOL26B	LVDS	DQ1	7		Comp_of_IOL26A	TRUE				R3
IOL28A	I/O	DQ2	7		True_of_IOL28B	TRUE	B12		H3	N2
IOL28B	I/O	DQ2	7		Comp_of_IOL28A	TRUE	A12		J3	P2
IOL2A	I/O	DQ0	7		True_of_IOL2B	TRUE	B16	B16	E5	H3
IOL2B	I/O	DQ0	7		Comp_of_IOL2A	TRUE	A16		F5	G3
IOL30A	LVDS	DQ2	7		True_of_IOL30B	TRUE				U9
IOL30B	LVDS	DQ2	7		Comp_of_IOL30A	TRUE				U8
IOL32A	I/O	DQ2	7		True_of_IOL32B	TRUE	B11	A11	J1	V8
IOL32B	I/O	DQ2	7		Comp_of_IOL32A	TRUE	A11		K1	V9
IOL34A	I/O	DQS2	7		True_of_IOL34B	TRUE	G9	G9	L2	U1
IOL34B	I/O	DQS2	7		Comp_of_IOL34A	TRUE	F9	F9	L1	V1
IOL37A/LPLL2_T_fb	I/O	DQ2	7	LPLL2_T_fb	True_of_IOL37B	TRUE	C10	C10	K4	R2
IOL37B/LPLL2_C_fb	I/O	DQ2	7	LPLL2_C_fb	Comp_of_IOL37A	TRUE	A10		L4	T2
IOL39A	LVDS	DQ2	7		True_of_IOL39B	TRUE				R1
IOL39B	LVDS	DQ2	7		Comp_of_IOL39A	TRUE				T1
IOL41A	LVDS	DQ2	7		True_of_IOL41B	TRUE				V3
IOL41B	LVDS	DQ2	7		Comp_of_IOL41A	TRUE				W3
IOL43A	I/O	DQ2	7		True_of_IOL43B	TRUE	D11	D11	P1	V4
IOL43B	I/O	DQ2	7		Comp_of_IOL43A	TRUE	C11		N1	U4

管脚名称	功能	DQS	BANK	配置功能	差分Pair	LVDS	UG324	UG324D	PG484	PG1156
IOL4A	LVDS	DQ0	7		True_of_IOL4B	TRUE				H4
IOL4B	LVDS	DQ0	7		Comp_of_IOL4A	TRUE				G4
IOL6A	LVDS	DQ0	7		True_of_IOL6B	TRUE				F1
IOL6B	LVDS	DQ0	7		Comp_of_IOL6A	TRUE				E1
IOL8A	I/O	DQS0	7		True_of_IOL8B	TRUE	D14	C14	E4	H6
IOL8B	I/O	DQS0	7		Comp_of_IOL8A	TRUE	C14		E3	J6
BANK6 True LVDS Pair										
IOL46A/GCLKT_6	I/O	DQ3	6	GCLKT_6	True_of_IOL46B	TRUE	D9	D9	M4	W4
IOL46B/GCLKC_6	I/O	DQ3	6	GCLKC_6	Comp_of_IOL46A	TRUE	C9		M3	Y4
IOL48A	I/O	DQ3	6		True_of_IOL48B	TRUE	B8	B8	N4	W5
IOL48B	I/O	DQ3	6		Comp_of_IOL48A	TRUE	A8		N3	Y5
IOL50A	I/O	DQ3	6		True_of_IOL50B	TRUE	D8	D8	T2	AA1
IOL50B	I/O	DQ3	6		Comp_of_IOL50A	TRUE	C8		R2	AB1
IOL52A	I/O	DQ3	6		True_of_IOL52B	TRUE	B6	B6	P3	Y6
IOL52B	I/O	DQ3	6		Comp_of_IOL52A	TRUE	A6		R3	AA6
IOL55A	I/O	DQ3	6		True_of_IOL55B	TRUE	C7	C7	Y1	AA5
IOL55B	I/O	DQ3	6		Comp_of_IOL55A	TRUE	A7		Y2	AB5
IOL57A	LVDS	DQ3	6		True_of_IOL57B	TRUE				AA7
IOL57B	LVDS	DQ3	6		Comp_of_IOL57A	TRUE				AB7
IOL59A	LVDS	DQ3	6		True_of_IOL59B	TRUE				AC3
IOL59B	LVDS	DQ3	6		Comp_of_IOL59A	TRUE				AD3
IOL61A	LVDS	DQ3	6		True_of_IOL61B	TRUE				AC2
IOL61B	LVDS	DQ3	6		Comp_of_IOL61A	TRUE				AD2
IOL67A	LVDS	DQ4	6		True_of_IOL67B	TRUE				AE4
IOL67B	LVDS	DQ4	6		Comp_of_IOL67A	TRUE				AF4
IOL69A	LVDS	DQ4	6		True_of_IOL69B	TRUE				AE6
IOL69B	LVDS	DQ4	6		Comp_of_IOL69A	TRUE				AF6
IOL71A	LVDS	DQ4	6		True_of_IOL71B	TRUE				AD7
IOL71B	LVDS	DQ4	6		Comp_of_IOL71A	TRUE				AE7
IOL73A	I/O	DQS4	6		True_of_IOL73B	TRUE	C5	C5	V3	AE1
IOL73B	I/O	DQS4	6		Comp_of_IOL73A	TRUE	A5	A5	W3	AF1
IOL76A/LPLL3_T_fb	I/O	DQ4	6	LPLL3_T_fb	True_of_IOL76B	TRUE	B3	B3	P5	AG3
IOL76B/LPLL3_C_fb	I/O	DQ4	6	LPLL3_C_fb	Comp_of_IOL76A	TRUE	A3		R5	AH3
IOL78A	LVDS	DQ4	6		True_of_IOL78B	TRUE				AB9
IOL78B	LVDS	DQ4	6		Comp_of_IOL78A	TRUE				AB10

管脚名称	功能	DQS	BANK	配置功能	差分Pair	LVDS	UG324	UG324D	PG484	PG1156
IOL80A	LVDS	DQ4	6		True_of_IOL80B	TRUE				AC9
IOL80B	LVDS	DQ4	6		Comp_of_IOL80A	TRUE				AC10
IOL82A	I/O	DQ4	6		True_of_IOL82B	TRUE	B2	B2	V5	AJ1
IOL82B	I/O	DQ4	6		Comp_of_IOL82A	TRUE	A2	A2	U5	AK1
BANK5 True LVDS Pair										
IOB12A	LVDS	DQ6	5		True_of_IOB12B	TRUE				AM9
IOB12B	LVDS	DQ6	5		Comp_of_IOB12A	TRUE				AM10
IOB14A	LVDS	DQ6	5		True_of_IOB14B	TRUE				AF13
IOB14B	LVDS	DQ6	5		Comp_of_IOB14A	TRUE				AE14
IOB16A	I/O	DQ6	5		True_of_IOB16B	TRUE	D2	D2		AG13
IOB16B	I/O	DQ6	5		Comp_of_IOB16A	TRUE	D1	D1		AG14
IOB18A	I/O	DQ6	5		True_of_IOB18B	TRUE	F4	F4	Y6	AK11
IOB18B	I/O	DQ6	5		Comp_of_IOB18A	TRUE	F3	F3	AA6	AK12
IOB20A	I/O	DQ6	5		True_of_IOB20B	TRUE	E3	E3	W7	AM11
IOB20B	I/O	DQ6	5		Comp_of_IOB20A	TRUE	E1	E1	W8	AM12
IOB22A	LVDS	DQ6	5		True_of_IOB22B	TRUE				AN11
IOB22B	LVDS	DQ6	5		Comp_of_IOB22A	TRUE				AN12
IOB24A	I/O	DQ6	5		True_of_IOB24B	TRUE	H6	H6	Y7	AP11
IOB24B	I/O	DQ6	5		Comp_of_IOB24A	TRUE	H5	H5	Y8	AP12
IOB26A	I/O	DQ6	5		True_of_IOB26B	TRUE	F2	F2		AK15
IOB26B	I/O	DQ6	5		Comp_of_IOB26A	TRUE	F1	F1		AK16
IOB2A	I/O	DQ5	5		True_of_IOB2B	TRUE	C2	C2	U6	AH9
IOB2B	I/O	DQ5	5		Comp_of_IOB2A	TRUE	C1	C1	U7	AH10
IOB30A	I/O	DQS7	5		True_of_IOB30B	TRUE	J7	J7	W9	AJ13
IOB30B	I/O	DQS7	5		Comp_of_IOB30A	TRUE	J6	J6	Y9	AJ14
IOB32A	LVDS	DQ7	5		True_of_IOB32B	TRUE				AK13
IOB32B	LVDS	DQ7	5		Comp_of_IOB32A	TRUE				AK14
IOB34A	LVDS	DQ7	5		True_of_IOB34B	TRUE				AD16
IOB34B	LVDS	DQ7	5		Comp_of_IOB34A	TRUE				AE16
IOB36A	I/O	DQ7	5		True_of_IOB36B	TRUE	G3	G3	AA7	AN15
IOB36B	I/O	DQ7	5		Comp_of_IOB36A	TRUE	G1	G1	AB7	AN16
IOB38A	LVDS	DQ7	5		True_of_IOB38B	TRUE				AP13
IOB38B	LVDS	DQ7	5		Comp_of_IOB38A	TRUE				AP14
IOB40A	I/O	DQ7	5		True_of_IOB40B	TRUE	L7	L7	W10	AK17
IOB40B	I/O	DQ7	5		Comp_of_IOB40A	TRUE	K6	K6	W11	AK18

管脚名称	功能	DQS	BANK	配置功能	差分Pair	LVDS	UG324	UG324D	PG484	PG1156
IOB42A	I/O	DQ7	5		True_of_IOB42B	TRUE	H4	H4	Y10	AJ17
IOB42B	I/O	DQ7	5		Comp_of_IOB42A	TRUE	H3	H3	Y11	AJ18
IOB44A	I/O	DQ7	5		True_of_IOB44B	TRUE				AP17
IOB44B	I/O	DQ7	5		Comp_of_IOB44A	TRUE				AP18
IOB4A	I/O	DQ5	5		True_of_IOB4B	TRUE	F6	F6	V6	AJ9
IOB4B	I/O	DQ5	5		Comp_of_IOB4A	TRUE	F5	F5	V7	AJ10
IOB6A	I/O	DQ5	5		True_of_IOB6B	TRUE	E4	E4	Y4	AK9
IOB6B	I/O	DQ5	5		Comp_of_IOB6A	TRUE	D3	D3	Y5	AK10
IOB8A	I/O	DQ5	5		True_of_IOB8B	TRUE	H7	H7		AH11
IOB8B	I/O	DQ5	5		Comp_of_IOB8A	TRUE	G6	G6		AH12
BANK4 True LVDS Pair										
IOB48A/GCLKT_4	I/O	DQ8	4	GCLKT_4	True_of_IOB48B	TRUE	L2	L2	AB12	AL17
IOB48B/GCLKC_4	I/O	DQ8	4	GCLKC_4	Comp_of_IOB48A	TRUE	L1	L1	AA12	AL18
IOB50A	I/O	DQ8	4		True_of_IOB50B	TRUE				AG18
IOB50B	I/O	DQ8	4		Comp_of_IOB50A	TRUE				AF18
IOB52A	I/O	DQ8	4		True_of_IOB52B	TRUE	K4	K4	W12	AG19
IOB52B	I/O	DQ8	4		Comp_of_IOB52A	TRUE	K3	K3	W13	AF19
IOB54A	LVDS	DQ8	4		True_of_IOB54B	TRUE				AP19
IOB54B	LVDS	DQ8	4		Comp_of_IOB54A	TRUE				AP20
IOB56A	I/O	DQ8	4		True_of_IOB56B	TRUE	H2	H2	AB15	AL21
IOB56B	I/O	DQ8	4		Comp_of_IOB56A	TRUE	H1	H1	AA15	AL22
IOB58A	LVDS	DQ8	4		True_of_IOB58B	TRUE				AK21
IOB58B	LVDS	DQ8	4		Comp_of_IOB58A	TRUE				AK22
IOB60A	I/O	DQ8	4		True_of_IOB60B	TRUE	J3	J3		AM19
IOB60B	I/O	DQ8	4		Comp_of_IOB60A	TRUE	J1	J1		AM20
IOB62A	I/O	DQ8	4		True_of_IOB62B	TRUE	K2	K2		AL19
IOB62B	I/O	DQ8	4		Comp_of_IOB62A	TRUE	K1	K1		AL20
IOB66A	I/O	DQS9	4		True_of_IOB66B	TRUE	P2	P2	AB16	AP23
IOB66B	I/O	DQS9	4		Comp_of_IOB66A	TRUE	P1	P1	AA16	AP24
IOB68A	I/O	DQ9	4		True_of_IOB68B	TRUE			V14	AG20
IOB68B	I/O	DQ9	4		Comp_of_IOB68A	TRUE			V15	AF20
IOB70A	I/O	DQ9	4		True_of_IOB70B	TRUE	M3	M3		AE20
IOB70B	I/O	DQ9	4		Comp_of_IOB70A	TRUE	M1	M1		AE21
IOB72A	I/O	DQ9	4		True_of_IOB72B	TRUE	N2	N2	AA17	AH23
IOB72B	I/O	DQ9	4		Comp_of_IOB72A	TRUE	N1	N1	Y17	AH24

管脚名称	功能	DQS	BANK	配置功能	差分Pair	LVDS	UG324	UG324D	PG484	PG1156
I0B74A	I/O	DQ9	4		True_of_I0B74B	TRUE				AK23
I0B74B	I/O	DQ9	4		Comp_of_I0B74A	TRUE				AK24
I0B76A	I/O	DQ9	4		True_of_I0B76B	TRUE	T2	T2	Y16	AJ28
I0B76B	I/O	DQ9	4		Comp_of_I0B76A	TRUE	T1	T1	W16	AJ27
I0B78A	LVDS	DQ9	4		True_of_I0B78B	TRUE				AL28
I0B78B	LVDS	DQ9	4		Comp_of_I0B78A	TRUE				AL27
I0B80A	LVDS	DQ9	4		True_of_I0B80B	TRUE				AP25
I0B80B	LVDS	DQ9	4		Comp_of_I0B80A	TRUE				AP26
I0B84A	I/O	DQS10	4		True_of_I0B84B	TRUE	U2	U2	Y19	AN28
I0B84B	I/O	DQS10	4		Comp_of_I0B84A	TRUE	U1	U1	Y18	AN27
I0B86A	I/O	DQ10	4		True_of_I0B86B	TRUE	L6	L6	V16	AG22
I0B86B	I/O	DQ10	4		Comp_of_I0B86A	TRUE	M5	M5	U16	AF22
I0B88A	I/O	DQ10	4		True_of_I0B88B	TRUE	P4	P4		AL25
I0B88B	I/O	DQ10	4		Comp_of_I0B88A	TRUE	P3	P3		AL26
I0B90A	I/O	DQ10	4		True_of_I0B90B	TRUE	N4	N4	V17	AK25
I0B90B	I/O	DQ10	4		Comp_of_I0B90A	TRUE	N3	N3	V18	AK26
BANK3 True LVDS Pair										
I0R46A/GCLKT_3	I/O	DQ12	3	GCLKT_3	True_of_I0R46B	TRUE	R8	R8	P22	W30
I0R46B/GCLKC_3	I/O	DQ12	3	GCLKC_3	Comp_of_I0R46A	TRUE	T8	T8	R22	Y30
I0R48A/MODE2	I/O	DQ12	3	MODE2	True_of_I0R48B	TRUE	N12	N12	U21	W28
I0R48B/RECONFIG_N	I/O	DQ12	3	RECONFIG_N	Comp_of_I0R48A	TRUE	V2	V2	T21	Y28
I0R50A/MI/D7	I/O	DQ12	3	MI/D7	True_of_I0R50B	TRUE	R13	R13	P19	W33
I0R50B/MO/D6	I/O	DQ12	3	MO/D6	Comp_of_I0R50A	TRUE	T13	T13	P20	Y33
I0R52A/FASTRD_N/D3	I/O	DQ12	3	FASTRD_N/D3	True_of_I0R52B	TRUE	T9	T9	R20	W34
I0R52B/SI/D2	I/O	DQ12	3	SI/D2	Comp_of_I0R52A	TRUE	V9	V9	R21	Y34
I0R55A/DIN/CLKHOLD_N	I/O	DQ12	3	DIN/CLKHOLD_N	True_of_I0R55B	TRUE	U8	U8	T20	AA31
I0R55B/DOU/WE_N	I/O	DQ12	3	DOU/WE_N	Comp_of_I0R55A	TRUE	V8	V8	U20	AB31
I0R57A	LVDS	DQ12	3		True_of_I0R57B	TRUE				AD33
I0R57B	LVDS	DQ12	3		Comp_of_I0R57A	TRUE				AE33
I0R59A	LVDS	DQ12	3		True_of_I0R59B	TRUE				AC32
I0R59B	LVDS	DQ12	3		Comp_of_I0R59A	TRUE				AD32
I0R61A	LVDS	DQ12	3		True_of_I0R61B	TRUE				AA29
I0R61B	LVDS	DQ12	3		Comp_of_I0R61A	TRUE				AB29
I0R67A	LVDS	DQ11	3		True_of_I0R67B	TRUE				AH29
I0R67B	LVDS	DQ11	3		Comp_of_I0R67A	TRUE				AG29

管脚名称	功能	DQS	BANK	配置功能	差分Pair	LVDS	UG324	UG324D	PG484	PG1156
IOR69A	LVDS	DQ11	3		True_of_IOR69B	TRUE				AH31
IOR69B	LVDS	DQ11	3		Comp_of_IOR69A	TRUE				AG31
IOR71A	I/O	DQ11	3		True_of_IOR71B	TRUE	R7	R7		AH32
IOR71B	I/O	DQ11	3		Comp_of_IOR71A	TRUE	T7	T7		AG32
IOR73A	I/O	DQS11	3		True_of_IOR73B	TRUE	R5	R5	Y22	AC34
IOR73B	I/O	DQS11	3		Comp_of_IOR73A	TRUE	T5	T5	AA22	AD34
IOR76A/RPLL3_T_fb	I/O	DQ11	3	RPLL3_T_fb	True_of_IOR76B	TRUE	R3	R3	Y21	AE32
IOR76B/RPLL3_C_fb	I/O	DQ11	3	RPLL3_C_fb	Comp_of_IOR76A	TRUE	T3	T3	AA21	AF32
IOR78A	LVDS	DQ11	3		True_of_IOR78B	TRUE				AB25
IOR78B	LVDS	DQ11	3		Comp_of_IOR78A	TRUE				AB26
IOR80A	LVDS	DQ11	3		True_of_IOR80B	TRUE				AC25
IOR80B	LVDS	DQ11	3		Comp_of_IOR80A	TRUE				AC26
IOR82A	I/O	DQ11	3		True_of_IOR82B	TRUE	T4	T4	T17	AC28
IOR82B	I/O	DQ11	3		Comp_of_IOR82A	TRUE	V4	V4	U17	AD28
BANK2 True LVDS Pair										
IOR11A/RPLL1_T_fb	I/O	DQ14	2	RPLL1_T_fb	True_of_IOR11B	TRUE	U13	U13	B21	L30
IOR11B/RPLL1_C_fb	I/O	DQ14	2	RPLL1_C_fb	Comp_of_IOR11A	TRUE	V13	V13	C21	M30
IOR13A	LVDS	DQ14	2		True_of_IOR13B	TRUE				L31
IOR13B	LVDS	DQ14	2		Comp_of_IOR13A	TRUE				M31
IOR15A	I/O	DQ14	2		True_of_IOR15B	TRUE	U11	U11	G19	L32
IOR15B	I/O	DQ14	2		Comp_of_IOR15A	TRUE	V11	V11	G20	M32
IOR17A	LVDS	DQ14	2		True_of_IOR17B	TRUE				L34
IOR17B	LVDS	DQ14	2		Comp_of_IOR17A	TRUE				M34
IOR20A	I/O	DQ14	2		True_of_IOR20B	TRUE	R11	R11	H20	N31
IOR20B	I/O	DQ14	2		Comp_of_IOR20A	TRUE	T11	T11	H21	P31
IOR22A	LVDS	DQ14	2		True_of_IOR22B	TRUE				N33
IOR22B	LVDS	DQ14	2		Comp_of_IOR22A	TRUE				P33
IOR24A	LVDS	DQ14	2		True_of_IOR24B	TRUE				N34
IOR24B	LVDS	DQ14	2		Comp_of_IOR24A	TRUE				P34
IOR26A	LVDS	DQ14	2		True_of_IOR26B	TRUE				N28
IOR26B	LVDS	DQ14	2		Comp_of_IOR26A	TRUE				P28
IOR28A	I/O	DQ13	2		True_of_IOR28B	TRUE	T12	T12	F22	R30
IOR28B	I/O	DQ13	2		Comp_of_IOR28A	TRUE	V12	V12	E22	T30
IOR2A	I/O	DQ15	2		True_of_IOR2B	TRUE	U16	U16	F18	K31
IOR2B	I/O	DQ15	2		Comp_of_IOR2A	TRUE	V16	V16	F19	J31

管脚名称	功能	DQS	BANK	配置功能	差分Pair	LVDS	UG324	UG324D	PG484	PG1156
IOR30A	LVDS	DQ13	2		True_of_IOR30B	TRUE				T27
IOR30B	LVDS	DQ13	2		Comp_of_IOR30A	TRUE				T26
IOR32A	I/O	DQ13	2		True_of_IOR32B	TRUE	N10	N10	H22	U27
IOR32B	I/O	DQ13	2		Comp_of_IOR32A	TRUE	P11	P11	J22	U26
IOR34A	I/O	DQS13	2		True_of_IOR34B	TRUE	M10	M10	K19	N30
IOR34B	I/O	DQS13	2		Comp_of_IOR34A	TRUE	N9	N9	L19	P30
IOR37A/RPLL2_T_fb	I/O	DQ13	2	RPLL2_T_fb	True_of_IOR37B	TRUE	R10	R10	L21	R34
IOR37B/RPLL2_C_fb	I/O	DQ13	2	RPLL2_C_fb	Comp_of_IOR37A	TRUE	T10	T10	M21	T34
IOR39A	LVDS	DQ13	2		True_of_IOR39B	TRUE				U29
IOR39B	LVDS	DQ13	2		Comp_of_IOR39A	TRUE				V29
IOR41A	LVDS	DQ13	2		True_of_IOR41B	TRUE				U30
IOR41B	LVDS	DQ13	2		Comp_of_IOR41A	TRUE				V30
IOR43A/TCK	I/O	DQ13	2	TCK	True_of_IOR43B	TRUE	A17	A17	N20	U33
IOR43B/TDI	I/O	DQ13	2	TDI	Comp_of_IOR43A	TRUE	D15	D15	M20	V33
IOR4A	LVDS	DQ15	2		True_of_IOR4B	TRUE				J32
IOR4B	LVDS	DQ15	2		Comp_of_IOR4A	TRUE				K32
IOR6A	LVDS	DQ15	2		True_of_IOR6B	TRUE				G34
IOR6B	LVDS	DQ15	2		Comp_of_IOR6A	TRUE				H34
IOR8A	I/O	DQS15	2		True_of_IOR8B	TRUE	U15	U15	D19	L27
IOR8B	I/O	DQS15	2		Comp_of_IOR8A	TRUE	V15	V15	D20	M27
BANK1 True LVDS Pair										
IOT48A/GCLKT_1	I/O	DQ18	1	GCLKT_1	True_of_IOT48B	TRUE	L15	L15	D11	F17
IOT48B/GCLKC_1	I/O	DQ18	1	GCLKC_1	Comp_of_IOT48A	TRUE	L16	L16	D12	F18
IOT50A	I/O	DQ18	1		True_of_IOT50B	TRUE	H17	H17		H18
IOT50B	I/O	DQ18	1		Comp_of_IOT50A	TRUE	H18	H18		J18
IOT52A	I/O	DQ18	1		True_of_IOT52B	TRUE			E12	H19
IOT52B	I/O	DQ18	1		Comp_of_IOT52A	TRUE			E13	J19
IOT54A	LVDS	DQ18	1		True_of_IOT54B	TRUE				B19
IOT54B	LVDS	DQ18	1		Comp_of_IOT54A	TRUE				B20
IOT56A	I/O	DQ18	1		True_of_IOT56B	TRUE	J16	J16	A15	G19
IOT56B	I/O	DQ18	1		Comp_of_IOT56A	TRUE	J18	J18	B15	G20
IOT58A	I/O	DQ18	1		True_of_IOT58B	TRUE	L17	L17		A21
IOT58B	I/O	DQ18	1		Comp_of_IOT58A	TRUE	L18	L18		A22
IOT60A	LVDS	DQ18	1		True_of_IOT60B	TRUE				D19
IOT60B	LVDS	DQ18	1		Comp_of_IOT60A	TRUE				D20

管脚名称	功能	DQS	BANK	配置功能	差分Pair	LVDS	UG324	UG324D	PG484	PG1156
IOT62A	I/O	DQ18	1		True_of_IOT62B	TRUE				E19
IOT62B	I/O	DQ18	1		Comp_of_IOT62A	TRUE				E20
IOT66A	I/O	DQS17	1		True_of_IOT66B	TRUE	N15	N15	C14	E21
IOT66B	I/O	DQS17	1		Comp_of_IOT66A	TRUE	N16	N16	C15	E22
IOT68A	I/O	DQ17	1		True_of_IOT68B	TRUE	M16	M16	A17	J20
IOT68B	I/O	DQ17	1		Comp_of_IOT68A	TRUE	M18	M18	B17	H20
IOT70A	I/O	DQ17	1		True_of_IOT70B	TRUE	N17	N17		K20
IOT70B	I/O	DQ17	1		Comp_of_IOT70A	TRUE	N18	N18		K21
IOT72A	I/O	DQ17	1		True_of_IOT72B	TRUE	P17	P17	A18	D23
IOT72B	I/O	DQ17	1		Comp_of_IOT72A	TRUE	P18	P18	A19	D24
IOT74A	I/O	DQ17	1		True_of_IOT74B	TRUE	U17	U17		B23
IOT74B	I/O	DQ17	1		Comp_of_IOT74A	TRUE	U18	U18		B24
IOT76A	I/O	DQ17	1		True_of_IOT76B	TRUE	T17	T17	C18	K25
IOT76B	I/O	DQ17	1		Comp_of_IOT76A	TRUE	T18	T18	C19	K24
IOT78A	LVDS	DQ17	1		True_of_IOT78B	TRUE				J26
IOT78B	LVDS	DQ17	1		Comp_of_IOT78A	TRUE				J25
IOT80A	LVDS	DQ17	1		True_of_IOT80B	TRUE				G23
IOT80B	LVDS	DQ17	1		Comp_of_IOT80A	TRUE				G24
IOT84A	I/O	DQS16	1		True_of_IOT84B	TRUE	M14	M14	D16	D25
IOT84B	I/O	DQS16	1		Comp_of_IOT84A	TRUE	N14	N14	E16	D26
IOT86A	I/O	DQ16	1		True_of_IOT86B	TRUE			E14	K23
IOT86B	I/O	DQ16	1		Comp_of_IOT86A	TRUE			E15	J23
IOT88A	I/O	DQ16	1		True_of_IOT88B	TRUE	L14	L14		A25
IOT88B	I/O	DQ16	1		Comp_of_IOT88A	TRUE	M13	M13		A26
IOT90A	I/O	DQ16	1		True_of_IOT90B	TRUE	P15	P15	A22	C25
IOT90B	I/O	DQ16	1		Comp_of_IOT90A	TRUE	P16	P16	B22	C26
BANK0 True LVDS Pair										
IOT12A	LVDS	DQ20	0		True_of_IOT12B	TRUE				E9
IOT12B	LVDS	DQ20	0		Comp_of_IOT12A	TRUE				E10
IOT14A	LVDS	DQ20	0		True_of_IOT14B	TRUE				K12
IOT14B	LVDS	DQ20	0		Comp_of_IOT14A	TRUE				J12
IOT16A	I/O	DQ20	0		True_of_IOT16B	TRUE				J14
IOT16B	I/O	DQ20	0		Comp_of_IOT16A	TRUE				H14
IOT18A	I/O	DQ20	0		True_of_IOT18B	TRUE	H12	H12	A2	G11
IOT18B	I/O	DQ20	0		Comp_of_IOT18A	TRUE	G13	G13	A3	G12

管脚名称	功能	DQS	BANK	配置功能	差分Pair	LVDS	UG324	UG324D	PG484	PG1156
IOT20A	I/O	DQ20	0		True_of_IOT20B	TRUE	E16	E16	C7	C11
IOT20B	I/O	DQ20	0		Comp_of_IOT20A	TRUE	E18	E18	C8	C12
IOT22A	LVDS	DQ20	0		True_of_IOT22B	TRUE				B11
IOT22B	LVDS	DQ20	0		Comp_of_IOT22A	TRUE				B12
IOT24A	I/O	DQ20	0		True_of_IOT24B	TRUE	F17	F17	B6	A11
IOT24B	I/O	DQ20	0		Comp_of_IOT24A	TRUE	F18	F18	A6	A12
IOT26A	I/O	DQ20	0		True_of_IOT26B	TRUE				D11
IOT26B	I/O	DQ20	0		Comp_of_IOT26A	TRUE				D12
IOT2A	I/O	DQ21	0		True_of_IOT2B	TRUE			D5	B7
IOT2B	I/O	DQ21	0		Comp_of_IOT2A	TRUE			D6	B8
IOT30A	I/O	DQS19	0		True_of_IOT30B	TRUE	H15	H15	D9	F13
IOT30B	I/O	DQS19	0		Comp_of_IOT30A	TRUE	H16	H16	D10	F14
IOT32A	LVDS	DQ19	0		True_of_IOT32B	TRUE				E13
IOT32B	LVDS	DQ19	0		Comp_of_IOT32A	TRUE				E14
IOT34A	LVDS	DQ19	0		True_of_IOT34B	TRUE				L16
IOT34B	LVDS	DQ19	0		Comp_of_IOT34A	TRUE				K16
IOT36A	I/O	DQ19	0		True_of_IOT36B	TRUE	G16	G16	C9	A15
IOT36B	I/O	DQ19	0		Comp_of_IOT36A	TRUE	G18	G18	C10	A16
IOT38A	LVDS	DQ19	0		True_of_IOT38B	TRUE				A13
IOT38B	LVDS	DQ19	0		Comp_of_IOT38A	TRUE				A14
IOT40A	I/O	DQ19	0		True_of_IOT40B	TRUE	J13	J13	A9	G15
IOT40B	I/O	DQ19	0		Comp_of_IOT40A	TRUE	K14	K14	A10	G16
IOT42A	I/O	DQ19	0		True_of_IOT42B	TRUE	L12	L12	A11	E15
IOT42B	I/O	DQ19	0		Comp_of_IOT42A	TRUE	L13	L13	A12	E16
IOT44A	I/O	DQ19	0		True_of_IOT44B	TRUE				B17
IOT44B	I/O	DQ19	0		Comp_of_IOT44A	TRUE				B18
IOT4A	I/O	DQ21	0		True_of_IOT4B	TRUE	F15	F15	D4	A7
IOT4B	I/O	DQ21	0		Comp_of_IOT4A	TRUE	F16	F16	C4	A8
IOT6A	I/O	DQ21	0		True_of_IOT6B	TRUE	C17	C17	F6	G9
IOT6B	I/O	DQ21	0		Comp_of_IOT6A	TRUE	C18	C18	F7	G10
IOT8A	I/O	DQ21	0		True_of_IOT8B	TRUE	F14	F14		A9
IOT8B	I/O	DQ21	0		Comp_of_IOT8A	TRUE	G14	G14		A10

管脚名称	功能	DQS	BANK	配置功能	差分Pair	LVDS	PG1156
BANK7 True LVDS Pair							
IOL13A	LVDS	DQ1	7		True_of_IOL13B	TRUE	J3
IOL13B	LVDS	DQ1	7		Comp_of_IOL13A	TRUE	K3
IOL17A	LVDS	DQ1	7		True_of_IOL17B	TRUE	L2
IOL17B	LVDS	DQ1	7		Comp_of_IOL17A	TRUE	M2
IOL22A	LVDS	DQ1	7		True_of_IOL22B	TRUE	N7
IOL22B	LVDS	DQ1	7		Comp_of_IOL22A	TRUE	P7
IOL24A	LVDS	DQ1	7		True_of_IOL24B	TRUE	N5
IOL24B	LVDS	DQ1	7		Comp_of_IOL24A	TRUE	P5
IOL26A	LVDS	DQ1	7		True_of_IOL26B	TRUE	P3
IOL26B	LVDS	DQ1	7		Comp_of_IOL26A	TRUE	R3
IOL30A	LVDS	DQ2	7		True_of_IOL30B	TRUE	U9
IOL30B	LVDS	DQ2	7		Comp_of_IOL30A	TRUE	U8
IOL39A	LVDS	DQ2	7		True_of_IOL39B	TRUE	R1
IOL39B	LVDS	DQ2	7		Comp_of_IOL39A	TRUE	T1
IOL41A	LVDS	DQ2	7		True_of_IOL41B	TRUE	V3
IOL41B	LVDS	DQ2	7		Comp_of_IOL41A	TRUE	W3
IOL4A	LVDS	DQ0	7		True_of_IOL4B	TRUE	H4
IOL4B	LVDS	DQ0	7		Comp_of_IOL4A	TRUE	G4
IOL6A	LVDS	DQ0	7		True_of_IOL6B	TRUE	F1
IOL6B	LVDS	DQ0	7		Comp_of_IOL6A	TRUE	E1
BANK6 True LVDS Pair							
IOL57A	LVDS	DQ3	6		True_of_IOL57B	TRUE	AA7
IOL57B	LVDS	DQ3	6		Comp_of_IOL57A	TRUE	AB7
IOL59A	LVDS	DQ3	6		True_of_IOL59B	TRUE	AC3
IOL59B	LVDS	DQ3	6		Comp_of_IOL59A	TRUE	AD3
IOL61A	LVDS	DQ3	6		True_of_IOL61B	TRUE	AC2
IOL61B	LVDS	DQ3	6		Comp_of_IOL61A	TRUE	AD2
IOL67A	LVDS	DQ4	6		True_of_IOL67B	TRUE	AE4
IOL67B	LVDS	DQ4	6		Comp_of_IOL67A	TRUE	AF4
IOL69A	LVDS	DQ4	6		True_of_IOL69B	TRUE	AE6
IOL69B	LVDS	DQ4	6		Comp_of_IOL69A	TRUE	AF6

管脚名称	功能	DQS	BANK	配置功能	差分Pair	LVDS	PG1156
IOL71A	LVDS	DQ4	6		True_of_IOL71B	TRUE	AD7
IOL71B	LVDS	DQ4	6		Comp_of_IOL71A	TRUE	AE7
IOL78A	LVDS	DQ4	6		True_of_IOL78B	TRUE	AB9
IOL78B	LVDS	DQ4	6		Comp_of_IOL78A	TRUE	AB10
IOL80A	LVDS	DQ4	6		True_of_IOL80B	TRUE	AC9
IOL80B	LVDS	DQ4	6		Comp_of_IOL80A	TRUE	AC10
BANK5 True LVDS Pair							
IOB12A	LVDS	DQ6	5		True_of_IOB12B	TRUE	AM9
IOB12B	LVDS	DQ6	5		Comp_of_IOB12A	TRUE	AM10
IOB14A	LVDS	DQ6	5		True_of_IOB14B	TRUE	AF13
IOB14B	LVDS	DQ6	5		Comp_of_IOB14A	TRUE	AE14
IOB22A	LVDS	DQ6	5		True_of_IOB22B	TRUE	AN11
IOB22B	LVDS	DQ6	5		Comp_of_IOB22A	TRUE	AN12
IOB32A	LVDS	DQ7	5		True_of_IOB32B	TRUE	AK13
IOB32B	LVDS	DQ7	5		Comp_of_IOB32A	TRUE	AK14
IOB34A	LVDS	DQ7	5		True_of_IOB34B	TRUE	AD16
IOB34B	LVDS	DQ7	5		Comp_of_IOB34A	TRUE	AE16
IOB38A	LVDS	DQ7	5		True_of_IOB38B	TRUE	AP13
IOB38B	LVDS	DQ7	5		Comp_of_IOB38A	TRUE	AP14
BANK4 True LVDS Pair							
IOB54A	LVDS	DQ8	4		True_of_IOB54B	TRUE	AP19
IOB54B	LVDS	DQ8	4		Comp_of_IOB54A	TRUE	AP20
IOB58A	LVDS	DQ8	4		True_of_IOB58B	TRUE	AK21
IOB58B	LVDS	DQ8	4		Comp_of_IOB58A	TRUE	AK22
IOB78A	LVDS	DQ9	4		True_of_IOB78B	TRUE	AL28
IOB78B	LVDS	DQ9	4		Comp_of_IOB78A	TRUE	AL27
IOB80A	LVDS	DQ9	4		True_of_IOB80B	TRUE	AP25
IOB80B	LVDS	DQ9	4		Comp_of_IOB80A	TRUE	AP26
BANK3 True LVDS Pair							
IOR57A	LVDS	DQ12	3		True_of_IOR57B	TRUE	AD33
IOR57B	LVDS	DQ12	3		Comp_of_IOR57A	TRUE	AE33
IOR59A	LVDS	DQ12	3		True_of_IOR59B	TRUE	AC32

管脚名称	功能	DQS	BANK	配置功能	差分Pair	LVDS	PG1156
IOR59B	LVDS	DQ12	3		Comp_of_IOR59A	TRUE	AD32
IOR61A	LVDS	DQ12	3		True_of_IOR61B	TRUE	AA29
IOR61B	LVDS	DQ12	3		Comp_of_IOR61A	TRUE	AB29
IOR67A	LVDS	DQ11	3		True_of_IOR67B	TRUE	AH29
IOR67B	LVDS	DQ11	3		Comp_of_IOR67A	TRUE	AG29
IOR69A	LVDS	DQ11	3		True_of_IOR69B	TRUE	AH31
IOR69B	LVDS	DQ11	3		Comp_of_IOR69A	TRUE	AG31
IOR78A	LVDS	DQ11	3		True_of_IOR78B	TRUE	AB25
IOR78B	LVDS	DQ11	3		Comp_of_IOR78A	TRUE	AB26
IOR80A	LVDS	DQ11	3		True_of_IOR80B	TRUE	AC25
IOR80B	LVDS	DQ11	3		Comp_of_IOR80A	TRUE	AC26
BANK2 True LVDS Pair							
IOR13A	LVDS	DQ14	2		True_of_IOR13B	TRUE	L31
IOR13B	LVDS	DQ14	2		Comp_of_IOR13A	TRUE	M31
IOR17A	LVDS	DQ14	2		True_of_IOR17B	TRUE	L34
IOR17B	LVDS	DQ14	2		Comp_of_IOR17A	TRUE	M34
IOR22A	LVDS	DQ14	2		True_of_IOR22B	TRUE	N33
IOR22B	LVDS	DQ14	2		Comp_of_IOR22A	TRUE	P33
IOR24A	LVDS	DQ14	2		True_of_IOR24B	TRUE	N34
IOR24B	LVDS	DQ14	2		Comp_of_IOR24A	TRUE	P34
IOR26A	LVDS	DQ14	2		True_of_IOR26B	TRUE	N28
IOR26B	LVDS	DQ14	2		Comp_of_IOR26A	TRUE	P28
IOR30A	LVDS	DQ13	2		True_of_IOR30B	TRUE	T27
IOR30B	LVDS	DQ13	2		Comp_of_IOR30A	TRUE	T26
IOR39A	LVDS	DQ13	2		True_of_IOR39B	TRUE	U29
IOR39B	LVDS	DQ13	2		Comp_of_IOR39A	TRUE	V29
IOR41A	LVDS	DQ13	2		True_of_IOR41B	TRUE	U30
IOR41B	LVDS	DQ13	2		Comp_of_IOR41A	TRUE	V30
IOR4A	LVDS	DQ15	2		True_of_IOR4B	TRUE	J32
IOR4B	LVDS	DQ15	2		Comp_of_IOR4A	TRUE	K32
IOR6A	LVDS	DQ15	2		True_of_IOR6B	TRUE	G34
IOR6B	LVDS	DQ15	2		Comp_of_IOR6A	TRUE	H34

管脚名称	功能	DQS	BANK	配置功能	差分Pair	LVDS	PG1156
BANK1 True LVDS Pair							
IOT54A	LVDS	DQ18	1		True_of_IOT54B	TRUE	B19
IOT54B	LVDS	DQ18	1		Comp_of_IOT54A	TRUE	B20
IOT60A	LVDS	DQ18	1		True_of_IOT60B	TRUE	D19
IOT60B	LVDS	DQ18	1		Comp_of_IOT60A	TRUE	D20
IOT78A	LVDS	DQ17	1		True_of_IOT78B	TRUE	J26
IOT78B	LVDS	DQ17	1		Comp_of_IOT78A	TRUE	J25
IOT80A	LVDS	DQ17	1		True_of_IOT80B	TRUE	G23
IOT80B	LVDS	DQ17	1		Comp_of_IOT80A	TRUE	G24
BANK0 True LVDS Pair							
IOT12A	LVDS	DQ20	0		True_of_IOT12B	TRUE	E9
IOT12B	LVDS	DQ20	0		Comp_of_IOT12A	TRUE	E10
IOT14A	LVDS	DQ20	0		True_of_IOT14B	TRUE	K12
IOT14B	LVDS	DQ20	0		Comp_of_IOT14A	TRUE	J12
IOT22A	LVDS	DQ20	0		True_of_IOT22B	TRUE	B11
IOT22B	LVDS	DQ20	0		Comp_of_IOT22A	TRUE	B12
IOT32A	LVDS	DQ19	0		True_of_IOT32B	TRUE	E13
IOT32B	LVDS	DQ19	0		Comp_of_IOT32A	TRUE	E14
IOT34A	LVDS	DQ19	0		True_of_IOT34B	TRUE	L16
IOT34B	LVDS	DQ19	0		Comp_of_IOT34A	TRUE	K16
IOT38A	LVDS	DQ19	0		True_of_IOT38B	TRUE	A13
IOT38B	LVDS	DQ19	0		Comp_of_IOT38A	TRUE	A14

注!			
1. 使用True LVDS的Bank VCCO建议设置为2.5V。			
2. 建议把VCCX和电压最高的VCCO接在一起使用。			
GW2A-55器件PG484/PG1156封装电源供电要求			
名称	描述	最小值	最大值
VCC	核电压	0.95V	1.05V
VCCPLLL	左边锁相环供电电压	0.95V	1.05V
VCCPLLR	右边锁相环供电电压	0.95V	1.05V
VCCO0、VCCO1、VCCO2、 VCCO3、VCCO4、VCCO5、 VCCO6、VCCO7	I/O Bank电压	1.14V	3.465V
VCCX	辅助电压	2.7V	3.465V
GW2A-55器件UG324封装电源供电要求			
名称	描述	最小值	最大值
VCC	核电压	0.95V	1.05V
VCCO0、VCCO1、VCCO2、 VCCO3、VCCO4、VCCO5、 VCCO6、VCCO7	I/O Bank电压	1.14V	3.465V
VCCX	辅助电压	2.7V	3.465V
GW2A-55器件UG324D封装电源供电要求			
名称	描述	最小值	最大值
VCC	核电压	0.95V	1.05V
VCCO0、VCCO1、VCCO2、 VCCO3、VCCO4、VCCO5、 VCCO6、VCCO7	I/O Bank电压	1.14V	3.465V
VCCX	辅助电压	2.7V	3.465V