

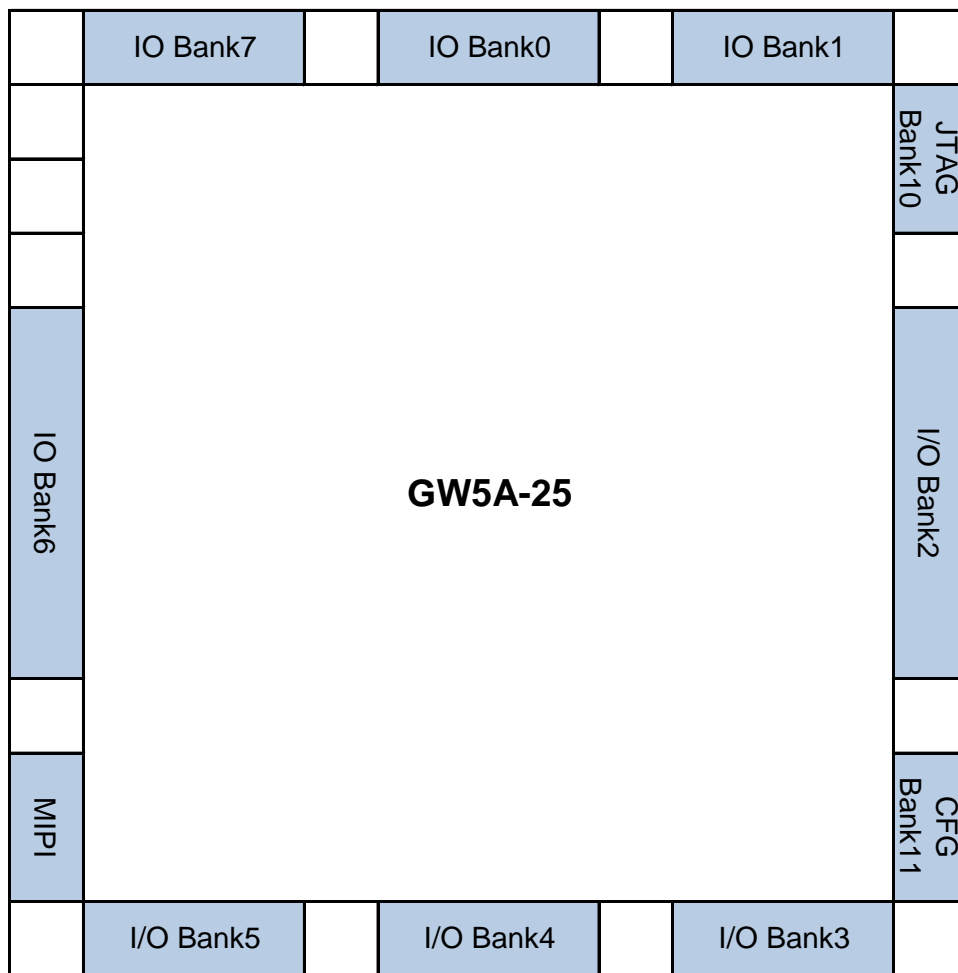
日期	版本	说明
2023/4/20	1.0	初始版本，支持MG121N、UG324S、UG256C、PG256C、UG324封装。
2023/5/25	1.1	更新Pin Definitions页中MI0、MI1、MI2、MI3的管脚定义。 更新所有封装IOB58A、IOL3A、IOL14A、IOR24A、IOR31A的PLL配置信息。 新增MG196S、UG225S封装。 更新Pin List 1 页中MG121N封装的MODE信息。 更新Pin Definitions页中的注释。

管脚名称	方向	说明
用户I/O管脚		
IO [End][Row/Column Number][A/B]	I/O/LVDS	[End]提供管脚在器件中的位置信息，包括L(left) R(right) B(bottom) T(top)
		[Row/Column Number]提供管脚在器件中的具体行列位置信息，若[End]为T(top)或B(bottom)，则提供列信息，即管脚对应的CFU列数。若[End]为L(left)或R(right)，则提供行信息，即管脚对应的CFU行数
		[A/B]提供差分信号对信息
		方向为LVDS时表示该管脚只支持真LVDS输出
[pin]_[End][Row/Column Number][A/B]	I/O	[pin]管脚名称，其他信息同上 有封装管脚的短接IO，按数字大小排序，第一个IO使用管脚的名称，其他短接的使用管脚名称和去掉IO字符位置信息拼接，如IOR1A/IOB14A短接，管脚名为C1，则IOR1A对应C1，IOB14A对应C1_B14A
多功能管脚		
IO [End][Row/Column Number][A/B]/MMM		多功能管脚定义，/MMM表示在用户I/O功能的基础上有另外的一种或多种功能。当这些功能不使用的時候，这些管脚可以作用用户I/O
D00	I/O	CPU模式：数据输入或输出(双向)管脚D00 MSPI模式：X1模式下串行数据输入，X2, X4模式下并行数据bit1的输入管脚，连接外部Flash器件的DQ1/Q/SO/IO1管脚
MI0	I/O	MSPI模式：串行指令和地址输出，以及X2, X4模式下的并行数据bit0的输入管脚，连接外部Flash器件的DQ0/D/SI/IO0管脚
MI1	I/O	MSPI模式：X1模式下串行数据输入，X2, X4模式下并行数据bit1的输入管脚，连接外部Flash器件的DQ1/Q/SO/IO1管脚
MI2	I/O	MSPI模式：X4模式下并行数据bit2的输入管脚，分别连接外部Flash器件的DQ2/W#/WP#/IO2管脚
MI3	I/O	MSPI模式：X4模式下并行数据bit3的输入管脚，分别连接外部Flash器件的DQ3/HOLD#/IO3管脚
D01	I/O	CPU模式：数据输入或输出(双向)管脚D01 MSPI模式：X4模式下并行数据bit2的输入管脚，分别连接外部Flash器件的DQ2/W#/WP#/IO2管脚
D02	I/O	CPU模式：数据输入或输出(双向)管脚D02 MSPI模式：X4模式下并行数据bit3的输入管脚，分别连接外部Flash器件的DQ3/HOLD#/IO3管脚
D03	I/O	CPU模式：数据输入或输出(双向)管脚D03
D04~D07	I/O	CPU模式：数据输入输出端口D04~D07
D08~D15	I	CPU模式：数据输入端口D08~D15
CCLK	I/O	配置时钟 Slave模式：CCLK为输入，需要连接外部时钟源 Master模式：CCLK为输出

管脚名称	方向	说明
EMCCLK	I	外部输入时钟信号 Master模式：EMCCLK用作FPGA配置逻辑，以及输出CCLK的时钟源 Slave模式：EMCCLK对slave模式没有关联
MCKTEST	I/O	MCLK CIB输出测试管脚
MOSI	I/O	MSPI模式：串行指令和地址输出，以及X2, X4模式下的并行数据bit0的输入管脚，连接外部Flash器件的DQ0/D/SI/IO0管脚
MISO	I/O	MSPI模式：X1模式下串行数据输入，X2, X4模式下并行数据bit1的输入管脚，连接外部Flash器件的DQ1/Q/SO/IO1管脚
SDA	I/O	I2C串行数据线；当GowinCONFIG配置模式支持I2C时，需要外上拉
SCL	I	I2C串行时钟线；当GowinCONFIG配置模式支持I2C时，需要外上拉
SO	O	SSPI模式下SO
SI	I/O	SSPI模式下SI
CSI_B	I	CPU模式：片选信号低有效 Master CPU模式：连接外部配置controller的片选信号，也可以直接接地或者串接1KΩ电阻接地 Slave CPU模式：外部配置controller可以通过控制CSI_B信号选择FPGA Master和Slave模式都是由外部controller发出，其他模式CSI_B信号没有关联
CSO_B	O	在FPGA级联配置模式(Daisy Chain)用于连接下一级器件 SERIAL模式：输出下一级器件的配置数据 Master SPI模式：输出下一级器件的配置数据 CPU模式：输出下一级器件的片选信号
PUDC_B	I	配置过程中的弱上拉选择信号管脚： FPGA上电后在配置过程中低电平有效使能内部弱上拉电阻 PUDC_B低电平：除PUDC_B外所有的GPIO 弱上拉 PUDC_B高电平：所有GPIO 高阻 PUDC_B不允许在配置过程中悬空
RDWR_B	I	CPU模式：数据读写控制信号 RDWR为高电平时，FPGA输出数据；为低电平时，外部控制器将数据写入FPGA Master CPU模式：可以接外部控制器RDWR信号，也可以直接或者串接≤1kΩ电阻器连接到GND。 Slave CPU模式：外部控制器RDWR信号 CPU模式的低8位专用IO在wakeup后会受RDWR状态影响，CPU模式低8位设置复用fuse不受RDWR影响
SSPI_CLK	I/O	SSPI/QSSPI配置模式：时钟输入管脚
SSPI_WPN	I/O	QSSPI配置模式：数据输入管脚
GCLKC_[x]	I	GCLKT_[x]的差分对比输入管脚，C(Comp)，[x]是时钟序号

管脚名称	方向	说明
GCLKT_[x]	I	全局时钟输入管脚，T(True)，[x]时钟序号
GCLKT/C_[x]A	I	GCLKT/C_[x]的默认专用管脚，[x]时钟序号
GCLKT/C_[x]B	I	可配置成GCLKT/C_[x]的专用管脚，在对应的A未作为GCLK专用管脚时，通过配置实现GCLK管脚功能，[x]时钟序号
CLKHOLD_N	I，内部弱下拉	在SSPI模式下，高电平有效 在CPU模式下，低电平有效
DOUT	O	SERIAL模式：数据输出
DIN	I，内部弱下拉	SERIAL模式：数据输入
TMS	I，内部弱上拉	JTAG模式：串行模式输入
TCK	I	JTAG模式：串行时钟输入
TDO	O	JTAG模式：串行数据输出
TDI	I，内部弱上拉	JTAG模式：串行数据输入
RECONFIG_N	I，内部弱上拉	全局复位GowinCONFIG逻辑信号，低电平有效
DONE ^[1]	O	高电平表示成功完成编程配置 低电平表示未完成编程配置或编程配置失败
	I	DONE信号为低电平时，延迟芯片启动，直到DONE信号为高电平
READY ^[1]	O	高电平表示当前可以对器件进行编程配置 低电平表示无法对器件进行编程配置
	I	
MCS_N	O	MSPI模式：使能信号MCS_N，低电平有效
SSPI_CS_N	I/O	SSPI模式：使能信号SSPI_CS_N，低电平有效，内部弱上拉
LPLL_C_FB/RPLL_C_FB/TPLL_C_FB/BPLL_C_FB	I	左边/右边/上边/下边PLL反馈输入管脚，C(Comp)
LPLL_T_FB/RPLL_T_FB	I	左边/右边/上边/下边PLL反馈输入管脚，T(True)
LPLL_C_IN/RPLL_C_IN	I	左边/右边/上边/下边PLL时钟输入管脚，C(Comp)
LPLL_T_IN/RPLL_T_IN/TPLL_T_IN/BPLL_T_IN	I	左边/右边/上边/下边PLL时钟输入管脚，T(True)
MODE2	I，内部弱下拉	GowinCONFIG配置模式选择信号端口：若该管脚标记为“VCCIO”，表示该管脚内接电源；若该管脚标记为“GND”，表示该管脚内部接地
MODE1	I，内部弱下拉	GowinCONFIG配置模式选择信号端口：若该管脚标记为“VCCIO”，表示该管脚内接电源；若该管脚标记为“GND”，表示该管脚内部接地
MODE0	I，内部弱下拉	GowinCONFIG配置模式选择信号端口：若该管脚标记为“VCCIO”，表示该管脚内接电源；若该管脚标记为“GND”，表示该管脚内部接地

管脚名称	方向	说明
其他管脚		
VSS	NA	Ground管脚
VCC	NA	核电压供电管脚
VCCIO#	NA	I/O BANK#的I/O电压供电管脚
VCCC	NA	Clock tree电压供电管脚
VCCX	NA	辅助电压供电管脚
VCC_REG ^[2]	NA	Regulator电压供电管脚
VQPS ^[3]	NA	eFuse写入所需电压供电管脚
VCC_EXT	NA	VCC/VCCC Regulator和MIPI LP电压供电管脚
M*_VDD*	NA	MIPI电压供电管脚
NC	NA	预留未使用
ADCVN	DIO	SENSOR差分模拟信号输入管脚
ADCVP	DIO	SENSOR差分模拟信号输入管脚
M0_CKN	DIO	MIPI_DPHY_RX M0的时钟通道差分输入管脚
M0_CKP	DIO	MIPI_DPHY_RX M0的时钟通道差分输入管脚
M0_D0N	DIO	MIPI_DPHY_RX M0的数据通道0差分输入管脚
M0_D0P	DIO	MIPI_DPHY_RX M0的数据通道0差分输入管脚
M0_D1N	DIO	MIPI_DPHY_RX M0的数据通道1差分输入管脚
M0_D1P	DIO	MIPI_DPHY_RX M0的数据通道1差分输入管脚
M0_D2N	DIO	MIPI_DPHY_RX M0的数据通道2差分输入管脚
M0_D2P	DIO	MIPI_DPHY_RX M0的数据通道2差分输入管脚
M0_D3N	DIO	MIPI_DPHY_RX M0的数据通道3差分输入管脚
M0_D3P	DIO	MIPI_DPHY_RX M0的数据通道3差分输入管脚
注！		
[1] READY和DONE默认状态为open-drain输出，内部弱上拉。在配置期间，DONE输出0。		
[2] VCC_REG经过内部LDO产生0.9V，为PLL供电。		
[3] VQPS为eFuse写入所需的电源，当不需要写eFuse的时候，这个电源可以给GND或floating。		



注!

- [1]每个Bank还提供一个独立的参考电压 (VREF)。
- [2]用户可选择使用IOB内置的VREF源 (0.6V、0.75V、0.9V、1.25V、1.5V, 以及基于VCCIO的比例电压 (36%,50%,64%))。
- [3]用户也可选择外部的VREF输入 (使用Bank中任意一个IO管脚作为外部VREF输入)。

注!
[1]有封装管脚的短接IO，用户可忽略。
[2] EV版本封装。
[3] LV版本封装。
[4]该管脚内部接地。
[5]该管脚内接VCCIO。

管脚名称	功能	BANK	DQS	配置功能	差分Pair	LVDS	X16	MG121N	UG324S	UG324	MG196S [2]	MG196S [3]	UG225S [2]	UG225S [3]
I0B10A/D03/SSPI_CN	I/O	5	none	D03/SSPI_CS_N	True_of_I0B10B	True	x16	B1_B10A ^[1]	U5	U5	N5	N5	P5	P5
I0B10B/D04/SI/SSI0	I/O	5	none	D04/SI/SSI0	Comp_of_I0B10A	True	none	A3_B10B ^[1]	V5	V5	P5	P5	R5	R5
I0B12A/GCLKT_10B/D07/SSPI_W PN/SSI2	I/O	5	none	GCLKT_10B/D07/SSPI_W PN/SSI2	True_of_I0B12B	True	x16	E2	R5	R5	N6	N6	N6	N6
I0B12B/GCLKC_10B/RDWR_B/L PLL1_C_IN1	I/O	5	none	GCLKC_10B/RDWR_B/LP LL1_C_IN1	Comp_of_I0B12A	True	none	E1	T5	T5	P6	P6	R6	R6
I0B14A/SSPI_CLK	I/O	5	none	SSPI_CLK	True_of_I0B14B	True	x16	C1_B14A ^[1]	N6	N6	N4	N4	N4	N4
I0B14B/CLKHOLD_N/SSI3	I/O	5	none	CLKHOLD_N/SSI3	Comp_of_I0B14A	True	none	D1	P7	P7	P4	P4	R4	R4
I0B16A	I/O	5	none		True_of_I0B16B	True	x16		T6	T6				
I0B16B	I/O	5	none		Comp_of_I0B16A	True	none		V6	V6				
I0B18A	I/O	5	none		True_of_I0B18B	True	x16		N7					
I0B18B	I/O	5	none		Comp_of_I0B18A	True	none		P8	P8				
I0B1A/RECONFIGN	I/O	5	none	RECONFIGN		none	none	D8	V2	V2	N1	N1	R2	R2
I0B20A	I/O	5	none		True_of_I0B20B	True	x16		U7	U7				
I0B20B	I/O	5	none		Comp_of_I0B20A	True	none		V7	V7				
I0B22A	I/O	5	none		True_of_I0B22B	True	x16		U8	U8				
I0B22B	I/O	5	none		Comp_of_I0B22A	True	none		V8	V8				
I0B24A	I/O	5	none		True_of_I0B24B	True	x16	A1	M8	M8				
I0B24B	I/O	5	none		Comp_of_I0B24A	True	none		N8	N8				
I0B26A/GCLKT_12	I/O	5	none	GCLKT_12	True_of_I0B26B	True	x16	F2	M10	M10			L7	L7
I0B26B/GCLKC_12	I/O	5	none	GCLKC_12	Comp_of_I0B26A	True	none	F1	N9	N9			M6	M6
I0B29A/GCLKT_11A	I/O	4	none	GCLKT_11A	True_of_I0B29B	True	x16		T9	T9			P7	P7
I0B29B/GCLKC_11A	I/O	4	none	GCLKC_11A	Comp_of_I0B29A	True	none		V9	V9			R7	R7
I0B2A	I/O	5	none		True_of_I0B2B	True	x16		T4	T4				
I0B2B	I/O	5	none		Comp_of_I0B2A	True	none		V4					
I0B31A/GCLKT_10A/D14	I/O	4	none	GCLKT_10A/D14	True_of_I0B31B	True	x16		R8	R8	N7	N7	K8	K8
I0B31B/GCLKC_10A/D15/BPLL_C _FB0	I/O	4	none	GCLKC_10A/D15/BPLL_C _FB0	Comp_of_I0B31A	True	none		T8	T8	P7	P7	L8	L8
I0B33A/GCLKT_9/D13/BPLL_T_I N1	I/O	4	none	GCLKT_9/D13/BPLL_T_IN 1	True_of_I0B33B	True	x16		U10	U10	N8	N8	M8	M8
I0B33B/GCLKC_9/EMCCLK	I/O	4	none	GCLKC_9/EMCCLK	Comp_of_I0B33A	True	none		V10	V10	P8	P8	N7	N7
I0B35A/GCLKT_8	I/O	4	none	GCLKT_8	True_of_I0B35B	True	x16		R10	R10			N8	N8
I0B35B/GCLKC_8	I/O	4	none	GCLKC_8	Comp_of_I0B35A	True	none		T10	T10			R8	R8
I0B37A/READY	I/O	4	none	READY	True_of_I0B37B	True	x16	E8	U3	U3	N2	N2	P3	P3
I0B37B/MCS_N/CSO_B	I/O	4	none	MCS_N/CSO_B	Comp_of_I0B37A	True	none	E6	V3	V3	P2	P2	R3	R3
I0B39A	I/O	4	none		True_of_I0B39B	True	x16		U11	U11				

注!
[1]有封装管脚的短接IO，用户可忽略。
[2] EV版本封装。
[3] LV版本封装。
[4]该管脚内部接地。
[5]该管脚内接VCCIO。

管脚名称	功能	BANK	DQS	配置功能	差分Pair	LVDS	X16	MG121N	UG324S	UG324	MG196S [2]	MG196S [3]	UG225S [2]	UG225S [3]
IOB39B	I/O	4	none		Comp_of_IOB39A	True	none		V11	V11				
IOB41A	I/O	4	none		True_of_IOB41B	True	x16		N10	N10				
IOB41B	I/O	4	none		Comp_of_IOB41A	True	none		P11	P11				
IOB43A	I/O	4	none		True_of_IOB43B	True	x16		T12	T12				
IOB43B	I/O	4	none		Comp_of_IOB43A	True	none		V12	V12				
IOB45A	I/O	4	none		True_of_IOB45B	True	x16		R11	R11			P9	P9
IOB45B	I/O	4	none		Comp_of_IOB45A	True	none		T11	T11			R9	R9
IOB48A	I/O	4	none		True_of_IOB48B	True	x16		M11	M11			M9	M9
IOB48B	I/O	4	none		Comp_of_IOB48A	True	none		N11	N11			N9	N9
IOB4A/D08/SDA	I/O	5	none	D08/SDA	True_of_IOB4B	True	x16	B2	N5	N5	N3	N3	M5	M5
IOB4B/D09/SCL/LPLL1_C_FB0	I/O	5	none	D09/SCL/LPLL1_C_FB0	Comp_of_IOB4A	True	none	C2	P6	P6	P3	P3	N5	N5
IOB50A/D11	I/O	4	none	D11	True_of_IOB50B	True	x16		U13	U13	L8	L8	L9	L9
IOB50B/D12	I/O	4	none	D12	Comp_of_IOB50A	True	none		V13	V13	M8	M8	M10	M10
IOB52A/MODE1	I/O	4	none	MODE1	True_of_IOB52B	True	x16	GND ^[4]	N12	N12	N9	N9	N10	N10
IOB52B/D10	I/O	4	none	D10	Comp_of_IOB52A	True	none		P12	P12	P9	P9	R10	R10
IOB54A/GCLKT_11B/D01/MI2	I/O	4	none	GCLKT_11B/D01/MI2	True_of_IOB54B	True	x16	D5	T14	T14	N10	N10	M11	M11
IOB54B/GCLKC_11B/D02/MI3/BPLL_C_FB1	I/O	4	none	GCLKC_11B/D02/MI3/BPLL_C_FB1	Comp_of_IOB54A	True	none	E4	V14	V14	P10	P10	N11	N11
IOB56A	I/O	4	none		True_of_IOB56B	True	x16	B3	U15	U15	N12	N12	P13	P13
IOB56B	I/O	4	none		Comp_of_IOB56A	True	none	C3	V15	V15	P12	P12	R13	R13
IOB58A/D00/MISO/MI1	I/O	4	none	D00/MISO/MI1	True_of_IOB58B	True	x16	E5	R13	R13	N11	N11	P11	P11
IOB58B/MOSI/CSI_B/MI0	I/O	4	none	MOSI/CSI_B/MI0	Comp_of_IOB58A	True	none	D6	T13	T13	P11	P11	R11	R11
IOB60A	I/O	4	none		True_of_IOB60B	True	x16	E3	U16	U16	M12	M12	L10	L10
IOB60B	I/O	4	none		Comp_of_IOB60A	True	none		V16	V16				
IOB62A/CCLK	I/O	4	none	CCLK	True_of_IOB62B	True	x16	E7	R15	R15	N13	N13	N12	N12
IOB62B/MODE0	I/O	4	none	MODE0	Comp_of_IOB62A	True	none	VCCIO ^[5]	T15	T15	P13	P13	R12	R12
IOB64A/DONE	I/O	4	none	DONE		none	none	D7	V17	V17	N14	N14	R14	R14
IOB65A	I/O	3	none		True_of_IOB65B	True	x16		P15	P15	M13	M13	P14	P14
IOB65B/DOUT	I/O	3	none	DOUT	Comp_of_IOB65A	True	none		P16	P16	M14	M14	P15	P15
IOB67A	I/O	3	none		True_of_IOB67B	True	x16		L14	L14				
IOB67B	I/O	3	none		Comp_of_IOB67A	True	none		M13	M13				
IOB69A	I/O	3	DQ5		True_of_IOB69B	True	x16		M14	M14				
IOB69B	I/O	3	DQ5		Comp_of_IOB69A	True	none		N14	N14				
IOB6A	I/O	5	none		True_of_IOB6B	True	x16		R7	R7				
IOB6B	I/O	5	none		Comp_of_IOB6A	True	none		T7	T7				
IOB71A	I/O	3	DQ5		True_of_IOB71B	True	x16		U17	U17				

注!
[1]有封装管脚的短接IO，用户可忽略。
[2] EV版本封装。
[3] LV版本封装。
[4]该管脚内部接地。
[5]该管脚内接VCCIO。

管脚名称	功能	BANK	DQS	配置功能	差分Pair	LVDS	X16	MG121N	UG324S	UG324	MG196S [2]	MG196S [3]	UG225S [2]	UG225S [3]
I0B71B	I/O	3	DQ5		Comp_of_I0B71A	True	none		U18	U18				
I0B73A	I/O	3	DQ5		True_of_I0B73B	True	x16		T17	T17				
I0B73B	I/O	3	DQ5		Comp_of_I0B73A	True	none		T18	T18				
I0B75A/GCLKT_6B	I/O	3	DQS5/DQ5	GCLKT_6B	True_of_I0B75B	True	x16		N15	N15	L13	L13	K12	K12
I0B75B/GCLKC_6B	I/O	3	DQS5/DQ5	GCLKC_6B	Comp_of_I0B75A	True	none		N16	N16	L14	L14	L12	L12
I0B77A	I/O	3	DQ5		True_of_I0B77B	True	x16		P17	P17				
I0B77B	I/O	3	DQ5		Comp_of_I0B77A	True	none		P18	P18				
I0B79A	I/O	3	DQ5/DQS_45		True_of_I0B79B	True	x16		N17	N17			K10	K10
I0B79B	I/O	3	DQ5/DQS_45		Comp_of_I0B79A	True	none		N18	N18			K11	K11
I0B81A	I/O	3	DQ4		True_of_I0B81B	True	x16		M16	M16			N14	N14
I0B81B	I/O	3	DQ4		Comp_of_I0B81A	True	none		M18	M18			N15	N15
I0B83A	I/O	3	DQ4		True_of_I0B83B	True	x16		L17	L17			M13	M13
I0B83B	I/O	3	DQ4		Comp_of_I0B83A	True	none		L18	L18			M15	M15
I0B85A	I/O	3	DQS4/DQ4		True_of_I0B85B	True	x16		K17	K17	K13	K13	L14	L14
I0B85B	I/O	3	DQS4/DQ4		Comp_of_I0B85A	True	none		K18	K18	K14	K14	L15	L15
I0B87A	I/O	3	DQ4		True_of_I0B87B	True	x16		J16	J16	J13	J13	K13	K13
I0B87B	I/O	3	DQ4		Comp_of_I0B87A	True	none		J18		J14	J14	K15	K15
I0B89A/GCLKT_7/BPLL_T_IN0	I/O	3	DQ4	GCLKT_7/BPLL_T_IN0	True_of_I0B89B	True	x16	G4	H17	H17	H11	H11	J14	J14
I0B89B/GCLKC_7	I/O	3	DQ4	GCLKC_7	Comp_of_I0B89A	True	none	H4	H18	H18	H12	H12	J15	J15
I0B8A/D05/SO/SS11	I/O	5	none	D05/SO/SS11	True_of_I0B8B	True	x16	A2_B8A ^[1]	R3	R3	L4	L4	L6	L6
I0B8B/D06	I/O	5	none	D06	Comp_of_I0B8A	True	none		T3	T3	M4	M4	L5	L5
I0B91A/GCLKT_6A	I/O	3	DQ4	GCLKT_6A	True_of_I0B91B	True	x16	H1	L15	L15	H13	H13		
I0B91B/GCLKC_6A	I/O	3	DQ4	GCLKC_6A	Comp_of_I0B91A	True	none	H2	L16	L16	H14	H14		
I0L12A	I/O	6	DQ7		True_of_I0L12B	True	x16	B11	K2	K2			M3	M3
I0L12B	I/O	6	DQ7		Comp_of_I0L12A	True	none	B10	K1	K1			M1	M1
I0L14A/LPLL1_T_IN0	I/O	6	DQ7	LPLL1_T_IN0	True_of_I0L14B	True	x16	A11	L2	L2			N2	N2
I0L14B	I/O	6	DQ7		Comp_of_I0L14A	True	none	A10	L1	L1			N1	N1
I0L16A	I/O	6	DQ6/DQS_67		True_of_I0L16B	True	x16		M3	M3				
I0L16B	I/O	6	DQ6/DQS_67		Comp_of_I0L16A	True	none		M1	M1				
I0L18A	I/O	6	DQ6		True_of_I0L18B	True	x16		N2	N2			G5	G5
I0L18B	I/O	6	DQ6		Comp_of_I0L18A	True	none		N1	N1			G3	G3
I0L21A	I/O	6	DQS6/DQ6		True_of_I0L21B	True	x16		P2	P2			H6	H6
I0L21B	I/O	6	DQS6/DQ6		Comp_of_I0L21A	True	none		P1	P1			H5	H5

注!
[1]有封装管脚的短接IO，用户可忽略。
[2] EV版本封装。
[3] LV版本封装。
[4]该管脚内部接地。
[5]该管脚内接VCCIO。

管脚名称	功能	BANK	DQS	配置功能	差分Pair	LVDS	X16	MG121N	UG324S	UG324	MG196S [2]	MG196S [3]	UG225S [2]	UG225S [3]
IOL23A	I/O	6	DQ6		True_of_IOL23B	True	x16		T2				K5	K5
IOL23B	I/O	6	DQ6		Comp_of_IOL23A	True	none		T1				J4	J4
IOL25A	I/O	6	DQ6		True_of_IOL25B	True	x16		U2	J4	J4	J5	J5	J5
IOL25B	I/O	6	DQ6		Comp_of_IOL25A	True	none		U1	J3	J3	H4	H4	H4
IOL27A	I/O	6	DQ6		True_of_IOL27B	True	x16		L6	K2	K2			
IOL27B	I/O	6	DQ6		Comp_of_IOL27A	True	none		M5	K1	K1			
IOL29A	I/O	6	none		True_of_IOL29B	True	x16		N4	L2	L2	M4	M4	M4
IOL29B	I/O	6	none		Comp_of_IOL29A	True	none		N3	L1	L1	L3	L3	L3
IOL31A	I/O	6	none		True_of_IOL31B	True	x16		P4	M2	M2	P2	P2	P2
IOL31B	I/O	6	none		Comp_of_IOL31A	True	none		P3	M1	M1	P1	P1	P1
IOL3A/GCLKT_14A/LPLL0_T_IN2	I/O	6	DQ7	GCLKT_14A/LPLL0_T_IN2	True_of_IOL3B	True	x16	E11	H2	H2	H2	H2	J2	J2
IOL3B/GCLKC_14/LPLL0_C_FB0	I/O	6	DQ7	GCLKC_14/LPLL0_C_FB0	Comp_of_IOL3A	True	none	E10	H1	H1	H1	H1	J1	J1
IOL5A/GCLKT_13/LPLL0_T_IN1	I/O	6	DQ7	GCLKT_13/LPLL0_T_IN1	True_of_IOL5B	True	x16	C11	K4	K4	J2	J2	K4	K4
IOL5B/GCLKC_13/LPLL0_C_FB1	I/O	6	DQ7	GCLKC_13/LPLL0_C_FB1	Comp_of_IOL5A	True	none	C10	K3	K3	J1	J1	J3	J3
IOL7A	I/O	6	DQ7		True_of_IOL7B	True	x16		J3		F4	F4	K3	K3
IOL7B	I/O	6	DQ7		Comp_of_IOL7A	True	none		J1	J1	F3	F3	K1	K1
IOL9A	I/O	6	DQS7/DQ7		True_of_IOL9B	True	x16	D11	L4	L4			L2	L2
IOL9B	I/O	6	DQS7/DQ7		Comp_of_IOL9A	True	none	D10	L3	L3			L1	L1
IOR12A	I/O	2	DQS2/DQ2		True_of_IOR12B	True	x16		D17	D17	F11	F11	D13	D13
IOR12B/ADCINCLK	I/O	2	DQS2/DQ2	ADCINCLK	Comp_of_IOR12A	True	none		D18	D18	F12	F12	D15	D15
IOR14A	I/O	2	DQ2		True_of_IOR14B	True	x16		F15	F15			E14	E14
IOR14B/ADCOTEST	I/O	2	DQ2	ADCOTEST	Comp_of_IOR14A	True	none		F16	F16			E15	E15
IOR16A	I/O	2	DQ2		True_of_IOR16B	True	x16		E16	E16			F13	F13
IOR16B	I/O	2	DQ2		Comp_of_IOR16A	True	none		E18	E18			F15	F15
IOR18A	I/O	2	DQ2/DQS_23		True_of_IOR18B	True	x16	L2	H13	H13			G11	G11
IOR18B	I/O	2	DQ2/DQS_23		Comp_of_IOR18A	True	none	L1	H14	H14			G12	G12
IOR1A/TCK	I/O	10	none	TCK		none	none	C1	A17	A17	B13	B13	A14	A14
IOR1B/TDI	I/O	10	none	TDI		none	none	A3	D15	D15	A13	A13	E10	E10
IOR20A	I/O	2	DQ3		True_of_IOR20B	True	x16	K1	F17	F17			H12	H12
IOR20B	I/O	2	DQ3		Comp_of_IOR20A	True	none	K2	F18	F18			G13	G13
IOR22A	I/O	2	DQ3		True_of_IOR22B	True	x16	J4	G16	G16			H10	H10
IOR22B	I/O	2	DQ3		Comp_of_IOR22A	True	none	K4	G18	G18			H11	H11
IOR24A	I/O	2	DQ3		True_of_IOR24B	True	x16	G2	H15	H15				
IOR24B	I/O	2	DQ3		Comp_of_IOR24A	True	none	G1	H16					

注!
[1]有封装管脚的短接IO，用户可忽略。
[2] EV版本封装。
[3] LV版本封装。
[4]该管脚内部接地。
[5]该管脚内接VCCIO。

管脚名称	功能	BANK	DQS	配置功能	差分Pair	LVDS	X16	MG121N	UG324S	UG324	MG196S [2]	MG196S [3]	UG225S [2]	UG225S [3]
IOR26A	I/O	2	DQS3/DQ3		True_of_IOR26B	True	x16		J13	J13			J11	J11
IOR26B	I/O	2	DQS3/DQ3		Comp_of_IOR26A	True	none		K14	K14			J13	J13
IOR29A	I/O	2	DQ3		True_of_IOR29B	True	x16		K12	K12	J11	J11		
IOR29B	I/O	2	DQ3		Comp_of_IOR29A	True	none		K13	K13	J12	J12		
IOR31A/GCLKT_4/RPLL1_T_IN0	I/O	2	DQ3	GCLKT_4/RPLL1_T_IN0	True_of_IOR31B	True	x16	L4	L12	L12	F13	F13	G14	G14
IOR31B/GCLKC_4/RPLL1_C_FB1	I/O	2	DQ3	GCLKC_4/RPLL1_C_FB1	Comp_of_IOR31A	True	none	L3	L13	L13	F14	F14	G15	G15
IOR33A/GCLKT_5/RPLL1_T_IN1	I/O	2	none	GCLKT_5/RPLL1_T_IN1	True_of_IOR33B	True	x16	J1	K15	K15	G13	G13	H13	H13
IOR33B/GCLKC_5/RPLL1_C_FB0	I/O	2	none	GCLKC_5/RPLL1_C_FB0	Comp_of_IOR33A	True	none	J2	K16	K16	G14	G14	H15	H15
IOR35A	I/O	11	none			none	none		R16	R16	L12	L12	L13	L13
IOR3A/TMS	I/O	10	none	TMS		none	none	B1	B18	B18	B14	B14	E13	E13
IOR3B/TDO	I/O	10	none	TDO		none	none	A2	D16	D16	C14	C14	D12	D12
IOR5A	I/O	2	none		True_of_IOR5B	True	x16		H12	H12	C12	C12	F11	F11
IOR5B	I/O	2	none		Comp_of_IOR5A	True	none		G13	G13	C13	C13	F12	F12
IOR7A	I/O	2	DQ2		True_of_IOR7B	True	x16		F14	F14	D13	D13	B14	B14
IOR7B	I/O	2	DQ2		Comp_of_IOR7A	True	none		G14	G14	D14	D14	B15	B15
IOR9A	I/O	2	DQ2		True_of_IOR9B	True	x16		C17	C17	E13	E13	C14	C14
IOR9B/MCKTEST	I/O	2	DQ2	MCKTEST	Comp_of_IOR9A	True	none		C18	C18	E14	E14	C15	C15
IOT11A	I/O	7	none		True_of_IOT11B	True	x16	K11	F2	F2	D4	D4	D3	D3
IOT11B	I/O	7	none		Comp_of_IOT11A	True	none	L11	F1	F1	D3	D3	D1	D1
IOT13A	I/O	7	none		True_of_IOT13B	True	x16		J7	J7			C2	C2
IOT13B	I/O	7	none		Comp_of_IOT13A	True	none		J6	J6			C1	C1
IOT15A	I/O	7	none		True_of_IOT15B	True	x16	L10	E3	E3			D4	D4
IOT15B	I/O	7	none		Comp_of_IOT15A	True	none	K10	E1	E1			E3	E3
IOT17A	I/O	7	none		True_of_IOT17B	True	x16		F4	F4			E5	E5
IOT17B	I/O	7	none		Comp_of_IOT17A	True	none		F3	F3			E4	E4
IOT19A	I/O	7	none		True_of_IOT19B	True	x16	L7	D2	D2				
IOT19B	I/O	7	none		Comp_of_IOT19A	True	none	L8	D1	D1				
IOT1A/GCLKT_15/LPLL0_T_IN0	I/O	7	none	GCLKT_15/LPLL0_T_IN0	True_of_IOT1B	True	x16	J11	H4	H4	F2	F2	G2	G2
IOT1B/GCLKC_15	I/O	7	none	GCLKC_15	Comp_of_IOT1A	True	none	J10	H3	H3	F1	F1	G1	G1
IOT21A	I/O	7	none		True_of_IOT21B	True	x16	K7	L7	L7				
IOT21B	I/O	7	none		Comp_of_IOT21A	True	none	J7	K6	K6				
IOT23A	I/O	7	none		True_of_IOT23B	True	x16	L6	E4	E4				
IOT23B	I/O	7	none		Comp_of_IOT23A	True	none	K6	D3	D3				
IOT25A	I/O	7	none		True_of_IOT25B	True	x16		F6	F6				
IOT25B	I/O	7	none		Comp_of_IOT25A	True	none		F5	F5				
IOT27A	I/O	7	none		True_of_IOT27B	True	x16		C2	C2				
IOT27B	I/O	7	none		Comp_of_IOT27A	True	none		C1	C1				

注!
[1]有封装管脚的短接IO，用户可忽略。
[2] EV版本封装。
[3] LV版本封装。
[4]该管脚内部接地。
[5]该管脚内接VCCIO。

管脚名称	功能	BANK	DQS	配置功能	差分Pair	LVDS	X16	MG121N	UG324S	UG324	MG196S [2]	MG196S [3]	UG225S [2]	UG225S [3]
IOT29A/PUDC_B	I/O	0	none	PUDC_B	True_of_IOT29B	True	x16		D4	D4	B2	B2	B2	B2
IOT29B	I/O	0	none		Comp_of_IOT29A	True	none		C4	C4	A2	A2	A2	A2
IOT31A	I/O	0	none		True_of_IOT31B	True	x16	L9	B2	B2				
IOT31B	I/O	0	none		Comp_of_IOT31A	True	none	K9	A2	A2				
IOT33A	I/O	0	none		True_of_IOT33B	True	x16		D6	D6			B3	B3
IOT33B	I/O	0	none		Comp_of_IOT33A	True	none		C6	C6			A3	A3
IOT35A	I/O	0	none		True_of_IOT35B	True	x16		B3	B3	B3	B3		
IOT35B	I/O	0	none		Comp_of_IOT35A	True	none		A3	A3	A3	A3		
IOT37A	I/O	0	none		True_of_IOT37B	True	x16		B4	B4			C4	C4
IOT37B	I/O	0	none		Comp_of_IOT37A	True	none		A4	A4			A4	A4
IOT39A	I/O	0	none		True_of_IOT39B	True	x16		C5	C5	B4	B4		
IOT39B	I/O	0	none		Comp_of_IOT39A	True	none		A5	A5	A4	A4		
IOT3A/GCLKT_16	I/O	7	none	GCLKT_16	True_of_IOT3B	True	x16	H11	L5	L5	G2	G2	H3	H3
IOT3B/GCLKC_16	I/O	7	none	GCLKC_16	Comp_of_IOT3A	True	none	H10	K5	K5	G1	G1	H1	H1
IOT41A	I/O	0	none		True_of_IOT41B	True	x16		F7	F7			D5	D5
IOT41B	I/O	0	none		Comp_of_IOT41A	True	none		E6	E6			C5	C5
IOT43A	I/O	0	none		True_of_IOT43B	True	x16		B6	B6				
IOT43B	I/O	0	none		Comp_of_IOT43A	True	none		A6	A6				
IOT45A	I/O	0	none		True_of_IOT45B	True	x16		E7	E7	B5	B5	E6	E6
IOT45B	I/O	0	none		Comp_of_IOT45A	True	none		E8	E8	A5	A5	D6	D6
IOT48A	I/O	0	none		True_of_IOT48B	True	x16		C7	C7			B5	B5
IOT48B	I/O	0	none		Comp_of_IOT48A	True	none		A7	A7			A5	A5
IOT50A	I/O	0	none		True_of_IOT50B	True	x16		D8	D8			C6	C6
IOT50B	I/O	0	none		Comp_of_IOT50A	True	none		C8	C8			A6	A6
IOT52A	I/O	0	none		True_of_IOT52B	True	x16		G8	G8			D7	D7
IOT52B	I/O	0	none		Comp_of_IOT52A	True	none		F8	F8			C7	C7
IOT54A	I/O	0	none		True_of_IOT54B	True	x16		B8	B8			F8	F8
IOT54B	I/O	0	none		Comp_of_IOT54A	True	none		A8	A8			E8	E8
IOT56A/GCLKT_0/TPLL_T_IN1	I/O	0	none	GCLKT_0/TPLL_T_IN1	True_of_IOT56B	True	x16	J8	D9	D9	B6	B6	E7	E7
IOT56B/GCLKC_0/TPLL_C_FB1	I/O	0	none	GCLKC_0/TPLL_C_FB1	Comp_of_IOT56A	True	none	K8	C9	C9	A6	A6	D8	D8
IOT58A/GCLKT_1/TPLL_T_IN2	I/O	0	none	GCLKT_1/TPLL_T_IN2	True_of_IOT58B	True	x16	F7	B9	B9	B7	B7	B7	B7
IOT58B/GCLKC_1/TPLL_C_FB0	I/O	0	none	GCLKC_1/TPLL_C_FB0	Comp_of_IOT58A	True	none	F6	A9	A9	A7	A7	A7	A7
IOT5A	I/O	7	none		True_of_IOT5B	True	x16		H6		E2	E2	F5	F5
IOT5B	I/O	7	none		Comp_of_IOT5A	True	none		H5	H5	E1	E1	F4	F4
IOT61A/GCLKT_2/TPLL_T_IN0	I/O	1	DQS0/DQ0	GCLKT_2/TPLL_T_IN0	True_of_IOT61B	True	x16	H5	D11	D11	D8	D8	C8	C8
IOT61B/GCLKC_2	I/O	1	DQS0/DQ0	GCLKC_2	Comp_of_IOT61A	True	none	J5	C11	C11	C8	C8	A8	A8
IOT63A/GCLKT_3/RPLL0_T_IN0	I/O	1	DQ0	GCLKT_3/RPLL0_T_IN0	True_of_IOT63B	True	x16	L5	C10	C10	B8	B8	B9	B9

注!
[1]有封装管脚的短接IO，用户可忽略。
[2] EV版本封装。
[3] LV版本封装。
[4]该管脚内部接地。
[5]该管脚内接VCCIO。

管脚名称	功能	BANK	DQS	配置功能	差分Pair	LVDS	X16	MG121N	UG324S	UG324	MG196S [2]	MG196S [3]	UG225S [2]	UG225S [3]
IOT63B/GCLKC_3	I/O	1	DQ0	GCLKC_3	Comp_of_IOT63A	True	none	K5	A10	A10	A8	A8	A9	A9
IOT66A	I/O	1	DQ0		True_of_IOT66B	True	x16	H8	G9	G9	B9	B9	F10	F10
IOT66B	I/O	1	DQ0		Comp_of_IOT66A	True	none	H7	F9	F9	A9	A9	E9	E9
IOT68A	I/O	1	DQ0		True_of_IOT68B	True	x16	G7	B11	B11			C10	C10
IOT68B	I/O	1	DQ0		Comp_of_IOT68A	True	none	G8	A11	A11			A10	A10
IOT70A	I/O	1	DQ0		True_of_IOT70B	True	x16		G11	G11			D10	D10
IOT70B	I/O	1	DQ0		Comp_of_IOT70A	True	none		F10	F10			C9	C9
IOT72A	I/O	1	DQ0		True_of_IOT72B	True	x16	F5	B12		B10	B10	B11	B11
IOT72B	I/O	1	DQ0		Comp_of_IOT72A	True	none	G5	A12	A12	A10	A10	A11	A11
IOT74A	I/O	1	DQ1/DQS_01		True_of_IOT74B	True	x16		F11	F11				
IOT74B	I/O	1	DQ1/DQS_01		Comp_of_IOT74A	True	none		E11	E11				
IOT76A	I/O	1	DQ1		True_of_IOT76B	True	x16		D12	D12				
IOT76B	I/O	1	DQ1		Comp_of_IOT76A	True	none		C12	C12				
IOT78A	I/O	1	DQ1		True_of_IOT78B	True	x16		C13	C13	B11	B11		
IOT78B	I/O	1	DQ1		Comp_of_IOT78A	True	none		A13	A13	A11	A11		
IOT7A	I/O	7	none		True_of_IOT7B	True	x16	G11	G3	G3	D2	D2	F3	F3
IOT7B	I/O	7	none		Comp_of_IOT7A	True	none	G10	G1	G1	D1	D1	F1	F1
IOT80A	I/O	1	DQS1/DQ1		True_of_IOT80B	True	x16		F12	F12				
IOT80B	I/O	1	DQS1/DQ1		Comp_of_IOT80A	True	none		E12	E12				
IOT83A	I/O	1	DQ1		True_of_IOT83B	True	x16		B14	B14			D11	D11
IOT83B	I/O	1	DQ1		Comp_of_IOT83A	True	none		A14	A14			C11	C11
IOT85A	I/O	1	DQ1		True_of_IOT85B	True	x16		F13	F13				
IOT85B	I/O	1	DQ1		Comp_of_IOT85A	True	none		E13	E13				
IOT87A	I/O	1	none		True_of_IOT87B	True	x16		C15	C15				
IOT87B	I/O	1	none		Comp_of_IOT87A	True	none		A15	A15				
IOT89A/RPLL0_T_FB1	I/O	1	none	RPLL0_T_FB1	True_of_IOT89B	True	x16		D14	D14	D11	D11	C12	C12
IOT89B	I/O	1	none		Comp_of_IOT89A	True	none		C14	C14	C11	C11	A12	A12
IOT91A/RPLL0_T_IN1	I/O	1	none	RPLL0_T_IN1	True_of_IOT91B	True	x16		B16	B16	B12	B12	B13	B13
IOT91B/RPLL0_C_FB0	I/O	1	none	RPLL0_C_FB0	Comp_of_IOT91A	True	none		A16	A16	A12	A12	A13	A13
IOT9A	I/O	7	none		True_of_IOT9B	True	x16		H7	H7	C1	C1	E2	E2
IOT9B	I/O	7	none		Comp_of_IOT9A	True	none		G6	G6	B1	B1	E1	E1
M0_CKN	DIO	MIPI	none			none	none	B7		M5				
M0_CKP	DIO	MIPI	none			none	none	A7		L6				
M0_D0N	DIO	MIPI	none			none	none	B9		T1				
M0_D0P	DIO	MIPI	none			none	none	A9		T2				

注！
[1]有封装管脚的短接IO，用户可忽略。
[2] EV版本封装。
[3] LV版本封装。
[4]该管脚内部接地。
[5]该管脚内接VCCIO。

管脚名称	功能	BANK	DQS	配置功能	差分Pair	LVDS	X16	MG121N	UG324S	UG324	MG196S [2]	MG196S [3]	UG225S [2]	UG225S [3]
M0_D1N	DIO	MIPI	none			none	none	B8		U1				
M0_D1P	DIO	MIPI	none			none	none	A8		U2				
M0_D2N	DIO	MIPI	none			none	none	B6		N3				
M0_D2P	DIO	MIPI	none			none	none	A6		N4				
M0_D3N	DIO	MIPI	none			none	none	B5		P3				
M0_D3P	DIO	MIPI	none			none	none	A5		P4				
M0_VDD_12	Power	N/A								V4				
M0_VDD_12/VCC_EXT	Power	N/A						K3						
VCC_EXT	Power	N/A							J8	H6	E9		K7	
VCC_EXT	Power	N/A							H9	J3	K5		G8	
VCC_EXT	Power	N/A							K11	J18	K6		H9	
VCC_EXT	Power	N/A							H11	B12	E5		J8	
VCC_EXT	Power	N/A							K9	H16	F6		F9	
VCC_EXT	Power	N/A							L10	N7	K9		J10	
VCC_EXT	Power	N/A							M7		E10			
VCC_EXT	Power	N/A							L8		K10			
VCC_EXT	Power	N/A							M12		F5			
VCC_EXT	Power	N/A							G7		F9			
VCC_EXT	Power	N/A									F10			
VCC_EXT	Power	N/A									J5			
VCC_EXT	Power	N/A									E6			
VCC_EXT	Power	N/A									J9			
M0_VDDA	Power	N/A						C8						
M0_VDDA/M0_VDDD/VCC/VCCC	Power	N/A								H9				
M0_VDDA/M0_VDDD/VCC/VCCC	Power	N/A								G7				
M0_VDDA/M0_VDDD/VCC/VCCC	Power	N/A								H11				
M0_VDDA/M0_VDDD/VCC/VCCC	Power	N/A								J8				
M0_VDDA/M0_VDDD/VCC/VCCC	Power	N/A								L8				
M0_VDDA/M0_VDDD/VCC/VCCC	Power	N/A								M7				
M0_VDDA/M0_VDDD/VCC/VCCC	Power	N/A								M12				
M0_VDDA/M0_VDDD/VCC/VCCC	Power	N/A								L10				
M0_VDDA/M0_VDDD/VCC/VCCC	Power	N/A								K9				
M0_VDDA/M0_VDDD/VCC/VCCC	Power	N/A								K11				
M0_VDDD	Power	N/A						D9						
M0_VDDX/VCCIO10/VCCX	Power	N/A								P5				
M0_VDDX/VCCIO10/VCCX	Power	N/A								M9				
M0_VDDX/VCCIO10/VCCX	Power	N/A								P10				

注!
[1]有封装管脚的短接IO，用户可忽略。
[2] EV版本封装。
[3] LV版本封装。
[4]该管脚内部接地。
[5]该管脚内接VCCIO。

管脚名称	功能	BANK	DQS	配置功能	差分Pair	LVDS	X16	MG121N	UG324S	UG324	MG196S [2]	MG196S [3]	UG225S [2]	UG225S [3]
M0_VDDX/VCCIO10/VCCX	Power	N/A								E9				
M0_VDDX/VCCIO10/VCCX	Power	N/A								B1				
M0_VDDX/VCCIO10/VCCX	Power	N/A								E5				
M0_VDDX/VCCIO10/VCCX	Power	N/A								P14				
M0_VDDX/VCCIO10/VCCX	Power	N/A								B17				
M0_VDDX/VCCIO10/VCCX	Power	N/A								E14				
M0_VDDX/VCCIO10/VCCX	Power	N/A								J12				
M0_VDDX/VCCIO10/VCCX	Power	N/A								K7				
M0_VDDX/VCCIO10/VCCX	Power	N/A								G10				
M0_VDDX/VCCX	Power	N/A						H3						
M0_VDDX/VCCX	Power	N/A						G6						
M0_VDDX/VCCX	Power	N/A						G3						
M0_VDDX/VCCX	Power	N/A						G9						
VCCIO10/VCCX	Power	N/A							P5		E7	E7	F7	F7
VCCIO10/VCCX	Power	N/A							G10		L7	L7	M12	M12
VCCIO10/VCCX	Power	N/A							K7		H5	H5	E12	E12
VCCIO10/VCCX	Power	N/A							M9		G10	G10	J6	J6
VCCIO10/VCCX	Power	N/A							E14		K7	K7	B1	B1
VCCIO10/VCCX	Power	N/A							B1		D7	D7	K9	K9
VCCIO10/VCCX	Power	N/A							E9		G9	G9	G10	G10
VCCIO10/VCCX	Power	N/A							P14		H6	H6	L4	L4
VCCIO10/VCCX	Power	N/A							B17					
VCCIO10/VCCX	Power	N/A							J12					
VCCIO10/VCCX	Power	N/A							P10					
VCCIO10/VCCX	Power	N/A							E5					
NC	N/A	N/A						C4	P13	P13			G6	G6
NC	N/A	N/A						C6						
VCC/VCCC	Power	N/A						F8				E9		K7
VCC/VCCC	Power	N/A						F4				K5		G8
VCC/VCCC	Power	N/A						E9				K6		H9
VCC/VCCC	Power	N/A										E5		J8
VCC/VCCC	Power	N/A										F6		F9
VCC/VCCC	Power	N/A										K9		J10
VCC/VCCC	Power	N/A										E10		
VCC/VCCC	Power	N/A										K10		
VCC/VCCC	Power	N/A										F5		
VCC/VCCC	Power	N/A										F9		

注！
[1]有封装管脚的短接IO，用户可忽略。
[2] EV版本封装。
[3] LV版本封装。
[4]该管脚内部接地。
[5]该管脚内接VCCIO。

管脚名称	功能	BANK	DQS	配置功能	差分Pair	LVDS	X16	MG121N	UG324S	UG324	MG196S [2]	MG196S [3]	UG225S [2]	UG225S [3]
VCC/VCCC	Power	N/A										F10		
VCC/VCCC	Power	N/A										J5		
VCC/VCCC	Power	N/A										E6		
VCC/VCCC	Power	N/A										J9		
VCC_REG	Power	N/A						J6	J10	J10	J6	J6	H7	H7
VCCIO0	Power		N/A								C4	C4	B8	B8
VCCIO0	Power		N/A								C5	C5	B4	B4
VCCIO1	Power		N/A								C10	C10	D9	D9
VCCIO1	Power		N/A								C9	C9	B12	B12
VCCIO2	Power		N/A								E12	E12	H14	H14
VCCIO2	Power		N/A								G11	G11	D14	D14
VCCIO2	Power		N/A								D12	D12		
VCCIO3	Power		N/A								G12	G12	M14	M14
VCCIO3	Power		N/A								K12	K12	J12	J12
VCCIO3	Power		N/A								K11	K11		
VCCIO4	Power		N/A					D4			M9	M9	P8	P8
VCCIO4	Power		N/A								M10	M10	P12	P12
VCCIO5	Power		N/A								M6	M6	M7	M7
VCCIO5	Power		N/A								M5	M5	P4	P4
VCCIO6	Power		N/A								G3	G3	M2	M2
VCCIO6	Power		N/A								E3	E3	H2	H2
VCCIO6	Power		N/A								E4	E4		
VCCIO7	Power		N/A								K3	K3	G4	G4
VCCIO7	Power		N/A								H3	H3	D2	D2
VCCIO7	Power		N/A								K4	K4		
VCCIO10	Power	N/A							P5					
VCCIO0/VCCIO1	Power	N/A						J9	B15	B15				
VCCIO0/VCCIO1	Power	N/A							E10	B10				
VCCIO0/VCCIO1	Power	N/A							D13	E10				
VCCIO0/VCCIO1	Power	N/A							D7	B5				
VCCIO0/VCCIO1	Power	N/A							B5	D7				
VCCIO0/VCCIO1	Power	N/A							B10	D13				
VCCIO10/VCCIO5	Power	N/A						D2						
VCCIO2/VCCIO3	Power	N/A						A4	G15	J17				
VCCIO2/VCCIO3	Power	N/A							R17	R17				
VCCIO2/VCCIO3	Power	N/A							J14	E17				
VCCIO2/VCCIO3	Power	N/A							J17	M15				

注!
[1]有封装管脚的短接IO，用户可忽略。
[2] EV版本封装。
[3] LV版本封装。
[4]该管脚内部接地。
[5]该管脚内接VCCIO。

管脚名称	功能	BANK	DQS	配置功能	差分Pair	LVDS	X16	MG121N	UG324S	UG324	MG196S [2]	MG196S [3]	UG225S [2]	UG225S [3]
VCCIO2/VCCIO3	Power	N/A							M15	G15				
VCCIO2/VCCIO3	Power	N/A							E17	J14				
VCCIO4/VCCIO5	Power	N/A							P9	U14				
VCCIO4/VCCIO5	Power	N/A							U4	P9				
VCCIO4/VCCIO5	Power	N/A							R6	U9				
VCCIO4/VCCIO5	Power	N/A							R12	U4				
VCCIO4/VCCIO5	Power	N/A							U9	R12				
VCCIO4/VCCIO5	Power	N/A							U14	R6				
VCCIO6/VCCIO7	Power	N/A						F10		R2				
VCCIO6/VCCIO7	Power	N/A							J5	E2				
VCCIO6/VCCIO7	Power	N/A							E2	J2				
VCCIO6/VCCIO7	Power	N/A							G4	J5				
VCCIO6/VCCIO7	Power	N/A							M4	G4				
VCCIO6/VCCIO7	Power	N/A							J2	M4				
VCCIO6/VCCIO7	Power	N/A							R2					
VQPS	Power	N/A						D3	L11	L11	L11	L11	L11	L11
VSS	Ground	N/A						B4	A1	A18	A1	A1	A1	A1
VSS	Ground	N/A						C5	A18	B13	A14	A14	A15	A15
VSS	Ground	N/A						C7	B13	B7	C2	C2	B10	B10
VSS	Ground	N/A						C9	B7	C16	C3	C3	B6	B6
VSS	Ground	N/A						F11	C16	C3	C6	C6	C13	C13
VSS	Ground	N/A						F3	C3	D10	C7	C7	C3	C3
VSS	Ground	N/A						F9	D10	D5	D10	D10	E11	E11
VSS	Ground	N/A						H6	D5	E15	D5	D5	F14	F14
VSS	Ground	N/A						H9	E15	G12	D6	D6	F2	F2
VSS	Ground	N/A						J3	G12	G17	D9	D9	F6	F6
VSS	Ground	N/A							G17	G2	E11	E11	G7	G7
VSS	Ground	N/A							G2	G5	E8	E8	G9	G9
VSS	Ground	N/A							G5	H10	F7	F7	H8	H8
VSS	Ground	N/A							H10	H8	F8	F8	J7	J7
VSS	Ground	N/A							H8	J11	G5	G5	J9	J9
VSS	Ground	N/A							J11	J15	G6	G6	K14	K14
VSS	Ground	N/A							J15	J4	G7	G7	K2	K2
VSS	Ground	N/A							J4	J9	G8	G8	K6	K6
VSS	Ground	N/A							J9	K10	H10	H10	N13	N13
VSS	Ground	N/A							K10	K8	H4	H4	N3	N3
VSS	Ground	N/A							K8	A1	H7	H7	P10	P10

注！
[1]有封装管脚的短接IO，用户可忽略。
[2] EV版本封装。
[3] LV版本封装。
[4]该管脚内部接地。
[5]该管脚内接VCCIO。

管脚名称	功能	BANK	DQS	配置功能	差分Pair	LVDS	X16	MG121N	UG324S	UG324	MG196S [2]	MG196S [3]	UG225S [2]	UG225S [3]
VSS	Ground	N/A							L9	L9	H8	H8	P6	P6
VSS	Ground	N/A							M17	M17	H9	H9	R1	R1
VSS	Ground	N/A							M2	M2	J10	J10	R15	R15
VSS	Ground	N/A							M6	M6	J7	J7		
VSS	Ground	N/A							N13	N13	J8	J8		
VSS	Ground	N/A							R1	R1	K8	K8		
VSS	Ground	N/A							R14	R14	L10	L10		
VSS	Ground	N/A							R18	R18	L3	L3		
VSS	Ground	N/A							R4	R4	L5	L5		
VSS	Ground	N/A							R9	R9	L6	L6		
VSS	Ground	N/A							T16	T16	L9	L9		
VSS	Ground	N/A							U12	U12	M11	M11		
VSS	Ground	N/A							U6	U6	M3	M3		
VSS	Ground	N/A							V1	V1	M7	M7		
VSS	Ground	N/A							V18	V18	P1	P1		
VSS	Ground	N/A									P14	P14		
VSS	Ground	N/A									G4	G4		

注!											
[1] EV版本封装。											
[2] LV版本封装。											
管脚名称	功能	BANK	DQS	配置功能	差分Pair	LVDS	X16	UG256C ^[1]	UG256C ^[2]	PG256C ^[1]	PG256C ^[2]
IOB10A/D06/SSPI_CS_N	I/O	5	none	D06/SSPI_CS_N	True_of_IOB10B	True	x16	E6	E6	E6	E6
IOB10B/D05/SI/SSI0	I/O	5	none	D05/SI/SSI0	Comp_of_IOB10A	True	none	E7	E7	E7	E7
IOB12A/GCLKT_10B/D15/SSPI_WP/SSPI2	I/O	5	none	GCLKT_10B/D15/SSPI_WP/SSPI2	True_of_IOB12B	True	x16	C6	C6	C6	C6
IOB12B/GCLKC_10B/D07/DOUT/PLL1_C_IN1	I/O	5	none	GCLKC_10B/D07/DOUT/PLL1_C_IN1	Comp_of_IOB12A	True	none	A5	A5	A5	A5
IOB14A/SSPI_CLK	I/O	5	none	SSPI_CLK	True_of_IOB14B	True	x16	B6	B6	B6	B6
IOB14B/CLKHOLD_N/SSI3	I/O	5	none	CLKHOLD_N/SSI3	Comp_of_IOB14A	True	none	A6	A6	A6	A6
IOB16A	I/O	5	none		True_of_IOB16B	True	x16	D6	D6	D6	D6
IOB16B	I/O	5	none		Comp_of_IOB16A	True	none	D5	D5	D5	D5
IOB18A	I/O	5	none		True_of_IOB18B	True	x16	B4	B4	B4	B4
IOB18B	I/O	5	none		Comp_of_IOB18A	True	none	A4	A4	A4	A4
IOB1A	I/O	5	none			none	none				
IOB20A	I/O	5	none		True_of_IOB20B	True	x16	F7	F7	F7	F7
IOB20B	I/O	5	none		Comp_of_IOB20A	True	none	F6	F6	F6	F6
IOB22A	I/O	5	none		True_of_IOB22B	True	x16	B5	B5	B5	B5
IOB22B	I/O	5	none		Comp_of_IOB22A	True	none	A2	A2	A2	A2
IOB24A	I/O	5	none		True_of_IOB24B	True	x16	D3	D3	D3	D3
IOB24B	I/O	5	none		Comp_of_IOB24A	True	none	C3	C3	C3	C3
IOB26A/GCLKT_12	I/O	5	none	GCLKT_12	True_of_IOB26B	True	x16	B3	B3	B3	B3
IOB26B/GCLKC_12	I/O	5	none	GCLKC_12	Comp_of_IOB26A	True	none	A3	A3	A3	A3
IOB29A/GCLKT_11A	I/O	4	none	GCLKT_11A	True_of_IOB29B	True	x16	B1	B1	B1	B1
IOB29B/GCLKC_11A	I/O	4	none	GCLKC_11A	Comp_of_IOB29A	True	none	D4	D4	D4	D4
IOB2A	I/O	5	none		True_of_IOB2B	True	x16	B8	B8	B8	B8
IOB2B	I/O	5	none		Comp_of_IOB2A	True	none	A8	A8	A8	A8
IOB31A/GCLKT_10A/D14	I/O	4	none	GCLKT_10A/D14	True_of_IOB31B	True	x16	C2	C2	C2	C2
IOB31B/GCLKC_10A/D01/MOSI/I0/BPLL_C_FB0	I/O	4	none	GCLKC_10A/D01/MOSI/I0/BPLL_C_FB0	Comp_of_IOB31A	True	none	C1	C1	C1	C1
IOB33A/GCLKT_9/D13/MCS_N/BPLL_T_IN1	I/O	4	none	GCLKT_9/D13/MCS_N/BPLL_T_IN1	True_of_IOB33B	True	x16	D2	D2	D2	D2
IOB33B/GCLKC_9	I/O	4	none	GCLKC_9	Comp_of_IOB33A	True	none	D1	D1	D1	D1
IOB35A/GCLKT_8	I/O	4	none	GCLKT_8	True_of_IOB35B	True	x16	E5	E5	E5	E5
IOB35B/GCLKC_8	I/O	4	none	GCLKC_8	Comp_of_IOB35A	True	none	E1	E1	E1	E1
IOB37A/D08	I/O	4	none	D08	True_of_IOB37B	True	x16	G5	G5	G5	G5
IOB37B	I/O	4	none		Comp_of_IOB37A	True	none	F5	F5	F5	F5
IOB39A	I/O	4	none		True_of_IOB39B	True	x16				
IOB39B	I/O	4	none		Comp_of_IOB39A	True	none				

注!											
[1] EV版本封装。											
[2] LV版本封装。											
管脚名称	功能	BANK	DQS	配置功能	差分Pair	LVDS	X16	UG256C ^[1]	UG256C ^[2]	PG256C ^[1]	PG256C ^[2]
IOB41A	I/O	4	none		True_of_IOB41B	True	x16				
IOB41B	I/O	4	none		Comp_of_IOB41A	True	none				
IOB43A	I/O	4	none		True_of_IOB43B	True	x16				
IOB43B	I/O	4	none		Comp_of_IOB43A	True	none				
IOB45A	I/O	4	none		True_of_IOB45B	True	x16	F3	F3	F3	F3
IOB45B	I/O	4	none		Comp_of_IOB45A	True	none				
IOB48A	I/O	4	none		True_of_IOB48B	True	x16				
IOB48B	I/O	4	none		Comp_of_IOB48A	True	none				
IOB4A/D04/SDA	I/O	5	none	D04/SDA	True_of_IOB4B	True	x16	B7	B7	B7	B7
IOB4B/D09/SCL/LPLL1_C_FB0	I/O	5	none	D09/SCL/LPLL1_C_FB0	Comp_of_IOB4A	True	none	A7	A7	A7	A7
IOB50A/D11	I/O	4	none	D11	True_of_IOB50B	True	x16	F2	F2	F2	F2
IOB50B/D12	I/O	4	none	D12	Comp_of_IOB50A	True	none	F1	F1	F1	F1
IOB52A/RECONFIG_N	I/O	4	none	RECONFIG_N	True_of_IOB52B	True	x16	H5	H5	H5	H5
IOB52B	I/O	4	none		Comp_of_IOB52A	True	none				
IOB54A/GCLKT_11B/D10/MI2	I/O	4	none	GCLKT_11B/D10/MI2	True_of_IOB54B	True	x16	G2	G2	G2	G2
IOB54B/GCLKC_11B/MI3/BPLL_C_FB1	I/O	4	none	GCLKC_11B/MI3/BPLL_C_FB1	Comp_of_IOB54A	True	none	G1	G1	G1	G1
IOB56A	I/O	4	none		True_of_IOB56B	True	x16				
IOB56B	I/O	4	none		Comp_of_IOB56A	True	none				
IOB58A/D00/MISO/MI1	I/O	4	none	D00/MISO/MI1	True_of_IOB58B	True	x16	H2	H2	H2	H2
IOB58B/RDWR_B	I/O	4	none	RDWR_B	Comp_of_IOB58A	True	none				
IOB60A	I/O	4	none		True_of_IOB60B	True	x16				
IOB60B	I/O	4	none		Comp_of_IOB60A	True	none				
IOB62A/CCLK	I/O	4	none	CCLK	True_of_IOB62B	True	x16	H1	H1	H1	H1
IOB62B/CSI_B	I/O	4	none	CSI_B	Comp_of_IOB62A	True	none	J3	J3	J3	J3
IOB64A/READY	I/O	4	none	READY		none	none	F4	F4	F4	F4
IOB65A	I/O	3	none		True_of_IOB65B	True	x16	J6	J6	J6	J6
IOB65B	I/O	3	none		Comp_of_IOB65A	True	none	L3	L3	L3	L3
IOB67A	I/O	3	none		True_of_IOB67B	True	x16				
IOB67B	I/O	3	none		Comp_of_IOB67A	True	none				
IOB69A	I/O	3	DQ5		True_of_IOB69B	True	x16	J2	J2	J2	J2
IOB69B	I/O	3	DQ5		Comp_of_IOB69A	True	none	J1	J1	J1	J1
IOB6A	I/O	5	none		True_of_IOB6B	True	x16	C8	C8	C8	C8
IOB6B	I/O	5	none		Comp_of_IOB6A	True	none	D8	D8	D8	D8
IOB71A	I/O	3	DQ5		True_of_IOB71B	True	x16	K2	K2	K2	K2
IOB71B	I/O	3	DQ5		Comp_of_IOB71A	True	none	K1	K1	K1	K1

注!											
[1] EV版本封装。											
[2] LV版本封装。											
管脚名称	功能	BANK	DQS	配置功能	差分Pair	LVDS	X16	UG256C ^[1]	UG256C ^[2]	PG256C ^[1]	PG256C ^[2]
I0B73A	I/O	3	DQ5		True_of_I0B73B	True	x16	K5	K5	K5	K5
I0B73B	I/O	3	DQ5		Comp_of_I0B73A	True	none	L4	L4	L4	L4
I0B75A/GCLKT_6B	I/O	3	DQS5/DQ5	GCLKT_6B	True_of_I0B75B	True	x16	L2	L2	L2	L2
I0B75B/GCLKC_6B	I/O	3	DQS5/DQ5	GCLKC_6B	Comp_of_I0B75A	True	none	L1	L1	L1	L1
I0B77A	I/O	3	DQ5		True_of_I0B77B	True	x16	N2	N2	N2	N2
I0B77B	I/O	3	DQ5		Comp_of_I0B77A	True	none	N1	N1	N1	N1
I0B79A	I/O	3	DQ5/DQS_45		True_of_I0B79B	True	x16	P2	P2	P2	P2
I0B79B	I/O	3	DQ5/DQS_45		Comp_of_I0B79A	True	none	P1	P1	P1	P1
I0B81A	I/O	3	DQ4		True_of_I0B81B	True	x16				
I0B81B	I/O	3	DQ4		Comp_of_I0B81A	True	none				
I0B83A	I/O	3	DQ4		True_of_I0B83B	True	x16				
I0B83B	I/O	3	DQ4		Comp_of_I0B83A	True	none				
I0B85A	I/O	3	DQS4/DQ4		True_of_I0B85B	True	x16				
I0B85B	I/O	3	DQS4/DQ4		Comp_of_I0B85A	True	none	R1	R1	R1	R1
I0B87A	I/O	3	DQ4		True_of_I0B87B	True	x16				
I0B87B	I/O	3	DQ4		Comp_of_I0B87A	True	none				
I0B89A/GCLKT_7/BPLL_T_IN0	I/O	3	DQ4	GCLKT_7/BPLL_T_IN0	True_of_I0B89B	True	x16	M2	M2	M2	M2
I0B89B/GCLKC_7	I/O	3	DQ4	GCLKC_7	Comp_of_I0B89A	True	none	M1	M1	M1	M1
I0B8A/D03/SO/SSI1	I/O	5	none	D03/SO/SSI1	True_of_I0B8B	True	x16	F8	F8	F8	F8
I0B8B/D02	I/O	5	none	D02	Comp_of_I0B8A	True	none	E8	E8	E8	E8
I0B91A/GCLKT_6A	I/O	3	DQ4	GCLKT_6A	True_of_I0B91B	True	x16	K6	K6	K6	K6
I0B91B/GCLKC_6A	I/O	3	DQ4	GCLKC_6A	Comp_of_I0B91A	True	none	L6	L6	L6	L6
I0L12A	I/O	6	DQ7		True_of_I0L12B	True	x16	E11	E11	E11	E11
I0L12B	I/O	6	DQ7		Comp_of_I0L12A	True	none	E10	E10	E10	E10
I0L14A/LPLL1_T_IN0	I/O	6	DQ7	LPLL1_T_IN0	True_of_I0L14B	True	x16	F9	F9	F9	F9
I0L14B	I/O	6	DQ7		Comp_of_I0L14A	True	none	F10	F10	F10	F10
I0L16A	I/O	6	DQ6/DQS_67		True_of_I0L16B	True	x16	B13	B13	B13	B13
I0L16B	I/O	6	DQ6/DQS_67		Comp_of_I0L16A	True	none	A13	A13	A13	A13
I0L18A	I/O	6	DQ6		True_of_I0L18B	True	x16	B12	B12	B12	B12
I0L18B	I/O	6	DQ6		Comp_of_I0L18A	True	none	A12	A12	A12	A12
I0L21A	I/O	6	DQS6/DQ6		True_of_I0L21B	True	x16	C11	C11	C11	C11
I0L21B	I/O	6	DQS6/DQ6		Comp_of_I0L21A	True	none	E9	E9	E9	E9
I0L23A	I/O	6	DQ6		True_of_I0L23B	True	x16	B11	B11	B11	B11

注!											
[1] EV版本封装。											
[2] LV版本封装。											
管脚名称	功能	BANK	DQS	配置功能	差分Pair	LVDS	X16	UG256C ^[1]	UG256C ^[2]	PG256C ^[1]	PG256C ^[2]
IOL23B	I/O	6	DQ6		Comp_of_IOL23A	True	none	A11	A11	A11	A11
IOL25A	I/O	6	DQ6		True_of_IOL25B	True	x16	B10	B10	B10	B10
IOL25B	I/O	6	DQ6		Comp_of_IOL25A	True	none	A10	A10	A10	A10
IOL27A	I/O	6	DQ6		True_of_IOL27B	True	x16	D9	D9	D9	D9
IOL27B	I/O	6	DQ6		Comp_of_IOL27A	True	none	C9	C9	C9	C9
IOL29A	I/O	6	none		True_of_IOL29B	True	x16	B9	B9	B9	B9
IOL29B	I/O	6	none		Comp_of_IOL29A	True	none	A9	A9	A9	A9
IOL31A	I/O	6	none		True_of_IOL31B	True	x16				
IOL31B	I/O	6	none		Comp_of_IOL31A	True	none				
IOL3A/GCLKT_14/LPLL0_T_IN2	I/O	6	DQ7	GCLKT_14/LPLL0_T_IN2	True_of_IOL3B	True	x16	D14	D14	D14	D14
IOL3B/GCLKC_14/LPLL0_C_FB0	I/O	6	DQ7	GCLKC_14/LPLL0_C_FB0	Comp_of_IOL3A	True	none	C14	C14	C14	C14
IOL5A/GCLKT_13/LPLL0_T_IN1	I/O	6	DQ7	GCLKT_13/LPLL0_T_IN1	True_of_IOL5B	True	x16	D12	D12	D12	D12
IOL5B/GCLKC_13/LPLL0_C_FB1	I/O	6	DQ7	GCLKC_13/LPLL0_C_FB1	Comp_of_IOL5A	True	none	D11	D11	D11	D11
IOL7A	I/O	6	DQ7		True_of_IOL7B	True	x16	A15	A15	A15	A15
IOL7B	I/O	6	DQ7		Comp_of_IOL7A	True	none	F11	F11	F11	F11
IOL9A	I/O	6	DQS7/DQ7		True_of_IOL9B	True	x16	B14	B14	B14	B14
IOL9B	I/O	6	DQS7/DQ7		Comp_of_IOL9A	True	none	A14	A14	A14	A14
IOR12A	I/O	2	DQS2/DQ2		True_of_IOR12B	True	x16	R7	R7	R7	R7
IOR12B	I/O	2	DQS2/DQ2		Comp_of_IOR12A	True	none	T7	T7	T7	T7
IOR14A	I/O	2	DQ2		True_of_IOR14B	True	x16	R6	R6	R6	R6
IOR14B	I/O	2	DQ2		Comp_of_IOR14A	True	none	T6	T6	T6	T6
IOR16A	I/O	2	DQ2		True_of_IOR16B	True	x16				
IOR16B	I/O	2	DQ2		Comp_of_IOR16A	True	none				
IOR18A	I/O	2	DQ2/DQS_23		True_of_IOR18B	True	x16	R5	R5	R5	R5
IOR18B	I/O	2	DQ2/DQS_23		Comp_of_IOR18A	True	none	T5	T5	T5	T5
IOR1A/TCK	I/O	10	none	TCK		none	none	H3	H3	H3	H3
IOR1B/TDI	I/O	10	none	TDI		none	none	H4	H4	H4	H4
IOR20A	I/O	2	DQ3		True_of_IOR20B	True	x16	P6	P6	P6	P6
IOR20B	I/O	2	DQ3		Comp_of_IOR20A	True	none	M6	M6	M6	M6
IOR22A	I/O	2	DQ3		True_of_IOR22B	True	x16	N5	N5	N5	N5
IOR22B	I/O	2	DQ3		Comp_of_IOR22A	True	none	N6	N6	N6	N6
IOR24A	I/O	2	DQ3		True_of_IOR24B	True	x16	R3	R3	R3	R3
IOR24B	I/O	2	DQ3		Comp_of_IOR24A	True	none	T3	T3	T3	T3
IOR26A	I/O	2	DQS3/DQ3		True_of_IOR26B	True	x16	M7	M7	M7	M7

注!											
[1] EV版本封装。											
[2] LV版本封装。											
管脚名称	功能	BANK	DQS	配置功能	差分Pair	LVDS	X16	UG256C ^[1]	UG256C ^[2]	PG256C ^[1]	PG256C ^[2]
IOR26B	I/O	2	DQS3/DQ3		Comp_of_IOR26A	True	none	K8	K8	K8	K8
IOR29A	I/O	2	DQ3		True_of_IOR29B	True	x16	N3	N3	N3	N3
IOR29B	I/O	2	DQ3		Comp_of_IOR29A	True	none	P3	P3	P3	P3
IOR31A/GCLKT_4/RPLL1_T_IN0	I/O	2	DQ3	GCLKT_4/RPLL1_T_IN0	True_of_IOR31B	True	x16	R4	R4	R4	R4
IOR31B/GCLKC_4/RPLL1_C_FB1	I/O	2	DQ3	GCLKC_4/RPLL1_C_FB1	Comp_of_IOR31A	True	none	T4	T4	T4	T4
IOR33A/GCLKT_5/RPLL1_T_IN1	I/O	2	none	GCLKT_5/RPLL1_T_IN1	True_of_IOR33B	True	x16	T2	T2	T2	T2
IOR33B/GCLKC_5/RPLL1_C_FB0	I/O	2	none	GCLKC_5/RPLL1_C_FB0	Comp_of_IOR33A	True	none	L7	L7	L7	L7
IOR35A	I/O	11	none			none	none				
IOR3A/TMS	I/O	10	none	TMS		none	none	J5	J5	J5	J5
IOR3B/TDO	I/O	10	none	TDO		none	none	J4	J4	J4	J4
IOR5A	I/O	2	none		True_of_IOR5B	True	x16	R8	R8	R8	R8
IOR5B	I/O	2	none		Comp_of_IOR5A	True	none	T8	T8	T8	T8
IOR7A	I/O	2	DQ2		True_of_IOR7B	True	x16	N8	N8	N8	N8
IOR7B	I/O	2	DQ2		Comp_of_IOR7A	True	none	P8	P8	P8	P8
IOR9A	I/O	2	DQ2		True_of_IOR9B	True	x16	L8	L8	L8	L8
IOR9B	I/O	2	DQ2		Comp_of_IOR9A	True	none	M8	M8	M8	M8
IOT11A	I/O	7	none		True_of_IOT11B	True	x16				
IOT11B	I/O	7	none		Comp_of_IOT11A	True	none				
IOT13A	I/O	7	none		True_of_IOT13B	True	x16	D15	D15	D15	D15
IOT13B	I/O	7	none		Comp_of_IOT13A	True	none	D16	D16	D16	D16
IOT15A	I/O	7	none		True_of_IOT15B	True	x16				
IOT15B	I/O	7	none		Comp_of_IOT15A	True	none				
IOT17A	I/O	7	none		True_of_IOT17B	True	x16				
IOT17B	I/O	7	none		Comp_of_IOT17A	True	none				
IOT19A/EMCCLK	I/O	7	none	EMCCLK	True_of_IOT19B	True	x16	F15	F15	F15	F15
IOT19B/CSO_B	I/O	7	none	CSO_B	Comp_of_IOT19A	True	none	F16	F16	F16	F16
IOT1A/GCLKT_15/LPLL0_T_IN0	I/O	7	none	GCLKT_15/LPLL0_T_IN0	True_of_IOT1B	True	x16	F14	F14	F14	F14
IOT1B/GCLKC_15	I/O	7	none	GCLKC_15	Comp_of_IOT1A	True	none	B16	B16	B16	B16
IOT21A	I/O	7	none		True_of_IOT21B	True	x16	G11	G11	G11	G11
IOT21B	I/O	7	none		Comp_of_IOT21A	True	none	F13	F13	F13	F13
IOT23A	I/O	7	none		True_of_IOT23B	True	x16	G15	G15	G15	G15
IOT23B	I/O	7	none		Comp_of_IOT23A	True	none	G16	G16	G16	G16
IOT25A/MODE0	I/O	7	none	MODE0	True_of_IOT25B	True	x16	H13	H13	H13	H13
IOT25B/MODE1	I/O	7	none	MODE1	Comp_of_IOT25A	True	none	H12	H12	H12	H12
IOT27A/MODE2	I/O	7	none	MODE2	True_of_IOT27B	True	x16	G12	G12	G12	G12
IOT27B/DONE	I/O	7	none	DONE	Comp_of_IOT27A	True	none	H14	H14	H14	H14

注!											
[1] EV版本封装。											
[2] LV版本封装。											
管脚名称	功能	BANK	DQS	配置功能	差分Pair	LVDS	X16	UG256C ^[1]	UG256C ^[2]	PG256C ^[1]	PG256C ^[2]
IOT29A/PUDC_B	I/O	0	none	PUDC_B	True_of_IOT29B	True	x16				
IOT29B	I/O	0	none		Comp_of_IOT29A	True	none				
IOT31A	I/O	0	none		True_of_IOT31B	True	x16	J12	J12	J12	J12
IOT31B	I/O	0	none		Comp_of_IOT31A	True	none	J14	J14	J14	J14
IOT33A	I/O	0	none		True_of_IOT33B	True	x16	J15	J15	J15	J15
IOT33B	I/O	0	none		Comp_of_IOT33A	True	none	J16	J16	J16	J16
IOT35A	I/O	0	none		True_of_IOT35B	True	x16				
IOT35B	I/O	0	none		Comp_of_IOT35A	True	none				
IOT37A	I/O	0	none		True_of_IOT37B	True	x16	L15	L15	L15	L15
IOT37B	I/O	0	none		Comp_of_IOT37A	True	none	L16	L16	L16	L16
IOT39A	I/O	0	none		True_of_IOT39B	True	x16	J13	J13	J13	J13
IOT39B	I/O	0	none		Comp_of_IOT39A	True	none	L13	L13	L13	L13
IOT3A/GCLKT_16	I/O	7	none	GCLKT_16	True_of_IOT3B	True	x16	E15	E15	E15	E15
IOT3B/GCLKC_16	I/O	7	none	GCLKC_16	Comp_of_IOT3A	True	none	E16	E16	E16	E16
IOT41A	I/O	0	none		True_of_IOT41B	True	x16	L14	L14	L14	L14
IOT41B	I/O	0	none		Comp_of_IOT41A	True	none				
IOT43A	I/O	0	none		True_of_IOT43B	True	x16	J11	J11	J11	J11
IOT43B	I/O	0	none		Comp_of_IOT43A	True	none	K12	K12	K12	K12
IOT45A	I/O	0	none		True_of_IOT45B	True	x16	N15	N15	N15	N15
IOT45B	I/O	0	none		Comp_of_IOT45A	True	none	N16	N16	N16	N16
IOT48A	I/O	0	none		True_of_IOT48B	True	x16	L12	L12	L12	L12
IOT48B	I/O	0	none		Comp_of_IOT48A	True	none	K11	K11	K11	K11
IOT50A	I/O	0	none		True_of_IOT50B	True	x16	R16	R16	R16	R16
IOT50B	I/O	0	none		Comp_of_IOT50A	True	none	P16	P16	P16	P16
IOT52A	I/O	0	none		True_of_IOT52B	True	x16	N14	N14	N14	N14
IOT52B	I/O	0	none		Comp_of_IOT52A	True	none	P15	P15	P15	P15
IOT54A	I/O	0	none		True_of_IOT54B	True	x16	N13	N13	N13	N13
IOT54B	I/O	0	none		Comp_of_IOT54A	True	none	M12	M12	M12	M12
IOT56A/GCLKT_0/TPLL_T_IN1	I/O	0	none	GCLKT_0/TPLL_T_IN1	True_of_IOT56B	True	x16	K15	K15	K15	K15
IOT56B/GCLKC_0/TPLL_C_FB1	I/O	0	none	GCLKC_0/TPLL_C_FB1	Comp_of_IOT56A	True	none	K16	K16	K16	K16
IOT58A/GCLKT_1/TPLL_T_IN2	I/O	0	none	GCLKT_1/TPLL_T_IN2	True_of_IOT58B	True	x16	M15	M15	M15	M15
IOT58B/GCLKC_1/TPLL_C_FB0	I/O	0	none	GCLKC_1/TPLL_C_FB0	Comp_of_IOT58A	True	none	M16	M16	M16	M16
IOT5A	I/O	7	none		True_of_IOT5B	True	x16				
IOT5B	I/O	7	none		Comp_of_IOT5A	True	none				
IOT61A/GCLKT_2/TPLL_T_IN0	I/O	1	DQS0/DQ0	GCLKT_2/TPLL_T_IN0	True_of_IOT61B	True	x16	T14	T14	T14	T14
IOT61B/GCLKC_2	I/O	1	DQS0/DQ0	GCLKC_2	Comp_of_IOT61A	True	none	T15	T15	T15	T15
IOT63A/GCLKT_3/RPLL0_T_IN0	I/O	1	DQ0	GCLKT_3/RPLL0_T_IN0	True_of_IOT63B	True	x16	P14	P14	P14	P14

注!											
[1] EV版本封装。											
[2] LV版本封装。											
管脚名称	功能	BANK	DQS	配置功能	差分Pair	LVDS	X16	UG256C ^[1]	UG256C ^[2]	PG256C ^[1]	PG256C ^[2]
IOT63B/GCLKC_3	I/O	1	DQ0	GCLKC_3	Comp_of_IOT63A	True	none	L11	L11	L11	L11
IOT66A	I/O	1	DQ0		True_of_IOT66B	True	x16	R14	R14	R14	R14
IOT66B	I/O	1	DQ0		Comp_of_IOT66A	True	none				
IOT68A	I/O	1	DQ0		True_of_IOT68B	True	x16				
IOT68B	I/O	1	DQ0		Comp_of_IOT68A	True	none				
IOT70A	I/O	1	DQ0		True_of_IOT70B	True	x16	M11	M11	M11	M11
IOT70B	I/O	1	DQ0		Comp_of_IOT70A	True	none	N12	N12	N12	N12
IOT72A	I/O	1	DQ0		True_of_IOT72B	True	x16	R13	R13	R13	R13
IOT72B	I/O	1	DQ0		Comp_of_IOT72A	True	none	T13	T13	T13	T13
IOT74A	I/O	1	DQ1/DQS_01		True_of_IOT74B	True	x16	K10	K10	K10	K10
IOT74B	I/O	1	DQ1/DQS_01		Comp_of_IOT74A	True	none	L10	L10	L10	L10
IOT76A	I/O	1	DQ1		True_of_IOT76B	True	x16	R12	R12	R12	R12
IOT76B	I/O	1	DQ1		Comp_of_IOT76A	True	none	T12	T12	T12	T12
IOT78A	I/O	1	DQ1		True_of_IOT78B	True	x16	M10	M10	M10	M10
IOT78B	I/O	1	DQ1		Comp_of_IOT78A	True	none	N11	N11	N11	N11
IOT7A	I/O	7	none		True_of_IOT7B	True	x16				
IOT7B	I/O	7	none		Comp_of_IOT7A	True	none				
IOT80A	I/O	1	DQS1/DQ1		True_of_IOT80B	True	x16	R10	R10	R10	R10
IOT80B	I/O	1	DQS1/DQ1		Comp_of_IOT80A	True	none	T10	T10	T10	T10
IOT83A	I/O	1	DQ1		True_of_IOT83B	True	x16	R11	R11	R11	R11
IOT83B	I/O	1	DQ1		Comp_of_IOT83A	True	none	T11	T11	T11	T11
IOT85A	I/O	1	DQ1		True_of_IOT85B	True	x16	M9	M9	M9	M9
IOT85B	I/O	1	DQ1		Comp_of_IOT85A	True	none	N9	N9	N9	N9
IOT87A	I/O	1	none		True_of_IOT87B	True	x16	K9	K9	K9	K9
IOT87B	I/O	1	none		Comp_of_IOT87A	True	none	L9	L9	L9	L9
IOT89A/RPLL0_T_FB1	I/O	1	none	RPLL0_T_FB1	True_of_IOT89B	True	x16	P9	P9	P9	P9
IOT89B	I/O	1	none		Comp_of_IOT89A	True	none	P11	P11	P11	P11
IOT91A/RPLL0_T_IN1	I/O	1	none	RPLL0_T_IN1	True_of_IOT91B	True	x16	R9	R9	R9	R9
IOT91B/RPLL0_C_FB0	I/O	1	none	RPLL0_C_FB0	Comp_of_IOT91A	True	none	T9	T9	T9	T9
IOT9A	I/O	7	none		True_of_IOT9B	True	x16	C15	C15	C15	C15
IOT9B	I/O	7	none		Comp_of_IOT9A	True	none	C16	C16	C16	C16
ADCVN	DIO	ADC	none			none	none				
ADCVP	DIO	ADC	none			none	none				
M0_CKN	DIO	MIPI	none			none	none				
M0_CKP	DIO	MIPI	none			none	none				

注!											
[1] EV版本封装。											
[2] LV版本封装。											
管脚名称	功能	BANK	DQS	配置功能	差分Pair	LVDS	X16	UG256C ^[1]	UG256C ^[2]	PG256C ^[1]	PG256C ^[2]
M0_D0N	DIO	MIPI	none			none	none				
M0_D0P	DIO	MIPI	none			none	none				
M0_D1N	DIO	MIPI	none			none	none				
M0_D1P	DIO	MIPI	none			none	none				
M0_D2N	DIO	MIPI	none			none	none				
M0_D2P	DIO	MIPI	none			none	none				
M0_D3N	DIO	MIPI	none			none	none				
M0_D3P	DIO	MIPI	none			none	none				
VCC/VCC	Power	N/A							H11		H11
VCC/VCC	Power	N/A							H6		H6
VCC/VCC	Power	N/A							N4		N4
VCC/VCC	Power	N/A							G8		G8
VCC/VCC	Power	N/A							G7		G7
VCC/VCC	Power	N/A							D13		D13
VCC/VCC	Power	N/A							G10		G10
VCC/VCC	Power	N/A							K7		K7
VCC/VCC	Power	N/A							G6		G6
VCC_EXT	Power	N/A						H11		H11	
VCC_EXT	Power	N/A						H6		H6	
VCC_EXT	Power	N/A						G8		G8	
VCC_EXT	Power	N/A						G7		G7	
VCC_EXT	Power	N/A						D13		D13	
VCC_EXT	Power	N/A						N4		N4	
VCC_EXT	Power	N/A						G10		G10	
VCC_EXT	Power	N/A						K7		K7	
VCC_EXT	Power	N/A						G6		G6	
VCC_REG	Power	N/A						G9	G9	G9	G9
VCCIO0	Power	N/A						M14	M14	M14	M14
VCCIO0	Power	N/A						K14	K14	K14	K14
VCCIO1	Power	N/A						P10	P10	P10	P10
VCCIO1	Power	N/A						P13	P13	P13	P13
VCCIO1	Power	N/A						T16	T16	T16	T16
VCCIO10/VCCIO4	Power	N/A						G3	E3	G3	E3
VCCIO10/VCCIO4	Power	N/A						E3	G3	E3	G3
VCCIO2	Power	N/A						P4	P4	P4	P4
VCCIO2	Power	N/A						P7	P7	P7	P7
VCCIO2	Power	N/A						T1	T1	T1	T1

注!
[1] EV版本封装。
[2] LV版本封装。

管脚名称	功能	BANK	DQS	配置功能	差分Pair	LVDS	X16	UG256C ^[1]	UG256C ^[2]	PG256C ^[1]	PG256C ^[2]
VCCIO3	Power	N/A						K3	K3	K3	K3
VCCIO3	Power	N/A						M3	M3	M3	M3
VCCIO5	Power	N/A						C7	C7	C7	C7
VCCIO5	Power	N/A						A1	A1	A1	A1
VCCIO5	Power	N/A						C4	C4	C4	C4
VCCIO6	Power	N/A						C13	C13	C13	C13
VCCIO6	Power	N/A						A16	A16	A16	A16
VCCIO6	Power	N/A						C10	C10	C10	C10
VCCIO7	Power	N/A						G14	G14	G14	G14
VCCIO7	Power	N/A						E14	E14	E14	E14
VCCX	Power	N/A						F12	F12	F12	F12
VCCX	Power	N/A						L5	L5	L5	L5
VQPS	Power	N/A						M5	M5	M5	M5
VSS	Ground	N/A						E12	E12	E12	E12
VSS	Ground	N/A						H7	H7	H7	H7
VSS	Ground	N/A						H8	H8	H8	H8
VSS	Ground	N/A						H9	H9	H9	H9
VSS	Ground	N/A						H10	H10	H10	H10
VSS	Ground	N/A						J7	J7	J7	J7
VSS	Ground	N/A						J8	J8	J8	J8
VSS	Ground	N/A						J9	J9	J9	J9
VSS	Ground	N/A						J10	J10	J10	J10
VSS	Ground	N/A						B2	B2	B2	B2
VSS	Ground	N/A						B15	B15	B15	B15
VSS	Ground	N/A						C5	C5	C5	C5
VSS	Ground	N/A						C12	C12	C12	C12
VSS	Ground	N/A						D7	D7	D7	D7
VSS	Ground	N/A						D10	D10	D10	D10
VSS	Ground	N/A						E4	E4	E4	E4
VSS	Ground	N/A						E13	E13	E13	E13
VSS	Ground	N/A						G4	G4	G4	G4
VSS	Ground	N/A						G13	G13	G13	G13
VSS	Ground	N/A						K4	K4	K4	K4
VSS	Ground	N/A						K13	K13	K13	K13
VSS	Ground	N/A						M4	M4	M4	M4
VSS	Ground	N/A						M13	M13	M13	M13
VSS	Ground	N/A						N7	N7	N7	N7

注!
[1] EV版本封装。
[2] LV版本封装。

管脚名称	功能	BANK	DQS	配置功能	差分Pair	LVDS	X16	UG256C ^[1]	UG256C ^[2]	PG256C ^[1]	PG256C ^[2]
VSS	Ground	N/A						N10	N10	N10	N10
VSS	Ground	N/A						P5	P5	P5	P5
VSS	Ground	N/A						P12	P12	P12	P12
VSS	Ground	N/A						R2	R2	R2	R2
VSS	Ground	N/A						R15	R15	R15	R15
VSS	Ground	N/A						E2	E2	E2	E2
VSS	Ground	N/A						H16	H16	H16	H16
VSS	Ground	N/A						H15	H15	H15	H15

注!
[1]有封装管脚的短接IO，用户可忽略。
[2] EV版本封装。
[3] LV版本封装。

管脚名称	功能	BANK	DQS	配置功能	差分Pair	LVDS	X16	MG121N	UG324S	UG324	MG196S [2]	MG196S [3]	UG225S [2]	UG225S [3]
BANK7 True LVDS Pair														
IOT11A	I/O	7	none		True_of_IOT11B	True	x16	K11	F2	F2	D4	D4	D3	D3
IOT11B	I/O	7	none		Comp_of_IOT11A	True	none	L11	F1	F1	D3	D3	D1	D1
IOT13A	I/O	7	none		True_of_IOT13B	True	x16		J7	J7			C2	C2
IOT13B	I/O	7	none		Comp_of_IOT13A	True	none		J6	J6			C1	C1
IOT15A	I/O	7	none		True_of_IOT15B	True	x16	L10	E3	E3			D4	D4
IOT15B	I/O	7	none		Comp_of_IOT15A	True	none	K10	E1	E1			E3	E3
IOT17A	I/O	7	none		True_of_IOT17B	True	x16		F4	F4			E5	E5
IOT17B	I/O	7	none		Comp_of_IOT17A	True	none		F3	F3			E4	E4
IOT19A	I/O	7	none		True_of_IOT19B	True	x16	L7	D2	D2				
IOT19B	I/O	7	none		Comp_of_IOT19A	True	none	L8	D1	D1				
IOT1A/GCLKT_15/LPLL0_T_IN0	I/O	7	none	GCLKT_15/LPLL0_T_IN0	True_of_IOT1B	True	x16	J11	H4	H4	F2	F2	G2	G2
IOT1B/GCLKC_15	I/O	7	none	GCLKC_15	Comp_of_IOT1A	True	none	J10	H3	H3	F1	F1	G1	G1
IOT21A	I/O	7	none		True_of_IOT21B	True	x16	K7	L7	L7				
IOT21B	I/O	7	none		Comp_of_IOT21A	True	none	J7	K6	K6				
IOT23A	I/O	7	none		True_of_IOT23B	True	x16	L6	E4	E4				
IOT23B	I/O	7	none		Comp_of_IOT23A	True	none	K6	D3	D3				
IOT25A	I/O	7	none		True_of_IOT25B	True	x16		F6	F6				
IOT25B	I/O	7	none		Comp_of_IOT25A	True	none		F5	F5				
IOT27A	I/O	7	none		True_of_IOT27B	True	x16		C2	C2				
IOT27B	I/O	7	none		Comp_of_IOT27A	True	none		C1	C1				
IOT3A/GCLKT_16	I/O	7	none	GCLKT_16	True_of_IOT3B	True	x16	H11	L5	L5	G2	G2	H3	H3
IOT3B/GCLKC_16	I/O	7	none	GCLKC_16	Comp_of_IOT3A	True	none	H10	K5	K5	G1	G1	H1	H1
IOT5A	I/O	7	none		True_of_IOT5B	True	x16		H6		E2	E2	F5	F5
IOT5B	I/O	7	none		Comp_of_IOT5A	True	none		H5	H5	E1	E1	F4	F4
IOT7A	I/O	7	none		True_of_IOT7B	True	x16	G11	G3	G3	D2	D2	F3	F3
IOT7B	I/O	7	none		Comp_of_IOT7A	True	none	G10	G1	G1	D1	D1	F1	F1
IOT9A	I/O	7	none		True_of_IOT9B	True	x16		H7	H7	C1	C1	E2	E2
IOT9B	I/O	7	none		Comp_of_IOT9A	True	none		G6	G6	B1	B1	E1	E1
BANK6 True LVDS Pair														
IOL12A	I/O	6	DQ7		True_of_IOL12B	True	x16	B11	K2	K2			M3	M3
IOL12B	I/O	6	DQ7		Comp_of_IOL12A	True	none	B10	K1	K1			M1	M1
IOL14A/LPLL1_T_IN0	I/O	6	DQ7	LPLL1_T_IN0	True_of_IOL14B	True	x16	A11	L2	L2			N2	N2

注!
[1]有封装管脚的短接IO，用户可忽略。
[2] EV版本封装。
[3] LV版本封装。

管脚名称	功能	BANK	DQS	配置功能	差分Pair	LVDS	X16	MG121N	UG324S	UG324	MG196S [2]	MG196S [3]	UG225S [2]	UG225S [3]
IOL14B	I/O	6	DQ7		Comp_of_IOL14A	True	none	A10	L1	L1			N1	N1
IOL16A	I/O	6	DQ6/DQS_67		True_of_IOL16B	True	x16		M3	M3				
IOL16B	I/O	6	DQ6/DQS_67		Comp_of_IOL16A	True	none		M1	M1				
IOL18A	I/O	6	DQ6		True_of_IOL18B	True	x16		N2	N2			G5	G5
IOL18B	I/O	6	DQ6		Comp_of_IOL18A	True	none		N1	N1			G3	G3
IOL21A	I/O	6	DQS6/DQ6		True_of_IOL21B	True	x16		P2	P2			H6	H6
IOL21B	I/O	6	DQS6/DQ6		Comp_of_IOL21A	True	none		P1	P1			H5	H5
IOL23A	I/O	6	DQ6		True_of_IOL23B	True	x16		T2				K5	K5
IOL23B	I/O	6	DQ6		Comp_of_IOL23A	True	none		T1				J4	J4
IOL25A	I/O	6	DQ6		True_of_IOL25B	True	x16		U2		J4	J4	J5	J5
IOL25B	I/O	6	DQ6		Comp_of_IOL25A	True	none		U1		J3	J3	H4	H4
IOL27A	I/O	6	DQ6		True_of_IOL27B	True	x16		L6		K2	K2		
IOL27B	I/O	6	DQ6		Comp_of_IOL27A	True	none		M5		K1	K1		
IOL29A	I/O	6	none		True_of_IOL29B	True	x16		N4		L2	L2	M4	M4
IOL29B	I/O	6	none		Comp_of_IOL29A	True	none		N3		L1	L1	L3	L3
IOL31A	I/O	6	none		True_of_IOL31B	True	x16		P4		M2	M2	P2	P2
IOL31B	I/O	6	none		Comp_of_IOL31A	True	none		P3		M1	M1	P1	P1
IOL3A/GCLKT_14A/LPLL0_T_IN2	I/O	6	DQ7	GCLKT_14A/LPLL0_T_IN2	True_of_IOL3B	True	x16	E11	H2	H2	H2	H2	J2	J2
IOL3B/GCLKC_14/LPLL0_C_FB0	I/O	6	DQ7	GCLKC_14/LPLL0_C_FB0	Comp_of_IOL3A	True	none	E10	H1	H1	H1	H1	J1	J1
IOL5A/GCLKT_13/LPLL0_T_IN1	I/O	6	DQ7	GCLKT_13/LPLL0_T_IN1	True_of_IOL5B	True	x16	C11	K4	K4	J2	J2	K4	K4
IOL5B/GCLKC_13/LPLL0_C_FB1	I/O	6	DQ7	GCLKC_13/LPLL0_C_FB1	Comp_of_IOL5A	True	none	C10	K3	K3	J1	J1	J3	J3
IOL7A	I/O	6	DQ7		True_of_IOL7B	True	x16		J3		F4	F4	K3	K3
IOL7B	I/O	6	DQ7		Comp_of_IOL7A	True	none		J1	J1	F3	F3	K1	K1
IOL9A	I/O	6	DQS7/DQ7		True_of_IOL9B	True	x16	D11	L4	L4			L2	L2
IOL9B	I/O	6	DQS7/DQ7		Comp_of_IOL9A	True	none	D10	L3	L3			L1	L1
BANK5 True LVDS Pair														
IOB10A/D03/SSPI_CN/SSIO	I/O	5	none	D03/SSPI_CS_N/SSIO	True_of_IOB10B	True	x16	B1_B10A ^[1]	U5	U5	N5	N5	P5	P5
IOB10B/D04/SI	I/O	5	none	D04/SI	Comp_of_IOB10A	True	none	A3_B10B ^[1]	V5	V5	P5	P5	R5	R5
IOB12A/GCLKT_10B/D07/SSPI_W PN/SSI2	I/O	5	none	GCLKT_10B/D07/SSPI_W PN/SSI2	True_of_IOB12B	True	x16	E2	R5	R5	N6	N6	N6	N6
IOB12B/GCLKC_10B/RDWR_B/LP LL1_C_IN1	I/O	5	none	GCLKC_10B/RDWR_B/LP LL1_C_IN1	Comp_of_IOB12A	True	none	E1	T5	T5	P6	P6	R6	R6
IOB14A/SSPI_CLK	I/O	5	none	SSPI_CLK	True_of_IOB14B	True	x16	C1_B14A ^[1]	N6	N6	N4	N4	N4	N4

注!
[1]有封装管脚的短接IO，用户可忽略。
[2] EV版本封装。
[3] LV版本封装。

管脚名称	功能	BANK	DQS	配置功能	差分Pair	LVDS	X16	MG121N	UG324S	UG324	MG196S [2]	MG196S [3]	UG225S [2]	UG225S [3]
IOB14B/CLKHOLD_N/SSI3	I/O	5	none	CLKHOLD_N/SSI3	Comp_of_IOB14A	True	none	D1	P7	P7	P4	P4	R4	R4
IOB16A	I/O	5	none		True_of_IOB16B	True	x16		T6	T6				
IOB16B	I/O	5	none		Comp_of_IOB16A	True	none		V6	V6				
IOB18A	I/O	5	none		True_of_IOB18B	True	x16		N7					
IOB18B	I/O	5	none		Comp_of_IOB18A	True	none		P8	P8				
IOB20A	I/O	5	none		True_of_IOB20B	True	x16		U7	U7				
IOB20B	I/O	5	none		Comp_of_IOB20A	True	none		V7	V7				
IOB22A	I/O	5	none		True_of_IOB22B	True	x16		U8	U8				
IOB22B	I/O	5	none		Comp_of_IOB22A	True	none		V8	V8				
IOB24A	I/O	5	none		True_of_IOB24B	True	x16	A1	M8	M8				
IOB24B	I/O	5	none		Comp_of_IOB24A	True	none		N8	N8				
IOB26A/GCLKT_12	I/O	5	none	GCLKT_12	True_of_IOB26B	True	x16	F2	M10	M10			L7	L7
IOB26B/GCLKC_12	I/O	5	none	GCLKC_12	Comp_of_IOB26A	True	none	F1	N9	N9			M6	M6
IOB2A	I/O	5	none		True_of_IOB2B	True	x16		T4	T4				
IOB2B	I/O	5	none		Comp_of_IOB2A	True	none		V4					
IOB4A/D08/SDA	I/O	5	none	D08/SDA	True_of_IOB4B	True	x16	B2	N5	N5	N3	N3	M5	M5
IOB4B/D09/SCL/LPLL1_C_FB0	I/O	5	none	D09/SCL/LPLL1_C_FB0	Comp_of_IOB4A	True	none	C2	P6	P6	P3	P3	N5	N5
IOB6A	I/O	5	none		True_of_IOB6B	True	x16		R7	R7				
IOB6B	I/O	5	none		Comp_of_IOB6A	True	none		T7	T7				
IOB8A/D05/SO/SSI1	I/O	5	none	D05/SO/SSI1	True_of_IOB8B	True	x16	A2_B8A ^[1]	R3	R3	L4	L4	L6	L6
IOB8B/D06	I/O	5	none	D06	Comp_of_IOB8A	True	none		T3	T3	M4	M4	L5	L5
BANK4 True LVDS Pair														
IOB29A/GCLKT_11A	I/O	4	none	GCLKT_11A	True_of_IOB29B	True	x16		T9	T9			P7	P7
IOB29B/GCLKC_11A	I/O	4	none	GCLKC_11A	Comp_of_IOB29A	True	none		V9	V9			R7	R7
IOB31A/GCLKT_10A/D14	I/O	4	none	GCLKT_10A/D14	True_of_IOB31B	True	x16		R8	R8	N7	N7	K8	K8
IOB31B/GCLKC_10A/D15/BPLL_C_FB0	I/O	4	none	GCLKC_10A/D15/BPLL_C_FB0	Comp_of_IOB31A	True	none		T8	T8	P7	P7	L8	L8
IOB33A/GCLKT_9/D13/BPLL_T_IN1	I/O	4	none	GCLKT_9/D13/BPLL_T_IN1	True_of_IOB33B	True	x16		U10	U10	N8	N8	M8	M8
IOB33B/GCLKC_9/EMCCLK	I/O	4	none	GCLKC_9/EMCCLK	Comp_of_IOB33A	True	none		V10	V10	P8	P8	N7	N7
IOB35A/GCLKT_8	I/O	4	none	GCLKT_8	True_of_IOB35B	True	x16		R10	R10			N8	N8
IOB35B/GCLKC_8	I/O	4	none	GCLKC_8	Comp_of_IOB35A	True	none		T10	T10			R8	R8
IOB37A/READY	I/O	4	none	READY	True_of_IOB37B	True	x16	E8	U3	U3	N2	N2	P3	P3

注!
[1]有封装管脚的短接IO，用户可忽略。
[2] EV版本封装。
[3] LV版本封装。

管脚名称	功能	BANK	DQS	配置功能	差分Pair	LVDS	X16	MG121N	UG324S	UG324	MG196S [2]	MG196S [3]	UG225S [2]	UG225S [3]
IOB37B/MCS_N/CSO_B	I/O	4	none	MCS_N/CSO_B	Comp_of_IOB37A	True	none	E6	V3	V3	P2	P2	R3	R3
IOB39A	I/O	4	none		True_of_IOB39B	True	x16		U11	U11				
IOB39B	I/O	4	none		Comp_of_IOB39A	True	none		V11	V11				
IOB41A	I/O	4	none		True_of_IOB41B	True	x16		N10	N10				
IOB41B	I/O	4	none		Comp_of_IOB41A	True	none		P11	P11				
IOB43A	I/O	4	none		True_of_IOB43B	True	x16		T12	T12				
IOB43B	I/O	4	none		Comp_of_IOB43A	True	none		V12	V12				
IOB45A	I/O	4	none		True_of_IOB45B	True	x16		R11	R11			P9	P9
IOB45B	I/O	4	none		Comp_of_IOB45A	True	none		T11	T11			R9	R9
IOB48A	I/O	4	none		True_of_IOB48B	True	x16		M11	M11			M9	M9
IOB48B	I/O	4	none		Comp_of_IOB48A	True	none		N11	N11			N9	N9
IOB50A/D11	I/O	4	none	D11	True_of_IOB50B	True	x16		U13	U13	L8	L8	L9	L9
IOB50B/D12	I/O	4	none	D12	Comp_of_IOB50A	True	none		V13	V13	M8	M8	M10	M10
IOB52A/MODE1	I/O	4	none	MODE1	True_of_IOB52B	True	x16		N12	N12	N9	N9	N10	N10
IOB52B/D10	I/O	4	none	D10	Comp_of_IOB52A	True	none		P12	P12	P9	P9	R10	R10
IOB54A/GCLKT_11B/D01/MI2	I/O	4	none	GCLKT_11B/D01/MI2	True_of_IOB54B	True	x16	D5	T14	T14	N10	N10	M11	M11
IOB54B/GCLKC_11B/D02/BPLL_C_FB1/MI3	I/O	4	none	GCLKC_11B/D02/BPLL_C_FB1/MI3	Comp_of_IOB54A	True	none	E4	V14	V14	P10	P10	N11	N11
IOB56A	I/O	4	none		True_of_IOB56B	True	x16	B3	U15	U15	N12	N12	P13	P13
IOB56B	I/O	4	none		Comp_of_IOB56A	True	none	C3	V15	V15	P12	P12	R13	R13
IOB58A/D00/MISO/MI1	I/O	4	none	D00/MISO/MI1	True_of_IOB58B	True	x16	E5	R13	R13	N11	N11	P11	P11
IOB58B/MOSI/CSI_B/MI0	I/O	4	none	MOSI/CSI_B/MI0	Comp_of_IOB58A	True	none	D6	T13	T13	P11	P11	R11	R11
IOB60A	I/O	4	none		True_of_IOB60B	True	x16	E3	U16	U16	M12	M12	L10	L10
IOB60B	I/O	4	none		Comp_of_IOB60A	True	none		V16	V16				
IOB62A/CCLK	I/O	4	none	CCLK	True_of_IOB62B	True	x16	E7	R15	R15	N13	N13	N12	N12
IOB62B/MODE0	I/O	4	none	MODE0	Comp_of_IOB62A	True	none		T15	T15	P13	P13	R12	R12
BANK3 True LVDS Pair														
IOB65A	I/O	3	none		True_of_IOB65B	True	x16		P15	P15	M13	M13	P14	P14
IOB65B/DOUT	I/O	3	none	DOUT	Comp_of_IOB65A	True	none		P16	P16	M14	M14	P15	P15
IOB67A	I/O	3	none		True_of_IOB67B	True	x16		L14	L14				
IOB67B	I/O	3	none		Comp_of_IOB67A	True	none		M13	M13				
IOB69A	I/O	3	DQ5		True_of_IOB69B	True	x16		M14	M14				
IOB69B	I/O	3	DQ5		Comp_of_IOB69A	True	none		N14	N14				

注!
[1]有封装管脚的短接IO，用户可忽略。
[2] EV版本封装。
[3] LV版本封装。

管脚名称	功能	BANK	DQS	配置功能	差分Pair	LVDS	X16	MG121N	UG324S	UG324	MG196S [2]	MG196S [3]	UG225S [2]	UG225S [3]
IOB71A	I/O	3	DQ5		True_of_IOB71B	True	x16		U17	U17				
IOB71B	I/O	3	DQ5		Comp_of_IOB71A	True	none		U18	U18				
IOB73A	I/O	3	DQ5		True_of_IOB73B	True	x16		T17	T17				
IOB73B	I/O	3	DQ5		Comp_of_IOB73A	True	none		T18	T18				
IOB75A/GCLKT_6B	I/O	3	DQS5/DQ5	GCLKT_6B	True_of_IOB75B	True	x16		N15	N15	L13	L13	K12	K12
IOB75B/GCLKC_6B	I/O	3	DQS5/DQ5	GCLKC_6B	Comp_of_IOB75A	True	none		N16	N16	L14	L14	L12	L12
IOB77A	I/O	3	DQ5		True_of_IOB77B	True	x16		P17	P17				
IOB77B	I/O	3	DQ5		Comp_of_IOB77A	True	none		P18	P18				
IOB79A	I/O	3	DQ5/DQS_45		True_of_IOB79B	True	x16		N17	N17			K10	K10
IOB79B	I/O	3	DQ5/DQS_45		Comp_of_IOB79A	True	none		N18	N18			K11	K11
IOB81A	I/O	3	DQ4		True_of_IOB81B	True	x16		M16	M16			N14	N14
IOB81B	I/O	3	DQ4		Comp_of_IOB81A	True	none		M18	M18			N15	N15
IOB83A	I/O	3	DQ4		True_of_IOB83B	True	x16		L17	L17			M13	M13
IOB83B	I/O	3	DQ4		Comp_of_IOB83A	True	none		L18	L18			M15	M15
IOB85A	I/O	3	DQS4/DQ4		True_of_IOB85B	True	x16		K17	K17	K13	K13	L14	L14
IOB85B	I/O	3	DQS4/DQ4		Comp_of_IOB85A	True	none		K18	K18	K14	K14	L15	L15
IOB87A	I/O	3	DQ4		True_of_IOB87B	True	x16		J16	J16	J13	J13	K13	K13
IOB87B	I/O	3	DQ4		Comp_of_IOB87A	True	none		J18		J14	J14	K15	K15
IOB89A/GCLKT_7/BPLL_T_IN0	I/O	3	DQ4	GCLKT_7/BPLL_T_IN0	True_of_IOB89B	True	x16	G4	H17	H17	H11	H11	J14	J14
IOB89B/GCLKC_7	I/O	3	DQ4	GCLKC_7	Comp_of_IOB89A	True	none	H4	H18	H18	H12	H12	J15	J15
IOB91A/GCLKT_6A	I/O	3	DQ4	GCLKT_6A	True_of_IOB91B	True	x16	H1	L15	L15	H13	H13		
IOB91B/GCLKC_6A	I/O	3	DQ4	GCLKC_6A	Comp_of_IOB91A	True	none	H2	L16	L16	H14	H14		
BANK2 True LVDS Pair														
IOR12A	I/O	2	DQS2/DQ2		True_of_IOR12B	True	x16		D17	D17	F11	F11	D13	D13
IOR12B/ADCINCLK	I/O	2	DQS2/DQ2	ADCINCLK	Comp_of_IOR12A	True	none		D18	D18	F12	F12	D15	D15
IOR14A	I/O	2	DQ2		True_of_IOR14B	True	x16		F15	F15			E14	E14
IOR14B/ADCOTEST	I/O	2	DQ2	ADCOTEST	Comp_of_IOR14A	True	none		F16	F16			E15	E15
IOR16A	I/O	2	DQ2		True_of_IOR16B	True	x16		E16	E16			F13	F13
IOR16B	I/O	2	DQ2		Comp_of_IOR16A	True	none		E18	E18			F15	F15
IOR18A	I/O	2	DQ2/DQS_23		True_of_IOR18B	True	x16	L2	H13	H13			G11	G11
IOR18B	I/O	2	DQ2/DQS_23		Comp_of_IOR18A	True	none	L1	H14	H14			G12	G12
IOR20A	I/O	2	DQ3		True_of_IOR20B	True	x16	K1	F17	F17			H12	H12
IOR20B	I/O	2	DQ3		Comp_of_IOR20A	True	none	K2	F18	F18			G13	G13

注!
[1]有封装管脚的短接IO，用户可忽略。
[2] EV版本封装。
[3] LV版本封装。

管脚名称	功能	BANK	DQS	配置功能	差分Pair	LVDS	X16	MG121N	UG324S	UG324	MG196S [2]	MG196S [3]	UG225S [2]	UG225S [3]
IOR22A	I/O	2	DQ3		True_of_IOR22B	True	x16	J4	G16	G16			H10	H10
IOR22B	I/O	2	DQ3		Comp_of_IOR22A	True	none	K4	G18	G18			H11	H11
IOR24A	I/O	2	DQ3		True_of_IOR24B	True	x16	G2	H15	H15				
IOR24B	I/O	2	DQ3		Comp_of_IOR24A	True	none	G1	H16					
IOR26A	I/O	2	DQS3/DQ3		True_of_IOR26B	True	x16		J13	J13			J11	J11
IOR26B	I/O	2	DQS3/DQ3		Comp_of_IOR26A	True	none		K14	K14			J13	J13
IOR29A	I/O	2	DQ3		True_of_IOR29B	True	x16		K12	K12	J11	J11		
IOR29B	I/O	2	DQ3		Comp_of_IOR29A	True	none		K13	K13	J12	J12		
IOR31A/GCLKT_4/RPLL1_T_IN0	I/O	2	DQ3	GCLKT_4/RPLL1_T_IN0	True_of_IOR31B	True	x16	L4	L12	L12	F13	F13	G14	G14
IOR31B/GCLKC_4/RPLL1_C_FB1	I/O	2	DQ3	GCLKC_4/RPLL1_C_FB1	Comp_of_IOR31A	True	none	L3	L13	L13	F14	F14	G15	G15
IOR33A/GCLKT_5/RPLL1_T_IN1	I/O	2	none	GCLKT_5/RPLL1_T_IN1	True_of_IOR33B	True	x16	J1	K15	K15	G13	G13	H13	H13
IOR33B/GCLKC_5/RPLL1_C_FB0	I/O	2	none	GCLKC_5/RPLL1_C_FB0	Comp_of_IOR33A	True	none	J2	K16	K16	G14	G14	H15	H15
IOR5A	I/O	2	none		True_of_IOR5B	True	x16		H12	H12	C12	C12	F11	F11
IOR5B	I/O	2	none		Comp_of_IOR5A	True	none		G13	G13	C13	C13	F12	F12
IOR7A	I/O	2	DQ2		True_of_IOR7B	True	x16		F14	F14	D13	D13	B14	B14
IOR7B	I/O	2	DQ2		Comp_of_IOR7A	True	none		G14	G14	D14	D14	B15	B15
IOR9A	I/O	2	DQ2		True_of_IOR9B	True	x16		C17	C17	E13	E13	C14	C14
IOR9B/MCKTEST	I/O	2	DQ2	MCKTEST	Comp_of_IOR9A	True	none		C18	C18	E14	E14	C15	C15
BANK1 True LVDS Pair														
IOT61A/GCLKT_2/TPLL_T_IN0	I/O	1	DQS0/DQ0	GCLKT_2/TPLL_T_IN0	True_of_IOT61B	True	x16	H5	D11	D11	D8	D8	C8	C8
IOT61B/GCLKC_2	I/O	1	DQS0/DQ0	GCLKC_2	Comp_of_IOT61A	True	none	J5	C11	C11	C8	C8	A8	A8
IOT63A/GCLKT_3/RPLL0_T_IN0	I/O	1	DQ0	GCLKT_3/RPLL0_T_IN0	True_of_IOT63B	True	x16	L5	C10	C10	B8	B8	B9	B9
IOT63B/GCLKC_3	I/O	1	DQ0	GCLKC_3	Comp_of_IOT63A	True	none	K5	A10	A10	A8	A8	A9	A9
IOT66A	I/O	1	DQ0		True_of_IOT66B	True	x16	H8	G9	G9	B9	B9	F10	F10
IOT66B	I/O	1	DQ0		Comp_of_IOT66A	True	none	H7	F9	F9	A9	A9	E9	E9
IOT68A	I/O	1	DQ0		True_of_IOT68B	True	x16	G7	B11	B11			C10	C10
IOT68B	I/O	1	DQ0		Comp_of_IOT68A	True	none	G8	A11	A11			A10	A10
IOT70A	I/O	1	DQ0		True_of_IOT70B	True	x16		G11	G11			D10	D10
IOT70B	I/O	1	DQ0		Comp_of_IOT70A	True	none		F10	F10			C9	C9
IOT72A	I/O	1	DQ0		True_of_IOT72B	True	x16	F5	B12		B10	B10	B11	B11
IOT72B	I/O	1	DQ0		Comp_of_IOT72A	True	none	G5	A12	A12	A10	A10	A11	A11
IOT74A	I/O	1	DQ1/DQS_01		True_of_IOT74B	True	x16		F11	F11				
IOT74B	I/O	1	DQ1/DQS_01		Comp_of_IOT74A	True	none		E11	E11				

注!
[1]有封装管脚的短接IO，用户可忽略。
[2] EV版本封装。
[3] LV版本封装。

管脚名称	功能	BANK	DQS	配置功能	差分Pair	LVDS	X16	MG121N	UG324S	UG324	MG196S [2]	MG196S [3]	UG225S [2]	UG225S [3]
IOT76A	I/O	1	DQ1		True_of_IOT76B	True	x16		D12	D12				
IOT76B	I/O	1	DQ1		Comp_of_IOT76A	True	none		C12	C12				
IOT78A	I/O	1	DQ1		True_of_IOT78B	True	x16		C13	C13	B11	B11		
IOT78B	I/O	1	DQ1		Comp_of_IOT78A	True	none		A13	A13	A11	A11		
IOT80A	I/O	1	DQS1/DQ1		True_of_IOT80B	True	x16		F12	F12				
IOT80B	I/O	1	DQS1/DQ1		Comp_of_IOT80A	True	none		E12	E12				
IOT83A	I/O	1	DQ1		True_of_IOT83B	True	x16		B14	B14			D11	D11
IOT83B	I/O	1	DQ1		Comp_of_IOT83A	True	none		A14	A14			C11	C11
IOT85A	I/O	1	DQ1		True_of_IOT85B	True	x16		F13	F13				
IOT85B	I/O	1	DQ1		Comp_of_IOT85A	True	none		E13	E13				
IOT87A	I/O	1	none		True_of_IOT87B	True	x16		C15	C15				
IOT87B	I/O	1	none		Comp_of_IOT87A	True	none		A15	A15				
IOT89A/RPLL0_T_FB1	I/O	1	none	RPLL0_T_FB1	True_of_IOT89B	True	x16		D14	D14	D11	D11	C12	C12
IOT89B	I/O	1	none		Comp_of_IOT89A	True	none		C14	C14	C11	C11	A12	A12
IOT91A/RPLL0_T_IN1	I/O	1	none	RPLL0_T_IN1	True_of_IOT91B	True	x16		B16	B16	B12	B12	B13	B13
IOT91B/RPLL0_C_FB0	I/O	1	none	RPLL0_C_FB0	Comp_of_IOT91A	True	none		A16	A16	A12	A12	A13	A13
BANK0 True LVDS Pair														
IOT29A/PUDC_B	I/O	0	none	PUDC_B	True_of_IOT29B	True	x16		D4	D4	B2	B2	B2	B2
IOT29B	I/O	0	none		Comp_of_IOT29A	True	none		C4	C4	A2	A2	A2	A2
IOT31A	I/O	0	none		True_of_IOT31B	True	x16	L9	B2	B2				
IOT31B	I/O	0	none		Comp_of_IOT31A	True	none	K9	A2	A2				
IOT33A	I/O	0	none		True_of_IOT33B	True	x16		D6	D6			B3	B3
IOT33B	I/O	0	none		Comp_of_IOT33A	True	none		C6	C6			A3	A3
IOT35A	I/O	0	none		True_of_IOT35B	True	x16		B3	B3	B3	B3		
IOT35B	I/O	0	none		Comp_of_IOT35A	True	none		A3	A3	A3	A3		
IOT37A	I/O	0	none		True_of_IOT37B	True	x16		B4	B4			C4	C4
IOT37B	I/O	0	none		Comp_of_IOT37A	True	none		A4	A4			A4	A4
IOT39A	I/O	0	none		True_of_IOT39B	True	x16		C5	C5	B4	B4		
IOT39B	I/O	0	none		Comp_of_IOT39A	True	none		A5	A5	A4	A4		
IOT41A	I/O	0	none		True_of_IOT41B	True	x16		F7	F7			D5	D5
IOT41B	I/O	0	none		Comp_of_IOT41A	True	none		E6	E6			C5	C5
IOT43A	I/O	0	none		True_of_IOT43B	True	x16		B6	B6				
IOT43B	I/O	0	none		Comp_of_IOT43A	True	none		A6	A6				

注!
[1]有封装管脚的短接IO，用户可忽略。
[2] EV版本封装。
[3] LV版本封装。

管脚名称	功能	BANK	DQS	配置功能	差分Pair	LVDS	X16	MG121N	UG324S	UG324	MG196S [2]	MG196S [3]	UG225S [2]	UG225S [3]
IOT45A	I/O	0	none		True_of_IOT45B	True	x16		E7	E7	B5	B5	E6	E6
IOT45B	I/O	0	none		Comp_of_IOT45A	True	none		E8	E8	A5	A5	D6	D6
IOT48A	I/O	0	none		True_of_IOT48B	True	x16		C7	C7			B5	B5
IOT48B	I/O	0	none		Comp_of_IOT48A	True	none		A7	A7			A5	A5
IOT50A	I/O	0	none		True_of_IOT50B	True	x16		D8	D8			C6	C6
IOT50B	I/O	0	none		Comp_of_IOT50A	True	none		C8	C8			A6	A6
IOT52A	I/O	0	none		True_of_IOT52B	True	x16		G8	G8			D7	D7
IOT52B	I/O	0	none		Comp_of_IOT52A	True	none		F8	F8			C7	C7
IOT54A	I/O	0	none		True_of_IOT54B	True	x16		B8	B8			F8	F8
IOT54B	I/O	0	none		Comp_of_IOT54A	True	none		A8	A8			E8	E8
IOT56A/GCLKT_0/TPLL_T_IN1	I/O	0	none	GCLKT_0/TPLL_T_IN1	True_of_IOT56B	True	x16	J8	D9	D9	B6	B6	E7	E7
IOT56B/GCLKC_0/TPLL_C_FB1	I/O	0	none	GCLKC_0/TPLL_C_FB1	Comp_of_IOT56A	True	none	K8	C9	C9	A6	A6	D8	D8
IOT58A/GCLKT_1/TPLL_T_IN2	I/O	0	none	GCLKT_1/TPLL_T_IN2	True_of_IOT58B	True	x16	F7	B9	B9	B7	B7	B7	B7
IOT58B/GCLKC_1/TPLL_C_FB0	I/O	0	none	GCLKC_1/TPLL_C_FB0	Comp_of_IOT58A	True	none	F6	A9	A9	A7	A7	A7	A7

注!											
[1] EV版本封装。											
[2] LV版本封装。											
管脚名称	功能	BANK	DQS	配置功能	差分Pair	LVDS	X16	UG256C ^[1]	UG256C ^[2]	PG256C ^[1]	PG256C ^[2]
BANK7 True LVDS Pair											
IOT11A	I/O	7	none		True_of_IOT11B	True	x16				
IOT11B	I/O	7	none		Comp_of_IOT11A	True	none				
IOT13A	I/O	7	none		True_of_IOT13B	True	x16	D15	D15	D15	D15
IOT13B	I/O	7	none		Comp_of_IOT13A	True	none	D16	D16	D16	D16
IOT15A	I/O	7	none		True_of_IOT15B	True	x16				
IOT15B	I/O	7	none		Comp_of_IOT15A	True	none				
IOT17A	I/O	7	none		True_of_IOT17B	True	x16				
IOT17B	I/O	7	none		Comp_of_IOT17A	True	none				
IOT19A/EMCCLK	I/O	7	none	EMCCLK	True_of_IOT19B	True	x16	F15	F15	F15	F15
IOT19B/CSO_B	I/O	7	none	CSO_B	Comp_of_IOT19A	True	none	F16	F16	F16	F16
IOT1A/GCLKT_15/LPLL0_T_IN0	I/O	7	none	GCLKT_15/LPLL0_T_IN0	True_of_IOT1B	True	x16	F14	F14	F14	F14
IOT1B/GCLKC_15	I/O	7	none	GCLKC_15	Comp_of_IOT1A	True	none	B16	B16	B16	B16
IOT21A	I/O	7	none		True_of_IOT21B	True	x16	G11	G11	G11	G11
IOT21B	I/O	7	none		Comp_of_IOT21A	True	none	F13	F13	F13	F13
IOT23A	I/O	7	none		True_of_IOT23B	True	x16	G15	G15	G15	G15
IOT23B	I/O	7	none		Comp_of_IOT23A	True	none	G16	G16	G16	G16
IOT25A/MODE0	I/O	7	none	MODE0	True_of_IOT25B	True	x16	H13	H13	H13	H13
IOT25B/MODE1	I/O	7	none	MODE1	Comp_of_IOT25A	True	none	H12	H12	H12	H12
IOT27A/MODE2	I/O	7	none	MODE2	True_of_IOT27B	True	x16	G12	G12	G12	G12
IOT27B/DONE	I/O	7	none	DONE	Comp_of_IOT27A	True	none	H14	H14	H14	H14
IOT3A/GCLKT_16	I/O	7	none	GCLKT_16	True_of_IOT3B	True	x16	E15	E15	E15	E15
IOT3B/GCLKC_16	I/O	7	none	GCLKC_16	Comp_of_IOT3A	True	none	E16	E16	E16	E16
IOT5A	I/O	7	none		True_of_IOT5B	True	x16				
IOT5B	I/O	7	none		Comp_of_IOT5A	True	none				
IOT7A	I/O	7	none		True_of_IOT7B	True	x16				
IOT7B	I/O	7	none		Comp_of_IOT7A	True	none				
IOT9A	I/O	7	none		True_of_IOT9B	True	x16	C15	C15	C15	C15
IOT9B	I/O	7	none		Comp_of_IOT9A	True	none	C16	C16	C16	C16

注!											
[1] EV版本封装。											
[2] LV版本封装。											
管脚名称	功能	BANK	DQS	配置功能	差分Pair	LVDS	X16	UG256C ^[1]	UG256C ^[2]	PG256C ^[1]	PG256C ^[2]
BANK6 True LVDS Pair											
IOL12A	I/O	6	DQ7		True_of_IOL12B	True	x16	E11	E11	E11	E11
IOL12B	I/O	6	DQ7		Comp_of_IOL12A	True	none	E10	E10	E10	E10
IOL14A/LPLL1_T_IN0	I/O	6	DQ7	LPLL1_T_IN0	True_of_IOL14B	True	x16	F9	F9	F9	F9
IOL14B	I/O	6	DQ7		Comp_of_IOL14A	True	none	F10	F10	F10	F10
IOL16A	I/O	6	DQ6/DQS_67		True_of_IOL16B	True	x16	B13	B13	B13	B13
IOL16B	I/O	6	DQ6/DQS_67		Comp_of_IOL16A	True	none	A13	A13	A13	A13
IOL18A	I/O	6	DQ6		True_of_IOL18B	True	x16	B12	B12	B12	B12
IOL18B	I/O	6	DQ6		Comp_of_IOL18A	True	none	A12	A12	A12	A12
IOL21A	I/O	6	DQS6/DQ6		True_of_IOL21B	True	x16	C11	C11	C11	C11
IOL21B	I/O	6	DQS6/DQ6		Comp_of_IOL21A	True	none	E9	E9	E9	E9
IOL23A	I/O	6	DQ6		True_of_IOL23B	True	x16	B11	B11	B11	B11
IOL23B	I/O	6	DQ6		Comp_of_IOL23A	True	none	A11	A11	A11	A11
IOL25A	I/O	6	DQ6		True_of_IOL25B	True	x16	B10	B10	B10	B10
IOL25B	I/O	6	DQ6		Comp_of_IOL25A	True	none	A10	A10	A10	A10
IOL27A	I/O	6	DQ6		True_of_IOL27B	True	x16	D9	D9	D9	D9
IOL27B	I/O	6	DQ6		Comp_of_IOL27A	True	none	C9	C9	C9	C9
IOL29A	I/O	6	none		True_of_IOL29B	True	x16	B9	B9	B9	B9
IOL29B	I/O	6	none		Comp_of_IOL29A	True	none	A9	A9	A9	A9
IOL31A	I/O	6	none		True_of_IOL31B	True	x16				
IOL31B	I/O	6	none		Comp_of_IOL31A	True	none				
IOL3A/GCLKT_14/LPLL0_T_IN2	I/O	6	DQ7	GCLKT_14/LPLL0_T_IN2	True_of_IOL3B	True	x16	D14	D14	D14	D14
IOL3B/GCLKC_14/LPLL0_C_FB0	I/O	6	DQ7	GCLKC_14/LPLL0_C_FB0	Comp_of_IOL3A	True	none	C14	C14	C14	C14
IOL5A/GCLKT_13/LPLL0_T_IN1	I/O	6	DQ7	GCLKT_13/LPLL0_T_IN1	True_of_IOL5B	True	x16	D12	D12	D12	D12
IOL5B/GCLKC_13/LPLL0_C_FB1	I/O	6	DQ7	GCLKC_13/LPLL0_C_FB1	Comp_of_IOL5A	True	none	D11	D11	D11	D11
IOL7A	I/O	6	DQ7		True_of_IOL7B	True	x16	A15	A15	A15	A15
IOL7B	I/O	6	DQ7		Comp_of_IOL7A	True	none	F11	F11	F11	F11
IOL9A	I/O	6	DQS7/DQ7		True_of_IOL9B	True	x16	B14	B14	B14	B14
IOL9B	I/O	6	DQS7/DQ7		Comp_of_IOL9A	True	none	A14	A14	A14	A14

注!												
[1] EV版本封装。												
[2] LV版本封装。												
管脚名称	功能	BANK	DQS	配置功能	差分Pair	LVDS	X16	UG256C ^[1]	UG256C ^[2]	PG256C ^[1]	PG256C ^[2]	
BANK5 True LVDS Pair												
IOB10A/D06/SSPI_CS_N	I/O	5	none	D06/SSPI_CS_N	True_of_IOB10B	True	x16	E6	E6	E6	E6	
IOB10B/D05/SI/SSI0	I/O	5	none	D05/SI/SSI0	Comp_of_IOB10A	True	none	E7	E7	E7	E7	
IOB12A/GCLKT_10B/D15/SSPI_WP/SSI2	I/O	5	none	GCLKT_10B/D15/SSPI_WP/SSI2	True_of_IOB12B	True	x16	C6	C6	C6	C6	
IOB12B/GCLKC_10B/D07/DOUT/LPLL1_C_IN1	I/O	5	none	GCLKC_10B/D07/DOUT/LPLL1_C_IN1	Comp_of_IOB12A	True	none	A5	A5	A5	A5	
IOB14A/SSPI_CLK	I/O	5	none	SSPI_CLK	True_of_IOB14B	True	x16	B6	B6	B6	B6	
IOB14B/CLKHOLD_N/SSI3	I/O	5	none	CLKHOLD_N/SSI3	Comp_of_IOB14A	True	none	A6	A6	A6	A6	
IOB16A	I/O	5	none		True_of_IOB16B	True	x16	D6	D6	D6	D6	
IOB16B	I/O	5	none		Comp_of_IOB16A	True	none	D5	D5	D5	D5	
IOB18A	I/O	5	none		True_of_IOB18B	True	x16	B4	B4	B4	B4	
IOB18B	I/O	5	none		Comp_of_IOB18A	True	none	A4	A4	A4	A4	
IOB20A	I/O	5	none		True_of_IOB20B	True	x16	F7	F7	F7	F7	
IOB20B	I/O	5	none		Comp_of_IOB20A	True	none	F6	F6	F6	F6	
IOB22A	I/O	5	none		True_of_IOB22B	True	x16	B5	B5	B5	B5	
IOB22B	I/O	5	none		Comp_of_IOB22A	True	none	A2	A2	A2	A2	
IOB24A	I/O	5	none		True_of_IOB24B	True	x16	D3	D3	D3	D3	
IOB24B	I/O	5	none		Comp_of_IOB24A	True	none	C3	C3	C3	C3	
IOB26A/GCLKT_12	I/O	5	none	GCLKT_12	True_of_IOB26B	True	x16	B3	B3	B3	B3	
IOB26B/GCLKC_12	I/O	5	none	GCLKC_12	Comp_of_IOB26A	True	none	A3	A3	A3	A3	
IOB2A	I/O	5	none		True_of_IOB2B	True	x16	B8	B8	B8	B8	
IOB2B	I/O	5	none		Comp_of_IOB2A	True	none	A8	A8	A8	A8	
IOB4A/D04/SDA	I/O	5	none	D04/SDA	True_of_IOB4B	True	x16	B7	B7	B7	B7	
IOB4B/D09/SCL/LPLL1_C_FB0	I/O	5	none	D09/SCL/LPLL1_C_FB0	Comp_of_IOB4A	True	none	A7	A7	A7	A7	
IOB6A	I/O	5	none		True_of_IOB6B	True	x16	C8	C8	C8	C8	
IOB6B	I/O	5	none		Comp_of_IOB6A	True	none	D8	D8	D8	D8	
IOB8A/D03/SO/SSI1	I/O	5	none	D03/SO/SSI1	True_of_IOB8B	True	x16	F8	F8	F8	F8	
IOB8B/D02	I/O	5	none	D02	Comp_of_IOB8A	True	none	E8	E8	E8	E8	

注!												
[1] EV版本封装。												
[2] LV版本封装。												
管脚名称	功能	BANK	DQS	配置功能	差分Pair	LVDS	X16	UG256C ^[1]	UG256C ^[2]	PG256C ^[1]	PG256C ^[2]	
BANK4 True LVDS Pair												
IOB29A/GCLKT_11A	I/O	4	none	GCLKT_11A	True_of_IOB29B	True	x16	B1	B1	B1	B1	
IOB29B/GCLKC_11A	I/O	4	none	GCLKC_11A	Comp_of_IOB29A	True	none	D4	D4	D4	D4	
IOB31A/GCLKT_10A/D14	I/O	4	none	GCLKT_10A/D14	True_of_IOB31B	True	x16	C2	C2	C2	C2	
IOB31B/GCLKC_10A/D01/MOSI/MIO/BPLL_C_FB0	I/O	4	none	GCLKC_10A/D01/MOSI/MIO/BPLL_C_FB0	Comp_of_IOB31A	True	none	C1	C1	C1	C1	
IOB33A/GCLKT_9/D13/MCS_N/BPLL_T_IN1	I/O	4	none	GCLKT_9/D13/MCS_N/BPLL_T_IN1	True_of_IOB33B	True	x16	D2	D2	D2	D2	
IOB33B/GCLKC_9	I/O	4	none	GCLKC_9	Comp_of_IOB33A	True	none	D1	D1	D1	D1	
IOB35A/GCLKT_8	I/O	4	none	GCLKT_8	True_of_IOB35B	True	x16	E5	E5	E5	E5	
IOB35B/GCLKC_8	I/O	4	none	GCLKC_8	Comp_of_IOB35A	True	none	E1	E1	E1	E1	
IOB37A/D08	I/O	4	none	D08	True_of_IOB37B	True	x16	G5	G5	G5	G5	
IOB37B	I/O	4	none		Comp_of_IOB37A	True	none	F5	F5	F5	F5	
IOB39A	I/O	4	none		True_of_IOB39B	True	x16					
IOB39B	I/O	4	none		Comp_of_IOB39A	True	none					
IOB41A	I/O	4	none		True_of_IOB41B	True	x16					
IOB41B	I/O	4	none		Comp_of_IOB41A	True	none					
IOB43A	I/O	4	none		True_of_IOB43B	True	x16					
IOB43B	I/O	4	none		Comp_of_IOB43A	True	none					
IOB45A	I/O	4	none		True_of_IOB45B	True	x16	F3	F3	F3	F3	
IOB45B	I/O	4	none		Comp_of_IOB45A	True	none					
IOB48A	I/O	4	none		True_of_IOB48B	True	x16					
IOB48B	I/O	4	none		Comp_of_IOB48A	True	none					
IOB50A/D11	I/O	4	none	D11	True_of_IOB50B	True	x16	F2	F2	F2	F2	
IOB50B/D12	I/O	4	none	D12	Comp_of_IOB50A	True	none	F1	F1	F1	F1	
IOB52A/RECONFIG_N	I/O	4	none	RECONFIG_N	True_of_IOB52B	True	x16	H5	H5	H5	H5	
IOB52B	I/O	4	none		Comp_of_IOB52A	True	none					
IOB54A/GCLKT_11B/D10/MI2	I/O	4	none	GCLKT_11B/D10/MI2	True_of_IOB54B	True	x16	G2	G2	G2	G2	
IOB54B/GCLKC_11B/MI3/BPLL_C_FB1	I/O	4	none	GCLKC_11B/MI3/BPLL_C_FB1	Comp_of_IOB54A	True	none	G1	G1	G1	G1	
IOB56A	I/O	4	none		True_of_IOB56B	True	x16					

注!											
[1] EV版本封装。											
[2] LV版本封装。											
管脚名称	功能	BANK	DQS	配置功能	差分Pair	LVDS	X16	UG256C ^[1]	UG256C ^[2]	PG256C ^[1]	PG256C ^[2]
IOB56B	I/O	4	none		Comp_of_IOB56A	True	none				
IOB58A/D00/MISO/MI1	I/O	4	none	D00/MISO/MI1	True_of_IOB58B	True	x16	H2	H2	H2	H2
IOB58B/RDWR_B	I/O	4	none	RDWR_B	Comp_of_IOB58A	True	none				
IOB60A	I/O	4	none		True_of_IOB60B	True	x16				
IOB60B	I/O	4	none		Comp_of_IOB60A	True	none				
IOB62A/CCLK	I/O	4	none	CCLK	True_of_IOB62B	True	x16	H1	H1	H1	H1
IOB62B/CSI_B	I/O	4	none	CSI_B	Comp_of_IOB62A	True	none	J3	J3	J3	J3
BANK3 True LVDS Pair											
IOB65A	I/O	3	none		True_of_IOB65B	True	x16	J6	J6	J6	J6
IOB65B	I/O	3	none		Comp_of_IOB65A	True	none	L3	L3	L3	L3
IOB67A	I/O	3	none		True_of_IOB67B	True	x16				
IOB67B	I/O	3	none		Comp_of_IOB67A	True	none				
IOB69A	I/O	3	DQ5		True_of_IOB69B	True	x16	J2	J2	J2	J2
IOB69B	I/O	3	DQ5		Comp_of_IOB69A	True	none	J1	J1	J1	J1
IOB71A	I/O	3	DQ5		True_of_IOB71B	True	x16	K2	K2	K2	K2
IOB71B	I/O	3	DQ5		Comp_of_IOB71A	True	none	K1	K1	K1	K1
IOB73A	I/O	3	DQ5		True_of_IOB73B	True	x16	K5	K5	K5	K5
IOB73B	I/O	3	DQ5		Comp_of_IOB73A	True	none	L4	L4	L4	L4
IOB75A/GCLKT_6B	I/O	3	DQS5/DQ5	GCLKT_6B	True_of_IOB75B	True	x16	L2	L2	L2	L2
IOB75B/GCLKC_6B	I/O	3	DQS5/DQ5	GCLKC_6B	Comp_of_IOB75A	True	none	L1	L1	L1	L1
IOB77A	I/O	3	DQ5		True_of_IOB77B	True	x16	N2	N2	N2	N2
IOB77B	I/O	3	DQ5		Comp_of_IOB77A	True	none	N1	N1	N1	N1
IOB79A	I/O	3	DQ5/DQS_45		True_of_IOB79B	True	x16	P2	P2	P2	P2
IOB79B	I/O	3	DQ5/DQS_45		Comp_of_IOB79A	True	none	P1	P1	P1	P1
IOB81A	I/O	3	DQ4		True_of_IOB81B	True	x16				
IOB81B	I/O	3	DQ4		Comp_of_IOB81A	True	none				
IOB83A	I/O	3	DQ4		True_of_IOB83B	True	x16				
IOB83B	I/O	3	DQ4		Comp_of_IOB83A	True	none				
IOB85A	I/O	3	DQS4/DQ4		True_of_IOB85B	True	x16				
IOB85B	I/O	3	DQS4/DQ4		Comp_of_IOB85A	True	none	R1	R1	R1	R1

注!											
[1] EV版本封装。											
[2] LV版本封装。											
管脚名称	功能	BANK	DQS	配置功能	差分Pair	LVDS	X16	UG256C ^[1]	UG256C ^[2]	PG256C ^[1]	PG256C ^[2]
I0B87A	I/O	3	DQ4		True_of_I0B87B	True	x16				
I0B87B	I/O	3	DQ4		Comp_of_I0B87A	True	none				
I0B89A/GCLKT_7/BPLL_T_IN0	I/O	3	DQ4	GCLKT_7/BPLL_T_IN0	True_of_I0B89B	True	x16	M2	M2	M2	M2
I0B89B/GCLKC_7	I/O	3	DQ4	GCLKC_7	Comp_of_I0B89A	True	none	M1	M1	M1	M1
I0B91A/GCLKT_6A	I/O	3	DQ4	GCLKT_6A	True_of_I0B91B	True	x16	K6	K6	K6	K6
I0B91B/GCLKC_6A	I/O	3	DQ4	GCLKC_6A	Comp_of_I0B91A	True	none	L6	L6	L6	L6
BANK2 True LVDS Pair											
I0R12A	I/O	2	DQS2/DQ2		True_of_I0R12B	True	x16	R7	R7	R7	R7
I0R12B	I/O	2	DQS2/DQ2		Comp_of_I0R12A	True	none	T7	T7	T7	T7
I0R14A	I/O	2	DQ2		True_of_I0R14B	True	x16	R6	R6	R6	R6
I0R14B	I/O	2	DQ2		Comp_of_I0R14A	True	none	T6	T6	T6	T6
I0R16A	I/O	2	DQ2		True_of_I0R16B	True	x16				
I0R16B	I/O	2	DQ2		Comp_of_I0R16A	True	none				
I0R18A	I/O	2	DQ2/DQS_23		True_of_I0R18B	True	x16	R5	R5	R5	R5
I0R18B	I/O	2	DQ2/DQS_23		Comp_of_I0R18A	True	none	T5	T5	T5	T5
I0R20A	I/O	2	DQ3		True_of_I0R20B	True	x16	P6	P6	P6	P6
I0R20B	I/O	2	DQ3		Comp_of_I0R20A	True	none	M6	M6	M6	M6
I0R22A	I/O	2	DQ3		True_of_I0R22B	True	x16	N5	N5	N5	N5
I0R22B	I/O	2	DQ3		Comp_of_I0R22A	True	none	N6	N6	N6	N6
I0R24A	I/O	2	DQ3		True_of_I0R24B	True	x16	R3	R3	R3	R3
I0R24B	I/O	2	DQ3		Comp_of_I0R24A	True	none	T3	T3	T3	T3
I0R26A	I/O	2	DQS3/DQ3		True_of_I0R26B	True	x16	M7	M7	M7	M7
I0R26B	I/O	2	DQS3/DQ3		Comp_of_I0R26A	True	none	K8	K8	K8	K8
I0R29A	I/O	2	DQ3		True_of_I0R29B	True	x16	N3	N3	N3	N3
I0R29B	I/O	2	DQ3		Comp_of_I0R29A	True	none	P3	P3	P3	P3
I0R31A/GCLKT_4/RPLL1_T_IN0	I/O	2	DQ3	GCLKT_4/RPLL1_T_IN0	True_of_I0R31B	True	x16	R4	R4	R4	R4
I0R31B/GCLKC_4/RPLL1_C_FB1	I/O	2	DQ3	GCLKC_4/RPLL1_C_FB1	Comp_of_I0R31A	True	none	T4	T4	T4	T4
I0R33A/GCLKT_5/RPLL1_T_IN1	I/O	2	none	GCLKT_5/RPLL1_T_IN1	True_of_I0R33B	True	x16	T2	T2	T2	T2
I0R33B/GCLKC_5/RPLL1_C_FB0	I/O	2	none	GCLKC_5/RPLL1_C_FB0	Comp_of_I0R33A	True	none	L7	L7	L7	L7
I0R5A	I/O	2	none		True_of_I0R5B	True	x16	R8	R8	R8	R8
I0R5B	I/O	2	none		Comp_of_I0R5A	True	none	T8	T8	T8	T8

注!											
[1] EV版本封装。											
[2] LV版本封装。											
管脚名称	功能	BANK	DQS	配置功能	差分Pair	LVDS	X16	UG256C ^[1]	UG256C ^[2]	PG256C ^[1]	PG256C ^[2]
IOR7A	I/O	2	DQ2		True_of_IOR7B	True	x16	N8	N8	N8	N8
IOR7B	I/O	2	DQ2		Comp_of_IOR7A	True	none	P8	P8	P8	P8
IOR9A	I/O	2	DQ2		True_of_IOR9B	True	x16	L8	L8	L8	L8
IOR9B	I/O	2	DQ2		Comp_of_IOR9A	True	none	M8	M8	M8	M8
BANK1 True LVDS Pair											
IOT61A/GCLKT_2/TPLL_T_IN0	I/O	1	DQS0/DQ0	GCLKT_2/TPLL_T_IN0	True_of_IOT61B	True	x16	T14	T14	T14	T14
IOT61B/GCLKC_2	I/O	1	DQS0/DQ0	GCLKC_2	Comp_of_IOT61A	True	none	T15	T15	T15	T15
IOT63A/GCLKT_3/RPLL0_T_IN0	I/O	1	DQ0	GCLKT_3/RPLL0_T_IN0	True_of_IOT63B	True	x16	P14	P14	P14	P14
IOT63B/GCLKC_3	I/O	1	DQ0	GCLKC_3	Comp_of_IOT63A	True	none	L11	L11	L11	L11
IOT66A	I/O	1	DQ0		True_of_IOT66B	True	x16	R14	R14	R14	R14
IOT66B	I/O	1	DQ0		Comp_of_IOT66A	True	none				
IOT68A	I/O	1	DQ0		True_of_IOT68B	True	x16				
IOT68B	I/O	1	DQ0		Comp_of_IOT68A	True	none				
IOT70A	I/O	1	DQ0		True_of_IOT70B	True	x16	M11	M11	M11	M11
IOT70B	I/O	1	DQ0		Comp_of_IOT70A	True	none	N12	N12	N12	N12
IOT72A	I/O	1	DQ0		True_of_IOT72B	True	x16	R13	R13	R13	R13
IOT72B	I/O	1	DQ0		Comp_of_IOT72A	True	none	T13	T13	T13	T13
IOT74A	I/O	1	DQ1/DQS_01		True_of_IOT74B	True	x16	K10	K10	K10	K10
IOT74B	I/O	1	DQ1/DQS_01		Comp_of_IOT74A	True	none	L10	L10	L10	L10
IOT76A	I/O	1	DQ1		True_of_IOT76B	True	x16	R12	R12	R12	R12
IOT76B	I/O	1	DQ1		Comp_of_IOT76A	True	none	T12	T12	T12	T12
IOT78A	I/O	1	DQ1		True_of_IOT78B	True	x16	M10	M10	M10	M10
IOT78B	I/O	1	DQ1		Comp_of_IOT78A	True	none	N11	N11	N11	N11
IOT80A	I/O	1	DQS1/DQ1		True_of_IOT80B	True	x16	R10	R10	R10	R10
IOT80B	I/O	1	DQS1/DQ1		Comp_of_IOT80A	True	none	T10	T10	T10	T10
IOT83A	I/O	1	DQ1		True_of_IOT83B	True	x16	R11	R11	R11	R11
IOT83B	I/O	1	DQ1		Comp_of_IOT83A	True	none	T11	T11	T11	T11
IOT85A	I/O	1	DQ1		True_of_IOT85B	True	x16	M9	M9	M9	M9
IOT85B	I/O	1	DQ1		Comp_of_IOT85A	True	none	N9	N9	N9	N9
IOT87A	I/O	1	none		True_of_IOT87B	True	x16	K9	K9	K9	K9

注!											
[1] EV版本封装。											
[2] LV版本封装。											
管脚名称	功能	BANK	DQS	配置功能	差分Pair	LVDS	X16	UG256C ^[1]	UG256C ^[2]	PG256C ^[1]	PG256C ^[2]
IOT87B	I/O	1	none		Comp_of_IOT87A	True	none	L9	L9	L9	L9
IOT89A/RPLL0_T_FB1	I/O	1	none	RPLL0_T_FB1	True_of_IOT89B	True	x16	P9	P9	P9	P9
IOT89B	I/O	1	none		Comp_of_IOT89A	True	none	P11	P11	P11	P11
IOT91A/RPLL0_T_IN1	I/O	1	none	RPLL0_T_IN1	True_of_IOT91B	True	x16	R9	R9	R9	R9
IOT91B/RPLL0_C_FB0	I/O	1	none	RPLL0_C_FB0	Comp_of_IOT91A	True	none	T9	T9	T9	T9
BANK0 True LVDS Pair											
IOT29A/PUDC_B	I/O	0	none	PUDC_B	True_of_IOT29B	True	x16				
IOT29B	I/O	0	none		Comp_of_IOT29A	True	none				
IOT31A	I/O	0	none		True_of_IOT31B	True	x16	J12	J12	J12	J12
IOT31B	I/O	0	none		Comp_of_IOT31A	True	none	J14	J14	J14	J14
IOT33A	I/O	0	none		True_of_IOT33B	True	x16	J15	J15	J15	J15
IOT33B	I/O	0	none		Comp_of_IOT33A	True	none	J16	J16	J16	J16
IOT35A	I/O	0	none		True_of_IOT35B	True	x16				
IOT35B	I/O	0	none		Comp_of_IOT35A	True	none				
IOT37A	I/O	0	none		True_of_IOT37B	True	x16	L15	L15	L15	L15
IOT37B	I/O	0	none		Comp_of_IOT37A	True	none	L16	L16	L16	L16
IOT39A	I/O	0	none		True_of_IOT39B	True	x16	J13	J13	J13	J13
IOT39B	I/O	0	none		Comp_of_IOT39A	True	none	L13	L13	L13	L13
IOT41A	I/O	0	none		True_of_IOT41B	True	x16	L14	L14	L14	L14
IOT41B	I/O	0	none		Comp_of_IOT41A	True	none				
IOT43A	I/O	0	none		True_of_IOT43B	True	x16	J11	J11	J11	J11
IOT43B	I/O	0	none		Comp_of_IOT43A	True	none	K12	K12	K12	K12
IOT45A	I/O	0	none		True_of_IOT45B	True	x16	N15	N15	N15	N15
IOT45B	I/O	0	none		Comp_of_IOT45A	True	none	N16	N16	N16	N16
IOT48A	I/O	0	none		True_of_IOT48B	True	x16	L12	L12	L12	L12
IOT48B	I/O	0	none		Comp_of_IOT48A	True	none	K11	K11	K11	K11
IOT50A	I/O	0	none		True_of_IOT50B	True	x16	R16	R16	R16	R16
IOT50B	I/O	0	none		Comp_of_IOT50A	True	none	P16	P16	P16	P16
IOT52A	I/O	0	none		True_of_IOT52B	True	x16	N14	N14	N14	N14
IOT52B	I/O	0	none		Comp_of_IOT52A	True	none	P15	P15	P15	P15

注!
[1] EV版本封装。
[2] LV版本封装。

管脚名称	功能	BANK	DQS	配置功能	差分Pair	LVDS	X16	UG256C ^[1]	UG256C ^[2]	PG256C ^[1]	PG256C ^[2]
IOT54A	I/O	0	none		True_of_IOT54B	True	x16	N13	N13	N13	N13
IOT54B	I/O	0	none		Comp_of_IOT54A	True	none	M12	M12	M12	M12
IOT56A/GCLKT_0/TPLL_T_IN1	I/O	0	none	GCLKT_0/TPLL_T_IN1	True_of_IOT56B	True	x16	K15	K15	K15	K15
IOT56B/GCLKC_0/TPLL_C_FB1	I/O	0	none	GCLKC_0/TPLL_C_FB1	Comp_of_IOT56A	True	none	K16	K16	K16	K16
IOT58A/GCLKT_1/TPLL_T_IN2	I/O	0	none	GCLKT_1/TPLL_T_IN2	True_of_IOT58B	True	x16	M15	M15	M15	M15
IOT58B/GCLKC_1/TPLL_C_FB0	I/O	0	none	GCLKC_1/TPLL_C_FB0	Comp_of_IOT58A	True	none	M16	M16	M16	M16

GW5A-25器件MG121N封装电源供电要求			
名称	描述	最小值	最大值
VCC	核电压	0.87V	1V
VCCIO4	I/O Bank电压	1.14V	3.465V
VCC/VCCC	核电压和Clock tree电压内部短接在一起	0.87V	1V
VQPS	eFuse写入所需电压	1.8V	1.8V
VCC_REG	Regulator电压	1.14V	3.3V
M0_VDDA	MIPI M0模拟核电压	0.87V	1V
M0_VDDD	MIPI M0数字核电压	0.87V	1V
M0_VDD_12/VCC_EXT	MIPI电压M0_VDD_12和VCC_EXT内部短接在一起	1.14V	1.32V
M0_VDDX/VCCX	MIPI电压M0_VDDX和辅助电压VCCX内部短接在一起	2.375V	3.465V
VCCIO0/VCCIO1	I/O Bank电压VCCIO0/VCCIO1内部短接在一起	1.14V	3.465V
VCCIO10/VCCIO5	I/O Bank电压VCCIO10/VCCIO5内部短接在一起	1.14V	3.465V
VCCIO2/VCCIO3	I/O Bank电压VCCIO2/VCCIO3内部短接在一起	1.14V	3.465V
VCCIO6/VCCIO7	I/O Bank电压VCCIO6/VCCIO7内部短接在一起	1.14V	3.465V
GW5A-25器件UG324S封装电源供电要求			
名称	描述	最小值	最大值
VQPS	eFuse写入所需电压	1.62V	1.98V
VCC_REG	Regulator电压	1.14V	3.3V
VCC_EXT	VCC_EXT电压	1.14V	1.32V
VCCIO10/VCCX	辅助电压 VCCX 和 I/O Bank电压VCCIO10内部短接在一起	2.375V	3.465V
VCCIO0/VCCIO1	I/O Bank电压VCCIO0/VCCIO1内部短接在一起	1.14V	3.465V
VCCIO2/VCCIO3	I/O Bank电压VCCIO2/VCCIO3内部短接在一起	1.14V	3.465V
VCCIO4/VCCIO5	I/O Bank电压VCCIO4/VCCIO5内部短接在一起	1.14V	3.465V
VCCIO6/VCCIO7	I/O Bank电压VCCIO6/VCCIO7内部短接在一起	1.14V	3.465V

GW5A-25器件UG256C/PG256C封装EV版本电源供电要求			
名称	描述	最小值	最大值
VCCIO0	I/O Bank电压	1.14V	3.465V
VCCIO1	I/O Bank电压	1.14V	3.465V
VCCIO2	I/O Bank电压	1.14V	3.465V
VCCIO3	I/O Bank电压	1.14V	3.465V
VCCIO5	I/O Bank电压	1.14V	3.465V
VCCIO6	I/O Bank电压	1.14V	3.465V
VCCIO7	I/O Bank电压	1.14V	3.465V
VCCIO10/VCCIO4	I/O Bank电压VCCIO10/VCCIO4内部短接在一起	1.14V	3.465V
VQPS	eFuse写入所需电压	1.62V	1.98V
VCCX	辅助电压	2.375V	3.465V
VCC_REG	Regulator电压	1.14V	3.3V
VCC_EXT	VCC/VCCC Regulator和MIPI LP电压	1.14V	1.32V
GW5A-25器件UG256C/PG256C封装LV版本电源供电要求			
名称	描述	最小值	最大值
VCCIO0	I/O Bank电压	1.14V	3.465V
VCCIO1	I/O Bank电压	1.14V	3.465V
VCCIO2	I/O Bank电压	1.14V	3.465V
VCCIO3	I/O Bank电压	1.14V	3.465V
VCCIO5	I/O Bank电压	1.14V	3.465V
VCCIO6	I/O Bank电压	1.14V	3.465V
VCCIO7	I/O Bank电压	1.14V	3.465V
VCCIO10/VCCIO4	I/O Bank电压VCCIO10/VCCIO4内部短接在一起	1.14V	3.465V
VQPS	eFuse写入所需电压	1.62V	1.98V
VCCX	辅助电压	2.375V	3.465V
VCC/VCCC	核电压和Clock tree电压内部短接在一起	0.87V	1V
VCC_REG	Regulator电压	1.14V	3.3V

GW5A-25器件UG324封装电源供电要求			
名称	描述	最小值	最大值
VCCIO0/VCCIO1	I/O Bank电压VCCIO0/VCCIO1内部短接在一起	1.14V	3.465V
VCCIO2/VCCIO3	I/O Bank电压VCCIO2/VCCIO3内部短接在一起	1.14V	3.465V
VCCIO4/VCCIO5	I/O Bank电压VCCIO4/VCCIO5内部短接在一起	1.14V	3.465V
VCCIO6/VCCIO7	I/O Bank电压VCCIO6/VCCIO7内部短接在一起	1.14V	3.465V
M0_VDDA/M0_VDDD/VCC/VCCC	MIPI电压M0_VDDA和M0_VDDD、核电压和Clock tree电压内部短接在一起	0.87V	1V
M0_VDDX/VCCIO10/VCCX	MIPI电压M0_VDDX、I/O Bank电压VCCIO10和辅助电压VCCX内部短接在一起	2.375V	3.465V
VCC_REG	Regulator电压	1.14V	3.3V
M0_VDD_12	MIPI电压M0_VDD_12	1.14V	1.32V
VCC_EXT	VCC/VCCC Regulator和MIPI LP电压	1.14V	1.32V
VQPS	eFuse写入所需电压	1.62V	1.98V
GW5A-25器件MG196S/UG225S封装EV版本电源供电要求			
名称	描述	最小值	最大值
VCCIO0、VCCIO1、VCCIO2、VCCIO3、 VCCIO4、VCCIO5、VCCIO6、VCCIO7	I/O Bank电压	1.14V	3.465V
VCCIO10/VCCX	I/O Bank电压VCCIO10和辅助电压VCCX内部短接在一起	2.375V	3.465V
VCC_REG	Regulator电压	1.14V	3.3V
VCC_EXT	VCC/VCCC Regulator和MIPI LP电压	1.14V	1.32V
VQPS	eFuse写入所需电压	1.62V	1.98V
GW5A-25器件MG196S/UG225S封装LV版本电源供电要求			
名称	描述	最小值	最大值
VCCIO0、VCCIO1、VCCIO2、VCCIO3、 VCCIO4、VCCIO5、VCCIO6、VCCIO7	I/O Bank电压	1.14V	3.465V
VCCIO10/VCCX	I/O Bank电压VCCIO10和辅助电压VCCX内部短接在一起	2.375V	3.465V
VCC_REG	Regulator电压	1.14V	3.3V
VCC/VCCC	核电压和Clock tree电压内部短接在一起	0.87V	1V
VQPS	eFuse写入所需电压	1.62V	1.98V