

日期	版本	说明
2023/4/20	1.0	初始版本，支持FPG676A和PG484A封装。

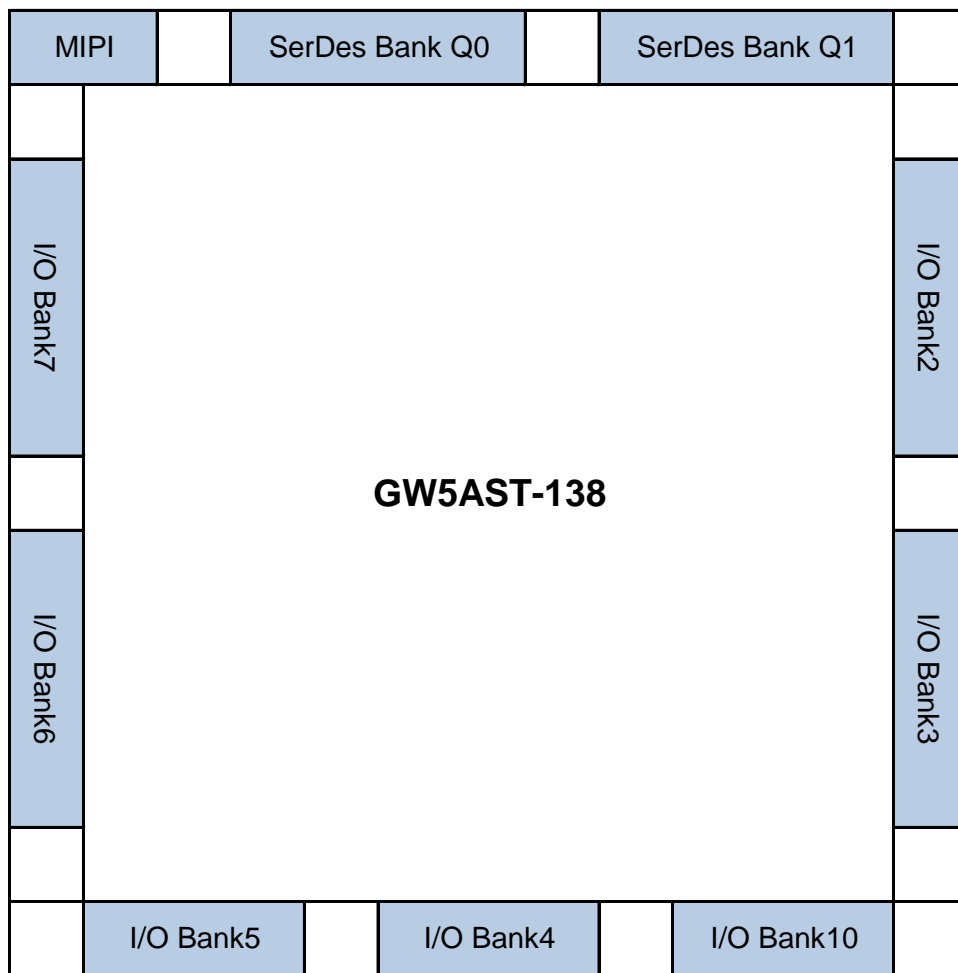
管脚名称	方向	说明
用户I/O管脚		
IO [End][Row/Column Number][A/B]	I/O/LVDS	[End]提供管脚在器件中的位置信息，包括L(left) R(right) B(bottom) T(top)
		[Row/Column Number]提供管脚在器件中的具体行列位置信息，若[End]为T(top)或B(bottom)，则提供列信息，即管脚对应的CFU列数。若[End]为L(left)或R(right)，则提供行信息，即管脚对应的CFU行数
		[A/B]提供差分信号对信息
		方向为LVDS时表示该管脚只支持真LVDS输出
多功能管脚		
IO [End][Row/Column Number][A/B]/MMM		多功能管脚定义，/MMM表示在用户I/O功能的基础上有另外的一种或多种功能。当这些功能不使用的时 候，这些管脚可以用作用户I/O
D00	I/O	CPU模式：数据输入或输出(双向)管脚D00
D01	I/O	CPU模式：数据输入或输出(双向)管脚D01 MSPi模式：X1模式下串行数据输入，X2, X4模式下并行数据bit1的输入管脚，连接外部Flash器件的 DQ1/Q/SO/IO1管脚
D02	I/O	CPU模式：数据输入或输出(双向)管脚D02 MSPi模式：X4模式下并行数据bit2的输入管脚，分别连接外部Flash器件的DQ2/W#/WP#/IO2管脚
D03	I/O	CPU模式：数据输入或输出(双向)管脚D03 MSPi模式：X4模式下并行数据bit3的输入管脚，分别连接外部Flash器件的DQ3/HOLD#/IO3管脚
D04~D07	I/O	CPU模式：数据输入输出端口D04~D07
D08~D31	I	CPU模式：数据输入端口D08~D31
ADCINCK0	I/O	ADC0专用时钟输入管脚
ADCINCK1	I/O	ADC1专用时钟输入管脚
CCLK	I/O	配置时钟 Slave模式：CCLK为输入，需要连接外部时钟源 Master模式：CCLK为输出
CFGBVS	I/O	配置bank电压选择信号(1 for 3.3/2.5V) 配置bank指的是bank3, bank4, bank10 CFGBVS管脚功能为1, bank电压默认为3.3V、2.5V
CFGPU	I/O	配置过程中的弱上拉选择信号管脚
EMCCLK	I	外部输入时钟信号 Master模式：EMCCLK用作FPGA配置逻辑，以及输出CCLK的时钟源 Slave模式：EMCCLK对slave模式没有关联
MCKTEST	I/O	MCLK CIB输出测试管脚
FBTEST_L0	I/O	内部测试管脚

管脚名称	方向	说明
FBTEST_R0	I/O	内部测试管脚
CLKTEST_L0	I/O	内部测试管脚
CLKTEST_R0	I/O	内部测试管脚
MOSI	I/O	MSPI模式：串行指令和地址输出，以及X2, X4模式下的并行数据bit0的输入管脚，连接外部Flash器件的DQ0/D/SI/IO0管脚
CSI_B	I	CPU模式：片选信号低有效 Master CPU模式：连接外部配置controller的片选信号，也可以直接接地或者串接1KΩ电阻接地 Slave CPU模式：外部配置controller可以通过控制CSI_B信号选择FPGA Master和Slave模式都是由外部controller发出，其他模式CSI_B信号没有关联
DOUT_CSO_B	O	在FPGA级联配置模式(Daisy Chain)用于连接下一级器件 SERIAL模式：输出下一级器件的配置数据 Master SPI模式：输出下一级器件的配置数据 CPU模式：输出下一级器件的片选信号
PUDC_B	I	配置过程中的弱上拉选择信号管脚： FPGA上电后在配置过程中低电平有效使能内部弱上拉电阻 PUDC_B低电平：除PUDC_B外所有的GPIO弱上拉 PUDC_B高电平：所有GPIO高阻 PUDC_B不允许在配置过程中悬空
RDWR	I	CPU模式：数据读写控制信号 RDWR为高电平时，FPGA输出数据；为低电平时，外部控制器将数据写入FPGA Master CPU模式：可以接外部控制器RDWR信号，也可以直接或者串接≤1kΩ电阻器连接到GND。 Slave CPU模式：外部控制器RDWR信号 CPU模式的低8位专用IO在wakeup后会受RDWR状态影响，CPU模式低8位设置复用fuse不受RDWR影响
SSPI_CLK	I/O	SSPI/QSSPI配置模式：时钟输入管脚
SSPI_WPN	I/O	QSSPI配置模式：数据输入管脚
SGCLKC_[x]	I	SGCLKT_[x]的差分对比输入管脚，C(Comp)，[x]是时钟序号
SGCLKT_[x]	I	专用时钟输入管脚，驱动同时钟域，T(True)，[x]是时钟序号
MGCLKC_[x]	I	MGCLKT_[x]的差分对比输入管脚，C(Comp)，[x]是时钟序号
MGCLKT_[x]	I	专用时钟输入管脚，驱动多时钟域，T(True)，[x]是时钟序号
VREF		参考电压
DOUT	O	SERIAL模式：数据输出
DIN	I, 内部弱下拉	SERIAL模式：数据输入
TMS	I, 内部弱上拉	JTAG模式：串行模式输入

管脚名称	方向	说明
TCK	I	JTAG模式：串行时钟输入
TDO	O	JTAG模式：串行数据输出
TDI	I, 内部弱上拉	JTAG模式：串行数据输入
RECONFIG_N	I, 内部弱上拉	全局复位GowinCONFIG逻辑信号，低电平有效
DONE ^[1]	O	高电平表示成功完成编程配置 低电平表示未完成编程配置或编程配置失败
	I	DONE信号为低电平时，延迟芯片启动，直到DONE信号为高电平
READY ^[1]	O	高电平表示当前可以对器件进行编程配置 低电平表示无法对器件进行编程配置
MCS_N	O	MSPI模式：使能信号MCS_N，低电平有效
SSPI_CS_N	I/O	SSPI模式：使能信号SSPI_CS_N，低电平有效，内部弱上拉
CLKHOLD_N	I, 内部弱下拉	在SSPI模式下，高电平有效 在CPU模式下，低电平有效
LPLL_C_FB/RPLL_C_FB	I	左边/右边PLL反馈输入管脚，C(Comp)
LPLL_T_FB/RPLL_T_FB	I	左边/右边PLL反馈输入管脚，T(True)
LPLL_C_IN/RPLL_C_IN	I	左边/右边PLL时钟输入管脚，C(Comp)
LPLL_T_IN/RPLL_T_IN	I	左边/右边PLL时钟输入管脚，T(True)
MODE2	I, 内部弱下拉	GowinCONFIG配置模式选择信号端口：若该管脚未被封装出来，内部接地
MODE1	I, 内部弱下拉	GowinCONFIG配置模式选择信号端口：若该管脚未被封装出来，内部接地
MODE0	I, 内部弱下拉	GowinCONFIG配置模式选择信号端口：若该管脚未被封装出来，内部接地
其他管脚		
ADCTN	DIO	SENSOR1/SENSOR2 差分模拟信号输入管脚
ADCTP	DIO	SENSOR1/SENSOR2 差分模拟信号输入管脚
ADCVN	DIO	SENSOR1/SENSOR2 差分模拟信号输入管脚
ADCVP	DIO	SENSOR1/SENSOR2 差分模拟信号输入管脚
ATEST_O	DIO	SERDES模拟信号测试管脚
M0_CKN	DIO	MIPI_DPHY_RX M0的时钟通道差分输入管脚
M0_CKP	DIO	MIPI_DPHY_RX M0的时钟通道差分输入管脚
M0_D0N	DIO	MIPI_DPHY_RX M0的数据通道0差分输入管脚
M0_D0P	DIO	MIPI_DPHY_RX M0的数据通道0差分输入管脚
M0_D1N	DIO	MIPI_DPHY_RX M0的数据通道1差分输入管脚
M0_D1P	DIO	MIPI_DPHY_RX M0的数据通道1差分输入管脚
M0_D2N	DIO	MIPI_DPHY_RX M0的数据通道2差分输入管脚

管脚名称	方向	说明
M0_D2P	DIO	MIPI_DPHY_RX M0的数据通道2差分输入管脚
M0_D3N	DIO	MIPI_DPHY_RX M0的数据通道3差分输入管脚
M0_D3P	DIO	MIPI_DPHY_RX M0的数据通道3差分输入管脚
M1_CKN	DIO	MIPI_DPHY_RX M1的时钟通道差分输入管脚
M1_CKP	DIO	MIPI_DPHY_RX M1的时钟通道差分输入管脚
M1_D0N	DIO	MIPI_DPHY_RX M1的数据通道0差分输入管脚
M1_D0P	DIO	MIPI_DPHY_RX M1的数据通道0差分输入管脚
M1_D1N	DIO	MIPI_DPHY_RX M1的数据通道1差分输入管脚
M1_D1P	DIO	MIPI_DPHY_RX M1的数据通道1差分输入管脚
M1_D2N	DIO	MIPI_DPHY_RX M1的数据通道2差分输入管脚
M1_D2P	DIO	MIPI_DPHY_RX M1的数据通道2差分输入管脚
M1_D3N	DIO	MIPI_DPHY_RX M1的数据通道3差分输入管脚
M1_D3P	DIO	MIPI_DPHY_RX M1的数据通道3差分输入管脚
Q0_IN0_RXM_I	DIO	SERDES Q0的数据通道0 RX差分输入管脚
Q0_IN0_RXP_I	DIO	SERDES Q0的数据通道0 RX差分输入管脚
Q0_IN0_TXM_O	DIO	SERDES Q0的数据通道0 TX差分输入管脚
Q0_IN0_TXP_O	DIO	SERDES Q0的数据通道0 TX差分输入管脚
Q0_IN1_RXM_I	DIO	SERDES Q0的数据通道1 RX差分输入管脚
Q0_IN1_RXP_I	DIO	SERDES Q0的数据通道1 RX差分输入管脚
Q0_IN1_TXM_O	DIO	SERDES Q0的数据通道1 TX差分输入管脚
Q0_IN1_TXP_O	DIO	SERDES Q0的数据通道1 TX差分输入管脚
Q0_IN2_RXM_I	DIO	SERDES Q0的数据通道2 RX差分输入管脚
Q0_IN2_RXP_I	DIO	SERDES Q0的数据通道2 RX差分输入管脚
Q0_IN2_TXM_O	DIO	SERDES Q0的数据通道2 TX差分输入管脚
Q0_IN2_TXP_O	DIO	SERDES Q0的数据通道2 TX差分输入管脚
Q0_IN3_RXM_I	DIO	SERDES Q0的数据通道3 RX差分输入管脚
Q0_IN3_RXP_I	DIO	SERDES Q0的数据通道3 RX差分输入管脚
Q0_IN3_TXM_O	DIO	SERDES Q0的数据通道3 TX差分输入管脚
Q0_IN3_TXP_O	DIO	SERDES Q0的数据通道3 TX差分输入管脚
Q1_IN0_RXM_I	DIO	SERDES Q1的数据通道0 RX差分输入管脚
Q1_IN0_RXP_I	DIO	SERDES Q1的数据通道0 RX差分输入管脚
Q1_IN0_TXM_O	DIO	SERDES Q1的数据通道0 TX差分输入管脚

管脚名称	方向	说明
Q1_IN0_TXP_O	DIO	SERDES Q1的数据通道0 TX差分输入管脚
Q1_IN1_RXM_I	DIO	SERDES Q1的数据通道1 RX差分输入管脚
Q1_IN1_RXP_I	DIO	SERDES Q1的数据通道1 RX差分输入管脚
Q1_IN1_TXM_O	DIO	SERDES Q1的数据通道1 TX差分输入管脚
Q1_IN1_TXP_O	DIO	SERDES Q1的数据通道1 TX差分输入管脚
Q1_IN2_RXM_I	DIO	SERDES Q1的数据通道2 RX差分输入管脚
Q1_IN2_RXP_I	DIO	SERDES Q1的数据通道2 RX差分输入管脚
Q1_IN2_TXM_O	DIO	SERDES Q1的数据通道2 TX差分输入管脚
Q1_IN2_TXP_O	DIO	SERDES Q1的数据通道2 TX差分输入管脚
Q1_IN3_RXM_I	DIO	SERDES Q1的数据通道3 RX差分输入管脚
Q1_IN3_RXP_I	DIO	SERDES Q1的数据通道3 RX差分输入管脚
Q1_IN3_TXM_O	DIO	SERDES Q1的数据通道3 TX差分输入管脚
Q1_IN3_TXP_O	DIO	SERDES Q1的数据通道3 TX差分输入管脚
Q0_REFCLKM_0	DIO	SERDES Q0的参考时钟通道0差分输入管脚
Q0_REFCLKP_0	DIO	SERDES Q0的参考时钟通道0差分输入管脚
Q0_REFCLKM_1	DIO	SERDES Q0的参考时钟通道1差分输入管脚
Q0_REFCLKP_1	DIO	SERDES Q0的参考时钟通道1差分输入管脚
Q1_REFCLKM_0	DIO	SERDES Q1的参考时钟通道0差分输入管脚
Q1_REFCLKM_1	DIO	SERDES Q1的参考时钟通道0差分输入管脚
Q1_REFCLKP_0	DIO	SERDES Q1的参考时钟通道1差分输入管脚
Q1_REFCLKP_1	DIO	SERDES Q1的参考时钟通道1差分输入管脚
VSS	NA	Ground管脚
VCC	NA	核电压供电管脚
VCCIO#	NA	I/O BANK#的I/O电压供电管脚
VCCC	NA	Clock tree电压供电管脚
VCCX	NA	辅助电压供电管脚
VCC_REG	NA	Regulator电压供电管脚
Q*_VDD*	NA	SerDes电压供电管脚
M*_VDD*[2]	NA	MIPI电压供电管脚
注!		
[1] READY和DONE默认状态为open-drain输出, 内部弱上拉。在配置期间, DONE输出0。		
[2] FPG676A封装支持该管脚。		



注!

- [1]每个Bank还提供一个独立的参考电压 (VREF) ;
- [2]用户可选择使用IOB内置的VREF源 (0.6V、0.675V、0.75V、0.9V, 以及基于VCCIO的比例电压(33%,42%,50%,58%)) ;
- [3]用户也可选择外部的VREF输入 (使用Bank中任意一个IO管脚作为外部VREF输入) 。

管脚名称	功能	BANK	DQS	配置功能	差分Pair	LVDS	X16	PG484A
IOB102A/MCS_N	I/O	4	DQ12	MCS_N	True_of_IOB102B	True	x16	T19
IOB102B/D08/SO	I/O	4	DQ12	D08/SO	Comp_of_IOB102A	True	none	T20
IOB104A/PUDC_B	I/O	4	DQS12	PUDC_B	True_of_IOB104B	True	x16	U22
IOB104B/EMCCLK	I/O	4	DQS12	EMCCLK	Comp_of_IOB104A	True	none	V22
IOB106A/CSI_B	I/O	4	DQ13	CSI_B	True_of_IOB106B	True	x16	V17
IOB106B/D31	I/O	4	DQ13	D31	Comp_of_IOB106A	True	none	W17
IOB108A/D30	I/O	4	DQ13	D30	True_of_IOB108B	True	x16	AA18
IOB108B/D29	I/O	4	DQ13	D29	Comp_of_IOB108A	True	none	AB18
IOB110A/RDWR	I/O	4	DQS13	RDWR	True_of_IOB110B	True	x16	AA19
IOB110B/DOUT_CSO_B	I/O	4	DQS13	DOUT_CSO_B	Comp_of_IOB110A	True	none	AB20
IOB112A/D28	I/O	4	DQ13	D28	True_of_IOB112B	True	x16	U17
IOB112B/D27	I/O	4	DQ13	D27	Comp_of_IOB112A	True	none	U18
IOB114A/SGCLKT_4/BPLL2_T_FB1/BPLL3_T_FB1	I/O	4	DQ13	SGCLKT_4/BPLL2_T_FB1/BPLL3_T_FB1	True_of_IOB114B	True	x16	V18
IOB114B/SGCLKC_4/BPLL2_C_FB1/BPLL3_C_FB1	I/O	4	DQ13	SGCLKC_4/BPLL2_C_FB1/BPLL3_C_FB1	Comp_of_IOB114A	True	none	V19
IOB116A/MGCLKT_4/BPLL2_T_FB0/BPLL3_T_FB0	I/O	4	DQ13	MGCLKT_4/BPLL2_T_FB0/BPLL3_T_FB0	True_of_IOB116B	True	x16	Y18
IOB116B/MGCLKC_4/BPLL2_C_FB0/BPLL3_C_FB0	I/O	4	DQ13	MGCLKC_4/BPLL2_C_FB0/BPLL3_C_FB0	Comp_of_IOB116A	True	none	Y19
IOB120A/SGCLKT_5/BPLL2_T_IN0/BPLL3_T_IN0	I/O	4	DQ14	SGCLKT_5/BPLL2_T_IN0/BPLL3_T_IN0	True_of_IOB120B	True	x16	U20
IOB120B/SGCLKC_5/BPLL2_C_IN0/BPLL3_C_IN0	I/O	4	DQ14	SGCLKC_5/BPLL2_C_IN0/BPLL3_C_IN0	Comp_of_IOB120A	True	none	V20
IOB122A/MGCLKT_5/BPLL2_T_IN1/BPLL3_T_IN1	I/O	4	DQ14	MGCLKT_5/BPLL2_T_IN1/BPLL3_T_IN1	True_of_IOB122B	True	x16	W19
IOB122B/MGCLKC_5/BPLL2_C_IN1/BPLL3_C_IN1	I/O	4	DQ14	MGCLKC_5/BPLL2_C_IN1/BPLL3_C_IN1	Comp_of_IOB122A	True	none	W20
IOB124A/D09	I/O	4	DQ14	D09	True_of_IOB124B	True	x16	W21
IOB124B/D10	I/O	4	DQ14	D10	Comp_of_IOB124A	True	none	W22
IOB126A/D11	I/O	4	DQ14	D11	True_of_IOB126B	True	x16	AA20
IOB126B/D12	I/O	4	DQ14	D12	Comp_of_IOB126A	True	none	AA21
IOB129A/D14	I/O	4	DQ14	D14	True_of_IOB129B	True	x16	AB21

管脚名称	功能	BANK	DQS	配置功能	差分Pair	LVDS	X16	PG484A
IOB129B/D15	I/O	4	DQ14	D15	Comp_of_IOB129A	True	none	AB22
IOB131A/SSPI_CS_N	I/O	4	DQS14	SSPI_CS_N	True_of_IOB131B	True	x16	Y21
IOB131B/D13	I/O	4	DQS14	D13	Comp_of_IOB131A	True	none	Y22
IOB133A/D26	I/O	4	DQ15	D26	True_of_IOB133B	True	x16	P14
IOB133B/D25	I/O	4	DQ15	D25	Comp_of_IOB133A	True	none	R14
IOB135A/CLKHOLD_N	I/O	4	DQS15	CLKHOLD_N	True_of_IOB135B	True	x16	N17
IOB135B/D22	I/O	4	DQS15	D22	Comp_of_IOB135A	True	none	P17
IOB138A/D24	I/O	4	DQ15	D24	True_of_IOB138B	True	x16	R18
IOB138B/D23	I/O	4	DQ15	D23	Comp_of_IOB138A	True	none	T18
IOB140A/D21	I/O	4	DQ15	D21	True_of_IOB140B	True	x16	P15
IOB140B/D20	I/O	4	DQ15	D20	Comp_of_IOB140A	True	none	R16
IOB142A/D19	I/O	4	DQ15	D19	True_of_IOB142B	True	x16	N13
IOB142B/D18	I/O	4	DQ15	D18	Comp_of_IOB142A	True	none	N14
IOB144A/D17	I/O	4	DQ15	D17	True_of_IOB144B	True	x16	P16
IOB144B/D16	I/O	4	DQ15	D16	Comp_of_IOB144A	True	none	R17
IOB146A	I/O	4	none			none	none	N15
IOB169A/TDO	I/O	10	none	TDO	True_of_IOB169B	True	none	U13
IOB169B/TMS	I/O	10	none	TMS	Comp_of_IOB169A	True	none	T13
IOB171A/READY	I/O	10	none	READY	True_of_IOB171B	True	none	U12
IOB171B/DONE	I/O	10	none	DONE	Comp_of_IOB171A	True	none	G11
IOB173A/TCK	I/O	10	none	TCK	True_of_IOB173B	True	none	V12
IOB173B/TDI	I/O	10	none	TDI	Comp_of_IOB173A	True	none	R13
IOB175A/MODE0	I/O	10	none	MODE0	True_of_IOB175B	True	none	U11
IOB175B/CCLK	I/O	10	none	CCLK	Comp_of_IOB175A	True	none	L12
IOB177A/MODE1	I/O	10	none	MODE1	True_of_IOB177B	True	none	U10
IOB177B/MODE2	I/O	10	none	MODE2	Comp_of_IOB177A	True	none	U9
IOB179A/CFGBVS	I/O	10	none	CFGBVS	True_of_IOB179B	True	none	U8
IOB179B/RECONFIG_N	I/O	10	none	RECONFIG_N	Comp_of_IOB179A	True	none	N12
IOB37A	I/O	5	none			none	none	
IOB38A	I/O	5	DQ8		True_of_IOB38B	True	x16	
IOB38B	I/O	5	DQ8		Comp_of_IOB38A	True	none	
IOB40A	I/O	5	DQ8		True_of_IOB40B	True	x16	
IOB40B	I/O	5	DQ8		Comp_of_IOB40A	True	none	
IOB42A	I/O	5	DQS8		True_of_IOB42B	True	x16	

管脚名称	功能	BANK	DQS	配置功能	差分Pair	LVDS	X16	PG484A
IOB42B	I/O	5	DQS8		Comp_of_IOB42A	True	none	
IOB44A	I/O	5	DQ8		True_of_IOB44B	True	x16	
IOB44B	I/O	5	DQ8		Comp_of_IOB44A	True	none	
IOB47A	I/O	5	DQ8		True_of_IOB47B	True	x16	
IOB47B	I/O	5	DQ8		Comp_of_IOB47A	True	none	
IOB49A	I/O	5	DQ8		True_of_IOB49B	True	x16	
IOB49B	I/O	5	DQ8		Comp_of_IOB49A	True	none	
IOB51A	I/O	5	DQ9		True_of_IOB51B	True	x16	AB11
IOB51B	I/O	5	DQ9		Comp_of_IOB51A	True	none	AB12
IOB53A	I/O	5	DQ9		True_of_IOB53B	True	x16	AA9
IOB53B	I/O	5	DQ9		Comp_of_IOB53A	True	none	AB10
IOB56A	I/O	5	DQS9		True_of_IOB56B	True	x16	AA10
IOB56B	I/O	5	DQS9		Comp_of_IOB56A	True	none	AA11
IOB58A	I/O	5	DQ9		True_of_IOB58B	True	x16	V10
IOB58B	I/O	5	DQ9		Comp_of_IOB58A	True	none	W10
IOB60A/SGCLKT_6/BPLL0_T_IN0/BPLL1_T_IN0	I/O	5	DQ9	SGCLKT_6/BPLL0_T_IN0/BPLL1_T_IN0	True_of_IOB60B	True	x16	Y11
IOB60B/SGCLKC_6/BPLL0_C_IN0/BPLL1_C_IN0	I/O	5	DQ9	SGCLKC_6/BPLL0_C_IN0/BPLL1_C_IN0	Comp_of_IOB60A	True	none	Y12
IOB62A/MGCLKT_6/BPLL0_T_IN1/BPLL1_T_IN1	I/O	5	DQ9	MGCLKT_6/BPLL0_T_IN1/BPLL1_T_IN1	True_of_IOB62B	True	x16	W11
IOB62B/MGCLKC_6/BPLL0_C_IN1/BPLL1_C_IN1	I/O	5	DQ9	MGCLKC_6/BPLL0_C_IN1/BPLL1_C_IN1	Comp_of_IOB62A	True	none	W12
IOB66A/MGCLKT_7/BPLL0_T_FB0/BPLL1_T_FB0	I/O	5	DQ10	MGCLKT_7/BPLL0_T_FB0/BPLL1_T_FB0	True_of_IOB66B	True	x16	V13
IOB66B/MGCLKC_7/BPLL0_C_FB0/BPLL1_C_FB0	I/O	5	DQ10	MGCLKC_7/BPLL0_C_FB0/BPLL1_C_FB0	Comp_of_IOB66A	True	none	V14
IOB68A/SGCLKT_7/BPLL0_T_FB1/BPLL1_T_FB1	I/O	5	DQ10	SGCLKT_7/BPLL0_T_FB1/BPLL1_T_FB1	True_of_IOB68B	True	x16	U15
IOB68B/SGCLKC_7/BPLL0_C_FB1/BPLL1_C_FB1	I/O	5	DQ10	SGCLKC_7/BPLL0_C_FB1/BPLL1_C_FB1	Comp_of_IOB68A	True	none	V15
IOB70A	I/O	5	DQS10		True_of_IOB70B	True	x16	T14
IOB70B	I/O	5	DQS10		Comp_of_IOB70A	True	none	T15

管脚名称	功能	BANK	DQS	配置功能	差分Pair	LVDS	X16	PG484A
IOB72A	I/O	5	DQ10		True_of_IOB72B	True	x16	W15
IOB72B	I/O	5	DQ10		Comp_of_IOB72A	True	none	W16
IOB74A	I/O	5	DQ10		True_of_IOB74B	True	x16	
IOB74B	I/O	5	DQ10		Comp_of_IOB74A	True	none	
IOB76A	I/O	5	DQ10		True_of_IOB76B	True	x16	T16
IOB76B	I/O	5	DQ10		Comp_of_IOB76A	True	none	U16
IOB78A	I/O	5	DQ11		True_of_IOB78B	True	x16	Y16
IOB78B	I/O	5	DQ11		Comp_of_IOB78A	True	none	AA16
IOB80A	I/O	5	DQ11		True_of_IOB80B	True	x16	AB16
IOB80B	I/O	5	DQ11		Comp_of_IOB80A	True	none	AB17
IOB83A	I/O	5	DQ11		True_of_IOB83B	True	x16	AA15
IOB83B	I/O	5	DQ11		Comp_of_IOB83A	True	none	AB15
IOB85A	I/O	5	DQ11		True_of_IOB85B	True	x16	W14
IOB85B	I/O	5	DQ11		Comp_of_IOB85A	True	none	Y14
IOB87A	I/O	5	DQ11		True_of_IOB87B	True	x16	Y13
IOB87B	I/O	5	DQ11		Comp_of_IOB87A	True	none	AA14
IOB89A	I/O	5	DQS11		True_of_IOB89B	True	x16	AA13
IOB89B	I/O	5	DQS11		Comp_of_IOB89A	True	none	AB13
IOB91A	I/O	5	none			none	none	Y17
IOB92A	I/O	4	none			none	none	P20
IOB93A/D00/MOSI	I/O	4	DQ12	D00/MOSI	True_of_IOB93B	True	x16	P22
IOB93B/D01/DIN	I/O	4	DQ12	D01/DIN	Comp_of_IOB93A	True	none	R22
IOB95A/D02	I/O	4	DQ12	D02	True_of_IOB95B	True	x16	P21
IOB95B/D03	I/O	4	DQ12	D03	Comp_of_IOB95A	True	none	R21
IOB97A/D04	I/O	4	DQ12	D04	True_of_IOB97B	True	x16	T21
IOB97B/D05/SI	I/O	4	DQ12	D05/SI	Comp_of_IOB97A	True	none	U21
IOB99A/D06/SSPI_CLK	I/O	4	DQ12	D06/SSPI_CLK	True_of_IOB99B	True	x16	P19
IOB99B/D07/SSPI_WPN	I/O	4	DQ12	D07/SSPI_WPN	Comp_of_IOB99A	True	none	R19
IOL101A	I/O	6	DQ7		True_of_IOL101B	True	x16	AA8
IOL101B	I/O	6	DQ7		Comp_of_IOL101A	True	none	AB8
IOL103A	I/O	6	DQ7		True_of_IOL103B	True	x16	Y8
IOL103B	I/O	6	DQ7		Comp_of_IOL103A	True	none	Y7
IOL105A	I/O	6	DQ7		True_of_IOL105B	True	x16	W9
IOL105B	I/O	6	DQ7		Comp_of_IOL105A	True	none	Y9

管脚名称	功能	BANK	DQS	配置功能	差分Pair	LVDS	X16	PG484A
IOL107A/MCKTEST	I/O	6	DQ7	MCKTEST	True_of_IOL107B	True	x16	V7
IOL107B	I/O	6	DQ7		Comp_of_IOL107A	True	none	W7
IOL109A	I/O	6	none			none	none	U7
IOL11A	I/O	7	DQ0		True_of_IOL11B	True	x16	G1
IOL11B	I/O	7	DQ0		Comp_of_IOL11A	True	none	F1
IOL13A	I/O	7	DQ0		True_of_IOL13B	True	x16	F3
IOL13B	I/O	7	DQ0		Comp_of_IOL13A	True	none	E3
IOL15A	I/O	7	DQ1		True_of_IOL15B	True	x16	K1
IOL15B	I/O	7	DQ1		Comp_of_IOL15A	True	none	J1
IOL17A	I/O	7	DQ1		True_of_IOL17B	True	x16	H2
IOL17B	I/O	7	DQ1		Comp_of_IOL17A	True	none	G2
IOL1A	I/O	7	none			none	none	F4
IOL20A	I/O	7	DQ1		True_of_IOL20B	True	x16	J5
IOL20B	I/O	7	DQ1		Comp_of_IOL20A	True	none	H5
IOL22A	I/O	7	DQS1		True_of_IOL22B	True	x16	K2
IOL22B	I/O	7	DQS1		Comp_of_IOL22A	True	none	J2
IOL24A/MGCLKT_11/LPLL0_T_IN1/LPLL1_T_IN1	I/O	7	DQ1	MGCLKT_11/LPLL0_T_IN1/LPLL1_T_IN1	True_of_IOL24B	True	x16	H4
IOL24B/MGCLKC_11/LPLL0_C_IN1/LPLL1_C_IN1	I/O	7	DQ1	MGCLKC_11/LPLL0_C_IN1/LPLL1_C_IN1	Comp_of_IOL24A	True	none	G4
IOL26A/SGCLKT_11/LPLL0_T_IN0/LPLL1_T_IN0	I/O	7	DQ1	SGCLKT_11/LPLL0_T_IN0/LPLL1_T_IN0	True_of_IOL26B	True	x16	H3
IOL26B/SGCLKC_11/LPLL0_C_IN0/LPLL1_C_IN0	I/O	7	DQ1	SGCLKC_11/LPLL0_C_IN0/LPLL1_C_IN0	Comp_of_IOL26A	True	none	G3
IOL29A/MGCLKT_10/LPLL0_T_FB1/LPLL1_T_FB1	I/O	7	DQ2	MGCLKT_10/LPLL0_T_FB1/LPLL1_T_FB1	True_of_IOL29B	True	x16	K4
IOL29B/MGCLKC_10/LPLL0_C_FB1/LPLL1_C_FB1	I/O	7	DQ2	MGCLKC_10/LPLL0_C_FB1/LPLL1_C_FB1	Comp_of_IOL29A	True	none	J4
IOL2A/ADCINCK0	I/O	7	DQ0	ADCINCK0	True_of_IOL2B	True	x16	B1
IOL2B	I/O	7	DQ0		Comp_of_IOL2A	True	none	A1
IOL31A/SGCLKT_10/LPLL0_T_FB0/LPLL1_T_FB0	I/O	7	DQ2	SGCLKT_10/LPLL0_T_FB0/LPLL1_T_FB0	True_of_IOL31B	True	x16	L3

管脚名称	功能	BANK	DQS	配置功能	差分Pair	LVDS	X16	PG484A
IOL31B/SGCLKC_10/LPLL0_C_FB0/LPLL1_C_FB0	I/O	7	DQ2	SGCLKC_10/LPLL0_C_FB0/LPLL1_C_FB0	Comp_of_IOL31A	True	none	K3
IOL33A/FBTEST_L0	I/O	7	DQ2	FBTEST_L0	True_of_IOL33B	True	x16	M3
IOL33B/CLKTEST_L0	I/O	7	DQ2	CLKTEST_L0	Comp_of_IOL33A	True	none	M2
IOL35A	I/O	7	DQS2		True_of_IOL35B	True	x16	M1
IOL35B	I/O	7	DQS2		Comp_of_IOL35A	True	none	L1
IOL38A	I/O	7	DQ2		True_of_IOL38B	True	x16	K6
IOL38B	I/O	7	DQ2		Comp_of_IOL38A	True	none	J6
IOL40A	I/O	7	DQ2		True_of_IOL40B	True	x16	L5
IOL40B	I/O	7	DQ2		Comp_of_IOL40A	True	none	L4
IOL42A	I/O	7	DQ3		True_of_IOL42B	True	x16	N4
IOL42B	I/O	7	DQ3		Comp_of_IOL42A	True	none	N3
IOL44A	I/O	7	DQ3		True_of_IOL44B	True	x16	R1
IOL44B	I/O	7	DQ3		Comp_of_IOL44A	True	none	P1
IOL47A	I/O	7	DQ3		True_of_IOL47B	True	x16	P2
IOL47B	I/O	7	DQ3		Comp_of_IOL47A	True	none	N2
IOL49A	I/O	7	DQS3		True_of_IOL49B	True	x16	P5
IOL49B	I/O	7	DQS3		Comp_of_IOL49A	True	none	P4
IOL4A	I/O	7	DQS0		True_of_IOL4B	True	x16	E1
IOL4B	I/O	7	DQS0		Comp_of_IOL4A	True	none	D1
IOL51A	I/O	7	DQ3		True_of_IOL51B	True	x16	M6
IOL51B	I/O	7	DQ3		Comp_of_IOL51A	True	none	M5
IOL53A	I/O	7	DQ3		True_of_IOL53B	True	x16	P6
IOL53B	I/O	7	DQ3		Comp_of_IOL53A	True	none	N5
IOL55A	I/O	7	none			none	none	L6
IOL56A	I/O	6	DQ4		True_of_IOL56B	True	x16	T1
IOL56B	I/O	6	DQ4		Comp_of_IOL56A	True	none	U1
IOL58A	I/O	6	DQ4		True_of_IOL58B	True	x16	U2
IOL58B	I/O	6	DQ4		Comp_of_IOL58A	True	none	V2
IOL60A	I/O	6	DQ4		True_of_IOL60B	True	x16	U3
IOL60B	I/O	6	DQ4		Comp_of_IOL60A	True	none	V3
IOL62A	I/O	6	DQ4		True_of_IOL62B	True	x16	W2
IOL62B	I/O	6	DQ4		Comp_of_IOL62A	True	none	Y2
IOL65A	I/O	6	DQS4		True_of_IOL65B	True	x16	R3

管脚名称	功能	BANK	DQS	配置功能	差分Pair	LVDS	X16	PG484A
IOL65B	I/O	6	DQS4		Comp_of_IOL65A	True	none	R2
IOL67A	I/O	6	DQ4		True_of_IOL67B	True	x16	W1
IOL67B	I/O	6	DQ4		Comp_of_IOL67A	True	none	Y1
IOL69A	I/O	6	DQS5		True_of_IOL69B	True	x16	Y3
IOL69B	I/O	6	DQS5		Comp_of_IOL69A	True	none	AA3
IOL6A	I/O	7	DQ0		True_of_IOL6B	True	x16	C2
IOL6B	I/O	7	DQ0		Comp_of_IOL6A	True	none	B2
IOL71A	I/O	6	DQ5		True_of_IOL71B	True	x16	AA1
IOL71B	I/O	6	DQ5		Comp_of_IOL71A	True	none	AB1
IOL73A	I/O	6	none			none	none	T3
IOL74A	I/O	6	DQ5		True_of_IOL74B	True	x16	AB3
IOL74B	I/O	6	DQ5		Comp_of_IOL74A	True	none	AB2
IOL76A	I/O	6	DQ5		True_of_IOL76B	True	x16	AA5
IOL76B	I/O	6	DQ5		Comp_of_IOL76A	True	none	AB5
IOL78A/SGCLKT_8/LPLL2_T_IN0/LPLL3_T_IN0	I/O	6	DQ5	SGCLKT_8/LPLL2_T_IN0/LPLL3_T_IN0	True_of_IOL78B	True	x16	Y4
IOL78B/SGCLKC_8/LPLL2_C_IN0/LPLL3_C_IN0	I/O	6	DQ5	SGCLKC_8/LPLL2_C_IN0/LPLL3_C_IN0	Comp_of_IOL78A	True	none	AA4
IOL80A/MGCLKT_8/LPLL2_T_IN1/LPLL3_T_IN1	I/O	6	DQ5	MGCLKT_8/LPLL2_T_IN1/LPLL3_T_IN1	True_of_IOL80B	True	x16	V4
IOL80B/MGCLKC_8/LPLL2_C_IN1/LPLL3_C_IN1	I/O	6	DQ5	MGCLKC_8/LPLL2_C_IN1/LPLL3_C_IN1	Comp_of_IOL80A	True	none	W4
IOL83A/MGCLKT_9/LPLL2_T_FB1/LPLL3_T_FB1	I/O	6	DQ6	MGCLKT_9/LPLL2_T_FB1/LPLL3_T_FB1	True_of_IOL83B	True	x16	R4
IOL83B/MGCLKC_9/LPLL2_C_FB1/LPLL3_C_FB1	I/O	6	DQ6	MGCLKC_9/LPLL2_C_FB1/LPLL3_C_FB1	Comp_of_IOL83A	True	none	T4
IOL85A/SGCLKT_9/LPLL2_T_FB0/LPLL3_T_FB0	I/O	6	DQ6	SGCLKT_9/LPLL2_T_FB0/LPLL3_T_FB0	True_of_IOL85B	True	x16	T5
IOL85B/SGCLKC_9/LPLL2_C_FB0/LPLL3_C_FB0	I/O	6	DQ6	SGCLKC_9/LPLL2_C_FB0/LPLL3_C_FB0	Comp_of_IOL85A	True	none	U5
IOL87A	I/O	6	DQ6		True_of_IOL87B	True	x16	U6
IOL87B	I/O	6	DQ6		Comp_of_IOL87A	True	none	V5
IOL89A	I/O	6	DQ6		True_of_IOL89B	True	x16	R6

管脚名称	功能	BANK	DQS	配置功能	差分Pair	LVDS	X16	PG484A
IOL89B	I/O	6	DQ6		Comp_of_IOL89A	True	none	T6
IOL8A	I/O	7	DQ0		True_of_IOL8B	True	x16	E2
IOL8B	I/O	7	DQ0		Comp_of_IOL8A	True	none	D2
IOL92A	I/O	6	DQ6		True_of_IOL92B	True	x16	Y6
IOL92B	I/O	6	DQ6		Comp_of_IOL92A	True	none	AA6
IOL94A	I/O	6	DQS6		True_of_IOL94B	True	x16	W6
IOL94B	I/O	6	DQS6		Comp_of_IOL94A	True	none	W5
IOL96A	I/O	6	DQS7		True_of_IOL96B	True	x16	V9
IOL96B	I/O	6	DQS7		Comp_of_IOL96A	True	none	V8
IOL98A	I/O	6	DQ7		True_of_IOL98B	True	x16	AB7
IOL98B	I/O	6	DQ7		Comp_of_IOL98A	True	none	AB6
IOR101A	I/O	3	DQ16		True_of_IOR101B	True	x16	J15
IOR101B	I/O	3	DQ16		Comp_of_IOR101A	True	none	H15
IOR103A	I/O	3	DQS16		True_of_IOR103B	True	x16	J14
IOR103B	I/O	3	DQS16		Comp_of_IOR103A	True	none	H14
IOR105A	I/O	3	DQ16		True_of_IOR105B	True	x16	G15
IOR105B	I/O	3	DQ16		Comp_of_IOR105A	True	none	G16
IOR107A/ADCINCK1	I/O	3	DQ16	ADCINCK1	True_of_IOR107B	True	x16	G17
IOR107B	I/O	3	DQ16		Comp_of_IOR107A	True	none	G18
IOR109A	I/O	3	none			none	none	J16
IOR11A	I/O	2	DQ23		True_of_IOR11B	True	x16	F13
IOR11B	I/O	2	DQ23		Comp_of_IOR11A	True	none	F14
IOR13A	I/O	2	DQ23		True_of_IOR13B	True	x16	F16
IOR13B	I/O	2	DQ23		Comp_of_IOR13A	True	none	E17
IOR15A	I/O	2	DQ22		True_of_IOR15B	True	x16	A13
IOR15B	I/O	2	DQ22		Comp_of_IOR15A	True	none	A14
IOR17A	I/O	2	DQ22		True_of_IOR17B	True	x16	C13
IOR17B	I/O	2	DQ22		Comp_of_IOR17A	True	none	B13
IOR1A	I/O	2	none			none	none	F15
IOR20A	I/O	2	DQS22		True_of_IOR20B	True	x16	A15
IOR20B	I/O	2	DQS22		Comp_of_IOR20A	True	none	A16
IOR22A	I/O	2	DQ22		True_of_IOR22B	True	x16	B15
IOR22B	I/O	2	DQ22		Comp_of_IOR22A	True	none	B16

管脚名称	功能	BANK	DQS	配置功能	差分Pair	LVDS	X16	PG484A
IOR24A/SGCLKT_1/RPLL0_T_FB0/RPLL1_T_FB0	I/O	2	DQ22	SGCLKT_1/RPLL0_T_FB0/RPLL1_T_FB0	True_of_IOR24B	True	x16	B17
IOR24B/SGCLKC_1/RPLL0_C_FB0/RPLL1_C_FB0	I/O	2	DQ22	SGCLKC_1/RPLL0_C_FB0/RPLL1_C_FB0	Comp_of_IOR24A	True	none	B18
IOR26A/MGCLKT_1/RPLL0_T_FB1/RPLL1_T_FB1	I/O	2	DQ22	MGCLKT_1/RPLL0_T_FB1/RPLL1_T_FB1	True_of_IOR26B	True	x16	D17
IOR26B/MGCLKC_1/RPLL0_C_FB1/RPLL1_C_FB1	I/O	2	DQ22	MGCLKC_1/RPLL0_C_FB1/RPLL1_C_FB1	Comp_of_IOR26A	True	none	C17
IOR29A/SGCLKT_0/RPLL0_T_IN0/RPLL1_T_IN0	I/O	2	DQ21	SGCLKT_0/RPLL0_T_IN0/RPLL1_T_IN0	True_of_IOR29B	True	x16	E19
IOR29B/SGCLKC_0/RPLL0_C_IN0/RPLL1_C_IN0	I/O	2	DQ21	SGCLKC_0/RPLL0_C_IN0/RPLL1_C_IN0	Comp_of_IOR29A	True	none	D19
IOR2A	I/O	2	DQ23		True_of_IOR2B	True	x16	E13
IOR2B	I/O	2	DQ23		Comp_of_IOR2A	True	none	E14
IOR31A/MGCLKT_0/RPLL0_T_IN1/RPLL1_T_IN1	I/O	2	DQ21	MGCLKT_0/RPLL0_T_IN1/RPLL1_T_IN1	True_of_IOR31B	True	x16	C18
IOR31B/MGCLKC_0/RPLL0_C_IN1/RPLL1_C_IN1	I/O	2	DQ21	MGCLKC_0/RPLL0_C_IN1/RPLL1_C_IN1	Comp_of_IOR31A	True	none	C19
IOR33A/FBTEST_R0	I/O	2	DQ21	FBTEST_R0	True_of_IOR33B	True	x16	F19
IOR33B/CLKTEST_R0	I/O	2	DQ21	CLKTEST_R0	Comp_of_IOR33A	True	none	F20
IOR35A	I/O	2	DQS21		True_of_IOR35B	True	x16	F18
IOR35B	I/O	2	DQS21		Comp_of_IOR35A	True	none	E18
IOR38A	I/O	2	DQ21		True_of_IOR38B	True	x16	A18
IOR38B	I/O	2	DQ21		Comp_of_IOR38A	True	none	A19
IOR40A	I/O	2	DQ21		True_of_IOR40B	True	x16	B20
IOR40B	I/O	2	DQ21		Comp_of_IOR40A	True	none	A20
IOR42A	I/O	2	DQ20		True_of_IOR42B	True	x16	C22
IOR42B	I/O	2	DQ20		Comp_of_IOR42A	True	none	B22
IOR44A	I/O	2	DQS20		True_of_IOR44B	True	x16	B21
IOR44B	I/O	2	DQS20		Comp_of_IOR44A	True	none	A21
IOR47A	I/O	2	DQ20		True_of_IOR47B	True	x16	D20
IOR47B	I/O	2	DQ20		Comp_of_IOR47A	True	none	C20
IOR49A	I/O	2	DQ20		True_of_IOR49B	True	x16	E22
IOR49B	I/O	2	DQ20		Comp_of_IOR49A	True	none	D22

管脚名称	功能	BANK	DQS	配置功能	差分Pair	LVDS	X16	PG484A
IOR4A	I/O	2	DQ23		True_of_IOR4B	True	x16	D14
IOR4B	I/O	2	DQ23		Comp_of_IOR4A	True	none	D15
IOR51A	I/O	2	DQ20		True_of_IOR51B	True	x16	E21
IOR51B	I/O	2	DQ20		Comp_of_IOR51A	True	none	D21
IOR53A	I/O	2	DQ20		True_of_IOR53B	True	x16	G21
IOR53B	I/O	2	DQ20		Comp_of_IOR53A	True	none	G22
IOR55A	I/O	2	none			none	none	F21
IOR56A	I/O	3	DQ19		True_of_IOR56B	True	x16	M13
IOR56B	I/O	3	DQ19		Comp_of_IOR56A	True	none	L13
IOR58A	I/O	3	DQS19		True_of_IOR58B	True	x16	K17
IOR58B	I/O	3	DQS19		Comp_of_IOR58A	True	none	J17
IOR60A	I/O	3	DQ19		True_of_IOR60B	True	x16	K13
IOR60B	I/O	3	DQ19		Comp_of_IOR60A	True	none	K14
IOR62A	I/O	3	DQ19		True_of_IOR62B	True	x16	L14
IOR62B	I/O	3	DQ19		Comp_of_IOR62A	True	none	L15
IOR65A	I/O	3	DQ19		True_of_IOR65B	True	x16	L16
IOR65B	I/O	3	DQ19		Comp_of_IOR65A	True	none	K16
IOR67A	I/O	3	DQ19		True_of_IOR67B	True	x16	M15
IOR67B	I/O	3	DQ19		Comp_of_IOR67A	True	none	M16
IOR69A	I/O	3	DQ18		True_of_IOR69B	True	x16	H20
IOR69B	I/O	3	DQ18		Comp_of_IOR69A	True	none	G20
IOR6A	I/O	2	DQ23		True_of_IOR6B	True	x16	E16
IOR6B	I/O	2	DQ23		Comp_of_IOR6A	True	none	D16
IOR71A	I/O	3	DQ18		True_of_IOR71B	True	x16	M21
IOR71B	I/O	3	DQ18		Comp_of_IOR71A	True	none	L21
IOR73A	I/O	3	none			none	none	M17
IOR74A	I/O	3	DQ18		True_of_IOR74B	True	x16	J22
IOR74B	I/O	3	DQ18		Comp_of_IOR74A	True	none	H22
IOR76A	I/O	3	DQS18		True_of_IOR76B	True	x16	K21
IOR76B	I/O	3	DQS18		Comp_of_IOR76A	True	none	K22
IOR78A/SGCLKT_3/RPLL2_T_FB0/RPLL3_T_FB0	I/O	3	DQ18	SGCLKT_3/RPLL2_T_FB0/RPLL3_T_FB0	True_of_IOR78B	True	x16	J20

管脚名称	功能	BANK	DQS	配置功能	差分Pair	LVDS	X16	PG484A
IOR78B/SGCLKC_3/RPLL2_C_FB0/RPLL3_C_FB0	I/O	3	DQ18	SGCLKC_3/RPLL2_C_FB0/RPLL3_C_FB0	Comp_of_IOR78A	True	none	J21
IOR80A/MGCLKT_3/RPLL2_T_FB1/RPLL3_T_FB1	I/O	3	DQ18	MGCLKT_3/RPLL2_T_FB1/RPLL3_T_FB1	True_of_IOR80B	True	x16	J19
IOR80B/MGCLKC_3/RPLL2_C_FB1/RPLL3_C_FB1	I/O	3	DQ18	MGCLKC_3/RPLL2_C_FB1/RPLL3_C_FB1	Comp_of_IOR80A	True	none	H19
IOR83A/MGCLKT_2/RPLL2_T_IN1/RPLL3_T_IN1	I/O	3	DQ17	MGCLKT_2/RPLL2_T_IN1/RPLL3_T_IN1	True_of_IOR83B	True	x16	K18
IOR83B/MGCLKC_2/RPLL2_C_IN1/RPLL3_C_IN1	I/O	3	DQ17	MGCLKC_2/RPLL2_C_IN1/RPLL3_C_IN1	Comp_of_IOR83A	True	none	K19
IOR85A/SGCLKT_2/RPLL2_T_IN0/RPLL3_T_IN0	I/O	3	DQ17	SGCLKT_2/RPLL2_T_IN0/RPLL3_T_IN0	True_of_IOR85B	True	x16	L19
IOR85B/SGCLKC_2/RPLL2_C_IN0/RPLL3_C_IN0	I/O	3	DQ17	SGCLKC_2/RPLL2_C_IN0/RPLL3_C_IN0	Comp_of_IOR85A	True	none	L20
IOR87A	I/O	3	DQ17		True_of_IOR87B	True	x16	M18
IOR87B	I/O	3	DQ17		Comp_of_IOR87A	True	none	L18
IOR89A	I/O	3	DQS17		True_of_IOR89B	True	x16	N22
IOR89B	I/O	3	DQS17		Comp_of_IOR89A	True	none	M22
IOR8A	I/O	2	DQS23		True_of_IOR8B	True	x16	C14
IOR8B	I/O	2	DQS23		Comp_of_IOR8A	True	none	C15
IOR92A	I/O	3	DQ17		True_of_IOR92B	True	x16	N18
IOR92B	I/O	3	DQ17		Comp_of_IOR92A	True	none	N19
IOR94A	I/O	3	DQ17		True_of_IOR94B	True	x16	N20
IOR94B	I/O	3	DQ17		Comp_of_IOR94A	True	none	M20
IOR96A	I/O	3	DQ16		True_of_IOR96B	True	x16	H17
IOR96B	I/O	3	DQ16		Comp_of_IOR96A	True	none	H18
IOR98A	I/O	3	DQ16		True_of_IOR98B	True	x16	H13
IOR98B	I/O	3	DQ16		Comp_of_IOR98A	True	none	G13
M0_CKN	DIO	MIPI	none			none	none	
M0_CKP	DIO	MIPI	none			none	none	
M0_D0N	DIO	MIPI	none			none	none	
M0_D0P	DIO	MIPI	none			none	none	
M0_D1N	DIO	MIPI	none			none	none	

管脚名称	功能	BANK	DQS	配置功能	差分Pair	LVDS	X16	PG484A
M0_D1P	DIO	MIPI	none			none	none	
M0_D2N	DIO	MIPI	none			none	none	
M0_D2P	DIO	MIPI	none			none	none	
M0_D3N	DIO	MIPI	none			none	none	
M0_D3P	DIO	MIPI	none			none	none	
M1_CKN	DIO	MIPI	none			none	none	
M1_CKP	DIO	MIPI	none			none	none	
M1_D0N	DIO	MIPI	none			none	none	
M1_D0P	DIO	MIPI	none			none	none	
M1_D1N	DIO	MIPI	none			none	none	
M1_D1P	DIO	MIPI	none			none	none	
M1_D2N	DIO	MIPI	none			none	none	
M1_D2P	DIO	MIPI	none			none	none	
M1_D3N	DIO	MIPI	none			none	none	
M1_D3P	DIO	MIPI	none			none	none	
Q0_LN0_RXM_I	DIO	Q0	none			none	none	A8
Q0_LN0_RXP_I	DIO	Q0	none			none	none	B8
Q0_LN0_TXM_O	DIO	Q0	none			none	none	A4
Q0_LN0_TXP_O	DIO	Q0	none			none	none	B4
Q0_LN1_RXM_I	DIO	Q0	none			none	none	C9
Q0_LN1_RXP_I	DIO	Q0	none			none	none	D9
Q0_LN1_TXM_O	DIO	Q0	none			none	none	C7
Q0_LN1_TXP_O	DIO	Q0	none			none	none	D7
Q0_LN2_RXM_I	DIO	Q0	none			none	none	A10
Q0_LN2_RXP_I	DIO	Q0	none			none	none	B10
Q0_LN2_TXM_O	DIO	Q0	none			none	none	A6
Q0_LN2_TXP_O	DIO	Q0	none			none	none	B6
Q0_LN3_RXM_I	DIO	Q0	none			none	none	C11
Q0_LN3_RXP_I	DIO	Q0	none			none	none	D11
Q0_LN3_TXM_O	DIO	Q0	none			none	none	C5
Q0_LN3_TXP_O	DIO	Q0	none			none	none	D5
Q0_REFCLKM_0	DIO	Q0	none			none	none	E6
Q0_REFCLKM_1	DIO	Q0	none			none	none	E10
Q0_REFCLKP_0	DIO	Q0	none			none	none	F6

管脚名称	功能	BANK	DQS	配置功能	差分Pair	LVDS	X16	PG484A
Q0_REFCLKP_1	DIO	Q0	none			none	none	F10
Q0_REFRES_I	DIO	Q0	none			none	none	
Q1_LN0_RXM_I	DIO	Q1	none			none	none	
Q1_LN0_RXP_I	DIO	Q1	none			none	none	
Q1_LN0_TXM_O	DIO	Q1	none			none	none	
Q1_LN0_TXP_O	DIO	Q1	none			none	none	
Q1_LN1_RXM_I	DIO	Q1	none			none	none	
Q1_LN1_RXP_I	DIO	Q1	none			none	none	
Q1_LN1_TXM_O	DIO	Q1	none			none	none	
Q1_LN1_TXP_O	DIO	Q1	none			none	none	
Q1_LN2_RXM_I	DIO	Q1	none			none	none	
Q1_LN2_RXP_I	DIO	Q1	none			none	none	
Q1_LN2_TXM_O	DIO	Q1	none			none	none	
Q1_LN2_TXP_O	DIO	Q1	none			none	none	
Q1_LN3_RXM_I	DIO	Q1	none			none	none	
Q1_LN3_RXP_I	DIO	Q1	none			none	none	
Q1_LN3_TXM_O	DIO	Q1	none			none	none	
Q1_LN3_TXP_O	DIO	Q1	none			none	none	
Q1_REFCLKM_0	DIO	Q1	none			none	none	
Q1_REFCLKM_1	DIO	Q1	none			none	none	
Q1_REFCLKP_0	DIO	Q1	none			none	none	
Q1_REFCLKP_1	DIO	Q1	none			none	none	
Q1_REFRES_I	DIO	Q1	none			none	none	
ADCTN/ADCTN	DIO	ADC	none	ADCTN		none	none	N9
ADCTP/ADCTP	DIO	ADC	none	ADCTP		none	none	N10
ADCVN/ADCVN	DIO	ADC	none	ADCVN		none	none	M9
ADCVP/ADCVP	DIO	ADC	none	ADCVP		none	none	L10
ATEST_O	DIO	Q0/Q1	none			none	none	

GW5AST系列FPGA产品
GW5AST-138器件Pinout
Pin List

管脚名称	功能	BANK	DQS	配置功能	差分Pair	LVDS	X16	PG484A
Q0_VDDA/Q0_VDDRC_IN0/Q0_VDDRC_IN1/Q0_VDDRC_IN2/Q0_VDDRC_IN3/Q0_VDDTC/Q0_VDDTC_IN0/Q0_VDDTC_IN1/Q0_VDDTC_IN2/Q0_VDDTC_IN3	Power	N/A						F7
Q0_VDDA/Q0_VDDRC_IN0/Q0_VDDRC_IN1/Q0_VDDRC_IN2/Q0_VDDRC_IN3/Q0_VDDTC/Q0_VDDTC_IN0/Q0_VDDTC_IN1/Q0_VDDTC_IN2/Q0_VDDTC_IN3	Power	N/A						D10
Q0_VDDA/Q0_VDDRC_IN0/Q0_VDDRC_IN1/Q0_VDDRC_IN2/Q0_VDDRC_IN3/Q0_VDDTC/Q0_VDDTC_IN0/Q0_VDDTC_IN1/Q0_VDDTC_IN2/Q0_VDDTC_IN3	Power	N/A						D6
Q0_VDDHA	Power	N/A						H12
Q0_VDDT_IN0/Q0_VDDT_IN1/Q0_VDDT_IN2/Q0_VDDT_IN3	Power	N/A						E8
Q0_VDDT_IN0/Q0_VDDT_IN1/Q0_VDDT_IN2/Q0_VDDT_IN3	Power	N/A						F9
Q1_VDDHA	Power	N/A						K12
VCC/VCCC	Power	N/A						H8
VCC/VCCC	Power	N/A						T8
VCC/VCCC	Power	N/A						R9
VCC/VCCC	Power	N/A						H10
VCC/VCCC	Power	N/A						P8
VCC/VCCC	Power	N/A						N7
VCC/VCCC	Power	N/A						J7
VCC/VCCC	Power	N/A						R7
VCC/VCCC	Power	N/A						K8

管脚名称	功能	BANK	DQS	配置功能	差分Pair	LVDS	X16	PG484A
VCC/VCCC	Power	N/A						L7
VCC/VCCC	Power	N/A						P10
VCC/VCCC	Power	N/A						T10
VCC/VCCC	Power	N/A						J9
VCC/VCCC	Power	N/A						M8
VCC_REG	Power	N/A						B7
VCC_REG	Power	N/A						B9
VCC_REG	Power	N/A						B5
VCC_REG	Power	N/A						B11
VCC_REG	Power	N/A						C4
VCC_REG	Power	N/A						C8
VCCIO10	Power	N/A						F12
VCCIO10	Power	N/A						T12
VCCX	Power	N/A						P12
VCCX	Power	N/A						M12
VCCX	Power	N/A						R11
VCCIO2	Power	N/A						B14
VCCIO2	Power	N/A						D18
VCCIO2	Power	N/A						E15
VCCIO2	Power	N/A						F22
VCCIO2	Power	N/A						A17
VCCIO2	Power	N/A						C21
VCCIO3	Power	N/A						L17
VCCIO3	Power	N/A						J13
VCCIO3	Power	N/A						H16
VCCIO3	Power	N/A						G19
VCCIO3	Power	N/A						K20
VCCIO3	Power	N/A						N21
VCCIO4	Power	N/A						U19
VCCIO4	Power	N/A						Y20
VCCIO4	Power	N/A						T22
VCCIO4	Power	N/A						M14
VCCIO4	Power	N/A						P18
VCCIO4	Power	N/A						R15

GW5AST系列FPGA产品
GW5AST-138器件Pinout
Pin List

管脚名称	功能	BANK	DQS	配置功能	差分Pair	LVDS	X16	PG484A
VCCIO5	Power	N/A						W13
VCCIO5	Power	N/A						V16
VCCIO5	Power	N/A						AA17
VCCIO5	Power	N/A						AB14
VCCIO5	Power	N/A						Y10
VCCIO6	Power	N/A						AA7
VCCIO6	Power	N/A						V6
VCCIO6	Power	N/A						W3
VCCIO6	Power	N/A						T2
VCCIO6	Power	N/A						R5
VCCIO6	Power	N/A						AB4
VCCIO7	Power	N/A						C1
VCCIO7	Power	N/A						J3
VCCIO7	Power	N/A						N1
VCCIO7	Power	N/A						M4
VCCIO7	Power	N/A						H6
VCCIO7	Power	N/A						F2
VSS	Ground	N/A						K9
VSS	Ground	N/A						D8
VSS	Ground	N/A						A2
VSS	Ground	N/A						A3
VSS	Ground	N/A						A5
VSS	Ground	N/A						A7
VSS	Ground	N/A						A9
VSS	Ground	N/A						A11
VSS	Ground	N/A						A12
VSS	Ground	N/A						A22
VSS	Ground	N/A						AA2
VSS	Ground	N/A						AA12
VSS	Ground	N/A						AA22
VSS	Ground	N/A						AB9
VSS	Ground	N/A						AB19
VSS	Ground	N/A						B3
VSS	Ground	N/A						B12

管脚名称	功能	BANK	DQS	配置功能	差分Pair	LVDS	X16	PG484A
VSS	Ground	N/A						B19
VSS	Ground	N/A						C3
VSS	Ground	N/A						C6
VSS	Ground	N/A						C10
VSS	Ground	N/A						C12
VSS	Ground	N/A						C16
VSS	Ground	N/A						D3
VSS	Ground	N/A						D4
VSS	Ground	N/A						D12
VSS	Ground	N/A						D13
VSS	Ground	N/A						E4
VSS	Ground	N/A						E5
VSS	Ground	N/A						E7
VSS	Ground	N/A						E9
VSS	Ground	N/A						E11
VSS	Ground	N/A						E20
VSS	Ground	N/A						F5
VSS	Ground	N/A						F11
VSS	Ground	N/A						F17
VSS	Ground	N/A						G5
VSS	Ground	N/A						G6
VSS	Ground	N/A						G7
VSS	Ground	N/A						G8
VSS	Ground	N/A						G9
VSS	Ground	N/A						G10
VSS	Ground	N/A						G12
VSS	Ground	N/A						G14
VSS	Ground	N/A						H1
VSS	Ground	N/A						H7
VSS	Ground	N/A						H9
VSS	Ground	N/A						H11
VSS	Ground	N/A						H21
VSS	Ground	N/A						J8
VSS	Ground	N/A						J10

管脚名称	功能	BANK	DQS	配置功能	差分Pair	LVDS	X16	PG484A
VSS	Ground	N/A						J12
VSS	Ground	N/A						J18
VSS	Ground	N/A						K5
VSS	Ground	N/A						K7
VSS	Ground	N/A						K11
VSS	Ground	N/A						K15
VSS	Ground	N/A						L2
VSS	Ground	N/A						L8
VSS	Ground	N/A						L22
VSS	Ground	N/A						M7
VSS	Ground	N/A						M11
VSS	Ground	N/A						M19
VSS	Ground	N/A						N6
VSS	Ground	N/A						N8
VSS	Ground	N/A						N16
VSS	Ground	N/A						P3
VSS	Ground	N/A						P7
VSS	Ground	N/A						P9
VSS	Ground	N/A						P11
VSS	Ground	N/A						P13
VSS	Ground	N/A						R8
VSS	Ground	N/A						R10
VSS	Ground	N/A						R12
VSS	Ground	N/A						R20
VSS	Ground	N/A						T7
VSS	Ground	N/A						T9
VSS	Ground	N/A						T11
VSS	Ground	N/A						T17
VSS	Ground	N/A						U4
VSS	Ground	N/A						U14
VSS	Ground	N/A						V1
VSS	Ground	N/A						V11
VSS	Ground	N/A						V21
VSS	Ground	N/A						W8

GW5AST系列FPGA产品
GW5AST-138器件Pinout
Pin List

管脚名称	功能	BANK	DQS	配置功能	差分Pair	LVDS	X16	PG484A
VSS	Ground	N/A						W18
VSS	Ground	N/A						Y5
VSS	Ground	N/A						Y15
NC	N/A	N/A						M10
NC	N/A	N/A						L9
NC	N/A	N/A						E12
NC	N/A	N/A						F8
NC	N/A	N/A						J11
NC	N/A	N/A						L11
NC	N/A	N/A						N11
NC	N/A	N/A						K10

管脚名称	功能	BANK	DQS	配置功能	差分Pair	LVDS	X16	FPG676A
IOB102A	I/O	4	DQ12		True_of_IOB102B	True	x16	M16
IOB102B/VREF	I/O	4	DQ12	VREF	Comp_of_IOB102A	True	none	M17
IOB104A	I/O	4	DQS12		True_of_IOB104B	True	x16	K16
IOB104B	I/O	4	DQS12		Comp_of_IOB104A	True	none	K17
IOB106A	I/O	4	DQ13		True_of_IOB106B	True	x16	K22
IOB106B	I/O	4	DQ13		Comp_of_IOB106A	True	none	K23
IOB108A	I/O	4	DQ13		True_of_IOB108B	True	x16	F23
IOB108B	I/O	4	DQ13		Comp_of_IOB108A	True	none	E23
IOB110A	I/O	4	DQS13		True_of_IOB110B	True	x16	G22
IOB110B	I/O	4	DQS13		Comp_of_IOB110A	True	none	F22
IOB112A	I/O	4	DQ13		True_of_IOB112B	True	x16	J24
IOB112B	I/O	4	DQ13		Comp_of_IOB112A	True	none	H24
IOB114A/SGCLKT_4/BPLL2_T_FB1/BPLL3_T_FB1	I/O	4	DQ13	SGCLKT_4/BPLL2_T_FB1/BPLL3_T_FB1	True_of_IOB114B	True	x16	J23
IOB114B/SGCLKC_4/BPLL2_C_FB1/BPLL3_C_FB1	I/O	4	DQ13	SGCLKC_4/BPLL2_C_FB1/BPLL3_C_FB1	Comp_of_IOB114A	True	none	H23
IOB116A/MGCLKT_4/BPLL2_T_FB0/BPLL3_T_FB0	I/O	4	DQ13	MGCLKT_4/BPLL2_T_FB0/BPLL3_T_FB0	True_of_IOB116B	True	x16	H21
IOB116B/MGCLKC_4/BPLL2_C_FB0/BPLL3_C_FB0	I/O	4	DQ13	MGCLKC_4/BPLL2_C_FB0/BPLL3_C_FB0	Comp_of_IOB116A	True	none	H22
IOB120A/SGCLKT_5/BPLL2_T_IN0/BPLL3_T_IN0	I/O	4	DQ14	SGCLKT_5/BPLL2_T_IN0/BPLL3_T_IN0	True_of_IOB120B	True	x16	G20
IOB120B/SGCLKC_5/BPLL2_C_IN0/BPLL3_C_IN0	I/O	4	DQ14	SGCLKC_5/BPLL2_C_IN0/BPLL3_C_IN0	Comp_of_IOB120A	True	none	G21
IOB122A/MGCLKT_5/BPLL2_T_IN1/BPLL3_T_IN1	I/O	4	DQ14	MGCLKT_5/BPLL2_T_IN1/BPLL3_T_IN1	True_of_IOB122B	True	x16	K21
IOB122B/MGCLKC_5/BPLL2_C_IN1/BPLL3_C_IN1	I/O	4	DQ14	MGCLKC_5/BPLL2_C_IN1/BPLL3_C_IN1	Comp_of_IOB122A	True	none	J21
IOB124A	I/O	4	DQ14		True_of_IOB124B	True	x16	L17
IOB124B	I/O	4	DQ14		Comp_of_IOB124A	True	none	L18
IOB126A	I/O	4	DQ14		True_of_IOB126B	True	x16	J19
IOB126B	I/O	4	DQ14		Comp_of_IOB126A	True	none	H19

管脚名称	功能	BANK	DQS	配置功能	差分Pair	LVDS	X16	FPG676A
IOB129A	I/O	4	DQ14		True_of_IOB129B	True	x16	J18
IOB129B	I/O	4	DQ14		Comp_of_IOB129A	True	none	H18
IOB131A	I/O	4	DQS14		True_of_IOB131B	True	x16	K20
IOB131B	I/O	4	DQS14		Comp_of_IOB131A	True	none	J20
IOB133A	I/O	4	DQ15		True_of_IOB133B	True	x16	E25
IOB133B/VREF	I/O	4	DQ15	VREF	Comp_of_IOB133A	True	none	D25
IOB135A	I/O	4	DQS15		True_of_IOB135B	True	x16	E26
IOB135B	I/O	4	DQS15		Comp_of_IOB135A	True	none	D26
IOB138A	I/O	4	DQ15		True_of_IOB138B	True	x16	H26
IOB138B	I/O	4	DQ15		Comp_of_IOB138A	True	none	G26
IOB140A	I/O	4	DQ15		True_of_IOB140B	True	x16	G24
IOB140B	I/O	4	DQ15		Comp_of_IOB140A	True	none	F24
IOB142A	I/O	4	DQ15		True_of_IOB142B	True	x16	J25
IOB142B	I/O	4	DQ15		Comp_of_IOB142A	True	none	J26
IOB144A	I/O	4	DQ15		True_of_IOB144B	True	x16	G25
IOB144B	I/O	4	DQ15		Comp_of_IOB144A	True	none	F25
IOB146A	I/O	4	none			none	none	K18
IOB169A/TDO	I/O	10	none	TDO	True_of_IOB169B	True	none	J10
IOB169B/TMS	I/O	10	none	TMS	Comp_of_IOB169A	True	none	H11
IOB171A/READY	I/O	10	none	READY	True_of_IOB171B	True	none	V11
IOB171B/DONE	I/O	10	none	DONE	Comp_of_IOB171A	True	none	W10
IOB173A/TCK	I/O	10	none	TCK	True_of_IOB173B	True	none	H12
IOB173B/TDI	I/O	10	none	TDI	Comp_of_IOB173A	True	none	H10
IOB175A/MODE0	I/O	10	none	MODE0	True_of_IOB175B	True	none	AB7
IOB175B/CCLK	I/O	10	none	CCLK	Comp_of_IOB175A	True	none	H13
IOB177A/MODE1	I/O	10	none	MODE1	True_of_IOB177B	True	none	Y9
IOB177B/MODE2	I/O	10	none	MODE2	Comp_of_IOB177A	True	none	W9
IOB179A/CFGBVS	I/O	10	none	CFGBVS	True_of_IOB179B	True	none	AB15
IOB179B/RECONFIG_N	I/O	10	none	RECONFIG_N	Comp_of_IOB179A	True	none	AE16
IOB37A	I/O	5	none			none	none	E22
IOB38A	I/O	5	DQ8		True_of_IOB38B	True	x16	D23
IOB38B	I/O	5	DQ8		Comp_of_IOB38A	True	none	D24
IOB40A	I/O	5	DQ8		True_of_IOB40B	True	x16	C24

管脚名称	功能	BANK	DQS	配置功能	差分Pair	LVDS	X16	FPG676A
IOB40B	I/O	5	DQ8		Comp_of_IOB40A	True	none	B24
IOB42A	I/O	5	DQS8		True_of_IOB42B	True	x16	A23
IOB42B	I/O	5	DQS8		Comp_of_IOB42A	True	none	A24
IOB44A	I/O	5	DQ8		True_of_IOB44B	True	x16	B25
IOB44B	I/O	5	DQ8		Comp_of_IOB44A	True	none	A25
IOB47A	I/O	5	DQ8		True_of_IOB47B	True	x16	C26
IOB47B	I/O	5	DQ8		Comp_of_IOB47A	True	none	B26
IOB49A	I/O	5	DQ8		True_of_IOB49B	True	x16	C22
IOB49B/VREF	I/O	5	DQ8	VREF	Comp_of_IOB49A	True	none	C23
IOB51A	I/O	5	DQ9		True_of_IOB51B	True	x16	C17
IOB51B	I/O	5	DQ9		Comp_of_IOB51A	True	none	B17
IOB53A	I/O	5	DQ9		True_of_IOB53B	True	x16	E16
IOB53B	I/O	5	DQ9		Comp_of_IOB53A	True	none	D16
IOB56A	I/O	5	DQS9		True_of_IOB56B	True	x16	A17
IOB56B	I/O	5	DQS9		Comp_of_IOB56A	True	none	A18
IOB58A	I/O	5	DQ9		True_of_IOB58B	True	x16	B19
IOB58B	I/O	5	DQ9		Comp_of_IOB58A	True	none	A19
IOB60A/SGCLKT_6/BPLL0_T_IN0/BPLL1_T_IN0	I/O	5	DQ9	SGCLKT_6/BPLL0_T_IN0/BPLL1_T_IN0	True_of_IOB60B	True	x16	E17
IOB60BSGCLKC_6/BPLL0_C_IN0/BPLL1_C_IN0	I/O	5	DQ9	SGCLKC_6/BPLL0_C_IN0/BPLL1_C_IN0	Comp_of_IOB60A	True	none	E18
IOB62A/MGCLKT_6/BPLL0_T_IN1/BPLL1_T_IN1	I/O	5	DQ9	MGCLKT_6/BPLL0_T_IN1/BPLL1_T_IN1	True_of_IOB62B	True	x16	D18
IOB62B/MGCLKC_6/BPLL0_C_IN1/BPLL1_C_IN1	I/O	5	DQ9	MGCLKC_6/BPLL0_C_IN1/BPLL1_C_IN1	Comp_of_IOB62A	True	none	C18
IOB66A/MGCLKT_7/BPLL0_T_FB0/BPLL1_T_FB0	I/O	5	DQ10	MGCLKT_7/BPLL0_T_FB0/BPLL1_T_FB0	True_of_IOB66B	True	x16	D19
IOB66B/MGCLKC_7/BPLL0_C_FB0/BPLL1_C_FB0	I/O	5	DQ10	MGCLKC_7/BPLL0_C_FB0/BPLL1_C_FB0	Comp_of_IOB66A	True	none	C19
IOB68A/SGCLKT_7/BPLL0_T_FB1/BPLL1_T_FB1	I/O	5	DQ10	SGCLKT_7/BPLL0_T_FB1/BPLL1_T_FB1	True_of_IOB68B	True	x16	E20

管脚名称	功能	BANK	DQS	配置功能	差分Pair	LVDS	X16	FPG676A
IOB68B/SGCLKC_7/BPLL0_C_FB1/BPLL1_C_FB1	I/O	5	DQ10	SGCLKC_7/BPLL0_C_FB1/BPLL1_C_FB1	Comp_of_IOB68A	True	none	D20
IOB70A	I/O	5	DQS10		True_of_IOB70B	True	x16	B20
IOB70B	I/O	5	DQS10		Comp_of_IOB70A	True	none	A20
IOB72A	I/O	5	DQ10		True_of_IOB72B	True	x16	C21
IOB72B	I/O	5	DQ10		Comp_of_IOB72A	True	none	B21
IOB74A	I/O	5	DQ10		True_of_IOB74B	True	x16	B22
IOB74B	I/O	5	DQ10		Comp_of_IOB74A	True	none	A22
IOB76A	I/O	5	DQ10		True_of_IOB76B	True	x16	E21
IOB76B	I/O	5	DQ10		Comp_of_IOB76A	True	none	D21
IOB78A	I/O	5	DQ11		True_of_IOB78B	True	x16	G15
IOB78B	I/O	5	DQ11		Comp_of_IOB78A	True	none	F15
IOB80A	I/O	5	DQ11		True_of_IOB80B	True	x16	G17
IOB80B	I/O	5	DQ11		Comp_of_IOB80A	True	none	F17
IOB83A	I/O	5	DQ11		True_of_IOB83B	True	x16	H14
IOB83B	I/O	5	DQ11		Comp_of_IOB83A	True	none	H15
IOB85A	I/O	5	DQ11		True_of_IOB85B	True	x16	H16
IOB85B/VREF	I/O	5	DQ11	VREF	Comp_of_IOB85A	True	none	G16
IOB87A	I/O	5	DQ11		True_of_IOB87B	True	x16	G19
IOB87B	I/O	5	DQ11		Comp_of_IOB87A	True	none	F20
IOB89A	I/O	5	DQS11		True_of_IOB89B	True	x16	F18
IOB89B	I/O	5	DQS11		Comp_of_IOB89A	True	none	F19
IOB91A	I/O	5	none			none	none	H17
IOB92A	I/O	4	none			none	none	L19
IOB93A	I/O	4	DQ12		True_of_IOB93B	True	x16	M14
IOB93B	I/O	4	DQ12		Comp_of_IOB93A	True	none	L14
IOB95A/ADCINCK1	I/O	4	DQ12	ADCINCK1	True_of_IOB95B	True	x16	M15
IOB95B	I/O	4	DQ12		Comp_of_IOB95A	True	none	L15
IOB97A	I/O	4	DQ12		True_of_IOB97B	True	x16	J14
IOB97B	I/O	4	DQ12		Comp_of_IOB97A	True	none	J15
IOB99A	I/O	4	DQ12		True_of_IOB99B	True	x16	K15
IOB99B	I/O	4	DQ12		Comp_of_IOB99A	True	none	J16

管脚名称	功能	BANK	DQS	配置功能	差分Pair	LVDS	X16	FPG676A
IOL101A	I/O	6	DQ7		True_of_IOL101B	True	x16	E6
IOL101B	I/O	6	DQ7		Comp_of_IOL101A	True	none	D6
IOL103A	I/O	6	DQ7		True_of_IOL103B	True	x16	H8
IOL103B	I/O	6	DQ7		Comp_of_IOL103A	True	none	G8
IOL105A	I/O	6	DQ7		True_of_IOL105B	True	x16	F8
IOL105B	I/O	6	DQ7		Comp_of_IOL105A	True	none	F7
IOL107A/MCKTEST	I/O	6	DQ7	MCKTEST	True_of_IOL107B	True	x16	H9
IOL107B/VREF	I/O	6	DQ7	VREF	Comp_of_IOL107A	True	none	G9
IOL109A	I/O	6	none			none	none	J8
IOL11A	I/O	7	DQ0		True_of_IOL11B	True	x16	P6
IOL11B/VREF	I/O	7	DQ0	VREF	Comp_of_IOL11A	True	none	P5
IOL13A	I/O	7	DQ0		True_of_IOL13B	True	x16	R8
IOL13B	I/O	7	DQ0		Comp_of_IOL13A	True	none	P8
IOL15A	I/O	7	DQ1		True_of_IOL15B	True	x16	U2
IOL15B	I/O	7	DQ1		Comp_of_IOL15A	True	none	U1
IOL17A	I/O	7	DQ1		True_of_IOL17B	True	x16	T2
IOL17B	I/O	7	DQ1		Comp_of_IOL17A	True	none	R2
IOL1A	I/O	7	none			none	none	U4
IOL20A	I/O	7	DQ1		True_of_IOL20B	True	x16	T4
IOL20B	I/O	7	DQ1		Comp_of_IOL20A	True	none	T3
IOL22A	I/O	7	DQS1		True_of_IOL22B	True	x16	R1
IOL22B	I/O	7	DQS1		Comp_of_IOL22A	True	none	P1
IOL24A/MGCLKT_11/LPLL0_T_I N1/LPLL1_T_IN1	I/O	7	DQ1	MGCLKT_11/LPLL0_T_I N1/LPLL1_T_IN1	True_of_IOL24B	True	x16	R3
IOL24B/MGCLKC_11/LPLL0_C_I N1/LPLL1_C_IN1	I/O	7	DQ1	MGCLKC_11/LPLL0_C_I N1/LPLL1_C_IN1	Comp_of_IOL24A	True	none	P3
IOL26A/SGCLKT_11/LPLL0_T_I N0/LPLL1_T_IN0	I/O	7	DQ1	SGCLKT_11/LPLL0_T_IN 0/LPLL1_T_IN0	True_of_IOL26B	True	x16	P4
IOL26B/SGCLKC_11/LPLL0_C_I N0/LPLL1_C_IN0	I/O	7	DQ1	SGCLKC_11/LPLL0_C_I N0/LPLL1_C_IN0	Comp_of_IOL26A	True	none	N4
IOL29A/MGCLKT_10/LPLL0_T_ FB1/LPLL1_T_FB1	I/O	7	DQ2	MGCLKT_10/LPLL0_T_F B1/LPLL1_T_FB1	True_of_IOL29B	True	x16	N3

管脚名称	功能	BANK	DQS	配置功能	差分Pair	LVDS	X16	FPG676A
IOL29B/MGCLKC_10/LPLL0_C_FB1/LPLL1_C_FB1	I/O	7	DQ2	MGCLKC_10/LPLL0_C_FB1/LPLL1_C_FB1	Comp_of_IOL29A	True	none	N2
IOL2A/ADCINCK0	I/O	7	DQ0	ADCINCK0	True_of_IOL2B	True	x16	T8
IOL2B	I/O	7	DQ0		Comp_of_IOL2A	True	none	T7
IOL31A/SGCLKT_10/LPLL0_T_FB0/LPLL1_T_FB0	I/O	7	DQ2	SGCLKT_10/LPLL0_T_FB0/LPLL1_T_FB0	True_of_IOL31B	True	x16	M2
IOL31B/SGCLKC_10/LPLL0_C_FB0/LPLL1_C_FB0	I/O	7	DQ2	SGCLKC_10/LPLL0_C_FB0/LPLL1_C_FB0	Comp_of_IOL31A	True	none	L2
IOL33A/FBTEST_L0	I/O	7	DQ2	FBTEST_L0	True_of_IOL33B	True	x16	K1
IOL33B/CLKTEST_L0	I/O	7	DQ2	CLKTEST_L0	Comp_of_IOL33A	True	none	J1
IOL35A	I/O	7	DQS2		True_of_IOL35B	True	x16	N1
IOL35B	I/O	7	DQS2		Comp_of_IOL35A	True	none	M1
IOL38A	I/O	7	DQ2		True_of_IOL38B	True	x16	L3
IOL38B	I/O	7	DQ2		Comp_of_IOL38A	True	none	K2
IOL40A	I/O	7	DQ2		True_of_IOL40B	True	x16	H2
IOL40B	I/O	7	DQ2		Comp_of_IOL40A	True	none	H1
IOL42A	I/O	7	DQ3		True_of_IOL42B	True	x16	N7
IOL42B	I/O	7	DQ3		Comp_of_IOL42A	True	none	N6
IOL44A	I/O	7	DQ3		True_of_IOL44B	True	x16	M6
IOL44B/VREF	I/O	7	DQ3	VREF	Comp_of_IOL44A	True	none	M5
IOL47A	I/O	7	DQ3		True_of_IOL47B	True	x16	L5
IOL47B	I/O	7	DQ3		Comp_of_IOL47A	True	none	K5
IOL49A	I/O	7	DQS3		True_of_IOL49B	True	x16	M4
IOL49B	I/O	7	DQS3		Comp_of_IOL49A	True	none	L4
IOL4A	I/O	7	DQS0		True_of_IOL4B	True	x16	U6
IOL4B	I/O	7	DQS0		Comp_of_IOL4A	True	none	U5
IOL51A	I/O	7	DQ3		True_of_IOL51B	True	x16	K3
IOL51B	I/O	7	DQ3		Comp_of_IOL51A	True	none	J3
IOL53A	I/O	7	DQ3		True_of_IOL53B	True	x16	M7
IOL53B	I/O	7	DQ3		Comp_of_IOL53A	True	none	L7
IOL55A	I/O	7	none			none	none	N8
IOL56A	I/O	6	DQ4		True_of_IOL56B	True	x16	G2

管脚名称	功能	BANK	DQS	配置功能	差分Pair	LVDS	X16	FPG676A
IOL56B	I/O	6	DQ4		Comp_of_IOL56A	True	none	G1
IOL58A	I/O	6	DQ4		True_of_IOL58B	True	x16	F2
IOL58B	I/O	6	DQ4		Comp_of_IOL58A	True	none	E2
IOL60A	I/O	6	DQ4		True_of_IOL60B	True	x16	C2
IOL60B/VREF	I/O	6	DQ4	VREF	Comp_of_IOL60A	True	none	B2
IOL62A	I/O	6	DQ4		True_of_IOL62B	True	x16	E1
IOL62B	I/O	6	DQ4		Comp_of_IOL62A	True	none	D1
IOL65A	I/O	6	DQS4		True_of_IOL65B	True	x16	C1
IOL65B	I/O	6	DQS4		Comp_of_IOL65A	True	none	B1
IOL67A	I/O	6	DQ4		True_of_IOL67B	True	x16	A3
IOL67B	I/O	6	DQ4		Comp_of_IOL67A	True	none	A2
IOL69A	I/O	6	DQS5		True_of_IOL69B	True	x16	J4
IOL69B	I/O	6	DQS5		Comp_of_IOL69A	True	none	H4
IOL6A	I/O	7	DQ0		True_of_IOL6B	True	x16	T5
IOL6B	I/O	7	DQ0		Comp_of_IOL6A	True	none	R5
IOL71A	I/O	6	DQ5		True_of_IOL71B	True	x16	K7
IOL71B	I/O	6	DQ5		Comp_of_IOL71A	True	none	K6
IOL73A	I/O	6	none			none	none	H3
IOL74A	I/O	6	DQ5		True_of_IOL74B	True	x16	J6
IOL74B	I/O	6	DQ5		Comp_of_IOL74A	True	none	J5
IOL76A	I/O	6	DQ5		True_of_IOL76B	True	x16	L8
IOL76B	I/O	6	DQ5		Comp_of_IOL76A	True	none	K8
IOL78A/SGCLKT_8/LPLL2_T_IN0/LPLL3_T_IN0	I/O	6	DQ5	SGCLKT_8/LPLL2_T_IN0/LPLL3_T_IN0	True_of_IOL78B	True	x16	G4
IOL78B/SGCLKC_8/LPLL2_C_IN0/LPLL3_C_IN0	I/O	6	DQ5	SGCLKC_8/LPLL2_C_IN0/LPLL3_C_IN0	Comp_of_IOL78A	True	none	F4
IOL80A/MGCLKT_8/LPLL2_T_IN1/LPLL3_T_IN1	I/O	6	DQ5	MGCLKT_8/LPLL2_T_IN1/LPLL3_T_IN1	True_of_IOL80B	True	x16	G5
IOL80B/MGCLKC_8/LPLL2_C_IN1/LPLL3_C_IN1	I/O	6	DQ5	MGCLKC_8/LPLL2_C_IN1/LPLL3_C_IN1	Comp_of_IOL80A	True	none	F5
IOL83A/MGCLKT_9/LPLL2_T_FB1/LPLL3_T_FB1	I/O	6	DQ6	MGCLKT_9/LPLL2_T_FB1/LPLL3_T_FB1	True_of_IOL83B	True	x16	E5

管脚名称	功能	BANK	DQS	配置功能	差分Pair	LVDS	X16	FPG676A
IOL83B/MGCLKC_9/LPLL2_C_FB1/LPLL3_C_FB1	I/O	6	DQ6	MGCLKC_9/LPLL2_C_FB1/LPLL3_C_FB1	Comp_of_IOL83A	True	none	D5
IOL85A/SGCLKT_9/LPLL2_T_FB0/LPLL3_T_FB0	I/O	6	DQ6	SGCLKT_9/LPLL2_T_FB0/LPLL3_T_FB0	True_of_IOL85B	True	x16	D4
IOL85B/SGCLKC_9/LPLL2_C_FB0/LPLL3_C_FB0	I/O	6	DQ6	SGCLKC_9/LPLL2_C_FB0/LPLL3_C_FB0	Comp_of_IOL85A	True	none	C4
IOL87A	I/O	6	DQ6		True_of_IOL87B	True	x16	B4
IOL87B	I/O	6	DQ6		Comp_of_IOL87A	True	none	A4
IOL89A	I/O	6	DQ6		True_of_IOL89B	True	x16	F3
IOL89B	I/O	6	DQ6		Comp_of_IOL89A	True	none	E3
IOL8A	I/O	7	DQ0		True_of_IOL8B	True	x16	R7
IOL8B	I/O	7	DQ0		Comp_of_IOL8A	True	none	R6
IOL92A	I/O	6	DQ6		True_of_IOL92B	True	x16	D3
IOL92B	I/O	6	DQ6		Comp_of_IOL92A	True	none	C3
IOL94A	I/O	6	DQS6		True_of_IOL94B	True	x16	B5
IOL94B	I/O	6	DQS6		Comp_of_IOL94A	True	none	A5
IOL96A	I/O	6	DQS7		True_of_IOL96B	True	x16	H7
IOL96B	I/O	6	DQS7		Comp_of_IOL96A	True	none	G7
IOL98A	I/O	6	DQ7		True_of_IOL98B	True	x16	H6
IOL98B	I/O	6	DQ7		Comp_of_IOL98A	True	none	G6
IOR101A/D04	I/O	3	DQ16	D04	True_of_IOR101B	True	x16	N16
IOR101B/D05/SI	I/O	3	DQ16	D05/SI	Comp_of_IOR101A	True	none	N17
IOR103A/PUDC_B	I/O	3	DQS16	PUDC_B	True_of_IOR103B	True	x16	P15
IOR103B/EMCCLK	I/O	3	DQS16	EMCCLK	Comp_of_IOR103A	True	none	P16
IOR105A/D00/MOSI	I/O	3	DQ16	D00/MOSI	True_of_IOR105B	True	x16	R14
IOR105B/D01/DIN	I/O	3	DQ16	D01/DIN	Comp_of_IOR105A	True	none	R15
IOR107A/D02/ADCINCK1	I/O	3	DQ16	D02/ADCINCK1	True_of_IOR107B	True	x16	P14
IOR107B/D03	I/O	3	DQ16	D03	Comp_of_IOR107A	True	none	N14
IOR109A	I/O	3	none			none	none	M19
IOR11A	I/O	2	DQ23		True_of_IOR11B	True	x16	U14
IOR11B	I/O	2	DQ23		Comp_of_IOR11A	True	none	V14
IOR13A	I/O	2	DQ23		True_of_IOR13B	True	x16	T14

管脚名称	功能	BANK	DQS	配置功能	差分Pair	LVDS	X16	FPG676A
IOR13B	I/O	2	DQ23		Comp_of_IOR13A	True	none	T15
IOR15A	I/O	2	DQ22		True_of_IOR15B	True	x16	V19
IOR15B	I/O	2	DQ22		Comp_of_IOR15A	True	none	W19
IOR17A	I/O	2	DQ22		True_of_IOR17B	True	x16	W20
IOR17B	I/O	2	DQ22		Comp_of_IOR17A	True	none	Y20
IOR1A	I/O	2	none			none	none	U17
IOR20A	I/O	2	DQS22		True_of_IOR20B	True	x16	T20
IOR20B	I/O	2	DQS22		Comp_of_IOR20A	True	none	U20
IOR22A	I/O	2	DQ22		True_of_IOR22B	True	x16	T19
IOR22B	I/O	2	DQ22		Comp_of_IOR22A	True	none	U19
IOR24A/SGCLKT_1/RPLL0_T_FB0/RPLL1_T_FB0	I/O	2	DQ22	SGCLKT_1/RPLL0_T_FB0/RPLL1_T_FB0	True_of_IOR24B	True	x16	W21
IOR24B/SGCLKC_1/RPLL0_C_FB0/RPLL1_C_FB0	I/O	2	DQ22	SGCLKC_1/RPLL0_C_FB0/RPLL1_C_FB0	Comp_of_IOR24A	True	none	Y21
IOR26A/MGCLKT_1/RPLL0_T_FB1/RPLL1_T_FB1	I/O	2	DQ22	MGCLKT_1/RPLL0_T_FB1/RPLL1_T_FB1	True_of_IOR26B	True	x16	U21
IOR26B/MGCLKC_1/RPLL0_C_FB1/RPLL1_C_FB1	I/O	2	DQ22	MGCLKC_1/RPLL0_C_FB1/RPLL1_C_FB1	Comp_of_IOR26A	True	none	V21
IOR29A/SGCLKT_0/RPLL0_T_IN0/RPLL1_T_IN0	I/O	2	DQ21	SGCLKT_0/RPLL0_T_IN0/RPLL1_T_IN0	True_of_IOR29B	True	x16	Y22
IOR29B/SGCLKC_0/RPLL0_C_IN0/RPLL1_C_IN0	I/O	2	DQ21	SGCLKC_0/RPLL0_C_IN0/RPLL1_C_IN0	Comp_of_IOR29A	True	none	Y23
IOR2A	I/O	2	DQ23		True_of_IOR2B	True	x16	V16
IOR2B	I/O	2	DQ23		Comp_of_IOR2A	True	none	V17
IOR31A/MGCLKT_0/RPLL0_T_IN1/RPLL1_T_IN1	I/O	2	DQ21	MGCLKT_0/RPLL0_T_IN1/RPLL1_T_IN1	True_of_IOR31B	True	x16	U22
IOR31B/MGCLKC_0/RPLL0_C_IN1/RPLL1_C_IN1	I/O	2	DQ21	MGCLKC_0/RPLL0_C_IN1/RPLL1_C_IN1	Comp_of_IOR31A	True	none	V22
IOR33A/FBTEST_R0	I/O	2	DQ21	FBTEST_R0	True_of_IOR33B	True	x16	AA22
IOR33B/CLKTEST_R0	I/O	2	DQ21	CLKTEST_R0	Comp_of_IOR33A	True	none	AA23
IOR35A	I/O	2	DQS21		True_of_IOR35B	True	x16	AB24
IOR35B	I/O	2	DQS21		Comp_of_IOR35A	True	none	AC24

管脚名称	功能	BANK	DQS	配置功能	差分Pair	LVDS	X16	FPG676A
IOR38A	I/O	2	DQ21		True_of_IOR38B	True	x16	V23
IOR38B	I/O	2	DQ21		Comp_of_IOR38A	True	none	W23
IOR40A	I/O	2	DQ21		True_of_IOR40B	True	x16	AA24
IOR40B	I/O	2	DQ21		Comp_of_IOR40A	True	none	AB25
IOR42A	I/O	2	DQ20		True_of_IOR42B	True	x16	Y25
IOR42B	I/O	2	DQ20		Comp_of_IOR42A	True	none	AA25
IOR44A	I/O	2	DQS20		True_of_IOR44B	True	x16	AB26
IOR44B	I/O	2	DQS20		Comp_of_IOR44A	True	none	AC26
IOR47A	I/O	2	DQ20		True_of_IOR47B	True	x16	V24
IOR47B/VREF	I/O	2	DQ20	VREF	Comp_of_IOR47A	True	none	W24
IOR49A	I/O	2	DQ20		True_of_IOR49B	True	x16	W25
IOR49B	I/O	2	DQ20		Comp_of_IOR49A	True	none	Y26
IOR4A	I/O	2	DQ23		True_of_IOR4B	True	x16	V18
IOR4B/VREF	I/O	2	DQ23	VREF	Comp_of_IOR4A	True	none	W18
IOR51A	I/O	2	DQ20		True_of_IOR51B	True	x16	V26
IOR51B	I/O	2	DQ20		Comp_of_IOR51A	True	none	W26
IOR53A	I/O	2	DQ20		True_of_IOR53B	True	x16	U25
IOR53B	I/O	2	DQ20		Comp_of_IOR53A	True	none	U26
IOR55A	I/O	2	none			none	none	U24
IOR56A/D19	I/O	3	DQ19	D19	True_of_IOR56B	True	x16	T22
IOR56B/D18	I/O	3	DQ19	D18	Comp_of_IOR56A	True	none	R22
IOR58A/CLKHOLD_N	I/O	3	DQS19	CLKHOLD_N	True_of_IOR58B	True	x16	T24
IOR58B/D22	I/O	3	DQS19	D22	Comp_of_IOR58A	True	none	T25
IOR60A/D26	I/O	3	DQ19	D26	True_of_IOR60B	True	x16	R25
IOR60B/D25/VREF	I/O	3	DQ19	D25/VREF	Comp_of_IOR60A	True	none	P25
IOR62A/D17	I/O	3	DQ19	D17	True_of_IOR62B	True	x16	T23
IOR62B/D16	I/O	3	DQ19	D16	Comp_of_IOR62A	True	none	R23
IOR65A/D21	I/O	3	DQ19	D21	True_of_IOR65B	True	x16	R26
IOR65B/D20	I/O	3	DQ19	D20	Comp_of_IOR65A	True	none	P26
IOR67A/D24	I/O	3	DQ19	D24	True_of_IOR67B	True	x16	N26
IOR67B/D23	I/O	3	DQ19	D23	Comp_of_IOR67A	True	none	M26
IOR69A/D28	I/O	3	DQ18	D28	True_of_IOR69B	True	x16	R20
IOR69B/D27	I/O	3	DQ18	D27	Comp_of_IOR69A	True	none	R21

管脚名称	功能	BANK	DQS	配置功能	差分Pair	LVDS	X16	FPG676A
IOR6A	I/O	2	DQ23		True_of_IOR6B	True	x16	U15
IOR6B	I/O	2	DQ23		Comp_of_IOR6A	True	none	U16
IOR71A/CSI_B	I/O	3	DQ18	CSI_B	True_of_IOR71B	True	x16	P19
IOR71B/D31	I/O	3	DQ18	D31	Comp_of_IOR71A	True	none	N19
IOR73A	I/O	3	none			none	none	R18
IOR74A/D30	I/O	3	DQ18	D30	True_of_IOR74B	True	x16	P23
IOR74B/D29	I/O	3	DQ18	D29	Comp_of_IOR74A	True	none	P24
IOR76A/RDWR	I/O	3	DQS18	RDWR	True_of_IOR76B	True	x16	N23
IOR76B/DOUT_CSO_B	I/O	3	DQS18	DOUT_CSO_B	Comp_of_IOR76A	True	none	N24
IOR78A/SGCLKT_3/RPLL2_T_FB0/RPLL3_T_FB0	I/O	3	DQ18	SGCLKT_3/RPLL2_T_FB0/RPLL3_T_FB0	True_of_IOR78B	True	x16	P20
IOR78B/SGCLKC_3/RPLL2_C_FB0/RPLL3_C_FB0	I/O	3	DQ18	SGCLKC_3/RPLL2_C_FB0/RPLL3_C_FB0	Comp_of_IOR78A	True	none	P21
IOR80A/MGCLKT_3/RPLL2_T_FB1/RPLL3_T_FB1	I/O	3	DQ18	MGCLKT_3/RPLL2_T_FB1/RPLL3_T_FB1	True_of_IOR80B	True	x16	N21
IOR80B/MGCLKC_3/RPLL2_C_FB1/RPLL3_C_FB1	I/O	3	DQ18	MGCLKC_3/RPLL2_C_FB1/RPLL3_C_FB1	Comp_of_IOR80A	True	none	N22
IOR83A/MGCLKT_2/RPLL2_T_IN1/RPLL3_T_IN1	I/O	3	DQ17	MGCLKT_2/RPLL2_T_IN1/RPLL3_T_IN1	True_of_IOR83B	True	x16	M21
IOR83B/MGCLKC_2/RPLL2_C_IN1/RPLL3_C_IN1	I/O	3	DQ17	MGCLKC_2/RPLL2_C_IN1/RPLL3_C_IN1	Comp_of_IOR83A	True	none	M22
IOR85A/SGCLKC_2/RPLL2_T_IN0/RPLL3_T_IN0	I/O	3	DQ17	SGCLKT_2/RPLL2_T_IN0/RPLL3_T_IN0	True_of_IOR85B	True	x16	L22
IOR85B/SGCLKC_2/RPLL2_C_IN0/RPLL3_C_IN0	I/O	3	DQ17	SGCLKC_2/RPLL2_C_IN0/RPLL3_C_IN0	Comp_of_IOR85A	True	none	L23
IOR87A/D14	I/O	3	DQ17	D14	True_of_IOR87B	True	x16	M24
IOR87B/D15	I/O	3	DQ17	D15	Comp_of_IOR87A	True	none	M25
IOR89A/SSPI_CS_N	I/O	3	DQS17	SSPI_CS_N	True_of_IOR89B	True	x16	L24
IOR89B/D13	I/O	3	DQS17	D13	Comp_of_IOR89A	True	none	L25
IOR8A	I/O	2	DQS23		True_of_IOR8B	True	x16	T17
IOR8B	I/O	2	DQS23		Comp_of_IOR8A	True	none	T18
IOR92A/D11	I/O	3	DQ17	D11	True_of_IOR92B	True	x16	M20
IOR92B/D12	I/O	3	DQ17	D12	Comp_of_IOR92A	True	none	L20
IOR94A/D09	I/O	3	DQ17	D09	True_of_IOR94B	True	x16	K25

管脚名称	功能	BANK	DQS	配置功能	差分Pair	LVDS	X16	FPG676A
IOR94B/D10	I/O	3	DQ17	D10	Comp_of_IOR94A	True	none	K26
IOR96A/MCS_N	I/O	3	DQ16	MCS_N	True_of_IOR96B	True	x16	P18
IOR96B/D08/VREF/SO	I/O	3	DQ16	D08/VREF/SO	Comp_of_IOR96A	True	none	N18
IOR98A/D06/SSPI_CLK	I/O	3	DQ16	D06/SSPI_CLK	True_of_IOR98B	True	x16	R16
IOR98B/D07/SSPI_WPN	I/O	3	DQ16	D07/SSPI_WPN	Comp_of_IOR98A	True	none	R17
ADCTN/ADCTN	DIO	10	none	ADCTN		none	none	R11
ADCTP/ADCTP	DIO	10	none	ADCTP		none	none	R12
ADCVN/ADCVN	DIO	10	none	ADCVN		none	none	P11
ADCVP/ADCVP	DIO	10	none	ADCVP		none	none	N12
ATEST_O	DIO	Q0/Q1	none			none	none	AF15
M0_CKN	DIO	MIPI	none			none	none	AA3
M0_CKP	DIO	MIPI	none			none	none	Y3
M0_D0N	DIO	MIPI	none			none	none	W1
M0_D0P	DIO	MIPI	none			none	none	V1
M0_D1N	DIO	MIPI	none			none	none	AA2
M0_D1P	DIO	MIPI	none			none	none	Y2
M0_D2N	DIO	MIPI	none			none	none	W3
M0_D2P	DIO	MIPI	none			none	none	V3
M0_D3N	DIO	MIPI	none			none	none	W4
M0_D3P	DIO	MIPI	none			none	none	V4
M1_CKN	DIO	MIPI	none			none	none	AF2
M1_CKP	DIO	MIPI	none			none	none	AE2
M1_D0N	DIO	MIPI	none			none	none	AC1
M1_D0P	DIO	MIPI	none			none	none	AB1
M1_D1N	DIO	MIPI	none			none	none	AE1
M1_D1P	DIO	MIPI	none			none	none	AD1
M1_D2N	DIO	MIPI	none			none	none	AF3
M1_D2P	DIO	MIPI	none			none	none	AE3
M1_D3N	DIO	MIPI	none			none	none	AF5
M1_D3P	DIO	MIPI	none			none	none	AE5
Q0_IN0_RXM_I	DIO	Q0	none			none	none	C12
Q0_IN0_RXP_I	DIO	Q0	none			none	none	D12
Q0_IN0_TXM_O	DIO	Q0	none			none	none	C10
Q0_IN0_TXP_O	DIO	Q0	none			none	none	D10

管脚名称	功能	BANK	DQS	配置功能	差分Pair	LVDS	X16	FPG676A
Q0_IN1_RXM_I	DIO	Q0	none			none	none	C14
Q0_IN1_RXP_I	DIO	Q0	none			none	none	D14
Q0_IN1_TXM_O	DIO	Q0	none			none	none	C8
Q0_IN1_TXP_O	DIO	Q0	none			none	none	D8
Q0_IN2_RXM_I	DIO	Q0	none			none	none	A13
Q0_IN2_RXP_I	DIO	Q0	none			none	none	B13
Q0_IN2_TXM_O	DIO	Q0	none			none	none	A9
Q0_IN2_TXP_O	DIO	Q0	none			none	none	B9
Q0_IN3_RXM_I	DIO	Q0	none			none	none	A11
Q0_IN3_RXP_I	DIO	Q0	none			none	none	B11
Q0_IN3_TXM_O	DIO	Q0	none			none	none	A7
Q0_IN3_TXP_O	DIO	Q0	none			none	none	B7
Q0_REFCLKM_0	DIO	Q0	none			none	none	E11
Q0_REFCLKM_1	DIO	Q0	none			none	none	E13
Q0_REFCLKP_0	DIO	Q0	none			none	none	F11
Q0_REFCLKP_1	DIO	Q0	none			none	none	F13
Q1_IN0_RXM_I	DIO	Q1	none			none	none	AD14
Q1_IN0_RXP_I	DIO	Q1	none			none	none	AC14
Q1_IN0_TXM_O	DIO	Q1	none			none	none	AD8
Q1_IN0_TXP_O	DIO	Q1	none			none	none	AC8
Q1_IN1_RXM_I	DIO	Q1	none			none	none	AD12
Q1_IN1_RXP_I	DIO	Q1	none			none	none	AC12
Q1_IN1_TXM_O	DIO	Q1	none			none	none	AD10
Q1_IN1_TXP_O	DIO	Q1	none			none	none	AC10
Q1_IN2_RXM_I	DIO	Q1	none			none	none	AF13
Q1_IN2_RXP_I	DIO	Q1	none			none	none	AE13
Q1_IN2_TXM_O	DIO	Q1	none			none	none	AF9
Q1_IN2_TXP_O	DIO	Q1	none			none	none	AE9
Q1_IN3_RXM_I	DIO	Q1	none			none	none	AF11
Q1_IN3_RXP_I	DIO	Q1	none			none	none	AE11
Q1_IN3_TXM_O	DIO	Q1	none			none	none	AF7
Q1_IN3_TXP_O	DIO	Q1	none			none	none	AE7
Q1_REFCLKM_0	DIO	Q1	none			none	none	AB11
Q1_REFCLKM_1	DIO	Q1	none			none	none	AB13

管脚名称	功能	BANK	DQS	配置功能	差分Pair	LVDS	X16	FPG676A
Q1_REFCLKP_0	DIO	Q1	none			none	none	AA11
Q1_REFCLKP_1	DIO	Q1	none			none	none	AA13
M0_VDDA/M0_VDDD/M1_VDDA/M1_VDDD	Power	N/A						N13
M0_VDDA/M0_VDDD/M1_VDDA/M1_VDDD	Power	N/A						W13
M0_VDDA/M0_VDDD/M1_VDDA/M1_VDDD	Power	N/A						U13
M0_VDDA/M0_VDDD/M1_VDDA/M1_VDDD	Power	N/A						R13
M0_VDDX/M1_VDDX	Power	N/A						M12
Q0_VDDA/Q0_VDDD_IN0/Q0_VDDD_IN1/Q0_VDDD_IN2/Q0_VDDD_IN3/Q0_VDDTC/Q0_VDDTC_In0/Q0_VDDTC_IN1/Q0_VDDTC_IN2/Q0_VDDTC_IN3	Power	N/A						D11
Q0_VDDA/Q0_VDDD_IN0/Q0_VDDD_IN1/Q0_VDDD_IN2/Q0_VDDD_IN3/Q0_VDDTC/Q0_VDDTC_In0/Q0_VDDTC_IN1/Q0_VDDTC_IN2/Q0_VDDTC_IN3	Power	N/A						D9
Q0_VDDA/Q0_VDDD_IN0/Q0_VDDD_IN1/Q0_VDDD_IN2/Q0_VDDD_IN3/Q0_VDDTC/Q0_VDDTC_In0/Q0_VDDTC_IN1/Q0_VDDTC_IN2/Q0_VDDTC_IN3	Power	N/A						D13
Q0_VDDHA	Power	N/A						U9
Q0_VDDT_IN0/Q0_VDDT_IN1/Q0_VDDT_IN2/Q0_VDDT_IN3	Power	N/A						F12
Q0_VDDT_IN0/Q0_VDDT_IN1/Q0_VDDT_IN2/Q0_VDDT_IN3	Power	N/A						F10

管脚名称	功能	BANK	DQS	配置功能	差分Pair	LVDS	X16	FPG676A
Q1_VDDA/Q1_VDDD_IN0/Q1_VDDD_IN1/Q1_VDDD_IN2/Q1_VDDD_IN3/Q1_VDDTC/Q1_VDDTC_IN0/Q1_VDDTC_IN1/Q1_VDDTC_IN2/Q1_VDDTC_IN3	Power	N/A						AC9
Q1_VDDA/Q1_VDDD_IN0/Q1_VDDD_IN1/Q1_VDDD_IN2/Q1_VDDD_IN3/Q1_VDDTC/Q1_VDDTC_IN0/Q1_VDDTC_IN1/Q1_VDDTC_IN2/Q1_VDDTC_IN3	Power	N/A						AC13
Q1_VDDA/Q1_VDDD_IN0/Q1_VDDD_IN1/Q1_VDDD_IN2/Q1_VDDD_IN3/Q1_VDDTC/Q1_VDDTC_IN0/Q1_VDDTC_IN1/Q1_VDDTC_IN2/Q1_VDDTC_IN3	Power	N/A						AC11
Q1_VDDHA	Power	N/A						R9
Q1_VDDT_IN0/Q1_VDDT_IN1/Q1_VDDT_IN2/Q1_VDDT_IN3	Power	N/A						AA10
Q1_VDDT_IN0/Q1_VDDT_IN1/Q1_VDDT_IN2/Q1_VDDT_IN3	Power	N/A						AA12
VCC/VCCC	Power	N/A						J13
VCC/VCCC	Power	N/A						V12
VCC/VCCC	Power	N/A						U11
VCC/VCCC	Power	N/A						T12
VCC/VCCC	Power	N/A						V10
VCC/VCCC	Power	N/A						K10
VCC/VCCC	Power	N/A						L13
VCC/VCCC	Power	N/A						K12
VCC/VCCC	Power	N/A						M10
VCC/VCCC	Power	N/A						L11
VCC/VCCC	Power	N/A						T10
VCC/VCCC	Power	N/A						P10
VCC/VCCC	Power	N/A						J11
VCC_REG	Power	N/A						B14

管脚名称	功能	BANK	DQS	配置功能	差分Pair	LVDS	X16	FPG676A
VCC_REG	Power	N/A						B8
VCC_REG	Power	N/A						B12
VCC_REG	Power	N/A						C7
VCC_REG	Power	N/A						C15
VCC_REG	Power	N/A						B10
VCCIO10	Power	N/A						W11
VCCIO10	Power	N/A						Y14
VCCX	Power	N/A						J9
VCCX	Power	N/A						N9
VCCX	Power	N/A						L9
VCCIO2	Power	N/A						Y24
VCCIO2	Power	N/A						U23
VCCIO2	Power	N/A						AC25
VCCIO2	Power	N/A						T16
VCCIO2	Power	N/A						T26
VCCIO2	Power	N/A						V20
VCCIO3	Power	N/A						L21
VCCIO3	Power	N/A						K24
VCCIO3	Power	N/A						R19
VCCIO3	Power	N/A						N15
VCCIO3	Power	N/A						N25
VCCIO3	Power	N/A						P22
VCCIO4	Power	N/A						M18
VCCIO4	Power	N/A						H20
VCCIO4	Power	N/A						G23
VCCIO4	Power	N/A						J17
VCCIO4	Power	N/A						F26
VCCIO4	Power	N/A						K14
VCCIO5	Power	N/A						C25
VCCIO5	Power	N/A						B18
VCCIO5	Power	N/A						D22
VCCIO5	Power	N/A						E19
VCCIO5	Power	N/A						F16
VCCIO5	Power	N/A						A21

管脚名称	功能	BANK	DQS	配置功能	差分Pair	LVDS	X16	FPG676A
VCCIO6	Power	N/A						J7
VCCIO6	Power	N/A						D2
VCCIO6	Power	N/A						C5
VCCIO6	Power	N/A						A1
VCCIO6	Power	N/A						F6
VCCIO6	Power	N/A						G3
VCCIO7	Power	N/A						L1
VCCIO7	Power	N/A						N5
VCCIO7	Power	N/A						M8
VCCIO7	Power	N/A						K4
VCCIO7	Power	N/A						T6
VCCIO7	Power	N/A						P2
VSS	Ground	N/A						M11
VSS	Ground	N/A						AE15
VSS	Ground	N/A						B15
VSS	Ground	N/A						A10
VSS	Ground	N/A						A12
VSS	Ground	N/A						A14
VSS	Ground	N/A						A16
VSS	Ground	N/A						A26
VSS	Ground	N/A						A6
VSS	Ground	N/A						A8
VSS	Ground	N/A						AA14
VSS	Ground	N/A						AA16
VSS	Ground	N/A						AA26
VSS	Ground	N/A						AA6
VSS	Ground	N/A						AB10
VSS	Ground	N/A						AB12
VSS	Ground	N/A						AB14
VSS	Ground	N/A						AB23
VSS	Ground	N/A						AB3
VSS	Ground	N/A						AA9
VSS	Ground	N/A						AB8
VSS	Ground	N/A						AC15

管脚名称	功能	BANK	DQS	配置功能	差分Pair	LVDS	X16	FPG676A
VSS	Ground	N/A						AC20
VSS	Ground	N/A						AC7
VSS	Ground	N/A						AD11
VSS	Ground	N/A						AD13
VSS	Ground	N/A						AD6
VSS	Ground	N/A						AD9
VSS	Ground	N/A						AD16
VSS	Ground	N/A						AE24
VSS	Ground	N/A						AE4
VSS	Ground	N/A						AE6
VSS	Ground	N/A						AF1
VSS	Ground	N/A						AF10
VSS	Ground	N/A						AF12
VSS	Ground	N/A						AF14
VSS	Ground	N/A						AF16
VSS	Ground	N/A						AF21
VSS	Ground	N/A						AF6
VSS	Ground	N/A						AF8
VSS	Ground	N/A						B16
VSS	Ground	N/A						B23
VSS	Ground	N/A						B3
VSS	Ground	N/A						B6
VSS	Ground	N/A						C11
VSS	Ground	N/A						C13
VSS	Ground	N/A						C16
VSS	Ground	N/A						C20
VSS	Ground	N/A						C6
VSS	Ground	N/A						C9
VSS	Ground	N/A						D15
VSS	Ground	N/A						D17
VSS	Ground	N/A						D7
VSS	Ground	N/A						E10
VSS	Ground	N/A						E12
VSS	Ground	N/A						E14

管脚名称	功能	BANK	DQS	配置功能	差分Pair	LVDS	X16	FPG676A
VSS	Ground	N/A						E24
VSS	Ground	N/A						E4
VSS	Ground	N/A						E7
VSS	Ground	N/A						E8
VSS	Ground	N/A						E9
VSS	Ground	N/A						F1
VSS	Ground	N/A						F14
VSS	Ground	N/A						F21
VSS	Ground	N/A						F9
VSS	Ground	N/A						G10
VSS	Ground	N/A						G11
VSS	Ground	N/A						AB9
VSS	Ground	N/A						G13
VSS	Ground	N/A						Y12
VSS	Ground	N/A						G18
VSS	Ground	N/A						G12
VSS	Ground	N/A						H25
VSS	Ground	N/A						H5
VSS	Ground	N/A						J12
VSS	Ground	N/A						J2
VSS	Ground	N/A						J22
VSS	Ground	N/A						K11
VSS	Ground	N/A						K13
VSS	Ground	N/A						K19
VSS	Ground	N/A						K9
VSS	Ground	N/A						L10
VSS	Ground	N/A						L12
VSS	Ground	N/A						L16
VSS	Ground	N/A						L26
VSS	Ground	N/A						L6
VSS	Ground	N/A						M13
VSS	Ground	N/A						M23
VSS	Ground	N/A						M3
VSS	Ground	N/A						M9

管脚名称	功能	BANK	DQS	配置功能	差分Pair	LVDS	X16	FPG676A
VSS	Ground	N/A						N10
VSS	Ground	N/A						N20
VSS	Ground	N/A						P13
VSS	Ground	N/A						P17
VSS	Ground	N/A						P7
VSS	Ground	N/A						P9
VSS	Ground	N/A						R10
VSS	Ground	N/A						R24
VSS	Ground	N/A						R4
VSS	Ground	N/A						T1
VSS	Ground	N/A						T11
VSS	Ground	N/A						T13
VSS	Ground	N/A						T21
VSS	Ground	N/A						T9
VSS	Ground	N/A						U10
VSS	Ground	N/A						U12
VSS	Ground	N/A						U18
VSS	Ground	N/A						U8
VSS	Ground	N/A						V15
VSS	Ground	N/A						V25
VSS	Ground	N/A						V5
VSS	Ground	N/A						E15
VSS	Ground	N/A						W12
VSS	Ground	N/A						W2
VSS	Ground	N/A						W22
VSS	Ground	N/A						Y11
VSS	Ground	N/A						Y10
VSS	Ground	N/A						Y13
VSS	Ground	N/A						Y19
VSS	Ground	N/A						V13
NC	N/A	N/A						AD15
NC	N/A	N/A						AD7
NC	N/A	N/A						AE10
NC	N/A	N/A						AE12

管脚名称	功能	BANK	DQS	配置功能	差分Pair	LVDS	X16	FPG676A
NC	N/A	N/A						AE14
NC	N/A	N/A						AE8
NC	N/A	N/A						AA1
NC	N/A	N/A						AC5
NC	N/A	N/A						AD2
NC	N/A	N/A						U3
NC	N/A	N/A						W7
NC	N/A	N/A						Y4
NC	N/A	N/A						G14
NC	N/A	N/A						P12
NC	N/A	N/A						N11
NC	N/A	N/A						AA21
NC	N/A	N/A						AB18
NC	N/A	N/A						AD22
NC	N/A	N/A						AE19
NC	N/A	N/A						AF26
NC	N/A	N/A						W17
NC	N/A	N/A						AA17
NC	N/A	N/A						AA18
NC	N/A	N/A						AA19
NC	N/A	N/A						AA20
NC	N/A	N/A						AA4
NC	N/A	N/A						AA7
NC	N/A	N/A						AB16
NC	N/A	N/A						AB17
NC	N/A	N/A						AB19
NC	N/A	N/A						AB2
NC	N/A	N/A						AB20
NC	N/A	N/A						AB21
NC	N/A	N/A						AB22
NC	N/A	N/A						AB5
NC	N/A	N/A						AB6
NC	N/A	N/A						AC16
NC	N/A	N/A						AC17

管脚名称	功能	BANK	DQS	配置功能	差分Pair	LVDS	X16	FPG676A
NC	N/A	N/A						AC18
NC	N/A	N/A						AC19
NC	N/A	N/A						AC2
NC	N/A	N/A						AC21
NC	N/A	N/A						AC22
NC	N/A	N/A						AC23
NC	N/A	N/A						AC3
NC	N/A	N/A						AC6
NC	N/A	N/A						AD17
NC	N/A	N/A						AD18
NC	N/A	N/A						AD19
NC	N/A	N/A						AD20
NC	N/A	N/A						AD21
NC	N/A	N/A						AD23
NC	N/A	N/A						AD24
NC	N/A	N/A						AD25
NC	N/A	N/A						AD26
NC	N/A	N/A						AD3
NC	N/A	N/A						AD4
NC	N/A	N/A						AD5
NC	N/A	N/A						AE17
NC	N/A	N/A						AE18
NC	N/A	N/A						AE20
NC	N/A	N/A						AE21
NC	N/A	N/A						AE22
NC	N/A	N/A						AE23
NC	N/A	N/A						AE25
NC	N/A	N/A						AE26
NC	N/A	N/A						AA5
NC	N/A	N/A						AF17
NC	N/A	N/A						AF18
NC	N/A	N/A						AF19
NC	N/A	N/A						AF20
NC	N/A	N/A						AF22

管脚名称	功能	BANK	DQS	配置功能	差分Pair	LVDS	X16	FPG676A
NC	N/A	N/A						AF23
NC	N/A	N/A						AF24
NC	N/A	N/A						AF25
NC	N/A	N/A						AF4
NC	N/A	N/A						V2
NC	N/A	N/A						AB4
NC	N/A	N/A						A15
NC	N/A	N/A						W15
NC	N/A	N/A						W16
NC	N/A	N/A						AC4
NC	N/A	N/A						Y1
NC	N/A	N/A						Y15
NC	N/A	N/A						Y16
NC	N/A	N/A						Y17
NC	N/A	N/A						Y18
NC	N/A	N/A						AA15
NC	N/A	N/A						V9
NC	N/A	N/A						W14
NC	N/A	N/A						V6
NC	N/A	N/A						Y5
NC	N/A	N/A						W5
NC	N/A	N/A						Y8
NC	N/A	N/A						U7
NC	N/A	N/A						Y6
NC	N/A	N/A						W6
NC	N/A	N/A						Y7
NC	N/A	N/A						AA8
NC	N/A	N/A						V7
NC	N/A	N/A						W8
NC	N/A	N/A						V8

管脚名称	功能	BANK	DQS	配置功能	差分Pair	LVDS	X16	PG484A
BANK10 True LVDS Pair								
IOB169A/TDO	I/O	10	none	TDO	True_of_IOB169B	True	none	U13
IOB169B/TMS	I/O	10	none	TMS	Comp_of_IOB169A	True	none	T13
IOB171A/READY	I/O	10	none	READY	True_of_IOB171B	True	none	U12
IOB171B/DONE	I/O	10	none	DONE	Comp_of_IOB171A	True	none	G11
IOB173A/TCK	I/O	10	none	TCK	True_of_IOB173B	True	none	V12
IOB173B/TDI	I/O	10	none	TDI	Comp_of_IOB173A	True	none	R13
IOB175A/MODE0	I/O	10	none	MODE0	True_of_IOB175B	True	none	U11
IOB175B/CCLK	I/O	10	none	CCLK	Comp_of_IOB175A	True	none	L12
IOB177A/MODE1	I/O	10	none	MODE1	True_of_IOB177B	True	none	U10
IOB177B/MODE2	I/O	10	none	MODE2	Comp_of_IOB177A	True	none	U9
IOB179A/CFGBVS	I/O	10	none	CFGBVS	True_of_IOB179B	True	none	U8
IOB179B/RECONFIG_N	I/O	10	none	RECONFIG_N	Comp_of_IOB179A	True	none	N12
BANK7 True LVDS Pair								
IOL11A	I/O	7	DQ0		True_of_IOL11B	True	x16	G1
IOL11B	I/O	7	DQ0		Comp_of_IOL11A	True	none	F1
IOL13A	I/O	7	DQ0		True_of_IOL13B	True	x16	F3
IOL13B	I/O	7	DQ0		Comp_of_IOL13A	True	none	E3
IOL15A	I/O	7	DQ1		True_of_IOL15B	True	x16	K1
IOL15B	I/O	7	DQ1		Comp_of_IOL15A	True	none	J1
IOL17A	I/O	7	DQ1		True_of_IOL17B	True	x16	H2
IOL17B	I/O	7	DQ1		Comp_of_IOL17A	True	none	G2
IOL20A	I/O	7	DQ1		True_of_IOL20B	True	x16	J5
IOL20B	I/O	7	DQ1		Comp_of_IOL20A	True	none	H5
IOL22A	I/O	7	DQS1		True_of_IOL22B	True	x16	K2
IOL22B	I/O	7	DQS1		Comp_of_IOL22A	True	none	J2
IOL24A/MGCLKT_11/LPLL0_T_IN1/LPLL1_T_IN1	I/O	7	DQ1	MGCLKT_11/LPLL0_T_IN1/LPLL1_T_IN1	True_of_IOL24B	True	x16	H4
IOL24B/MGCLKC_11/LPLL0_C_IN1/LPLL1_C_IN1	I/O	7	DQ1	MGCLKC_11/LPLL0_C_IN1/LPLL1_C_IN1	Comp_of_IOL24A	True	none	G4
IOL26A/SGCLKT_11/LPLL0_T_IN0/LPLL1_T_IN0	I/O	7	DQ1	SGCLKT_11/LPLL0_T_IN0/LPLL1_T_IN0	True_of_IOL26B	True	x16	H3

管脚名称	功能	BANK	DQS	配置功能	差分Pair	LVDS	X16	PG484A
IOL26B/SGCLKC_11/LPLL0_C_IN0/LPLL1_C_IN0	I/O	7	DQ1	SGCLKC_11/LPLL0_C_IN0/LPLL1_C_IN0	Comp_of_IOL26A	True	none	G3
IOL29A/MGCLKT_10/LPLL0_T_FB1/LPLL1_T_FB1	I/O	7	DQ2	MGCLKT_10/LPLL0_T_FB1/LPLL1_T_FB1	True_of_IOL29B	True	x16	K4
IOL29B/MGCLKC_10/LPLL0_C_FB1/LPLL1_C_FB1	I/O	7	DQ2	MGCLKC_10/LPLL0_C_FB1/LPLL1_C_FB1	Comp_of_IOL29A	True	none	J4
IOL2A/ADCINCK0	I/O	7	DQ0	ADCINCK0	True_of_IOL2B	True	x16	B1
IOL2B	I/O	7	DQ0		Comp_of_IOL2A	True	none	A1
IOL31A/SGCLKT_10/LPLL0_T_FB0/LPLL1_T_FB0	I/O	7	DQ2	SGCLKT_10/LPLL0_T_FB0/LPLL1_T_FB0	True_of_IOL31B	True	x16	L3
IOL31B/SGCLKC_10/LPLL0_C_FB0/LPLL1_C_FB0	I/O	7	DQ2	SGCLKC_10/LPLL0_C_FB0/LPLL1_C_FB0	Comp_of_IOL31A	True	none	K3
IOL33A/FBTEST_L0	I/O	7	DQ2	FBTEST_L0	True_of_IOL33B	True	x16	M3
IOL33B/CLKTEST_L0	I/O	7	DQ2	CLKTEST_L0	Comp_of_IOL33A	True	none	M2
IOL35A	I/O	7	DQS2		True_of_IOL35B	True	x16	M1
IOL35B	I/O	7	DQS2		Comp_of_IOL35A	True	none	L1
IOL38A	I/O	7	DQ2		True_of_IOL38B	True	x16	K6
IOL38B	I/O	7	DQ2		Comp_of_IOL38A	True	none	J6
IOL40A	I/O	7	DQ2		True_of_IOL40B	True	x16	L5
IOL40B	I/O	7	DQ2		Comp_of_IOL40A	True	none	L4
IOL42A	I/O	7	DQ3		True_of_IOL42B	True	x16	N4
IOL42B	I/O	7	DQ3		Comp_of_IOL42A	True	none	N3
IOL44A	I/O	7	DQ3		True_of_IOL44B	True	x16	R1
IOL44B	I/O	7	DQ3		Comp_of_IOL44A	True	none	P1
IOL47A	I/O	7	DQ3		True_of_IOL47B	True	x16	P2
IOL47B	I/O	7	DQ3		Comp_of_IOL47A	True	none	N2
IOL49A	I/O	7	DQS3		True_of_IOL49B	True	x16	P5
IOL49B	I/O	7	DQS3		Comp_of_IOL49A	True	none	P4
IOL4A	I/O	7	DQS0		True_of_IOL4B	True	x16	E1
IOL4B	I/O	7	DQS0		Comp_of_IOL4A	True	none	D1
IOL51A	I/O	7	DQ3		True_of_IOL51B	True	x16	M6
IOL51B	I/O	7	DQ3		Comp_of_IOL51A	True	none	M5

管脚名称	功能	BANK	DQS	配置功能	差分Pair	LVDS	X16	PG484A
IOL53A	I/O	7	DQ3		True_of_IOL53B	True	x16	P6
IOL53B	I/O	7	DQ3		Comp_of_IOL53A	True	none	N5
IOL6A	I/O	7	DQ0		True_of_IOL6B	True	x16	C2
IOL6B	I/O	7	DQ0		Comp_of_IOL6A	True	none	B2
IOL8A	I/O	7	DQ0		True_of_IOL8B	True	x16	E2
IOL8B	I/O	7	DQ0		Comp_of_IOL8A	True	none	D2
BANK6 True LVDS Pair								
IOL101A	I/O	6	DQ7		True_of_IOL101B	True	x16	AA8
IOL101B	I/O	6	DQ7		Comp_of_IOL101A	True	none	AB8
IOL103A	I/O	6	DQ7		True_of_IOL103B	True	x16	Y8
IOL103B	I/O	6	DQ7		Comp_of_IOL103A	True	none	Y7
IOL105A	I/O	6	DQ7		True_of_IOL105B	True	x16	W9
IOL105B	I/O	6	DQ7		Comp_of_IOL105A	True	none	Y9
IOL107A/MCKTEST	I/O	6	DQ7	MCKTEST	True_of_IOL107B	True	x16	V7
IOL107B	I/O	6	DQ7		Comp_of_IOL107A	True	none	W7
IOL56A	I/O	6	DQ4		True_of_IOL56B	True	x16	T1
IOL56B	I/O	6	DQ4		Comp_of_IOL56A	True	none	U1
IOL58A	I/O	6	DQ4		True_of_IOL58B	True	x16	U2
IOL58B	I/O	6	DQ4		Comp_of_IOL58A	True	none	V2
IOL60A	I/O	6	DQ4		True_of_IOL60B	True	x16	U3
IOL60B	I/O	6	DQ4		Comp_of_IOL60A	True	none	V3
IOL62A	I/O	6	DQ4		True_of_IOL62B	True	x16	W2
IOL62B	I/O	6	DQ4		Comp_of_IOL62A	True	none	Y2
IOL65A	I/O	6	DQS4		True_of_IOL65B	True	x16	R3
IOL65B	I/O	6	DQS4		Comp_of_IOL65A	True	none	R2
IOL67A	I/O	6	DQ4		True_of_IOL67B	True	x16	W1
IOL67B	I/O	6	DQ4		Comp_of_IOL67A	True	none	Y1
IOL69A	I/O	6	DQS5		True_of_IOL69B	True	x16	Y3
IOL69B	I/O	6	DQS5		Comp_of_IOL69A	True	none	AA3
IOL71A	I/O	6	DQ5		True_of_IOL71B	True	x16	AA1
IOL71B	I/O	6	DQ5		Comp_of_IOL71A	True	none	AB1
IOL74A	I/O	6	DQ5		True_of_IOL74B	True	x16	AB3

管脚名称	功能	BANK	DQS	配置功能	差分Pair	LVDS	X16	PG484A
IOL74B	I/O	6	DQ5		Comp_of_IOL74A	True	none	AB2
IOL76A	I/O	6	DQ5		True_of_IOL76B	True	x16	AA5
IOL76B	I/O	6	DQ5		Comp_of_IOL76A	True	none	AB5
IOL78A/SGCLKT_8/LPLL2_T_IN0/LPLL3_T_IN0	I/O	6	DQ5	SGCLKT_8/LPLL2_T_IN0/LPLL3_T_IN0	True_of_IOL78B	True	x16	Y4
IOL78B/SGCLKC_8/LPLL2_C_IN0/LPLL3_C_IN0	I/O	6	DQ5	SGCLKC_8/LPLL2_C_IN0/LPLL3_C_IN0	Comp_of_IOL78A	True	none	AA4
IOL80A/MGCLKT_8/LPLL2_T_IN1/LPLL3_T_IN1	I/O	6	DQ5	MGCLKT_8/LPLL2_T_IN1/LPLL3_T_IN1	True_of_IOL80B	True	x16	V4
IOL80B/MGCLKC_8/LPLL2_C_IN1/LPLL3_C_IN1	I/O	6	DQ5	MGCLKC_8/LPLL2_C_IN1/LPLL3_C_IN1	Comp_of_IOL80A	True	none	W4
IOL83A/MGCLKT_9/LPLL2_T_FB1/LPLL3_T_FB1	I/O	6	DQ6	MGCLKT_9/LPLL2_T_FB1/LPLL3_T_FB1	True_of_IOL83B	True	x16	R4
IOL83B/MGCLKC_9/LPLL2_C_FB1/LPLL3_C_FB1	I/O	6	DQ6	MGCLKC_9/LPLL2_C_FB1/LPLL3_C_FB1	Comp_of_IOL83A	True	none	T4
IOL85A/SGCLKT_9/LPLL2_T_FB0/LPLL3_T_FB0	I/O	6	DQ6	SGCLKT_9/LPLL2_T_FB0/LPLL3_T_FB0	True_of_IOL85B	True	x16	T5
IOL85B/SGCLKC_9/LPLL2_C_FB0/LPLL3_C_FB0	I/O	6	DQ6	SGCLKC_9/LPLL2_C_FB0/LPLL3_C_FB0	Comp_of_IOL85A	True	none	U5
IOL87A	I/O	6	DQ6		True_of_IOL87B	True	x16	U6
IOL87B	I/O	6	DQ6		Comp_of_IOL87A	True	none	V5
IOL89A	I/O	6	DQ6		True_of_IOL89B	True	x16	R6
IOL89B	I/O	6	DQ6		Comp_of_IOL89A	True	none	T6
IOL92A	I/O	6	DQ6		True_of_IOL92B	True	x16	Y6
IOL92B	I/O	6	DQ6		Comp_of_IOL92A	True	none	AA6
IOL94A	I/O	6	DQS6		True_of_IOL94B	True	x16	W6
IOL94B	I/O	6	DQS6		Comp_of_IOL94A	True	none	W5
IOL96A	I/O	6	DQS7		True_of_IOL96B	True	x16	V9
IOL96B	I/O	6	DQS7		Comp_of_IOL96A	True	none	V8
IOL98A	I/O	6	DQ7		True_of_IOL98B	True	x16	AB7
IOL98B	I/O	6	DQ7		Comp_of_IOL98A	True	none	AB6

管脚名称	功能	BANK	DQS	配置功能	差分Pair	LVDS	X16	PG484A
BANK5 True LVDS Pair								
IOB38A	I/O	5	DQ8		True_of_IOB38B	True	x16	
IOB38B	I/O	5	DQ8		Comp_of_IOB38A	True	none	
IOB40A	I/O	5	DQ8		True_of_IOB40B	True	x16	
IOB40B	I/O	5	DQ8		Comp_of_IOB40A	True	none	
IOB42A	I/O	5	DQS8		True_of_IOB42B	True	x16	
IOB42B	I/O	5	DQS8		Comp_of_IOB42A	True	none	
IOB44A	I/O	5	DQ8		True_of_IOB44B	True	x16	
IOB44B	I/O	5	DQ8		Comp_of_IOB44A	True	none	
IOB47A	I/O	5	DQ8		True_of_IOB47B	True	x16	
IOB47B	I/O	5	DQ8		Comp_of_IOB47A	True	none	
IOB49A	I/O	5	DQ8		True_of_IOB49B	True	x16	
IOB49B	I/O	5	DQ8		Comp_of_IOB49A	True	none	
IOB51A	I/O	5	DQ9		True_of_IOB51B	True	x16	AB11
IOB51B	I/O	5	DQ9		Comp_of_IOB51A	True	none	AB12
IOB53A	I/O	5	DQ9		True_of_IOB53B	True	x16	AA9
IOB53B	I/O	5	DQ9		Comp_of_IOB53A	True	none	AB10
IOB56A	I/O	5	DQS9		True_of_IOB56B	True	x16	AA10
IOB56B	I/O	5	DQS9		Comp_of_IOB56A	True	none	AA11
IOB58A	I/O	5	DQ9		True_of_IOB58B	True	x16	V10
IOB58B	I/O	5	DQ9		Comp_of_IOB58A	True	none	W10
IOB60A/SGCLKT_6/BPLL0_T_IN0/BPLL1_T_IN0	I/O	5	DQ9	SGCLKT_6/BPLL0_T_IN0/BPLL1_T_IN0	True_of_IOB60B	True	x16	Y11
IOB60B/SGCLKC_6/BPLL0_C_IN0/BPLL1_C_IN0	I/O	5	DQ9	SGCLKC_6/BPLL0_C_IN0/BPLL1_C_IN0	Comp_of_IOB60A	True	none	Y12
IOB62A/MGCLKT_6/BPLL0_T_IN1/BPLL1_T_IN1	I/O	5	DQ9	MGCLKT_6/BPLL0_T_IN1/BPLL1_T_IN1	True_of_IOB62B	True	x16	W11
IOB62B/MGCLKC_6/BPLL0_C_IN1/BPLL1_C_IN1	I/O	5	DQ9	MGCLKC_6/BPLL0_C_IN1/BPLL1_C_IN1	Comp_of_IOB62A	True	none	W12
IOB66A/MGCLKT_7/BPLL0_T_FB0/BPLL1_T_FB0	I/O	5	DQ10	MGCLKT_7/BPLL0_T_FB0/BPLL1_T_FB0	True_of_IOB66B	True	x16	V13

管脚名称	功能	BANK	DQS	配置功能	差分Pair	LVDS	X16	PG484A
IOB66B/MGCLKC_7/BPLL0_C_FB0/BPLL1_C_FB0	I/O	5	DQ10	MGCLKC_7/BPLL0_C_FB0/BPLL1_C_FB0	Comp_of_IOB66A	True	none	V14
IOB68A/SGCLKT_7/BPLL0_T_FB1/BPLL1_T_FB1	I/O	5	DQ10	SGCLKT_7/BPLL0_T_FB1/BPLL1_T_FB1	True_of_IOB68B	True	x16	U15
IOB68B/SGCLKC_7/BPLL0_C_FB1/BPLL1_C_FB1	I/O	5	DQ10	SGCLKC_7/BPLL0_C_FB1/BPLL1_C_FB1	Comp_of_IOB68A	True	none	V15
IOB70A	I/O	5	DQS10		True_of_IOB70B	True	x16	T14
IOB70B	I/O	5	DQS10		Comp_of_IOB70A	True	none	T15
IOB72A	I/O	5	DQ10		True_of_IOB72B	True	x16	W15
IOB72B	I/O	5	DQ10		Comp_of_IOB72A	True	none	W16
IOB74A	I/O	5	DQ10		True_of_IOB74B	True	x16	
IOB74B	I/O	5	DQ10		Comp_of_IOB74A	True	none	
IOB76A	I/O	5	DQ10		True_of_IOB76B	True	x16	T16
IOB76B	I/O	5	DQ10		Comp_of_IOB76A	True	none	U16
IOB78A	I/O	5	DQ11		True_of_IOB78B	True	x16	Y16
IOB78B	I/O	5	DQ11		Comp_of_IOB78A	True	none	AA16
IOB80A	I/O	5	DQ11		True_of_IOB80B	True	x16	AB16
IOB80B	I/O	5	DQ11		Comp_of_IOB80A	True	none	AB17
IOB83A	I/O	5	DQ11		True_of_IOB83B	True	x16	AA15
IOB83B	I/O	5	DQ11		Comp_of_IOB83A	True	none	AB15
IOB85A	I/O	5	DQ11		True_of_IOB85B	True	x16	W14
IOB85B	I/O	5	DQ11		Comp_of_IOB85A	True	none	Y14
IOB87A	I/O	5	DQ11		True_of_IOB87B	True	x16	Y13
IOB87B	I/O	5	DQ11		Comp_of_IOB87A	True	none	AA14
IOB89A	I/O	5	DQS11		True_of_IOB89B	True	x16	AA13
IOB89B	I/O	5	DQS11		Comp_of_IOB89A	True	none	AB13
BANK4 True LVDS Pair								
IOB102A/MCS_N	I/O	4	DQ12	MCS_N	True_of_IOB102B	True	x16	T19
IOB102B/D08/SO	I/O	4	DQ12	D08/SO	Comp_of_IOB102A	True	none	T20
IOB104A/PUDC_B	I/O	4	DQS12	PUDC_B	True_of_IOB104B	True	x16	U22
IOB104B/EMCCLK	I/O	4	DQS12	EMCCLK	Comp_of_IOB104A	True	none	V22
IOB106A/CSI_B	I/O	4	DQ13	CSI_B	True_of_IOB106B	True	x16	V17

管脚名称	功能	BANK	DQS	配置功能	差分Pair	LVDS	X16	PG484A
IOB106B/D31	I/O	4	DQ13	D31	Comp_of_IOB106A	True	none	W17
IOB108A/D30	I/O	4	DQ13	D30	True_of_IOB108B	True	x16	AA18
IOB108B/D29	I/O	4	DQ13	D29	Comp_of_IOB108A	True	none	AB18
IOB110A/RDWR	I/O	4	DQS13	RDWR	True_of_IOB110B	True	x16	AA19
IOB110B/DOUT_CSO_B	I/O	4	DQS13	DOUT_CSO_B	Comp_of_IOB110A	True	none	AB20
IOB112A/D28	I/O	4	DQ13	D28	True_of_IOB112B	True	x16	U17
IOB112B/D27	I/O	4	DQ13	D27	Comp_of_IOB112A	True	none	U18
IOB114A/SGCLKT_4/BPLL2_T_FB1/BPLL3_T_FB1	I/O	4	DQ13	SGCLKT_4/BPLL2_T_FB1/BPLL3_T_FB1	True_of_IOB114B	True	x16	V18
IOB114B/SGCLKC_4/BPLL2_C_FB1/BPLL3_C_FB1	I/O	4	DQ13	SGCLKC_4/BPLL2_C_FB1/BPLL3_C_FB1	Comp_of_IOB114A	True	none	V19
IOB116A/MGCLKT_4/BPLL2_T_FB0/BPLL3_T_FB0	I/O	4	DQ13	MGCLKT_4/BPLL2_T_FB0/BPLL3_T_FB0	True_of_IOB116B	True	x16	Y18
IOB116B/MGCLKC_4/BPLL2_C_FB0/BPLL3_C_FB0	I/O	4	DQ13	MGCLKC_4/BPLL2_C_FB0/BPLL3_C_FB0	Comp_of_IOB116A	True	none	Y19
IOB120A/SGCLKT_5/BPLL2_T_IN0/BPLL3_T_IN0	I/O	4	DQ14	SGCLKT_5/BPLL2_T_IN0/BPLL3_T_IN0	True_of_IOB120B	True	x16	U20
IOB120B/SGCLKC_5/BPLL2_C_IN0/BPLL3_C_IN0	I/O	4	DQ14	SGCLKC_5/BPLL2_C_IN0/BPLL3_C_IN0	Comp_of_IOB120A	True	none	V20
IOB122A/MGCLKT_5/BPLL2_T_IN1/BPLL3_T_IN1	I/O	4	DQ14	MGCLKT_5/BPLL2_T_IN1/BPLL3_T_IN1	True_of_IOB122B	True	x16	W19
IOB122B/MGCLKC_5/BPLL2_C_IN1/BPLL3_C_IN1	I/O	4	DQ14	MGCLKC_5/BPLL2_C_IN1/BPLL3_C_IN1	Comp_of_IOB122A	True	none	W20
IOB124A/D09	I/O	4	DQ14	D09	True_of_IOB124B	True	x16	W21
IOB124B/D10	I/O	4	DQ14	D10	Comp_of_IOB124A	True	none	W22
IOB126A/D11	I/O	4	DQ14	D11	True_of_IOB126B	True	x16	AA20
IOB126B/D12	I/O	4	DQ14	D12	Comp_of_IOB126A	True	none	AA21
IOB129A/D14	I/O	4	DQ14	D14	True_of_IOB129B	True	x16	AB21
IOB129B/D15	I/O	4	DQ14	D15	Comp_of_IOB129A	True	none	AB22
IOB131A/SSPI_CS_N	I/O	4	DQS14	SSPI_CS_N	True_of_IOB131B	True	x16	Y21
IOB131B/D13	I/O	4	DQS14	D13	Comp_of_IOB131A	True	none	Y22
IOB133A/D26	I/O	4	DQ15	D26	True_of_IOB133B	True	x16	P14

管脚名称	功能	BANK	DQS	配置功能	差分Pair	LVDS	X16	PG484A
IOB133B/D25	I/O	4	DQ15	D25	Comp_of_IOB133A	True	none	R14
IOB135A/CLKHOLD_N	I/O	4	DQS15	CLKHOLD_N	True_of_IOB135B	True	x16	N17
IOB135B/D22	I/O	4	DQS15	D22	Comp_of_IOB135A	True	none	P17
IOB138A/D24	I/O	4	DQ15	D24	True_of_IOB138B	True	x16	R18
IOB138B/D23	I/O	4	DQ15	D23	Comp_of_IOB138A	True	none	T18
IOB140A/D21	I/O	4	DQ15	D21	True_of_IOB140B	True	x16	P15
IOB140B/D20	I/O	4	DQ15	D20	Comp_of_IOB140A	True	none	R16
IOB142A/D19	I/O	4	DQ15	D19	True_of_IOB142B	True	x16	N13
IOB142B/D18	I/O	4	DQ15	D18	Comp_of_IOB142A	True	none	N14
IOB144A/D17	I/O	4	DQ15	D17	True_of_IOB144B	True	x16	P16
IOB144B/D16	I/O	4	DQ15	D16	Comp_of_IOB144A	True	none	R17
IOB93A/D00/MOSI	I/O	4	DQ12	D00/MOSI	True_of_IOB93B	True	x16	P22
IOB93B/D01/DIN	I/O	4	DQ12	D01/DIN	Comp_of_IOB93A	True	none	R22
IOB95A/D02	I/O	4	DQ12	D02	True_of_IOB95B	True	x16	P21
IOB95B/D03	I/O	4	DQ12	D03	Comp_of_IOB95A	True	none	R21
IOB97A/D04	I/O	4	DQ12	D04	True_of_IOB97B	True	x16	T21
IOB97B/D05/SI	I/O	4	DQ12	D05/SI	Comp_of_IOB97A	True	none	U21
IOB99A/D06/SSPI_CLK	I/O	4	DQ12	D06/SSPI_CLK	True_of_IOB99B	True	x16	P19
IOB99B/D07/SSPI_WPN	I/O	4	DQ12	D07/SSPI_WPN	Comp_of_IOB99A	True	none	R19
BANK3 True LVDS Pair								
IOR101A	I/O	3	DQ16		True_of_IOR101B	True	x16	J15
IOR101B	I/O	3	DQ16		Comp_of_IOR101A	True	none	H15
IOR103A	I/O	3	DQS16		True_of_IOR103B	True	x16	J14
IOR103B	I/O	3	DQS16		Comp_of_IOR103A	True	none	H14
IOR105A	I/O	3	DQ16		True_of_IOR105B	True	x16	G15
IOR105B	I/O	3	DQ16		Comp_of_IOR105A	True	none	G16
IOR107A/ADCINCK1	I/O	3	DQ16	ADCINCK1	True_of_IOR107B	True	x16	G17
IOR107B	I/O	3	DQ16		Comp_of_IOR107A	True	none	G18
IOR56A	I/O	3	DQ19		True_of_IOR56B	True	x16	M13
IOR56B	I/O	3	DQ19		Comp_of_IOR56A	True	none	L13
IOR58A	I/O	3	DQS19		True_of_IOR58B	True	x16	K17
IOR58B	I/O	3	DQS19		Comp_of_IOR58A	True	none	J17

管脚名称	功能	BANK	DQS	配置功能	差分Pair	LVDS	X16	PG484A
IOR60A	I/O	3	DQ19		True_of_IOR60B	True	x16	K13
IOR60B	I/O	3	DQ19		Comp_of_IOR60A	True	none	K14
IOR62A	I/O	3	DQ19		True_of_IOR62B	True	x16	L14
IOR62B	I/O	3	DQ19		Comp_of_IOR62A	True	none	L15
IOR65A	I/O	3	DQ19		True_of_IOR65B	True	x16	L16
IOR65B	I/O	3	DQ19		Comp_of_IOR65A	True	none	K16
IOR67A	I/O	3	DQ19		True_of_IOR67B	True	x16	M15
IOR67B	I/O	3	DQ19		Comp_of_IOR67A	True	none	M16
IOR69A	I/O	3	DQ18		True_of_IOR69B	True	x16	H20
IOR69B	I/O	3	DQ18		Comp_of_IOR69A	True	none	G20
IOR71A	I/O	3	DQ18		True_of_IOR71B	True	x16	M21
IOR71B	I/O	3	DQ18		Comp_of_IOR71A	True	none	L21
IOR74A	I/O	3	DQ18		True_of_IOR74B	True	x16	J22
IOR74B	I/O	3	DQ18		Comp_of_IOR74A	True	none	H22
IOR76A	I/O	3	DQS18		True_of_IOR76B	True	x16	K21
IOR76B	I/O	3	DQS18		Comp_of_IOR76A	True	none	K22
IOR78A/SGCLKT_3/RPLL2_T_FB0/RPLL3_T_FB0	I/O	3	DQ18	SGCLKT_3/RPLL2_T_FB0/RPLL3_T_FB0	True_of_IOR78B	True	x16	J20
IOR78B/SGCLKC_3/RPLL2_C_FB0/RPLL3_C_FB0	I/O	3	DQ18	SGCLKC_3/RPLL2_C_FB0/RPLL3_C_FB0	Comp_of_IOR78A	True	none	J21
IOR80A/MGCLKT_3/RPLL2_T_FB1/RPLL3_T_FB1	I/O	3	DQ18	MGCLKT_3/RPLL2_T_FB1/RPLL3_T_FB1	True_of_IOR80B	True	x16	J19
IOR80B/MGCLKC_3/RPLL2_C_FB1/RPLL3_C_FB1	I/O	3	DQ18	MGCLKC_3/RPLL2_C_FB1/RPLL3_C_FB1	Comp_of_IOR80A	True	none	H19
IOR83A/MGCLKT_2/RPLL2_T_IN1/RPLL3_T_IN1	I/O	3	DQ17	MGCLKT_2/RPLL2_T_IN1/RPLL3_T_IN1	True_of_IOR83B	True	x16	K18
IOR83B/MGCLKC_2/RPLL2_C_IN1/RPLL3_C_IN1	I/O	3	DQ17	MGCLKC_2/RPLL2_C_IN1/RPLL3_C_IN1	Comp_of_IOR83A	True	none	K19
IOR85A/SGCLKT_2/RPLL2_T_IN0/RPLL3_T_IN0	I/O	3	DQ17	SGCLKT_2/RPLL2_T_IN0/RPLL3_T_IN0	True_of_IOR85B	True	x16	L19
IOR85B/SGCLKC_2/RPLL2_C_IN0/RPLL3_C_IN0	I/O	3	DQ17	SGCLKC_2/RPLL2_C_IN0/RPLL3_C_IN0	Comp_of_IOR85A	True	none	L20

管脚名称	功能	BANK	DQS	配置功能	差分Pair	LVDS	X16	PG484A
IOR87A	I/O	3	DQ17		True_of_IOR87B	True	x16	M18
IOR87B	I/O	3	DQ17		Comp_of_IOR87A	True	none	L18
IOR89A	I/O	3	DQS17		True_of_IOR89B	True	x16	N22
IOR89B	I/O	3	DQS17		Comp_of_IOR89A	True	none	M22
IOR92A	I/O	3	DQ17		True_of_IOR92B	True	x16	N18
IOR92B	I/O	3	DQ17		Comp_of_IOR92A	True	none	N19
IOR94A	I/O	3	DQ17		True_of_IOR94B	True	x16	N20
IOR94B	I/O	3	DQ17		Comp_of_IOR94A	True	none	M20
IOR96A	I/O	3	DQ16		True_of_IOR96B	True	x16	H17
IOR96B	I/O	3	DQ16		Comp_of_IOR96A	True	none	H18
IOR98A	I/O	3	DQ16		True_of_IOR98B	True	x16	H13
IOR98B	I/O	3	DQ16		Comp_of_IOR98A	True	none	G13
BANK2 True LVDS Pair								
IOR11A	I/O	2	DQ23		True_of_IOR11B	True	x16	F13
IOR11B	I/O	2	DQ23		Comp_of_IOR11A	True	none	F14
IOR13A	I/O	2	DQ23		True_of_IOR13B	True	x16	F16
IOR13B	I/O	2	DQ23		Comp_of_IOR13A	True	none	E17
IOR15A	I/O	2	DQ22		True_of_IOR15B	True	x16	A13
IOR15B	I/O	2	DQ22		Comp_of_IOR15A	True	none	A14
IOR17A	I/O	2	DQ22		True_of_IOR17B	True	x16	C13
IOR17B	I/O	2	DQ22		Comp_of_IOR17A	True	none	B13
IOR20A	I/O	2	DQS22		True_of_IOR20B	True	x16	A15
IOR20B	I/O	2	DQS22		Comp_of_IOR20A	True	none	A16
IOR22A	I/O	2	DQ22		True_of_IOR22B	True	x16	B15
IOR22B	I/O	2	DQ22		Comp_of_IOR22A	True	none	B16
IOR24A/SGCLKT_1/RPLL0_T_FB0/RPLL1_T_FB0	I/O	2	DQ22	SGCLKT_1/RPLL0_T_FB0/RPLL1_T_FB0	True_of_IOR24B	True	x16	B17
IOR24B/SGCLKC_1/RPLL0_C_FB0/RPLL1_C_FB0	I/O	2	DQ22	SGCLKC_1/RPLL0_C_FB0/RPLL1_C_FB0	Comp_of_IOR24A	True	none	B18
IOR26A/MGCLKT_1/RPLL0_T_FB1/RPLL1_T_FB1	I/O	2	DQ22	MGCLKT_1/RPLL0_T_FB1/RPLL1_T_FB1	True_of_IOR26B	True	x16	D17

管脚名称	功能	BANK	DQS	配置功能	差分Pair	LVDS	X16	PG484A
IOR26B/MGCLKC_1/RPLL0_C_FB1/RPLL1_C_FB1	I/O	2	DQ22	MGCLKC_1/RPLL0_C_FB1/RPLL1_C_FB1	Comp_of_IOR26A	True	none	C17
IOR29A/SGCLKT_0/RPLL0_T_IN0/RPLL1_T_IN0	I/O	2	DQ21	SGCLKT_0/RPLL0_T_IN0/RPLL1_T_IN0	True_of_IOR29B	True	x16	E19
IOR29B/SGCLKC_0/RPLL0_C_IN0/RPLL1_C_IN0	I/O	2	DQ21	SGCLKC_0/RPLL0_C_IN0/RPLL1_C_IN0	Comp_of_IOR29A	True	none	D19
IOR2A	I/O	2	DQ23		True_of_IOR2B	True	x16	E13
IOR2B	I/O	2	DQ23		Comp_of_IOR2A	True	none	E14
IOR31A/MGCLKT_0/RPLL0_T_IN1/RPLL1_T_IN1	I/O	2	DQ21	MGCLKT_0/RPLL0_T_IN1/RPLL1_T_IN1	True_of_IOR31B	True	x16	C18
IOR31B/MGCLKC_0/RPLL0_C_IN1/RPLL1_C_IN1	I/O	2	DQ21	MGCLKC_0/RPLL0_C_IN1/RPLL1_C_IN1	Comp_of_IOR31A	True	none	C19
IOR33A/FBTEST_R0	I/O	2	DQ21	FBTEST_R0	True_of_IOR33B	True	x16	F19
IOR33B/CLKTEST_R0	I/O	2	DQ21	CLKTEST_R0	Comp_of_IOR33A	True	none	F20
IOR35A	I/O	2	DQS21		True_of_IOR35B	True	x16	F18
IOR35B	I/O	2	DQS21		Comp_of_IOR35A	True	none	E18
IOR38A	I/O	2	DQ21		True_of_IOR38B	True	x16	A18
IOR38B	I/O	2	DQ21		Comp_of_IOR38A	True	none	A19
IOR40A	I/O	2	DQ21		True_of_IOR40B	True	x16	B20
IOR40B	I/O	2	DQ21		Comp_of_IOR40A	True	none	A20
IOR42A	I/O	2	DQ20		True_of_IOR42B	True	x16	C22
IOR42B	I/O	2	DQ20		Comp_of_IOR42A	True	none	B22
IOR44A	I/O	2	DQS20		True_of_IOR44B	True	x16	B21
IOR44B	I/O	2	DQS20		Comp_of_IOR44A	True	none	A21
IOR47A	I/O	2	DQ20		True_of_IOR47B	True	x16	D20
IOR47B	I/O	2	DQ20		Comp_of_IOR47A	True	none	C20
IOR49A	I/O	2	DQ20		True_of_IOR49B	True	x16	E22
IOR49B	I/O	2	DQ20		Comp_of_IOR49A	True	none	D22
IOR4A	I/O	2	DQ23		True_of_IOR4B	True	x16	D14
IOR4B	I/O	2	DQ23		Comp_of_IOR4A	True	none	D15
IOR51A	I/O	2	DQ20		True_of_IOR51B	True	x16	E21
IOR51B	I/O	2	DQ20		Comp_of_IOR51A	True	none	D21

管脚名称	功能	BANK	DQS	配置功能	差分Pair	LVDS	X16	PG484A
IOR53A	I/O	2	DQ20		True_of_IOR53B	True	x16	G21
IOR53B	I/O	2	DQ20		Comp_of_IOR53A	True	none	G22
IOR6A	I/O	2	DQ23		True_of_IOR6B	True	x16	E16
IOR6B	I/O	2	DQ23		Comp_of_IOR6A	True	none	D16
IOR8A	I/O	2	DQS23		True_of_IOR8B	True	x16	C14
IOR8B	I/O	2	DQS23		Comp_of_IOR8A	True	none	C15

管脚名称	功能	BANK	DQS	配置功能	差分Pair	LVDS	X16	FPG676A
BANK10 True LVDS Pair								
IOB169A/TDO	I/O	10	none	TDO	True_of_IOB169B	True	none	J10
IOB169B/TMS	I/O	10	none	TMS	Comp_of_IOB169A	True	none	H11
IOB171A/READY	I/O	10	none	READY	True_of_IOB171B	True	none	V11
IOB171B/DONE	I/O	10	none	DONE	Comp_of_IOB171A	True	none	W10
IOB173A/TCK	I/O	10	none	TCK	True_of_IOB173B	True	none	H12
IOB173B/TDI	I/O	10	none	TDI	Comp_of_IOB173A	True	none	H10
IOB175A/MODE0	I/O	10	none	MODE0	True_of_IOB175B	True	none	AB7
IOB175B/CCLK	I/O	10	none	CCLK	Comp_of_IOB175A	True	none	H13
IOB177A/MODE1	I/O	10	none	MODE1	True_of_IOB177B	True	none	Y9
IOB177B/MODE2	I/O	10	none	MODE2	Comp_of_IOB177A	True	none	W9
IOB179A/CFGBVS	I/O	10	none	CFGBVS	True_of_IOB179B	True	none	AB15
IOB179B/RECONFIG_N	I/O	10	none	RECONFIG_N	Comp_of_IOB179A	True	none	AE16
BANK7 True LVDS Pair								
IOL11A	I/O	7	DQ0		True_of_IOL11B	True	x16	P6
IOL11B/VREF	I/O	7	DQ0	VREF	Comp_of_IOL11A	True	none	P5
IOL13A	I/O	7	DQ0		True_of_IOL13B	True	x16	R8
IOL13B	I/O	7	DQ0		Comp_of_IOL13A	True	none	P8
IOL15A	I/O	7	DQ1		True_of_IOL15B	True	x16	U2
IOL15B	I/O	7	DQ1		Comp_of_IOL15A	True	none	U1
IOL17A	I/O	7	DQ1		True_of_IOL17B	True	x16	T2
IOL17B	I/O	7	DQ1		Comp_of_IOL17A	True	none	R2
IOL20A	I/O	7	DQ1		True_of_IOL20B	True	x16	T4
IOL20B	I/O	7	DQ1		Comp_of_IOL20A	True	none	T3
IOL22A	I/O	7	DQS1		True_of_IOL22B	True	x16	R1
IOL22B	I/O	7	DQS1		Comp_of_IOL22A	True	none	P1

管脚名称	功能	BANK	DQS	配置功能	差分Pair	LVDS	X16	FPG676A
IOL24A/MGCLKT_11/LPLL0_T_IN1/LPLL1_T_IN1	I/O	7	DQ1	MGCLKT_11/LPLL0_T_IN1/LPLL1_T_IN1	True_of_IOL24B	True	x16	R3
IOL24B/MGCLKC_11/LPLL0_C_IN1/LPLL1_C_IN1	I/O	7	DQ1	MGCLKC_11/LPLL0_C_IN1/LPLL1_C_IN1	Comp_of_IOL24A	True	none	P3
IOL26A/SGCLKT_11/LPLL0_T_IN0/LPLL1_T_IN0	I/O	7	DQ1	SGCLKT_11/LPLL0_T_IN0/LPLL1_T_IN0	True_of_IOL26B	True	x16	P4
IOL26B/SGCLKC_11/LPLL0_C_IN0/LPLL1_C_IN0	I/O	7	DQ1	SGCLKC_11/LPLL0_C_IN0/LPLL1_C_IN0	Comp_of_IOL26A	True	none	N4
IOL29A/MGCLKT_10/LPLL0_T_FB1/LPLL1_T_FB1	I/O	7	DQ2	MGCLKT_10/LPLL0_T_FB1/LPLL1_T_FB1	True_of_IOL29B	True	x16	N3
IOL29B/MGCLKC_10/LPLL0_C_FB1/LPLL1_C_FB1	I/O	7	DQ2	MGCLKC_10/LPLL0_C_FB1/LPLL1_C_FB1	Comp_of_IOL29A	True	none	N2
IOL2A/ADCINCK0	I/O	7	DQ0	ADCINCK0	True_of_IOL2B	True	x16	T8
IOL2B	I/O	7	DQ0		Comp_of_IOL2A	True	none	T7
IOL31A/SGCLKT_10/LPLL0_T_FB0/LPLL1_T_FB0	I/O	7	DQ2	SGCLKT_10/LPLL0_T_FB0/LPLL1_T_FB0	True_of_IOL31B	True	x16	M2
IOL31B/SGCLKC_10/LPLL0_C_FB0/LPLL1_C_FB0	I/O	7	DQ2	SGCLKC_10/LPLL0_C_FB0/LPLL1_C_FB0	Comp_of_IOL31A	True	none	L2
IOL33A/FBTEST_L0	I/O	7	DQ2	FBTEST_L0	True_of_IOL33B	True	x16	K1
IOL33B/CLKTEST_L0	I/O	7	DQ2	CLKTEST_L0	Comp_of_IOL33A	True	none	J1
IOL35A	I/O	7	DQS2		True_of_IOL35B	True	x16	N1
IOL35B	I/O	7	DQS2		Comp_of_IOL35A	True	none	M1
IOL38A	I/O	7	DQ2		True_of_IOL38B	True	x16	L3
IOL38B	I/O	7	DQ2		Comp_of_IOL38A	True	none	K2
IOL40A	I/O	7	DQ2		True_of_IOL40B	True	x16	H2
IOL40B	I/O	7	DQ2		Comp_of_IOL40A	True	none	H1
IOL42A	I/O	7	DQ3		True_of_IOL42B	True	x16	N7
IOL42B	I/O	7	DQ3		Comp_of_IOL42A	True	none	N6
IOL44A	I/O	7	DQ3		True_of_IOL44B	True	x16	M6

管脚名称	功能	BANK	DQS	配置功能	差分Pair	LVDS	X16	FPG676A
IOL44B/VREF	I/O	7	DQ3	VREF	Comp_of_IOL44A	True	none	M5
IOL47A	I/O	7	DQ3		True_of_IOL47B	True	x16	L5
IOL47B	I/O	7	DQ3		Comp_of_IOL47A	True	none	K5
IOL49A	I/O	7	DQS3		True_of_IOL49B	True	x16	M4
IOL49B	I/O	7	DQS3		Comp_of_IOL49A	True	none	L4
IOL4A	I/O	7	DQS0		True_of_IOL4B	True	x16	U6
IOL4B	I/O	7	DQS0		Comp_of_IOL4A	True	none	U5
IOL51A	I/O	7	DQ3		True_of_IOL51B	True	x16	K3
IOL51B	I/O	7	DQ3		Comp_of_IOL51A	True	none	J3
IOL53A	I/O	7	DQ3		True_of_IOL53B	True	x16	M7
IOL53B	I/O	7	DQ3		Comp_of_IOL53A	True	none	L7
IOL6A	I/O	7	DQ0		True_of_IOL6B	True	x16	T5
IOL6B	I/O	7	DQ0		Comp_of_IOL6A	True	none	R5
IOL8A	I/O	7	DQ0		True_of_IOL8B	True	x16	R7
IOL8B	I/O	7	DQ0		Comp_of_IOL8A	True	none	R6
BANK6 True LVDS Pair								
IOL101A	I/O	6	DQ7		True_of_IOL101B	True	x16	E6
IOL101B	I/O	6	DQ7		Comp_of_IOL101A	True	none	D6
IOL103A	I/O	6	DQ7		True_of_IOL103B	True	x16	H8
IOL103B	I/O	6	DQ7		Comp_of_IOL103A	True	none	G8
IOL105A	I/O	6	DQ7		True_of_IOL105B	True	x16	F8
IOL105B	I/O	6	DQ7		Comp_of_IOL105A	True	none	F7
IOL107A/MCKTEST	I/O	6	DQ7	MCKTEST	True_of_IOL107B	True	x16	H9
IOL107B/VREF	I/O	6	DQ7	VREF	Comp_of_IOL107A	True	none	G9
IOL56A	I/O	6	DQ4		True_of_IOL56B	True	x16	G2
IOL56B	I/O	6	DQ4		Comp_of_IOL56A	True	none	G1
IOL58A	I/O	6	DQ4		True_of_IOL58B	True	x16	F2

管脚名称	功能	BANK	DQS	配置功能	差分Pair	LVDS	X16	FPG676A
IOL58B	I/O	6	DQ4		Comp_of_IOL58A	True	none	E2
IOL60A	I/O	6	DQ4		True_of_IOL60B	True	x16	C2
IOL60B/VREF	I/O	6	DQ4	VREF	Comp_of_IOL60A	True	none	B2
IOL62A	I/O	6	DQ4		True_of_IOL62B	True	x16	E1
IOL62B	I/O	6	DQ4		Comp_of_IOL62A	True	none	D1
IOL65A	I/O	6	DQS4		True_of_IOL65B	True	x16	C1
IOL65B	I/O	6	DQS4		Comp_of_IOL65A	True	none	B1
IOL67A	I/O	6	DQ4		True_of_IOL67B	True	x16	A3
IOL67B	I/O	6	DQ4		Comp_of_IOL67A	True	none	A2
IOL69A	I/O	6	DQS5		True_of_IOL69B	True	x16	J4
IOL69B	I/O	6	DQS5		Comp_of_IOL69A	True	none	H4
IOL71A	I/O	6	DQ5		True_of_IOL71B	True	x16	K7
IOL71B	I/O	6	DQ5		Comp_of_IOL71A	True	none	K6
IOL74A	I/O	6	DQ5		True_of_IOL74B	True	x16	J6
IOL74B	I/O	6	DQ5		Comp_of_IOL74A	True	none	J5
IOL76A	I/O	6	DQ5		True_of_IOL76B	True	x16	L8
IOL76B	I/O	6	DQ5		Comp_of_IOL76A	True	none	K8
IOL78A/SGCLKT_8/LPLL2_T_IN0/LPLL3_T_IN0	I/O	6	DQ5	SGCLKT_8/LPLL2_T_IN0/LPLL3_T_IN0	True_of_IOL78B	True	x16	G4
IOL78B/SGCLKC_8/LPLL2_C_IN0/LPLL3_C_IN0	I/O	6	DQ5	SGCLKC_8/LPLL2_C_IN0/LPLL3_C_IN0	Comp_of_IOL78A	True	none	F4
IOL80A/MGCLKT_8/LPLL2_T_IN1/LPLL3_T_IN1	I/O	6	DQ5	MGCLKT_8/LPLL2_T_IN1/LPLL3_T_IN1	True_of_IOL80B	True	x16	G5
IOL80B/MGCLKC_8/LPLL2_C_IN1/LPLL3_C_IN1	I/O	6	DQ5	MGCLKC_8/LPLL2_C_IN1/LPLL3_C_IN1	Comp_of_IOL80A	True	none	F5
IOL83A/MGCLKT_9/LPLL2_T_FB1/LPLL3_T_FB1	I/O	6	DQ6	MGCLKT_9/LPLL2_T_FB1/LPLL3_T_FB1	True_of_IOL83B	True	x16	E5
IOL83B/MGCLKC_9/LPLL2_C_FB1/LPLL3_C_FB1	I/O	6	DQ6	MGCLKC_9/LPLL2_C_FB1/LPLL3_C_FB1	Comp_of_IOL83A	True	none	D5

管脚名称	功能	BANK	DQS	配置功能	差分Pair	LVDS	X16	FPG676A
IOL85A/SGCLKT_9/LPLL2_T_FB0/LPLL3_T_FB0	I/O	6	DQ6	SGCLKT_9/LPLL2_T_FB0/LPLL3_T_FB0	True_of_IOL85B	True	x16	D4
IOL85B/SGCLKC_9/LPLL2_C_FB0/LPLL3_C_FB0	I/O	6	DQ6	SGCLKC_9/LPLL2_C_FB0/LPLL3_C_FB0	Comp_of_IOL85A	True	none	C4
IOL87A	I/O	6	DQ6		True_of_IOL87B	True	x16	B4
IOL87B	I/O	6	DQ6		Comp_of_IOL87A	True	none	A4
IOL89A	I/O	6	DQ6		True_of_IOL89B	True	x16	F3
IOL89B	I/O	6	DQ6		Comp_of_IOL89A	True	none	E3
IOL92A	I/O	6	DQ6		True_of_IOL92B	True	x16	D3
IOL92B	I/O	6	DQ6		Comp_of_IOL92A	True	none	C3
IOL94A	I/O	6	DQS6		True_of_IOL94B	True	x16	B5
IOL94B	I/O	6	DQS6		Comp_of_IOL94A	True	none	A5
IOL96A	I/O	6	DQS7		True_of_IOL96B	True	x16	H7
IOL96B	I/O	6	DQS7		Comp_of_IOL96A	True	none	G7
IOL98A	I/O	6	DQ7		True_of_IOL98B	True	x16	H6
IOL98B	I/O	6	DQ7		Comp_of_IOL98A	True	none	G6
BANK5 True LVDS Pair								
IOB38A	I/O	5	DQ8		True_of_IOB38B	True	x16	D23
IOB38B	I/O	5	DQ8		Comp_of_IOB38A	True	none	D24
IOB40A	I/O	5	DQ8		True_of_IOB40B	True	x16	C24
IOB40B	I/O	5	DQ8		Comp_of_IOB40A	True	none	B24
IOB42A	I/O	5	DQS8		True_of_IOB42B	True	x16	A23
IOB42B	I/O	5	DQS8		Comp_of_IOB42A	True	none	A24
IOB44A	I/O	5	DQ8		True_of_IOB44B	True	x16	B25
IOB44B	I/O	5	DQ8		Comp_of_IOB44A	True	none	A25
IOB47A	I/O	5	DQ8		True_of_IOB47B	True	x16	C26
IOB47B	I/O	5	DQ8		Comp_of_IOB47A	True	none	B26
IOB49A	I/O	5	DQ8		True_of_IOB49B	True	x16	C22

管脚名称	功能	BANK	DQS	配置功能	差分Pair	LVDS	X16	FPG676A
IOB49B/VREF	I/O	5	DQ8	VREF	Comp_of_IOB49A	True	none	C23
IOB51A	I/O	5	DQ9		True_of_IOB51B	True	x16	C17
IOB51B	I/O	5	DQ9		Comp_of_IOB51A	True	none	B17
IOB53A	I/O	5	DQ9		True_of_IOB53B	True	x16	E16
IOB53B	I/O	5	DQ9		Comp_of_IOB53A	True	none	D16
IOB56A	I/O	5	DQS9		True_of_IOB56B	True	x16	A17
IOB56B	I/O	5	DQS9		Comp_of_IOB56A	True	none	A18
IOB58A	I/O	5	DQ9		True_of_IOB58B	True	x16	B19
IOB58B	I/O	5	DQ9		Comp_of_IOB58A	True	none	A19
IOB60A/SGCLKT_6/BPLL0_T_IN0/BPLL1_T_IN0	I/O	5	DQ9	SGCLKT_6/BPLL0_T_IN0/BPLL1_T_IN0	True_of_IOB60B	True	x16	E17
IOB60BSGCLKC_6/BPLL0_C_IN0/BPLL1_C_IN0	I/O	5	DQ9	SGCLKC_6/BPLL0_C_IN0/BPLL1_C_IN0	Comp_of_IOB60A	True	none	E18
IOB62A/MGCLKT_6/BPLL0_T_IN1/BPLL1_T_IN1	I/O	5	DQ9	MGCLKT_6/BPLL0_T_IN1/BPLL1_T_IN1	True_of_IOB62B	True	x16	D18
IOB62B/MGCLKC_6/BPLL0_C_IN1/BPLL1_C_IN1	I/O	5	DQ9	MGCLKC_6/BPLL0_C_IN1/BPLL1_C_IN1	Comp_of_IOB62A	True	none	C18
IOB66A/MGCLKT_7/BPLL0_T_FB0/BPLL1_T_FB0	I/O	5	DQ10	MGCLKT_7/BPLL0_T_FB0/BPLL1_T_FB0	True_of_IOB66B	True	x16	D19
IOB66B/MGCLKC_7/BPLL0_C_FB0/BPLL1_C_FB0	I/O	5	DQ10	MGCLKC_7/BPLL0_C_FB0/BPLL1_C_FB0	Comp_of_IOB66A	True	none	C19
IOB68A/SGCLKT_7/BPLL0_T_FB1/BPLL1_T_FB1	I/O	5	DQ10	SGCLKT_7/BPLL0_T_FB1/BPLL1_T_FB1	True_of_IOB68B	True	x16	E20
IOB68B/SGCLKC_7/BPLL0_C_FB1/BPLL1_C_FB1	I/O	5	DQ10	SGCLKC_7/BPLL0_C_FB1/BPLL1_C_FB1	Comp_of_IOB68A	True	none	D20
IOB70A	I/O	5	DQS10		True_of_IOB70B	True	x16	B20
IOB70B	I/O	5	DQS10		Comp_of_IOB70A	True	none	A20
IOB72A	I/O	5	DQ10		True_of_IOB72B	True	x16	C21
IOB72B	I/O	5	DQ10		Comp_of_IOB72A	True	none	B21

管脚名称	功能	BANK	DQS	配置功能	差分Pair	LVDS	X16	FPG676A
IOB74A	I/O	5	DQ10		True_of_IOB74B	True	x16	B22
IOB74B	I/O	5	DQ10		Comp_of_IOB74A	True	none	A22
IOB76A	I/O	5	DQ10		True_of_IOB76B	True	x16	E21
IOB76B	I/O	5	DQ10		Comp_of_IOB76A	True	none	D21
IOB78A	I/O	5	DQ11		True_of_IOB78B	True	x16	G15
IOB78B	I/O	5	DQ11		Comp_of_IOB78A	True	none	F15
IOB80A	I/O	5	DQ11		True_of_IOB80B	True	x16	G17
IOB80B	I/O	5	DQ11		Comp_of_IOB80A	True	none	F17
IOB83A	I/O	5	DQ11		True_of_IOB83B	True	x16	H14
IOB83B	I/O	5	DQ11		Comp_of_IOB83A	True	none	H15
IOB85A	I/O	5	DQ11		True_of_IOB85B	True	x16	H16
IOB85B/VREF	I/O	5	DQ11	VREF	Comp_of_IOB85A	True	none	G16
IOB87A	I/O	5	DQ11		True_of_IOB87B	True	x16	G19
IOB87B	I/O	5	DQ11		Comp_of_IOB87A	True	none	F20
IOB89A	I/O	5	DQS11		True_of_IOB89B	True	x16	F18
IOB89B	I/O	5	DQS11		Comp_of_IOB89A	True	none	F19
BANK4 True LVDS Pair								
IOB102A	I/O	4	DQ12		True_of_IOB102B	True	x16	M16
IOB102B/VREF	I/O	4	DQ12	VREF	Comp_of_IOB102A	True	none	M17
IOB104A	I/O	4	DQS12		True_of_IOB104B	True	x16	K16
IOB104B	I/O	4	DQS12		Comp_of_IOB104A	True	none	K17
IOB106A	I/O	4	DQ13		True_of_IOB106B	True	x16	K22
IOB106B	I/O	4	DQ13		Comp_of_IOB106A	True	none	K23
IOB108A	I/O	4	DQ13		True_of_IOB108B	True	x16	F23
IOB108B	I/O	4	DQ13		Comp_of_IOB108A	True	none	E23
IOB110A	I/O	4	DQS13		True_of_IOB110B	True	x16	G22
IOB110B	I/O	4	DQS13		Comp_of_IOB110A	True	none	F22

管脚名称	功能	BANK	DQS	配置功能	差分Pair	LVDS	X16	FPG676A
IOB112A	I/O	4	DQ13		True_of_IOB112B	True	x16	J24
IOB112B	I/O	4	DQ13		Comp_of_IOB112A	True	none	H24
IOB114A/SGCLKT_4/BPLL2_T_FB1/BPLL3_T_FB1	I/O	4	DQ13	SGCLKT_4/BPLL2_T_FB1/BPLL3_T_FB1	True_of_IOB114B	True	x16	J23
IOB114B/SGCLKC_4/BPLL2_C_FB1/BPLL3_C_FB1	I/O	4	DQ13	SGCLKC_4/BPLL2_C_FB1/BPLL3_C_FB1	Comp_of_IOB114A	True	none	H23
IOB116A/MGCLKT_4/BPLL2_T_FB0/BPLL3_T_FB0	I/O	4	DQ13	MGCLKT_4/BPLL2_T_FB0/BPLL3_T_FB0	True_of_IOB116B	True	x16	H21
IOB116B/MGCLKC_4/BPLL2_C_FB0/BPLL3_C_FB0	I/O	4	DQ13	MGCLKC_4/BPLL2_C_FB0/BPLL3_C_FB0	Comp_of_IOB116A	True	none	H22
IOB120A/SGCLKT_5/BPLL2_T_IN0/BPLL3_T_IN0	I/O	4	DQ14	SGCLKT_5/BPLL2_T_IN0/BPLL3_T_IN0	True_of_IOB120B	True	x16	G20
IOB120B/SGCLKC_5/BPLL2_C_IN0/BPLL3_C_IN0	I/O	4	DQ14	SGCLKC_5/BPLL2_C_IN0/BPLL3_C_IN0	Comp_of_IOB120A	True	none	G21
IOB122A/MGCLKT_5/BPLL2_T_IN1/BPLL3_T_IN1	I/O	4	DQ14	MGCLKT_5/BPLL2_T_IN1/BPLL3_T_IN1	True_of_IOB122B	True	x16	K21
IOB122B/MGCLKC_5/BPLL2_C_IN1/BPLL3_C_IN1	I/O	4	DQ14	MGCLKC_5/BPLL2_C_IN1/BPLL3_C_IN1	Comp_of_IOB122A	True	none	J21
IOB124A	I/O	4	DQ14		True_of_IOB124B	True	x16	L17
IOB124B	I/O	4	DQ14		Comp_of_IOB124A	True	none	L18
IOB126A	I/O	4	DQ14		True_of_IOB126B	True	x16	J19
IOB126B	I/O	4	DQ14		Comp_of_IOB126A	True	none	H19
IOB129A	I/O	4	DQ14		True_of_IOB129B	True	x16	J18
IOB129B	I/O	4	DQ14		Comp_of_IOB129A	True	none	H18
IOB131A	I/O	4	DQS14		True_of_IOB131B	True	x16	K20
IOB131B	I/O	4	DQS14		Comp_of_IOB131A	True	none	J20
IOB133A	I/O	4	DQ15		True_of_IOB133B	True	x16	E25
IOB133B/VREF	I/O	4	DQ15	VREF	Comp_of_IOB133A	True	none	D25
IOB135A	I/O	4	DQS15		True_of_IOB135B	True	x16	E26

管脚名称	功能	BANK	DQS	配置功能	差分Pair	LVDS	X16	FPG676A
IOB135B	I/O	4	DQS15		Comp_of_IOB135A	True	none	D26
IOB138A	I/O	4	DQ15		True_of_IOB138B	True	x16	H26
IOB138B	I/O	4	DQ15		Comp_of_IOB138A	True	none	G26
IOB140A	I/O	4	DQ15		True_of_IOB140B	True	x16	G24
IOB140B	I/O	4	DQ15		Comp_of_IOB140A	True	none	F24
IOB142A	I/O	4	DQ15		True_of_IOB142B	True	x16	J25
IOB142B	I/O	4	DQ15		Comp_of_IOB142A	True	none	J26
IOB144A	I/O	4	DQ15		True_of_IOB144B	True	x16	G25
IOB144B	I/O	4	DQ15		Comp_of_IOB144A	True	none	F25
IOB93A	I/O	4	DQ12		True_of_IOB93B	True	x16	M14
IOB93B	I/O	4	DQ12		Comp_of_IOB93A	True	none	L14
IOB95A/ADCINCK1	I/O	4	DQ12	ADCINCK1	True_of_IOB95B	True	x16	M15
IOB95B	I/O	4	DQ12		Comp_of_IOB95A	True	none	L15
IOB97A	I/O	4	DQ12		True_of_IOB97B	True	x16	J14
IOB97B	I/O	4	DQ12		Comp_of_IOB97A	True	none	J15
IOB99A	I/O	4	DQ12		True_of_IOB99B	True	x16	K15
IOB99B	I/O	4	DQ12		Comp_of_IOB99A	True	none	J16
BANK3 True LVDS Pair								
IOR101A/D04	I/O	3	DQ16	D04	True_of_IOR101B	True	x16	N16
IOR101B/D05/SI	I/O	3	DQ16	D05/SI	Comp_of_IOR101A	True	none	N17
IOR103A/PUDC_B	I/O	3	DQS16	PUDC_B	True_of_IOR103B	True	x16	P15
IOR103B/EMCCLK	I/O	3	DQS16	EMCCLK	Comp_of_IOR103A	True	none	P16
IOR105A/D00/MOSI	I/O	3	DQ16	D00/MOSI	True_of_IOR105B	True	x16	R14
IOR105B/D01/DIN	I/O	3	DQ16	D01/DIN	Comp_of_IOR105A	True	none	R15
IOR107A/D02/ADCINCK1	I/O	3	DQ16	D02/ADCINCK1	True_of_IOR107B	True	x16	P14
IOR107B/D03	I/O	3	DQ16	D03	Comp_of_IOR107A	True	none	N14
IOR56A/D19	I/O	3	DQ19	D19	True_of_IOR56B	True	x16	T22

管脚名称	功能	BANK	DQS	配置功能	差分Pair	LVDS	X16	FPG676A
IOR56B/D18	I/O	3	DQ19	D18	Comp_of_IOR56A	True	none	R22
IOR58A/CLKHOLD_N	I/O	3	DQS19	CLKHOLD_N	True_of_IOR58B	True	x16	T24
IOR58B/D22	I/O	3	DQS19	D22	Comp_of_IOR58A	True	none	T25
IOR60A/D26	I/O	3	DQ19	D26	True_of_IOR60B	True	x16	R25
IOR60B/D25/VREF	I/O	3	DQ19	D25/VREF	Comp_of_IOR60A	True	none	P25
IOR62A/D17	I/O	3	DQ19	D17	True_of_IOR62B	True	x16	T23
IOR62B/D16	I/O	3	DQ19	D16	Comp_of_IOR62A	True	none	R23
IOR65A/D21	I/O	3	DQ19	D21	True_of_IOR65B	True	x16	R26
IOR65B/D20	I/O	3	DQ19	D20	Comp_of_IOR65A	True	none	P26
IOR67A/D24	I/O	3	DQ19	D24	True_of_IOR67B	True	x16	N26
IOR67B/D23	I/O	3	DQ19	D23	Comp_of_IOR67A	True	none	M26
IOR69A/D28	I/O	3	DQ18	D28	True_of_IOR69B	True	x16	R20
IOR69B/D27	I/O	3	DQ18	D27	Comp_of_IOR69A	True	none	R21
IOR71A/CSI_B	I/O	3	DQ18	CSI_B	True_of_IOR71B	True	x16	P19
IOR71B/D31	I/O	3	DQ18	D31	Comp_of_IOR71A	True	none	N19
IOR74A/D30	I/O	3	DQ18	D30	True_of_IOR74B	True	x16	P23
IOR74B/D29	I/O	3	DQ18	D29	Comp_of_IOR74A	True	none	P24
IOR76A/RDWR	I/O	3	DQS18	RDWR	True_of_IOR76B	True	x16	N23
IOR76B/DOUT_CSO_B	I/O	3	DQS18	DOUT_CSO_B	Comp_of_IOR76A	True	none	N24
IOR78A/SGCLKT_3/RPLL2_T_FB0/RPLL3_T_FB0	I/O	3	DQ18	SGCLKT_3/RPLL2_T_FB0/RPLL3_T_FB0	True_of_IOR78B	True	x16	P20
IOR78B/SGCLKC_3/RPLL2_C_FB0/RPLL3_C_FB0	I/O	3	DQ18	SGCLKC_3/RPLL2_C_FB0/RPLL3_C_FB0	Comp_of_IOR78A	True	none	P21
IOR80A/MGCLKT_3/RPLL2_T_FB1/RPLL3_T_FB1	I/O	3	DQ18	MGCLKT_3/RPLL2_T_FB1/RPLL3_T_FB1	True_of_IOR80B	True	x16	N21
IOR80B/MGCLKC_3/RPLL2_C_FB1/RPLL3_C_FB1	I/O	3	DQ18	MGCLKC_3/RPLL2_C_FB1/RPLL3_C_FB1	Comp_of_IOR80A	True	none	N22
IOR83A/MGCLKT_2/RPLL2_T_IN1/RPLL3_T_IN1	I/O	3	DQ17	MGCLKT_2/RPLL2_T_IN1/RPLL3_T_IN1	True_of_IOR83B	True	x16	M21

管脚名称	功能	BANK	DQS	配置功能	差分Pair	LVDS	X16	FPG676A
IOR83B/MGCLKC_2/RPLL2_C_IN1/RPLL3_C_IN1	I/O	3	DQ17	MGCLKC_2/RPLL2_C_IN1/RPLL3_C_IN1	Comp_of_IOR83A	True	none	M22
IOR85A/MGCLKC_2/RPLL2_T_IN0/RPLL3_T_IN0	I/O	3	DQ17	SGCLKT_2/RPLL2_T_IN0/RPLL3_T_IN0	True_of_IOR85B	True	x16	L22
IOR85B/SGCLKC_2/RPLL2_C_IN0/RPLL3_C_IN0	I/O	3	DQ17	SGCLKC_2/RPLL2_C_IN0/RPLL3_C_IN0	Comp_of_IOR85A	True	none	L23
IOR87A/D14	I/O	3	DQ17	D14	True_of_IOR87B	True	x16	M24
IOR87B/D15	I/O	3	DQ17	D15	Comp_of_IOR87A	True	none	M25
IOR89A/SSPI_CS_N	I/O	3	DQS17	SSPI_CS_N	True_of_IOR89B	True	x16	L24
IOR89B/D13	I/O	3	DQS17	D13	Comp_of_IOR89A	True	none	L25
IOR92A/D11	I/O	3	DQ17	D11	True_of_IOR92B	True	x16	M20
IOR92B/D12	I/O	3	DQ17	D12	Comp_of_IOR92A	True	none	L20
IOR94A/D09	I/O	3	DQ17	D09	True_of_IOR94B	True	x16	K25
IOR94B/D10	I/O	3	DQ17	D10	Comp_of_IOR94A	True	none	K26
IOR96A/MCS_N	I/O	3	DQ16	MCS_N	True_of_IOR96B	True	x16	P18
IOR96B/D08/VREF/SO	I/O	3	DQ16	D08/VREF/SO	Comp_of_IOR96A	True	none	N18
IOR98A/D06/SSPI_CLK	I/O	3	DQ16	D06/SSPI_CLK	True_of_IOR98B	True	x16	R16
IOR98B/D07/SSPI_WPN	I/O	3	DQ16	D07/SSPI_WPN	Comp_of_IOR98A	True	none	R17
BANK2 True LVDS Pair								
IOR11A	I/O	2	DQ23		True_of_IOR11B	True	x16	U14
IOR11B	I/O	2	DQ23		Comp_of_IOR11A	True	none	V14
IOR13A	I/O	2	DQ23		True_of_IOR13B	True	x16	T14
IOR13B	I/O	2	DQ23		Comp_of_IOR13A	True	none	T15
IOR15A	I/O	2	DQ22		True_of_IOR15B	True	x16	V19
IOR15B	I/O	2	DQ22		Comp_of_IOR15A	True	none	W19
IOR17A	I/O	2	DQ22		True_of_IOR17B	True	x16	W20
IOR17B	I/O	2	DQ22		Comp_of_IOR17A	True	none	Y20
IOR20A	I/O	2	DQS22		True_of_IOR20B	True	x16	T20

管脚名称	功能	BANK	DQS	配置功能	差分Pair	LVDS	X16	FPG676A
IOR20B	I/O	2	DQS22		Comp_of_IOR20A	True	none	U20
IOR22A	I/O	2	DQ22		True_of_IOR22B	True	x16	T19
IOR22B	I/O	2	DQ22		Comp_of_IOR22A	True	none	U19
IOR24A/SGCLKT_1/RPLL0_T_FB0/RPLL1_T_FB0	I/O	2	DQ22	SGCLKT_1/RPLL0_T_FB0/RPLL1_T_FB0	True_of_IOR24B	True	x16	W21
IOR24B/SGCLKC_1/RPLL0_C_FB0/RPLL1_C_FB0	I/O	2	DQ22	SGCLKC_1/RPLL0_C_FB0/RPLL1_C_FB0	Comp_of_IOR24A	True	none	Y21
IOR26A/MGCLKT_1/RPLL0_T_FB1/RPLL1_T_FB1	I/O	2	DQ22	MGCLKT_1/RPLL0_T_FB1/RPLL1_T_FB1	True_of_IOR26B	True	x16	U21
IOR26B/MGCLKC_1/RPLL0_C_FB1/RPLL1_C_FB1	I/O	2	DQ22	MGCLKC_1/RPLL0_C_FB1/RPLL1_C_FB1	Comp_of_IOR26A	True	none	V21
IOR29A/SGCLKT_0/RPLL0_T_IN0/RPLL1_T_IN0	I/O	2	DQ21	SGCLKT_0/RPLL0_T_IN0/RPLL1_T_IN0	True_of_IOR29B	True	x16	Y22
IOR29B/SGCLKC_0/RPLL0_C_IN0/RPLL1_C_IN0	I/O	2	DQ21	SGCLKC_0/RPLL0_C_IN0/RPLL1_C_IN0	Comp_of_IOR29A	True	none	Y23
IOR2A	I/O	2	DQ23		True_of_IOR2B	True	x16	V16
IOR2B	I/O	2	DQ23		Comp_of_IOR2A	True	none	V17
IOR31A/MGCLKT_0/RPLL0_T_IN1/RPLL1_T_IN1	I/O	2	DQ21	MGCLKT_0/RPLL0_T_IN1/RPLL1_T_IN1	True_of_IOR31B	True	x16	U22
IOR31B/MGCLKC_0/RPLL0_C_IN1/RPLL1_C_IN1	I/O	2	DQ21	MGCLKC_0/RPLL0_C_IN1/RPLL1_C_IN1	Comp_of_IOR31A	True	none	V22
IOR33A/FBTEST_R0	I/O	2	DQ21	FBTEST_R0	True_of_IOR33B	True	x16	AA22
IOR33B/CLKTEST_R0	I/O	2	DQ21	CLKTEST_R0	Comp_of_IOR33A	True	none	AA23
IOR35A	I/O	2	DQS21		True_of_IOR35B	True	x16	AB24
IOR35B	I/O	2	DQS21		Comp_of_IOR35A	True	none	AC24
IOR38A	I/O	2	DQ21		True_of_IOR38B	True	x16	V23
IOR38B	I/O	2	DQ21		Comp_of_IOR38A	True	none	W23
IOR40A	I/O	2	DQ21		True_of_IOR40B	True	x16	AA24
IOR40B	I/O	2	DQ21		Comp_of_IOR40A	True	none	AB25

管脚名称	功能	BANK	DQS	配置功能	差分Pair	LVDS	X16	FPG676A
IOR42A	I/O	2	DQ20		True_of_IOR42B	True	x16	Y25
IOR42B	I/O	2	DQ20		Comp_of_IOR42A	True	none	AA25
IOR44A	I/O	2	DQS20		True_of_IOR44B	True	x16	AB26
IOR44B	I/O	2	DQS20		Comp_of_IOR44A	True	none	AC26
IOR47A	I/O	2	DQ20		True_of_IOR47B	True	x16	V24
IOR47B/VREF	I/O	2	DQ20	VREF	Comp_of_IOR47A	True	none	W24
IOR49A	I/O	2	DQ20		True_of_IOR49B	True	x16	W25
IOR49B	I/O	2	DQ20		Comp_of_IOR49A	True	none	Y26
IOR4A	I/O	2	DQ23		True_of_IOR4B	True	x16	V18
IOR4B/VREF	I/O	2	DQ23	VREF	Comp_of_IOR4A	True	none	W18
IOR51A	I/O	2	DQ20		True_of_IOR51B	True	x16	V26
IOR51B	I/O	2	DQ20		Comp_of_IOR51A	True	none	W26
IOR53A	I/O	2	DQ20		True_of_IOR53B	True	x16	U25
IOR53B	I/O	2	DQ20		Comp_of_IOR53A	True	none	U26
IOR6A	I/O	2	DQ23		True_of_IOR6B	True	x16	U15
IOR6B	I/O	2	DQ23		Comp_of_IOR6A	True	none	U16
IOR8A	I/O	2	DQS23		True_of_IOR8B	True	x16	T17
IOR8B	I/O	2	DQS23		Comp_of_IOR8A	True	none	T18

GW5AST-138器件FPG676A (FC) 封装电源供电要求			
名称	描述	最小值	最大值
VCC	核电压	0.87V	1V
VCCIO2、VCCIO3、VCCIO4、VCCIO5、 VCCIO6、VCCIO7、VCCIO10	I/O Bank电压	1V	3.465V
VCC/VCCC	核电压和Clock tree电压内部短接在一起	0.87V	1V
VCCX	辅助电压	1.71V	1.89V
VCC_REG	Regulator电压	1.14V	1.26V
Q1_VDDHA	SerDes电压	1.71V	1.89V
Q0_VDDHA	SerDes电压	1.71V	1.89V
Q1_VDDT_IN0/Q1_VDDT_IN1/Q1_VDDT_IN 2/Q1_VDDT_IN3	SerDes电压Q1_VDDT_IN0/Q1_VDDT_IN1/Q1_VDDT_IN2/Q1_VDDT_IN3内部 短接在一起	0.87V	1V
Q0_VDDT_IN0/Q0_VDDT_IN1/Q0_VDDT_IN 2/Q0_VDDT_IN3	SerDes电压Q0_VDDT_IN0/Q0_VDDT_IN1/Q0_VDDT_IN2/Q0_VDDT_IN3内部 短接在一起	0.87V	1V
Q1_VDDA/Q1_VDDD_IN0/Q1_VDDD_IN1/Q 1_VDDD_IN2/Q1_VDDD_IN3/Q1_VDDTC/Q 1_VDDTC_IN0/Q1_VDDTC_IN1/Q1_VDDTC _IN2/Q1_VDDTC_IN3	SerDes电压 Q1_VDDA/Q1_VDDD_IN0/Q1_VDDD_IN1/Q1_VDDD_IN2/Q1_VDDD_IN3/Q1_V DDTC/Q1_VDDTC_IN0/Q1_VDDTC_IN1/Q1_VDDTC_IN2/Q1_VDDTC_IN3内部 短接在一起	0.87V	1V
Q0_VDDA/Q0_VDDD_IN0/Q0_VDDD_IN1/Q 0_VDDD_IN2/Q0_VDDD_IN3/Q0_VDDTC/Q 0_VDDTC_IN0/Q0_VDDTC_IN1/Q0_VDDTC _IN2/Q0_VDDTC_IN3	SerDes电压 Q0_VDDA/Q0_VDDD_IN0/Q0_VDDD_IN1/Q0_VDDD_IN2/Q0_VDDD_IN3/Q0_V DDTC/Q0_VDDTC_IN0/Q0_VDDTC_IN1/Q0_VDDTC_IN2/Q0_VDDTC_IN3内部 短接在一起	0.87V	1V
M0_VDDA/M0_VDDD/M1_VDDA/M1_VDDD	MIPI电压M0_VDDA/M0_VDDD/M1_VDDA/M1_VDDD内部短接在一起	0.87V	1V
M0_VDDX/M1_VDDX	MIPI电压M0_VDDX/M1_VDDX内部短接在一起	1.71V	1.89V

GW5AST-138器件PG484A封装电源供电要求			
名称	描述	最小值	最大值
VCCIO2、VCCIO3、VCCIO4、VCCIO5、VCCIO6、VCCIO7、VCCIO10	I/O Bank电压	1V	3.465V
VCC/VCCC	核电压和Clock tree电压内部短接在一起	0.87V	1V
VCCX	辅助电压	1.71V	1.89V
VCC_REG	Regulator电压	1.14V	1.26V
Q1_VDDHA	SerDes电压	1.71V	1.89V
Q0_VDDHA	SerDes电压	1.71V	1.89V
Q0_VDDA/Q0_VDDRC_IN0/Q0_VDDRC_IN1/Q0_VDDRC_IN2/Q0_VDDRC_IN3/Q0_VDDTC/Q0_VDDTC_IN0/Q0_VDDTC_IN1/Q0_VDDTC_IN2/Q0_VDDTC_IN3	SerDes电压 Q0_VDDA/Q0_VDDRC_IN0/Q0_VDDRC_IN1/Q0_VDDRC_IN2/Q0_VDDRC_IN3/Q0_VDDTC/Q0_VDDTC_IN0/Q0_VDDTC_IN1/Q0_VDDTC_IN2/Q0_VDDTC_IN3内部短接在一起	0.87V	1V
Q0_VDDT_IN0/Q0_VDDT_IN1/Q0_VDDT_IN2/Q0_VDDT_IN3	SerDes电压Q0_VDDT_IN0/Q0_VDDT_IN1/Q0_VDDT_IN2/Q0_VDDT_IN3内部短接在一起	0.87V	1V