



Gowin 云源软件 发布说明

RN100-1.9.9, 2023-11-30

版权所有 © 2023 广东高云半导体科技股份有限公司

GOWIN高云、Gowin、GowinSynthesis、云源以及高云均为广东高云半导体科技股份有限公司注册商标, 本手册中提到的其他任何商标, 其所有权利属其拥有者所有。未经本公司书面许可, 任何单位和个人都不得擅自摘抄、复制、翻译本档内容的部分或全部, 并不得以任何形式传播。

免责声明

本文档并未授予任何知识产权的许可, 并未以明示或暗示, 或以禁止反言或其它方式授予任何知识产权许可。除高云半导体在其产品的销售条款和条件中声明的责任之外, 高云半导体概不承担任何法律或非法律责任。高云半导体对高云半导体产品的销售和 / 或使用不作任何明示或暗示的担保, 包括对产品的特定用途适用性、适销性或对任何专利权、版权或其它知识产权的侵权责任等, 均不作担保。高云半导体对文档中包含的文字、图片及其它内容的准确性和完整性不承担任何法律或非法律责任, 高云半导体保留修改文档中任何内容的权利, 恕不另行通知。高云半导体不承诺对这些文档进行适时的更新。

目录

目录	i
1 关于发布	1
2 平台支持	3
3 使用端口	4
4 文档.....	5
5 已知问题和解决方案	7

1 关于发布

V1.9.9 版本发布包括高云®半导体云源®软件的特征和增强功能，高云半导体建议下载此版本以获得最新的软件改进。

注意！

1. 烧录样品 GW5AT-LV138FPG676A、GW5AT-LV138PG676A、GW5AT-LV138PG484A 时，建立软件工程时需要选择对应型号 GW5AST-138 B 版本的 PN 产生 bitstream 文件，且 Programmer 选择器件为 GW5AST-138 B 版本。
2. 如果需要 Windows V1.9.9 (32-bit) 软件，请联系高云技术支持。

软件发布项如下表：

特征	描述
云源软件：V1.9.9	
新器件	<ul style="list-style-type: none"> ● GW5AS-25 A 版本 <ul style="list-style-type: none"> - GW5AS-EV25UG256ES - GW5AS-EV25UG256C1/I0 - GW5AS-EV25UG256C2/I1 ● GW5AT-75 B 版本 <ul style="list-style-type: none"> - GW5AT-LV75UG484ES
PN 支持	<ul style="list-style-type: none"> ● GW5AT-138 B 版本 <ul style="list-style-type: none"> - GW5AT-LV138UG324AES - GW5AT-LV138UG324AC1/I0 - GW5AT-LV138UG324AC2/I1 - GW5AT-LV138UG324A0 ● GW5A-25 A 版本 <ul style="list-style-type: none"> - GW5A-EV25LQ144ES - GW5A-EV25LQ144C1/I0 - GW5A-EV25LQ144C2/I1 ● GW1NZ-2 C 版本： <ul style="list-style-type: none"> - GW1NZ-LV2CS42C6/I5 - GW1NZ-LV2CS42C5/I4
新功能	<ul style="list-style-type: none"> ● 新增 IP：SLVS_EC_RX、10G Serial Ethernet、EDP Decode、EDP Encode、USB To Multi Serial Protocol Bridge

特征	描述
	<ul style="list-style-type: none"> ● GAO 捕获信号添加右键菜单 Disable 和 Enable 功能 ● GAO 波形界面支持添加分割线对信号分组功能 ● GAO Name 列信号名称支持去除路径的显示功能 ● GAO 波形显示增加颜色修改功能，新增触发功能快捷键及更新波形缩放快捷键需求 ● GAO 界面 Cable 下拉框添加 Gowin USB Cable 项 ● GAO-programmer 支持下载频率设置 ● IDE 新增 license 过期提示 ● Arora V 器件的乘法器支持无符号数 IP Core ● Schematic Viewer 支持保存 pdf ● Place option 新增 2 选项，提高时序
更新	<ul style="list-style-type: none"> ● 更新 IP: EDP PHY、Beamforming、UHS PSRAM Memory Interface、RiscV_AE350_SOC、DDR3 Memory Interface、Video Frame Buffer、AEC、FFT ● 删除 55nm 器件的 loading rate 大于 66.6 的值 ● DPI to MIPI TX、MIPI RX to DPI 移入 Deprecated 分类 ● 删除 IP Core 中 SerDes 下的子协议 IP 10GBASE-R ● Arora V 器件的原语 OTP 更新，新增端口 CLK 及参数 MODE 改为 2 bits
暂不支持项	<ul style="list-style-type: none"> ● GW5A(S) (T)-138、GW5A-25 器件暂不支持 GPA、功耗报告以及 IBIS 文件输出 ● IP Core 暂不支持 GW5A(S) (T)-138 器件的 SDP36KE 初始值配置

2 平台支持

本次软件发布支持的平台有：

Windows	Windows XP (32-bit) Windows 7/8/10/11 (64-bit)
Linux	Centos 6.8/7.0/7.3/7.5 (64-bit) Ubuntu 18.04/20.04 LTS

3 使用端口

端口号	端口类别	端口说明
36545	自定义协议端口	高云在线逻辑分析仪前端显示与 JTAG server 通信
36546	自定义协议端口	高云在线逻辑分析仪前端显示与 JTAG server 通信
10559	自定义协议端口	云源软件 license server 端口
10558	自定义协议端口	云源软件 license server 端口

4 文档

本次软件发布文档包含云源软件的文档，PDF 文档已打包到安装目录下，文档列表如下：

文档	使用
SUG501, Gowin 云源软件快速安装启动指南	PDF
SUG918, Gowin 云源软件快速入门指南	PDF
SUG100, Gowin 云源软件用户指南	PDF
SUG940, Gowin 设计时序约束用户指南	PDF
SUG114, Gowin 在线逻辑分析仪用户指南	PDF
SUG282, Gowin 功耗分析工具用户指南	PDF
SUG283, Gowin 原语指南	PDF
SUG550, GowinSynthesis 用户指南	PDF
SUG935, Gowin 设计物理约束指南	PDF
SUG502, Gowin Programmer 用户指南	PDF
SUG937, Gowin 云源软件用户消息帮助文档	Online help, PDF
SUG755, Gowin HDL 设计原理图查看器用户指南	PDF
SUG949, Gowin HDL 编码风格用户指南	PDF
UG287, Gowin 数字信号处理器(DSP)用户指南	PDF
UG285, Gowin 存储器(BSRAM & SSRAM)用户指南	PDF
UG286, Gowin 时钟资源(Clock)用户指南	PDF
UG288, Gowin 可配置功能单元(CFU)用户指南	PDF
UG289, Gowin 可编程通用管脚(GPIO)用户指南	PDF
UG295, Gowin 闪存资源(User Flash)用户指南	PDF
SUG1018, Arora V 设计物理约束用户指南	PDF
UG300, Arora V 存储器(BSRAM & SSRAM)用户指南	PDF
UG303, Arora V 可配置功能单元(CFU)用户指南	PDF
UG304, Arora V 可编程通用管脚(GPIO)用户指南	PDF
UG305, Arora V 数字信号处理(DSP)模块用户指南	PDF

文档	使用
UG306, Arora V 时钟资源(Clock)用户指南	PDF

5 已知问题和解决方案

以下问题适用于高云软件支持的功能。

1. GAO 捕获信号失败

解决方案：请尝试减小捕获信号数目和捕获深度。如问题仍存在，请联系高云技术支持。

2. GAO 布局布线失败

ERROR (PR1011): Failed to capture GAO signal<name>, because there's no wire to route for the signal.

解决方案：检查该信号是不是硬连线，如 IOLOGIC 的输出。

3. Ubuntu 18.04 LTS 系统信息框内容显示乱码

Linux 下信息框内容显示乱码，然而把信息框的内容粘贴到代码编辑窗口则显示正常。

解决方案：ide/lib/libfreetype.so.6 删除掉，使软件使用用户电脑系统自带的库。

4. VHDL 设计中，如果 for 循环语句或者 case 语句的初始值是变量而不是静态常量值时，GowinSynthesis 编译器可能会出现内存错误

解决方案：确保 VHDL 设计中循环语句有确定的上下限。

5. Windows 操作系统下，IDE 上的 panels 可能会遇到锁死状态

解决方案：请使用菜单栏 Windows 菜单 Reset Layout 解锁

6. 时序仿真 vho 时，仿真器如果报出 error: Failed to find INSTANCE 'GSR'

由于 vhd 语言不支持原语和原语例化名称重名。

解决方案：请将.vho 和.sdf 文件中原语 GSR 实例化名称更改为“GSR_ins”。

